
Datum:	29.09.2014	Version (Historie):	1.0
Betreff:	FW V3.6.16/20 für Speed7 CPUs	Erstellt:	Erich Heumann

Ab sofort ist die Firmware V3.6.16 für die Speed7 CPUs 315-xxxxx und die Firmware V3.6.20 für die Speed7 CPUs 317-xxxxx lieferbar und steht unter www.vipa.com/de/service-support/downloads/firmware/ zum Download zur Verfügung. Die Firmware ist kompatibel zu ihren Vorgängerversionen.

Weitere Informationen und Downloads finden sie unter www.vipa.com

Änderungen an der Software

- Es können nun mit dem SFC12 Slave's korrekt aktiviert/deaktiviert werden.
- Online Ansicht des iDevice korrekt.
- Pufferüberlauf bei TCP-Kommunikation beseitigt.
- SF-LED Schaltung bei EtherCAT-CPU überarbeitet.
- Erhöhung der Lokaldaten für CPU's die als 315/317 von Siemens Projektiert werden auf 3096 Prio 1 und 2048 Prio 2 gesetzt.
- Offene Kommunikation mit UDP erweitert.
- Zeitstempel beim OB20 geändert.
- Änderung I-Slave Adresse über SFC75 möglich.
- DP-V1 Datensatz lesen/schreiben auch zu ausgefallen Slave möglich.
- Alarm Handling OB86 und OB82 für EtherCAT Master erweitert.
- SZL Liste für EtherCAT CPU erweitert (0xXY91, 0xXY94, 0xXY96).
- Kein Ausfall der CPU durch illegalen Zugriff über TCP (z.B. Scan durch Software „Nessus“).
- Force Funktion überarbeitet, Forcewerte sind nun remanent.

Änderungen an der Hardware

CPU's 31x-xXXx2 : AS-Stand alt: AS2 neu : AS3
CPU's 31x-xXXx3 (konfigurierbar via TIA-Portal) : AS-Stand alt: AS1 neu : AS2

- Einsatz neuer interner Systemsteckverbinder
- verbesserter MPI Interface Schutz gegen Überspannung
- uneingeschränkte Profibuskommunikation weiterer Busteilnehmer bei PowerFail und PowerUp der CPU
- verbesserte Echtzeituhrgenauigkeit unter Benutzung des Ethernet PG/OP-Interfaces
- Überlastschutz bei 24V Entnahme am MPI-Interface (z.B. OP03)
- verbessertes Netzteil : kein Shutdown bei kurzen 24V-Spannungseinbrüchen
- Einsatz diverser neuer elektronischer Bauelemente wegen Produktabkündigung durch Bauteilhersteller