

VIPA System 300S CPU

CPU | 314-2AG13 | Handbuch

HB140 | CPU | 314-2AG13 | DE | 14-40

VIPA GmbH
Ohmstr. 4
91074 Herzogenaurach
Telefon: +49 9132 744-0
Telefax: +49 9132 744-1864
E-Mail: info@vipa.com
Internet: www.vipa.com

Inhaltsverzeichnis

| | | |
|----------|----------------------------------------------------|-----------|
| 1 | Allgemeines | 6 |
| 1.1 | Copyright © VIPA GmbH | 6 |
| 1.2 | Über dieses Handbuch..... | 7 |
| 1.3 | Sicherheitshinweise..... | 8 |
| 2 | Grundlagen | 10 |
| 2.1 | Sicherheitshinweis für den Benutzer..... | 10 |
| 2.2 | Arbeitsweise einer CPU..... | 11 |
| 2.2.1 | Allgemein..... | 11 |
| 2.2.2 | Programme | 11 |
| 2.2.3 | Operanden..... | 12 |
| 2.3 | CPU 314-2AG13..... | 13 |
| 2.4 | Allgemeine Daten..... | 15 |
| 3 | Montage und Aufbaurichtlinien | 17 |
| 3.1 | Einbaumaße..... | 17 |
| 3.2 | Montage Standard-Bus..... | 18 |
| 3.3 | Verdrahtung..... | 19 |
| 3.4 | Aufbaurichtlinien..... | 22 |
| 4 | Hardwarebeschreibung | 26 |
| 4.1 | Leistungsmerkmale..... | 26 |
| 4.2 | Aufbau..... | 27 |
| 4.2.1 | Allgemein..... | 27 |
| 4.2.2 | Schnittstellen..... | 27 |
| 4.2.3 | Speichermanagement..... | 29 |
| 4.2.4 | Steckplatz für Speichermedien..... | 29 |
| 4.2.5 | Batteriepufferung für Uhr und RAM..... | 29 |
| 4.2.6 | Betriebsartenschalter..... | 30 |
| 4.2.7 | LEDs..... | 30 |
| 4.3 | Technische Daten..... | 33 |
| 5 | Einsatz CPU 314-2AG13 | 39 |
| 5.1 | Montage..... | 39 |
| 5.2 | Anlaufverhalten..... | 39 |
| 5.3 | Adressierung..... | 40 |
| 5.3.1 | Übersicht..... | 40 |
| 5.3.2 | Adressierung Rückwandbus Peripherie..... | 40 |
| 5.4 | Hardware-Konfiguration - CPU..... | 41 |
| 5.5 | Hardware-Konfiguration - I/O-Module..... | 42 |
| 5.6 | Hardware-Konfiguration - Ethernet-PG/OP-Kanal..... | 43 |
| 5.7 | Hardware-Konfiguration - Kommunikation..... | 45 |
| 5.8 | Einstellung Standard CPU-Parameter..... | 45 |
| 5.8.1 | Parametrierung über Siemens CPU..... | 45 |
| 5.8.2 | Parameter CPU..... | 46 |
| 5.8.3 | Parameter für DP..... | 48 |
| 5.8.4 | Parameter für MPI/DP | 49 |
| 5.9 | Einstellung VIPA-spezifische CPU-Parameter..... | 49 |
| 5.9.1 | Vorgehensweise..... | 49 |
| 5.9.2 | VIPA-spezifische Parameter..... | 51 |
| 5.10 | Projekt transferieren..... | 54 |

| | | |
|----------|-------------------------------------------------------|------------|
| 5.10.1 | Transfer über MPI/PROFIBUS..... | 54 |
| 5.10.2 | Transfer über Ethernet..... | 56 |
| 5.10.3 | Transfer über MMC..... | 57 |
| 5.11 | Zugriff auf integrierte Web-Seite..... | 58 |
| 5.12 | Betriebszustände..... | 60 |
| 5.12.1 | Übersicht..... | 60 |
| 5.12.2 | Funktionssicherheit..... | 62 |
| 5.13 | Urlöschen..... | 62 |
| 5.14 | Firmwareupdate..... | 64 |
| 5.15 | Rücksetzen auf Werkseinstellung..... | 67 |
| 5.16 | Steckplatz für Speichermedien..... | 68 |
| 5.17 | Speichererweiterung mit MCC..... | 68 |
| 5.18 | Erweiterter Know-how-Schutz..... | 69 |
| 5.19 | MMC-Cmd - Autobefehle..... | 71 |
| 5.20 | VIPA-spezifische Diagnose-Einträge..... | 73 |
| 5.21 | Mit Testfunktionen Variablen steuern und beobachten.. | 89 |
| 6 | Einsatz PtP-Kommunikation..... | 91 |
| 6.1 | Schnelleinstieg..... | 91 |
| 6.2 | Prinzip der Datenübertragung..... | 92 |
| 6.3 | Einsatz der RS485-Schnittstelle für PtP..... | 92 |
| 6.4 | Parametrierung..... | 95 |
| 6.4.1 | FC/SFC 216 - SER_CFG..... | 95 |
| 6.5 | Kommunikation..... | 99 |
| 6.5.1 | Übersicht..... | 99 |
| 6.5.2 | FC/SFC 217 - SER_SND..... | 99 |
| 6.5.3 | FC/SFC 218 - SER_RCV..... | 104 |
| 6.6 | Protokolle und Prozeduren | 106 |
| 6.7 | Modbus - Funktionscodes | 110 |
| 6.8 | Modbus - Beispiel zur Kommunikation..... | 115 |
| 7 | Einsatz PROFIBUS-Kommunikation..... | 118 |
| 7.1 | Übersicht..... | 118 |
| 7.2 | Schnelleinstieg..... | 118 |
| 7.3 | Hardware-Konfiguration - CPU..... | 119 |
| 7.4 | Einsatz als PROFIBUS-DP-Master..... | 120 |
| 7.5 | Einsatz als PROFIBUS-DP-Slave..... | 121 |
| 7.6 | PROFIBUS-Aufbau Richtlinien..... | 123 |
| 7.7 | Inbetriebnahme und Anlaufverhalten..... | 127 |
| 8 | WinPLC7..... | 128 |
| 8.1 | Systemvorstellung..... | 128 |
| 8.2 | Installation..... | 128 |
| 8.3 | Beispiel zur Projektierung..... | 130 |
| 8.3.1 | Aufgabenstellung..... | 130 |
| 8.3.2 | Projektierung..... | 130 |
| 8.3.3 | SPS-Programm in <i>Simulator</i> testen..... | 137 |
| 8.3.4 | SPS-Programm in CPU übertragen und ausführen.... | 138 |
| 9 | Projektierung im TIA Portal..... | 140 |
| 9.1 | TIA Portal - Arbeitsumgebung | 140 |
| 9.1.1 | Allgemein..... | 140 |
| 9.1.2 | Arbeitsumgebung des TIA Portals..... | 140 |

| | | |
|-----|-----------------------------------------------------------------|-----|
| 9.2 | TIA Portal - Hardware-Konfiguration - CPU | 141 |
| 9.3 | TIA Portal - Hardware-Konfiguration - I/O-Module..... | 142 |
| 9.4 | TIA Portal - Hardware-Konfiguration - Ethernet-PG/OP-Kanal..... | 143 |
| 9.5 | TIA Portal - Einstellung VIPA-spezifische CPU-Parameter..... | 146 |
| 9.6 | TIA Portal - VIPA-Bibliothek einbinden..... | 149 |
| 9.7 | TIA Portal - Projekt transferieren..... | 150 |

1 Allgemeines

1.1 Copyright © VIPA GmbH

All Rights Reserved

Dieses Dokument enthält geschützte Informationen von VIPA und darf außer in Übereinstimmung mit anwendbaren Vereinbarungen weder offengelegt noch benutzt werden.

Dieses Material ist durch Urheberrechtsgesetze geschützt. Ohne schriftliches Einverständnis von VIPA und dem Besitzer dieses Materials darf dieses Material weder reproduziert, verteilt, noch in keiner Form von keiner Einheit (sowohl VIPA-intern als auch -extern) geändert werden, es sei denn in Übereinstimmung mit anwendbaren Vereinbarungen, Verträgen oder Lizenzen.

Zur Genehmigung von Vervielfältigung oder Verteilung wenden Sie sich bitte an: VIPA, Gesellschaft für Visualisierung und Prozessautomatisierung mbH Ohmstraße 4, D-91074 Herzogenaurach, Germany

Tel.: +49 9132 744 -0

Fax.: +49 9132 744-1864

E-Mail: info@vipa.de

<http://www.vipa.com>



Es wurden alle Anstrengungen unternommen, um sicherzustellen, dass die in diesem Dokument enthaltenen Informationen zum Zeitpunkt der Veröffentlichung vollständig und richtig sind. Das Recht auf Änderungen der Informationen bleibt jedoch vorbehalten.

Die vorliegende Kundendokumentation beschreibt alle heute bekannten Hardware-Einheiten und Funktionen. Es ist möglich, dass Einheiten beschrieben sind, die beim Kunden nicht vorhanden sind. Der genaue Lieferumfang ist im jeweiligen Kaufvertrag beschrieben.

EG-Konformitätserklärung

Hiermit erklärt VIPA GmbH, dass die Produkte und Systeme mit den grundlegenden Anforderungen und den anderen relevanten Vorschriften übereinstimmen. Die Übereinstimmung ist durch CE-Zeichen gekennzeichnet.

Informationen zur Konformitätserklärung

Für weitere Informationen zur CE-Kennzeichnung und Konformitätserklärung wenden Sie sich bitte an Ihre Landesvertretung der VIPA GmbH.

Warenzeichen

VIPA, SLIO, System 100V, System 200V, System 300V, System 300S, System 400V, System 500S und Commander Compact sind eingetragene Warenzeichen der VIPA Gesellschaft für Visualisierung und Prozessautomatisierung mbH.

SPEED7 ist ein eingetragenes Warenzeichen der profichip GmbH.

SIMATIC, STEP, SINEC, TIA Portal, S7-300 und S7-400 sind eingetragene Warenzeichen der Siemens AG.

Microsoft und Windows sind eingetragene Warenzeichen von Microsoft Inc., USA.

Portable Document Format (PDF) und Postscript sind eingetragene Warenzeichen von Adobe Systems, Inc.

Alle anderen erwähnten Firmennamen und Logos sowie Marken- oder Produktnamen sind Warenzeichen oder eingetragene Warenzeichen ihrer jeweiligen Eigentümer.

Dokument-Support

Wenden Sie sich an Ihre Landesvertretung der VIPA GmbH, wenn Sie Fehler anzeigen oder inhaltliche Fragen zu diesem Dokument stellen möchten. Ist eine solche Stelle nicht erreichbar, können Sie VIPA über folgenden Kontakt erreichen:

VIPA GmbH, Ohmstraße 4, 91074 Herzogenaurach, Germany

Telefax: +49 9132 744-1204

E-Mail: documentation@vipa.de

Technischer Support

Wenden Sie sich an Ihre Landesvertretung der VIPA GmbH, wenn Sie Probleme mit dem Produkt haben oder Fragen zum Produkt stellen möchten. Ist eine solche Stelle nicht erreichbar, können Sie VIPA über folgenden Kontakt erreichen:

VIPA GmbH, Ohmstraße 4, 91074 Herzogenaurach, Germany

Telefon: +49 9132 744-1150 (Hotline)

E-Mail: support@vipa.de

1.2 Über dieses Handbuch**Zielsetzung und Inhalt**

Das Handbuch beschreibt die SPEED7 CPU 314-2AG13 aus dem System 300S von VIPA. Beschrieben wird Aufbau, Projektierung und Anwendung.

| Produkt | Best.-Nr. | ab Stand: | | |
|-----------|-----------|-----------|--------|--------|
| | | CPU-HW | CPU-FW | DPM-FW |
| 314SB/DPM | 314-2AG13 | 01 | V3.6.0 | V3.2.4 |

Zielgruppe

Das Handbuch ist geschrieben für Anwender mit Grundkenntnissen in der Automatisierungstechnik.

Aufbau des Handbuchs

Das Handbuch ist in Kapitel gegliedert. Jedes Kapitel beschreibt eine abgeschlossene Thematik.

Orientierung im Dokument

Als Orientierungshilfe stehen im Handbuch zur Verfügung:

- Gesamt-Inhaltsverzeichnis am Anfang des Handbuchs
- Verweise mit Seitenangabe

Verfügbarkeit

Das Handbuch ist verfügbar in:

- gedruckter Form auf Papier
- in elektronischer Form als PDF-Datei (Adobe Acrobat Reader)

Piktogramme Signalwörter

Besonders wichtige Textteile sind mit folgenden Piktogrammen und Signalworten ausgezeichnet:

**GEFAHR!**

Unmittelbar drohende oder mögliche Gefahr. Personenschäden sind möglich.

**VORSICHT!**

Bei Nichtbefolgen sind Sachschäden möglich.



Zusätzliche Informationen und nützliche Tipps

1.3 Sicherheitshinweise

Bestimmungsgemäße Verwendung

Das System ist konstruiert und gefertigt für:

- Kommunikation und Prozesskontrolle
- Allgemeine Steuerungs- und Automatisierungsaufgaben
- den industriellen Einsatz
- den Betrieb innerhalb der in den technischen Daten spezifizierten Umgebungsbedingungen
- den Einbau in einen Schaltschrank

**GEFAHR!**

Das Gerät ist nicht zugelassen für den Einsatz
– in explosionsgefährdeten Umgebungen (EX-Zone)

Dokumentation

Handbuch zugänglich machen für alle Mitarbeiter in

- Projektierung
- Installation
- Inbetriebnahme
- Betrieb

**VORSICHT!**

Vor Inbetriebnahme und Betrieb der in diesem Handbuch beschriebenen Komponenten unbedingt beachten:

- Änderungen am Automatisierungssystem nur im spannungslosen Zustand vornehmen!
- Anschluss und Änderung nur durch ausgebildetes Elektro-Fachpersonal
- Nationale Vorschriften und Richtlinien im jeweiligen Verwenderland beachten und einhalten (Installation, Schutzmaßnahmen, EMV ...)

Entsorgung

Zur Entsorgung des Geräts nationale Vorschriften beachten!

2 Grundlagen

2.1 Sicherheitshinweis für den Benutzer

Handhabung elektrostatisch gefährdeter Baugruppen

VIPA-Baugruppen sind mit hochintegrierten Bauelementen in MOS-Technik bestückt. Diese Bauelemente sind hoch empfindlich gegenüber Überspannungen, die z.B. bei elektrostatischer Entladung entstehen. Zur Kennzeichnung dieser gefährdeten Baugruppen wird nachfolgendes Symbol verwendet:



Das Symbol befindet sich auf Baugruppen, Baugruppenträgern oder auf Verpackungen und weist so auf elektrostatisch gefährdete Baugruppen hin. Elektrostatisch gefährdete Baugruppen können durch Energien und Spannungen zerstört werden, die weit unterhalb der Wahrnehmungsgrenze des Menschen liegen. Hantiert eine Person, die nicht elektrisch entladen ist, mit elektrostatisch gefährdeten Baugruppen, können Spannungen auftreten und zur Beschädigung von Bauelementen führen und so die Funktionsweise der Baugruppen beeinträchtigen oder die Baugruppe unbrauchbar machen. Auf diese Weise beschädigte Baugruppen werden in den wenigsten Fällen sofort als fehlerhaft erkannt. Der Fehler kann sich erst nach längerem Betrieb einstellen. Durch statische Entladung beschädigte Bauelemente können bei Temperaturänderungen, Erschütterungen oder Lastwechseln zeitweilige Fehler zeigen. Nur durch konsequente Anwendung von Schutzeinrichtungen und verantwortungsbewusste Beachtung der Handhabungsregeln lassen sich Funktionsstörungen und Ausfälle an elektrostatisch gefährdeten Baugruppen wirksam vermeiden.

Versenden von Baugruppen

Verwenden Sie für den Versand immer die Originalverpackung.

Messen und Ändern von elektrostatisch gefährdeten Baugruppen

Bei Messungen an elektrostatisch gefährdeten Baugruppen sind folgende Dinge zu beachten:

- Potenzialfreie Messgeräte sind kurzzeitig zu entladen.
- Verwendete Messgeräte sind zu erden.

Bei Änderungen an elektrostatisch gefährdeten Baugruppen ist darauf zu achten, dass ein geerdeter Lötkolben verwendet wird.



VORSICHT!

Bei Arbeiten mit und an elektrostatisch gefährdeten Baugruppen ist auf ausreichende Erdung des Menschen und der Arbeitsmittel zu achten.

2.2 Arbeitsweise einer CPU

2.2.1 Allgemein

Die CPU enthält einen Standardprozessor mit internem Programmspeicher. In Verbindung mit der integrierten SPEED7-Technologie erhalten Sie ein leistungsfähiges Gerät zur Prozessautomatisierung innerhalb der System 300S Familie. In einer CPU gibt es folgende Arbeitsweisen:

- zyklische Bearbeitung
- zeitgesteuerte Bearbeitung
- alarmgesteuerte Bearbeitung
- Bearbeitung nach Priorität

zyklische Bearbeitung

Die **zyklische** Bearbeitung stellt den Hauptanteil aller Vorgänge in der CPU. In einem endlosen Zyklus werden die gleichen Bearbeitungsfolgen wiederholt.

zeitgesteuerte Bearbeitung

Erfordern Prozesse in konstanten Zeitabschnitten Steuersignale, so können Sie neben dem zyklischen Ablauf **zeitgesteuert** bestimmte Aufgaben durchführen z.B. zeitunkritische Überwachungsfunktionen im Sekundenraster.

alarmgesteuerte Bearbeitung

Soll auf ein Prozesssignal besonders schnell reagiert werden, so ordnen Sie diesem einen **alarmgesteuerten** Bearbeitungsabschnitt zu. Ein Alarm kann in Ihrem Programm eine Bearbeitungsfolge aktivieren.

Bearbeitung nach Priorität

Die oben genannten Bearbeitungsarten werden von der CPU nach Wichtigkeitsgrad behandelt (**Priorität**). Da auf ein Zeit- oder Alarmergebnis schnell reagiert werden muss, unterbricht die CPU zur Bearbeitung dieser hochpriorären Ereignisse die zyklische Bearbeitung, reagiert auf diese Ereignisse und setzt danach die zyklische Bearbeitung wieder fort. Die zyklische Bearbeitung hat daher die niedrigste Priorität.

2.2.2 Programme

Das in jeder CPU vorhandene Programm unterteilt sich in:

- Systemprogramm
- Anwenderprogramm

Systemprogramm

Das Systemprogramm organisiert alle Funktionen und Abläufe der CPU, die nicht mit einer spezifischen Steuerungsaufgabe verbunden sind.

Anwenderprogramm

Hier finden Sie alle Funktionen, die zur Bearbeitung einer spezifischen Steuerungsaufgabe erforderlich sind. Schnittstellen zum Systemprogramm stellen die Operationsbausteine zur Verfügung.

2.2.3 Operanden

Die CPU stellt Ihnen für das Programmieren folgende Operandenbereiche zur Verfügung:

- Prozessabbild und Peripherie
- Merker
- Zeiten und Zähler
- Datenbausteine

Prozessabbild und Peripherie

Auf das Prozessabbild der Aus- und Eingänge PAA/PAE kann Ihr Anwenderprogramm sehr schnell zugreifen. Sie haben Zugriff auf folgende Datentypen:

- Einzelbits
- Bytes
- Wörter
- Doppelwörter

Sie können mit Ihrem Anwenderprogramm über den Bus direkt auf Peripheriebaugruppen zugreifen. Folgende Datentypen sind möglich:

- Bytes
- Wörter
- Blöcke

Merker

Der Merkerbereich ist ein Speicherbereich, auf den Sie über Ihr Anwenderprogramm mit entsprechenden Operationen zugreifen können. Verwenden Sie den Merkerbereich für oft benötigte Arbeitsdaten.

Sie können auf folgende Datentypen zugreifen:

- Einzelbits
- Bytes
- Wörter
- Doppelwörter

Zeiten und Zähler

Sie können mit Ihrem Anwendungsprogramm eine Zeitzelle mit einem Wert zwischen 10ms und 9990s laden. Sobald Ihr Anwenderprogramm eine Startoperation ausführt, wird dieser Zeitwert um ein durch Sie vorgegebenes Zeitraster dekrementiert, bis Null erreicht wird.

Für den Einsatz von Zählern können Sie Zählerzellen mit einem Anfangswert laden (max. 999) und diesen hinauf- bzw. herunterzählen.

Datenbausteine

Ein Datenbaustein enthält Konstanten bzw. Variablen im Byte-, Wort- oder Doppelwortformat. Mit Operanden können Sie immer auf den aktuellen Datenbaustein zugreifen.

Sie haben Zugriff auf folgende Datentypen:

- Einzelbits
- Bytes
- Wörter
- Doppelwörter

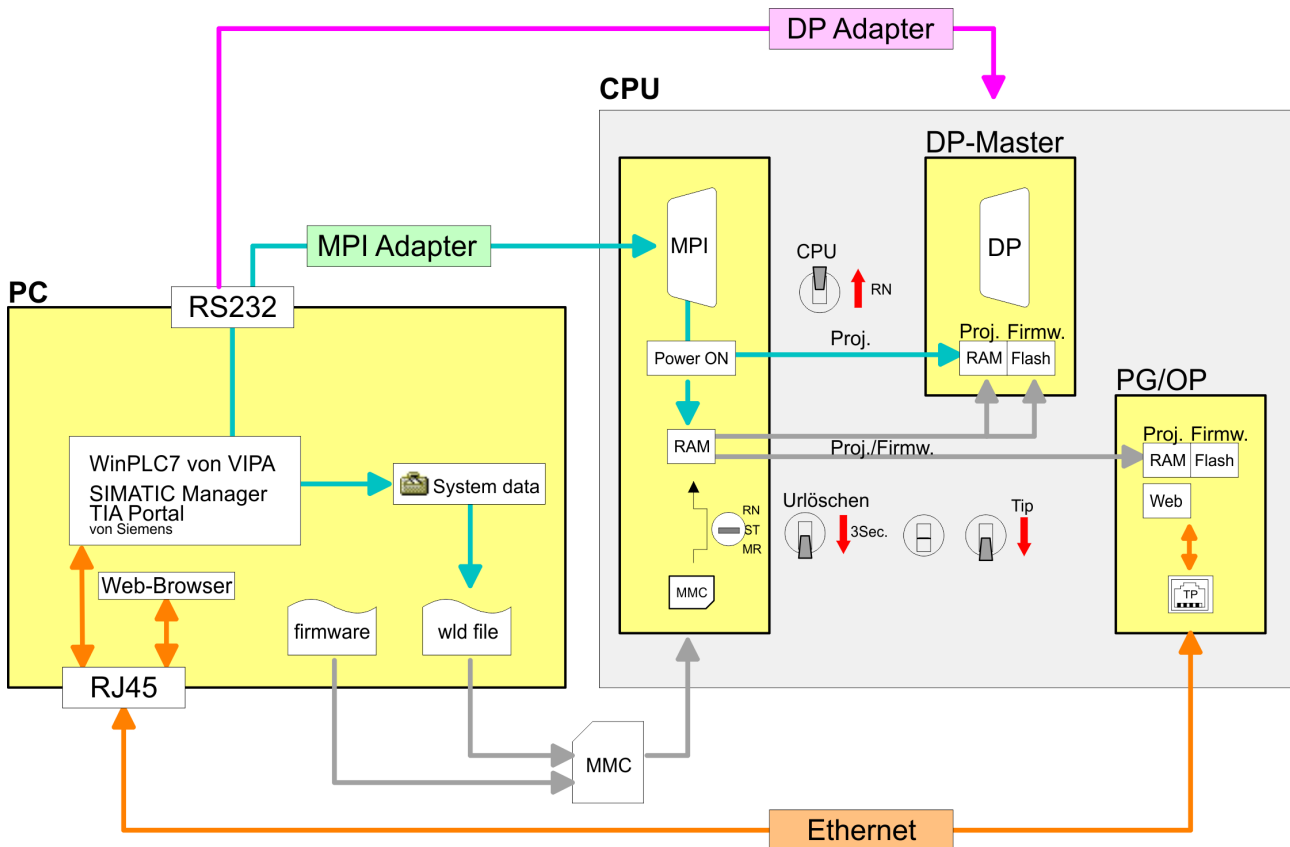
2.3 CPU 314-2AG13

Übersicht

Die CPU 314-2AG13 basiert auf der SPEED7-Technologie. Hierbei wird die CPU durch Coprozessoren im Bereich Programmierung und Kommunikation unterstützt und erhält somit eine Leistungssteigerung, so dass diese höchsten Anforderungen genügt.

- Programmiert wird die CPU in STEP®7 von Siemens. Hierzu können Sie den SIMATIC Manager von Siemens verwenden. Hierbei kommt der Befehlssatz der S7-400 von Siemens zum Einsatz.
- Module und CPUs aus dem System 300S von VIPA und Siemens können als Mischkonfiguration am Bus eingesetzt werden.
- Das Anwenderprogramm wird im batteriegepufferten RAM oder auf einem zusätzlich steckbaren MMC-Speichermodul gespeichert.
- Projektiert wird die CPU als CPU 317-2DP (6ES7 317-2AJ10-0AB0/V2.6) von Siemens.

Zugriffsmöglichkeiten



Bitte verwenden Sie zur Projektierung dieser CPU von VIPA immer die **CPU 317-2DP (6ES7 317-2AJ10-0AB0/V2.6)** von Siemens aus dem Hardware-Katalog. Zur Projektierung werden fundierte Kenntnisse im Umgang mit dem entsprechenden Siemens Projektierwerkzeug vorausgesetzt!

Speicher

Die CPU hat einen Speicher integriert. Angaben über die Speicherkapazität finden Sie auf der Frontseite Ihrer CPU. Der Speicher gliedert sich in folgende Teile:

- Ladespeicher 512kByte
- Codespeicher (50% des Arbeitsspeichers)
- Datenspeicher (50% des Arbeitsspeichers)
- Arbeitsspeicher 256kByte
 - Sie haben die Möglichkeit den Arbeitsspeicher mittels einer MCC Speichererweiterungskarte bis zur maximal aufgedruckten Kapazität 512kByte zu erweitern.

Integrierter PROFIBUS-DP-Master/Slave bzw. PtP-Funktionalität

Die CPU besitzt eine PROFIBUS/PtP-Schnittstelle mit fixer Pinbelegung. Nach dem Umräumen ist diese Schnittstelle deaktiviert. Durch entsprechende Projektierung können Sie folgende Funktionalitäten für diese Schnittstelle aktivieren:

- PROFIBUS-DP-Master-Betrieb: Projektierung erfolgt über das PROFIBUS-Submodul mit "*Betriebsart*" Master in der Hardware-Konfiguration.
- PROFIBUS-DP-Slave-Betrieb: Projektierung erfolgt über das PROFIBUS-Submodul mit "*Betriebsart*" Slave in der Hardware-Konfiguration.
- PtP-Funktionalität: Projektierung erfolgt in Form eines virtuellen PROFIBUS Master-Systems unter Einbindung der VIPA SPEEDBUS.GSD.

Integrierter Ethernet-PG/OP-Kanal

Auf der CPU befindet sich eine Ethernet-Schnittstelle für PG/OP-Kommunikation. Nach der Zuweisung von IP-Adress-Parametern über Ihr Projektier-Tool können Sie über die "Zielsystem"-Funktionen den Ethernet-PG/OP-Kanal direkt ansprechen und Ihre CPU programmieren bzw. fernwarten. Sie haben auch die Möglichkeit über diese Verbindungen mit einer Visualisierungs-Software auf die CPU zuzugreifen.

Betriebssicherheit

- Anschluss über Federzugklemmen an Frontstecker
- Aderquerschnitt 0,08...2,5mm²
- Vollisolierung der Verdrahtung bei Modulwechsel
- Potenzialtrennung aller Peripherie-Module zum Rückwandbus

Aufbau/Maße

Maße Grundgehäuse:

- 1fach breit: (BxHxT) in mm: 40x125x120

Integriertes Netzteil

Die CPU hat ein Netzteil integriert. Das Netzteil ist mit DC 24V zu versorgen. Über die Versorgungsspannung werden neben der internen Elektronik auch die angeschlossenen Module über den Rückwandbus versorgt. Das Netzteil ist gegen Verpolung und Überstrom geschützt.

2.4 Allgemeine Daten

Konformität und Approbation

| | | |
|-------------|-------------|--------------------------------------------------------------------------------------------------------------------------------|
| Konformität | | |
| CE | 2006/95/EG | Niederspannungsrichtlinie |
| | 2004/108/EG | EMV-Richtlinie |
| Approbation | | |
| UL | UL 508 | Zulassung für USA und Kanada |
| Sonstiges | | |
| RoHS | 2011/65/EU | Produkte bleifrei; Richtlinie zur Beschränkung der Verwendung bestimmter gefährlicher Stoffe in Elektro- und Elektronikgeräten |

Personenschutz und Geräteschutz

| | | |
|-------------------------------------|---|---------------------------------------|
| Schutzart | - | IP20 |
| Potenzialtrennung | | |
| Zum Feldbus | - | Galvanisch entkoppelt |
| Zur Prozessebene | - | Galvanisch entkoppelt |
| Isolationsfestigkeit | | - |
| Isolationsspannung gegen Bezugserde | | |
| Eingänge / Ausgänge | - | AC / DC 50V, bei Prüfspannung AC 500V |
| Schutzmaßnahmen | - | gegen Kurzschluss |

Umgebungsbedingungen gemäß EN 61131-2

| | | |
|---------------------|---------------|-----------------------------------------------------|
| Klimatisch | | |
| Lagerung /Transport | EN 60068-2-14 | -25...+70°C |
| Betrieb | | |
| Horizontaler Einbau | EN 61131-2 | 0...+60°C |
| Vertikaler Einbau | EN 61131-2 | 0...+60°C |
| Luftfeuchtigkeit | EN 60068-2-30 | RH1 (ohne Betauung, relative Feuchte 10 ... 95%) |
| Verschmutzung | EN 61131-2 | Verschmutzungsgrad 2 |
| Mechanisch | | |
| Schwingung | EN 60068-2-6 | 1g, 9Hz ... 150Hz |
| Schock | EN 60068-2-27 | 15g, 11ms |

Montagebedingungen

| | | |
|------------|---|-------------------------|
| Einbauort | - | Im Schaltschrank |
| Einbaulage | - | Horizontal und vertikal |

| EMV | Norm | Bemerkungen | |
|--------------------------|--------------|----------------------------|--------------------------------------------------------------------------------------------------------------------------------------------------------|
| Störaussendung | EN 61000-6-4 | Class A (Industriebereich) | |
| Störfestigkeit Zone B | EN 61000-6-2 | Industriebereich | |
| | | EN 61000-4-2 | ESD 8kV bei Luftentladung (Schärfegrad 3), 4kV bei Kontaktentladung (Schärfegrad 2) |
| | | EN 61000-4-3 | HF-Einstrahlung (Gehäuse) 80MHz ... 1000MHz, 10V/m, 80% AM (1kHz) 1,4GHz ... 2,0GHz, 3V/m, 80% AM (1kHz) 2GHz ... 2,7GHz, 1V/m, 80% AM (1kHz) |
| | | EN 61000-4-6 | HF-Leitungsgeführt 150kHz ... 80MHz, 10V, 80% AM (1kHz) |
| | | EN 61000-4-4 | Burst, Schärfegrad 3 |
| | | EN 61000-4-5 | Surge, Installationsklasse 3 * |

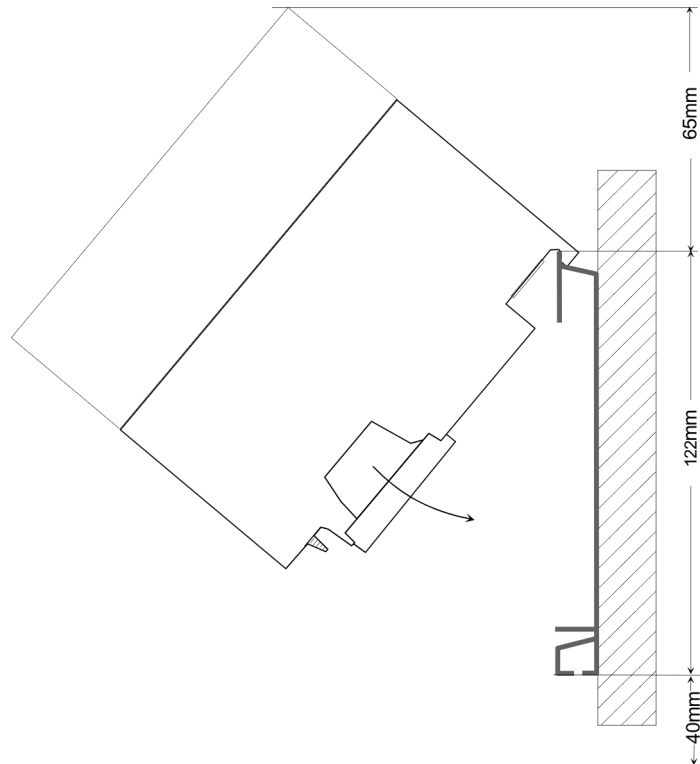
*) Aufgrund der energiereichen Einzelimpulse ist bei Surge eine angemessene externe Beschaltung mit Blitzschutzelementen wie z.B. Blitzstromableitern und Überspannungsableitern erforderlich.

3 Montage und Aufbaurichtlinien

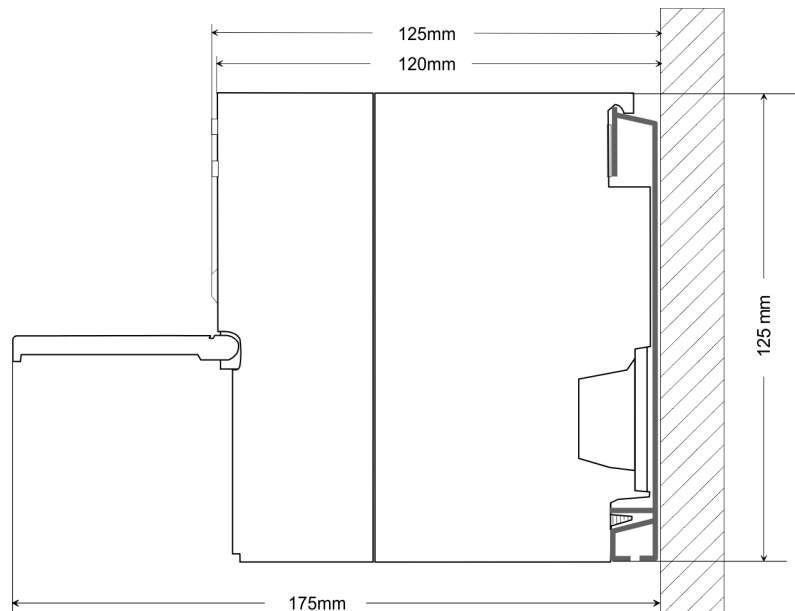
3.1 Einbaumaße

Maße Grundgehäuse 1fach breit (BxHxT) in mm: 40 x 125 x 120

Montagemaße



Maße montiert



3.2 Montage Standard-Bus

Allgemein

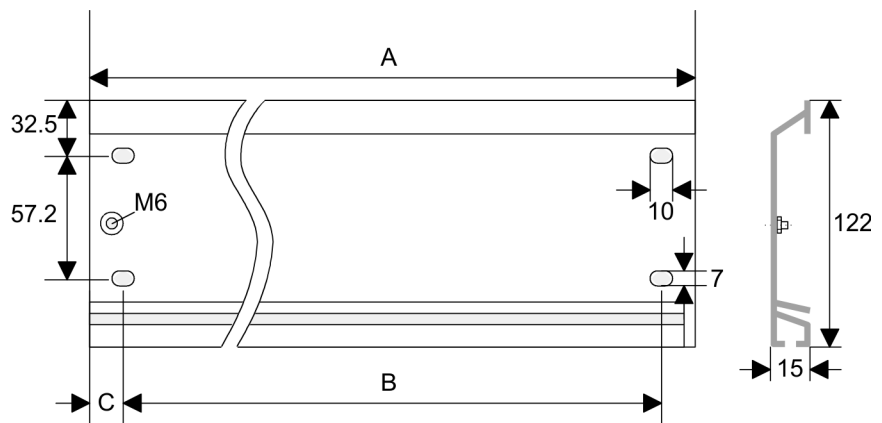
Die einzelnen Module werden direkt auf eine Profilschiene montiert und über den Rückwandbus-Verbinder verbunden. Vor der Montage ist der Rückwandbus-Verbinder von hinten an das Modul zu stecken. Die Rückwandbus-Verbinder sind im Lieferumfang der Peripherie-Module enthalten.

Profilschiene

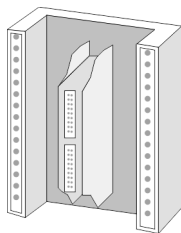
| Bestellnummer | A | B | C |
|---------------|------|---------------------|-----|
| 390-1AB60 | 160 | 140 | 10 |
| 390-1AE80 | 482 | 466 | 8,3 |
| 390-1AF30 | 530 | 500 | 15 |
| 390-1AJ30 | 830 | 800 | 15 |
| 390-9BC00* | 2000 | Bohrungen nur links | 15 |

*) Verpackungseinheit 10 Stück

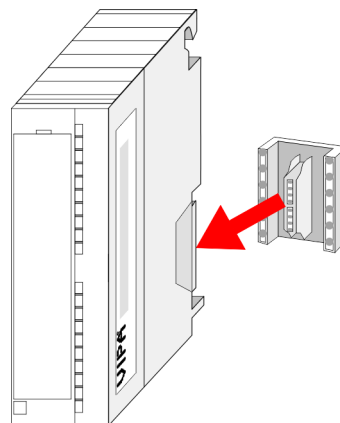
Maße in mm



Busverbinder

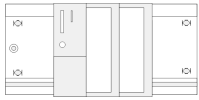


Für die Kommunikation der Module untereinander wird beim System 300S ein Rückwandbus-Verbinder eingesetzt. Die Rückwandbus-Verbinder sind im Lieferumfang der Peripherie-Module enthalten und werden vor der Montage von hinten an das Modul gesteckt.



Montagemöglichkeiten

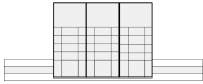
waagrechter Aufbau



senkrechter Aufbau



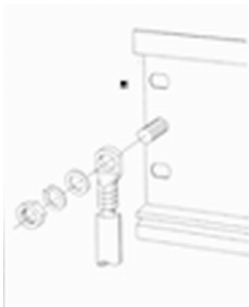
liegender Aufbau



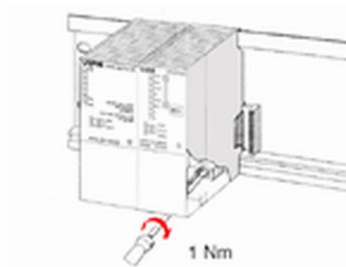
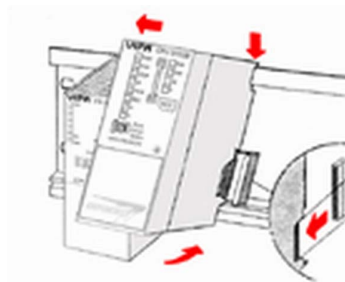
Beachten Sie bitte die hierbei zulässigen Umgebungstemperaturen:

- waagrechter Aufbau: von 0 bis 60°C
- senkrechter Aufbau: von 0 bis 40°C
- liegender Aufbau: von 0 bis 40°C

Vorgehensweise



1. ▶ Verschrauben Sie die Profilschiene mit dem Untergrund (Schraubengröße: M6) so, dass mindestens 65mm Raum oberhalb und 40mm unterhalb der Profilschiene bleibt.
2. ▶ Achten Sie bei geerdetem Untergrund auf eine niederohmige Verbindung zwischen Profilschiene und Untergrund.
3. ▶ Verbinden Sie die Profilschiene mit dem Schutzleiter. Für diesen Zweck befindet sich auf der Profilschiene ein Stehbolzen mit M6-Gewinde.
4. ▶ Der Mindestquerschnitt der Leitung zum Schutzleiter muss 10mm² betragen.
5. ▶ Hängen Sie die Spannungsversorgung ein und schieben Sie diese nach links bis an den Erdungsbolzen der Profilschiene.
6. ▶ Schrauben Sie die Spannungsversorgung fest.
7. ▶ Nehmen Sie einen Rückwandbus-Verbinder und stecken Sie ihn wie gezeigt von hinten an die CPU.
8. ▶ Hängen Sie die CPU rechts von der Spannungsversorgung ein und schieben Sie diese bis an die Spannungsversorgung.
9. ▶ Klappen Sie die CPU nach unten und schrauben Sie die CPU wie gezeigt fest.
10. ▶ Verfahren Sie auf die gleiche Weise mit Ihren Peripherie-Modulen, indem Sie jeweils einen Rückwandbus-Verbinder stecken, Ihr Modul rechts neben dem Vorgänger-Modul einhängen, dieses nach unten klappen, in den Rückwandbus-Verbinder des Vorgängermoduls einrasten lassen und das Modul festschrauben.



3.3 Verdrahtung

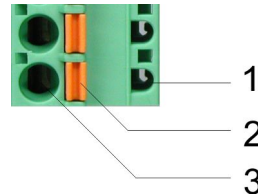


VORSICHT!

- Die Spannungsversorgungen sind vor dem Beginn von Installations- und Instandhaltungsarbeiten unbedingt freizuschalten, d.h. vor Arbeiten an einer Spannungsversorgung oder an der Zuleitung, ist die Spannungs-zuführung stromlos zu schalten (Stecker ziehen, bei Festanschluss ist die zugehörige Sicherung abzuschalten)!
- Anschluss und Änderungen dürfen nur durch ausgebildetes Elektro-Fachpersonal ausgeführt werden.

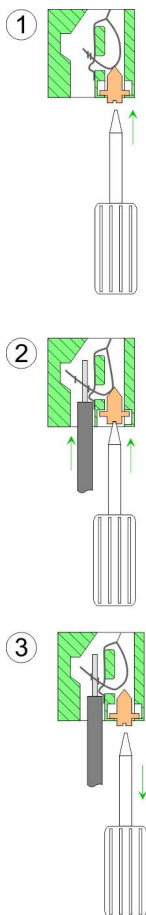
**Federklemmtechnik
(grün)**

Zur Verdrahtung der Spannungsversorgung der CPU kommt eine grüne Anschlussklemmen mit Federzugklemmtechnik zum Einsatz. Die Anschlussklemme ist als Stecker ausgeführt, der im verdrahteten Zustand vorsichtig abgezogen werden kann. Hier können Sie Drähte mit einem Querschnitt von $0,08\text{mm}^2$ bis $2,5\text{mm}^2$ anschließen. Hierbei dürfen sowohl flexible Litzen ohne Aderendhülse, als auch starre Leiter verwendet werden.



- 1 Prüfabgriff für 2mm Messspitze
- 2 Verriegelung (orange) für Schraubendreher
- 3 Runde Öffnung für Drähte

Die nebenstehende Abfolge stellt die Schritte der Verdrahtung in der Draufsicht dar.



1. ➤ Zum Verdrahten drücken Sie mit einem geeigneten Schraubendreher, wie in der Abbildung gezeigt, die Verriegelung senkrecht nach innen und halten Sie den Schraubendreher in dieser Position.
2. ➤ Führen Sie durch die runde Öffnung Ihren abisolierten Draht ein. Sie können Drähte mit einem Querschnitt von $0,08\text{mm}^2$ bis $2,5\text{mm}^2$ anschließen.
3. ➤ Durch Entfernen des Schraubendrehers wird der Draht über einen Federkontakt sicher mit dem Steckverbinder verbunden.

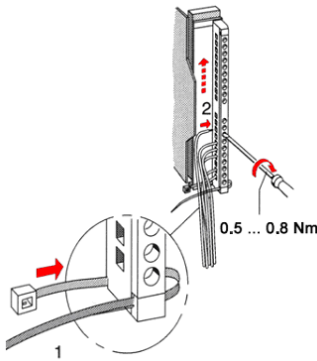
**Frontstecker der Ein-/
Ausgabe-Module**

Nachfolgend ist die Verdrahtung der 2 Frontstecker-Varianten aufgezeigt.

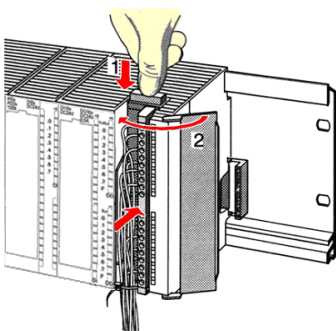
20-fach Schraubtechnik 392-1AJ00



1. ▶ Öffnen Sie die Frontklappe Ihres Ein-/Ausgabe-Moduls.
2. ▶ Bringen Sie den Frontstecker in Verdrahtungsstellung.
Hierzu stecken Sie den Frontstecker auf das Modul, bis er einrastet. In dieser Stellung ragt der Frontstecker aus dem Modul heraus und hat noch keinen Kontakt.
3. ▶ Isolieren Sie Ihre Leitungen ab. Verwenden Sie ggf. Aderendhülsen.
4. ▶ Fädeln Sie den beiliegenden Kabelbinder in den Frontstecker ein.
5. ▶ Beginnen Sie mit der Verdrahtung von unten nach oben, wenn Sie die Leitungen nach unten aus dem Modul herausführen möchten, bzw. von oben nach unten, wenn die Leitungen nach oben herausgeführt werden sollen.
6. ▶ Schrauben Sie die Anschlusschrauben der nicht verdrahteten Schraubklemmen ebenfalls fest.



7. ▶ Ziehen Sie den Kabelbinder für den Leitungsstrang fest.

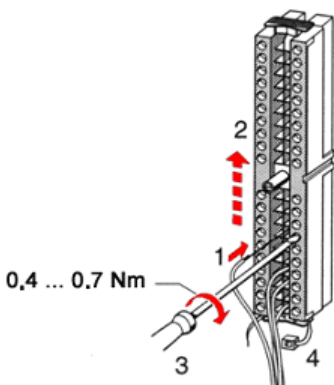


8. ▶ Drücken Sie die Entriegelungstaste am Frontstecker an der Moduloberseite und drücken Sie gleichzeitig den Frontstecker in das Modul, bis er einrastet.
9. ▶ Der Frontstecker ist nun elektrisch mit Ihrem Modul verbunden.
10. ▶ Schließen Sie die Frontklappe.
11. ▶ Füllen Sie den Beschriftungsstreifen zur Kennzeichnung der einzelnen Kanäle aus und schieben Sie den Streifen in die Frontklappe.

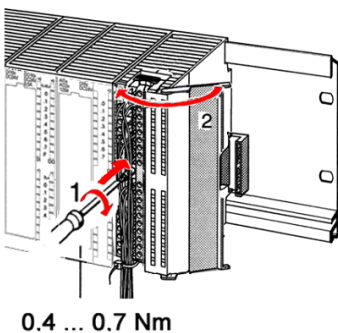
40-fach Schraubtechnik 392-1AM00



1. ▶ Öffnen Sie die Frontklappe Ihres Ein-/Ausgabe-Moduls.
2. ▶ Bringen Sie den Frontstecker in Verdrahtungsstellung.
Hierzu stecken Sie den Frontstecker auf das Modul, bis er einrastet. In dieser Stellung ragt der Frontstecker aus dem Modul heraus und hat noch keinen Kontakt.
3. ▶ Isolieren Sie Ihre Leitungen ab. Verwenden Sie ggf. Aderendhülsen.
4. ▶ Beginnen Sie mit der Verdrahtung von unten nach oben, wenn Sie die Leitungen nach unten aus dem Modul herausführen möchten, bzw. von oben nach unten, wenn die Leitungen nach oben herausgeführt werden sollen.
5. ▶ Schrauben Sie die Anschlusschrauben der nicht verdrahteten Schraubklemmen ebenfalls fest.



6. ▶ Legen Sie den beigegefügteten Kabelbinder um den Leitungsstrang und den Frontstecker herum.
7. ▶ Ziehen Sie den Kabelbinder für den Leitungsstrang fest.



8. ▶ Schrauben Sie die Befestigungsschraube für den Frontstecker fest.
9. ▶ Der Frontstecker ist nun elektrisch mit Ihrem Modul verbunden.
10. ▶ Schließen Sie die Frontklappe.
11. ▶ Füllen Sie den Beschriftungsstreifen zur Kennzeichnung der einzelnen Kanäle aus und schieben Sie den Streifen in die Frontklappe.

3.4 Aufbaurichtlinien

Allgemeines

Die Aufbaurichtlinien enthalten Informationen über den störsicheren Aufbau eines SPS-Systems. Es werden die Wege beschrieben, wie Störungen in Ihre Steuerung gelangen können, wie die elektromagnetische Verträglichkeit (EMV) sicher gestellt werden kann und wie bei der Schirmung vorzugehen ist.

Was bedeutet EMV?

Unter Elektromagnetischer Verträglichkeit (EMV) versteht man die Fähigkeit eines elektrischen Gerätes, in einer vorgegebenen elektromagnetischen Umgebung fehlerfrei zu funktionieren, ohne vom Umfeld beeinflusst zu werden bzw. das Umfeld in unzulässiger Weise zu beeinflussen.

Die Komponenten von VIPA sind für den Einsatz in Industrieumgebungen entwickelt und erfüllen hohe Anforderungen an die EMV. Trotzdem sollten Sie vor der Installation der Komponenten eine EMV-Planung durchführen und mögliche Störquellen in die Betrachtung einbeziehen.

Mögliche Störeinträge

Elektromagnetische Störungen können sich auf unterschiedlichen Pfaden in Ihre Steuerung einkoppeln:

- Elektromagnetische Felder (HF-Einkopplung)
- Magnetische Felder mit energietechnischer Frequenz
- Bus-System
- Stromversorgung
- Schutzleiter

Je nach Ausbreitungsmedium (leitungsgebunden oder -ungebunden) und Entfernung zur Störquelle gelangen Störungen über unterschiedliche Kopplungsmechanismen in Ihre Steuerung.

Man unterscheidet:

- galvanische Kopplung
- kapazitive Kopplung
- induktive Kopplung
- Strahlungskopplung

Grundregeln zur Sicherstellung der EMV

Häufig genügt zur Sicherstellung der EMV das Einhalten einiger elementarer Regeln. Beachten Sie beim Aufbau der Steuerung deshalb die folgenden Grundregeln.

- Achten Sie bei der Montage Ihrer Komponenten auf eine gut ausgeführte flächenhafte Massung der inaktiven Metallteile.
 - Stellen Sie eine zentrale Verbindung zwischen der Masse und dem Erde/Schutzleitersystem her.
 - Verbinden Sie alle inaktiven Metallteile großflächig und impedanzarm.
 - Verwenden Sie nach Möglichkeit keine Aluminiumteile. Aluminium oxidiert leicht und ist für die Massung deshalb weniger gut geeignet.
- Achten Sie bei der Verdrahtung auf eine ordnungsgemäße Leitungsführung.
 - Teilen Sie die Verkabelung in Leitungsgruppen ein. (Starkstrom, Stromversorgungs-, Signal- und Datenleitungen).
 - Verlegen Sie Starkstromleitungen und Signal- bzw. Datenleitungen immer in getrennten Kanälen oder Bündeln.
 - Führen Sie Signal- und Datenleitungen möglichst eng an Masseflächen (z.B. Tragholme, Metallschienen, Schrankbleche).

- Achten sie auf die einwandfreie Befestigung der Leitungsschirme.
 - Datenleitungen sind geschirmt zu verlegen.
 - Analogleitungen sind geschirmt zu verlegen. Bei der Übertragung von Signalen mit kleinen Amplituden kann das einseitige Auflegen des Schirms vorteilhaft sein.
 - Legen Sie die Leitungsschirme direkt nach dem Schrankeintritt großflächig auf eine Schirm-/Schutzleiterschiene auf, und befestigen Sie die Schirme mit Kabelschellen.
 - Achten Sie darauf, dass die Schirm-/Schutzleiterschiene impedanzarm mit dem Schrank verbunden ist.
 - Verwenden Sie für geschirmte Datenleitungen metallische oder metallisierte Steckergehäuse.
- Setzen Sie in besonderen Anwendungsfällen spezielle EMV-Maßnahmen ein.
 - Erwägen Sie bei Induktivitäten den Einsatz von Löschgliedern.
 - Beachten Sie, dass bei Einsatz von Leuchtstofflampen sich diese negativ auf Signalleitungen auswirken können.
- Schaffen Sie ein einheitliches Bezugspotential und erden Sie nach Möglichkeit alle elektrischen Betriebsmittel.
 - Achten Sie auf den gezielten Einsatz der Erdungsmaßnahmen. Das Erden der Steuerung dient als Schutz- und Funktionsmaßnahme.
 - Verbinden Sie Anlagenteile und Schränke mit Ihrer SPS sternförmig mit dem Erde/Schutzleitersystem. Sie vermeiden so die Bildung von Erdschleifen.
 - Verlegen Sie bei Potenzialdifferenzen zwischen Anlagenteilen und Schränken ausreichend dimensionierte Potenzialausgleichsleitungen.

Schirmung von Leitungen

Elektrische, magnetische oder elektromagnetische Störfelder werden durch eine Schirmung geschwächt; man spricht hier von einer Dämpfung. Über die mit dem Gehäuse leitend verbundene Schirmschiene werden Störströme auf Kabelschirme zur Erde hin abgeleitet. Hierbei ist darauf zu achten, dass die Verbindung zum Schutzleiter impedanzarm ist, da sonst die Störströme selbst zur Störquelle werden.

Bei der Schirmung von Leitungen ist folgendes zu beachten:

- Verwenden Sie möglichst nur Leitungen mit Schirmgeflecht.
- Die Deckungsdichte des Schirmes sollte mehr als 80% betragen.
- In der Regel sollten Sie die Schirme von Leitungen immer beidseitig auflegen. Nur durch den beidseitigen Anschluss der Schirme erreichen Sie eine gute Störunterdrückung im höheren Frequenzbereich. Nur im Ausnahmefall kann der Schirm auch einseitig aufgelegt werden. Dann erreichen Sie jedoch nur eine Dämpfung der niedrigen Frequenzen. Eine einseitige Schirmanbindung kann günstiger sein, wenn:
 - die Verlegung einer Potenzialausgleichsleitung nicht durchgeführt werden kann.
 - Analogsignale (einige mV bzw. μA) übertragen werden.
 - Folienschirme (statische Schirme) verwendet werden.
- Benutzen Sie bei Datenleitungen für serielle Kopplungen immer metallische oder metallisierte Stecker. Befestigen Sie den Schirm der Datenleitung am Steckergehäuse. Schirm nicht auf den PIN 1 der Steckerleiste auflegen!
- Bei stationärem Betrieb ist es empfehlenswert, das geschirmte Kabel unterbrechungsfrei abzuisolieren und auf die Schirm-/Schutzleiterschiene aufzulegen.

- Benutzen Sie zur Befestigung der Schirmgeflechte Kabelschellen aus Metall. Die Schellen müssen den Schirm großflächig umschließen und guten Kontakt ausüben.
- Legen Sie den Schirm direkt nach Eintritt der Leitung in den Schrank auf eine Schirmschiene auf. Führen Sie den Schirm bis zu Ihrer SPS weiter, legen Sie ihn dort jedoch nicht erneut auf!

**VORSICHT!****Bitte bei der Montage beachten!**

Bei Potenzialdifferenzen zwischen den Erdungspunkten kann über den beidseitig angeschlossenen Schirm ein Ausgleichsstrom fließen.

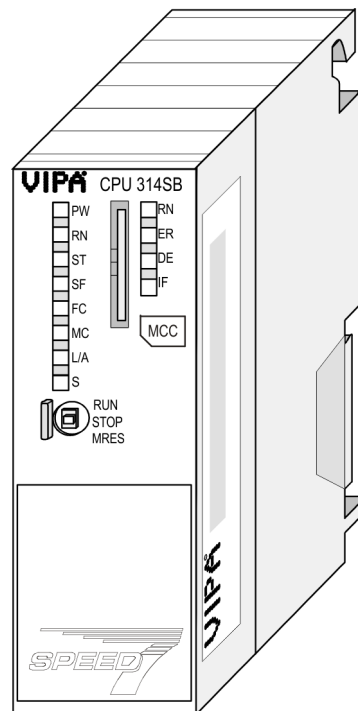
Abhilfe: Potenzialausgleichsleitung.

4 Hardwarebeschreibung

4.1 Leistungsmerkmale

CPU 314-2AG13

- SPEED7-Technologie integriert
- 256kByte Arbeitsspeicher integriert (128kByte Code, 128kByte Daten)
- Speicher erweiterbar bis max. 512kByte (256kByte Code, 256kByte Daten)
- 512kByte Ladespeicher
- PROFIBUS-DP-Master integriert (DP-V0, DP-V1)
- MPI-Schnittstelle
- MCC-Slot für externe Speichermedien und Speichererweiterung (verriegelbar)
- Status-LEDs für Betriebszustand und Diagnose
- Echtzeituhr akkugepuffert
- Ethernet-PG/OP-Schnittstelle integriert
- RS485-Schnittstelle konfigurierbar für PROFIBUS-DP-Master- bzw. PtP-Kommunikation
- E/A-Adressbereich digital/analog 8191Byte
- 512 Zeiten
- 512 Zähler
- 8192 Merker-Byte



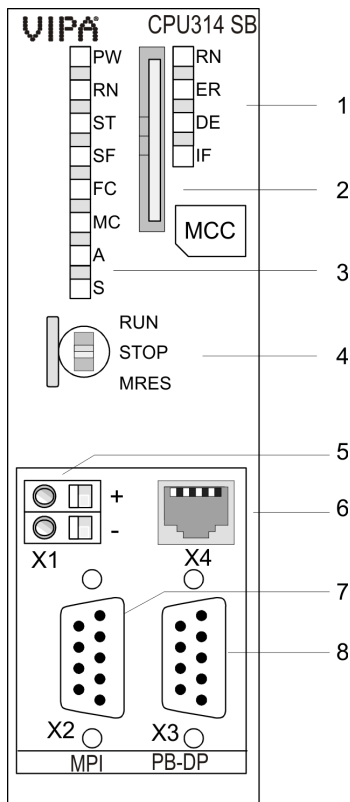
Bestelldaten

| Typ | Bestellnummer | Beschreibung |
|-----------|---------------|-------------------------------------------------------------------------------------------|
| 314SB/DPM | 314-2AG13 | MPI-Interface, Karten-Slot, Echtzeituhr, Ethernet-Interface für PG/OP, PROFIBUS-DP-Master |

4.2 Aufbau

4.2.1 Allgemein

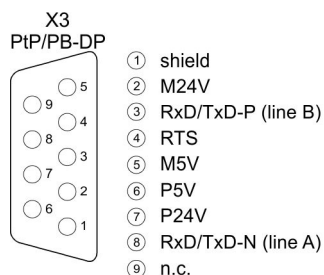
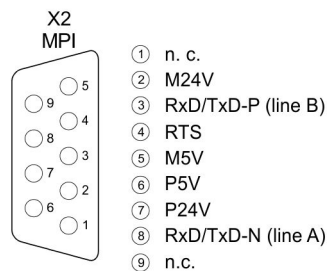
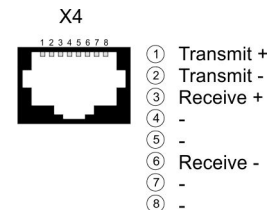
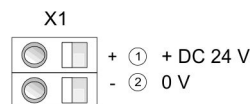
CPU 314-2AG13



- 1 LEDs des integrierten PROFIBUS-DP-Masters
- 2 Steckplatz für Speichermedien (verriegelbar)
- 3 LEDs des CPU-Teils
- 4 Betriebsarten-Schalter CPU
- 5 Anschluss für DC 24V Spannungsversorgung
- 6 Twisted Pair Schnittstelle für Ethernet-PG/OP-Kanal
- 7 MPI-Schnittstelle
- 8 PROFIBUS-DP/PtP-Schnittstelle

Komponenten 5 - 8 befinden sich unter der Frontklappe!

4.2.2 Schnittstellen



Spannungsversorgung X1

Die CPU besitzt ein eingebautes Netzteil:

- Das Netzteil ist mit DC 24V zu versorgen. Hierzu dient der DC 24V Anschluss, der sich unter der Frontklappe befindet.
- Mit der Versorgungsspannung werden neben der CPU-Elektronik auch die angeschlossenen Module über den Rückwandbus versorgt.
- Das Netzteil ist gegen Verpolung und Überstrom geschützt.
- Die interne Elektronik ist galvanisch an die Versorgungsspannung gebunden.

MPI-Schnittstelle X2

9polige SubD-Buchse:

- Die MPI-Schnittstelle dient zur Verbindung zwischen Programmiergerät und CPU.
- Hierüber erfolgt beispielsweise die Projektierung und Programmierung.
- MPI dient zur Kommunikation zwischen mehreren CPUs oder zwischen HMI's und CPU.
- Standardmäßig ist die MPI-Adresse 2 eingestellt.

Ethernet-PG/OP-Kanal X4

8polige RJ45-Buchse:

- Die RJ45-Buchse dient als Schnittstelle zum Ethernet-PG/OP-Kanal.
- Mittels dieser Schnittstelle können Sie Ihre CPU programmieren bzw. fernwarten und auf die integrierte Web-Seite zugreifen.
- Projektierbare Verbindungen sind nicht möglich.
- Damit Sie online auf den Ethernet-PG/OP-Kanal zugreifen können, müssen Sie diesem IP-Adress-Parameter zuweisen.

PROFIBUS/PtP-Schnittstelle mit projektierbarer Funktionalität X3

9polige SubD-Buchse:

Die CPU besitzt eine PROFIBUS/PtP-Schnittstelle mit fixer Pinbelegung. Nach dem Urlöschen ist diese Schnittstelle deaktiviert. Durch entsprechende Projektierung können Sie folgende Funktionalitäten für diese Schnittstelle aktivieren:

- PROFIBUS-DP-Master-Betrieb
 - Projektierung erfolgt über das PROFIBUS-Submodul X1 (MPI/DP) der CPU mit *"Betriebsart"* Master in der Hardware-Konfiguration.
- PROFIBUS-DP-Slave-Betrieb
 - Projektierung erfolgt über das PROFIBUS-Submodul X1 (MPI/DP) der CPU mit *"Betriebsart"* Slave in der Hardware-Konfiguration.
- PtP-Funktionalität
 - Mit der Funktionalität PtP ermöglicht die RS485-Schnittstelle eine serielle Punkt-zu-Punkt-Prozessankopplung zu verschiedenen Ziel- oder Quell-Systemen.
 - Unterstützt werden die Protokolle ASCII, STX/ETX, 3964R, USS und Modbus-Master (ASCII, RTU).
 - Die Aktivierung der PtP-Funktionalität erfolgt durch Einbindung der SPEEDBUS.GSD von VIPA im Hardwarekatalog. Nach der Installation können Sie die CPU in einem PROFIBUS-Master-System projektieren und hier auch die Schnittstelle auf PtP-Kommunikation umschalten.

4.2.3 Speichermanagement

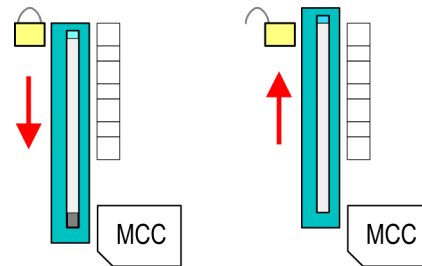
Speicher

Die CPU hat einen Speicher integriert. Angaben über die Speicherkapazität finden Sie auf der Frontseite Ihrer CPU. Der Speicher gliedert sich in folgende Teile:

- Ladespeicher 512kByte
- Codespeicher (50% des Arbeitsspeichers)
- Datenspeicher (50% des Arbeitsspeichers)
- Arbeitsspeicher 256kByte
 - Sie haben die Möglichkeit den Arbeitsspeicher mittels einer MCC Speichererweiterungskarte bis zur maximal aufgedruckten Kapazität 512kByte zu erweitern.

4.2.4 Steckplatz für Speichermedien

- Über diesen Steckplatz können Sie eine MMC (**M**ultimedia **C**ard) als externes Speichermedium für Programme und Firmware stecken.
- Die VIPA-Speicherkarten sind mit dem PC-Format FAT vorformatiert und können mit einem Kartenlesegerät beschrieben werden.
- Nach PowerON bzw. nach Umröscheln überprüft die CPU, ob eine Speicherkarte gesteckt ist und sich hier für die CPU gültige Daten befinden.
- Schieben Sie ihr Speichermedium in den Steckplatz, bis dieses geführt durch eine Federmechanik einrastet. Dies gewährleistet eine sichere Kontaktierung.
- Mit der Schiebemechanik können Sie durch Schieben nach unten ein gestecktes Speichermedium gegen Herausfallen sichern.
- Zum Entnehmen schieben Sie die Schiebemechanik wieder nach oben und drücken Sie das Speichermedium gegen den Federdruck nach innen, bis dieses mit einem Klick entriegelt wird.



VORSICHT!

Sofern das Speichermedium schon durch die Federmechanik entriegelt wurde, kann dieses bei Betätigung der Schiebemechanik herausspringen!

4.2.5 Batteriepufferung für Uhr und RAM

Jede CPU 31xS besitzt einen internen Akku, der zur Sicherung des RAMs bei Stromausfall dient. Zusätzlich wird die interne Uhr über den Akku gepuffert. Der Akku wird direkt über die eingebaute Spannungsversorgung über eine Ladeelektronik geladen und gewährleistet eine Pufferung für max. 30 Tage.



VORSICHT!

Bitte schließen Sie die CPU mindestens für 24 Stunden an die Spannungsversorgung an, damit der interne Akku entsprechend geladen wird.

Bei leerem Akku läuft die CPU nach einem Spannungsreset mit einem BAT-Fehler an und führt ein automatisches Urlöschen der CPU durch. Der BAT-Fehler hat keinen Einfluss auf den Ladevorgang.

Den BAT-Fehler können Sie wieder löschen, wenn einmalig beim Power-Cycle zwischen dem Aus- und Einschalten der Versorgungsspannung mindestens 30sec. liegen und der Akku der CPU voll geladen ist. Ansonsten bleibt bei einem kurzen Power-Cycle der BAT-Fehler bestehen und die CPU wird urgelöscht.

4.2.6 Betriebsartenschalter



- Mit dem Betriebsartenschalter können Sie bei der CPU zwischen den Betriebsarten STOP und RUN wählen.
- Beim Übergang vom Betriebszustand STOP nach RUN durchläuft die CPU den Betriebszustand ANLAUF.
- Mit der Tasterstellung MRES (Memory Reset) fordern Sie das Urlöschen an mit anschließendem Laden von Speicherkarte, sofern dort ein Projekt hinterlegt ist.

4.2.7 LEDs

LEDs CPU

Sobald die CPU intern mit 5V versorgt wird, leuchtet die grüne PW-LED (Power).





| RN (RUN) | ST (STOP) | SF (SFAIL) | FC (FRCE) | MC (MMC) | Bedeutung |
|--------------------------|--------------|---------------|--------------|-------------|--------------------------------------------|
| grün | gelb | rot | gelb | gelb | |
| Bootvorgang nach NetzEIN | | | | | |
| ● | BB* | ● | ● | ● | * Blinken mit 10Hz: Firmware wird geladen. |
| ● | ● | ● | ● | ● | Initialisierung: Phase 1 |
| ● | ● | ● | ● | ○ | Initialisierung: Phase 2 |
| ● | ● | ● | ○ | ○ | Initialisierung: Phase 3 |
| ○ | ● | ● | ○ | ○ | Initialisierung: Phase 4 |
| Betrieb | | | | | |
| ○ | ● | X | X | X | CPU befindet sich im Zustand STOP. |

| RN (RUN) | ST (STOP) | SF (SFAIL) | FC (FRCE) | MC (MMC) | Bedeutung |
|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------|---------------|--------------|-------------|-----------------------------------------------------------------------------------------------------------------|
| BB | ○ | X | X | X | CPU befindet sich im Zustand Anlauf. Solange der OB100 durchlaufen wird, blinkt die RUN-LED, mindestens für 3s. |
| ● | ○ | ○ | X | X | CPU befindet sich ohne Fehler im Zustand RUN. |
| X | X | ● | X | X | Es liegt ein Systemfehler vor. Nähere Informationen hierzu finden Sie im Diagnosepuffer der CPU. |
| X | X | X | ● | X | Variablen sind geforced (fixiert). |
| X | X | X | X | ● | Zugriff auf Speicherkarte. |
| X | BB* | ○ | ○ | ○ | * Blinken mit 10Hz: Konfiguration wird geladen. |
| Urlöschen | | | | | |
| ○ | BB | X | X | X | Urlöschen wird angefordert. |
| ○ | BB* | X | X | X | * Blinken mit 5Hz: Urlöschen wird durchgeführt. |
| Rücksetzen auf Werkseinstellung | | | | | |
| ● | ● | ○ | ○ | ○ | Rücksetzen auf Werkseinstellung wird durchgeführt. |
| ○ | ● | ● | ● | ● | Rücksetzen auf Werkseinstellung war erfolgreich. |
| Firmwareupdate | | | | | |
| ○ | ● | BB | BB | ● | Das abwechselnde Blinken zeigt an, dass neue Firmware auf der Speicherkarte vorhanden ist. |
| ○ | ○ | BB | BB | ● | Das abwechselnde Blinken zeigt an, dass ein Firmwareupdate durchgeführt wird. |
| ○ | ● | ● | ● | ● | Firmwareupdate wurde fehlerfrei durchgeführt. |
| ○ | BB* | BB* | BB* | BB* | * Blinken mit 10Hz: Fehler bei Firmwareupdate. |
| an: ● aus: ○ blinkend (2Hz): BB nicht relevant: X | | | | | |
| LEDs Ethernet-PG/OP-Kanal L/A, S | | | | | |
| Die grüne L/A-LED (Link/Activity) zeigt an, dass der Ethernet-PG/OP-Kanal physikalisch mit Ethernet verbunden ist. Unregelmäßiges Blinken der L/A-LED zeigt Kommunikation des Ethernet-PG/OP-Kanals über Ethernet an. | | | | | |
| Leuchtet die grüne S-LED (Speed), so hat der Ethernet-PG/OP-Kanal eine Übertragungsrate von 100MBit/s ansonsten 10MBit/s. | | | | | |





LEDs PROFIBUS/PtP-Schnittstelle X3

Abhängig von der Betriebsart geben die LEDs nach folgendem Schema Auskunft über den Betriebszustand des PROFIBUS-Teils:

Master-Betrieb

| RN (RUN) | ER (ERR) | DE | IF | Bedeutung |
|-------------------------------------------------------------------------------------------|------------------------------------------------------------------------------------------|-------------------------------------------------------------------------------------------|------------------------------------------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------------|
| grün  | rot  | grün  | rot  | |
| ○ | ○ | ○ | ○ | Master hat keine Projektierung, d.h. die Schnittstelle ist deaktiviert bzw. PtP ist aktiv. |
| ● | ○ | ○ | ○ | Master hat Busparameter und befindet sich im RUN ohne Slaves. |
| ● | ○ | BB | ○ | Master befindet sich im "clear"-Zustand (sicherer Zustand). Die Eingänge der Slaves können gelesen werden. Die Ausgänge sind gesperrt. |
| ● | ○ | ● | ○ | Master befindet sich im "operate"-Zustand, d.h. er tauscht Daten mit den Slaves aus. Ausgänge können angesprochen werden. |
| ● | ● | ● | ○ | CPU ist im Zustand RUN, es fehlt mindestens 1 Slave. |
| ● | ● | BB | ○ | CPU ist im Zustand STOP, es fehlt mindestens 1 Slave. |
| ○ | ○ | ○ | ● | Initialisierungsfehler bei fehlerhafter Parametrierung. |
| ○ | ● | ○ | ● | Wartezustand auf Start-Kommando von der CPU. |
| an: ● aus: ○ blinkend (2Hz): BB | | | | |

Slave-Betrieb

| RN (RUN) | ER (ERR) | DE | IF | Bedeutung |
|---------------------------------------------------------------------------------------------|--------------------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------|--------------------------------------------------------------------------------------------|-------------------------------------------------------------------------|
| grün  | rot  | grün  | rot  | |
| ○ | ○ | ○ | ○ | Slave hat keine Projektierung bzw. PtP ist aktiv. |
| BB | ○ | ○ | ○ | Slave ist ohne Master. |
| BB* | ○ | BB* | ○ | * Abwechselndes Blinken bei Projektierungsfehler (configuration fault). |
| ● | ○ | ● | ○ | Slave tauscht Daten mit dem Master aus. |
| an: ● aus: ○ blinkend (2Hz): BB | | | | |

4.3 Technische Daten

| Artikelnr. | 314-2AG13 |
|------------------------------------------|-----------------------------------------------|
| Bezeichnung | CPU 314SB/DPM |
| SPEED-Bus | - |
| Technische Daten Stromversorgung | |
| Versorgungsspannung (Nennwert) | DC 24 V |
| Versorgungsspannung (zulässiger Bereich) | DC 20,4...28,8 V |
| Verpolschutz | ✓ |
| Stromaufnahme (im Leerlauf) | 200 mA |
| Stromaufnahme (Nennwert) | 1 A |
| Einschaltstrom | 5 A |
| I ² t | 0,5 A ² s |
| max. Stromabgabe am Rückwandbus | 2,5 A |
| Verlustleistung | 6 W |
| Lade- und Arbeitsspeicher | |
| Ladespeicher integriert | 512 KB |
| Ladespeicher maximal | 512 KB |
| Arbeitsspeicher integriert | 256 KB |
| Arbeitsspeicher maximal | 512 KB |
| Speicher geteilt 50% Code / 50% Daten | ✓ |
| Memory Card Slot | MMC-Card mit max. 1 GB |
| Ausbau | |
| Baugruppenträger max. | 4 |
| Baugruppen je Baugruppenträger | 8 bei mehrzeiligem, 32 bei einzeiligem Aufbau |
| Anzahl DP-Master integriert | 1 |
| Anzahl DP-Master über CP | 4 |
| Betreibbare Funktionsbaugruppen | 8 |
| Betreibbare Kommunikationsbaugruppen PtP | 8 |
| Betreibbare Kommunikationsbaugruppen LAN | 8 |
| Befehlsbearbeitungszeiten | |
| Bitoperation, min. | 0,01 µs |
| Wortoperation, min. | 0,01 µs |
| Festpunktarithmetik, min. | 0,01 µs |
| Gleitpunktarithmetik, min. | 0,06 µs |
| Zeiten/Zähler und deren Remanenz | |
| Anzahl S7-Zähler | 512 |
| S7-Zähler Remanenz | einstellbar von 0 bis 512 |

Technische Daten

| Artikelnr. | 314-2AG13 |
|------------------------------------------------------------|----------------------------------------|
| S7-Zähler Remanenz voreingestellt | Z0 .. Z7 |
| Anzahl S7-Zeiten | 512 |
| S7-Zeiten Remanenz | einstellbar von 0 bis 512 |
| S7-Zeiten Remanenz voreingestellt | keine Remanenz |
| Datenbereiche und Remanenz | |
| Anzahl Merker | 8192 Byte |
| Merker Remanenz einstellbar | einstellbar von 0 bis 8192 |
| Merker Remanenz voreingestellt | MB0 .. MB15 |
| Anzahl Datenbausteine | 4095 |
| max. Datenbausteingröße | 64 KB |
| Nummernband DBs | 1 ... 4095 |
| max. Lokaldatengröße je Ablaufebene | 1024 Byte |
| max. Lokaldatengröße je Baustein | 1024 Byte |
| Bausteine | |
| Anzahl OBs | 23 |
| maximale OB-Größe | 64 KB |
| Gesamtanzahl DBs, FBs, FCs | - |
| Anzahl FBs | 2048 |
| maximale FB-Größe | 64 KB |
| Nummernband FBs | 0 ... 2047 |
| Anzahl FCs | 2048 |
| maximale FC-Größe | 64 KB |
| Nummernband FCs | 0 ... 2047 |
| maximale Schachtelungstiefe je Prioklasse | 8 |
| maximale Schachtelungstiefe zusätzlich innerhalb Fehler OB | 4 |
| Uhrzeit | |
| Uhr gepuffert | ✓ |
| Uhr Pufferungsdauer (min.) | 6 w |
| Art der Pufferung | Vanadium Rechargeable Lithium Batterie |
| Ladezeit für 50% Pufferungsdauer | 20 h |
| Ladezeit für 100% Pufferungsdauer | 48 h |
| Genauigkeit (max. Abweichung je Tag) | 10 s |
| Anzahl Betriebsstundenzähler | 8 |
| Uhrzeit Synchronisation | ✓ |
| Synchronisation über MPI | Master/Slave |

| Artikelnr. | 314-2AG13 |
|---------------------------------------------|-----------|
| Synchronisation über Ethernet (NTP) | nein |
| Adressbereiche (Ein-/Ausgänge) | |
| Peripherieadressbereich Eingänge | 8192 Byte |
| Peripherieadressbereich Ausgänge | 8192 Byte |
| Prozessabbild einstellbar | ✓ |
| Prozessabbild Eingänge voreingestellt | 256 Byte |
| Prozessabbild Ausgänge voreingestellt | 256 Byte |
| Prozessabbild Eingänge maximal | 2048 Byte |
| Prozessabbild Ausgänge maximal | 2048 Byte |
| Digitale Eingänge | 65536 |
| Digitale Ausgänge | 65536 |
| Digitale Eingänge zentral | 1024 |
| Digitale Ausgänge zentral | 1024 |
| Integrierte digitale Eingänge | - |
| Integrierte digitale Ausgänge | - |
| Analoge Eingänge | 4096 |
| Analoge Ausgänge | 4096 |
| Analoge Eingänge zentral | 256 |
| Analoge Ausgänge zentral | 256 |
| Integrierte analoge Eingänge | - |
| Integrierte analoge Ausgänge | - |
| Kommunikationsfunktionen | |
| PG/OP Kommunikation | ✓ |
| Globale Datenkommunikation | ✓ |
| Anzahl GD-Kreise max. | 8 |
| Größe GD-Pakete, max. | 54 Byte |
| S7-Basis-Kommunikation | ✓ |
| S7-Basis-Kommunikation Nutzdaten je Auftrag | 76 Byte |
| S7-Kommunikation | ✓ |
| S7-Kommunikation als Server | ✓ |
| S7-Kommunikation als Client | - |
| S7-Kommunikation Nutzdaten je Auftrag | 160 Byte |
| Anzahl Verbindungen gesamt | 32 |
| Funktionalität Sub-D Schnittstellen | |
| Bezeichnung | X2 |
| Physik | RS485 |

| Artikelnr. | 314-2AG13 |
|---------------------------------------|---------------------|
| Anschluss | 9polige SubD Buchse |
| Potenzialgetrennt | ✓ |
| MPI | ✓ |
| MP ² I (MPI/RS232) | - |
| DP-Master | - |
| DP-Slave | - |
| Punkt-zu-Punkt-Kopplung | - |
| | |
| Bezeichnung | X3 |
| Physik | RS485 |
| Anschluss | 9polige SubD Buchse |
| Potenzialgetrennt | ✓ |
| MPI | - |
| MP ² I (MPI/RS232) | - |
| DP-Master | ja |
| DP-Slave | ja |
| Punkt-zu-Punkt-Kopplung | ✓ |
| Funktionalität MPI | |
| Anzahl Verbindungen, max. | 32 |
| PG/OP Kommunikation | ✓ |
| Routing | ✓ |
| Globale Datenkommunikation | ✓ |
| S7-Basis-Kommunikation | ✓ |
| S7-Kommunikation | ✓ |
| S7-Kommunikation als Server | ✓ |
| S7-Kommunikation als Client | - |
| Übertragungsgeschwindigkeit, min. | 19,2 kbit/s |
| Übertragungsgeschwindigkeit, max. | 12 Mbit/s |
| Funktionalität PROFIBUS Master | |
| PG/OP Kommunikation | ✓ |
| Routing | ✓ |
| S7-Basis-Kommunikation | ✓ |
| S7-Kommunikation | ✓ |
| S7-Kommunikation als Server | ✓ |
| S7-Kommunikation als Client | - |
| Aktivieren/Deaktivieren von DP-Slaves | ✓ |

| Artikelnr. | 314-2AG13 |
|---------------------------------------|---------------------|
| Direkter Datenaustausch (Querverkehr) | - |
| DPV1 | ✓ |
| Übertragungsgeschwindigkeit, min. | 9,6 kbit/s |
| Übertragungsgeschwindigkeit, max. | 12 Mbit/s |
| Anzahl DP-Slaves, max. | 124 |
| Adressbereich Eingänge, max. | 8 KB |
| Adressbereich Ausgänge, max. | 8 KB |
| Nutzdaten Eingänge je Slave, max. | 244 Byte |
| Nutzdaten Ausgänge je Slave, max. | 244 Byte |
| Funktionalität PROFIBUS Slave | |
| PG/OP Kommunikation | ✓ |
| Routing | ✓ |
| S7-Kommunikation | ✓ |
| S7-Kommunikation als Server | ✓ |
| S7-Kommunikation als Client | - |
| Direkter Datenaustausch (Querverkehr) | - |
| DPV1 | ✓ |
| Übertragungsgeschwindigkeit, min. | 9,6 kbit/s |
| Übertragungsgeschwindigkeit, max. | 12 Mbit/s |
| Automatische Baudratesuche | - |
| Übergabespeicher Eingänge, max. | 244 Byte |
| Übergabespeicher Ausgänge, max. | 244 Byte |
| Adressbereiche, max. | 32 |
| Nutzdaten je Adressbereich, max. | 32 Byte |
| Point-to-Point Kommunikation | |
| PtP-Kommunikation | ✓ |
| Schnittstelle potentialgetrennt | ✓ |
| Schnittstelle RS232 | - |
| Schnittstelle RS422 | - |
| Schnittstelle RS485 | ✓ |
| Anschluss | 9polige SubD Buchse |
| Übertragungsgeschwindigkeit, min. | 150 bit/s |
| Übertragungsgeschwindigkeit, max. | 115,5 kbit/s |
| Leitungslänge, max. | 500 m |
| Point-to-Point Protokolle | |
| Protokoll ASCII | ✓ |

Technische Daten

| Artikelnr. | 314-2AG13 |
|-------------------------------------------|--------------------------|
| Protokoll STX/ETX | ✓ |
| Protokoll 3964(R) | ✓ |
| Protokoll RK512 | - |
| Protokoll USS Master | ✓ |
| Protokoll Modbus Master | ✓ |
| Protokoll Modbus Slave | - |
| Spezielle Protokolle | - |
| Funktionalität RJ45 Schnittstellen | |
| Bezeichnung | X4 |
| Physik | Ethernet 10/100 MBit |
| Anschluss | RJ45 |
| Potenzialgetrennt | ✓ |
| PG/OP Kommunikation | ✓ |
| max. Anzahl Verbindungen | 4 |
| Produktiv Verbindungen | - |
| Gehäuse | |
| Material | PPE |
| Befestigung | Profilschiene System 300 |
| Mechanische Daten | |
| Abmessungen (BxHxT) | 40 mm x 125 mm x 120 mm |
| Gewicht | 290 g |
| Umgebungsbedingungen | |
| Betriebstemperatur | 0 °C bis 60 °C |
| Lagertemperatur | -25 °C bis 70 °C |
| Zertifizierungen | |
| Zertifizierung nach UL508 | ja |

5 Einsatz CPU 314-2AG13

5.1 Montage



*Informationen zur Montage und zur Verdrahtung:
↳ Kapitel 3 "Montage und Aufbaurichtlinien" auf Seite 17*

5.2 Anlaufverhalten

Stromversorgung einschalten

Nach dem Einschalten der Stromversorgung geht die CPU in den Betriebszustand über, der am Betriebsartenschalter eingestellt ist.

Auslieferungszustand

Im Auslieferungszustand ist die CPU urgelöscht. Nach einem STOP→RUN Übergang geht die CPU ohne Programm in RUN.

Anlauf mit gültiger Projektierung in der CPU

Die CPU geht mit dem Programm, das sich im batteriegepufferten RAM befindet, in RUN.

Anlauf bei leerem Akku

- Der Akku wird direkt über die eingebaute Spannungsversorgung über eine Ladeelektronik geladen und gewährleistet eine Pufferung für min. 30 Tage. Wird dieser Zeitraum überschritten, kann es zur vollkommenen Entladung des Akkus kommen. Hierbei wird das batteriegepufferte RAM gelöscht.
- In diesem Zustand führt die CPU ein Urlöschen durch. Ist eine MMC gesteckt, werden Programmcode und Datenbausteine von der MMC in den Arbeitsspeicher der CPU übertragen. Ist keine MMC gesteckt, transferiert die CPU permanent abgelegte "protected" Bausteine, falls diese vorhanden sind, in den Arbeitsspeicher.
- Abhängig von der Stellung des Betriebsartenschalters geht die CPU in RUN, sofern der OB81 vorhanden ist, bzw. bleibt im STOP. Dieser Vorgang wird im Diagnosepuffer unter folgendem Eintrag festgehalten: "Start Urlöschen automatisch (ungepuffert NetzEIN)".



VORSICHT!

Bei leerem Akku läuft die CPU nach einem Spannungsreset mit einem BAT-Fehler an und führt ein automatisches Urlöschen der CPU durch. Den BAT-Fehler können Sie wieder löschen, wenn einmalig beim Power-Cycle zwischen dem Aus- und Einschalten der Versorgungsspannung mindestens 30sec. liegen und der Akku der CPU voll geladen ist. Ansonsten bleibt bei einem kurzen Power-Cycle der BAT-Fehler bestehen und die CPU wird urgelöscht.

5.3 Adressierung

5.3.1 Übersicht

Damit die gesteckten Peripheriemodule gezielt angesprochen werden können, müssen ihnen bestimmte Adressen in der CPU zugeordnet werden. Beim Hochlauf der CPU vergibt diese steckplatzabhängig automatisch von 0 an aufsteigend Peripherieadressen für die gesteckten digitalen Ein- /Ausgabe-Module.

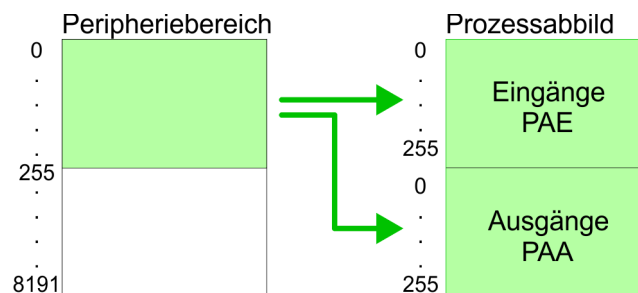
Sofern keine Hardwareprojektierung vorliegt, legt die CPU gesteckte Analog- Module bei der automatischen Adressierung auf gerade Adressen ab 256 ab.

5.3.2 Adressierung Rückwandbus Peripherie

Bei der CPU 314-2AG13 gibt es einen Peripheriebereich (Adresse 0 ... 8191) und ein Prozessabbild der Ein- und Ausgänge (je Adresse 0 ... 255). Beim Prozessabbild werden die Signalzustände der unteren Adresse (0 ... 255) zusätzlich in einem besonderen Speicherbereich gespeichert.

Das Prozessabbild ist in zwei Teile gegliedert:

- Prozessabbild der Eingänge (PAE)
- Prozessabbild der Ausgänge (PAA)



Nach jedem Zyklusdurchlauf wird das Prozessabbild aktualisiert.

Maximale Anzahl steckbarer Module

Für die CPU 314-2AG13 können Sie bis zu 8 Peripherie-Module pro Zeile projektieren.

Für die Projektierung von Modulen, die über die Anzahl von 8 hinausgehen, können Zeilenanschlungen verwendet werden. Hierbei setzen Sie im Siemens Hardware-Konfigurator auf Ihre 1. Profilschiene auf Steckplatz 3 die Anschaltung IM 360 aus dem Hardware-Katalog. Nun können Sie Ihr System um bis zu 3 Profilschienen ergänzen, indem Sie jede auf Steckplatz 3 mit einer IM 361 von Siemens beginnen. Unter Berücksichtigung des max. Summenstroms können bei der CPU 314-2AG13 von VIPA bis zu 32 Module in einer Zeile angeordnet werden. Hierbei ist die Montage der IM 360/361 Anschaltungen von Siemens nicht erforderlich.

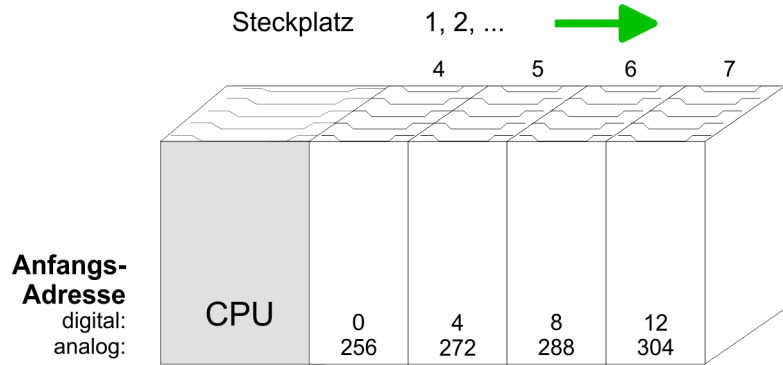
Über Hardware-Konfiguration Adressen definieren

Über Lese- bzw. Schreibzugriffe auf die Peripheriebytes oder auf das Prozessabbild können Sie die Module ansprechen. Mit einer Hardware-Konfiguration können Sie Adressen definieren. Klicken Sie hierzu auf die Eigenschaften des entsprechenden Moduls und stellen Sie die gewünschte Adresse ein.

Automatische Adressierung

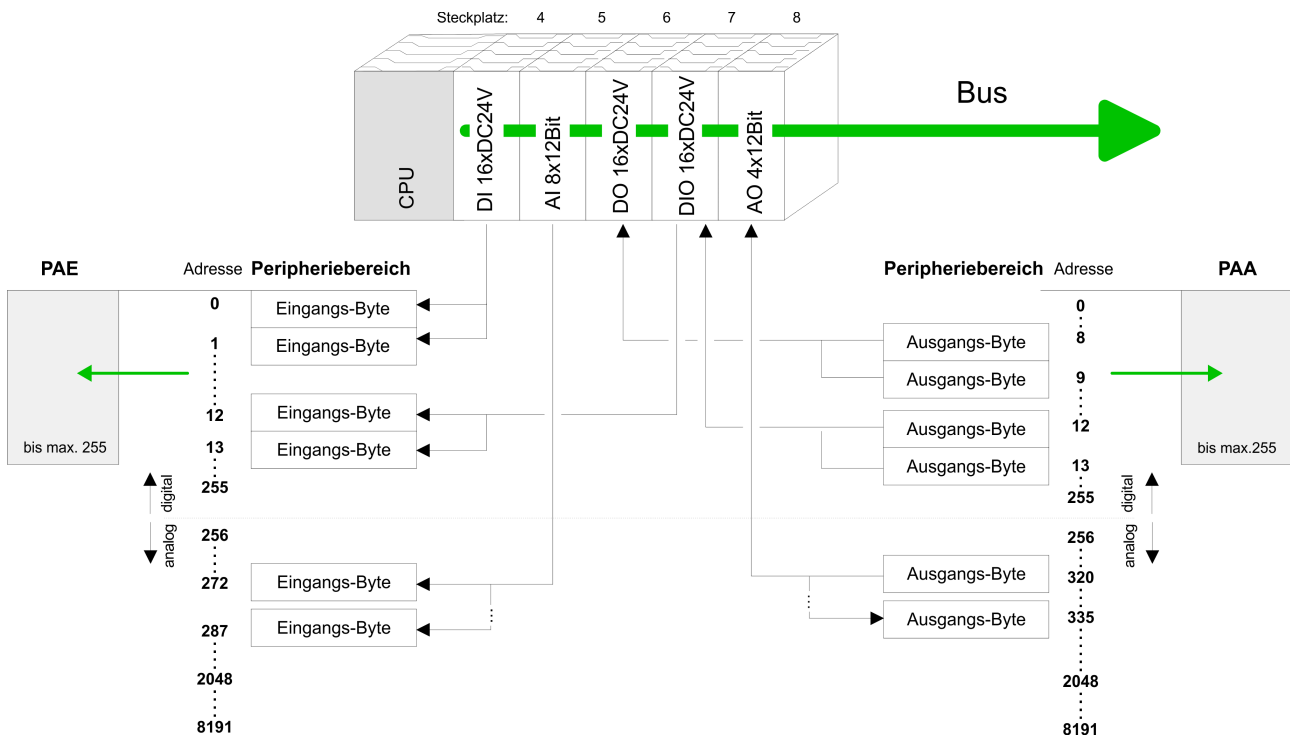
Falls Sie keine Hardware-Konfiguration verwenden möchten, tritt eine automatische Adressierung in Kraft. Bei der automatischen Adressierung belegen steckplatzabhängig DIOs immer 4Byte und AIOs, FMs, CPs immer 16Byte am Bus. Nach folgenden Formeln wird steckplatzabhängig die Anfangsadresse ermittelt, ab der das entsprechende Modul im Adressbereich abgelegt wird:

- DIOs: Anfangsadresse = 4×(Steckplatz-1)
- AIOs, FMs, CPs: Anfangsadresse = 16×(Steckplatz-1)+256



Beispiel Automatische Adressierung

In dem nachfolgenden Beispiel ist die Funktionsweise der automatischen Adressierung nochmals aufgeführt:



5.4 Hardware-Konfiguration - CPU

Voraussetzung

Die Konfiguration der CPU erfolgt im "Hardware-Konfigurator" von Siemens. Der Hardware-Konfigurator ist Bestandteil des Siemens SIMATIC Managers. Er dient der Projektierung. Die Module, die hier projektiert werden können, entnehmen Sie dem Hardware-Katalog, ggf. müssen Sie mit "Extras → Katalog aktualisieren" den Hardware-Katalog aktualisieren.

Für die Projektierung werden fundierte Kenntnisse im Umgang mit dem Siemens SIMATIC Manager und dem Hardware-Konfigurator vorausgesetzt!



Bitte beachten Sie, dass diese SPEED7-CPU 4 AKKUs besitzt. Nach einer arithmetischen Operation (+I, -I, *I, /I, +D, -D, *D, /D, MOD, +R, -R, *R, /R) wird der Inhalt des AKKUs 3 und 4 in die AKKUs 2 und 3 geladen. Dies kann bei Programmen, die einen unveränderten AKKU 2 voraussetzen, zu Konflikten führen.

Nähere Informationen hierzu finden Sie im Handbuch "VIPA Operationsliste SPEED7" unter "Unterschiede zwischen SPEED7 und 300V Programmierung".

Vorgehensweise

| Steckpl. | Modul |
|----------|--------------------|
| 1 | |
| 2 | CPU 317-2DP |
| X1 | MPI/DP |
| X2 | DP |
| 3 | |

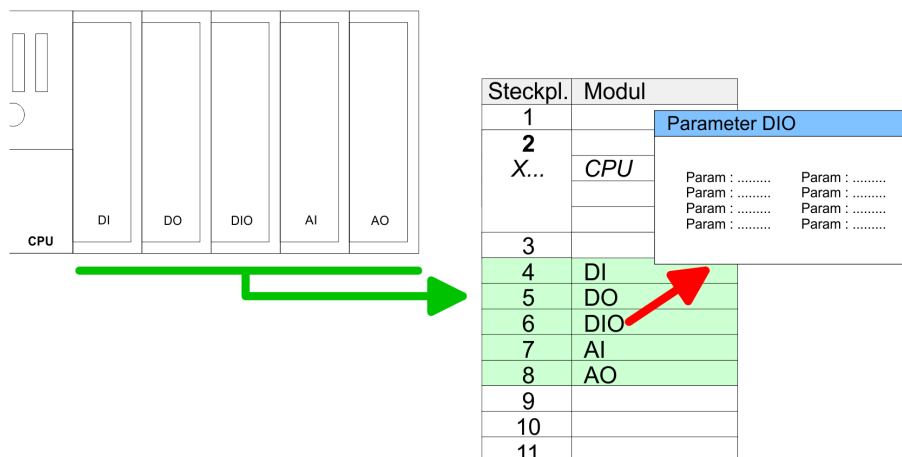
Im Siemens SIMATIC Manager sind folgende Schritte durchzuführen:

1. Starten Sie den Hardware-Konfigurator von Siemens mit einem neuen Projekt.
2. Fügen Sie aus dem Hardware-Katalog eine Profilschiene ein.
3. Platzieren Sie auf "Slot"-Nummer 2 die CPU 317-2DP (6ES7 317-2AJ10-0AB0/V2.6).
4. Über das Submodul "X2 DP" projektieren und vernetzen Sie den integrierten PROFIBUS-DP-Master (Buchse X3).

5.5 Hardware-Konfiguration - I/O-Module

Hardware-Konfiguration der Module

Binden Sie nach der Hardware-Konfiguration der CPU beginnend mit Steckplatz 4 Ihre System 300 Module auf dem Bus in der gesteckten Reihenfolge ein.



Parametrierung

Zur Parametrierung doppelklicken Sie in Ihrer Steckplatzübersicht auf das zu parametrierende Modul. Daraufhin öffnet sich ein Dialogfenster. Hier können Sie Ihre Parametereinstellungen vornehmen. Unter Einsatz der SFCs 55, 56 und 57 können Sie zur Laufzeit Parameter ändern und an die entsprechenden Module übertragen. Hierbei sind die modulspezifischen Parameter in sogenannten "Datensätzen" abzulegen. Näheres zum Aufbau der Datensätze finden Sie in der Beschreibung zu den Modulen.

Buserweiterung mit IM 360 und IM 361

Für die Projektierung von Modulen, die über die Anzahl von 8 hinausgehen, können Zeilenanschlungen verwendet werden. Hierbei setzen Sie im Siemens Hardware-Konfigurator auf Ihre 1. Profilschiene auf Steckplatz 3 die Anschaltung IM 360 aus dem Hardware-Katalog. Nun können Sie Ihr System um bis zu 3 Profilschienen ergänzen, indem Sie jede auf Steckplatz 3 mit einer IM 361 von Siemens beginnen. Unter Berücksichtigung des max. Summenstroms können bei VIPA-SPEED7-CPU's bis zu 32 Module in einer Zeile angeordnet werden. Hierbei ist die Montage der IM 360/361 Anschaltungen von Siemens nicht erforderlich.

5.6 Hardware-Konfiguration - Ethernet-PG/OP-Kanal**Übersicht**

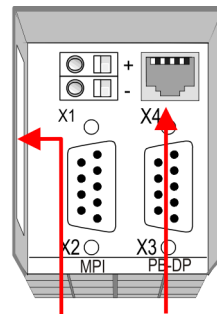
Die CPU 314-2AG13 hat einen Ethernet-PG/OP-Kanal integriert. Über diesen Kanal können Sie Ihre CPU programmieren und fernwarten. Mit dem PG/OP-Kanal haben Sie auch Zugriff auf die interne Web-Seite, auf der Sie Informationen zu Firmwarestand, angebundene Peripherie, aktuelle Zyklus-Zeiten usw. finden. Bei Erstinbetriebnahme bzw. nach dem Rücksetzen auf Werkseinstellungen besitzt der Ethernet-PG/OP-Kanal keine IP-Adresse. Damit Sie online über den Ethernet-PG/OP-Kanal auf die CPU zugreifen können, müssen Sie diesem gültige IP-Adress-Parameter über den Siemens SIMATIC Manager zuordnen. Diesen Vorgang nennt man "Initialisierung" oder "Urtaufe".

Montage und Inbetriebnahme

- 1.** ► Bauen Sie Ihr System 300S mit Ihrer CPU auf.
- 2.** ► Verdrahten Sie das System, indem Sie die Leitungen für Spannungsversorgung und Signale anschließen.
- 3.** ► Verbinden Sie die Ethernet-Buchse des Ethernet-PG/OP-Kanals mit Ethernet.
- 4.** ► Schalten Sie die Spannungsversorgung ein
 - ⇒ Nach kurzer Hochlaufzeit ist der CP bereit für die Kommunikation. Er besitzt ggf. noch keine IP-Adressdaten und erfordert eine Urtaufe.

"Urtaufe" über Zielsystemfunktionen

Die Urtaufe über die Zielsystemfunktion erfolgt nach folgender Vorgehensweise:



Ethernet address **PG/OP channel**

- ➔ Ermitteln Sie die aktuelle Ethernet (MAC) Adresse Ihres Ethernet PG/OP-Kanals. Sie finden diese immer als 1. Adresse unter der Frontklappe der CPU auf einem Aufkleber auf der linken Seite.

IP-Adress-Parameter zuweisen

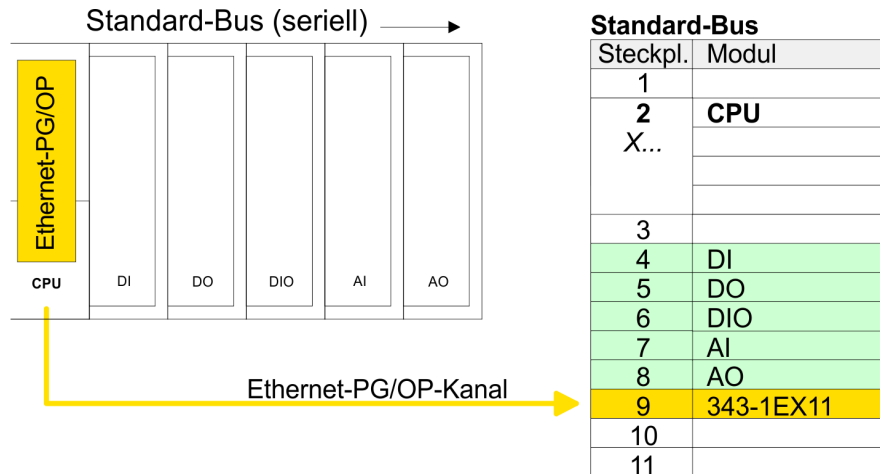
Gültige IP-Adress-Parameter erhalten Sie von Ihrem Systemadministrator. Die Zuweisung der IP-Adress-Daten erfolgt online im Siemens SIMATIC Manager ab Version V 5.3 & SP3 nach folgender Vorgehensweise:

1. ➔ Starten Sie den Siemens SIMATIC Manager und stellen Sie über "Extras ➔ PG/PC-Schnittstelle einstellen" auf "TCP/IP -> Netzwerkkarte" ein.
2. ➔ Öffnen Sie mit "Zielsystem ➔ Ethernet-Teilnehmer bearbeiten" das gleichnamige Dialogfenster.
3. ➔ Benutzen Sie die Schaltfläche [Durchsuchen], um die über MAC-Adresse erreichbaren Geräte zu ermitteln oder tragen Sie die MAC-Adresse ein. Die MAC-Adresse finden Sie auf dem 1. Aufkleber unter der Frontklappe der CPU.
4. ➔ Wählen Sie ggf. bei der Netzwerksuche aus der Liste die Baugruppe mit der Ihnen bekannten MAC-Adresse aus.
5. ➔ Stellen Sie nun die IP-Konfiguration ein, indem Sie IP-Adresse, Subnetz-Maske und den Netzübergang eintragen.
6. ➔ Bestätigen Sie mit [IP-Konfiguration zuweisen] Ihre Eingabe.
 - ⇒ Direkt nach der Zuweisung ist der Ethernet-PG/OP-Kanal über die angegebenen IP-Adress-Daten online erreichbar. Der Wert bleibt bestehen, solange dieser nicht neu zugewiesen, mit einer Hardware-Projektierung überschrieben oder Rücksetzen auf Werkseinstellung ausgeführt wird.

IP-Adress-Parameter in Projekt übernehmen

1. ➔ Öffnen Sie den Siemens Hardware-Konfigurator und projizieren Sie die Siemens CPU 317-2DP (317-2AJ10-0AB00 V2.6).
2. ➔ Projektieren Sie die Module am Standard-Bus.
3. ➔ Für den Ethernet-PG/OP-Kanal ist immer unterhalb der reell gesteckten Module ein Siemens CP 343-1 (SIMATIC 300 \ CP 300 \ Industrial Ethernet \ CP 343-1 \ 6GK7 343-1EX11 0XE0) zu platzieren.

4. Öffnen Sie durch Doppelklick auf den CP 343-1EX11 den Eigenschaften-Dialog und geben Sie für den CP unter "Eigenschaften" die zuvor zugewiesenen IP-Adress-Daten an.
5. Ordnen Sie den CP einem "Subnetz" zu. Ohne Zuordnung werden die IP-Adress-Daten nicht übernommen!
6. Übertragen Sie Ihr Projekt.



5.7 Hardware-Konfiguration - Kommunikation

Die Hardware-Konfiguration von PROFIBUS und PtP ist auf folgenden Seiten beschrieben:

- PROFIBUS-DP
 - Master-Betrieb: ↪ Kapitel 7.4 "Einsatz als PROFIBUS-DP-Master" auf Seite 120
 - Slave-Betrieb: ↪ Kapitel 7.5 "Einsatz als PROFIBUS-DP-Slave" auf Seite 121
- PtP
 - PtP: ↪ Kapitel 6.3 "Einsatz der RS485-Schnittstelle für PtP" auf Seite 92

5.8 Einstellung Standard CPU-Parameter

5.8.1 Parametrierung über Siemens CPU

Parametrierung über Siemens CPU 317-2AJ10

Da die CPU im Hardware-Konfigurator als Siemens CPU 317-2 (CPU 317-2AJ10 V2.6) zu projektieren ist, können Sie bei der Hardware-Konfiguration unter den "Eigenschaften" der CPU 317-2 die Standard-Parameter für die VIPA-CPU einstellen. Durch Doppelklick auf die CPU 317-2 gelangen Sie in das Parametrierfenster für die CPU. Über die Register haben Sie Zugriff auf alle Standard-Parameter Ihrer CPU.

| Steckpl. | Modul |
|----------|---------|
| 1 | |
| 2 | CPU ... |
| X1 | MPI/DP |
| X2 | DP |
| 3 | |
| 4 | |



| Parameter CPU | |
|---------------|---------------|
| Param : | Param : |
| Param : | Param : |
| Param : | Param : |
| Param : | Param : |

5.8.2 Parameter CPU

Parameter, die unterstützt werden

Die CPU wertet nicht alle Parameter aus, welche Sie bei der Hardware-Konfiguration einstellen können. Folgende Parameter werden zur Zeit in der CPU ausgewertet:

Allgemein

- Kurzbezeichnung: Die Kurzbezeichnung der Siemens CPU 317-2AJ10 ist CPU 317-2DP.
- Bestell-Nr./ Firmware: Bestellnummer und Firmware sind identisch zu den Angaben im Fenster "Hardware Katalog".
- Name: Als Name steht hier die Kurzbezeichnung der CPU. Wenn Sie den Namen ändern, erscheint dieser im Siemens SIMATIC Manager.
- Anlagenkennzeichen: Hier haben Sie die Möglichkeit für die CPU ein spezifisches Anlagenkennzeichen festzulegen. Mit dem Anlagenkennzeichen werden Teile der Anlage eindeutig nach funktionalen Gesichtspunkten gekennzeichnet. Es ist gemäß IEC 1346-1 hierarchisch aufgebaut.
- Kommentar: Hier können Sie den Einsatzzweck der Baugruppe eingeben.

Anlauf

- Anlauf bei Sollausbau ungleich Istausbau: Wenn "*Anlauf bei Sollausbau ungleich Istausbau*" deaktiviert ist und mindestens eine Baugruppe nicht auf dem projektierten Steckplatz steckt, oder dort eine Baugruppe von einem anderen Typ steckt, geht die CPU nicht in RUN und verbleibt in STOP. Wenn "*Anlauf bei Sollausbau ungleich Istausbau*" aktiviert ist, läuft die CPU an, auch wenn Baugruppen nicht auf den projektierten Steckplätzen stecken oder dort Baugruppen eines anderen Typs stecken (z.B. bei Inbetriebnahme).
- Überwachungszeit für Fertigmeldung durch Baugruppen [100ms]: Maximale Dauer für die Fertigmeldung aller konfigurierten Baugruppen nach NetzEIN. Hierbei werden auch angebundene PROFIBUS-DP-Slaves berücksichtigt, bis diese parametriert sind. Wenn nach Ablauf dieser Zeit die Baugruppen keine Fertigmeldung an die CPU senden, ist der Istausbau ungleich dem Sollausbau.
- Überwachungszeit für Übertragung der Parameter an Baugruppen [100ms]: Maximale Dauer für die Übertragung der Parameter an die parametrierbaren Baugruppen. Wenn nach Ablauf dieser Zeit nicht alle Baugruppen parametriert sind, ist der Istausbau ungleich dem Sollausbau.

Zyklus / Taktmerker

- OB1-Prozessabbild zyklisch aktualisieren: Dieser Parameter ist nicht relevant.
- Zyklusüberwachungszeit: Hier geben Sie die Zyklusüberwachungszeit in ms ein. Wenn die Zykluszeit die Zyklusüberwachungszeit überschreitet, geht die CPU in STOP.
Ursachen für eine Überschreitung:
 - Kommunikationsprozesse
 - Häufung von Alarmereignissen
 - Fehler im CPU-Programm
- Mindestzykluszeit: Dieser Parameter ist nicht relevant.
- Zyklusbelastung durch Kommunikation: Dieser Parameter ist nicht relevant.
- Größe Prozessabbild der Ein-/Ausgänge: Hier können Sie die Größe des Prozessabbilds max. 2048 für die Ein-/ Ausgabe-Peripherie festlegen.
- OB85-Aufruf bei Peripheriezugriffsfehler: Sie können die voreingestellte Reaktion der CPU bei Peripheriezugriffsfehlern während der systemseitigen Aktualisierung des Prozessabbildes ändern. Die VIPA-CPU ist so voreingestellt, dass sie bei Peripheriezugriffsfehlern keinen OB 85 aufruft und auch keinen Eintrag im Diagnosepuffer erzeugt.
- Taktmerker: Aktivieren Sie dieses Kästchen, wenn Sie einen Taktmerker einsetzen und geben Sie die Nummer des Merkerbytes ein.



Das gewählte Merkerbyte kann nicht für die Zwischenspeicherung von Daten genutzt werden.

Remanenz

- Anzahl Merkerbytes ab MB0: Die Anzahl der remanenten Merkerbytes ab Merkerbyte 0 können Sie hier angeben.
- Anzahl S7-Timer ab T0: Hier tragen Sie die Anzahl der remanenten S7-Timer ab T0 ein.
- Anzahl S7-Zähler ab Z0: Tragen Sie die Anzahl der remanenten S7-Zähler ab Z0 hier ein.
- Bereiche: Diese Parameter sind nicht relevant.

Alarme

- Priorität: Hier werden die Prioritäten angezeigt, nach denen der entsprechende Alarm-OB (Prozessalarm, Verzögerungsalarm, Asynchronfehleralarm) bearbeitet wird.

Uhrzeitalarme

- Priorität: Hier können Sie die Prioritäten bestimmen, nach denen der entsprechende Uhrzeitalarm-OB bearbeitet werden soll. Mit Priorität "0" wählen Sie den entsprechenden OB ab.
- Aktiv: Bei aktiviertem Kästchen, wird der Uhrzeitalarm-OB bei einem Neustart automatisch gestartet.
- Ausführung: Hier wählen Sie aus, wie oft die Alarme ausgeführt werden sollen. Die Intervalle von minütlich bis jährlich beziehen sich auf die Einstellungen unter *Startdatum* und *Uhrzeit*.
- Startdatum/Uhrzeit: Hier geben Sie an, wann der Uhrzeitalarm zum ersten Mal ausgeführt werden soll.
- Teilprozessabbild: Dieser Parameter wird nicht unterstützt.

Weckalarme

- **Priorität:** Hier können Sie die Prioritäten bestimmen, nach denen der entsprechende Weckalarm-OB bearbeitet werden soll. Mit Priorität "0" wählen Sie den entsprechenden OB ab.
- **Ausführung:** Geben Sie die Zeitabstände in ms an, in denen die Weckalarm-OBs bearbeitet werden. Startzeitpunkt ist der Betriebszustandwechsel von STOP nach RUN.
- **Phasenverschiebung:** Geben Sie hier eine Zeit in ms an, um welche der tatsächliche Ausführungszeitpunkt des Weckalarms verzögert werden soll. Dies ist sinnvoll, wenn mehrere Weckalarme aktiv sind. Mit der *Phasenverschiebung* können diese über den Zyklus hinweg verteilt werden.
- **Teilprozessabbild:** Dieser Parameter wird nicht unterstützt.

Diagnose/Uhr

- **STOP-Ursache melden:** Aktivieren Sie diesen Parameter, wenn die CPU bei Übergang nach STOP die STOP-Ursache an PG bzw. OP melden soll.
- **Anzahl Meldungen im Diagnosepuffer:** Hier wird die Anzahl der Diagnosen angezeigt, welche im Diagnosepuffer (Ringpuffer) abgelegt werden können.
- **Synchronisationsart:** Legen Sie hier fest, ob die Uhr andere Uhren synchronisiert oder nicht.
 - als Slave: Die Uhr wird von einer anderen Uhr synchronisiert.
 - als Master: Die Uhr synchronisiert andere Uhren als Master.
 - keine: Es findet keine Synchronisation statt.
- **Zeitintervall:** Zeitintervalle, innerhalb welcher die Synchronisation erfolgen soll.
- **Korrekturfaktor:** Durch Vorgabe eines Korrekturfaktors in ms können Sie die Abweichung der Uhr innerhalb 24 Stunden ausgleichen. Geht Ihre Uhr innerhalb von 24 Stunden 1s nach, können Sie dies mit dem Korrekturfaktor "+1000" ms ausgleichen.

Schutz

- **Schutzstufe:** Hier können Sie eine von 3 Schutzstufen einstellen, um die CPU vor unbefugtem Zugriff zu schützen.
 - *Schutzstufe 1 (voreingestellt):*
kein Passwort parametrierbar; keine Einschränkungen
 - *Schutzstufe 2 mit Passwort:*
Kenntnis des Passworts: lesender und schreibender Zugriff
Unkenntnis des Passworts: nur lesender Zugriff.
 - *Schutzstufe 3:*
Kenntnis des Passworts: lesender und schreibender Zugriff
Unkenntnis des Passworts: weder lesender noch schreibender Zugriff

5.8.3 Parameter für DP

Über Doppelklick auf das Submodul DP gelangen Sie in den Eigenschaften-Dialog des PROFIBUS-Teils.

Allgemein

- **Kurzbezeichnung:** Hier wird als Kurzbezeichnung "DP" für PROFIBUS-DP aufgeführt.
- **Bestell-Nr.:** Eine Bestell-Nr. wird nicht angezeigt.
- **Name:** Hier steht die Bezeichnung "DP". Wenn Sie die Bezeichnung ändern, erscheint die neue Bezeichnung im Siemens SIMATIC Manager.

- Schnittstelle: Hier wird die PROFIBUS-Adresse eingeblendet.
- Eigenschaften: Über diese Schaltfläche können Sie die Eigenschaften der PROFIBUS-DP-Schnittstelle einstellen.
- Kommentar: Hier können Sie den Einsatzzweck der PROFIBUS-Schnittstelle eingeben.

Adresse

- Diagnose: Geben Sie hier eine Diagnoseadresse für PROFIBUS-DP an. Über diese Adresse bekommt die CPU eine Rückmeldung im Fehlerfall.
- Betriebsart: Hier können Sie die entsprechende Betriebsart des PROFIBUS-Teils einstellen. Näheres hierzu finden Sie im Teil "Einsatz unter PROFIBUS".
- Konfiguration: Hier können Sie in der Betriebsart "DP-Slave" Ihr Slave-System konfigurieren. Näheres hierzu finden im Teil "Einsatz unter PROFIBUS".
- Uhr: Diese Parameter werden nicht unterstützt.

5.8.4 Parameter für MPI/DP

Über Doppelklick auf das Submodul MPI/DP gelangen Sie in den Eigenschaften-Dialog der MPI-Schnittstelle.

Allgemein

- Kurzbezeichnung: Hier wird als Kurzbezeichnung "MPI/DP" für die MPI-Schnittstelle aufgeführt.
- Bestell-Nr.: Hier erfolgt keine Anzeige.
- Name: Unter *Name* finden Sie die Bezeichnung "MPI/DP". Wenn Sie den Namen ändern, erscheint der neue Name im Siemens SIMATIC Manager.
- Typ: Bitte beachten Sie, dass die VIPA CPU ausschließlich den Typ "MPI" unterstützt.
- Schnittstelle: Hier wird die MPI-Adresse eingeblendet.
- Eigenschaften: Über diese Schaltfläche können Sie die Eigenschaften der MPI-Schnittstelle einstellen.
- Kommentar: Geben Sie hier den Einsatzzweck der MPI-Schnittstelle an.

Adresse

- Diagnose: Geben Sie hier eine Diagnoseadresse für die MPI-Schnittstelle an. Über diese Adresse bekommt die CPU eine Rückmeldung im Fehlerfall.
- Betriebsart, Konfiguration, Uhr: Diese Parameter werden nicht unterstützt.

5.9 Einstellung VIPA-spezifische CPU-Parameter

5.9.1 Vorgehensweise

Übersicht

Mit Ausnahme der VIPA-spezifischen CPU-Parameter erfolgt die CPU-Parametrierung im Parameter-Dialog der Siemens CPU. Durch Einbindung der SPEEDBUS.GSD können Sie in der Hardware-Konfiguration VIPA-spezifische Parameter einstellen. Hierbei haben Sie Zugriff auf folgende Parameter:

- Funktion RS485 X3 (PtP, Synchronisation DP-Master und CPU)
- Token Watch

- Anzahl Remanenzmerker, Timer, Zähler
- Priorität OB 28, OB 29, OB 33, OB 34
- Ausführung OB 33, OB 34
- Phasenverschiebung OB 33, OB 34

Voraussetzung

Damit Sie die VIPA-spezifischen CPU-Parameter einstellen können, ist die Installation der SPEEDBUS.GSD von VIPA im Hardwarekatalog erforderlich. Nach der Installation können Sie die CPU in einem PROFIBUS-Master-System projektieren und entsprechend die Parameter anpassen.

SPEEDBUS.GSD installieren

Die GSD (Geräte-Stamm-Datei) ist in folgenden Sprachversionen online verfügbar. Weitere Sprachen erhalten Sie auf Anfrage:

| Name | Sprache |
|--------------|-------------------|
| SPEEDBUS.GSD | deutsch (default) |
| SPEEDBUS.GSG | deutsch |
| SPEEDBUS.GSE | englisch |

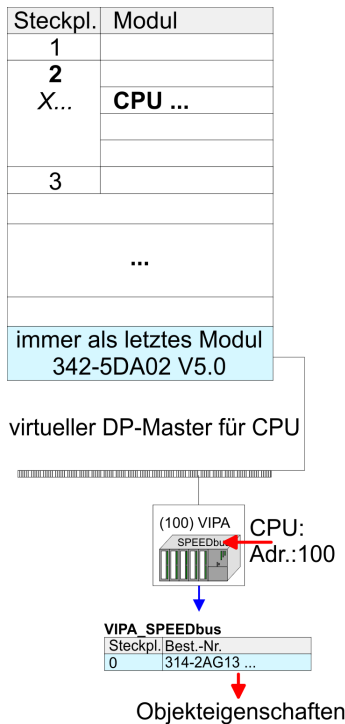
Die GSD-Dateien finden Sie auf www.vipa.com im "Service"-Bereich.

Die Einbindung der SPEEDBUS.GSD erfolgt nach folgender Vorgehensweise:

1. ► Gehen Sie auf www.vipa.com
2. ► Klicken Sie auf "*Service → Download → GSD- und EDS-Files → Profibus*"
3. ► Laden Sie die Datei Cx000023_Vxxx.
4. ► Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis. Die SPEEDBUS.GSD befindet sich im Verzeichnis VIPA_System_300S.
5. ► Starten Sie den Hardware-Konfigurator von Siemens.
6. ► Schließen Sie alle Projekte.
7. ► Gehen Sie auf "*Extras → Neue GSD-Datei installieren*".
8. ► Navigieren Sie in das Verzeichnis VIPA_System_300S und geben Sie **SPEEDBUS.GSD** an.
 - ⇒ Alle SPEED7-CPU's und -Module des System 300S von VIPA sind jetzt im Hardwarekatalog unter Profibus-DP / Weitere Feldgeräte / I/O / VIPA_SPEEDBUS enthalten.

Hardware-Konfiguration

Die Einbindung der CPU 314-2AG13 erfolgt in Form eines virtuellen PROFIBUS Master-Systems nach folgender Vorgehensweise:



1. ➤ Führen Sie eine Hardware-Konfiguration für die CPU durch. *☞ Kapitel 5.4 "Hardware-Konfiguration - CPU" auf Seite 41*
2. ➤ Projektieren Sie immer als letztes Modul einen Siemens DP-Master CP 342-5 (342-5DA02 V5.0). Vernetzen und parametrieren Sie diesen in der Betriebsart "DP-Master".
3. ➤ Binden Sie das Slave-System "VIPA_SPEEDbus" an. Nach der Installation der SPEEDBUS.GSD finden Sie dieses im Hardware-Katalog unter Profibus-DP / Weitere Feldgeräte / I/O / VIPA_SPEEDBUS.
4. ➤ Stellen Sie für das Slave-System die PROFIBUS-Adresse 100 ein.
5. ➤ Platzieren Sie auf dem Steckplatz 0 die VIPA CPU 314-2AG13 aus dem Hardware-Katalog von VIPA_SPEEDbus.
6. ➤ Durch Doppelklick auf die eingefügte CPU 314-2AG13 gelangen Sie in den Eigenschaften-Dialog der CPU.



Die hier gezeigte Hardware-Konfiguration ist nur erforderlich, wenn Sie die VIPA-spezifischen Parameter anpassen möchten.

5.9.2 VIPA-spezifische Parameter

Im Eigenschaften-Dialog der VIPA-CPU haben Sie Zugriff auf die nachfolgend aufgeführten Parameter.

5.9.2.1 Funktion RS485 X3

Mit diesem Parameter können Sie die RS485-Schnittstelle auf PtP-Kommunikation (point to point) umschalten bzw. das Synchronisationsverhalten zwischen DP-Master-System und CPU vorgeben:

| | |
|-------------------|------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| Deaktiviert | Deaktiviert die RS485-Schnittstelle. |
| PtP | In dieser Betriebsart wird der PROFIBUS-DP-Master deaktiviert und die RS485-Schnittstelle arbeitet als Schnittstelle für serielle Punkt-zu-Punkt-Kommunikation. Hier können Sie unter Einsatz von Protokollen seriell zwischen zwei Stationen Daten austauschen. |
| PROFIBUS-DP async | PROFIBUS-DP-Master-Betrieb asynchron zum CPU-Zyklus Die RS485-Schnittstelle ist defaultmäßig auf PROFIBUS-DP async eingestellt. Hier laufen CPU-Zyklus und die Zyklen aller VIPA PROFIBUS-DP-Master an der CPU unabhängig voneinander. |

| | |
|----------------------------|----------------------------------------------------------------------------|
| PROFIBUS-DP syncIn | Die CPU wartet auf DP-Master-Eingangsdaten. |
| PROFIBUS-DP syncOut | Das DP-Master-System wartet auf CPU-Ausgangsdaten. |
| PROFIBUS-DP syncInOut | CPU und DP-Master-System warten aufeinander und bilden damit einen Zyklus. |
| Default: PROFIBUS-DP async | |

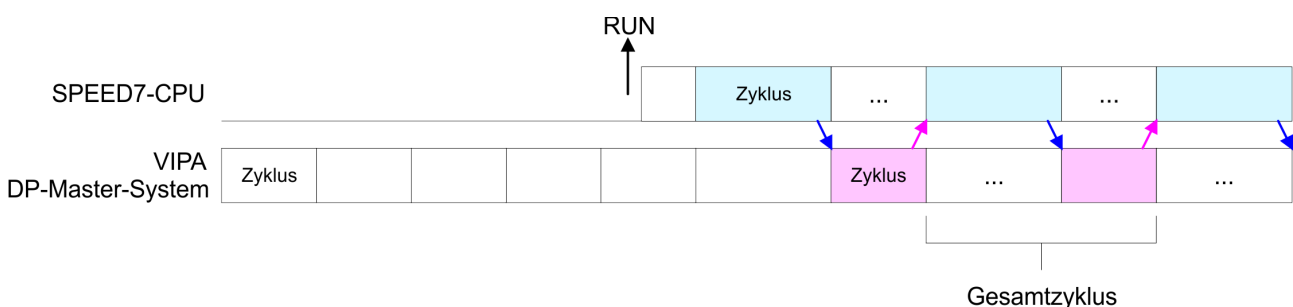
5.9.2.1.1 Synchronisation zwischen Master-System und CPU

Übersicht

Normalerweise laufen die Zyklen von CPU und DP-Master unabhängig voneinander. Die Zykluszeit der CPU ist die Zeit, welche die CPU für einen OB1-Durchlauf und für das Lesen bzw. Schreiben der Ein- bzw. Ausgänge benötigt. Da die Zykluszeit eines DP-Masters unter anderem abhängig ist von der Anzahl der angebenen DP-Slaves und der Baud-Rate, entsteht bei jedem angebenen DP-Master eine andere Zykluszeit. Aufgrund der Asynchronität von CPU und DP-Master ergeben sich für das Gesamtsystem relativ hohe Reaktionszeiten. Über eine Hardware-Konfiguration können Sie, wie oben gezeigt, das Synchronisations-Verhalten zwischen allen VIPA PROFIBUS-DP-Master an der CPU parametrieren. Die verschiedenen Modi für die Synchronisation sind nachfolgend beschrieben.

PROFIBUS-DP SyncInOut

Im PROFIBUS-DP SyncInOut warten CPU und DP-Master-System jeweils aufeinander und bilden damit einen Zyklus. Hierbei ist der Gesamtzyklus die Summe aus dem längsten DP-Master-Zyklus und CPU-Zyklus. Durch diesen Synchronisations-Modus erhalten Sie global konsistente Ein-/ Ausgabedaten, da innerhalb des Gesamtzyklus CPU und das DP-Master-System nacheinander mit den gleichen Ein- bzw. Ausgabedaten arbeiten. Gegebenenfalls müssen Sie in diesem Modus die Ansprechüberwachungszeit in den Bus-Parametern erhöhen.



PROFIBUS-DP SyncOut

In dieser Betriebsart richtet sich der Zyklus des VIPA DP-Master-Systems nach dem CPU-Zyklus. Geht die CPU in RUN, werden die DP-Master synchronisiert. Sobald deren Zyklus durchlaufen ist, warten diese auf den nächsten Synchronisationsimpuls mit Ausgabedaten der CPU. Auf diese Weise können Sie die Reaktionszeit Ihres Systems verbessern, da Ausgangsdaten möglichst schnell an die DP-Master übergeben werden. Gegebenenfalls müssen Sie in diesem Modus die Ansprechüberwachungszeit in den Bus-Parametern erhöhen.

5.9.2.4 Phasenverschiebung und Ausführung von OB 33 und OB 34

Die CPU stellt Ihnen zusätzliche Weckalarm-OBs zur Verfügung, welche die zyklische Programmbearbeitung in bestimmten Abständen unterbrechen. Startzeitpunkt des Zeittaktes ist der Betriebszustandswechsel von STOP nach RUN. Um zu verhindern, dass die Weckalarme verschiedener Weckalarm-OBs zum gleichen Zeitpunkt eine Startaufforderung erhalten und dadurch möglicherweise ein Zeitfehler (Zykluszeitüberschreitung) entsteht, haben Sie die Möglichkeit, eine Phasenverschiebung bzw. eine Ausführzeit vorzugeben.

- Die *Phasenverschiebung* (0 ... 60000ms) sorgt dafür, dass die Bearbeitung eines Weckalarms nach Ablauf des Zeittaktes um einen bestimmten Zeitraum verschoben wird. Default: 0
- Mit der *Ausführung* (1 ... 60000ms) geben Sie die Zeitabstände in ms an, in denen die Weckalarm-OBs zu bearbeiten sind. Default: OB 33: 500ms, OB 34: 200ms

5.9.2.5 Priorität von OB 28, OB 29, OB 33 und OB 34

Die Priorität legt die Reihenfolge der Unterbrechung des entsprechenden Alarm-OBs fest. Hierbei werden folgende Prioritäten unterstützt: 0 (Alarm-OB ist deaktiviert), 2, 3, 4, 9, 12, 16, 17, 24. Default: 24

5.10 Projekt transferieren

Übersicht

Sie haben folgende Möglichkeiten für den Projekt-Transfer in die CPU:

- Transfer über MPI/PROFIBUS
- Transfer über Ethernet
- Transfer über MMC

5.10.1 Transfer über MPI/PROFIBUS

Allgemein

Für den Transfer über MPI/PROFIBUS besitzt die CPU folgende Schnittstelle:

- X2: MPI-Schnittstelle
- X3: PROFIBUS-Schnittstelle

Netz-Struktur

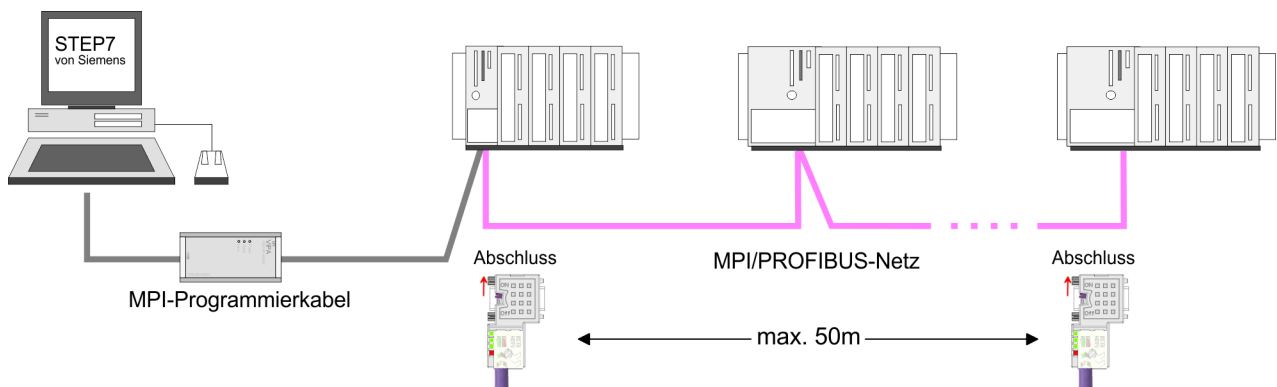
Der Aufbau eines MPI-Netzes gleicht elektrisch dem Aufbau eines PROFIBUS-Netzes. Das heißt, es gelten dieselben Regeln und Sie verwenden für beide Netze die gleichen Komponenten zum Aufbau. Die einzelnen Teilnehmer werden über Busanschlusstecker und PROFIBUS-Kabel verbunden. Bitte beachten Sie hierbei für die CPU 314-2AG13, dass die Gesamtausdehnung des MPI-Netzes 50m nicht überschreitet. Defaultmäßig wird das MPI-Netz mit 187,5kBaud betrieben. VIPA-CPUs werden mit der MPI-Adresse 2 ausgeliefert.

MPI-Programmierkabel

Die MPI-Programmierkabel erhalten Sie in verschiedenen Varianten von VIPA. Die Kabel bieten einen RS232- bzw. USB-Anschluss für den PC und einen busfähigen RS485-Anschluss für die CPU. Aufgrund des RS485-Anschlusses dürfen Sie die MPI-Programmierkabel direkt auf einen an der RS485-Buchse schon gesteckten Stecker aufstecken. Jeder Busteilnehmer identifiziert sich mit einer eindeutigen Adresse am Bus, wobei die Adresse 0 für Programmiergeräte reserviert ist.

Abschlusswiderstand

Eine Leitung muss mit ihrem Wellenwiderstand abgeschlossen werden. Hierzu schalten Sie den Abschlusswiderstand am ersten und am letzten Teilnehmer eines Netzes oder eines Segments zu. Achten Sie darauf, dass die Teilnehmer, an denen der Abschlusswiderstand zugeschaltet ist, immer mit Spannung versorgt sind. Ansonsten kann es zu Störungen auf dem Bus kommen.

**Vorgehensweise
Transfer über MPI-
Schnittstelle**

1. ▶ Verbinden Sie Ihren PC über ein MPI-Programmierkabel mit der MPI-Buchse Ihrer CPU.
2. ▶ Laden Sie im Siemens SIMATIC Manager Ihr Projekt.
3. ▶ Wählen Sie im Menü *"Extras → PG/PC-Schnittstelle einstellen"*.
4. ▶ Wählen Sie in der Auswahlliste *"PC Adapter (MPI)"* aus; ggf. müssen Sie diesen erst hinzufügen und klicken Sie auf *[Eigenschaften]*.
5. ▶ Stellen Sie im Register MPI die Übertragungsparameter Ihres MPI-Netzes ein und geben Sie eine gültige *Adresse* an.
6. ▶ Wechseln Sie in das Register *Lokaler Anschluss*.
7. ▶ Geben Sie den COM-Port des PCs an und stellen Sie für Ihr MPI-Programmierkabel die Übertragungsrate *38400Baud* ein.
8. ▶ Mit *"Zielsystem → Laden in Baugruppe"* können Sie Ihr Projekt über MPI in die CPU übertragen und mit *"Zielsystem → RAM nach ROM kopieren"* auf einer MMC sichern, falls diese gesteckt ist.

Vorgehensweise Transfer über PRO- FIBUS-Schnittstelle

1. ▶ Verbinden Sie Ihren PC über ein MPI-Programmierkabel mit der PB-DP-Buchse X3 Ihrer CPU.
2. ▶ Laden Sie im Siemens SIMATIC Manager Ihr Projekt.
3. ▶ Wählen Sie im Menü *"Extras → PG/PC-Schnittstelle einstellen"*.
4. ▶ Wählen Sie in der Auswahlliste "PC Adapter (PROFIBUS)" aus; ggf. müssen Sie diesen erst hinzufügen und klicken Sie auf [Eigenschaften].
5. ▶ Stellen Sie im Register PROFIBUS die Übertragungsparameter Ihres PROFIBUS-Netztes ein und geben Sie eine gültige *PROFIBUS-Adresse* an. Die *PROFIBUS-Adresse* muss zuvor über ein Projekt Ihrem DP-Master zugewiesen sein.
6. ▶ Wechseln Sie in das Register *Lokaler Anschluss*.
7. ▶ Geben Sie den COM-Port des PCs an und stellen Sie für Ihr MPI-Programmierkabel die Übertragungsrate 38400Baud ein.
8. ▶ Mit *"Zielsystem → Laden in Baugruppe"* können Sie Ihr Projekt über PROFIBUS in die CPU übertragen und mit *"Zielsystem → RAM nach ROM kopieren"* auf einer Speicherkarte sichern, falls diese gesteckt ist.



Der PROFIBUS-Transfer kann über einen DP-Master erfolgen, sofern dieser zuvor als DP-Master projektiert und diesem eine PROFIBUS-Adresse zugeteilt wurde.

Im Slave-Betrieb müssen Sie bei der Auswahl der Slave-Betriebsart zusätzlich die Option "Test, Inbetriebnahme, Routing" aktivieren.

5.10.2 Transfer über Ethernet

Die CPU besitzt für den Transfer über Ethernet folgende Schnittstelle:

- X4: Ethernet-PG/OP-Kanal

Initialisierung

Damit Sie auf die Ethernet-Schnittstelle online zugreifen können, müssen Sie dieser durch die "Initialisierung" bzw. "Urtaufe" IP-Adress-Parameter zuweisen. ↪ *"IP-Adress-Parameter zuweisen" auf Seite 44*

Transfer

1. ▶ Für den Transfer verbinden Sie, wenn nicht schon geschehen, die entsprechende Ethernet-Buchse mit Ihrem Ethernet.
2. ▶ Öffnen Sie Ihr Projekt im Siemens SIMATIC Manager.
3. ▶ Stellen Sie über *"Extras → PG/PC-Schnittstelle"* den Zugriffsweg "TCP/IP → Netzwerkkarte" ein.
4. ▶ Gehen Sie auf *"Zielsystem → Laden in Baugruppe"* es öffnet sich das Dialogfenster "Zielbaugruppe auswählen". Wählen Sie die Zielbaugruppe aus und geben Sie als Teilnehmeradresse die IP-Adress-Parameter des entsprechenden Ethernet-Schnittstelle an. Sofern keine neue Hardware-Konfiguration in die CPU übertragen wird, wird die hier angegebene Ethernet-Verbindung dauerhaft als Transferkanal im Projekt gespeichert.

5. ▶ Starten Sie mit [OK] den Transfer.



Systembedingt kann es zu einer Meldung kommen, dass sich die projektierte von der Zielbaugruppe unterscheidet. Quittieren Sie diese Meldung mit [OK].

→ Ihr Projekt wird übertragen und kann nach der Übertragung in der CPU ausgeführt werden.

5.10.3 Transfer über MMC

Die MMC (**Memory Card**) dient als externes Speichermedium. Es dürfen sich mehrere Projekte und Unterverzeichnisse auf einer MMC befinden. Bitte beachten Sie, dass sich Ihre aktuelle Projektierung im Root-Verzeichnis befindet und einen der folgenden Dateinamen hat:

- S7PROG.WLD
- AUTOLOAD.WLD

Mit "*Datei* → *Memory-Card-Datei* → *Neu*" können Sie im Siemens SIMATIC Manager eine WLD-Datei erzeugen. Danach kopieren Sie aus dem Baustein-Ordner Ihres Projekts alle Bausteine und die *Systemdaten* in die WLD-Datei.

Transfer MMC → CPU

Das Übertragen des Anwenderprogramms von der MMC in die CPU erfolgt je nach Dateiname nach Urlöschen oder nach PowerON.

- *S7PROG.WLD* wird nach Urlöschen von der MMC gelesen.
- *AUTOLOAD.WLD* wird nach NetzEIN von der MMC gelesen.

Das Blinken der MC-LED der CPU kennzeichnet den Übertragungsvorgang. Bitte beachten Sie, dass Ihr Anwenderspeicher ausreichend Speicherplatz für Ihr Anwenderprogramm bietet, ansonsten wird Ihr Anwenderprogramm unvollständig geladen und die SF-LED leuchtet.

Transfer CPU → MMC

Bei einer in der CPU gesteckten MMC wird durch einen Schreibbefehl der Inhalt des batteriegepufferten RAMs als *S7PROG.WLD* auf die MMC übertragen.

Den Schreibbefehl starten Sie aus dem Siemens SIMATIC Manager auf Bausteinebene über "*Zielsystem* → *RAM nach ROM kopieren*". Während des Schreibvorgangs blinkt die MC-LED. Erlischt die LED, ist der Schreibvorgang beendet.

Soll dieses Projekt automatisch nach einem NetzEIN von der MMC geladen werden, so müssen Sie dieses auf der MMC in *AUTOLOAD.WLD* umbenennen.

Kontrolle des Transfervorgangs

Nach einem MMC-Zugriff erfolgt ein Diagnose-Eintrag der CPU. Zur Anzeige der Diagnoseeinträge gehen Sie im Siemens SIMATIC Manager auf "*Zielsystem* → *Baugruppenzustand*". Über das Register "Diagnosepuffer" gelangen Sie in das Diagnosefenster.

Nähere Informationen zu den Ereignis-IDs ↗ "*Übersicht der Ereignis-IDs*" Tabelle auf Seite 74.

Zugriff auf integrierte Web-Seite

5.11 Zugriff auf integrierte Web-Seite

Zugriff auf Web-Seite

Über die IP-Adresse des Ethernet-PG/OP-Kanals steht Ihnen eine Web-Seite zur Verfügung, die Sie mit einem Internet-Browser aufrufen können. Auf der Web-Seite finden Sie Informationen zu Firmwarestand, aktuelle Zyklus-Zeiten usw. Mit dem MMC-Command WEBPAGE wird der aktuelle Inhalt der Web-Seite auf MMC gespeichert.

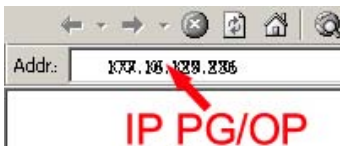
↪ Kapitel 5.19 "MMC-Command - Autobefehle" auf Seite 71

Voraussetzung

Es wird vorausgesetzt, dass zwischen dem PC mit Internet-Browser und der CPU 314-2AG13 eine Verbindung über den PG/OP-Kanal besteht. Dies können Sie testen über Ping auf die IP-Adresse des Ethernet-PG/OP-Kanals.

Web-Seite

Der Zugriff auf die Web-Seite erfolgt über die IP-Adresse des Ethernet-PG/OP-Kanals. Die Web-Seite dient ausschließlich der Informationsausgabe. Die angezeigten Werte können nicht geändert werden.



CPU mit Ethernet-PG/OP

| Slot 100 | | |
|---------------------------------------------------------------------------------------------------------------------------------------------------|--|----------------------------------------------------------------------------------------------------------------|
| VIPA 314-2AG13 V... Px000165.pkg, SERIALNUMBER 17601 | | Best.-Nr., Firmware-Vers., Package, Serien-Nr. |
| SUPPORTDATA : PRODUCT V3420, HARDWARE V0111, 5679G-V10, HX000026.100,Bx000227 V6420, Ax000086 V1200, Ax000056 V0000, fx000007.wld V1120, | | Angaben für den Support |
| Memorysizes (Bytes): LoadMem : 524288, Work- MemCode : 248968, WorkMemData : 248968 | | Angaben zum Speicherausbau Ladespeicher, Arbeitsspei- cher(Code/Daten) |
| OnBoardEthernet : MacAddress : 0020D50144C1, IP-Add- ress : 172.20.120.62, SubnetMask : 255.255.255.0, Gateway : 172.20.120.62 | | Ethernet-PG/OP: Adressan- gaben |
| Cpu state : Run | | CPU-Statusangabe |
| FunctionRS485 X2/COM1: MPI FunctionRS485 X3/COM2: DPM-async | | Betriebsart RS485 ■ MPI: MPI-Betrieb ■ DPM: DP-Master-Betrieb oder PtP: Punkt zu Punkt- Betrieb |
| Cycletime [microseconds] : min=0 cur=770 ave=750 max=878 | | CPU-Zykluszeit: min = minimale cur = aktuelle max = maximale |

| Slot 100 | |
|--------------------------------------|----------------------------------------------------------------------------------------------------|
| MCC-Trial-Time: 70:23 | Verbleibende Zeit in hh:mm bis bei gezogener MCC der Erweiterungsspeicher wieder deaktiviert wird. |
| ArmLoad [percent] : cur=67, max=70 | Angaben für den Support |
| PowerCycleHxRetries : 29, 0, 0, 0, 0 | |

| Slot 201 | | CPU-Komponente: DP-Master |
|----------------------------------------------------------------------------------------|-----------------------------------------------------------------------|------------------------------|
| VIPA 342-1DA70 V3.3.0 Px000062.pkg | Name, Firmware-Version, Package | |
| SUPPORTDATA : PRODUCT V3300, BB000218 V5300, AB000068 V4170, ModuleType CB2C0010 | Angaben für den Support | |
| Cycletime [microseconds] : min=65535000 cur=0 ave=0 max=0 cnt=0 | CPU-Zykluszeit: min = minimale cur = aktuelle max = maximale | |

Standard Bus

| Standard Bus | Module am Standard-Bus |
|----------------------------------------------------------|-------------------------------------------------------------------------------------|
| BaudRate Read Mode1, BaudRate Write Mode1 | Angaben für den Support |
| Line 1: ModuleType 94F9:IM36x | <i>IM-Anschaltung falls vorhanden</i> |
| Rack 0 /Slot 4 | Rack-Nr. / Steckplatz |
| ModuleType:9FC3: Digital Input 32 Baseaddress Input 0 | Typkennung des Moduls Projektierte Basisadresse ggf. Firmware-Nr. und Package |
| Rack 0 /Slot 5 ... | Rack-Nr. / Steckplatz |
| ... | |
| Line 2: ModuleType A4FE:IM36x | <i>IM-Anschaltung falls vorhanden</i> |
| Rack 1 /Slot 4 | |
| ModuleType:9FC3: Digital Input 32 Baseaddress Input 0 | Typkennung des Moduls Projektierte Basisadresse ggf. Firmware-Nr. und Package |
| Rack 1 /Slot 5 ... | Rack-Nr. / Steckplatz |

5.12 Betriebszustände

5.12.1 Übersicht

Die CPU kennt 4 Betriebszustände:

- Betriebszustand STOP
- Betriebszustand ANLAUF
- Betriebszustand RUN
- Betriebszustand HALT

In den Betriebszuständen ANLAUF und RUN können bestimmte Ereignisse auftreten, auf die das Systemprogramm reagieren muss. In vielen Fällen wird dabei ein für das Ereignis vorgesehener Organisationsbaustein als Anwenderschnittstelle aufgerufen.

Betriebszustand STOP

- Das Anwenderprogramm wird nicht bearbeitet.
- Hat zuvor eine Programmbearbeitung stattgefunden, bleiben die Werte von Zählern, Zeiten, Merkern und des Prozessabbilds beim Übergang in den STOP-Zustand erhalten.
- Die Befehlsausgabe ist gesperrt, d.h. alle digitalen Ausgaben sind gesperrt.
- RUN-LED aus
- STOP-LED an

Betriebszustand ANLAUF

- Während des Übergangs von STOP nach RUN erfolgt ein Sprung in den Anlauf-Organisationsbaustein OB 100. Der Ablauf des OBs wird zeitlich nicht überwacht. Im Anlauf-OB können weitere Bausteine aufgerufen werden.
- Beim Anlauf sind alle digitalen Ausgaben gesperrt, d.h. die Befehlsausgabesperre ist aktiv.
- RUN-LED blinkt, solange der OB 100 bearbeitet wird und für mindestens 3s, auch wenn der Anlauf kürzer ist oder die CPU aufgrund eines Fehler in STOP geht. Dies zeigt den Anlauf an.
- STOP-LED aus

Wenn die CPU einen Anlauf fertig bearbeitet hat, geht Sie in den Betriebszustand RUN über.

Betriebszustand RUN

- Das Anwenderprogramm im OB 1 wird zyklisch bearbeitet, wobei zusätzlich alarmgesteuert weitere Programmteile eingeschachtelt werden können.
- Alle im Programm gestarteten Zeiten und Zähler laufen und das Prozessabbild wird zyklisch aktualisiert.
- Das BASP-Signal (Befehlsausgabesperre) wird deaktiviert, d.h. alle Ausgänge sind freigegeben.
- RUN-LED an
- STOP-LED aus

Betriebszustand HALT

Die CPU bietet Ihnen die Möglichkeit bis zu 3 Haltepunkte zur Programmdiagnose einzusetzen. Das Setzen und Löschen von Haltepunkten erfolgt in Ihrer Programmierumgebung. Sobald ein Haltepunkt erreicht ist, können Sie schrittweise Ihre Befehlszeilen abarbeiten.

Voraussetzung

Für die Verwendung von Haltepunkten müssen folgende Voraussetzungen erfüllt sein:

- Das Testen im Einzelschrittmodus ist in AWL möglich, ggf. über "Ansicht → AWL" Ansicht in AWL ändern
- Der Baustein muss online geöffnet und darf nicht geschützt sein.

Vorgehensweise zur Arbeit mit Haltepunkten

1. ► Blenden Sie über "Ansicht → Haltepunktleiste" diese ein.
2. ► Setzen Sie Ihren Cursor auf die Anweisungszeile, in der ein Haltepunkt gesetzt werden soll.
3. ► Setzen Sie den Haltepunkt mit "Test → Haltepunkt setzen".
⇒ Die Anweisungszeile wird mit einem Kreisring markiert.
4. ► Zur Aktivierung des Haltepunkts gehen Sie auf "Test → Haltepunkt" aktiv.
⇒ Der Kreisring wird zu einer Kreisfläche.
5. ► Bringen Sie Ihre CPU in RUN.
⇒ Wenn Ihr Programm auf den Haltepunkt trifft, geht Ihre CPU in den Zustand HALT über, der Haltepunkt wird mit einem Pfeil markiert und die Registerinhalte werden eingeblendet.
6. ► Nun können Sie mit "Test → Nächste Anweisung ausführen" schrittweise Ihren Programmcode durchfahren oder über "Test → Fortsetzen" Ihre Programmausführung bis zum nächsten Haltepunkt fortsetzen.
7. ► Mit "Test → (Alle) Haltepunkte löschen" können Sie (alle) Haltepunkte wieder löschen.

Verhalten im Betriebszustand HALT

- RUN-LED blinkt und die STOP-LED leuchtet.
- Die Bearbeitung des Codes ist angehalten. Alle Ablafebeneen werden nicht weiterbearbeitet.
- Alle Zeiten werden eingefroren.
- Echtzeituhr läuft weiter.
- Ausgänge werden abgeschaltet (BASP ist aktiv).
- Projektierte CP-Verbindungen bleiben bestehen.



Der Einsatz von Haltepunkten ist immer möglich. Eine Umschaltung in die Betriebsart Testbetrieb ist nicht erforderlich.

Sobald Sie mehr als 2 Haltepunkte gesetzt haben, ist eine Einzelschrittbearbeitung nicht mehr möglich.

5.12.2 Funktionssicherheit

Die CPUs besitzen Sicherheitsmechanismen, wie einen Watchdog (100ms) und eine parametrierbare Zykluszeitüberwachung (parametrierbar min. 1ms), die im Fehlerfall die CPU stoppen bzw. einen RESET auf der CPU durchführen und diese in einen definierten STOP-Zustand versetzen. Die CPUs von VIPA sind funktionssicher ausgelegt und besitzen folgende Systemeigenschaften:

| Ereignis | betrifft | Effekt |
|-------------------------|----------------------------|------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| RUN → STOP | allgemein | BASP (Befehls-Ausgabe-Sperre) wird gesetzt. |
| | zentrale digitale Ausgänge | Die Ausgänge werden abgeschaltet. |
| | zentrale analoge Ausgänge | Die Ausgänge werden abgeschaltet. <ul style="list-style-type: none"> ■ Spannungsausgänge geben 0V aus ■ Stromausgänge 0...20mA geben 0mA aus ■ Stromausgänge 4...20mA geben 4mA aus Falls parametriert können auch Ersatzwerte ausgegeben werden. |
| | dezentrale Ausgänge | Verhalten wie bei zentralen digitalen/analogen Ausgängen |
| | dezentrale Eingänge | Die Eingänge werden von der dezentralen Station zyklisch gelesen und die aktuellen Werte zur Verfügung gestellt. |
| STOP → RUN bzw. NetzEin | allgemein | Zuerst wird das PAE gelöscht, danach erfolgt der Aufruf des OB 100. Nachdem dieser abgearbeitet ist, wird das BASP zurückgesetzt und der Zyklus gestartet mit: PAA löschen → PAE lesen → OB 1. |
| | dezentrale Eingänge | Die Eingänge werden von der dezentralen Station einmalig gelesen und die aktuellen Werte zur Verfügung gestellt. |
| RUN | allgemein | Der Programmablauf ist zyklisch und damit vorhersehbar: PAE lesen → OB 1 → PAA schreiben. |

PAE: Prozessabbild der Eingänge, PAA: Prozessabbild der Ausgänge

5.13 Urlöschen

Übersicht

Beim Urlöschen wird der komplette Anwenderspeicher gelöscht. Ihre Daten auf der Memory Card bleiben erhalten. Sie haben 2 Möglichkeiten zum Urlöschen:

- Urlöschen über Betriebsartenschalter
- Urlöschen über Konfigurations-Software wie z.B. Siemens SIMATIC Manager



Vor dem Laden Ihres Anwenderprogramms in Ihre CPU sollten Sie die CPU immer urlöschen, um sicherzustellen, dass sich kein alter Baustein mehr in Ihrer CPU befindet.

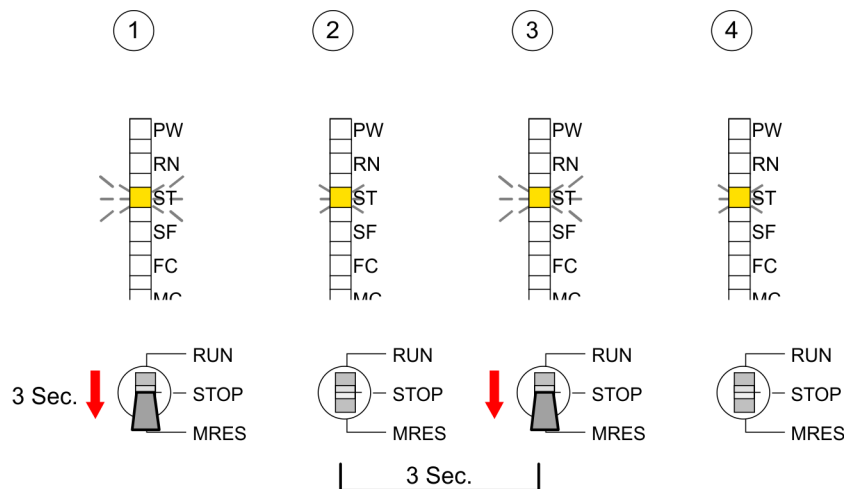
Urlöschen über Betriebsartenschalter

Voraussetzung

- ➔ Ihre CPU muss sich im STOP-Zustand befinden. Stellen Sie hierzu den CPU-Betriebsartenschalter auf "STOP".
- ⇒ Die STOP-LED leuchtet.

Urlöschen

1. ➔ Bringen Sie den Betriebsartenschalter in Stellung MRES und halten Sie ihn ca. 3 Sekunden.
 - ⇒ Die STOP-LED geht von Blinken über in Dauerlicht.
2. ➔ Bringen Sie den Betriebsartenschalter in Stellung STOP und innerhalb von 3 Sekunden kurz in MRES dann wieder auf STOP.
 - ⇒ Die STOP-LED blinkt (Urlösch-Vorgang).
3. ➔ Das Urlöschen ist abgeschlossen, wenn die STOP-LED in Dauerlicht übergeht.
 - ⇒ Die STOP-LED leuchtet. Die nachfolgende Abbildung zeigt nochmals die Vorgehensweise:



Urlöschen über Siemens SIMATIC Manager

- Voraussetzung: Ihre CPU muss sich im STOP-Zustand befinden. Mit dem Menübefehl "Zielsystem → Betriebszustand" bringen Sie Ihre CPU in STOP.
- Urlöschen: Über den Menübefehl "Zielsystem → Urlöschen" fordern Sie das Urlöschen an. In dem Dialogfenster können Sie, wenn noch nicht geschehen, Ihre CPU in STOP bringen und das Urlöschen starten. Während des Urlöschvorgangs blinkt die STOP-LED. Geht die STOP-LED in Dauerlicht über, ist der Urlöschvorgang abgeschlossen.

Automatisch nachladen

Falls nach dem Urlöschen auf der MMC ein Projekt S7PROG.WLD vorhanden ist, versucht die CPU dieses von der MMC neu zu laden. → Die MC-LED leuchtet. Nach dem Nachladen erlischt die LED. Abhängig von der Einstellung des Betriebsartenschalters bleibt die CPU in STOP bzw. geht in RUN.

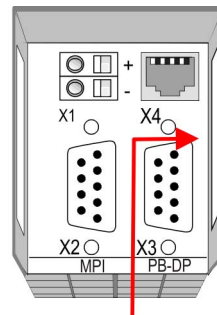
Rücksetzen auf Werks-einstellung

Das *Rücksetzen auf Werkseinstellung* löscht das interne RAM der CPU vollständig und bringt diese zurück in den Auslieferungszustand. Bitte beachten Sie, dass hierbei auch die MPI-Adresse defaultmäßig auf 2 zurückgestellt wird! ↪ *Kapitel 5.15 "Rücksetzen auf Werkseinstellung" auf Seite 67*

5.14 Firmwareupdate

Übersicht

- Sie haben die Möglichkeit unter Einsatz einer MMC für die CPU und ihre Komponenten ein Firmwareupdate durchzuführen. Hierzu muss sich in der CPU beim Hochlauf eine entsprechend vorbereitete MMC befinden.
- Damit eine Firmwaredatei beim Hochlauf erkannt und zugeordnet werden kann, ist für jede update-fähige Komponente und jeden Hardware-Ausgabestand ein pkg-Dateiname reserviert, der mit "px" beginnt und sich in einer 6-stelligen Ziffer unterscheidet. Bei jedem updatefähigen Modul finden Sie den pkg-Dateinamen unter der Frontklappe auf einem Aufkleber auf der rechten Seite des Moduls.
- Nach NetzEIN und CPU-STOP prüft die CPU, ob eine *.pkg-Datei auf der MMC vorhanden ist. Wenn sich diese Firmware-Version von der zu überschreibenden Firmware-Version unterscheidet, zeigt die CPU dies über LED-Blinken an und sie können die Firmware über eine Updateanforderung installieren.



Firmware package and Version

Aktuelle Firmware auf www.vipa.com

Die aktuellsten Firmwarestände finden Sie auf www.vipa.com im Service-Bereich. Beispielsweise sind für den Firmwareupdate der CPU 314-2AG13 und Ihrer Komponenten für den Ausgabestand 1 folgende Dateien erforderlich:

- 314-2AG13, Ausgabestand 1: Px000165.pkg
- PROFIBUS-DP Master: Px000062.pkg

**VORSICHT!**

Beim Aufspielen einer neuen Firmware ist äußerste Vorsicht geboten. Unter Umständen kann Ihre CPU unbrauchbar werden, wenn beispielsweise während der Übertragung die Spannungsversorgung unterbrochen wird oder die Firmware-Datei fehlerhaft ist. Setzen Sie sich in diesem Fall mit der VIPA-Hotline in Verbindung!

Bitte beachten Sie auch, dass sich die zu überschreibende Firmware-Version von der Update-Version unterscheidet, ansonsten erfolgt kein Update.

Firmwarestand des SPEED7-Systems über Web-Seite ausgeben

Die CPU hat eine Web-Seite integriert, die auch Informationen zum Firmwarestand der SPEED7-Komponenten bereitstellt. Über den Ethernet-PG/OP-Kanal haben Sie Zugriff auf diese Web-Seite. Zur Aktivierung des PG/OP-Kanals müssen Sie diesem IP-Parameter zuweisen. Dies kann im Siemens SIMATIC Manager entweder über eine Hardware-Konfiguration erfolgen, die Sie über MMC bzw. MPI einspielen oder über Ethernet durch Angabe der MAC-Adresse unter *"Zielsystem → Ethernet-Adresse vergeben"*. Danach können Sie mit einem Web-Browser über die angegebene IP-Adresse auf den PG/OP-Kanal zugreifen. ↪ *Kapitel 5.11 "Zugriff auf integrierte Web-Seite" auf Seite 58*

Firmware laden und auf MMC übertragen

- Gehen Sie auf www.vipa.com
- Klicken Sie auf *"Service → Download → Firmware"*.
- Navigieren Sie über *"System 300S → CPU"* zu Ihrer CPU und laden Sie die zip-Datei auf Ihren PC.
- Entpacken Sie die zip-Datei und kopieren Sie die extrahierten pkg-Dateien auf Ihre MMC.

**VORSICHT!**

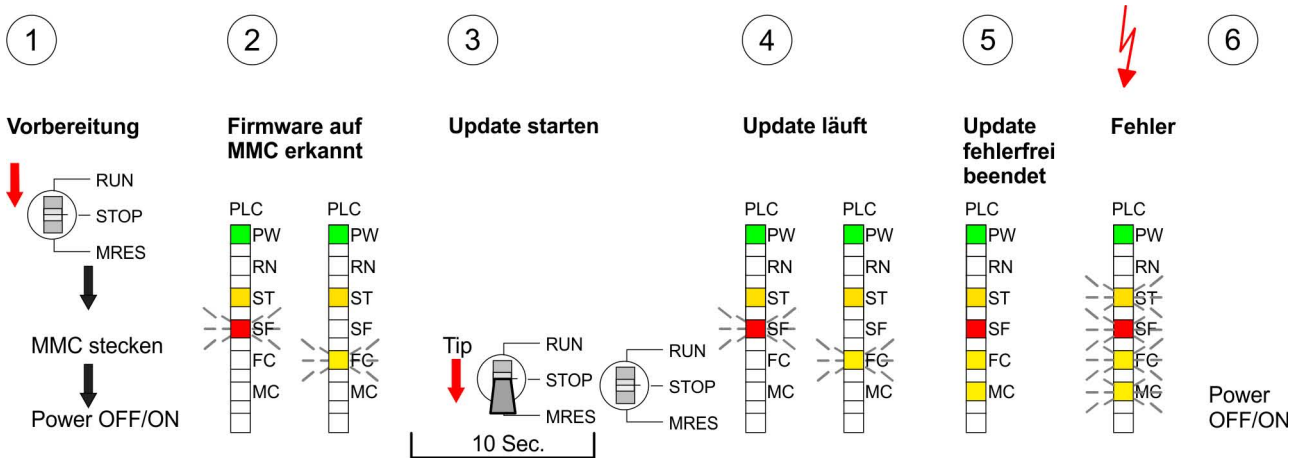
Beim Firmwareupdate wird automatisch ein Urlöschen durchgeführt. Sollte sich Ihr Programm nur im Ladespeicher der CPU befinden, so wird es hierbei gelöscht! Sichern Sie Ihr Programm, bevor Sie ein Firmwareupdate durchführen! Auch sollten Sie nach dem Firmwareupdate ein *"Rücksetzen auf Werkseinstellung"* durchführen. ↪ *Kapitel 5.15 "Rücksetzen auf Werkseinstellung" auf Seite 67*

Firmware von MMC in CPU übertragen

1. ➤ Bringen Sie den Betriebsartenschalter Ihrer CPU in Stellung STOP. Schalten Sie die Spannungsversorgung aus. Stecken Sie die MMC mit den Firmware-Dateien in die CPU. Achten Sie hierbei auf die Steckrichtung der MMC. Schalten Sie die Spannungsversorgung ein.
2. ➤ Nach einer kurzen Hochlaufzeit zeigt das abwechselnde Blinken der LEDs SF und FC an, dass auf der MMC mindestens eine aktuellere Firmware-Datei gefunden wurde.
3. ➤ Sie starten die Übertragung der Firmware, sobald Sie innerhalb von 10s den Betriebsartenschalter kurz nach MRES tippen und dann den Schalter in der STOP-Position belassen.

Firmwareupdate

4. ▶ Während des Update-Vorgangs blinken die LEDs SF und FC abwechselnd und die MC-LED leuchtet. Dieser Vorgang kann mehrere Minuten dauern.
5. ▶ Das Update ist fehlerfrei beendet, wenn die LEDs PW, ST, SF, FC und MC leuchten. Blinken diese schnell, ist ein Fehler aufgetreten.
6. ▶ Schalten Sie die Spannungsversorgung aus und wieder ein. Jetzt prüft die CPU, ob noch weitere Firmware-Updates durchzuführen sind. Ist dies der Fall, blinken, wiederum nach einer kurzen Hochlaufzeit, die LEDs SF und FC. Fahren Sie mit Punkt 3 fort.
 - ⇒ Blinken die LEDs nicht, ist das Firmware-Update abgeschlossen. Führen Sie jetzt wie nachfolgend beschrieben ein *Rücksetzen auf Werkseinstellungen* durch. Danach ist die CPU wieder einsatzbereit.



5.15 Rücksetzen auf Werkseinstellung

Vorgehensweise

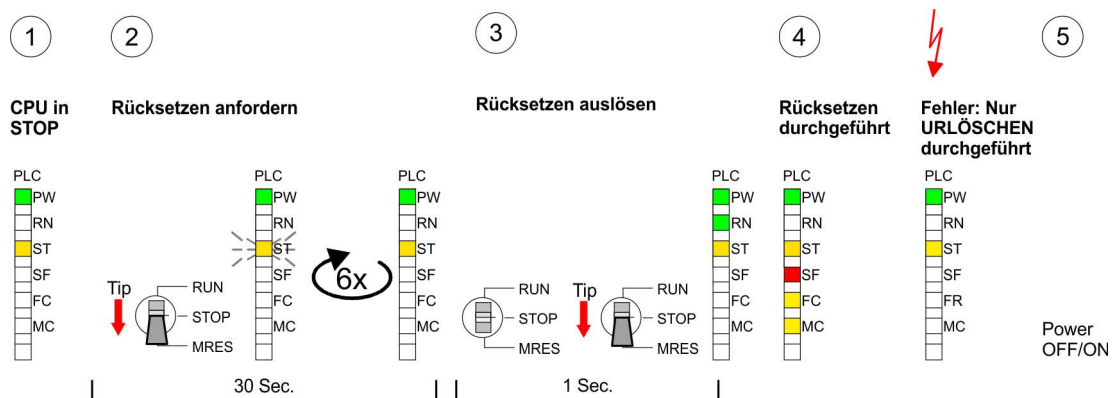
Die folgende Vorgehensweise löscht das interne RAM der CPU vollständig und bringt diese zurück in den Auslieferungszustand.

Bitte beachten Sie, dass hierbei auch die MPI-Adresse auf 2 und die IP-Adresse des Ethernet-PG/OP-Kanals auf 0.0.0.0 zurückgestellt wird!

Sie können auch das Rücksetzen auf Werkseinstellung mit dem MMC-Cmd FACTORY_RESET ausführen. *↳ Kapitel 5.19 "MMC-Cmd - Autobefehle" auf Seite 71*

1. ➤ Bringen Sie die CPU in STOP.
2. ➤ Drücken Sie den Betriebsartenschalter für ca. 30 Sekunden nach unten in Stellung MRES. Hierbei blinkt die STOP-LED. Nach ein paar Sekunden leuchtet die STOP-LED. Die STOP-LED wechselt jetzt von Leuchten in Blinken. Zählen Sie, wie oft die STOP-LED leuchtet.
3. ➤ Nach dem 6. Mal Leuchten der STOP-LED lassen Sie den Reset-Schalter wieder los, um ihn nochmals kurzzeitig nach unten zu drücken. Jetzt leuchtet die grüne RUN-LED einmal auf. Das bedeutet, dass das RAM vollständig gelöscht ist.
4. ➤ Zur Bestätigung des Rücksetzvorgangs leuchten die LEDs PW, ST, SF, FC und MC. Leuchtet diese nicht, wurde nur URLöschen ausgeführt und das Rücksetzen auf Werkseinstellung ist fehlgeschlagen. In diesem Fall können Sie den Vorgang wiederholen. Das Rücksetzen auf Werkseinstellung wird nur dann ausgeführt, wenn die STOP-LED genau 6 Mal geleuchtet hat.
5. ➤ Am Ende des Rücksetzvorgangs leuchten die LEDs PW, ST, SF, FC und MC. Danach ist die Spannungsversorgung aus- und wieder einzuschalten.

Die nachfolgende Abbildung soll die Vorgehensweise verdeutlichen:



Bitte führen Sie nach einem Firmwareupdate der CPU immer ein Rücksetzen auf Werkseinstellung durch.

5.16 Steckplatz für Speichermedien

Übersicht

Auf der Frontseite der CPU befindet sich ein Steckplatz für Speichermedien. Über diesen Steckplatz können Sie eine Multimedia Card (MMC) als externes Speichermedium für Programme und Firmware stecken. Mittels vorgegebener Dateinamen können Sie die CPU veranlassen automatisch ein Projekt zu laden bzw. eine Kommandodatei auszuführen.

Zugriff auf das Speichermedium

Zu folgenden Zeitpunkten erfolgt ein Zugriff auf ein Speichermedium:

- Nach Urlöschen
 - Die CPU prüft, ob ein Projekt mit dem Namen S7PROG.WLD vorhanden ist. Wenn ja, wird dieses automatisch geladen.
 - Die CPU prüft, ob ein Projekt mit dem Namen PROTECT.WLD mit geschützten Bausteinen vorhanden ist. Wenn ja, wird dieses automatisch geladen. Diese Bausteine verbleiben in der CPU bis zum Rücksetzen der CPU auf Werkseinstellungen oder Laden einer "leeren" PROTECT.WLD.
 - Die CPU prüft, ob eine MCC-Speichererweiterung gesteckt ist. Falls ja, erfolgt die Freigabe der Speichererweiterung, ansonsten wird eine zuvor aktivierte Speichererweiterung deaktiviert.
- Nach NetzEIN
 - Die CPU prüft, ob ein Projekt mit dem Namen AUTO-LOAD.WLD vorhanden ist. Wenn ja, wird Urlöschen durchgeführt und das Projekt automatisch geladen.
 - Die CPU prüft, ob eine Kommandodatei mit dem Namen VIPA_CMD.MMC vorhanden ist. Wenn ja, wird die Kommandodatei geladen und die enthaltenen Befehle werden ausgeführt.
 - Nach NetzEIN und CPU-STOP prüft die CPU, ob eine *.pkg-Datei (Firmware-Datei) vorhanden ist. Wenn ja, zeigt die CPU dies über LED-Blinken an und sie können die Firmware über eine Updateanforderung installieren.
- Einmalig im Zustand STOP
 - Wird eine Speicherkarte mit einer Kommandodatei mit dem Namen VIPA_CMD.MMC gesteckt, so wird die Kommandodatei geladen und die enthaltenen Befehle werden ausgeführt.

5.17 Speichererweiterung mit MCC

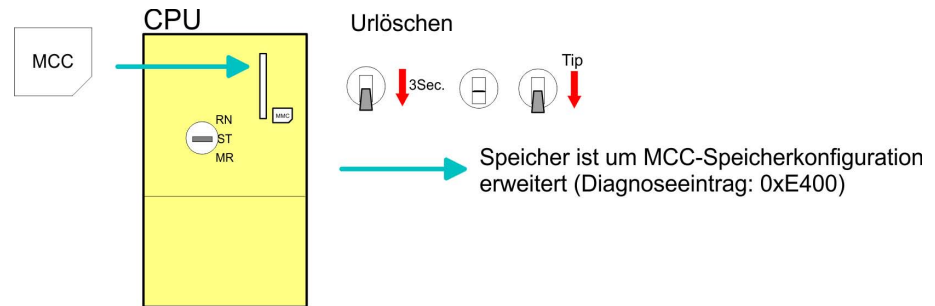
Übersicht



Bei der CPU haben Sie die Möglichkeit den Arbeitsspeicher zu erweitern. Hierzu ist bei VIPA eine MCC Speichererweiterungskarte verfügbar. Bei der MCC handelt es sich um eine speziell vorbereitete MMC (Multimedia Card). Durch Stecken der MCC im MCC-Slot und anschließendem Urlöschen wird die entsprechende Speichererweiterung freigeschaltet. Es kann immer nur eine Speichererweiterung aktiviert sein. Auf der MCC befindet sich die Datei memory.key. Diese Datei darf weder bearbeitet noch gelöscht werden. Sie können die MCC auch als "normale" MMC zur Speicherung Ihrer Projekte verwenden.

Vorgehensweise

Zur Erweiterung des Speichers stecken Sie die MCC in den mit "MCC" bezeichneten Kartenslot der CPU und führen Sie Urlöschen durch.



Sollte die Speichererweiterung auf der MCC den maximal erweiterbaren Speicherbereich der CPU überschreiten, wird automatisch der maximal mögliche Speicher der CPU verwendet. Den aktuellen Speicherausbau können Sie über die integrierte Web-Seite oder mit dem Siemens SIMATIC Manager über den Baugruppenzustand unter "Speicher" ermitteln.



VORSICHT!

Bitte beachten Sie, dass, sobald Sie eine Speichererweiterung auf Ihrer CPU durchgeführt haben, die MCC gesteckt bleiben muss. Ansonsten geht die CPU nach 72 Stunden in STOP. Auch kann die MCC nicht gegen eine MCC mit gleicher Speicherkonfiguration getauscht werden.

Verhalten

Wurde die MCC-Speicherkonfiguration übernommen, finden Sie den Diagnoseeintrag 0xE400 im Diagnosepuffer der CPU.

Nach Ziehen der MCC erfolgt der Eintrag 0xE401 im Diagnosepuffer, die SF-LED leuchtet und nach 72 Stunden geht die CPU in STOP. Hier ist ein Anlauf erst wieder möglich nach Stecken der MCC oder nach Urlöschen.

Die verbleibende Zeit nach dem Ziehen der MCC können Sie jederzeit über den Parameter *MCC-Trial-Time* auf der Web-Seite ermitteln.

Nach erneutem Stecken der MCC erlischt die SF-LED und 0xE400 wird im Diagnosepuffer eingetragen. Sie können jederzeit die Speicherkonfiguration Ihrer CPU auf den ursprünglichen Zustand wieder zurücksetzen, indem Sie Urlöschen ohne MCC ausführen.

5.18 Erweiterter Know-how-Schutz

Übersicht

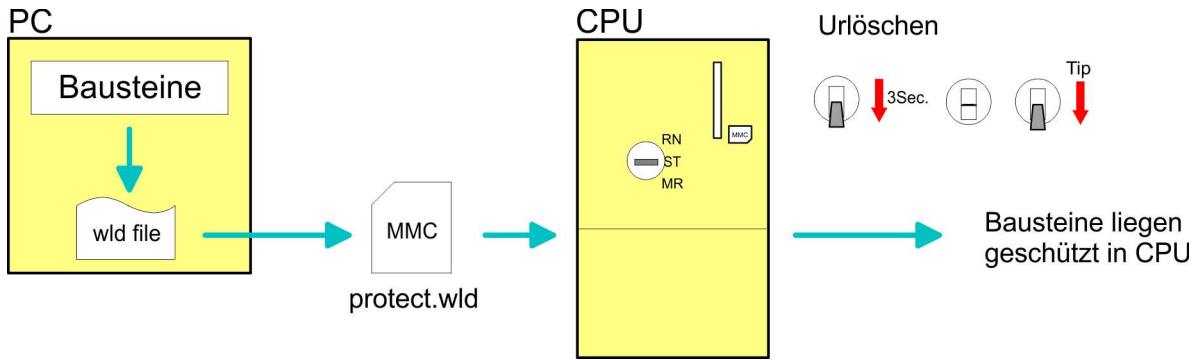
Neben dem "Standard" Know-how-Schutz besitzen die SPEED7-CPU von VIPA einen "erweiterten" Know-how-Schutz, der einen sicheren Baustein-Schutz vor Zugriff Dritter bietet.

Standard-Schutz

Beim Standard-Schutz von Siemens werden auch geschützte Bausteine in das PG übertragen, aber deren Inhalt nicht dargestellt. Durch entsprechende Manipulation ist der Know-how-Schutz aber nicht sichergestellt.

Erweiterter Schutz

Mit dem von VIPA entwickelten "erweiterten" Know-how-Schutz besteht aber die Möglichkeit Bausteine permanent in der CPU zu speichern. Beim "erweiterten" Schutz übertragen Sie die zu schützenden Bausteine in eine WLD-Datei mit Namen protect.wld. Durch Stecken der MMC und anschließendem Urlöschen werden die in protect.wld gespeicherten Bausteine permanent in der CPU abgelegt. Geschützt werden können OBs, FBs und FCs. Beim Zurücklesen von geschützten Bausteinen in Ihr PG werden ausschließlich die Baustein-Header geladen. Der schützenswerte Baustein-Code bleibt in der CPU und kann nicht ausgelesen werden.

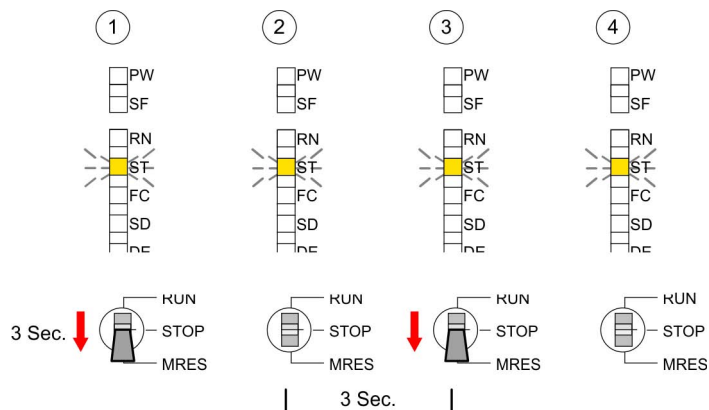


Bausteine mit protect.wld schützen

Erzeugen Sie in Ihrem Projekttool mit "Datei → Memory Card Datei → Neu" eine WLD-Datei und benennen Sie diese um in "protect.wld". Übertragen Sie die zu schützenden Bausteine in die Datei, indem Sie diese mit der Maus aus Ihrem Projekt in das Dateifenster von protect.wld ziehen.

protect.wld mit Urlöschen in CPU übertragen

Übertragen Sie die Datei protect.wld auf eine MMC-Speicherkarte, stecken Sie die MMC in Ihre CPU und führen Sie nach folgender Vorgehensweise Urlöschen durch:



Mit Urlöschen werden die in protect.wld enthaltenen Bausteine, permanent vor Zugriffen Dritter geschützt, in der CPU abgelegt.

Schutzverhalten

Geschützte Bausteine werden durch eine neue protect.wld überschrieben. Mit einem PG können Dritte auf geschützte Bausteine zugreifen, hierbei wird aber ausschließlich der Baustein-Header in das PG übertragen. Der schützenswerte Baustein-Code bleibt in der CPU und kann nicht ausgelesen werden.

Geschützte Bausteine überschreiben bzw. löschen

Sie haben jederzeit die Möglichkeit geschützte Bausteine durch gleichnamige Bausteine im RAM der CPU zu überschreiben. Diese Änderung bleibt bis zum nächsten Umräumen erhalten. Geschützte Bausteine können nur dann vom PG dauerhaft überschrieben werden, wenn diese zuvor aus der protect.wld gelöscht wurden. Durch Übertragen einer leeren protect.wld von der MMC können Sie in der CPU alle geschützten Bausteine löschen.

Einsatz von geschützten Bausteinen

Da beim Auslesen eines "protected" Bausteins aus der CPU die Symbol-Bezeichnungen fehlen, ist es ratsam dem Endanwender die "Bausteinshüllen" zur Verfügung zu stellen. Erstellen Sie hierzu aus allen geschützten Bausteinen ein Projekt. Löschen Sie aus diesen Bausteinen alle Netzwerke, so dass diese ausschließlich die Variablen-Definitionen in der entsprechenden Symbolik beinhalten.

5.19 MMC-Cmd - Autobefehle

Übersicht

Eine *Kommando*-Datei auf einer MMC wird unter folgenden Bedingungen automatisch ausgeführt:

- CPU befindet sich in STOP und MMC wird gesteckt
- Bei jedem Einschaltvorgang (NetzeIN)

Kommando-Datei

Bei der *Kommando*-Datei handelt es sich um eine Text-Datei mit einer Befehlsabfolge, die unter dem Namen **vipa_cmd.mmc** im Root-Verzeichnis der MMC abzulegen ist. Die Datei muss mit dem 1. Befehl `CMD_START` beginnen, gefolgt von den gewünschten Befehlen (kein anderer Text) und ist immer mit dem letzten Befehl `CMD_END` abzuschließen.

Texte wie beispielsweise Kommentare nach dem letzten Befehl `CMD_END` sind zulässig, da diese ignoriert werden. Sobald eine Kommandodatei erkannt und ausgeführt wird, werden die Aktionen in der Datei `Logfile.txt` auf der MMC gespeichert. Zusätzlich finden Sie für jeden ausgeführten Befehl einen Diagnoseeintrag im Diagnosepuffer.

Befehle

Bitte beachten Sie, dass Sie immer Ihre Befehlsabfolge mit `CMD_START` beginnen und mit `CMD_END` beenden.

| Kommando | Beschreibung | Diagnoseeintrag |
|--------------|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|-----------------|
| CMD_START | In der ersten Zeile muss CMD_START stehen. | 0xE801 |
| | Fehlt CMD_START erfolgt ein Diagnoseeintrag | 0xE8FE |
| WAIT1SECOND | Wartet ca. 1 Sekunde. | 0xE803 |
| WEBPAGE | Speichert die Web-Seite der CPU als Datei "webpage.htm" auf der MMC. | 0xE804 |
| LOAD_PROJECT | Ruft die Funktion "Umräumen mit Nachladen von der MMC" auf. Durch Angabe einer wld-Datei nach dem Kommando, wird diese wld-Datei nachgeladen, ansonsten wird die Datei "s7prog.wld" geladen. | 0xE805 |

| Kommando | Beschreibung | Diagnoseeintrag |
|---------------|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|-----------------|
| SAVE_PROJECT | Speichert das Anwenderprojekt (Bausteine und Hardware-Konfiguration) auf der MMC als "s7prog.wld". Falls bereits eine Datei mit dem Namen "s7prog.wld" existiert, wird diese in "s7prog.old" umbenannt. Sollte Ihre CPU durch ein Passwort geschützt sein, so müssen Sie dies als Parameter mitliefern. Ansonsten wird kein Projekt geschrieben. Beispiel: SAVE_PROJECT password | 0xE806 |
| FACTORY_RESET | Führt "Rücksetzen auf Werkseinstellung" durch. | 0xE807 |
| DIAGBUF | Speichert den Diagnosepuffer der CPU als Datei "diagbuff.txt" auf der MMC. | 0xE80B |
| SET_NETWORK | Mit diesem Kommando können Sie die IP-Parameter für den Ethernet-PG/OP-Kanal einstellen. Die IP-Parameter sind in der Reihenfolge IP-Adresse, Subnetz-Maske und Gateway jeweils getrennt durch ein Komma im Format von x.x.x.x einzugeben. Wird kein Gateway verwendet, tragen Sie die IP-Adresse als Gateway ein. | 0xE80E |
| CMD_END | In der letzten Zeile muss CMD_END stehen. | 0xE802 |

Beispiele

Nachfolgend ist der Aufbau einer Kommando-Datei an Beispielen gezeigt. Den jeweiligen Diagnoseeintrag finden Sie in Klammern gesetzt.

Beispiel 1

| | |
|-------------------------|--------------------------------------------------------------|
| CMD_START | Kennzeichnet den Start der Befehlsliste (0xE801) |
| LOAD_PROJECT proj.wld | Urlöschen und Nachladen von "proj.wld" (0xE805) |
| WAIT1SECOND | Wartet ca. 1 Sekunde (0xE803) |
| WEBPAGE | Web-Seite als "webpage.htm" speichern (0xE804) |
| DIAGBUF | Diagnosepuffer der CPU als "diagbuff.txt" speichern (0xE80B) |
| CMD_END | Kennzeichnet das Ende der Befehlsliste (0xE802) |
| ... beliebiger Text ... | Texte nach dem CMD_END werden nicht mehr ausgewertet. |

Beispiel 2

| | |
|-------------------------------------------------|--------------------------------------------------|
| CMD_START | Kennzeichnet den Start der Befehlsliste (0xE801) |
| LOAD_PROJECT proj2.wld | Urlöschen und Nachladen von "proj2.wld" (0xE805) |
| WAIT1SECOND | Wartet ca. 1 Sekunde (0xE803) |
| WAIT1SECOND | Wartet ca. 1 Sekunde (0xE803) |
| SET_NETWORK | IP-Parameter(0xE80E) |
| 172.16.129.210,255.255.224.0 ,172.16.129.210 | |
| WAIT1SECOND | Wartet ca. 1 Sekunde (0xE803) |

| | |
|-------------------------|--------------------------------------------------------------|
| WAIT1SECOND | Wartet ca. 1 Sekunde (0xE803) |
| WEBPAGE | Web-Seite als "webpage.htm" speichern (0xE804) |
| DIAGBUF | Diagnosepuffer der CPU als "diagbuff.txt" speichern (0xE80B) |
| CMD_END | Kennzeichnet das Ende der Befehlsliste (0xE802) |
| ... beliebiger Text ... | Texte nach dem CMD_END werden nicht mehr ausgewertet. |



Die Parameter IP-Adresse, Subnetz-Maske und Gateway erhalten Sie von Ihrem Systemadministrator.

Wird kein Gateway verwendet, tragen Sie die IP-Adresse als Gateway ein.

5.20 VIPA-spezifische Diagnose-Einträge

Einträge im Diagnosepuffer

Sie haben die Möglichkeit im Siemens SIMATIC Manager den Diagnosepuffer der CPU auszulesen. Neben den Standardeinträgen im Diagnosepuffer gibt es in den CPUs der VIPA noch zusätzliche Einträge, welche ausschließlich in Form einer Ereignis-ID angezeigt werden.

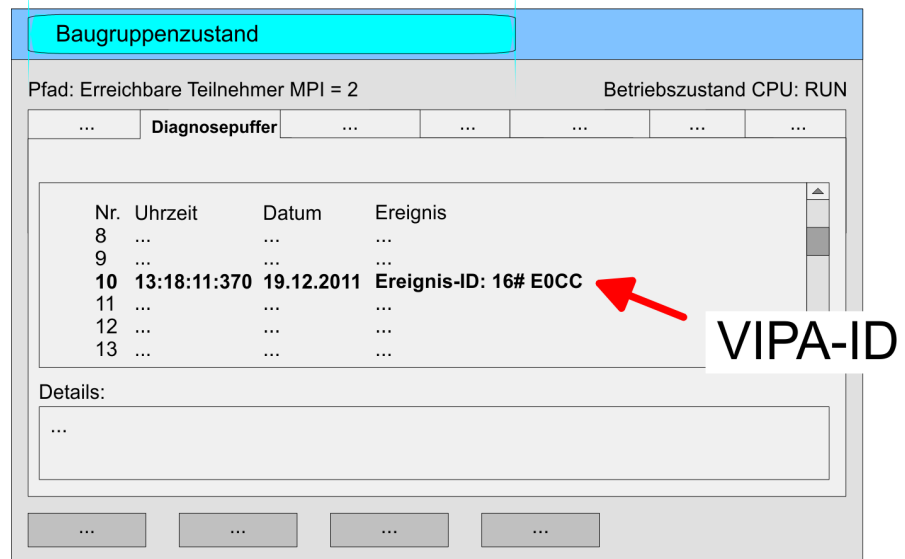
Mit dem CMD DIAGBUF wird der aktuelle Inhalt des Diagnosepuffers auf die Speicherkarte gespeichert.



Die CPUs von VIPA unterstützen alle Register des Baugruppenzustands. Eine nähere Beschreibung der einzelnen Register finden Sie in der Online-Hilfe Ihres Siemens SIMATIC Managers.

Anzeige der Diagnoseeinträge

Zur Anzeige der Diagnoseeinträge gehen Sie in Ihrem Siemens SIMATIC Manager auf "Zielsystem → Baugruppenzustand". Über das Register "Diagnosepuffer" gelangen Sie in das Diagnosefenster:



Für die Diagnose ist der Betriebszustand der CPU irrelevant. Es können maximal 100 Diagnoseeinträge in der CPU gespeichert werden.

Übersicht der Ereignis-IDs

| Ereignis-ID | Bedeutung |
|-------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0x115C | Herstellerspezifischer Alarm (OB 57) bei EtherCAT OB: OB-Nummer (57) ZInfo1: Logische Adresse des Slaves, der den Alarm ausgelöst hat ZInfo2: Alarmtyp ZInfo3: Reserviert |
| 0xE003 | Fehler beim Zugriff auf Peripherie Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz |
| 0xE004 | Mehrfach-Parametrierung einer Peripherieadresse Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz |
| 0xE005 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xE006 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xE007 | Konfigurierte Ein-/Ausgangsbytes passen nicht in Peripheriebereich |
| 0xE008 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xE009 | Fehler beim Zugriff auf Standard-Rückwandbus |
| 0xE010 | Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung |
| 0xE011 | Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slave-Konfiguration |

| Ereignis-ID | Bedeutung |
|-------------|--------------------------------------------------------------------------------------------------------------------|
| 0xE012 | Fehler bei Parametrierung |
| 0xE013 | Fehler bei Schieberegisterzugriff auf Standardbus-Digitalmodule |
| 0xE014 | Fehler bei Check_Sys |
| 0xE015 | Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) |
| 0xE016 | Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz |
| 0xE017 | Fehler beim Zugriff auf integrierten Slave |
| 0xE018 | Fehler beim Mappen der Master-Peripherie |
| 0xE019 | Fehler bei Erkennung des Standard Rückwandbus Systems |
| 0xE01A | Fehler bei Erkennung der Betriebsart (8 / 9 Bit) |
| 0xE01B | Fehler - Maximale Anzahl steckbarer Baugruppen überschritten |
| 0xE020 | Fehler - Alarminformationen undefiniert |
| 0xE030 | Fehler vom Standard-Bus |
| 0xE033 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| | |
| 0xE0B0 | SPEED7 kann nicht mehr gestoppt werden (Evtl. undefinierter BCD-Wert bei Timer) |
| 0xE0C0 | Nicht genug Speicherplatz im Arbeitsspeicher für Codebaustein (Baustein zu groß) |
| 0xE0CB | Fehler bei SZL-Zugriff Zinfo1: 4=SZL falsch, 5=SubSZL falsch, 6=Index falsch Zinfo2: SZL-ID Zinfo3: Index |

| Ereignis-ID | Bedeutung |
|-------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0xE0CC | Kommunikationsfehler MPI / Seriell Zinfo1: Code 1: Falsche Priorität 2: Pufferüberlauf 3: Telegrammformatfehler 4: Falsche SZL-Anforderung (SZL-ID ungültig) 5: Falsche SZL-Anforderung (SZL-SubID ungültig) 6: Falsche SZL-Anforderung (SZL-Index ungültig) 7: Falsche Wert 8: Falscher RetVal 9: Falscher SAP 10: Falscher Verbindungstyp 11: Falsche Sequenznummer 12: Fehlerhafte Bausteinnummer im Telegramm 13: Fehlerhafter Bausteintyp im Telegramm 14: Inaktive Funktion 15: Fehlerhafte Größe im Telegramm 20: Fehler beim Schreiben auf die Speicherkarte 90: Fehlerhafte Puffergröße 98: Unbekannter Fehler 99: Interner Fehler |
| 0xE0CD | Fehler bei DP-V1 Auftragsverwaltung |
| 0xE0CE | Fehler: Timeout beim Senden der i-Slave Diagnose |
| 0xE0CF | Timeout beim Laden einer neuen HW-Konfiguration (Timeout-Zeit: 39 Sekunden) |
| | |
| 0xE100 | Speicherkarten-Zugriffsfehler |
| 0xE101 | Speicherkarten-Fehler Filesystem |
| 0xE102 | Speicherkarten-Fehler FAT |
| 0xE104 | Speicherkarten-Fehler beim Speichern |
| 0xE200 | Speicherkarte schreiben beendet (Copy Ram2Rom) |
| 0xE210 | Speicherkarte Lesen beendet (Nachladen nach Urlöschen) |
| 0xE21E | Speicherkarte Lesen: Fehler beim Nachladen (nach Urlöschen), Datei "Protect.wld" zu groß |
| 0xE21F | Speicherkarte Lesen: Fehler beim Nachladen (nach Urlöschen), Lesefehler, Speicher voll |
| | |
| 0xE300 | Internes Flash Schreiben beendet (Copy Ram2Rom) |
| 0xE310 | Internes Flash Lesen beendet (Nachladen nach Batterieausfall) |

| Ereignis-ID | Bedeutung |
|-------------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0xE311 | Internes Flash fx0000yy.wld Datei zu groß, Laden fehlerhaft |
| 0xE400 | Speicherkarte mit der Option Speichererweiterung wurde gesteckt. |
| 0xE401 | Speicherkarte mit der Option Speichererweiterung wurde gezogen. |
| 0xE402 | Die PROFIBUS-DP-Master-Funktionalität ist nicht aktiviert. Die Schnittstelle ist weiter als MPI-Schnittstelle aktiv. |
| 0xE403 | Die PROFIBUS-DP-Slave-Funktionalität ist nicht aktiviert. Die Schnittstelle ist weiter als MPI-Schnittstelle aktiv. |
| | |
| 0xE500 | Speicherverwaltung: Baustein ohne zugehörigen Eintrag in der BstListe gelöscht Zinfo2: BlockTyp Zinfo3: BlockNr |
| | |
| 0xE604 | Mehrfach-Parametrierung einer Peripherieadresse für Ethernet-PG/OP-Kanal Zinfo1: Peripherie-Adresse Zinfo3: 0: Peripherie-Adresse ist Eingang, 1: Peripherie-Adresse ist Ausgang |
| | |
| 0xE701 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xE703 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xE720 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xE721 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| | |
| 0xE801 | CMD - Autobefehl: CMD_START erkannt und erfolgreich ausgeführt |
| 0xE802 | CMD - Autobefehl: CMD_END erkannt und erfolgreich ausgeführt |
| 0xE803 | CMD - Autobefehl: WAIT1SECOND erkannt und erfolgreich ausgeführt |
| 0xE804 | CMD - Autobefehl: WEBPAGE erkannt und erfolgreich ausgeführt |
| 0xE805 | CMD - Autobefehl: LOAD_PROJECT erkannt und erfolgreich ausgeführt |
| 0xE806 | CMD - Autobefehl: SAVE_PROJECT erkannt und erfolgreich ausgeführt |
| 0xE807 | CMD - Autobefehl: FACTORY_RESET erkannt und erfolgreich ausgeführt |
| 0xE80B | CMD - Autobefehl: DIAGBUF erkannt und erfolgreich ausgeführt |
| 0xE80E | CMD - Autobefehl: SET_NETWORK erkannt und erfolgreich ausgeführt |
| 0xE8FB | CMD - Autobefehl: Fehler: Initialisierung des Ethernet-PG/OP-Kanals mittels SET_NETWORK fehlerhaft. |
| 0xE8FC | CMD - Autobefehl: Fehler: In SET_NETWORK wurden nicht alle IP-Parameter angegeben. |
| 0xE8FE | CMD - Autobefehl: Fehler: CMD_START nicht gefunden |

| Ereignis-ID | Bedeutung |
|-------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0xE8FF | CMD - Autobefehl: Fehler: Fehler beim Lesen des CMD-Files (Speicher- karten-Fehler) |
| 0xE901 | Checksummen-Fehler |
| 0xEA00 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEA01 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEA02 | SBUS: Interner Fehler (intern gestecktes Submodul nicht erkannt) Zinfo1: Interner Steckplatz |
| 0xEA03 | SBUS: Kommunikationsfehler CPU - PROFINET-IO-Controller Zinfo1: Steckplatz Zinfo2: Status (0: OK, 1: ERROR, 2: BUSSY, 3: TIMEOUT, 4: LOCKED, 5: UNKNOWN) |
| 0xEA04 | SBUS: Mehrfach-Parametrierung einer Peripherieadresse Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz Zinfo3: Datenbreite |
| 0xEA05 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEA07 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEA08 | SBUS: Parametrierte Eingangsdatenbreite ungleich der gesteckten Ein- gangsdatenbreite Zinfo1: Parametrierte Eingangsdatenbreite Zinfo2: Steckplatz Zinfo3: Eingangsdatenbreite der gesteckten Baugruppe |
| 0xEA09 | SBUS: Parametrierte Ausgangsdatenbreite ungleich der gesteckten Aus- gangsdatenbreite Zinfo1: Parametrierte Ausgangsdatenbreite Zinfo2: Steckplatz Zinfo3: Ausgangsdatenbreite der gesteckten Baugruppe |
| 0xEA10 | SBUS: Eingangs-Peripherieadresse außerhalb des Peripheriebereiches Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz Zinfo3: Datenbreite |
| 0xEA11 | SBUS: Ausgangs-Peripherieadresse außerhalb des Peripheriebereiches Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz Zinfo3: Datenbreite |

| Ereignis-ID | Bedeutung |
|-------------|------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0xEA12 | SBUS: Fehler beim Datensatz schreiben Zinfo1: Steckplatz Zinfo2: Datensatznummer Zinfo3: Datensatzlänge |
| 0xEA14 | SBUS: Mehrfach-Parametrierung einer Peripherieadresse (Diagnoseadresse) Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz Zinfo3: Datenbreite |
| 0xEA15 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEA18 | SBUS: Fehler beim Mappen der Masterperipherie Zinfo2: Steckplatz des Masters |
| 0xEA19 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEA20 | Fehler - RS485-Schnittstelle ist nicht auf PROFIBUS-DP-Master eingestellt aber es ist ein PROFIBUS-DP-Master projektiert. |
| 0xEA21 | Fehler - Projektierung RS485-Schnittstelle X2/X3: PROFIBUS-DP-Master ist projektiert aber nicht vorhanden Zinfo2: Schnittstelle x |
| 0xEA22 | Fehler - RS485-Schnittstelle X2 - Wert ist außerhalb der Grenzen Zinfo: Projektierter Wert von X2 |
| 0xEA23 | Fehler - RS485-Schnittstelle X3 - Wert ist außerhalb der Grenzen Zinfo: Projektierter Wert von X3 |
| 0xEA24 | Fehler - Projektierung RS485-Schnittstelle X2/X3: Schnittstelle/Protokoll ist nicht vorhanden, die Defaulteinstellungen werden verwendet. Zinfo2: Projektierter Wert für X2 Zinfo3: Projektierter Wert für X3 |
| 0xEA30 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEA40 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEA41 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEA50 | Fehler - PROFINET-Konfiguration Zinfo1: User-Slot des PROFINET-IO-Controllers Zinfo2: IO-Device-Nr. Zinfo3: IO-Device Slot |
| 0xEA51 | Fehler - Kein PROFINET-IO-Controller auf dem projektierten Slot erkannt Zinfo1: User-Slot des PROFINET-IO-Controllers Zinfo2: Erkannte Typkennung auf dem projektierten Slot |

| Ereignis-ID | Bedeutung |
|-------------------|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0xEA53 | Fehler - PROFINET-Konfiguration - Es sind zu viele PROFINET-IO-Devices projiziert Zinfo1 : Anzahl der projizierten Devices Zinfo2 : Steckplatz Zinfo3 : Maximal mögliche Anzahl Devices |
| 0xEA54 | Fehler - PROFINET-IO-Controller meldet Mehrfachparametrierung einer Peripherieadresse Zinfo1: Peripherieadresse Zinfo2: User-Slot des PROFINET-IO-Controllers Zinfo3: Datenbreite |
| 0xEA61 ... 0xEA63 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEA64 | PROFINET/EtherCAT-CP Konfigurationsfehler Zinfo1: Bit 0: Zu viele Devices Bit 1: Zu viele Devices pro Millisekunde Bit 2: Zu viele Eingangsbytes pro Millisekunde Bit 3: Zu viele Ausgangsbytes pro Millisekunde Bit 4: Zu viele Eingangsbytes pro Device Bit 5: Zu viele Ausgangsbytes pro Device Bit 6: zu viele Produktiv-Verbindungen Bit 7: Zu viele Eingangsbytes im Prozessabbild Bit 8: Zu viele Ausgangsbytes im Prozessabbild Bit 9: Konfiguration nicht verfügbar Bit 10: Konfiguration ungültig Bit 11: Zykluszeit zu klein Bit 12: Aktualisierungszeit zu groß Bit 13: Ungültige Devicenummer Bit 14: CPU ist als I-Device konfiguriert Bit 15: IP Adresse auf anderem Weg beziehen, wird für die IP-Adresse des Controllers nicht unterstützt |
| 0xEA65 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEA66 | PROFINET-IO-Controller Fehler im Kommunikationsstack PK: Rackslot OBNr: StackError.Service DatId: StackError.DeviceRef ZInfo1: StackError.Error.Code ZInfo2: StackError.Error.Detail ZInfo3: StackError.Error.AdditionalDetail << 8 + StackError.Error.AreaCode |

| Ereignis-ID | Bedeutung |
|-------------|------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0xEA67 | Fehler - PROFINET-IO-Controller - Datensatz lesen PK: Fehlertyp 0: DATA_RECORD_ERROR_LOCAL 1: DATA_RECORD_ERROR_STACK 2: DATA_RECORD_ERROR_REMOTE OBNr: PROFINET-IO-Controller slot DatId: Device-Nr ZInfo1: Datensatznummer ZInfo2: Datensatzhandle ZInfo3: Interner Fehlercode für Service-Zwecke |
| 0xEA68 | Fehler - PROFINET-IO-Controller - Datensatz schreiben PK: Fehlertyp 0: DATA_RECORD_ERROR_LOCAL 1: DATA_RECORD_ERROR_STACK 2: DATA_RECORD_ERROR_REMOTE OBNr: PROFINET-IO-Controller slot DatId: Device-Nr ZInfo1: Datensatznummer ZInfo2: Datensatzhandle ZInfo3: Interner Fehlercode für Service-Zwecke |
| 0xEA69 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEA6A | PROFINET-IO-Controller Service-Fehler im Kommunikationsstack PK: Rackslot OBNr: ServiceIdentifier DatId: 0 ZInfo1: ServiceError.Code ZInfo2: ServiceError.Detail ZInfo3: ServiceError.AdditionalDetail |
| 0xEA6B | PROFINET-IO-Controller Vendor ID mismatch PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3:- |

| Ereignis-ID | Bedeutung |
|-------------|---------------------------------------------------------------------------------------------------------------------------------------------|
| 0xEA6C | PROFINET-IO-Controller Device ID mismatch PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: - |
| 0xEA6D | PROFINET-IO-Controller No empty name PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: - |
| 0xEA6E | PROFINET-IO-Controller RPC response missing PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: - |
| 0xEA6F | PROFINET-IO-Controller PN module mismatch PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: - |
| 0xEA97 | Speicherfehler SBUS-Service Kanal ZInfo3 = Slot |
| 0xEA98 | Timeout beim Warten, dass ein SBUS-Modul (Server) reboottet hat |
| 0xEA99 | Fehler beim File-Lesen über SBUS |

| Ereignis-ID | Bedeutung |
|-------------|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0xEAA0 | Emac Error ist aufgetreten OBNr: Aktueller PLC-Mode ZInfo1: Diagnoseadresse des Masters / Controllers ZInfo2: 0: Kein Rx Queue ist voll 1: Kein Sendepuffer verfügbar 2: Sendestrom ist abgerissen; senden fehlgeschlagen 3: Wiederholungsversuche ausgeschöpft 4: Kein Empfangspuffer in Emac DMA verfügbar 5: Emac DMA Transfer abgebrochen 6: Queue Overflow 7: Nicht erwartetes Packet empfangen ZInfo3: Anzahl der aufgetretenen Fehler |
| 0xEAB0 | Ungültiger Link-Mode OBNr: Aktueller PLC-Mode ZInfo1: Diagnoseadresse des Masters/Controllers ZInfo2: Aktueller LinkMode 0x01: 10MBit Full-Duplex 0x02: 100MBit Half-Duplex 0x03: 100Mbit Full-Duplex 0x05: 10Mbit Half-Duplex 0xFF: Link Mode nicht definiert |
| 0xEB03 | SLIO Fehler beim IO-Mapping |
| 0xEB10 | SLIO Fehler: Busfehler ZInfo1: Fehlerart 0x82: ErrorAlarm |
| 0xEB20 | SLIO Fehler: Alarminformationen undefiniert |
| 0xEB21 | SLIO Fehler bei Zugriff auf Konfigurationsdaten |
| | |

| Ereignis-ID | Bedeutung |
|-------------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0xEC03 | <p>EtherCAT: Konfigurationsfehler</p> <p>ZInfo1: Errorcode</p> <p>1: NUMBER_OF_SLAVES_NOT_SUPPORTED</p> <p>2: SYSTEM_IO_NR_INVALID</p> <p>3: INDEX_FROM_SLOT_ERROR</p> <p>4: MASTER_CONFIG_INVALID</p> <p>5: MASTER_TYPE_ERROR</p> <p>6: SLAVE_DIAG_ADDR_INVALID</p> <p>7: SLAVE_ADDR_INVALID</p> <p>8: SLAVE_MODULE_IO_CONFIG_INVALID</p> <p>9: LOG_ADDR_ALREADY_IN_USE</p> <p>10: NULL_PTR_CHECK_ERROR</p> <p>11: IO_MAPPING_ERROR</p> <p>12: ERROR</p> |
| 0xEC04 | <p>EtherCAT: Mehrfach-Parametrierung einer Peripherieadresse</p> <p>Zinfo1 : Peripherie-Adresse</p> <p>Zinfo2 : Steckplatz</p> |
| 0xEC10 | <p>EtherCAT: Wiederkehr Bus mit allen Slaves</p> <p>OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xEC10</p> <p>DatID:</p> <p>0xXXYY:</p> <p>XX=0x54 bei Eingangsadresse in ZInfo1,</p> <p>XX=0x55 bei Ausgangsadresse.</p> <p>YY=0x00 Station nicht verfügbar,</p> <p>YY=0x01 Station verfügbar (Prozessdaten)</p> <p>ZInfo1: 0xXXYY (XX=OldState, YY=NewState)</p> <p>ZInfo2: Diagnoseadresse des Masters</p> <p>ZInfo3: Anzahl der Station, die nicht im selben State sind, wie der Master (> 0)</p> |

| Ereignis-ID | Bedeutung |
|-------------|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0xEC11 | <p>EtherCAT: Wiederkehr Bus mit fehlenden Slaves OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xEC11 DatID: 0xXXYY: XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse. YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten) ZInfo1: 0xXXYY (XX=OldState, YY=NewState) ZInfo2: Diagnoseadresse des Masters ZInfo3: Anzahl der Station, die nicht im selben State sind, wie der Master (> 0)</p> |
| 0xEC12 | <p>EtherCAT: Wiederkehr Slave OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xEC12 DatID: 0xXXYY: XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse. YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten) ZInfo1: 0xXXYY (XX=OldState, YY=NewState) ZInfo2: Diagnoseadresse der Station ZInfo3: AIStatusCode</p> |
| 0xEC30 | <p>EtherCAT: Topologie OK OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xEC30 ZInfo2: Diagnoseadresse des Masters</p> |
| 0xEC50 | <p>EtherCAT: DC nicht in Sync ZInfo1: Diagnoseadresse des Masters</p> |
| 0xED10 | <p>EtherCAT: Ausfall Bus OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED10 DatID: 0xXXYY: XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse. YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten) ZInfo1: 0xXXYY (XX=OldState, YY=NewState) ZInfo2: Diagnoseadresse des Masters ZInfo3: Anzahl der Station, die nicht im selben State sind, wie der Master</p> |

| Ereignis-ID | Bedeutung |
|-------------|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0xED12 | <p>EtherCAT: Ausfall Slave</p> <p>OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED12</p> <p>DatID:</p> <p>0xXXYY:</p> <p>XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse.</p> <p>YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten)</p> <p>ZInfo1: 0xXXYY (XX=OldState, YY=NewState)</p> <p>ZInfo2: Diagnoseadresse der Station</p> <p>ZInfo3: AIStatusCode</p> |
| 0xED20 | <p>EtherCAT: Bus-Statuswechsel, der keinen OB86 hervorruft</p> <p>OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED20</p> <p>DatID:</p> <p>0xXXYY:</p> <p>XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse.</p> <p>YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten)</p> <p>ZInfo1: 0xXXYY (XX=OldState, YY=NewState)</p> <p>ZInfo2: Diagnoseadresse des Masters</p> <p>ZInfo3: Anzahl der Station, die nicht im selben State sind, wie der Master</p> |
| 0xED21 | <p>EtherCAT: fehlerhafter Bus-Statuswechsel</p> <p>OB: 0x00</p> <p>PK: 0x00</p> <p>DatID:</p> <p>0xXXYY:</p> <p>XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse.</p> <p>YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten)</p> <p>ZInfo1: 0xXXYY (XX = current state, YY = expected state)</p> <p>ZInfo2: Diagnoseadresse des Masters</p> <p>ZInfo3: ErrorCode:</p> <p>0x0008: Busy</p> <p>0x000B: Unzulässige Parameter</p> <p>0x000E: Unzulässiger Status</p> <p>0x0010: Zeitüberschreitung</p> |

| Ereignis-ID | Bedeutung |
|-------------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0xED22 | EtherCAT: Slave-Statuswechsel, der keinen OB86 hervorruft OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED22 DatID: 0xXXYY: XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse. YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten) ZInfo1: 0xXXYY (XX=OldState, YY=NewState) ZInfo2: Diagnoseadresse der Station ZInfo3: AIStatusCode |
| 0xED30 | EtherCAT: Topology Mismatch OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED30 ZInfo2: Diagnoseadresse des Masters |
| 0xED31 | EtherCAT: Alarm Queue Overflow OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED31 ZInfo2: Diagnoseadresse des Masters |
| | |
| 0xED40 ... 0xED4F | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xED50 | EtherCAT: DC in Sync ZInfo1: Diagnoseadresse des Masters |
| 0xED60 | EtherCAT: Diagnosepuffer CP: Slave-Statuswechsel PK: 0 OB: PLC-Mode DatID 1/2: 0 ZInfo1: 0x00YY: YY: Neuer EtherCAT-Status des Slaves ZInfo2: EtherCAT-Stationsadresse ZInfo3: AIStatusCode (EtherCAT-spezifischer Fehlercode) |

| Ereignis-ID | Bedeutung |
|-------------------|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0xED61 | EtherCAT: Diagnosepuffer CP: CoE-Emergency PK: EtherCAT-Stationsadresse (Low-Byte) OB: EtherCAT-Stationsadresse (High-Byte) DatID 1/2: Error-Code ZInfo1: 0xYYZZ: YY: Error-Register ZZ: MEF Byte 1 ZInfo 2: 0xYYZZ: YY: MEF Byte 2 ZZ: MEF Byte 3 Zinfo3: 0xYYZZ: YY: MEF Byte 4 ZZ: MEF Byte 5 |
| 0xED62 | EtherCAT: Diagnosepuffer CP: Fehler bei SDO-Zugriff während State-Wechsel PK: EtherCAT-Stationsadresse (Low-Byte) OB: EtherCAT-Stationsadresse (High-Byte) DatID 1/2: Subindex ZInfo1: Index ZInfo2: SDO-Errorcode (High-Word) Zinfo3: SDO-Errorcode (Low-Word) |
| 0xED70 | EtherCAT: Diagnosepuffer CP: Doppelte Hot Connect Gruppe erkannt PK: 0 OB: PLC-Mode DatID 1/2: 0 ZInfo1: Diagnoseadresse des Masters ZInfo2: EtherCAT-Stationsadresse Zinfo3: 0 |
| 0xEE00 | Zusatzinformation bei UNDEF_OPCODE |
| 0xEE01 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| 0xEEEE | CPU wurde komplett urgelöscht, da der Hochlauf nach NetzeIN nicht beendet werden konnte. |
| 0xEF11 ... 0xEF13 | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |

| Ereignis-ID | Bedeutung |
|-----------------------------------------------|------------------------------------------------------------|
| 0xEFFF | Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! |
| PK: C-Sourcemodulnummer DatID: Zeilennummer | |

5.21 Mit Testfunktionen Variablen steuern und beobachten

Übersicht

Zur Fehlersuche und zur Ausgabe von Variablenzuständen können Sie in Ihrem Siemens SIMATIC Manager unter dem Menüpunkt **Test** verschiedene Testfunktionen aufrufen.

Mit der Testfunktion **"Test → Beobachten"** können die Signalzustände von Operanden und das VKE angezeigt werden.

Mit der Testfunktion **"Zielsystem → Variablen beobachten/steuern"** können die Signalzustände von Variablen geändert und angezeigt werden.

"Test → Beobachten"

Diese Testfunktion zeigt die aktuellen Signalzustände und das VKE der einzelnen Operanden während der Programmbearbeitung an. Es können außerdem Korrekturen am Programm durchgeführt werden.



Die CPU muss bei der Testfunktion "Beobachten" in der Betriebsart RUN sein!

Die Statusbearbeitung kann durch Sprungbefehle oder Zeit- und Prozessalarmlen unterbrochen werden. Die CPU hört an der Unterbrechungsstelle auf, Daten für die Statusanzeige zu sammeln und übergibt dem PG anstelle der noch benötigten Daten nur Daten mit dem Wert 0.

Deshalb kann es bei Verwendung von Sprungbefehlen oder von Zeit- und Prozessalarmen vorkommen, dass in der Statusanzeige eines Bausteins während dieser Programmbearbeitung nur der Wert 0 angezeigt wird für:

- das Verknüpfungsergebnis VKE
- Status / AKKU 1
- AKKU 2
- Zustandsbyte
- absolute Speicheradresse SAZ. Hinter SAZ erscheint dann ein "?".

Die Unterbrechung der Statusbearbeitung hat keinen Einfluss auf die Programmbearbeitung, sondern macht nur deutlich, dass die angezeigten Daten ab der Unterbrechungsstelle nicht mehr gültig sind.

"Zielsystem → Variablen beobachten/steuern"

Diese Testfunktion gibt den Zustand eines beliebigen Operanden (Eingänge, Ausgänge, Merker, Datenwort, Zähler oder Zeiten) am Ende einer Programmbearbeitung an. Diese Informationen werden aus dem Prozessabbild der ausgesuchten Operanden entnommen. Während der "Bearbeitungskontrolle" oder in der Betriebsart STOP wird bei den Eingängen direkt die Peripherie eingelesen. Andernfalls wird nur das Prozessabbild der aufgerufenen Operanden angezeigt.

Steuern von Ausgängen

Mit Testfunktionen Variablen steuern und beobachten

Dadurch kann die Verdrahtung und die Funktionstüchtigkeit von Ausgabebaugruppen kontrolliert werden. Auch ohne Steuerungsprogramm können Ausgänge auf den gewünschten Signalzustand eingestellt werden. Das Prozessabbild wird dabei nicht verändert, die Sperre der Ausgänge jedoch aufgehoben.

Steuern von Variablen

Folgende Variablen können geändert werden: E, A, M, T, Z und D.

Unabhängig von der Betriebsart der CPU wird das Prozessabbild binärer und digitaler Operanden verändert. In der Betriebsart RUN wird die Programmbearbeitung mit den geänderten Prozessvariablen ausgeführt. Im weiteren Programmablauf können sie jedoch ohne Rückmeldung wieder verändert werden. Die Prozessvariablen werden asynchron zum Programmablauf gesteuert.

6 Einsatz PtP-Kommunikation

6.1 Schnelleinstieg

Allgemein

Die CPU besitzt eine PROFIBUS/PtP-Schnittstelle mit fixer Pinbelegung. Nach dem Umräumen ist diese Schnittstelle deaktiviert. Durch entsprechende Projektierung können Sie die PtP-Funktionalität (point to point) aktivieren:

- PtP-Funktionalität
 - Mit der Funktionalität PtP ermöglicht die RS485-Schnittstelle eine serielle Punkt-zu-Punkt-Prozessanbindung zu verschiedenen Ziel- oder Quell-Systemen.
 - Die Aktivierung der PtP-Funktionalität erfolgt durch Einbindung der SPEEDBUS.GSD von VIPA im Hardwarekatalog. Nach der Installation können Sie die CPU in einem PROFIBUS-Master-System projektieren und hier auch die Schnittstelle auf PtP-Kommunikation umschalten.

Protokolle

Unterstützt werden die Protokolle bzw. Prozeduren ASCII, STX/ETX, 3964R, USS und Modbus.

Parametrierung

Die Parametrierung der seriellen Schnittstelle erfolgt zur Laufzeit unter Einsatz des FC/SFC 216 (SER_CFG). Hierbei sind für alle Protokolle mit Ausnahme von ASCII die Parameter in einem DB abzufragen.

Kommunikation

Mit FCs/SFCs steuern Sie die Kommunikation. Das Senden erfolgt unter Einsatz des FC/SFC 217 (SER_SND) und das Empfangen über FC/SFC 218 (SER_RCV). Durch erneuten Aufruf des FC/SFC 217 SER_SND bekommen Sie bei 3964R, USS und Modbus über RetVal einen Rückgabewert geliefert, der unter anderem auch aktuelle Informationen über die Quittierung der Gegenseite beinhaltet. Bei den Protokollen USS und Modbus können Sie durch Aufruf des FC/SFC 218 SER_RCV nach einem SER_SND das Quittungstelegramm auslesen. Die FCs/SFCs befinden sich im Lieferumfang der CPU.

Übersicht der FCs/SFCs für die serielle Kommunikation

Folgende FC/SFCs kommen für die serielle Kommunikation zum Einsatz:

| FC/SFC | | Beschreibung |
|------------|---------|---------------------|
| FC/SFC 216 | SER_CFG | RS485 Parametrieren |
| FC/SFC 217 | SER_SND | RS485 Senden |
| FC/SFC 218 | SER_RCV | RS485 Empfangen |

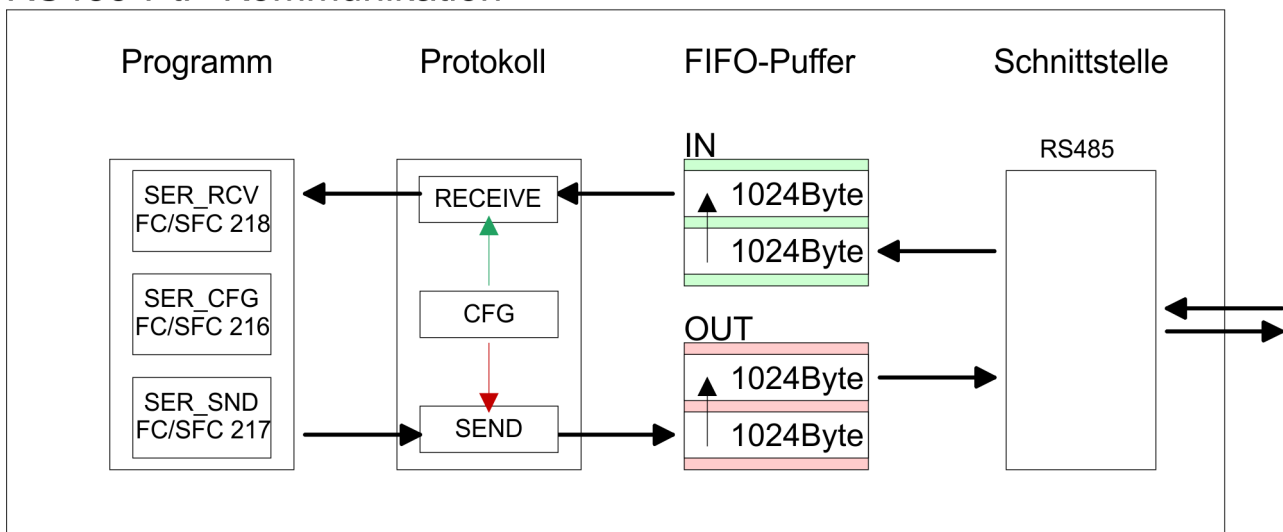
6.2 Prinzip der Datenübertragung

Übersicht

Die Datenübertragung wird zur Laufzeit über FC/SFCs gehandhabt. Das Prinzip der Datenübertragung ist für alle Protokolle identisch und soll hier kurz gezeigt werden.

- Daten, die von der CPU in den entsprechenden Datenkanal geschrieben werden, werden in einen FIFO-Sendepuffer (first in first out) mit einer Größe von 2x1024Byte abgelegt und von dort über die Schnittstelle ausgegeben.
- Empfängt die Schnittstelle Daten, werden diese in einem FIFO-Empfangspuffer mit einer Größe von 2x1024Byte abgelegt und können dort von der CPU gelesen werden.
- Sofern Daten mittels eines Protokolls übertragen werden, erfolgt die Einbettung der Daten in das entsprechende Protokoll automatisch.
- Im Gegensatz zu ASCII- und STX/ETX erfolgt bei den Protokollen 3964R, USS und Modbus die Datenübertragung mit Quittierung der Gegenseite.
- Durch erneuten Aufruf des FC/SFC 217 SER_SND bekommen Sie über RetVal einen Rückgabewert geliefert, der unter anderem auch aktuelle Informationen über die Quittierung der Gegenseite beinhaltet.
- Zusätzlich ist bei USS und Modbus nach einem SER_SND das Quittungstelegramm durch Aufruf des FC/SFC 218 SER_RCV auszulesen.

RS485-PtP-Kommunikation



6.3 Einsatz der RS485-Schnittstelle für PtP

Aktivierung der RS485 für PtP-Betrieb

Standardmäßig ist die RS485-Schnittstelle deaktiviert. Über eine Hardware-Konfiguration können Sie unter Objekteigenschaften über den Parameter "Funktion RS485" die RS485-Schnittstelle auf PtP-Betrieb (point to point) umschalten.

Voraussetzung

Damit Sie die VIPA-spezifischen CPU-Parameter einstellen können, ist die Installation der SPEEDBUS.GSD von VIPA im Hardwarekatalog erforderlich. Nach der Installation können Sie die CPU in einem PROFIBUS-Master-System projektieren und entsprechend die Parameter anpassen.

SPEEDBUS.GSD installieren

Die GSD (Geräte-Stamm-Datei) ist in folgenden Sprachversionen online verfügbar. Weitere Sprachen erhalten Sie auf Anfrage:

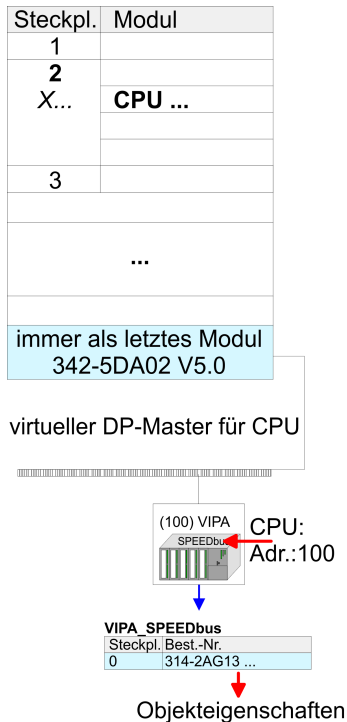
| Name | Sprache |
|--------------|-------------------|
| SPEEDBUS.GSD | deutsch (default) |
| SPEEDBUS.GSG | deutsch |
| SPEEDBUS.GSE | englisch |

Die GSD-Dateien finden Sie auf www.vipa.com im "Service"-Bereich.

Die Einbindung der SPEEDBUS.GSD erfolgt nach folgender Vorgehensweise:

1. Gehen Sie auf www.vipa.com
2. Klicken Sie auf "Service → Download → GSD- und EDS-Files → Profibus"
3. Laden Sie die Datei Cx000023_Vxxx.
4. Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis. Die SPEEDBUS.GSD befindet sich im Verzeichnis VIPA_System_300S.
5. Starten Sie den Hardware-Konfigurator von Siemens.
6. Schließen Sie alle Projekte.
7. Gehen Sie auf "Extras → Neue GSD-Datei installieren".
8. Navigieren Sie in das Verzeichnis VIPA_System_300S und geben Sie **SPEEDBUS.GSD** an.
 - ⇒ Alle SPEED7-CPU's und -Module des System 300S von VIPA sind jetzt im Hardwarekatalog unter Profibus-DP / Weitere Feldgeräte / I/O / VIPA_SPEEDBUS enthalten.

Vorgehensweise



Die Einbindung der CPU 314-2AG13 erfolgt in Form eines virtuellen PROFIBUS Master-Systems nach folgender Vorgehensweise:

1. ▶ Führen Sie eine Hardware-Konfiguration für die CPU durch.
↳ Kapitel 5.4 "Hardware-Konfiguration - CPU" auf Seite 41
2. ▶ Projektieren Sie immer als letztes Modul einen Siemens DP-Master CP 342-5 (342-5DA02 V5.0). Vernetzen und parametrieren Sie diesen in der Betriebsart "DP-Master".
3. ▶ Binden Sie das Slave-System "VIPA_SPEEDbus" an. Nach der Installation der SPEEDBUS.GSD finden Sie dieses im Hardware-Katalog unter Profibus-DP / Weitere Feldgeräte / I/O / VIPA_SPEEDBUS.
4. ▶ Stellen Sie für das Slave-System die PROFIBUS-Adresse 100 ein.
5. ▶ Platzieren Sie auf dem Steckplatz 0 die VIPA CPU 314-2AG13 aus dem Hardware-Katalog von VIPA_SPEEDbus.
6. ▶ Durch Doppelklick auf die eingefügte CPU 314-2AG13 gelangen Sie in den Eigenschaften-Dialog der CPU.

Sobald Sie Ihr Projekt zusammen mit Ihrem SPS-Programm in die CPU übertragen, werden die Parameter nach dem Hochlauf übernommen.



Die hier gezeigte Hardware-Konfiguration ist nur erforderlich, wenn Sie die VIPA-spezifischen Parameter anpassen möchten.

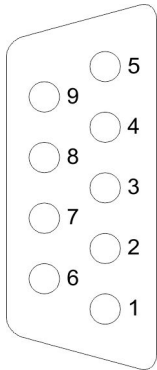
Einstellung der PtP-Parameter

1. ▶ Durch Doppelklick auf die im Slave-System eingefügte CPU 314-2AG13 gelangen Sie in den Eigenschaften-Dialog der CPU.
2. ▶ Stellen Sie den Parameter "Funktion RS485 X3" auf "PtP".

Eigenschaften RS485

- Logische Zustände als Spannungsdifferenz zwischen 2 verdrehten Adern
- Serielle Busverbindung in Zweidrahttechnik im Halbduplex-Verfahren
- Datenübertragung bis 500m Entfernung
- Datenübertragungsrates bis 115,2kBit/s

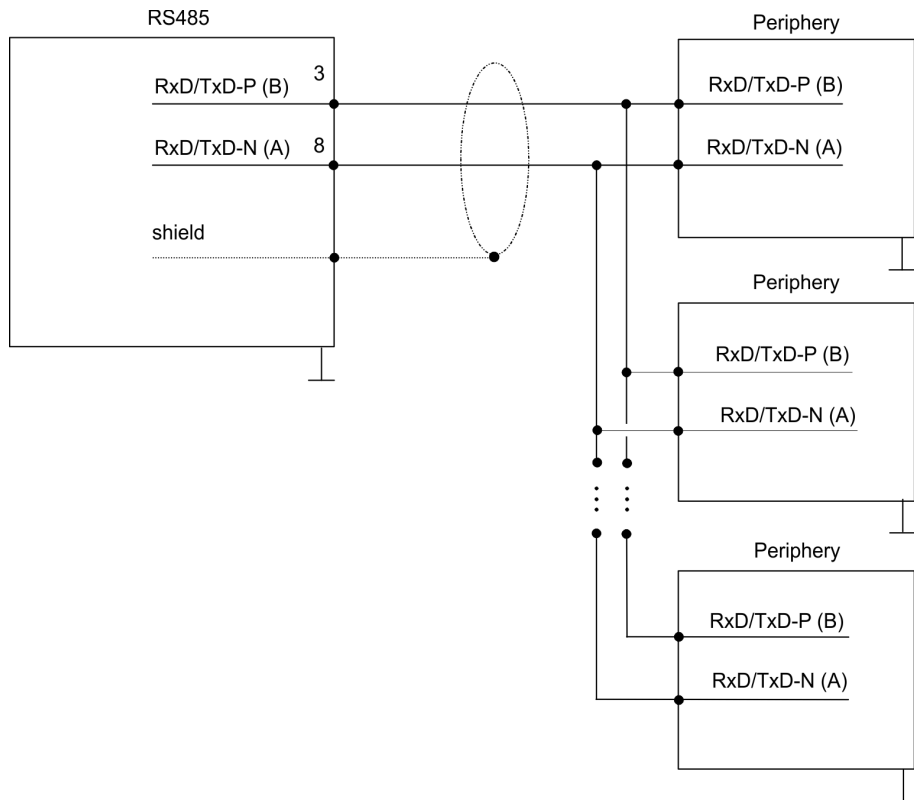
RS485



9polige SubD-Buchse

| Pin | RS485 |
|-----|-----------------------|
| 1 | n.c. |
| 2 | M24V |
| 3 | RxD/TxD-P (Leitung B) |
| 4 | RTS |
| 5 | M5V |
| 6 | P5V |
| 7 | P24V |
| 8 | RxD/TxD-N (Leitung A) |
| 9 | n.c. |

Anschluss



6.4 Parametrierung

6.4.1 FC/SFC 216 - SER_CFG

Beschreibung

Die Parametrierung erfolgt zur Laufzeit unter Einsatz des FC/SFC 216 (SER_CFG). Hierbei sind die Parameter für STX/ETX, 3964R, USS und Modbus in einem DB abzulegen.

Parameter

| Parameter | Deklaration | Datentyp | Beschreibung |
|-------------|-------------|----------|------------------------------------|
| PROTOCOL | IN | BYTE | 1=ASCII, 2=STX/ETX, 3=3964R |
| PARAMETER | IN | ANY | Zeiger zu den Protokoll-Parametern |
| BAUDRATE | IN | BYTE | Nr. der Baudrate |
| CHARLEN | IN | BYTE | 0=5Bit, 1=6Bit, 2=7Bit, 3=8Bit |
| PARITY | IN | BYTE | 0=Non, 1=Odd, 2=Even |
| STOPBITS | IN | BYTE | 1=1Bit, 2=1,5Bit, 3=2Bit |
| FLOWCONTROL | IN | BYTE | 1 (fix) |
| RETVAL | OUT | WORD | Rückgabewert (0 = OK) |

Alle Zeitangaben für Timeouts sind als Hexadezimaler Wert anzugeben. Den Hex-Wert erhalten Sie, indem Sie die gewünschte Zeit in Sekunden mit der Baudrate multiplizieren.

Beispiel:

Gewünschte Zeit 8ms bei einer Baudrate von 19200Baud

Berechnung: $19200\text{Bit/s} \times 0,008\text{s} \approx 154\text{Bit} \rightarrow (9Ah)$

Als Hex-Wert ist 9Ah vorzugeben.

PROTOCOL

Geben Sie hier das Protokoll an, das verwendet werden soll.

Zur Auswahl stehen:

- 1: ASCII
- 2: STX/ETX
- 3: 3964R
- 4: USS Master
- 5: Modbus RTU Master
- 6: Modbus ASCII Master

PARAMETER (als DB)

Bei eingestelltem ASCII-Protokoll wird dieser Parameter ignoriert.

Für die Protokolle geben Sie hier einen DB an, der die Kommunikationsparameter beinhaltet und für die jeweiligen Protokolle STX/ETX, 3964R, USS und Modbus folgenden Aufbau hat:

| Datenbaustein bei STX/ETX | | | |
|---------------------------|------|------|------------------------------------------|
| DBB0: | STX1 | BYTE | (1. Start-Zeichen in hexadezimaler Form) |
| DBB1: | STX2 | BYTE | (2. Start-Zeichen in hexadezimaler Form) |
| DBB2: | ETX1 | BYTE | (1. Ende-Zeichen in hexadezimaler Form) |

| | | | |
|-------|---------|------|--------------------------------------------------|
| DBB3: | ETX2 | BYTE | (2. Ende-Zeichen in hexadezimaler Form) |
| DBW4: | TIMEOUT | WORD | (max. zeitlicher Abstand zwischen 2 Telegrammen) |



Das Zeichen für Start bzw. Ende sollte immer ein Wert kleiner 20 sein, ansonsten wird das Zeichen ignoriert!

Tragen Sie immer für nicht benutzte Zeichen FFh ein!

Datenbaustein bei 3964R

| | | | |
|-------|--------------|------|----------------------------------------------------------|
| DBB0: | Prio | BYTE | (Die Priorität beider Partner muss unterschiedlich sein) |
| DBB1: | ConnAttmptNr | BYTE | (Anzahl der Verbindungsaufbauversuche) |
| DBB2: | SendAttmptNr | BYTE | (Anzahl der Telegrammwiederholungen) |
| DBB4: | CharTimeout | WORD | (Zeichenverzugszeit) |
| DBW6: | ConfTimeout | WORD | (Quittungsverzugszeit) |

Datenbaustein bei USS

| | | | |
|-------|---------|------|---------------|
| DBW0: | Timeout | WORD | (Verzugszeit) |
|-------|---------|------|---------------|

Datenbaustein bei Modbus-Master

| | | | |
|-------|---------|------|-----------------------|
| DBW0: | Timeout | WORD | (Antwort-Verzugszeit) |
|-------|---------|------|-----------------------|

BAUDRATE

Geschwindigkeit der Datenübertragung in Bit/s (Baud).

| | | | | | | | |
|------|-----------|------|-----------|------|------------|------|-----------|
| 04h: | 1200Baud | 05h: | 1800Baud | 06h: | 2400Baud | 07h: | 4800Baud |
| 08h: | 7200Baud | 09h: | 9600Baud | 0Ah: | 14400Baud | 0Bh: | 19200Baud |
| 0Ch: | 38400Baud | 0Dh: | 57600Baud | 0Eh: | 115200Baud | | |

CHARLEN

Anzahl der Datenbits, auf die ein Zeichen abgebildet wird.

| | | | |
|---------|---------|---------|---------|
| 0: 5Bit | 1: 6Bit | 2: 7Bit | 3: 8Bit |
|---------|---------|---------|---------|

PARITY

Die Parität ist je nach Wert gerade oder ungerade. Zur Paritätskontrolle werden die Informationsbits um das Paritätsbit erweitert, das durch seinen Wert ("0" oder "1") den Wert aller Bits auf einen vereinbarten Zustand ergänzt. Ist keine Parität vereinbart, wird das Paritätsbit auf "1" gesetzt, aber nicht ausgewertet.

| | | |
|---------|--------|---------|
| 0: NONE | 1: ODD | 2: EVEN |
|---------|--------|---------|

STOPBITS

Die Stopbits werden jedem zu übertragenden Zeichen nachgesetzt und kennzeichnen das Ende eines Zeichens.

| | | |
|---------|-----------|---------|
| 1: 1Bit | 2: 1,5Bit | 3: 2Bit |
|---------|-----------|---------|

FLOWCONTROL

Der Parameter *FLOWCONTROL* wird ignoriert. Beim Senden ist RTS=1, beim Empfangen ist RTS=0.

**RETVAL FC/SFC 216
(Rückgabewert)**

Rückgabewerte, die der Baustein liefert:

| Fehler-code | Beschreibung |
|-------------|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0000h | kein Fehler |
| 809Ah | Schnittstelle ist nicht vorhanden bzw. Schnittstelle wird für PROFIBUS verwendet. Bei der VIPA System SLIO-CPU und FeatureSet PTP_NO ist nur das ASCII Protokoll konfigurierbar. Wird ein anderes Protokoll ausgewählt wird der FC/SFC 216 ebenfalls mit diesem Fehlercode verlassen. |
| 8x24h | Fehler in FC/SFC-Parameter x, mit x: 1: Fehler in <i>PROTOKOLL</i> 2: Fehler in <i>PARAMETER</i> 3: Fehler in <i>BAUDRATE</i> 4: Fehler in <i>CHARLENGTH</i> 5: Fehler in <i>PARITY</i> 6: Fehler in <i>STOPBITS</i> 7: Fehler in <i>FLOWCONTROL</i> (Parameter fehlt) |
| 809xh | Fehler in Wert des FC/SFC-Parameter x, mit x: 1: Fehler in <i>PROTOKOLL</i> 3: Fehler in <i>BAUDRATE</i> 4: Fehler in <i>CHARLENGTH</i> 5: Fehler in <i>PARITY</i> 6: Fehler in <i>STOPBITS</i> |
| 8092h | Zugriffsfehler auf Parameter-DB (DB zu kurz) |
| 828xh | Fehler in Parameter x von DB-Parameter mit x: 1: Fehler im 1. Parameter 2: Fehler im 2. Parameter ... |

6.5 Kommunikation

6.5.1 Übersicht

Die Kommunikation erfolgt über die Sende- und Empfangsbausteine FC/SFC 217 (SER_SND) und FC/SFC 218 (SER_RCV). Die FCs/ SFCs befinden sich im Lieferumfang der CPU.

6.5.2 FC/SFC 217 - SER_SND

Beschreibung

Mit diesem Baustein werden Daten über die serielle Schnittstelle gesendet. Durch erneuten Aufruf des FC/SFC 217 SER_SND bekommen Sie bei 3964R, USS und Modbus über RETVAL einen Rückgabewert geliefert, der unter anderem auch aktuelle Informationen über die Quittierung der Gegenseite beinhaltet.

Zusätzlich ist bei USS und Modbus nach einem SER_SND das Quittungstelegramm durch Aufruf des FC/SFC 218 SER_RCV auszu- lesen.

Parameter

| Parameter | Deklaration | Datentyp | Beschreibung |
|-----------|-------------|----------|-----------------------|
| DATAPTR | IN | ANY | Zeiger auf Sendedaten |
| DATALEN | OUT | WORD | Länge der Sendedaten |
| RETVAL | OUT | WORD | Rückgabewert (0 = OK) |

DATAPTR

Geben Sie hier einen Bereich vom Typ Pointer für den Sendepuffer an, in den die Daten, die gesendet werden sollen, abzulegen sind. Anzugeben sind Typ, Anfang und Länge.

Beispiel:

Daten liegen in DB5 ab 0.0 mit einer Länge von 124Byte

DataPtr:=P#DB5.DBX0.0 BYTE 124

DATALEN

Wort, in dem die Anzahl der gesendeten Bytes abgelegt wird.

Werden unter **ASCII** die Daten intern mittels FC/SFC 217 schneller an die serielle Schnittstelle übertragen als sie gesendet werden können, kann aufgrund eines Pufferüberlaufs die zu sendende Datenlänge von *DATALEN* abweichen. Dies sollte im Anwenderprogramm berücksichtigt werden!

Bei **STX/ETX**, **3964R**, **Modbus** und **USS** wird immer die unter *DATAPTR* angegebene Länge oder 0 eingetragen.

RETVAL FC/SFC 217 (Rückgabewerte)

Rückgabewerte, die der Baustein liefert:

| Fehler- code | Beschreibung |
|--------------|--------------------------------|
| 0000h | Daten gesendet - fertig |
| 1000h | Nichts gesendet (Datenlänge 0) |

| Fehler-code | Beschreibung |
|-------------|-----------------------------------------------------------------------------------------------------|
| 20xxh | Protokoll wurde fehlerfrei ausgeführt mit xx-Bitmuster für Diagnose |
| 7001h | Daten liegen im internen Puffer - aktiv (busy) |
| 7002h | Transfer - aktiv |
| 80xxh | Protokoll wurde fehlerhaft ausgeführt mit xx-Bitmuster für Diagnose (keine Quittung der Gegenseite) |
| 90xxh | Protokoll wurde nicht ausgeführt mit xx-Bitmuster für Diagnose (keine Quittung der Gegenseite) |
| 8x24h | Fehler in FC/SFC-Parameter x, mit x: 1: Fehler in DATAPTR 2: Fehler in DATALEN |
| 8122h | Fehler in Parameter DATAPTR (z.B. DB zu kurz) |
| 807Fh | Interner Fehler |
| 809Ah | Schnittstelle nicht vorhanden bzw. Schnittstelle wird für PROFIBUS verwendet |
| 809Bh | Schnittstelle nicht konfiguriert |

Protokollspezifische RETVAL-Werte

ASCII

| Wert | Beschreibung |
|-------|---------------------------------------|
| 9000h | Pufferüberlauf (keine Daten gesendet) |
| 9002h | Daten sind zu kurz (0Byte) |

STX/ETX

| Wert | Beschreibung |
|-------|---------------------------------------|
| 9000h | Pufferüberlauf (keine Daten gesendet) |
| 9001h | Daten sind zu lang (>1024Byte) |
| 9002h | Daten sind zu kurz (0Byte) |
| 9004h | Unzulässiges Zeichen |

3964R

| Wert | Beschreibung |
|-------|------------------------------------------------------------------------------------|
| 2000h | Senden fertig ohne Fehler |
| 80FFh | NAK empfangen - Fehler in der Kommunikation |
| 80FEh | Datenübertragung ohne Quittierung der Gegenseite oder mit fehlerhafter Quittierung |
| 9000h | Pufferüberlauf (keine Daten gesendet) |

| Wert | Beschreibung |
|-------|--------------------------------|
| 9001h | Daten sind zu lang (>1024Byte) |
| 9002h | Daten sind zu kurz (0Byte) |

USS

| Fehler-code | Beschreibung |
|-------------|-----------------------------------------------|
| 2000h | Senden fertig ohne Fehler |
| 8080h | Empfangspuffer voll (kein Platz für Quittung) |
| 8090h | Quittungsverzugszeit überschritten |
| 80F0h | Falsche Checksumme in Rückantwort |
| 80FEh | Falsches Startzeichen in der Rückantwort |
| 80FFh | Falsche Slave-Adresse in der Rückantwort |
| 9000h | Pufferüberlauf (keine Daten gesendet) |
| 9001h | Daten sind zu lang (>1024Byte) |
| 9002h | Daten sind zu kurz (<2Byte) |

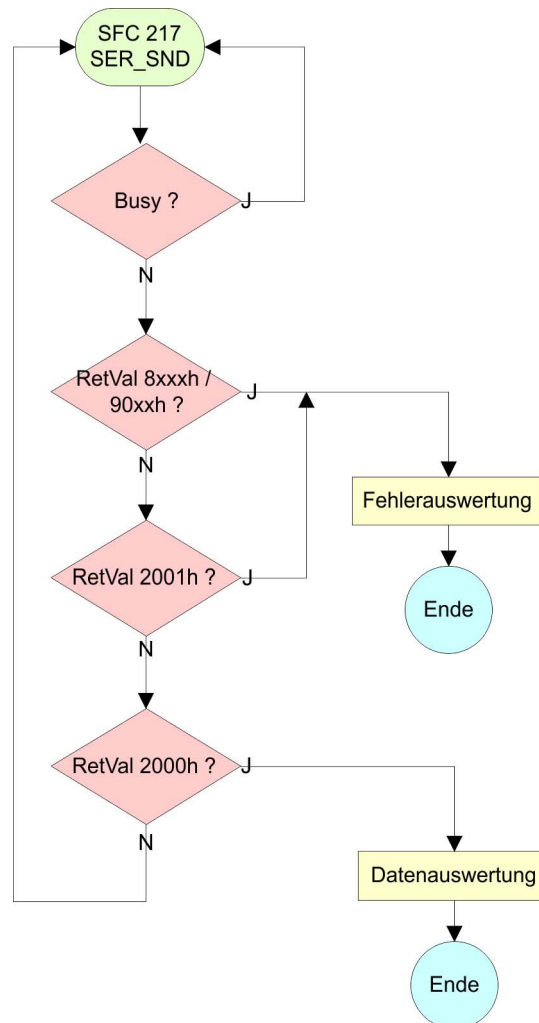
Modbus RTU/ASCII Master

| Fehler-code | Beschreibung |
|-------------|------------------------------------------------------|
| 2000h | Senden fertig (positive Slave-Rückmeldung vorhanden) |
| 2001h | Senden fertig (negative Slave-Rückmeldung vorhanden) |
| 8080h | Empfangspuffer voll (kein Platz für Quittung) |
| 8090h | Quittungsverzugszeit überschritten |
| 80F0h | Falsche Checksumme in Rückantwort |
| 80FDh | Länge der Rückantwort ist zu lang |
| 80FEh | Falscher Funktionscode in der Rückantwort |
| 80FFh | Falsche Slave-Adresse in der Rückantwort |
| 9000h | Pufferüberlauf (keine Daten gesendet) |
| 9001h | Daten sind zu lang (>1024Byte) |
| 9002h | Daten sind zu kurz (<2Byte) |

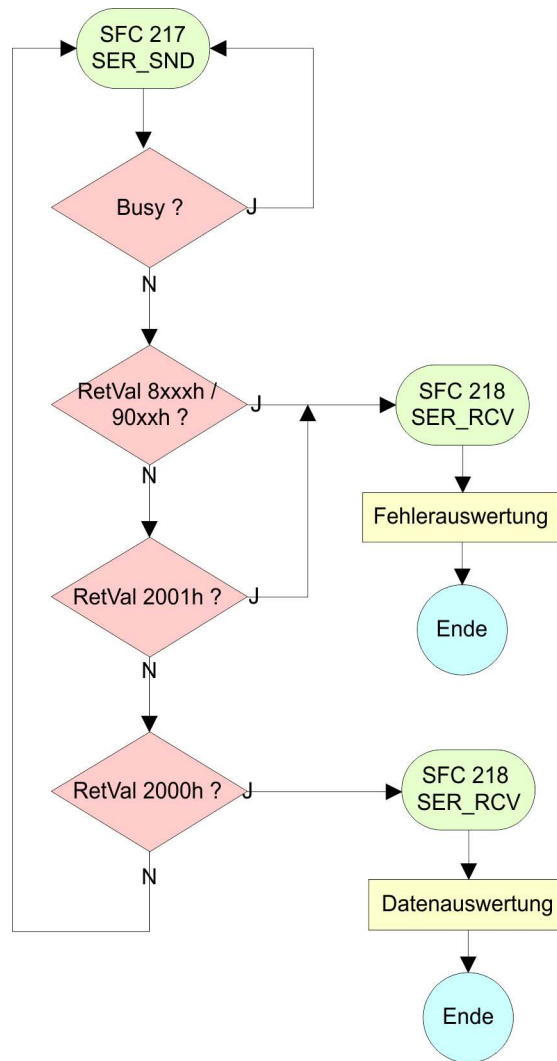
Prinzip der Programmierung

Nachfolgend soll kurz die Struktur zur Programmierung eines Sendeauftrags für die verschiedenen Protokolle gezeigt werden.

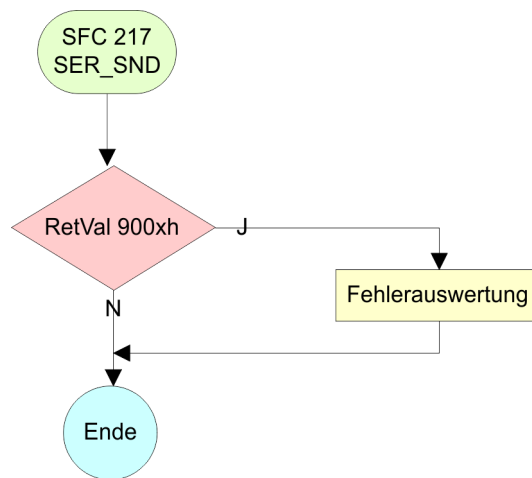
3964R



USS / Modbus



ASCII / STX/ETX



6.5.3 FC/SFC 218 - SER_RCV

Beschreibung

Mit diesem Baustein werden Daten über die serielle Schnittstelle empfangen.

Bei den Protokollen USS und Modbus können Sie durch Aufruf des FC/SFC 218 SER_RCV nach einem SER_SND das Quittungstelegramm auslesen.

Parameter

| Parameter | Deklaration | Datentyp | Beschreibung |
|-----------|-------------|----------|-----------------------------|
| DATAPTR | IN | ANY | Zeiger auf Empfangspuffer |
| DATALEN | OUT | WORD | Länge der empfangenen Daten |
| ERROR | OUT | WORD | Fehler-Nr. |
| RETVAL | OUT | WORD | Rückgabewert (0 = OK) |

DATAPTR

Geben Sie hier einen Bereich vom Typ Pointer für den Empfangspuffer an, in den die Daten, die empfangen werden, abzulegen sind. Anzugeben sind Typ, Anfang und Länge.

Beispiel:

Daten sind in DB5 ab 0.0 mit einer Länge von 124Byte abzulegen
DataPtr:=P#DB5.DBX0.0 BYTE 124

DATALEN

Wort, in dem die Anzahl der empfangenen Bytes abgelegt wird.

Bei **STX/ETX** und **3964R** wird immer die Länge der empfangenen Nutzdaten oder 0 eingetragen.

Unter **ASCII** wird hier die Anzahl der gelesenen Zeichen eingetragen. Dieser Wert kann von der Telegrammlänge abweichen.

ERROR

In diesem Wort erfolgt ein Eintrag im Fehlerfall.

Folgende Fehlermeldungen können protokollabhängig generiert werden:

ASCII

| Bit | Fehler | Beschreibung |
|-----|---------------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 0 | overrun | Überlauf, ein Zeichen konnte nicht schnell genug aus der Schnittstelle gelesen werden kann |
| 1 | framing error | Fehler, der anzeigt, dass ein definierter Bitrahmen nicht übereinstimmt, die zulässige Länge überschreitet oder eine zusätzliche Bitfolge enthält (Stopbitfehler) |
| 2 | parity | Paritätsfehler |
| 3 | overflow | Der Puffer ist voll. |

STX/ETX

| Bit | Fehler | Beschreibung |
|-----|-----------|--------------------------------------------------------------------|
| 0 | over-flow | Das empfangene Telegramm übersteigt die Größe des Empfangspuffers. |
| 1 | char | Es wurde ein Zeichen außerhalb des Bereichs 20h ... 7Fh empfangen. |
| 3 | over-flow | Der Puffer ist voll. |

3964R / Modbus RTU/ASCII Master

| Bit | Fehler | Beschreibung |
|-----|-----------|--------------------------------------------------------------------|
| 0 | over-flow | Das empfangene Telegramm übersteigt die Größe des Empfangspuffers. |

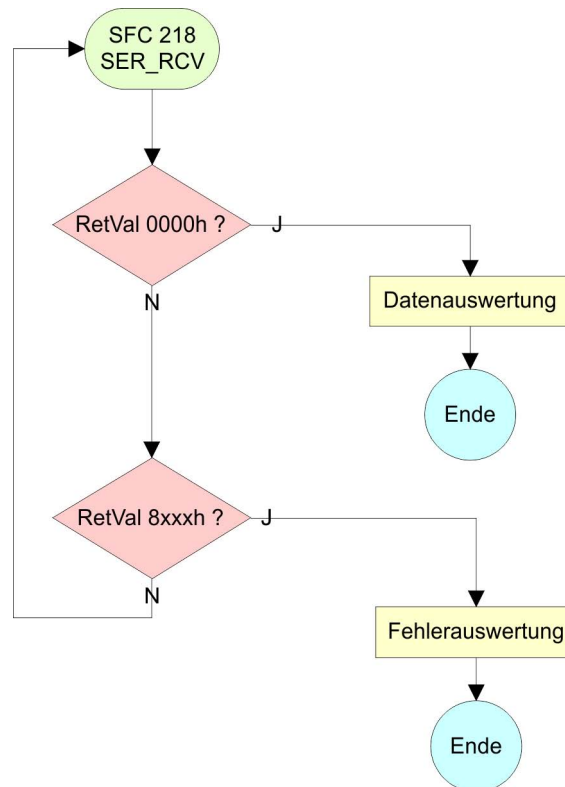
**RETVAL FC/SFC 218
(Rückgabewert)**

Rückgabewerte, die der Baustein liefert:

| Fehler-code | Beschreibung |
|-------------|---------------------------------------------------------------------------------------------------------------------------------|
| 0000h | kein Fehler |
| 1000h | Empfangspuffer ist zu klein (Datenverlust) |
| 8x24h | Fehler in FC/SFC-Parameter x, mit x: 1: Fehler in <i>DATAPTR</i> 2: Fehler in <i>DATALEN</i> 3: Fehler in <i>ERROR</i> |
| 8122h | Fehler in Parameter <i>DATAPTR</i> (z.B. DB zu kurz) |
| 809Ah | Schnittstelle nicht vorhanden bzw. Schnittstelle wird für PROFIBUS verwendet |
| 809Bh | Schnittstelle ist nicht konfiguriert |

Prinzip der Programmierung

Nachfolgend sehen Sie die Grundstruktur zur Programmierung eines Receive-Auftrags. Diese Struktur können Sie für alle Protokolle verwenden.

**6.6 Protokolle und Prozeduren****Übersicht**

Die CPU unterstützt folgende Protokolle und Prozeduren:

- ASCII-Übertragung
- STX/ETX
- 3964R
- USS
- Modbus

ASCII

Die Datenkommunikation via ASCII ist die einfachste Form der Kommunikation. Die Zeichen werden 1 zu 1 übergeben. Bei ASCII werden je Zyklus mit dem Lese-FC/SFC die zum Zeitpunkt des Aufrufs im Puffer enthaltenen Daten im parametrisierten Empfangsdatenbaustein abgelegt. Ist ein Telegramm über mehrere Zyklen verteilt, so werden die Daten überschrieben. Eine Empfangsbestätigung gibt es nicht. Der Kommunikationsablauf ist vom jeweiligen Anwenderprogramm zu steuern. Einen entsprechenden Receive_ASCII-FB finden Sie im Service-Bereich unter www.vipa.com.

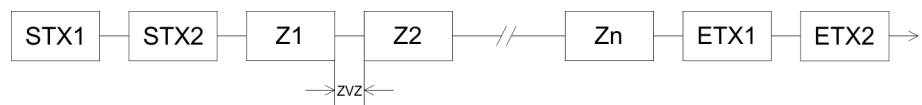
STX/ETX

STX/ETX ist ein einfaches Protokoll mit Start- und Ende-Kennung. Hierbei stehen STX für **S**tart of **T**ext und ETX für **E**nd of **T**ext. Die Prozedur STX/ETX wird zur Übertragung von ASCII-Zeichen eingesetzt. Sie arbeitet ohne Blockprüfung (BCC).

- Sollen Daten von der Peripherie eingelesen werden, muss das Start-Zeichen vorhanden sein, anschließend folgen die zu übertragenden Zeichen. Danach muss das Ende-Zeichen vorliegen. Abhängig von der Byte-Breite können folgende ASCII-Zeichen übertragen werden: 5Bit: nicht zulässig; 6Bit: 20...3Fh, 7Bit: 20...7Fh, 8Bit: 20...FFh.
- Die Nutzdaten, d.h. alle Zeichen zwischen Start- und Ende-Kennung, werden nach Empfang des Schlusszeichens an die CPU übergeben.
- Beim Senden der Daten von der CPU an ein Peripheriegerät werden die Nutzdaten an den FC/SFC 217 (SER_SND) übergeben und von dort mit angefügten Start- und Endezeichen über die serielle Schnittstelle an den Kommunikationspartner übertragen.
- Es kann mit 1, 2 oder keiner Start- und mit 1, 2 oder keiner Ende-Kennung gearbeitet werden.
- Wird kein Ende-Zeichen definiert, so werden alle gelesenen Zeichen nach Ablauf einer parametrierbaren Zeichenverzugszeit (Timeout) an die CPU übergeben.

Als Start- bzw. Ende-Kennung sind alle Hex-Werte von 00h bis 1Fh zulässig. Zeichen größer 1Fh werden ignoriert und nicht berücksichtigt. In den Nutzdaten sind Zeichen kleiner 20h nicht erlaubt und können zu Fehlern führen. Die Anzahl der Start- und Endezeichen kann unterschiedlich sein (1 Start, 2 Ende bzw. 2 Start, 1 Ende oder andere Kombinationen). Für nicht verwendete Start- und Endezeichen muss in der Hardware-Konfiguration FFh eingetragen werden.

Telegrammaufbau:



3964

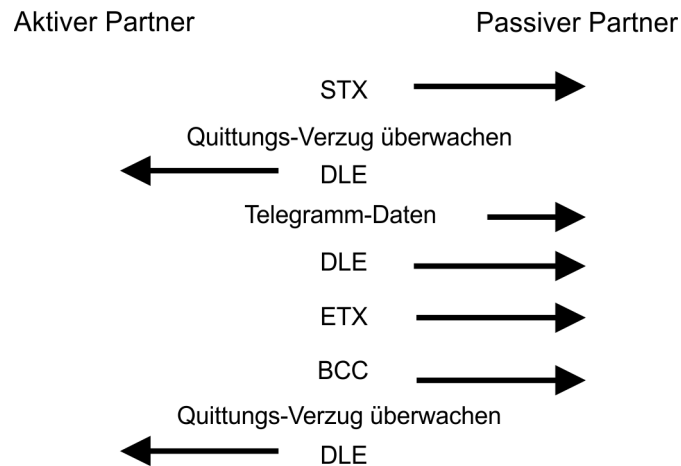
Die Prozedur 3964R steuert die Datenübertragung bei einer Punkt-zu-Punkt-Kopplung zwischen der CPU und einem Kommunikationspartner. Die Prozedur fügt bei der Datenübertragung den Nutzdaten Steuerzeichen hinzu. Durch diese Steuerzeichen kann der Kommunikationspartner kontrollieren, ob die Daten vollständig und fehlerfrei bei ihm angekommen sind.

Die Prozedur wertet die folgenden Steuerzeichen aus:

- STX: **S**tart of **T**ext
- DLE: **D**ata **L**ink **E**scape
- ETX: **E**nd of **T**ext
- BCC: **B**lock **C**heck **C**haracter
- NAK: **N**egative **A**cknowledge

Sie können pro Telegramm maximal 255Byte übertragen.

Prozedurablauf



Wird ein "DLE" als Informationszeichen übertragen, so wird dieses zur Unterscheidung vom Steuerzeichen "DLE" beim Verbindungsauf- und -abbau auf der Sendeleitung doppelt gesendet (DLE-Verdoppelung). Der Empfänger macht die DLE-Verdoppelung wieder rückgängig.

Unter 3964R muss einem Kommunikationspartner eine niedrigere Priorität zugeordnet sein. Wenn beide Kommunikationspartner gleichzeitig einen Sendeauftrag erteilen, dann stellt der Partner mit niedriger Priorität seinen Sendeauftrag zurück.

USS

Das USS-Protokoll (**U**niverselle **s**erielle **S**chnittstelle) ist ein von Siemens definiertes serielles Übertragungsprotokoll für den Bereich der Antriebstechnik. Hiermit lässt sich eine serielle Buskopplung zwischen einem übergeordneten Master - und mehreren Slave-Systemen aufbauen. Das USS-Protokoll ermöglicht durch Vorgabe einer fixen Telegrammlänge einen zeitzyklischen Telegrammverkehr.

Folgende Merkmale zeichnen das USS-Protokoll aus:

- Mehrpunktfähige Kopplung
- Master-Slave Zugriffsverfahren
- Single-Master-System
- Maximal 32 Teilnehmer
- Einfacher, sicherer Telegrammrahmen

Es gilt:

- Am Bus können 1 Master und max. 31 Slaves angebunden sein.
- Die einzelnen Slaves werden vom Master über ein Adresszeichen im Telegramm angewählt.
- Die Kommunikation erfolgt ausschließlich über den Master im Halbduplex-Betrieb.
- Nach einem Sende-Auftrag ist das Quittungstelegramm durch Aufruf des FC/SFC 218 SER_RCV auszulesen.

Die Telegramme für Senden und Empfangen haben folgenden Aufbau:

Master-Slave-Telegramm

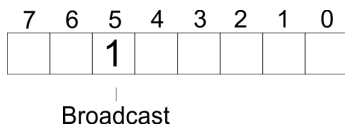
| | | | | | | | | | | | | | |
|-----|-----|-----|-----|---|-----|---|-----|---|-----|---|-----|---|-----|
| STX | LGE | ADR | PKE | | IND | | PWE | | STW | | HSW | | BCC |
| 02h | | | H | L | H | L | H | L | H | L | H | L | |

Slave-Master-Telegramm

| | | | | | | | | | | | | | |
|-----|-----|-----|-----|---|-----|---|-----|---|-----|---|-----|---|-----|
| STX | LGE | ADR | PKE | | IND | | PWE | | ZSW | | HIW | | BCC |
| 02h | | | H | L | H | L | H | L | H | L | H | L | |

- mit
- STX - Startzeichen
 - STW - Steuerwort
 - LGE - Telegrammlänge
 - ZSW - Zustandswort
 - ADR - Adresse
 - HSW - Hauptsollwert
 - PKE - Parameterkennung
 - HIW - Hauptistwert
 - IND - Index
 - BCC - Block Check Character
 - PWE - Parameterwert

USS-Broadcast mit gesetztem Bit 5 in ADR-Byte



Eine Anforderung kann an einen bestimmten Slave gerichtet sein oder als Broadcast-Nachricht an alle Slaves gehen. Zur Kennzeichnung einer Broadcast-Nachricht ist Bit 5 im ADR-Byte auf 1 zu setzen. Hierbei wird die Slave-Adr. (Bit 0 ... 4) ignoriert. Im Gegensatz zu einem "normalen" Send-Auftrag ist beim Broadcast keine Telegrammauswertung über FC/SFC 218 SER_RCV erforderlich. Nur Schreibaufträge dürfen als Broadcast gesendet werden.

Modbus

- Das Protokoll Modbus ist ein Kommunikationsprotokoll, das eine hierarchische Struktur mit einem Master und mehreren Slaves festlegt.
- Physikalisch arbeitet Modbus über eine serielle Halbduplex-Verbindung. Es treten keine Buskonflikte auf, da der Master immer nur mit einem Slave kommunizieren kann.
- Nach einer Anforderung vom Master wartet dieser solange auf die Antwort des Slaves, bis eine einstellbare Wartezeit abgelaufen ist. Während des Wartens ist eine Kommunikation mit einem anderen Slave nicht möglich.

- Nach einem Sende-Auftrag ist das Quittungstelegramm durch Aufruf des FC/SFC 218 SER_RCV auszulesen.
- Die Anforderungs-Telegramme, die ein Master sendet und die Antwort-Telegramme eines Slaves haben den gleichen Aufbau:

Telegrammaufbau

| Startzeichen | Slave-Adresse | Funktions-Code | Daten | Flusskontrolle | Endezeichen |
|--------------|---------------|----------------|-------|----------------|-------------|
|--------------|---------------|----------------|-------|----------------|-------------|

Broadcast mit Slave-Adresse = 0

- Eine Anforderung kann an einen bestimmten Slave gerichtet sein oder als Broadcast-Nachricht an alle Slaves gehen.
- Zur Kennzeichnung einer Broadcast-Nachricht wird die Slave-Adresse 0 eingetragen.
- Im Gegensatz zu einem "normalen" Send-Auftrag ist beim Broadcast keine Telegrammauswertung über FC/SFC 218 SER_RCV erforderlich.
- Nur Schreibaufträge dürfen als Broadcast gesendet werden.

ASCII-, RTU-Modus

Bei Modbus gibt es zwei unterschiedliche Übertragungsmodi. Die Modus-Wahl erfolgt zur Laufzeit unter Einsatz des FC/SFC 216 SER_CFG.

- ASCII-Modus: Jedes Byte wird im 2 Zeichen ASCII-Code übertragen. Die Daten werden durch Anfang- und Ende-Zeichen gekennzeichnet. Dies macht die Übertragung transparent aber auch langsam.
- RTU-Modus: Jedes Byte wird als ein Zeichen übertragen. Hierdurch haben Sie einen höheren Datendurchsatz als im ASCII-Modus. Anstelle von Anfang- und Ende-Zeichen wird eine Zeitüberwachung eingesetzt.

Unterstützte Modbus-Protokolle

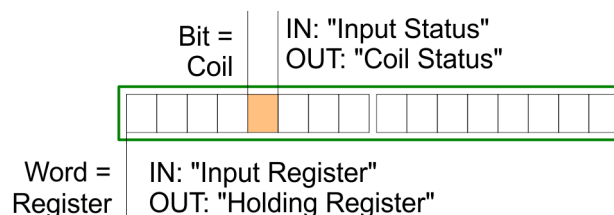
Die RS485-Schnittstelle unterstützt folgende Modbus-Protokolle:

- Modbus RTU Master
- Modbus ASCII Master

6.7 Modbus - Funktionscodes

Namenskonventionen

Für Modbus gibt es Namenskonventionen, die hier kurz aufgeführt sind:



- Modbus unterscheidet zwischen Bit- und Wortzugriff; Bits = "Coils" und Worte = "Register".
- Bit-Eingänge werden als "Input-Status" bezeichnet und Bit-Ausgänge als "Coil-Status".
- Wort-Eingänge werden als "Input-Register" und Wort-Ausgänge als "Holding-Register" bezeichnet.

Bereichsdefinitionen

Üblicherweise erfolgt unter Modbus der Zugriff mittels der Bereiche 0x, 1x, 3x und 4x.

Mit 0x und 1x haben Sie Zugriff auf digitale Bit-Bereiche und mit 3x und 4x auf analoge Wort-Bereiche.

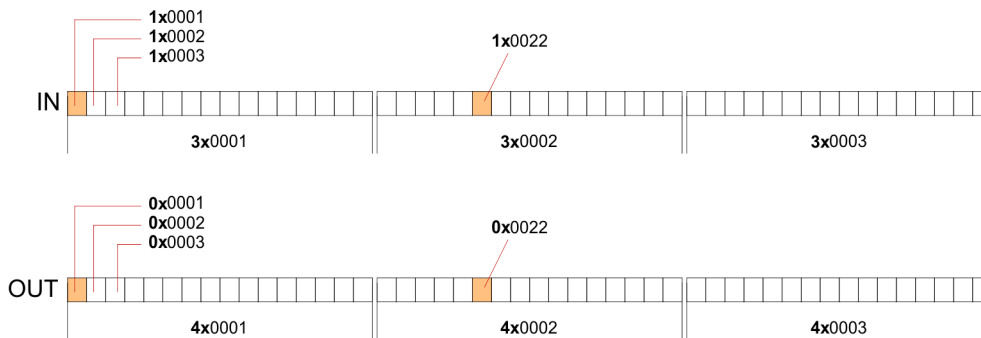
Da aber bei den CPs von VIPA keine Unterscheidung zwischen Digital- und Analogdaten stattfindet, gilt folgende Zuordnung:

0x - Bit-Bereich für Ausgabe-Daten des Masters
Zugriff über Funktions-Code 01h, 05h, 0Fh

1x - Bit-Bereich für Eingabe-Daten des Masters
Zugriff über Funktions-Code 02h

3x - Wort-Bereich für Eingabe-Daten des Masters
Zugriff über Funktions-Code 04h

4x - Wort-Bereich für Ausgabe-Daten des Masters
Zugriff über Funktions-Code 03h, 06h, 10h



Eine Beschreibung der Funktions-Codes finden Sie auf den Folge-seiten.

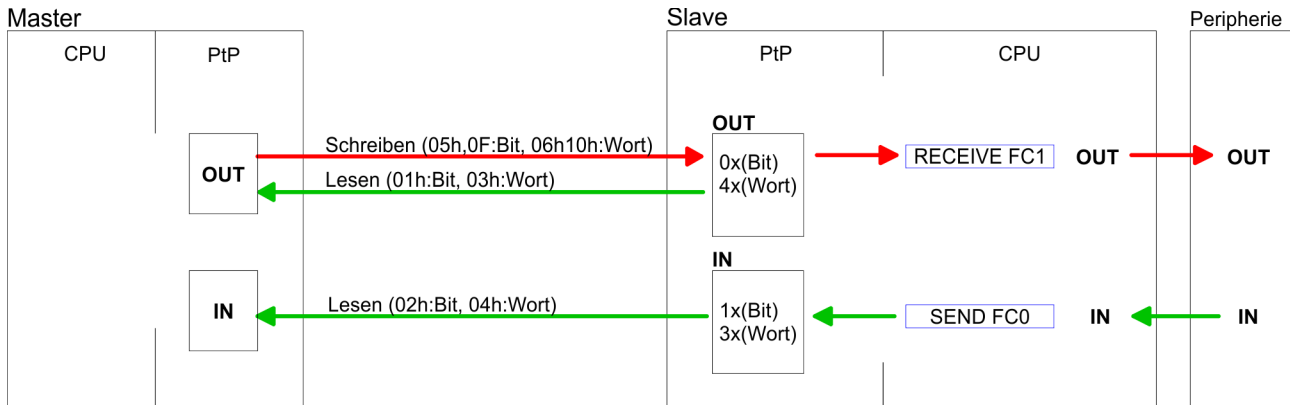
Übersicht

Mit folgenden Funktionscodes können Sie von einem Modbus-Master auf einen Slave zugreifen. Die Beschreibung erfolgt immer aus Sicht des Masters:

| Code | Befehl | Beschreibung |
|------|---------------|------------------------------------------------|
| 01h | Read n Bits | n Bit lesen von Master-Ausgabe-Bereich 0x |
| 02h | Read n Bits | n Bit lesen von Master-Eingabe-Bereich 1x |
| 03h | Read n Words | n Worte lesen von Master-Ausgabe-Bereich 4x |
| 04h | Read n Words | n Worte lesen von Master-Eingabe-Bereich 3x |
| 05h | Write 1 Bit | 1 Bit schreiben in Master-Ausgabe-Bereich 0x |
| 06h | Write 1 Word | 1 Wort schreiben in Master-Ausgabe-Bereich 4x |
| 0Fh | Write n Bits | n Bit schreiben in Master-Ausgabe-Bereich 0x |
| 10h | Write n Words | n Worte schreiben in Master-Ausgabe-Bereich 4x |

Sichtweise für "Eingabe"- und "Ausgabe"-Daten

Die Beschreibung der Funktionscodes erfolgt immer aus Sicht des Masters. Hierbei werden Daten, die der Master an den Slave schickt, bis zu ihrem Ziel als "Ausgabe"-Daten (OUT) und umgekehrt Daten, die der Master vom Slave empfängt als "Eingabe"-Daten (IN) bezeichnet.



Antwort des Slaves

Liefert der Slave einen Fehler zurück, wird der Funktionscode mit 80h "verodert" zurückgesendet.

Ist kein Fehler aufgetreten, wird der Funktionscode zurückgeliefert.

| | | |
|----------------|----------------------|----------|
| Slave-Antwort: | Funktionscode OR 80h | → Fehler |
| | Funktionscode | → OK |

Byte-Reihenfolge im Wort

| | |
|-----------|----------|
| 1 Wort | |
| High-Byte | Low-Byte |

Prüfsumme CRC, RTU, LRC

Die aufgezeigten Prüfsummen CRC bei RTU- und LRC bei ASCII-Modus werden automatisch an jedes Telegramm angehängt. Sie werden nicht im Datenbaustein angezeigt.

Read n Bits 01h, 02h

Code 01h: n Bit lesen von Master-Ausgabe-Bereich 0x

Code 02h: n Bit lesen von Master-Eingabe-Bereich 1x

Kommandotelegramm

| Slave-Adresse | Funktions-Code | Adresse 1. Bit | Anzahl der Bits | Prüfsumme CRC/LRC |
|---------------|----------------|----------------|-----------------|-------------------|
| 1Byte | 1Byte | 1Wort | 1Wort | 1Wort |

Antworttelegramm

| Slave-Adresse | Funktions-Code | Anzahl der gelesenen Bytes | Daten 1. Byte | Daten 2. Byte | ... | Prüfsumme CRC/LRC |
|---------------|----------------|----------------------------|---------------|---------------|-----|-------------------|
| 1Byte | 1Byte | 1Byte | 1Byte | 1Byte | | 1Wort |
| | | | max. 250Byte | | | |

Read n Words 03h, 04h 03h: n Worte lesen von Master-Ausgabe-Bereich 4x
 04h: n Worte lesen von Master-Eingabe-Bereich 3x

Kommandotelegramm

| Slave-Adresse | Funktions-Code | Adresse 1.Bit | Anzahl der Worte | Prüfsumme CRC/LRC |
|---------------|----------------|---------------|------------------|-------------------|
| 1Byte | 1Byte | 1Wort | 1Wort | 1Wort |

Antworttelegramm

| Slave-Adresse | Funktions-Code | Anzahl der gelesenen Bytes | Daten 1. Wort | Daten 2. Wort | ... | Prüfsumme CRC/LRC |
|---------------|----------------|----------------------------|---------------|---------------|-----|-------------------|
| 1Byte | 1Byte | 1Byte | 1Wort | 1Wort | | 1Wort |
| | | | max. 125Worte | | | |

Write 1 Bit 05h Code 05h: 1 Bit schreiben in Master-Ausgabe-Bereich 0x
 Eine Zustandsänderung erfolgt unter "Zustand Bit" mit folgenden Werten:
 "Zustand Bit" = 0000h → Bit = 0
 "Zustand Bit" = FF00h → Bit = 1

Kommandotelegramm

| Slave-Adresse | Funktions-Code | Adresse Bit | Zustand Bit | Prüfsumme CRC/LRC |
|---------------|----------------|-------------|-------------|-------------------|
| 1Byte | 1Byte | 1Wort | 1Wort | 1Wort |

Antworttelegramm

| Slave-Adresse | Funktions-Code | Adresse Bit | Zustand Bit | Prüfsumme CRC/LRC |
|---------------|----------------|-------------|-------------|-------------------|
| 1Byte | 1Byte | 1Wort | 1Wort | 1Wort |

Write 1 Word 06h

Code 06h: 1 Wort schreiben in Master-Ausgabe-Bereich 4x

Kommandotelegramm

| Slave-Adresse | Funktions-Code | Adresse Wort | Wert Wort | Prüfsumme CRC/LRC |
|---------------|----------------|--------------|-----------|-------------------|
| 1Byte | 1Byte | 1Wort | 1Wort | 1Wort |

Antworttelegramm

| Slave-Adresse | Funktions-Code | Adresse Wort | Wert Wort | Prüfsumme CRC/LRC |
|---------------|----------------|--------------|-----------|-------------------|
| 1Byte | 1Byte | 1Wort | 1Wort | 1Wort |

Write n Bits 0Fh

Code 0Fh: n Bit schreiben in Master-Ausgabe-Bereich 0x Bitte beachten Sie, dass die Anzahl der Bits zusätzlich in Byte anzugeben sind.

Kommandotelegramm

| Slave-Adresse | Funktions-Code | Adresse 1. Bit | Anzahl der Bits | Anzahl der Bytes | Daten 1. Byte | Daten 2. Byte | ... | Prüfsumme CRC/LRC |
|---------------|----------------|----------------|-----------------|------------------|---------------|---------------|-------|-------------------|
| 1Byte | 1Byte | 1Wort | 1Wort | 1Byte | 1Byte | 1Byte | 1Byte | 1Wort |
| | | | | | max. 250Byte | | | |

Antworttelegramm

| Slave-Adresse | Funktions-Code | Adresse 1. Bit | Anzahl der Bits | Prüfsumme CRC/LRC |
|---------------|----------------|----------------|-----------------|-------------------|
| 1Byte | 1Byte | 1Wort | 1Wort | 1Wort |

Write n Words 10h

Code 10h: n Worte schreiben in Master-Ausgabe-Bereich

Kommandotelegramm

| Slave-Adresse | Funktions-Code | Adresse 1. Wort | Anzahl der Worte | Anzahl der Bytes | Daten 1. Wort | Daten 2. Wort | ... | Prüfsumme CRC/LRC |
|---------------|----------------|-----------------|------------------|------------------|---------------|---------------|-------|-------------------|
| 1Byte | 1Byte | 1Wort | 1Wort | 1Byte | 1Wort | 1Wort | 1Wort | 1Wort |
| | | | | | max. 125Worte | | | |

Antworttelegramm

| Slave-Adresse | Funktions-Code | Adresse 1. Wort | Anzahl der Worte | Prüfsumme CRC/LRC |
|---------------|----------------|-----------------|------------------|-------------------|
| 1Byte | 1Byte | 1Wort | 1Wort | 1Wort |

6.8 Modbus - Beispiel zur Kommunikation

Übersicht

In dem Beispiel wird eine Kommunikation zwischen einem Master und einem Slave über Modbus aufgebaut. Folgende Komponenten sind für das Beispiel erforderlich:

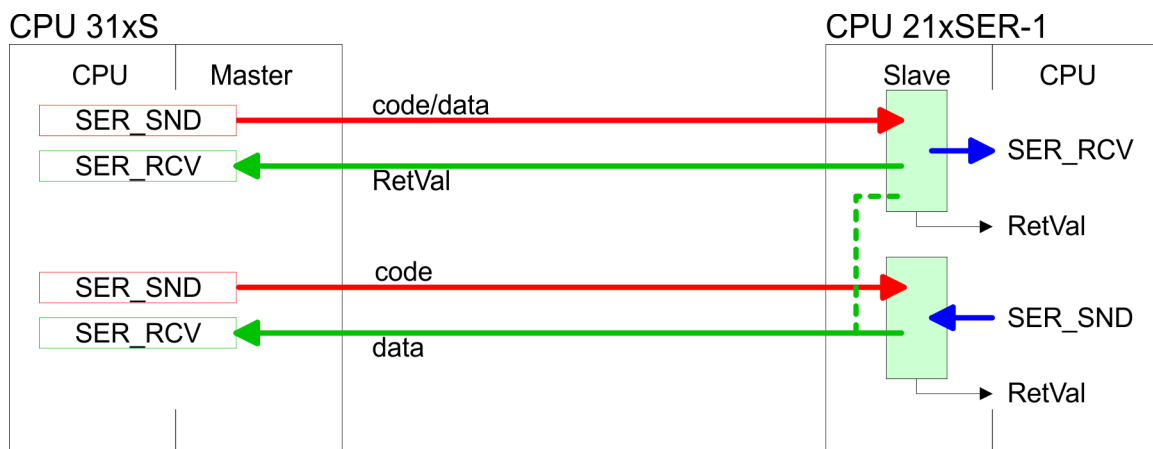
- CPU 31xS als Modbus RTU-Master
- CPU 21xSER-1 als Modbus RTU-Slave
- Siemens SIMATIC Manager und Möglichkeit für Projekttransfer
- Modbus-Kabel-Verbindung

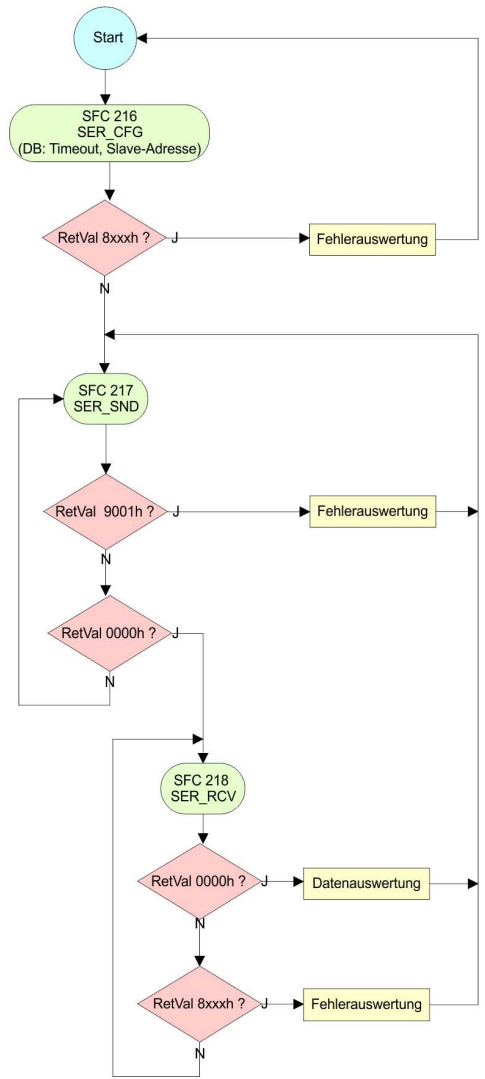
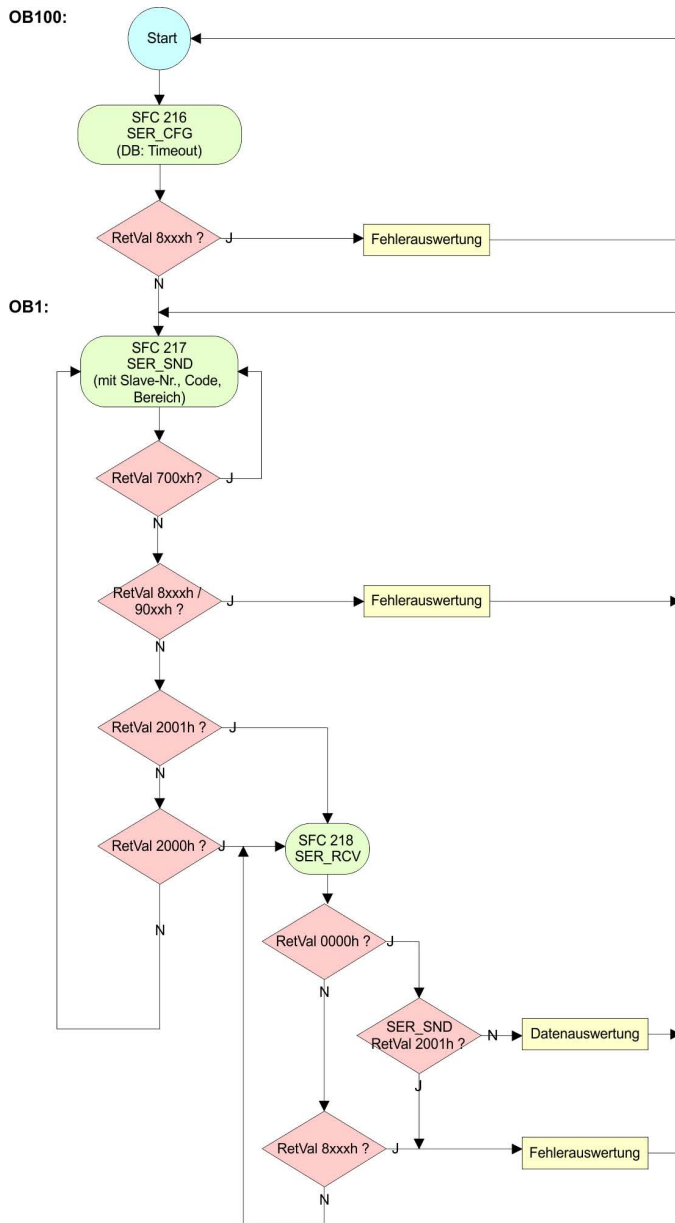
Vorgehensweise

1. ► Bauen Sie ein Modbus-System bestehend aus CPU 31xS als Modbus-Master und CPU 21xSER-1 als Modbus-Slave und Modbus-Kabel auf.
2. ► Projektieren Sie die Master-Seite! Erstellen Sie hierzu ein SPS-Anwenderprogramm nach folgender Struktur:
 - OB 100:
Aufruf SFC 216 (Konfiguration als Modbus RTU-Master) mit Timeout-Angabe und Fehlerauswertung.
 - OB 1:
Aufruf des SFC 217 (SER_SND) wobei mit Fehlerauswertung die Daten gesendet werden. Hierbei ist das Telegramm gemäß den Modbus-Vorgaben aufzubauen. Aufruf des SFC 218 (SER_RECV) wobei mit Fehlerauswertung die Daten empfangen werden.

3. ▶ Projektieren Sie die Slave-Seite! Das SPS-Anwenderprogramm auf der Slave-Seite sollte folgenden Aufbau haben:
- OB 100:
Aufruf SFC 216 (Konfiguration als Modbus RTU-Slave) mit Timeout-Angabe und Modbus-Adresse im DB und Fehlerauswertung
 - OB 1:
Aufruf des SFC 217 (SER_SND) für den Datentransport von der Slave-CPU in den Ausgangs-Puffer. Aufruf des SFC 218 (SER_RECV) für den Datentransport vom Eingangspuffer in die CPU. Für beide Richtungen ist eine entsprechende Fehlerauswertung vorzusehen.

Struktur für die jeweiligen SPS-Programme für Master- und Slave-Seite:





7 Einsatz PROFIBUS-Kommunikation

7.1 Übersicht

PROFIBUS-DP

- PROFIBUS ist ein international offener und serieller Feldbus-Standard für Gebäude-, Fertigungs- und Prozessautomatisierung im unteren (Sensor-/ Aktor-Ebene) bis mittleren Leistungsbereich (Prozessebene).
- PROFIBUS besteht aus einem Sortiment kompatibler Varianten. Die hier angeführten Angaben beziehen sich auf den PROFIBUS-DP.
- PROFIBUS-DP ist besonders geeignet für die Fertigungsautomatisierung. DP ist sehr schnell, bietet "Plug and Play" und ist eine kostengünstige Alternative zur Parallelverkabelung zwischen SPS und dezentraler Peripherie.
- Der Datenaustausch "Data Exchange" erfolgt zyklisch. Während eines Buszyklus liest der Master die Eingangswerte der Slaves und schreibt neue Ausgangsinformationen an die Slaves.

CPU mit DP-Master

Der PROFIBUS-DP-Master ist im Hardware-Konfigurator zu projektieren. Hierbei erfolgt die Projektierung über das Submodul X1 (MPI/DP) der Siemens-CPU.

Nach der Übertragung der Daten in die CPU, leitet diese die Projektierdaten intern weiter an den PROFIBUS-Master-Teil.

Während des Hochlaufs blendet der DP-Master automatisch seine Datenbereiche im Adressbereich der CPU ein. Eine Projektierung auf CPU-Seite ist hierzu nicht erforderlich.

Einsatz CPU mit DP-Master

Über den PROFIBUS-DP-Master können PROFIBUS-DP-Slaves an die CPU angekoppelt werden. Der DP-Master kommuniziert mit den DP-Slaves und blendet die Datenbereiche im Adressbereich der CPU ein.

Bei jedem NETZ EIN bzw. nach dem URLÖSCHEN holt sich die CPU vom Master die I/O-Mapping-Daten. Bei DP-Slave-Ausfall leuchtet die ER-LED und der OB 86 wird angefordert. Ist dieser nicht vorhanden, geht die CPU in STOP und BASP wird gesetzt. Sobald das BASP-Signal von der CPU kommt, stellt der DP-Master die Ausgänge der angeschlossenen Peripherie auf Null. Unabhängig von der CPU bleibt der DP-Master weiter im RUN.

DP-Slave-Betrieb

Für den Einsatz in einem übergeordneten Master-System projektieren Sie zuerst Ihr Slave-System als Siemens-CPU im Slave-Betrieb mit konfigurierten Ein-/Ausgabe-Bereichen. Danach projektieren Sie Ihr Master-System. Binden Sie an das Master-System Ihr Slave-System an, indem Sie die CPU 31x aus dem Hardware-Katalog unter *Bereits projektierte Stationen* auf das Master-System ziehen und Ihr Slave-System auswählen und ankoppeln

7.2 Schnelleinstieg

Übersicht

Der PROFIBUS-DP-Master ist im Hardware-Konfigurator zu projektieren. Hierbei erfolgt die Projektierung über das Submodul X2 (DP) der Siemens-CPU.

Schritte der Projektierung

Die Projektierung des PROFIBUS-DP-Masters sollte nach folgender Vorgehensweise erfolgen:

- **Hardware-Konfiguration - CPU**
- **Einsatz als DP-Master oder Einsatz als DP-Slave**
- **Transfer des Gesamtprojekts in die CPU** ↪ Kapitel 5.10 "Projekt transferieren" auf Seite 54



Im Siemens SIMATIC Manager ist die CPU 314-2AG13 von VIPA als

CPU 317-2 (317-2AJ10-0AB00 V2.6)

zu projektieren!

Über das Submodul X2 (DP) projektieren und vernetzen Sie den integrierten PROFIBUS-DP-Master (X3). Den Ethernet-PG/OP-Kanal der CPU 314-2AG13 projektieren Sie immer als 1. Modul nach den reell gesteckten Modulen am Standard-Bus als CP343-1 (343-1EX11) von Siemens.

7.3 Hardware-Konfiguration - CPU

Voraussetzung

Die Konfiguration der CPU erfolgt im "Hardware-Konfigurator" von Siemens. Der Hardware-Konfigurator ist Bestandteil des Siemens SIMATIC Managers. Er dient der Projektierung. Die Module, die hier projiziert werden können, entnehmen Sie dem Hardware-Katalog, ggf. müssen Sie mit "Extras → Katalog aktualisieren" den Hardware-Katalog aktualisieren.

Für die Projektierung werden fundierte Kenntnisse im Umgang mit dem Siemens SIMATIC Manager und dem Hardware-Konfigurator vorausgesetzt!



*Bitte beachten Sie, dass diese SPEED7-CPU 4 AKKUS besitzt. Nach einer arithmetischen Operation (+I, -I, *I, /I, +D, -D, *D, /D, MOD, +R, -R, *R, /R) wird der Inhalt des AKKUs 3 und 4 in die AKKUs 2 und 3 geladen. Dies kann bei Programmen, die einen unveränderten AKKU 2 voraussetzen, zu Konflikten führen.*

Nähere Informationen hierzu finden Sie im Handbuch "VIPA Operationsliste SPEED7" unter "Unterschiede zwischen SPEED7 und 300V Programmierung".

Vorgehensweise

| Steckpl. | Modul |
|----------|--------------------|
| 1 | |
| 2 | CPU 317-2DP |
| X1 | MPI/DP |
| X2 | DP |
| 3 | |

Im Siemens SIMATIC Manager sind folgende Schritte durchzuführen:

1. ▶ Starten Sie den Hardware-Konfigurator von Siemens mit einem neuen Projekt.
2. ▶ Fügen Sie aus dem Hardware-Katalog eine Profilschiene ein.
3. ▶ Platzieren Sie auf "Slot"-Nummer 2 die CPU 317-2DP (6ES7 317-2AJ10-0AB0/V2.6).

4. ▶ Über das Submodul "X2 DP" projektieren und vernetzen Sie den integrierten PROFIBUS-DP-Master (Buchse X3).

7.4 Einsatz als PROFIBUS-DP-Master

Voraussetzung

Die zuvor beschriebene Hardware-Konfiguration ist durchgeführt.

Vorgehensweise

1. ▶ Öffnen Sie den Eigenschaften-Dialog der MPI/DP-Schnittstelle, indem Sie auf "MPI/DP" doppelklicken.
2. ▶ Stellen Sie unter Schnittstelle: Typ "PROFIBUS" ein.
3. ▶ Vernetzen Sie mit PROFIBUS und geben Sie eine Adresse (vorzugsweise 2) vor. Schließen Sie Ihre Eingabe mit [OK] ab.
4. ▶ Stellen Sie unter Betriebsart "DP-Master" ein und schließen Sie den Dialog mit [OK].

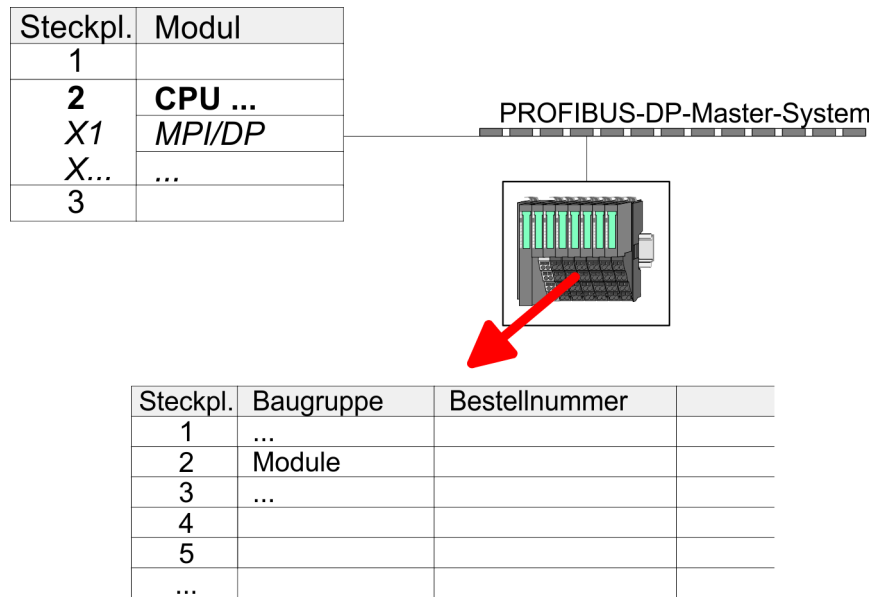
⇒ Ein Master-System wird eingefügt:

| Steckpl. | Modul |
|----------|----------------|
| 1 | |
| 2 | CPU ... |
| X1 | MPI/DP |
| X... | ... |
| 3 | |

PROFIBUS-DP-Master-System

Sie haben jetzt ihren PROFIBUS-DP-Master projektiert. Binden Sie nun Ihre DP-Slaves mit Peripherie an Ihren DP-Master an.

1. ▶ Zur Projektierung von PROFIBUS-DP-Slaves entnehmen Sie aus dem Hardwarekatalog den entsprechenden PROFIBUS-DP-Slave und ziehen Sie diesen auf das Subnetz Ihres Masters.
2. ▶ Geben Sie dem DP-Slave eine gültige PROFIBUS-Adresse.
3. ▶ Binden Sie in der gesteckten Reihenfolge die Module Ihres DP-Slave-Systems ein und vergeben Sie die Adressen, die von den Modulen zu verwenden sind.
4. ▶ Parametrieren Sie die Module gegebenenfalls.
5. ▶ Speichern, übersetzen und transferieren Sie Ihr Projekt.



7.5 Einsatz als PROFIBUS-DP-Slave

Schnelleinstieg

Nachfolgend ist der Einsatz des PROFIBUS-Teils als "intelligenter" DP-Slave an Master-Systemen beschrieben, welche ausschließlich im Siemens SIMATIC Manager projiziert werden können. Folgende Schritte sind hierzu erforderlich:

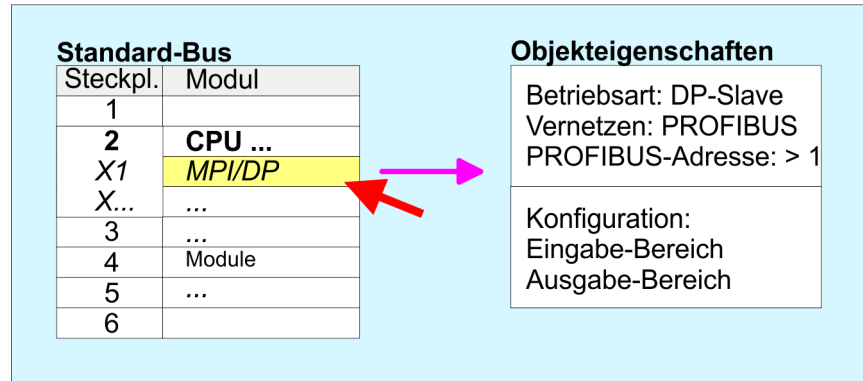
1. ▶ Projektieren Sie eine Station mit einer CPU mit der Betriebsart DP-Slave.
2. ▶ Vernetzen Sie mit PROFIBUS und konfigurieren Sie die Ein-/Ausgabe-Bereiche für die Slave-Seite.
3. ▶ Speichern und übersetzen Sie Ihr Projekt.
4. ▶ Projektieren Sie als weitere Station eine weitere CPU mit der Betriebsart DP-Master.
5. ▶ Vernetzen Sie mit PROFIBUS und konfigurieren Sie die Ein-/Ausgabe-Bereiche für die Master-Seite.
6. ▶ Speichern, übersetzen und transferieren Sie Ihr Projekt in die CPU.

Projektierung der Slave-Seite

1. ▶ Starten Sie den Siemens SIMATIC Manager und projektieren Sie eine CPU wie unter "Hardware-Konfiguration - CPU" beschrieben.
2. ▶ Bezeichnen Sie die Station als "...DP-Slave".
3. ▶ Binden Sie gemäß Ihrem Hardwareaufbau Ihre Module ein.
4. ▶ Öffnen Sie den Eigenschaften-Dialog der DP-Schnittstelle der CPU, indem Sie auf "*MPI/DP*" doppelklicken.
5. ▶ Stellen Sie unter Schnittstelle: Typ "PROFIBUS" ein.
6. ▶ Vernetzen Sie mit PROFIBUS und geben Sie eine Adresse (z.B. 3) vor. Schließen Sie Ihre Eingabe mit [OK] ab.
7. ▶ Stellen Sie unter Betriebsart "DP-Slave" ein.

8. ▶ Bestimmen Sie über Konfiguration die Ein-/Ausgabe-Adressbereiche der Slave-CPU, die dem DP-Slave zugeordnet werden sollen.
9. ▶ Speichern, übersetzen und transferieren Sie Ihr Projekt in die CPU.

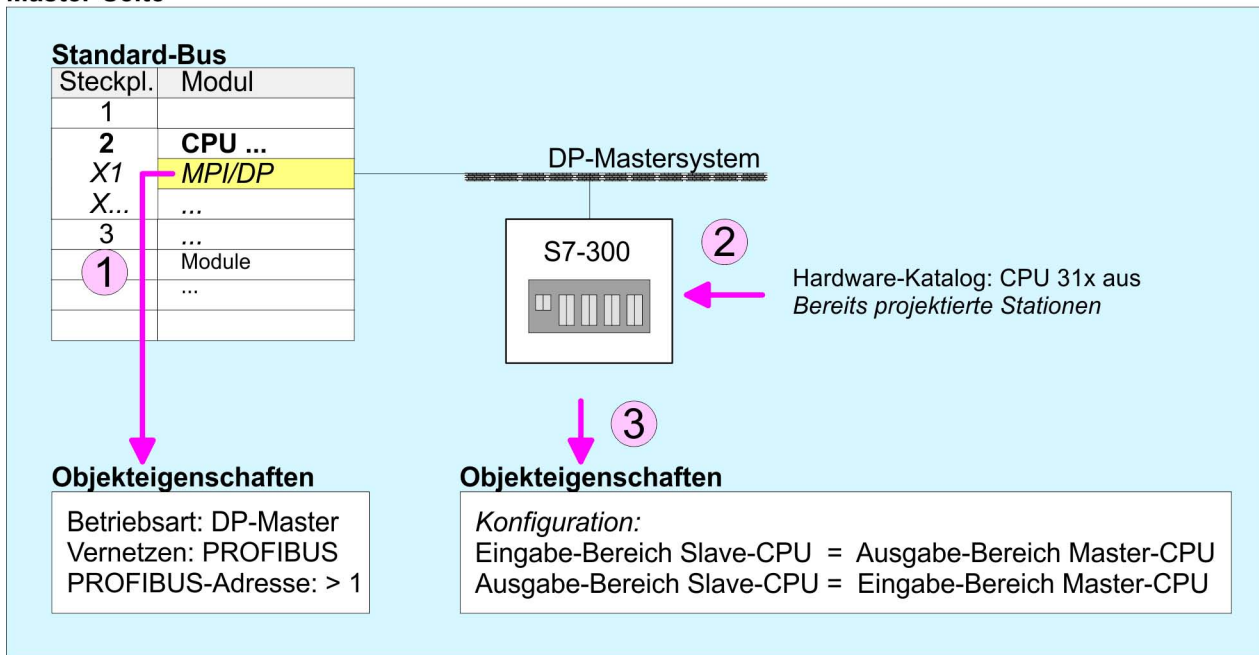
Slave-Seite



Projektierung der Master-Seite

1. ▶ Fügen Sie eine weitere Station ein und projektieren Sie eine CPU.
2. ▶ Bezeichnen Sie die Station als "...DP-Master".
3. ▶ Binden Sie gemäß Ihrem Hardwareaufbau Ihre Module ein.
4. ▶ Öffnen Sie den Eigenschaften-Dialog der DP-Schnittstelle der CPU, indem Sie auf "MPI/DP" doppelklicken.
5. ▶ Stellen Sie unter *Schnittstelle*: Typ "PROFIBUS" ein.
6. ▶ Vernetzen Sie mit PROFIBUS und geben Sie eine Adresse (z.B. 2) vor. Schließen Sie Ihre Eingabe mit [OK] ab.
7. ▶ Stellen Sie unter Betriebsart "DP-Master" ein und schließen Sie den Dialog mit [OK].
8. ▶ Binden Sie an das Master-System Ihr Slave-System an, indem Sie die "CPU 31x" aus dem Hardware-Katalog unter Bereits projektierte Stationen auf das Master-System ziehen, Ihr Slave-System auswählen und ankoppeln.
9. ▶ Öffnen Sie die *Konfiguration* unter *Objekteigenschaften* Ihres Slave-Systems.
10. ▶ Ordnen Sie durch Doppelklick auf die entsprechende Konfigurationszeile den Slave-Ausgabe-Daten den entsprechenden Eingabe-Adressbereich und den Slave-Eingabe-Daten den entsprechenden Ausgabe-Adressbereich in der Master-CPU zu.
11. ▶ Speichern, übersetzen und transferieren Sie Ihr Projekt in die CPU.

Master-Seite



7.6 PROFIBUS-Aufbauvarianten

PROFIBUS allgemein

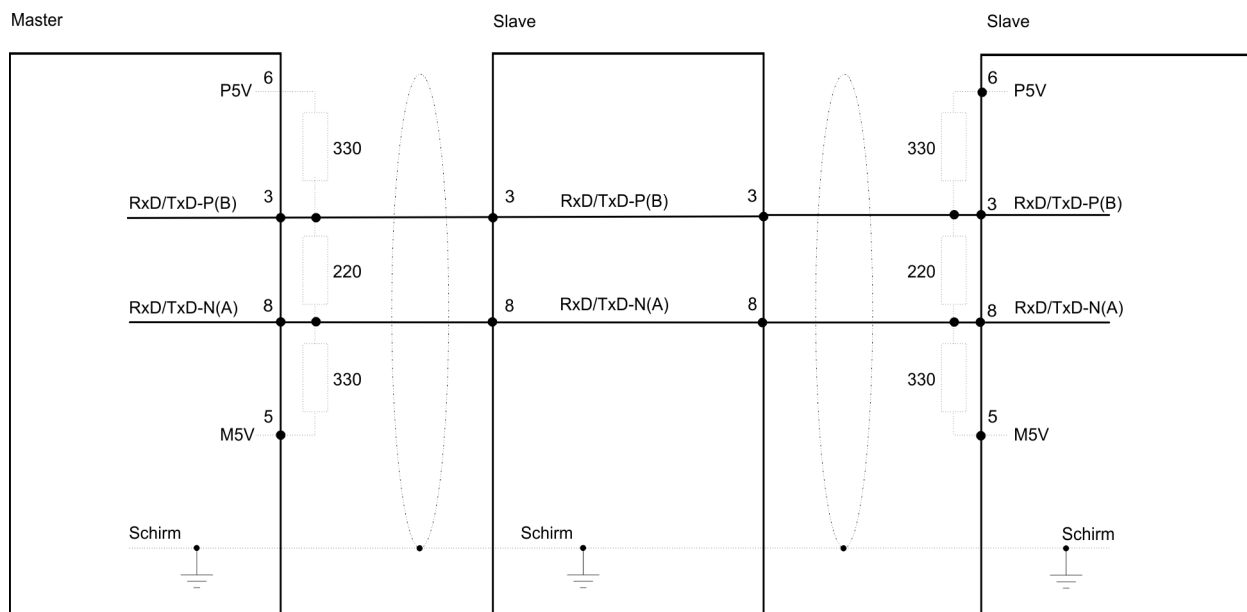
- Ein PROFIBUS-DP-Netz darf nur in Linienstruktur aufgebaut werden.
- PROFIBUS-DP besteht aus mindestens einem Segment mit mindestens einem Master und einem Slave.
- Ein Master ist immer in Verbindung mit einer CPU einzusetzen.
- PROFIBUS unterstützt max. 126 Teilnehmer.
- Pro Segment sind max. 32 Teilnehmer zulässig.
- Die maximale Segmentlänge hängt von der Übertragungsrate ab:
9,6 ... 187,5kBit/s → 1000m
500kBit/s → 400m
1,5MBit/s → 200m
3 ... 12MBit/s → 100m
- Maximal 10 Segmente dürfen gebildet werden. Die Segmente werden über Repeater verbunden. Jeder Repeater zählt als Teilnehmer.
- Der Bus bzw. ein Segment ist an beiden Enden abzuschließen.
- Alle Teilnehmer kommunizieren mit der gleichen Übertragungsrate. Die Slaves passen sich automatisch an die Übertragungsrate an.

Übertragungsmedium

- PROFIBUS verwendet als Übertragungsmedium eine geschirmte, verdrehte Zweidrahtleitung auf Basis der RS485-Schnittstelle.
- Die RS485-Schnittstelle arbeitet mit Spannungsdifferenzen. Sie ist daher unempfindlicher gegenüber Störeinflüssen als eine Spannungs- oder Stromschnittstelle.
- Pro Segment sind maximal 32 Teilnehmer zulässig. Innerhalb eines Segment sind die einzelnen Teilnehmer über Linienstruktur zu verbinden. Die einzelnen Segmente werden über Repeater verbunden. Die max. Segmentlänge ist von der Übertragungsrate abhängig.
- Bei PROFIBUS-DP wird die Übertragungsrate aus dem Bereich zwischen 9,6kBit/s bis 12MBit/s eingestellt, die Slaves passen sich automatisch an. Alle Teilnehmer im Netz kommunizieren mit der gleichen Übertragungsrate.
- Die Busstruktur erlaubt das rückwirkungsfreie Ein- und Auskopeln von Stationen oder die schrittweise Inbetriebnahme des Systems. Spätere Erweiterungen haben keinen Einfluss auf Stationen, die bereits in Betrieb sind. Es wird automatisch erkannt, ob ein Teilnehmer ausgefallen oder neu am Netz ist.

Busverbindung

In der nachfolgenden Abbildung sind die Abschlusswiderstände der jeweiligen Anfangs- und Endstation stilisiert dargestellt.

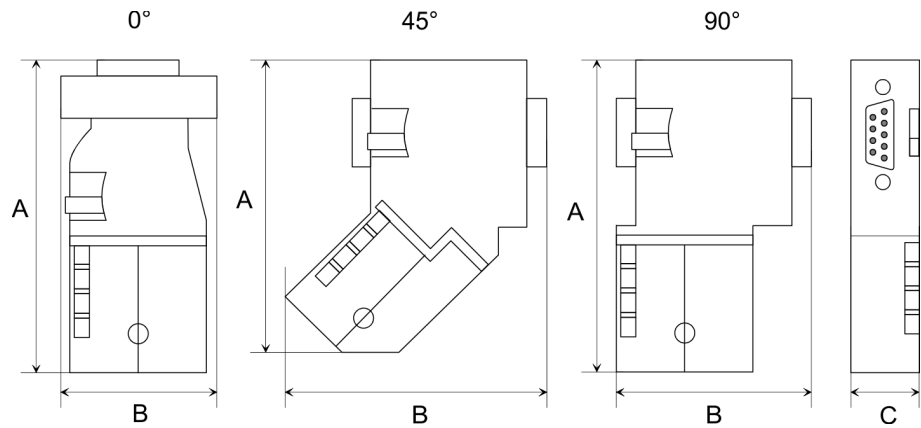


Die PROFIBUS-Leitung muss mit Ihrem Wellenwiderstand abgeschlossen werden. Bitte beachten Sie, dass Sie bei dem jeweiligen letzten Teilnehmer den Bus durch Zuschalten eines Abschlusswiderstands abschließen.

EasyConn Busanschlussstecker



In PROFIBUS werden alle Teilnehmer parallel verdrahtet. Hierzu ist das Buskabel durchzuschleifen. Unter der Best.-Nr. 972-0DP10 erhalten Sie von VIPA den Stecker "EasyConn". Dies ist ein Busanschlussstecker mit zuschaltbarem Abschlusswiderstand und integrierter Busdiagnose.



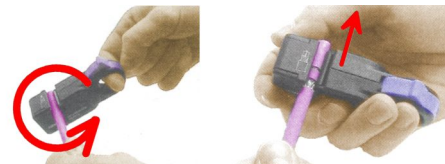
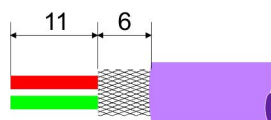
| Maße in mm | 0° | 45° | 90° |
|------------|------|------|------|
| A | 64 | 61 | 66 |
| B | 34 | 53 | 40 |
| C | 15,8 | 15,8 | 15,8 |



Zum Anschluss des EasyConn-Steckers verwenden Sie bitte die Standard PROFIBUS-Leitung Typ A (EN50170). Ab Ausgabestand 5 können auch hochflexible Bus-Kabel verwendet werden:

Lapp Kabel Best.-Nr.: 2170222, 2170822, 2170322.

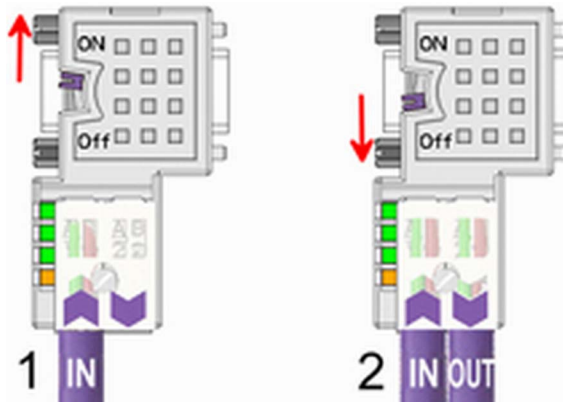
Von VIPA erhalten Sie unter der Best.-Nr. 905-6AA00 das "EasyStrip" Abisolierwerkzeug, das Ihnen den Anschluss des EasyConn-Steckers sehr vereinfacht.



Maße in mm

Leistungsabschluss mit "EasyConn"

Auf dem "EasyConn" Busanschlussstecker von VIPA befindet sich unter anderem ein Schalter, mit dem Sie einen Abschlusswiderstand zuschalten können.

Verdrahtung

- [1] Einstellung für 1./letzter Bus-Teilnehmer
 [2] Einstellung für jeden weiteren Busteilnehmer

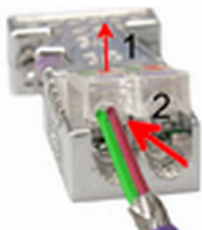
**VORSICHT!**

Der Abschlusswiderstand wird nur wirksam, wenn der Stecker an einem Bus-Teilnehmer gesteckt ist und der Bus-Teilnehmer mit Spannung versorgt wird.

Das Anzugsmoment der Schrauben zur Fixierung des Steckers an einem Teilnehmer darf 0,02Nm nicht überschreiten!



Eine ausführliche Beschreibung zum Anschluss und zum Einsatz der Abschlusswiderstände liegt dem Stecker bei.

Montage

1. ➤ Lösen Sie die Schraube.
2. ➤ Klappen Sie die Kontaktabdeckung hoch.
3. ➤ Stecken Sie beide Adern in die dafür vorgesehenen Öffnungen (Farbzuordnung wie unten beachten!).
4. ➤ Bitte beachten Sie, dass zwischen Schirm und Datenleitungen kein Kurzschluss entsteht!
5. ➤ Schließen Sie die Kontaktabdeckung.
6. ➤ Ziehen Sie die Schraube wieder fest (max. Anzugsmoment 0,08Nm).



Den grünen Draht immer an A, den roten immer an B anschließen!

7.7 Inbetriebnahme und Anlaufverhalten

Anlauf im Auslieferungszustand

Im Auslieferungszustand ist die CPU urgelöscht. Nach Netz EIN ist der PROFIBUS-Teil deaktiviert und die LEDs des PROFIBUS-Teils sind ausgeschaltet.

Online mit Bus-Parametern ohne Slave-Projekt

Über eine Hardware-Konfiguration können Sie den DP-Master mit Busparametern versorgen. Sobald diese übertragen sind geht der DP-Master mit den Bus-Parametern online und zeigt dies über die RUN-LED an. Der DP-Master ist durch Angabe der PROFIBUS-Adresse über PROFIBUS erreichbar. In diesem Zustand können Sie direkt über PROFIBUS Ihre CPU projektieren bzw. Ihr Slave-Projekt übertragen.

Slave-Projektierung

Sofern der Master gültige Projektierdaten erhalten hat, geht dieser in *Data Exchange* mit den DP-Slaves und zeigt dies über die DE-LED an.

Zustand CPU beeinflusst DP-Master

Nach NetzeIN bzw. nach der Übertragung einer neuen Hardware-Konfiguration werden automatisch die Projektierdaten und Bus-Parameter an den DP-Master übergeben. Abhängig vom CPU-Zustand zeigt der DP-Master folgendes Verhalten:

Master-Verhalten bei CPU-STOP

- Der Master sendet an alle angebotenen Slaves das Global Control Kommando "Clear" und zeigt dies durch Blinken der DE-LED an.
- DP-Slaves im *Fail Safe Mode* bekommen die Ausgangstelegrammlänge "0" gesendet.
- DP-Slaves ohne *Fail Safe Mode* bekommen das Ausgangstelegramm in voller Länge aber mit Ausgabewerten=0 gesendet.
- Eingabe-Daten der DP-Slaves werden weiterhin zyklisch im Eingabe-Bereich der CPU abgelegt.

Master-Verhalten bei CPU-RUN

- Der Master sendet an alle angebotenen Slaves das Global Control Kommando "Operate" und zeigt dies durch Leuchten der DE-LED an.
- Alle angebotenen Slaves bekommen zyklisch ein Ausgangstelegramm mit aktuellen Ausgabedaten gesendet.
- Die Eingabe-Daten der DP-Slaves werden zyklisch im Eingabe-Bereich der CPU abgelegt.

8 WinPLC7

8.1 Systemvorstellung

Allgemein

WinPLC7 ist eine Programmier- und Simulationssoftware von VIPA für alle mit Siemens STEP®7 programmierbaren Steuerungen. Hiermit können Sie Anwenderprogramme in FUP, KOP und AWL erstellen. Neben einer komfortablen Programmierumgebung hat WinPLC7 einen Simulator integriert, der ohne Einsatz zusätzlicher Hardware die Simulation Ihres Anwenderprogramms auf dem PC ermöglicht. Diese "Soft-SPS" wird wie eine reale SPS bedient und bietet gleiches Fehlerverhalten und Diagnosemöglichkeit über Diagnosebuffer, USTACK und BSTACK.



Ausführliche Informationen und Programmier-Beispiele finden Sie in der Online-Hilfe bzw. in der Online-Dokumentation von WinPLC7.

Alternativen

Sie haben auch die Möglichkeit, anstelle von WinPLC7 von VIPA, entsprechende Konfigurationstools von Siemens zu verwenden. Die Vorgehensweisen hierzu finden Sie in diesem Handbuch.

Systemvoraussetzungen

- Windows XP (SP3)
- Windows Vista
- Windows 7 (32 und 64 Bit)
- Windows 8 (32 und 64 Bit)

Bezugsquellen

Eine *Demoversion* können Sie von VIPA beziehen. Mit der *Demoversion* können Sie ohne Freischaltung die CPUs 11x aus dem System 100V von VIPA projektieren. Zur Projektierung der SPEED7 CPUs ist eine Lizenz für die "Profi"-Version erforderlich. Diese können Sie von VIPA beziehen und online aktivieren.

Für WinPLC7 gibt es folgende Bezugsquellen:

- Online
 - Unter www.vipa.com im Service-Bereich unter Downloads finden Sie einen Link auf die aktuellste Demo-Version und auf Updates von WinPLC7.
- CD
 - SW211C1DD: WinPLC7 Einzellizenz, CD, mit deutscher Beschreibung
 - SW211C1ED: WinPLC7 Einzellizenz, CD, mit englischer Beschreibung

8.2 Installation

Voraussetzung

Die Projektierung einer SPEED7-CPU von VIPA unter WinPLC7 ist ausschließlich mit einer aktivierten "Profi"-Version von WinPLC7 möglich.

Installation WinPLC7 Demo

Die Installation und die Registrierung von WinPLC7 erfolgt nach folgender Vorgehensweise:

1. ▶ Zur Installation von WinPLC7 starten Sie das Setup-Programm von der entsprechenden CD bzw. führen Sie die online bezogene exe-Datei aus.
2. ▶ Wählen Sie die gewünschte Sprachvariante aus.
3. ▶ Stimmen Sie dem Softwarelizenzvertrag zu.
4. ▶ Geben Sie ein Installationsverzeichnis und eine Gruppenzuordnung an und starten Sie den Installationsvorgang.

Aktivierung der "Profi"-Version

1. ▶ Starten Sie WinPLC7.
⇒ Es erscheint der Dialog "Demo"
2. ▶ Klicken Sie auf [Vollversion aktivieren].
⇒ Es erscheint folgender Aktivierungsdialog:

3. ▶ Füllen Sie folgende Felder aus:
 - Email-Adr.
 - Ihr Name
 - Seriennummer
Ihre Seriennummer finden Sie auf einem Aufkleber auf der CD-Hülle von WinPLC7.
4. ▶ Sofern Ihr PC mit dem Internet verbunden ist, können Sie online über [Aktivierungscode über Internet abfragen] den Aktivierungs-Schlüssel anfordern. Ansonsten klicken Sie auf die Schaltfläche [Der Rechner hat keinen Internetzugang] und folgen Sie den Anweisungen.
 - ⇒ Bei erfolgreicher Registrierung wird der Aktivierungs-Schlüssel im Dialogfenster eingeblendet bzw. Sie erhalten diesen per E-Mail.
5. ▶ Geben Sie diesen unter "Aktivierungs-Schlüssel" ein und klicken Sie auf [OK].
 - ⇒ WinPLC7 ist jetzt als "Profi"-Version aktiviert.

WinPCAP für Teilnehmersuche über Ethernet installieren

Für die Teilnehmersuche über Ethernet (Erreichbare Teilnehmer) ist der WinPCAP-Treiber zu installieren. Sie finden diesen auf Ihrem PC in Ihrem Installationsverzeichnis unter WinSPS-S7-V5/WinPcap_... .exe. Führen Sie diese Datei aus und folgen Sie den Anweisungen.

8.3 Beispiel zur Projektierung

8.3.1 Aufgabenstellung

Im Beispiel wird ein FC 1 programmiert, welcher vom OB 1 zyklisch aufgerufen wird. Durch Vorgabe von 2 Vergleichswerten (value1 und value2) an den FC können Sie abhängig vom Vergleichsergebnis eine Ausgabe zur SPS aktivieren.

Hierbei soll gelten:

- wenn value1 = value2 aktiviere Ausgang A 124.0
- wenn value1 > value2 aktiviere Ausgang A 124.1
- wenn value1 < value2 aktiviere Ausgang A 124.2

Voraussetzung

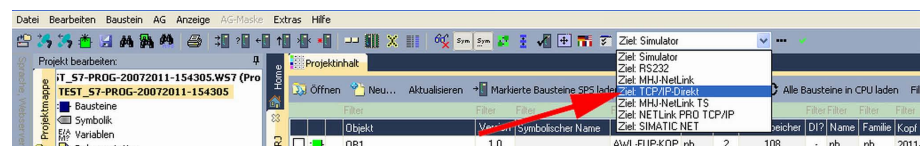
- Sie besitzen Administratorenrechte für Ihren PC.
- WinPLC7 ist installiert und als "Profi"-Version aktiviert.
- Eine SPEED7-CPU und ein digitales Ausgabe-Modul sind aufgebaut und verdrahtet.
- Der Ethernet-PG/OP-Kanal der CPU ist mit Ihrem Ethernet-Netzwerk verbunden. Mit einem Ethernet-Kabel können Sie Ihre CPU entweder direkt oder über einen Switch/Hub an Ihren PC anschließen.
- WinPcap für die Teilnehmersuche über Ethernet ist installiert.
- Die Spannungsversorgung von CPU und E/A-Peripherie ist eingeschaltet und die CPU befindet sich im STOP-Zustand.

8.3.2 Projektierung

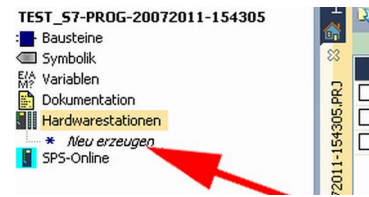
1. ▶ Starten Sie WinPLC7 ("Profi"-Version)
2. ▶ Legen Sie mit [Neue Projektmappe anlegen] ein neues Projekt an und öffnen Sie dies.

Hardware-Konfiguration

1. ▶ Für den Aufruf des Hardware-Konfigurators ist es erforderlich WinPLC7 vom Simulations-Modus in den Offline-Modus zu schalten. Stellen Sie hierzu zur Kommunikation über Ethernet "Ziel: TCP/IP Direkt" ein.



2. ▶ Doppelklicken Sie auf "Hardwarestation" und hier auf "Neu erzeugen".



3. ➤ Geben Sie einen Stationsnamen an. Bitte beachten Sie, dass der Name keine Leerzeichen enthalten darf.
4. ➤ Nach der Ladeanimation wählen Sie im Register SPS-System selektieren das System "VIPA SPEED7" und klicken Sie auf [Erzeugen]. Eine neue Station wird angelegt.
5. ➤ Sichern Sie die leere Station mit [Strg]+[S].
6. ➤ Gehen Sie im Hardware-Katalog auf "CPU SPEED7" und fügen Sie die entsprechende VIPA-CPU durch Doppelklick in der Station ein.
7. ➤ Platzieren Sie für die Ausgabe ein digitales Ausgabe-Modul, geben Sie diesem die Anfangsadresse 124 und sichern Sie die Hardware-Konfiguration.

Online-Zugriff über Ethernet-PG/OP-Kanal einrichten:

1. ➤ Öffnen Sie die CPU-Eigenschaften, indem Sie im Hardware-Konfigurator auf die CPU auf Steckplatz 2 doppelklicken.
2. ➤ Klicken Sie auf die Schaltfläche [Ethernet CP-Einstellungen (PG/OP-Kanal)].
⇒ Es öffnet sich der Dialog "Eigenschaften CP343"
3. ➤ Wählen Sie das Register "Allgemeine Parameter" an.
4. ➤ Klicken Sie auf [Eigenschaften Ethernet].
5. ➤ Wählen Sie das Subnetz "PG_OP_Ethernet".
6. ➤ Geben Sie eine gültige IP-Adresse und Subnetz-Maske an. Sie erhalten diese von Ihrem Systemadministrator.
7. ➤ Schließen Sie alle Dialogfenster mit [OK].
8. ➤ Stellen Sie, wenn nicht schon geschehen, "Ziel: Extern TCP/IP direkt" ein.
9. ➤ Öffnen Sie mit "Online → Konfiguration übertragen" den gleichnamigen Dialog.
10. ➤ Klicken Sie auf [Erreichbare Teilnehmer]. Bitte beachten Sie, dass hierzu WinPCap installiert sein muss!
11. ➤ Wählen Sie Ihre Netzwerkkarte aus und klicken Sie auf die Schaltfläche [Teilnehmer ermitteln].
⇒ Nach einer Wartezeit werden alle erreichbaren Teilnehmer aufgelistet. Hier finden Sie auch Ihre CPU, die mit IP 0.0.0.0 gelistet ist. Zur Kontrolle wird hier auch die MAC-Adresse angezeigt, die sich als Aufkleber unterhalb der Frontabdeckung Ihrer CPU befindet.
12. ➤ Zur Vergabe einer temporären IP-Adresse wählen Sie Ihre CPU an und klicken Sie auf [IP Parameter temporär setzen]. Geben Sie hier die gleichen IP-Parameter an, die Sie in den CPU-Eigenschaften parametriert haben und klicken Sie auf [Parameter schreiben].

- 13.** ➤ Bestätigen Sie die Meldung, dass die CPU urgelöscht wird.
 - ⇒ Die IP-Parameter werden an die CPU übertragen und die Liste der erreichbaren Teilnehmer wird aktualisiert.
- 14.** ➤ Wählen Sie Ihre CPU aus und klicken Sie auf [Übernehmen].
 - ⇒ Sie befinden sich nun wieder im Dialog "Konfiguration übertragen".

Hardware-Konfiguration übertragen

- Wählen Sie Ihre Netzwerkkarte aus und klicken Sie auf [Konfiguration übertragen].
 - ⇒ Nach einer kurzen Zeit erhalten Sie die Meldung, dass die Konfiguration übertragen wurde.

Hiermit ist die Hardware-Konfiguration abgeschlossen und die CPU immer über die von Ihnen vergebene IP-Adresse auch über WinPLC7 zu erreichen.

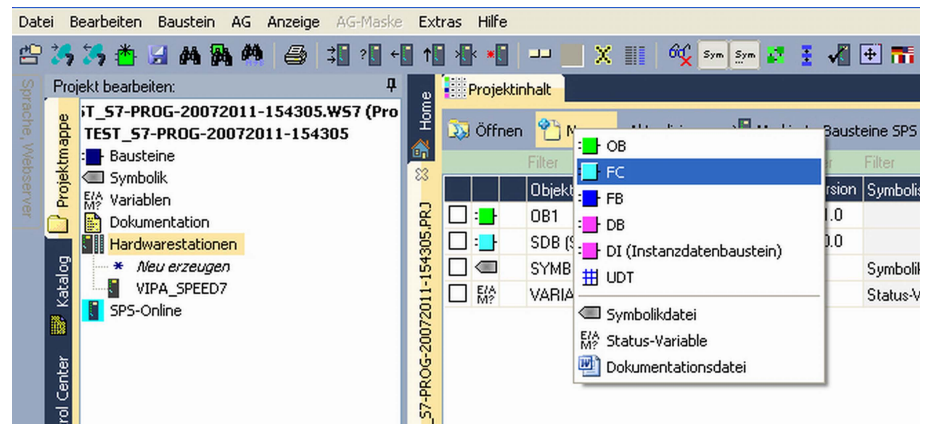


In der Regel erfolgt die Online-Übertragung Ihrer Hardware-Konfiguration aus dem Hardware-Konfigurator. Sie können aber auch mit "Datei ➔ Aktive Station im WinPLC-Unterprojekt speichern" Ihre Hardware-Konfiguration als System-Datei in WinPLC7 übertragen und über WinPLC7 an Ihre CPU transferieren.

Programmierung von FC 1

Die SPS-Programmierung findet in WinPLC7 statt. Schließen Sie den Hardware-Konfigurator und kehren Sie zu Ihrem Projekt in WinPLC7 zurück. Das SPS-Programm ist im Baustein FC 1 zu erstellen.

1. Wählen Sie in "Projekthinhalt" "Neu → FC".



2. Geben Sie als Baustein "FC1" an und bestätigen Sie Ihre Eingabe mit [OK].

⇒ Der Editor für den FC 1 wird aufgerufen.

Parameter anlegen

Der obere Teil des Editors enthält die Parametertabelle. In diesem Beispiel sollen die 2 Integer-Werte *value1* und *value2* miteinander verglichen werden. Da beide Werte innerhalb der Funktion nur gelesen werden, sind diese als "in" zu deklarieren.

1. Gehen Sie auf der "Parametertabelle" in die Zeile "in →" und tragen Sie im Feld "Name" "value1" ein. Drücken Sie die [Eingabe]-Taste.

⇒ Der Cursor springt zu der Spalte für den Datentyp.

2. Sie können jetzt entweder den Datentyp direkt eingeben oder durch Drücken der [Eingabe]-Taste aus einer Liste verfügbarer Datentypen auswählen. Geben Sie als Datentyp INT an und betätigen Sie die [Eingabe]-Taste.

⇒ Der Cursor springt zu der Spalte für den "Kommentar".

3. Geben Sie hier "1. Vergleichswert" an und drücken Sie die [Eingabe]-Taste.

⇒ Eine neue "in →"-Zeile wird erzeugt und der Cursor in "Name" gesetzt.

4. Verfahren Sie für *value2* auf die gleiche Weise wie unter *value1* beschrieben.

5. Speichern Sie den Baustein. Einen eventuellen Hinweis, dass die Schnittstelle des Bausteins geändert wurde, können Sie mit [Ja] quittieren.

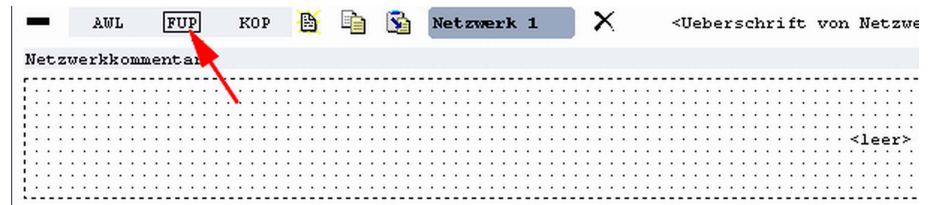
⇒ Die Parametertabelle enthält nun folgende Einträge:

| Adresse | Deklaration | Name | Typ | Anfangswert | Kommentar |
|---------|-------------|--------|-----|-------------|-------------------|
| 0.0 | in → | value1 | INT | | 1. Vergleichswert |
| 2.0 | in → | value2 | INT | | 2. Vergleichswert |

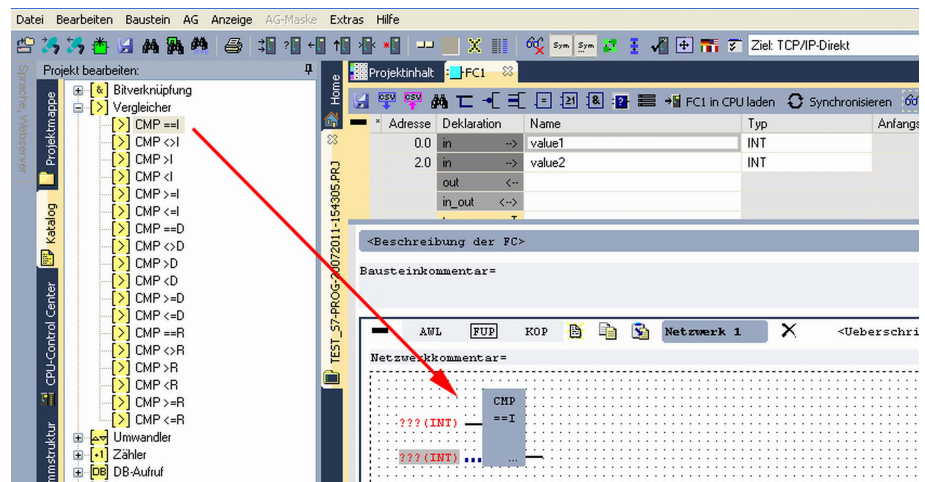
Programm eingeben

Wie in der Aufgabenstellung gefordert soll je nach Vergleich von *value1* und *value2* der entsprechende Ausgang aktiviert werden. Für jede Vergleichsoperation ist ein Netzwerk anzulegen.

1. Das Programm soll als FUP (Funktionsplan) erzeugt werden. Wählen Sie hierzu durch Klicken auf "FUP" die FUP-Ansicht.



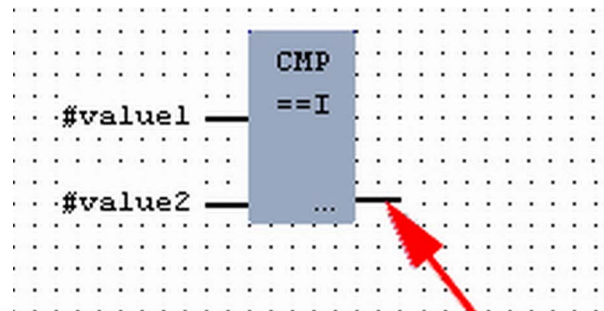
2. Klicken Sie in das mit "<leer>" bezeichnete Eingabefeld. Die zur Verfügung stehenden Operationen können Sie mit Drag&Drop aus dem *Katalog* in Ihr Projekt ziehen oder durch Doppelklick im *Katalog* in Ihr Projekt übernehmen.
3. Öffnen Sie im *Katalog* die Kategorie "Vergleicher" und fügen Sie die Operation "CMP==I" in Ihr Netzwerk ein.



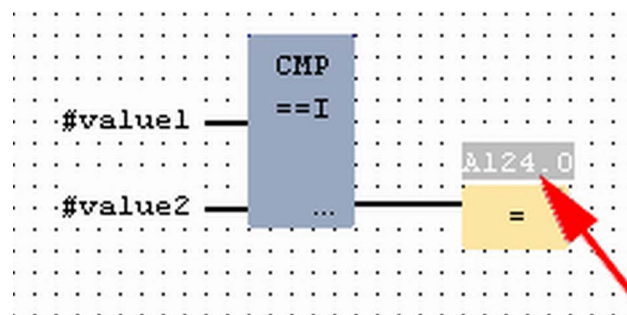
4. Klicken Sie auf den linken oberen Eingang und fügen Sie *value1* ein. Da es sich hierbei um Bausteinparameter handelt, können Sie durch Eingabe von "#" eine Auswahlliste der Bausteinparameter öffnen.
5. Geben Sie "#" ein und betätigen Sie mit der [Eingabe]-Taste
6. Wählen Sie aus der Auswahlliste den entsprechenden Parameter aus und übernehmen Sie mit der [Eingabe]-Taste.
7. Verfahren Sie auf die gleiche Weise mit dem Parameter *value2*.

Die Zuordnung zu dem korrespondierenden Ausgang, hier A 124.0, erfolgt nach folgender Vorgehensweise:

1. Klicken Sie auf den Ausgang auf der rechten Seite des Operators.



2. ▶ Öffnen Sie im *Katalog* die Kategorie "*Bitverknüpfung*" und wählen Sie die Verknüpfung "--[=]". Das Einfügen von "--[=]" ist bei WinPLC7 auf der Funktions-Taste [F7] abgelegt.
3. ▶ Geben Sie durch Klick auf den Operanden den Ausgang A 124.0 an.

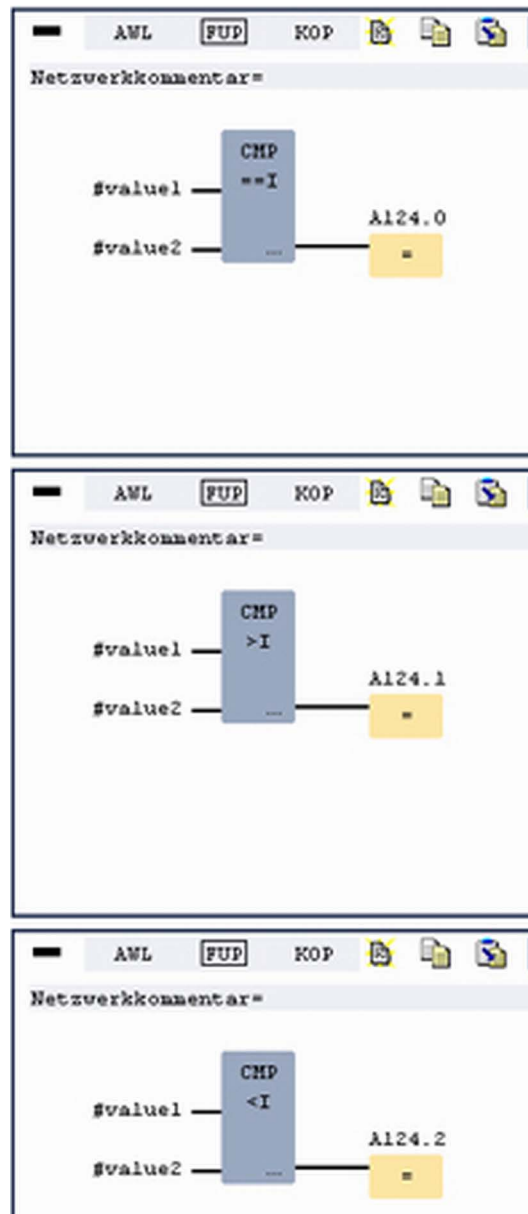


⇒ Hiermit ist Netzwerk1 abgeschlossen.

Neues Netzwerk einfügen

Für die weiteren Vergleiche sind die Operationen "CMP>I" auf A 124.1 und "CMP<I auf A 124.2 erforderlich. Legen Sie für beide Operationen nach folgender Vorgehensweise ein Netzwerk an:

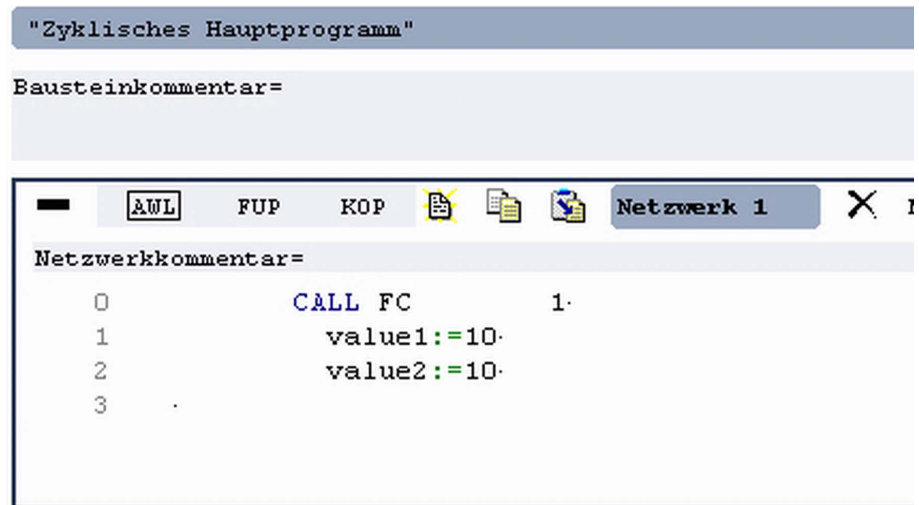
1. ▶ Bewegen Sie Ihre Maus auf das Editor-Fenster an beliebiger Stelle und betätigen Sie die rechte Maustaste.
2. ▶ Wählen Sie "*Kontextmenü* → *Einfügen neues Netzwerk*".
 - ⇒ Es öffnet sich ein Dialogfeld zur Vorgabe von Position und Anzahl der Netzwerke.
3. ▶ Verfahren Sie auf die gleiche Weise wie für "Netzwerk 1" beschrieben.
4. ▶ Speichern Sie den FC 1 mit "*Datei* → *Aktuelles Fenster speichern*" bzw. mit [Strg]+[S].
 - ⇒ Nachdem Sie die noch fehlenden Netzwerke ausprogrammiert haben, hat der FC 1 folgenden Aufbau:

**Baustein OB 1 erzeugen**

Der Aufruf des FC 1 hat aus dem Zyklus-OB OB 1 zu erfolgen.

- 1.** Wechseln Sie in den OB 1, der bei der Projektanlage schon automatisch erzeugt wurde.
- 2.** Gehen Sie in "Projektinhalt" oder in Ihre "Projektmappe" und öffnen Sie den OB 1 durch Doppelklick.
- 3.** Wechseln Sie in die AWL-Ansicht.

4. ▶ Geben Sie "Call FC 1" ein und betätigen Sie die [Eingabe]-Taste.
 ⇒ Die FC-Parameter werden automatisch angezeigt und die folgenden Parameter zugeordnet:



5. ▶ Speichern Sie den OB 1 mit bzw. mit [Strg]+[S]

8.3.3 SPS-Programm in Simulator testen

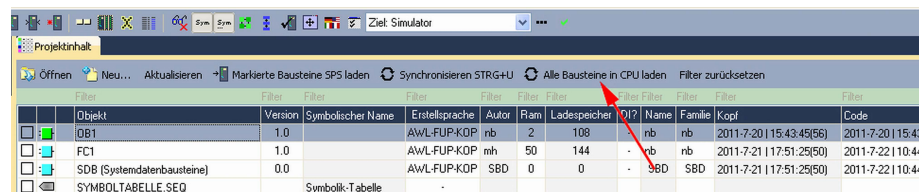
Vorgehensweise

WinPLC7 bietet Ihnen die Möglichkeit Ihr Projekt in einem *Simulator* zu testen.

1. ▶ Stellen Sie hierzu "Ziel: Simulator" ein.



2. ▶ Übertragen Sie die Bausteine in den Simulator mit [Alle Bausteine in CPU laden].



3. ▶ Schalten Sie Ihre CPU in RUN, indem Sie unter "Projekt bearbeiten" in "CPU-Control Center" wechseln und hier auf "RUN" klicken.
 ⇒ Die Anzeige wechselt von STOP nach RUN.
4. ▶ Zur Anzeige des Prozessabblids gehen Sie auf "Anzeige → PAA/PAE-Fenster anzeigen" oder klicken Sie auf .
 ⇒ Die verschiedenen Bereiche werden eingeblendet.

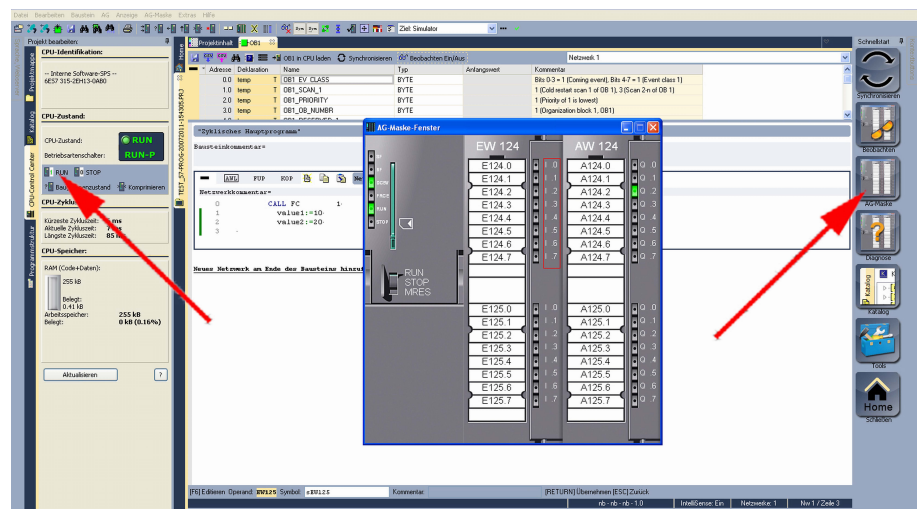
Beispiel zur Projektierung > SPS-Programm in CPU übertragen und ausführen

5. ▶ Doppelklicken Sie auf das Prozessabbild und geben Sie im Register "Zeile2" die Adresse PAB 124 an. Bestätigen Sie Ihre Eingabe mit [OK]. Ein mit roter Farbe hinterlegter Wert entspricht einer logischen "1".
6. ▶ Öffnen Sie den OB 1.
7. ▶ Ändern Sie den Wert einer Variablen, speichern Sie den OB 1 und übertragen Sie den Baustein in den Simulator.
 - ⇒ Gleich darauf ändert sich das Prozessabbild gemäß Ihren Vorgaben. Mit "*Baustein* → *Beobachten EIN/AUS*" können Sie den Status Ihrer Bausteine anzeigen.

Visualisierung über AG-Maske

Ein weiterer Bestandteil des Simulators ist die *AG-Maske*. Hier wird grafisch eine CPU dargestellt, die mit digitalen und analogen Peripheriemodulen erweitert werden kann. Sobald sich die CPU im Simulator in RUN befindet, können Sie hier mit der Maus Eingänge aktivieren und das Verhalten der Ausgänge anzeigen.

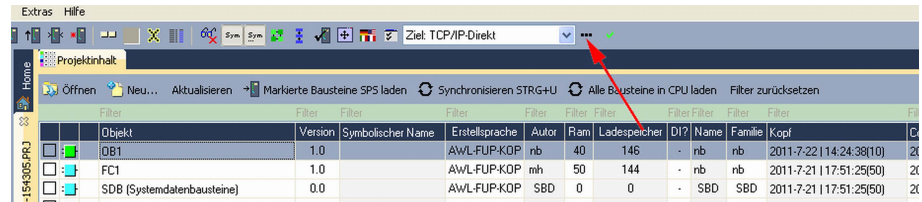
1. ▶ Öffnen Sie die *AG-Maske* über "*Anzeige* → *AG-Maske*".
 - ⇒ Eine CPU wird grafisch dargestellt.
2. ▶ Öffnen Sie durch Doppelklick auf die Ausgabebaugruppe den Eigenschaften-Dialog und stellen Sie die Baugruppenadresse 124 ein.
3. ▶ Schalten Sie mit der Maus den Betriebsartenschalter in RUN.
 - ⇒ Ihr Programm wird im Simulator ausgeführt und dargestellt.



8.3.4 SPS-Programm in CPU übertragen und ausführen

Vorgehensweise

1. ▶ Zur Übertragung in Ihre CPU stellen Sie "Ziel: TCP/IP-Direkt" ein.
2. ▶ Bei Einsatz mehrerer Netzwerkkarten können sie über "*Extras* → *Netzwerkkarte auswählen*" Ihre Netzwerkkarte bestimmen.
3. ▶ Zur Vorgabe der Ethernet-Daten klicken Sie auf [...] und klicken Sie auf [Erreichbare Teilnehmer].



4. ▶ Klicken Sie auf [Teilnehmer ermitteln].
 - ⇒ Nach einer gewissen Wartezeit werden alle verfügbaren Teilnehmer aufgelistet.
5. ▶ Wählen Sie Ihre CPU aus, die Sie über die Hardware-Konfiguration mit TCP/IP-Adress-Parametern schon versorgt haben und klicken Sie auf [übernehmen].
6. ▶ Schließen Sie den Dialog "Ethernet-Daten" mit [OK].
7. ▶ Übertragen Sie Ihr Projekt in Ihre CPU mit "AG"
 - ➔ *Alle Bausteine senden*.
8. ▶ Schalten Sie Ihre CPU in RUN.
9. ▶ Öffnen Sie den OB 1 durch Doppelklick
10. ▶ Ändern Sie den Wert einer Variablen, speichern Sie den OB 1 und übertragen Sie den Baustein in die CPU.
 - ⇒ Gleich darauf ändert sich das Ausgabe-Verhalten gemäß Ihren Vorgaben. Mit "*Baustein* ➔ *Beobachten EIN/AUS*" können Sie den Status Ihrer Bausteine anzeigen.

9 Projektierung im TIA Portal

9.1 TIA Portal - Arbeitsumgebung

9.1.1 Allgemein

Allgemein

In diesem Teil wird die Projektierung der VIPA CPU im Siemens TIA Portal gezeigt. Hier soll lediglich der grundsätzliche Einsatz des Siemens TIA Portals in Verbindung mit der VIPA CPU gezeigt werden. TIA steht für **T**otally **i**ntegrated **A**utomation von Siemens. Hier können Sie Ihre VIPA-Steuerungen programmieren und vernetzen. Für die Diagnose stehen Ihnen Online-Werkzeuge zur Verfügung.

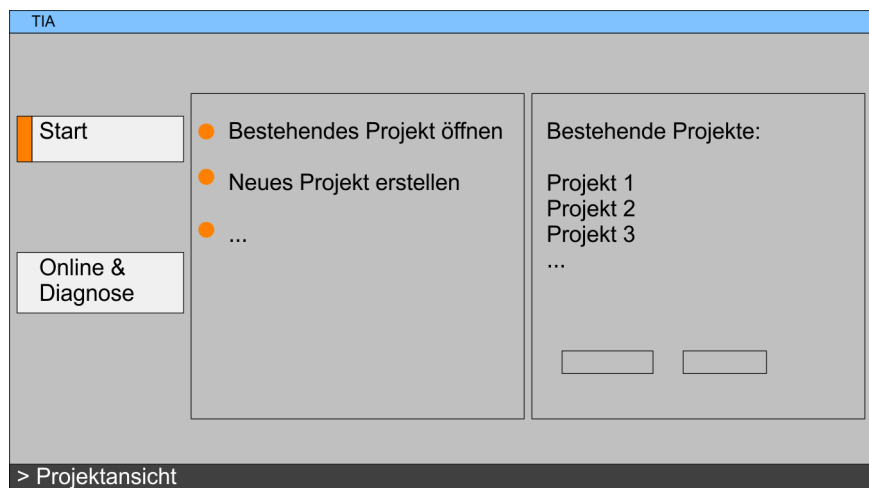


Nähere Informationen zum TIA Portal finden Sie in der zugehörigen Online-Hilfe bzw. Dokumentation.

TIA Portal starten

Zum Starten des Siemens TIA Portals wählen Sie unter Windows den Befehl *"Start → Programme → Siemens Automation → TIA ..."*

Daraufhin wird das TIA Portal mit den zuletzt verwendeten Einstellungen geöffnet.



TIA Portal beenden

Mit dem Menüpunkt *"Projekt → Beenden"* können Sie aus der *"Projektansicht"* das TIA Portal beenden. Hierbei haben Sie die Möglichkeit durchgeführte Änderungen an Ihrem Projekt zu speichern.

9.1.2 Arbeitsumgebung des TIA Portals

Grundsätzlich besitzt das TIA Portal folgende 2 Ansichten. Über die Schaltfläche links unten können Sie zwischen diesen Ansichten wechseln:

Portalansicht

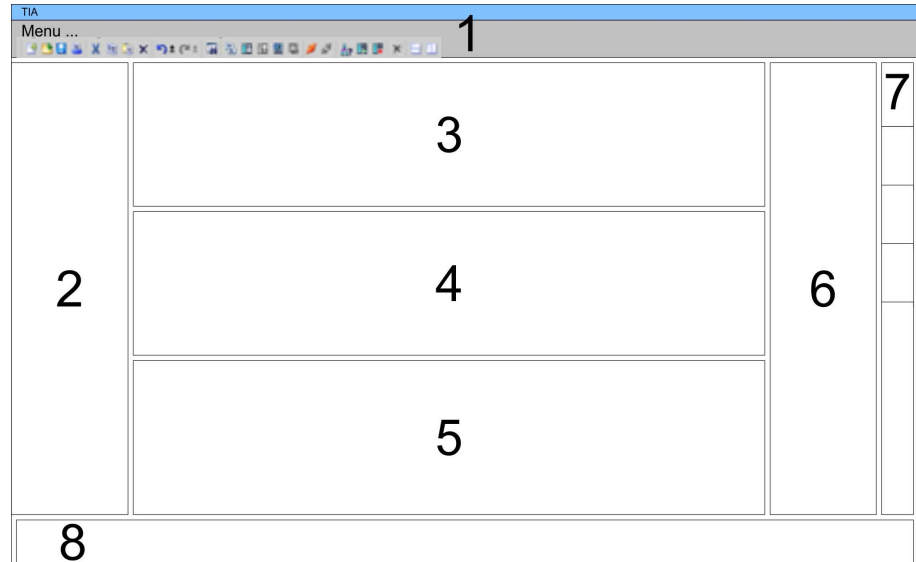
Die *"Portalansicht"* bietet eine "aufgabenorientierte" Sicht der Werkzeuge zur Bearbeitung Ihres Projekts. Hier haben Sie direkten Zugriff auf die Werkzeuge für eine Aufgabe. Falls erforderlich, wird für die ausgewählte Aufgabe automatisch zur Projektansicht gewechselt.

Projektansicht

Die "*Projektansicht*" ist eine "strukturierte" Sicht auf alle Bestandteile Ihres Projekts.

Bereiche der Projektansicht

Die Projektansicht gliedert sich in folgende Bereiche:

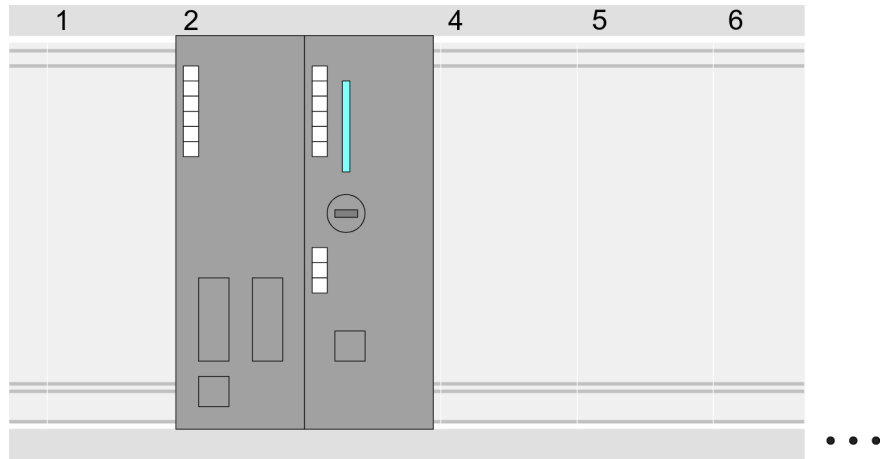


- 1 Menüleiste mit Funktionsleisten
- 2 Projektnavigation mit Detailansicht
- 3 Projektbereich
- 4 Geräteübersicht des Projekts bzw. Bereich für die Baustein-Programmierung
- 5 Eigenschaften-Dialog eines Geräts (Parameter) bzw. Informationsbereich
- 6 Hardware-Katalog und Tools
- 7 "Task-Cards" zur Auswahl von Hardware-Katalog, Anweisungen und Bibliotheken
- 8 Wechsel zwischen Portal- und Projektansicht

9.2 TIA Portal - Hardware-Konfiguration - CPU**Projektierung Siemens CPU**

Mit dem Siemens TIA Portal ist die VIPA CPU als CPU 317-2DP (6ES7 317-2AJ10-0AB0 V2.6) von Siemens zu projektieren.

1. ▶ Starten Sie das Siemens TIA Portal.
2. ▶ Erstellen sie in der *Portalansicht* mit "*Neues Projekt erstellen*" ein neues Projekt.
3. ▶ Wechseln Sie in die *Projektansicht*.
4. ▶ Klicken Sie in der *Projektnavigation* auf "*Neues Gerät hinzufügen*".
5. ▶ Wählen Sie im Eingabedialog folgende CPU aus:
SIMATIC S7-300 > CPU 317-2DP > 6ES7 317-2AJ10-0AB0 V2.6
⇒ Die CPU wird mit einer Profilschiene eingefügt.



Geräteübersicht:

| Baugruppe | ... | Steckplatz | ... | Typ | ... |
|----------------------|-----|------------|-----|----------------------|-----|
| PLC ... | | 2 | | CPU 317-2DP | |
| MPI/DP-Schnittstelle | | 2 X1 | | MPI/DP-Schnittstelle | |
| DP-Schnittstelle | | 2 X2 | | DP-Schnittstelle | |
| ... | | ... | | ... | |

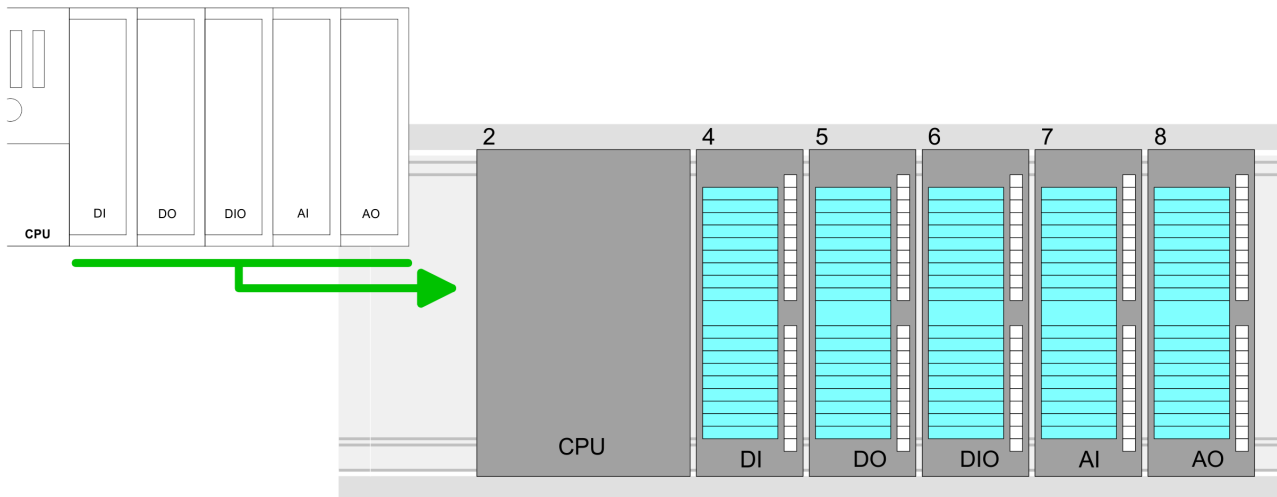
Einstellung Standard CPU-Parameter

Da die CPU von VIPA als Siemens-CPU projiziert wird, erfolgt auch die Parametrierung über die Siemens-CPU. Zur Parametrierung klicken Sie im *Projektbereich* bzw. in der *Geräteübersicht* auf den CPU-Teil. Daraufhin werden die Parameter des CPU-Teils im *Eigenschaften*-Dialog aufgeführt. Hier können Sie Ihre Parametereinstellungen vornehmen. ↪ *auf Seite 46*

9.3 TIA Portal - Hardware-Konfiguration - I/O-Module

Hardware-Konfiguration der Module

Binden Sie nach der Hardware-Konfiguration der CPU Ihre System 300 Module auf dem Bus in der gesteckten Reihenfolge ein. Gehen Sie hierzu in den Hardware-Katalog und ziehen Sie das entsprechende Modul auf die entsprechende Position der Profilschiene im *Projektbereich* oder auf die entsprechende Position in der *Geräteübersicht*.



Geräteübersicht

| Baugruppe | ... | Steckplatz | ... | Typ | ... |
|-----------|-----|------------|-----|---------|-----|
| PLC... | | 2 | | CPU ... | |
| ... | | ... | | ... | |
| | | 3 | | | |
| DI... | | 4 | | DI... | |
| DO... | | 5 | | DO... | |
| DIO... | | 6 | | DIO... | |
| AI... | | 7 | | AI... | |
| AO... | | 8 | | AO... | |
| | | | | | |
| | | | | | |

Parametrierung

Zur Parametrierung klicken Sie im *Projektbereich* bzw. in der *Geräteübersicht* auf das zu parametrierende Modul. Daraufhin werden die Parameter des Moduls im Eigenschaftens-Dialog aufgeführt. Hier können Sie Ihre Parametereinstellungen vornehmen.

9.4 TIA Portal - Hardware-Konfiguration - Ethernet-PG/OP-Kanal

Übersicht

Die CPU hat einen Ethernet-PG/OP-Kanal integriert. Über diesen Kanal können Sie Ihre CPU programmieren und fernwarten.

- Mit dem Ethernet-PG/OP-Kanal haben Sie auch Zugriff auf die interne Web-Seite, auf der Sie Informationen zu Firmwarestand, angebundene Peripherie, aktuelle Zyklus-Zeiten usw. finden.
- Bei Erstinbetriebnahme bzw. nach dem Rücksetzen auf Werkseinstellungen besitzt der Ethernet-PG/OP-Kanal keine IP-Adresse.
- Damit Sie online über den Ethernet-PG/OP-Kanal auf die CPU zugreifen können, müssen Sie diesem gültige IP-Adress-Parameter zuordnen. Diesen Vorgang nennt man "Initialisierung" oder "Urtaufe".
- Dies kann mit dem Siemens TIA Portal erfolgen.

Montage und Inbetriebnahme

1. ► Bauen Sie Ihr System 300S mit Ihrer CPU auf.
2. ► Verdrahten Sie das System, indem Sie die Leitungen für Spannungsversorgung und Signale anschließen.
3. ► Verbinden Sie die Ethernet-Buchse des Ethernet-PG/OP-Kanals mit Ethernet.
4. ► Schalten Sie die Spannungsversorgung ein.
 - ⇒ Nach kurzer Hochlaufzeit ist der CP bereit für die Kommunikation. Er besitzt ggf. noch keine IP-Adressdaten und erfordert eine Urtaufe.

"Urtaufe" über Onlinefunktionen

Die Urtaufe über die Onlinefunktion erfolgt nach folgender Vorgehensweise:

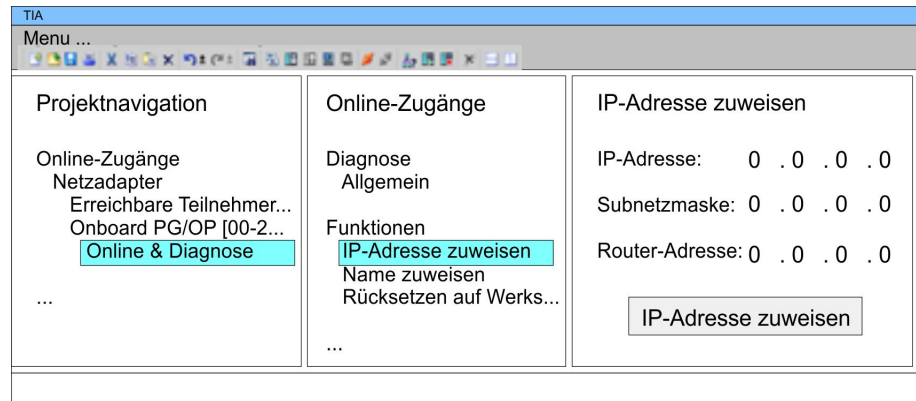
- Ermitteln Sie die aktuelle Ethernet (MAC) Adresse Ihres Ethernet PG/OP-Kanals. Sie finden diese immer als 1. Adresse unter der Frontklappe der CPU auf einem Aufkleber auf der linken Seite.

IP-Adress-Parameter zuweisen

Gültige IP-Adress-Parameter erhalten Sie von Ihrem Systemadministrator. Die Zuweisung der IP-Adress-Daten erfolgt online im Siemens TIA Portal nach folgender Vorgehensweise:

1. ► Starten Sie das Siemens TIA Portal.
2. ► Wechseln Sie in die "*Projektansicht*."
3. ► Klicken Sie in der "*Projektnavigation*" auf "*Online-Zugänge*" und wählen Sie hier durch Doppelklick Ihre Netzwerkkarte aus, welche mit dem Ethernet-PG/OP-Kanal verbunden ist.
4. ► Benutzen Sie "*Erreichbare Teilnehmer...*", um die über MAC-Adresse erreichbaren Geräte zu ermitteln. Die MAC-Adresse finden Sie auf dem 1. Aufkleber unter der Frontklappe der CPU.
5. ► Wählen Sie aus der Liste die Baugruppe mit der Ihnen bekannten MAC-Adresse (Onboard PG/OP [MAC-Adresse]) und öffnen Sie mit "Online & Diagnose" den Diagnose-Dialog im *Projektbereich*.
6. ► Navigieren Sie zu *Funktionen > IP-Adresse zuweisen*. Stellen Sie nun die IP-Konfiguration ein, indem Sie IP-Adresse, Subnetz-Maske und den Netzübergang eintragen.

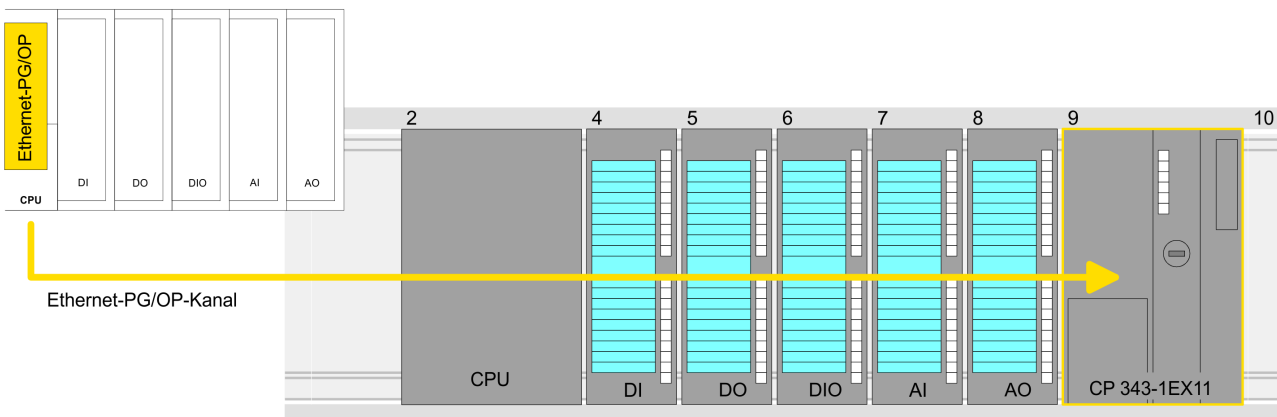
7. Bestätigen Sie mit [IP-Adresse zuweisen] Ihre Eingabe.
 - ⇒ Direkt nach der Zuweisung ist der Ethernet-PG/OP-Kanal über die angegebenen IP-Adress-Daten online erreichbar. Der Wert bleibt bestehen, solange dieser nicht neu zugewiesen, mit einer Hardware-Projektierung überschrieben oder Rücksetzen auf Werkseinstellung ausgeführt wird.




Systembedingt kann es zu einer Meldung kommen, dass die IP-Adresse nicht vergeben werden konnte. Diese Meldung können Sie ignorieren.

IP-Adress-Parameter in Projekt übernehmen

1. Öffnen Sie Ihr Projekt.
2. Projektieren Sie, wenn nicht schon geschehen, in der "Gerätekongfiguration" eine Siemens CPU 317-2DP (6ES7 317-2AJ10-0AB0 V2.6).
3. Projektieren Sie Ihre System 300 Module
4. Projektieren Sie für den Ethernet-PG/OP-Kanal immer als letztes Modul nach den reell gesteckten Modulen einen Siemens CP 343-1 (6GK7 343-1EX11 0XE0).
5. Öffnen Sie durch Klick auf den CP 343-1EX11 den "Eigenschaften"-Dialog und geben Sie für den CP in den "Eigenschaften" unter "Ethernet-Adresse" die zuvor zugewiesenen IP-Adress-Daten an.
6. Übertragen Sie Ihr Projekt.



Geräteübersicht

| Baugruppe | ... | Steckplatz | ... | Typ | ... |
|--------------------------------------------------------------------------------------------|-----|------------|-----|----------|-----|
| PLC... | | 2 | | CPU ... | |
| ... | | ... | | ... | |
| | | 3 | | | |
| DI... | | 4 | | DI... | |
| DO... | | 5 | | DO... | |
| DIO... | | 6 | | DIO... | |
| AI... | | 7 | | AI... | |
| AO... | | 8 | | AO... | |
|  CP 343-1 | | 9 | | CP 343-1 | |

9.5 TIA Portal - Einstellung VIPA-spezifische CPU-Parameter

Voraussetzung

Damit Sie die VIPA-spezifischen CPU-Parameter einstellen können, ist die Installation der SPEEDBUS.GSD von VIPA im Hardwarekatalog erforderlich. Nach der Installation können Sie die CPU in einem PROFIBUS-Master-System projektieren und entsprechend die Parameter anpassen.

SPEEDBUS.GSD installieren

Die GSD (Geräte-Stamm-Datei) ist in folgenden Sprachversionen online verfügbar. Weitere Sprachen erhalten Sie auf Anfrage:

| Name | Sprache |
|--------------|-------------------|
| SPEEDBUS.GSD | deutsch (default) |
| SPEEDBUS.GSG | deutsch |
| SPEEDBUS.GSE | englisch |

Die GSD-Dateien finden Sie auf www.vipa.com im "Service"-Bereich. Die Einbindung der SPEEDBUS.GSD erfolgt nach folgender Vorgehensweise:

1. ▶ Gehen Sie auf www.vipa.com
2. ▶ Klicken Sie auf "Service → Download → GSD- und EDS-Files → Profibus"
3. ▶ Laden Sie die Datei Cx000023_Vxxx.
4. ▶ Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis. Die SPEEDBUS.GSD befindet sich im Verzeichnis VIPA_System_300S.
5. ▶ Starten Sie den Hardware-Konfigurator von Siemens.
6. ▶ Schließen Sie alle Projekte.
7. ▶ Gehen Sie auf "Extras → Neue GSD-Datei installieren".
8. ▶ Navigieren Sie in das Verzeichnis VIPA_System_300S und geben Sie **SPEEDBUS.GSD** an.
 - ⇒ Alle SPEED7-CPU's und -Module des System 300S von VIPA sind jetzt im Hardwarekatalog unter Profibus-DP / Weitere Feldgeräte / I/O / VIPA_SPEEDBUS enthalten.



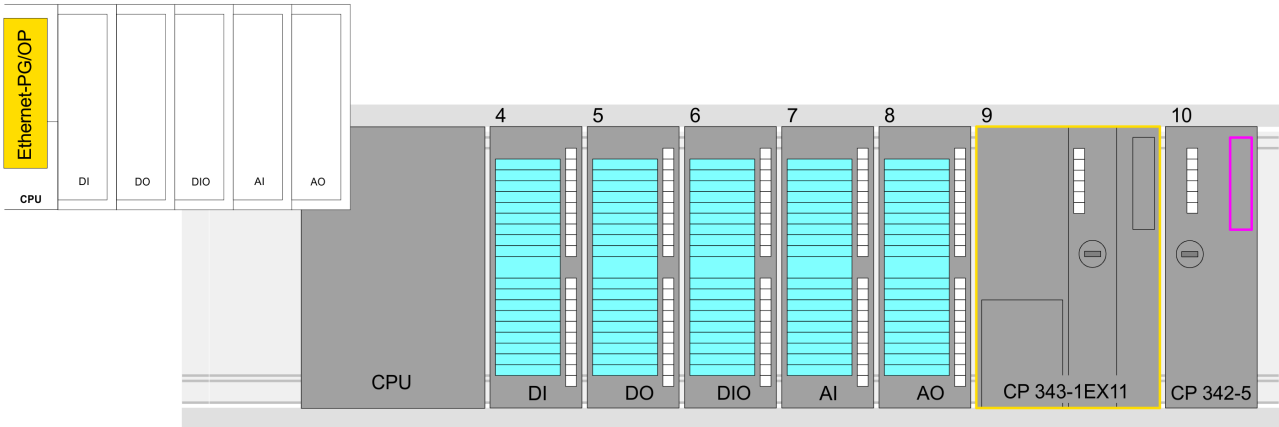
Damit die VIPA-Komponenten angezeigt werden können, müssen Sie im Hardware-Katalog bei "Filter" den Haken entfernen.

Vorgehensweise



Die Einbindung der CPU 314-2AG13 erfolgt in Form eines virtuellen PROFIBUS Master-Systems nach folgender Vorgehensweise:

1. ▶ Starten Sie das Siemens TIA Portal.
2. ▶ Projektieren Sie in der Gerätekonfiguration die entsprechende Siemens CPU.
3. ▶ Projektieren Sie Ihre System 300 Module.
4. ▶ Projektieren Sie Ihren Ethernet-PG/OP-Kanal immer als letztes Modul nach den reell gesteckten Modulen.
5. ▶ Projektieren Sie immer als letztes Modul einen Siemens DP-Master CP 342-5 (342-5DA02 V5.0). Vernetzen und parametrieren Sie diesen in der Betriebsart "DP-Master".

TIA Portal - Einstellung VIPA-spezifische CPU-Parameter



Geräteübersicht

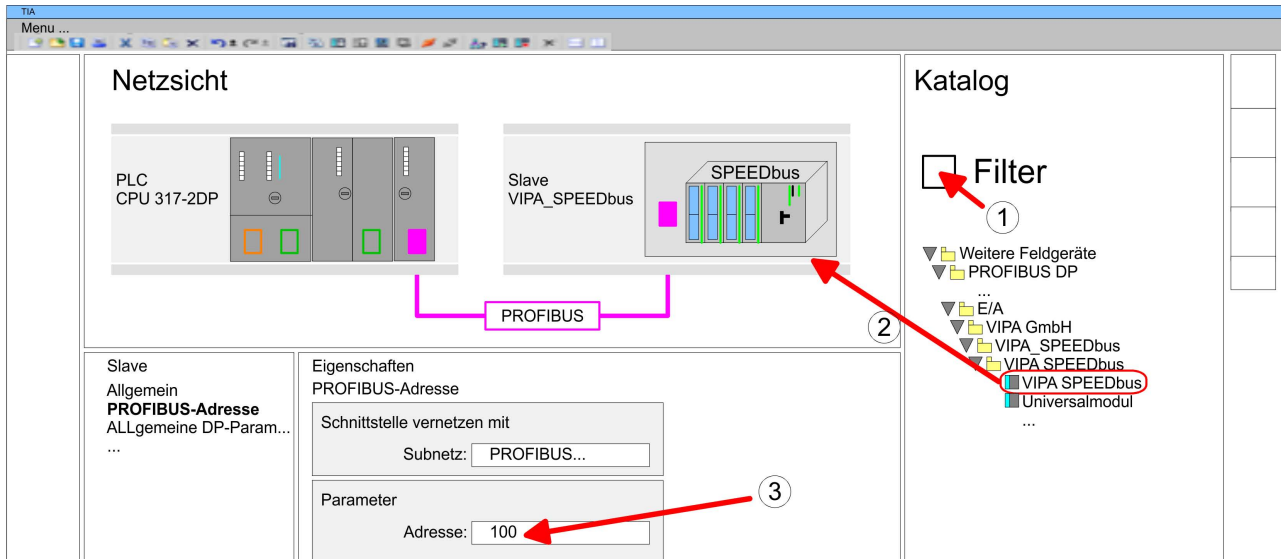
| Baugruppe | ... | Steckplatz | ... | Typ | ... |
|----------------------------------------------------------------------------------------------|-----|------------|-----|----------|-----|
| PLC... | | 2 | | CPU ... | |
| ... | | ... | | ... | |
| | | 3 | | | |
| DI... | | 4 | | DI... | |
| DO... | | 5 | | DO... | |
| DIO... | | 6 | | DIO... | |
| AI... | | 7 | | AI... | |
| AO... | | 8 | | AO... | |
|  CP 343-1 | | 9 | | CP 343-1 | |
|  CP 342-5 | | 10 | | CP 342-5 | |



Damit die VIPA-Komponenten angezeigt werden können, müssen Sie im Hardware-Katalog bei "Filter" den Haken entfernen.

VIPA_SPEEDBus anbinden

1. ➤ Wechseln Sie im *Projektbereich* in die *Netzsicht*.
2. ➤ Binden Sie das Slave-System "VIPA_SPEEDbus" an. Nach der Installation der SPEEDBUS.GSD finden Sie dieses im Hardware-Katalog unter *Weitere Feldgeräte > PROFIBUS DP > E/A > VIPA GmbH > VIPA_SPEEDbus*.
3. ➤ Stellen Sie für das SPEEDbus-Slave-System die PROFIBUS-Adresse 100 ein.



4. ▶ Klicken sie auf das Slave-System und klicken Sie im *Projektbereich* in die "Geräteübersicht."
5. ▶ Platzieren Sie auf Steckplatz 1 die CPU 314-2AG13 aus dem Hardware-Katalog von VIPA_ SPEEDbus.
6. ▶ Durch Doppelklick auf die eingefügte CPU 314-2AG13 gelangen Sie in den Eigenschaften-Dialog der CPU.

Geräteübersicht

| Baugruppe | ... | Steckplatz | ... | Typ | ... |
|-----------|-----|------------|-----|------------------|-----|
| Slave ... | | 0 | | VIPA SPEEDbus | |
| 314-2AG13 | | 1 | | 314-2AG13 ... | |
| | | 2 | | | |

⇒ Sobald Sie Ihr Projekt zusammen mit Ihrem SPS-Programm in die CPU übertragen, werden die Parameter nach dem Hochlauf übernommen.

9.6 TIA Portal - VIPA-Bibliothek einbinden

Übersicht

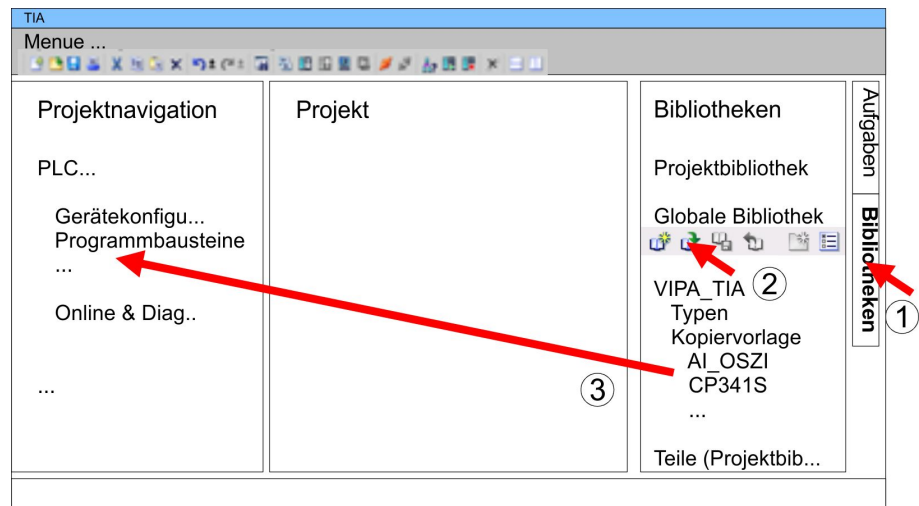
- Die VIPA-spezifischen Bausteine finden Sie im "Service"-Bereich auf www.vipa.com unter *Downloads > VIPA LIB* als Bibliothek zum Download.
- Die Bibliothek liegt als gepackte zip-Datei Fx000020_V... vor.
- Sobald Sie VIPA-spezifische Bausteine verwenden möchten, sind diese in Ihr Projekt zu importieren.
Folgende Schritte sind hierzu erforderlich:
 - Die Datei FX000020_V... .zip entpacken
 - Bibliothek öffnen und Bausteine in Projekt übertragen

FX000020_V... .zip entpacken

Starten Sie mit einem Doppelklick auf die Datei FX000020_V... .zip ihr Unzip-Programm entpacken Sie Dateien und Ordner in ein Arbeits-Verzeichnis für das Siemens TIA Portal.

Bibliothek öffnen und Bausteine in Projekt übertragen

1. ▶ Starten Sie das Siemens TIA Portal mit Ihrem Projekt.
2. ▶ Wechseln sie in die *Projektansicht*.
3. ▶ Wählen Sie auf der rechten Seite die Task-Card "Bibliotheken".
4. ▶ Klicken Sie auf "Globale Bibliothek".
5. ▶ Klicken Sie auf "Globale Bibliothek öffnen".
6. ▶ Navigieren Sie zu ihrem Arbeitsverzeichnis und laden Sie die Datei VIPA_TIA.al11.



7. ▶ Kopieren Sie die erforderlichen Bausteine aus der Bibliothek in das Verzeichnis "Programmbausteine" in der *Projektnavigation* Ihres Projekts. Nun haben Sie in Ihrem Anwenderprogramm Zugriff auf die VIPA-spezifischen Bausteine.

9.7 TIA Portal - Projekt transferieren

Übersicht

Sie haben folgende Möglichkeiten für den Projekt-Transfer in die CPU:

- Transfer über MPI
- Transfer über Ethernet
- Transfer über Speicherkarte

Transfer über MPI

Aktuell werden die VIPA Programmierkabel für den Transfer über MPI nicht unterstützt. Dies ist ausschließlich über Programmierkabel von Siemens möglich.

1. ▶ Stellen Sie mit dem entsprechenden Programmierkabel eine Verbindung über MPI mit ihrer CPU her. Informationen hierzu finden Sie in der zugehörigen Dokumentation zu Ihrem Programmierkabel.
2. ▶ Schalten Sie die Spannungsversorgung ihrer CPU ein und starten Sie das Siemens TIA Portal mit Ihrem Projekt.
3. ▶ Markieren Sie in der *Projektnavigation* Ihre CPU und wählen Sie für den Transfer der Hardware-Konfiguration "*Kontextmenü* → *Laden in Gerät* → *Hardwarekonfiguration*".

4. ▶ Ihr SPS-Programm übertragen Sie mit "*Kontextmenü* → *Laden in Gerät* → *Software*". Systembedingt müssen Sie Hardware-Konfiguration und SPS-Programm getrennt übertragen.

Transfer über Ethernet

Die CPU besitzt für den Transfer über Ethernet folgende Schnittstelle:

- X5: Ethernet-PG/OP-Kanal

Initialisierung

Damit Sie auf die entsprechende Ethernet-Schnittstelle online zugreifen können, müssen Sie dieser durch die "Initialisierung" bzw. "Urtaufe" IP-Adress-Parameter zuweisen.

Bitte beachten Sie, dass Sie die IP-Adress-Daten in Ihr Projekt für den CP 343-1 übernehmen.

Transfer

1. ▶ Für den Transfer verbinden Sie, wenn nicht schon geschehen, die entsprechende Ethernet-Buchse mit Ihrem Ethernet.
2. ▶ Öffnen Sie Ihr Projekt im Siemens TIA Portal.
3. ▶ Klicken Sie in der *Projektnavigation* auf *Online-Zugänge* und wählen Sie hier durch Doppelklick Ihre Netzwerkkarte aus, welche mit der Ethernet- PG/OP-Schnittstelle verbunden ist.
4. ▶ Wählen Sie in der *Projektnavigation* Ihre CPU aus und klicken Sie auf [Online verbinden].
5. ▶ Geben Sie den Zugriffsweg vor, indem Sie als Schnittstellentyp "PN/IE" einstellen und als PG/PC-Schnittstelle Ihre Netzwerkkarte und das entsprechende Subnetz auswählen. Daraufhin wird ein Netz-Scan ausgeführt und der entsprechende Verbindungspartner aufgelistet.
6. ▶ Stellen Sie mit [Verbinden] eine Online-Verbindung her.
7. ▶ Gehen Sie auf "*Online* → *Laden in Gerät*".
 - ⇒ Der entsprechende Baustein wird übersetzt und nach einer Abfrage an das Zielgerät übertragen. Sofern keine neue Hardware-Konfiguration in die CPU übertragen wird, wird die hier angegebene Ethernet-Verbindung dauerhaft als Transferkanal im Projekt gespeichert.

Transfer über Speicherkarte

Die Speicherkarte dient als externes Speichermedium. Es dürfen sich mehrere Projekte und Unterverzeichnisse auf einer Speicherkarte befinden. Bitte beachten Sie, dass sich Ihre aktuelle Projektierung im Root-Verzeichnis befindet und einen der folgenden Dateinamen hat:

- S7PROG.WLD
- AUTOLOAD.WLD

1. ▶ Erzeugen Sie im Siemens TIA Portal mit "*Projekt* → *Memory-Card-Datei* → *Neu*" eine wld-Datei.
 - ⇒ Die wld-Datei wird in der *Projektnavigation* unter "SIMATIC Card Reader" als "Memory Card File" aufgeführt.
2. ▶ Kopieren Sie Ihre Bausteine aus *Programmbausteine* in die wld-Datei. Hierbei werden automatisch die Hardware-Konfigurationsdaten als "Systemdaten" in die wld-Datei kopiert.

**Transfer Speicherkarte
→ CPU**

Das Übertragen des Anwenderprogramms von der Speicherkarte in die CPU erfolgt je nach Dateiname nach Umlöschen oder nach PowerON.

- *S7PROG.WLD* wird nach Umlöschen von der Speicherkarte gelesen.
- *AUTOLOAD.WLD* wird nach NetzEIN von der Speicherkarte gelesen.

Das Blinken der MC-LED der CPU kennzeichnet den Übertragungsvorgang. Bitte beachten Sie, dass Ihr Anwenderspeicher ausreichend Speicherplatz für Ihr Anwenderprogramm bietet, ansonsten wird Ihr Anwenderprogramm unvollständig geladen und die SF-LED leuchtet.

Transfer CPU → Speicherkarte

Bei einer in der CPU gesteckten Speicherkarte wird durch einen Schreibbefehl der Inhalt des RAMs als *S7PROG.WLD* auf die Speicherkarte übertragen. Den Schreibbefehl finden Sie im Siemens TIA Portal in der Task Card "Online-Tools" im Kommandobereich unter "Speicher" als Schaltfläche [Kopiere RAM nach ROM]. Während des Schreibvorgangs blinkt die MC-LED. Erlischt die LED, ist der Schreibvorgang beendet. Soll dieses Projekt automatisch nach einem NetzEIN von der Speicherkarte geladen werden, so müssen Sie dieses auf der Speicherkarte in *AUTOLOAD.WLD* umbenennen.

**Kontrolle des Transfer-
vorgangs**

Nach einem Zugriff auf die Speicherkarte erfolgt ein Diagnose-Eintrag der CPU. Zur Anzeige der Diagnoseeinträge gehen Sie im Siemens TIA Portal auf *Online & Diagnose*. Hier haben Sie Zugriff auf den "Diagnosepuffer". ↪ *Kapitel 5.20 "VIPA-spezifische Diagnose-Einträge" auf Seite 73*