

VIPA System SLIO

CPU | 015-CEFPR00 | Handbuch

HB300 | CPU | 015-CEFPR00 | DE | 16-03

SPEED7 CPU 015

VIPA GmbH
Ohmstr. 4
91074 Herzogenaurach
Telefon: 09132-744-0
Telefax: 09132-744-1864
E-Mail: info@vipa.com
Internet: www.vipa.com

Inhaltsverzeichnis

1	Allgemein	6
	1.1 Copyright © VIPA GmbH	6
	1.2 Über dieses Handbuch.....	7
	1.3 Sicherheitshinweise.....	8
2	Grundlagen und Montage	10
	2.1 Sicherheitshinweis für den Benutzer.....	10
	2.2 Systemvorstellung.....	11
	2.2.1 Übersicht.....	11
	2.2.2 Komponenten.....	11
	2.2.3 Zubehör.....	13
	2.3 Abmessungen.....	14
	2.4 Montage.....	16
	2.4.1 Montage CPU 01x.....	16
	2.5 Verdrahtung.....	18
	2.5.1 Verdrahtung CPU 01x.....	18
	2.5.2 Verdrahtung Peripherie-Module.....	21
	2.5.3 Verdrahtung Power-Module.....	23
	2.6 Demontage.....	27
	2.6.1 Demontage CPU 01x.....	27
	2.6.2 Demontage Peripherie-Module.....	29
	2.7 Hilfe zur Fehlersuche - LEDs.....	31
	2.8 Aufbauorientierung.....	32
	2.9 Allgemeine Daten.....	36
3	Hardwarebeschreibung	38
	3.1 Leistungsmerkmale.....	38
	3.2 Aufbau.....	39
	3.2.1 Basis CPU.....	39
	3.2.2 Schnittstellen.....	40
	3.2.3 Speichermanagement.....	42
	3.2.4 Steckplatz für Speichermedien.....	42
	3.2.5 Pufferungsmechanismen.....	42
	3.2.6 Betriebsartenschalter.....	43
	3.2.7 LEDs.....	43
	3.3 Technische Daten.....	47
4	Einsatz CPU 015	55
	4.1 Montage.....	55
	4.2 Anlaufverhalten.....	55
	4.3 Adressierung.....	55
	4.3.1 Übersicht.....	55
	4.3.2 Adressierung Rückwandbus Peripherie.....	56
	4.4 Hardware-Konfiguration - CPU.....	57
	4.5 Hardware-Konfiguration - I/O-Module.....	59
	4.6 Hardware-Konfiguration - Ethernet-PG/OP-Kanal.....	60
	4.7 Hardware-Konfiguration - Kommunikation.....	62
	4.8 Einstellung Standard CPU-Parameter.....	62
	4.8.1 Parametrierung über Siemens CPU.....	62
	4.8.2 Parameter CPU.....	63

4.8.3	Parameter für MPI/DP	67
4.9	Einstellung VIPA-spezifische CPU-Parameter.....	67
4.10	Projekt transferieren.....	69
4.10.1	Transfer über MPI / optional PROFIBUS.....	69
4.10.2	Transfer über Ethernet.....	71
4.10.3	Transfer über Speicherkarte.....	72
4.11	Zugriff auf den Webserver.....	73
4.12	Betriebszustände.....	76
4.12.1	Übersicht.....	76
4.12.2	Funktionssicherheit.....	79
4.13	Urlöschen.....	79
4.14	Firmwareupdate.....	81
4.15	Rücksetzen auf Werkseinstellung.....	83
4.16	Einsatz Speichermedien - VSD, VSC.....	84
4.17	Erweiterter Know-how-Schutz.....	86
4.18	CMD - Autobefehle.....	88
4.19	VIPA-spezifische Diagnose-Einträge.....	90
4.20	Mit Testfunktionen Variablen steuern und beobachten	106
5	Einsatz PtP-Kommunikation.....	108
5.1	Schnelleinstieg.....	108
5.2	Prinzip der Datenübertragung.....	109
5.3	Einsatz der RS485-Schnittstelle für PtP.....	109
5.4	Parametrierung.....	110
5.4.1	FC/SFC 216 - SER_CFG.....	110
5.5	Kommunikation.....	114
5.5.1	Übersicht.....	114
5.5.2	FC/SFC 217 - SER_SND.....	114
5.5.3	FC/SFC 218 - SER_RCV.....	119
5.6	Protokolle und Prozeduren	121
5.7	Modbus - Funktionscodes	125
6	Optional: PROFIBUS-Kommunikation.....	131
6.1	Übersicht.....	131
6.2	Schnelleinstieg.....	132
6.3	Bus-Funktionalität mittels VSC aktivieren.....	133
6.4	Hardware-Konfiguration - CPU.....	133
6.5	Einsatz als PROFIBUS-DP-Master.....	134
6.6	Einsatz als PROFIBUS-DP-Slave.....	135
6.7	PROFIBUS-Aufbau Richtlinien.....	137
6.8	Inbetriebnahme und Anlaufverhalten.....	140
7	Einsatz Ethernet-Kommunikation - Produktiv.....	142
7.1	Grundlagen - Industrial Ethernet in der Automatisierung.....	142
7.2	Grundlagen - ISO/OSI-Schichtenmodell.....	143
7.3	Grundlagen - Begriffe.....	144
7.4	Grundlagen - Protokolle.....	145
7.5	Grundlagen - IP-Adresse und Subnetz.....	148
7.6	Schnelleinstieg.....	149
7.7	Inbetriebnahme und Urtaufe.....	150
7.8	Hardware-Konfiguration - CPU.....	151

7.9	Siemens S7-Verbindungen projektieren.....	153
7.10	Offene Kommunikation projektieren.....	160
7.11	NCM-Diagnose - Hilfe zur Fehlersuche.....	163
8	Einsatz Ethernet-Kommunikation - PROFINET.....	166
8.1	Grundlagen PROFINET.....	166
8.2	PROFINET Aufbaurichtlinien.....	168
8.3	PROFINET Systemgrenzen.....	169
8.4	Schnelleinstieg.....	171
8.5	Inbetriebnahme und Urtaufe.....	171
8.6	Hardware-Konfiguration - CPU.....	172
8.7	Parameter - PROFINET-IO-Controller.....	174
8.7.1	Voraussetzungen.....	174
8.7.2	PN-IO.....	175
8.7.3	Port 1.....	176
8.8	Konfiguration PROFINET-IO-Device.....	176
8.9	Konfiguration PROFINET-I-Device / Shared-Device.....	177
8.10	Topologie - Projektierung.....	178
8.11	Gerätetausch ohne Wechselmedium/PG.....	179
8.11.1	Gerät tauschen.....	180
8.12	Inbetriebnahme und Anlaufverhalten.....	180
8.13	PROFINET Diagnose.....	182
8.13.1	Übersicht.....	182
8.13.2	Diagnose mit dem Projektier- und Engineering-Tool	182
8.13.3	Diagnose zur Laufzeit im Anwenderprogramm.....	182
8.13.4	Diagnose über OB-Startinformationen.....	184
8.13.5	Diagnose über die Status-LEDs.....	184
9	Projektierung im TIA Portal.....	187
9.1	TIA Portal - Arbeitsumgebung	187
9.1.1	Allgemein.....	187
9.1.2	Arbeitsumgebung des TIA Portals.....	187
9.2	TIA Portal - Hardware-Konfiguration - CPU	188
9.3	TIA Portal - Hardware-Konfiguration - Ethernet-PG/OP- Kanal.....	191
9.4	TIA Portal - Hardware-Konfiguration - PG/OP über PROFINET.....	194
9.5	TIA Portal - Hardware-Konfiguration - I/O-Module.....	196
9.6	TIA Portal - VIPA-Bibliothek einbinden.....	197
9.7	TIA Portal - Projekt transferieren.....	198

1 Allgemein

1.1 Copyright © VIPA GmbH

All Rights Reserved

Dieses Dokument enthält geschützte Informationen von VIPA und darf außer in Übereinstimmung mit anwendbaren Vereinbarungen weder offengelegt noch benutzt werden.

Dieses Material ist durch Urheberrechtsgesetze geschützt. Ohne schriftliches Einverständnis von VIPA und dem Besitzer dieses Materials darf dieses Material weder reproduziert, verteilt, noch in keiner Form von keiner Einheit (sowohl VIPA-intern als auch -extern) geändert werden, es sei denn in Übereinstimmung mit anwendbaren Vereinbarungen, Verträgen oder Lizenzen.

Zur Genehmigung von Vervielfältigung oder Verteilung wenden Sie sich bitte an: VIPA, Gesellschaft für Visualisierung und Prozessautomatisierung mbH Ohmstraße 4, D-91074 Herzogenaurach, Germany

Tel.: +49 9132 744 -0

Fax.: +49 9132 744-1864

E-Mail: info@vipa.de

<http://www.vipa.com>



Es wurden alle Anstrengungen unternommen, um sicherzustellen, dass die in diesem Dokument enthaltenen Informationen zum Zeitpunkt der Veröffentlichung vollständig und richtig sind. Das Recht auf Änderungen der Informationen bleibt jedoch vorbehalten.

Die vorliegende Kundendokumentation beschreibt alle heute bekannten Hardware-Einheiten und Funktionen. Es ist möglich, dass Einheiten beschrieben sind, die beim Kunden nicht vorhanden sind. Der genaue Lieferumfang ist im jeweiligen Kaufvertrag beschrieben.

EG-Konformitätserklärung

Hiermit erklärt VIPA GmbH, dass die Produkte und Systeme mit den grundlegenden Anforderungen und den anderen relevanten Vorschriften übereinstimmen. Die Übereinstimmung ist durch CE-Zeichen gekennzeichnet.

Informationen zur Konformitätserklärung

Für weitere Informationen zur CE-Kennzeichnung und Konformitätserklärung wenden Sie sich bitte an Ihre Landesvertretung der VIPA GmbH.

Warenzeichen

VIPA, SLIO, System 100V, System 200V, System 300V, System 300S, System 400V, System 500S und Commander Compact sind eingetragene Warenzeichen der VIPA Gesellschaft für Visualisierung und Prozessautomatisierung mbH.

SPEED7 ist ein eingetragenes Warenzeichen der profichip GmbH.

SIMATIC, STEP, SINEC, TIA Portal, S7-300 und S7-400 sind eingetragene Warenzeichen der Siemens AG.

Microsoft und Windows sind eingetragene Warenzeichen von Microsoft Inc., USA.

Portable Document Format (PDF) und Postscript sind eingetragene Warenzeichen von Adobe Systems, Inc.

Alle anderen erwähnten Firmennamen und Logos sowie Marken- oder Produktnamen sind Warenzeichen oder eingetragene Warenzeichen ihrer jeweiligen Eigentümer.

Dokument-Support

Wenden Sie sich an Ihre Landesvertretung der VIPA GmbH, wenn Sie Fehler anzeigen oder inhaltliche Fragen zu diesem Dokument stellen möchten. Ist eine solche Stelle nicht erreichbar, können Sie VIPA über folgenden Kontakt erreichen:

VIPA GmbH, Ohmstraße 4, 91074 Herzogenaurach, Germany

Telefax: +49 9132 744-1204

E-Mail: documentation@vipa.de

Technischer Support

Wenden Sie sich an Ihre Landesvertretung der VIPA GmbH, wenn Sie Probleme mit dem Produkt haben oder Fragen zum Produkt stellen möchten. Ist eine solche Stelle nicht erreichbar, können Sie VIPA über folgenden Kontakt erreichen:

VIPA GmbH, Ohmstraße 4, 91074 Herzogenaurach, Germany

Telefon: +49 9132 744-1150 (Hotline)

E-Mail: support@vipa.de

1.2 Über dieses Handbuch

Zielsetzung und Inhalt

Das Handbuch beschreibt die CPU 015 aus dem System SLIO von VIPA. Beschrieben wird Aufbau, Projektierung und Anwendung.

Produkt	Best.-Nr.	ab Stand:		
		CPU-HW	CPU-FW	CP-FW
Basis CPU 015	015-CEFPR00	01	V1.2.9	V1.1.14

Zielgruppe

Das Handbuch ist geschrieben für Anwender mit Grundkenntnissen in der Automatisierungstechnik.

Aufbau des Handbuchs

Das Handbuch ist in Kapitel gegliedert. Jedes Kapitel beschreibt eine abgeschlossene Thematik.

Orientierung im Dokument

Als Orientierungshilfe stehen im Handbuch zur Verfügung:

- Gesamt-Inhaltsverzeichnis am Anfang des Handbuchs
- Verweise mit Seitenangabe

Verfügbarkeit

Das Handbuch ist verfügbar in:

- gedruckter Form auf Papier
- in elektronischer Form als PDF-Datei (Adobe Acrobat Reader)

Piktogramme Signalwörter

Besonders wichtige Textteile sind mit folgenden Piktogrammen und Signalworten ausgezeichnet:

**GEFAHR!**

Unmittelbar drohende oder mögliche Gefahr. Personenschäden sind möglich.

**VORSICHT!**

Bei Nichtbefolgen sind Sachschäden möglich.



Zusätzliche Informationen und nützliche Tipps

1.3 Sicherheitshinweise

Bestimmungsgemäße Verwendung

Das System ist konstruiert und gefertigt für:

- Kommunikation und Prozesskontrolle
- Allgemeine Steuerungs- und Automatisierungsaufgaben
- den industriellen Einsatz
- den Betrieb innerhalb der in den technischen Daten spezifizierten Umgebungsbedingungen
- den Einbau in einen Schaltschrank

**GEFAHR!**

Das Gerät ist nicht zugelassen für den Einsatz
– in explosionsgefährdeten Umgebungen (EX-Zone)

Dokumentation

Handbuch zugänglich machen für alle Mitarbeiter in

- Projektierung
- Installation
- Inbetriebnahme
- Betrieb

**VORSICHT!**

Vor Inbetriebnahme und Betrieb der in diesem Handbuch beschriebenen Komponenten unbedingt beachten:

- Änderungen am Automatisierungssystem nur im spannungslosen Zustand vornehmen!
- Anschluss und Änderung nur durch ausgebildetes Elektro-Fachpersonal
- Nationale Vorschriften und Richtlinien im jeweiligen Verwenderland beachten und einhalten (Installation, Schutzmaßnahmen, EMV ...)

Entsorgung

Zur Entsorgung des Geräts nationale Vorschriften beachten!

2 Grundlagen und Montage

2.1 Sicherheitshinweis für den Benutzer

Handhabung elektrostatisch gefährdeter Baugruppen

VIPA-Baugruppen sind mit hochintegrierten Bauelementen in MOS-Technik bestückt. Diese Bauelemente sind hoch empfindlich gegenüber Überspannungen, die z.B. bei elektrostatischer Entladung entstehen. Zur Kennzeichnung dieser gefährdeten Baugruppen wird nachfolgendes Symbol verwendet:



Das Symbol befindet sich auf Baugruppen, Baugruppenträgern oder auf Verpackungen und weist so auf elektrostatisch gefährdete Baugruppen hin. Elektrostatisch gefährdete Baugruppen können durch Energien und Spannungen zerstört werden, die weit unterhalb der Wahrnehmungsgrenze des Menschen liegen. Hantiert eine Person, die nicht elektrisch entladen ist, mit elektrostatisch gefährdeten Baugruppen, können Spannungen auftreten und zur Beschädigung von Bauelementen führen und so die Funktionsweise der Baugruppen beeinträchtigen oder die Baugruppe unbrauchbar machen. Auf diese Weise beschädigte Baugruppen werden in den wenigsten Fällen sofort als fehlerhaft erkannt. Der Fehler kann sich erst nach längerem Betrieb einstellen. Durch statische Entladung beschädigte Bauelemente können bei Temperaturänderungen, Erschütterungen oder Lastwechseln zeitweilige Fehler zeigen. Nur durch konsequente Anwendung von Schutzeinrichtungen und verantwortungsbewusste Beachtung der Handhabungsregeln lassen sich Funktionsstörungen und Ausfälle an elektrostatisch gefährdeten Baugruppen wirksam vermeiden.

Versenden von Baugruppen

Verwenden Sie für den Versand immer die Originalverpackung.

Messen und Ändern von elektrostatisch gefährdeten Baugruppen

Bei Messungen an elektrostatisch gefährdeten Baugruppen sind folgende Dinge zu beachten:

- Potenzialfreie Messgeräte sind kurzzeitig zu entladen.
- Verwendete Messgeräte sind zu erden.

Bei Änderungen an elektrostatisch gefährdeten Baugruppen ist darauf zu achten, dass ein geerdeter Lötkolben verwendet wird.



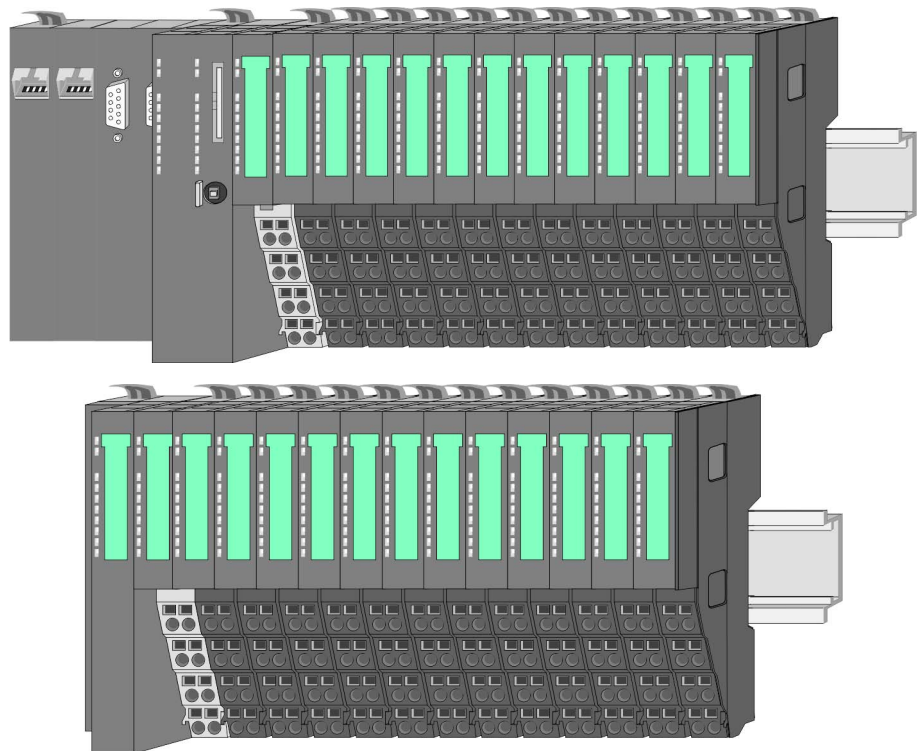
VORSICHT!

Bei Arbeiten mit und an elektrostatisch gefährdeten Baugruppen ist auf ausreichende Erdung des Menschen und der Arbeitsmittel zu achten.

2.2 Systemvorstellung

2.2.1 Übersicht

Das System SLIO ist ein modular aufgebautes Automatisierungssystem für die Montage auf einer 35mm Tragschiene. Mittels der Peripherie-Module in 2-, 4- und 8-Kanalausführung können Sie dieses System passgenau an Ihre Automatisierungsaufgaben adaptieren. Der Verdrahtungsaufwand ist gering gehalten, da die DC 24V Leistungsversorgung im Rückwandbus integriert ist und defekte Elektronik-Module bei stehender Verdrahtung getauscht werden können. Durch Einsatz der farblich abgesetzten Power-Module können Sie innerhalb des Systems weitere Potenzialbereiche für die DC 24V Leistungsversorgung definieren, bzw. die Elektronikversorgung um 2A erweitern.



2.2.2 Komponenten

- CPU (Kopf-Modul)
- Bus-Koppler (Kopf-Modul)
- Zeilenanschlusung
- Peripherie-Module
- Zubehör



VORSICHT!

Beim Einsatz dürfen nur Module von VIPA kombiniert werden. Ein Mischbetrieb mit Modulen von Fremdherstellern ist nicht zulässig!

CPU 01x



Bei der CPU 01x sind CPU-Elektronik und Power-Modul in ein Gehäuse integriert. Als Kopf-Modul werden über das integrierte Power-Modul zur Spannungsversorgung sowohl die CPU-Elektronik als auch die Elektronik der angebundenen Peripherie-Module versorgt. Die DC 24V Leistungsversorgung für die angebundenen Peripherie-Module erfolgt über einen weiteren Anschluss am Power-Modul. Durch Montage von bis zu 64 Peripherie-Modulen an der CPU werden diese elektrisch verbunden, d.h. sie sind am Rückwandbus eingebunden, die Elektronik-Module werden versorgt und jedes Peripherie-Modul ist an die DC 24V Leistungsversorgung angeschlossen.

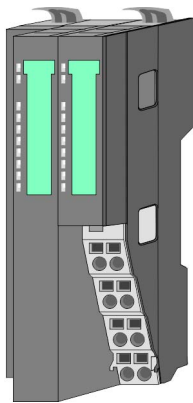


VORSICHT!

CPU-Teil und Power-Modul der CPU dürfen nicht voneinander getrennt werden!

Hier dürfen Sie lediglich das Elektronik-Modul tauschen!

Bus-Koppler



Beim Bus-Koppler sind Bus-Interface und Power-Modul in ein Gehäuse integriert. Das Bus-Interface bietet Anschluss an ein übergeordnetes Bus-System. Als Kopf-Modul werden über das integrierte Power-Modul zur Spannungsversorgung sowohl das Bus-Interface als auch die Elektronik der angebundenen Peripherie-Module versorgt. Die DC 24V Leistungsversorgung für die angebundenen Peripherie-Module erfolgt über einen weiteren Anschluss am Power-Modul. Durch Montage von bis zu 64 Peripherie-Modulen am Bus-Koppler werden diese elektrisch verbunden, d.h. sie sind am Rückwandbus eingebunden, die Elektronik-Module werden versorgt und jedes Peripherie-Modul ist an die DC 24V Leistungsversorgung angeschlossen.

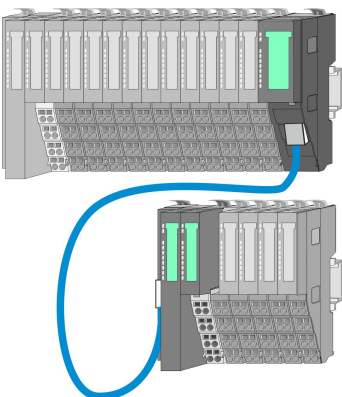


VORSICHT!

Bus-Interface und Power-Modul des Bus-Kopplers dürfen nicht voneinander getrennt werden!

Hier dürfen Sie lediglich das Elektronik-Modul tauschen!

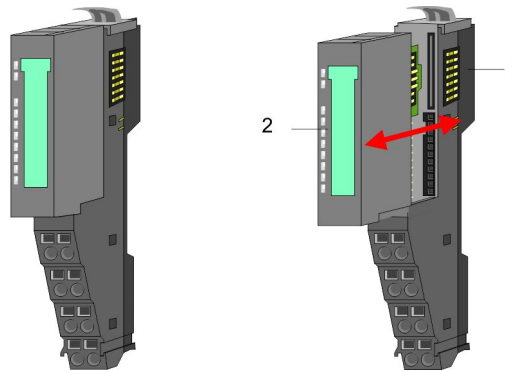
Zeilenanschlutung



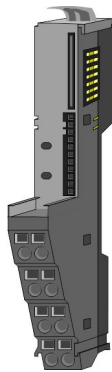
Im System SLIO haben Sie die Möglichkeit bis zu 64 Module in einer Zeile zu stecken. Mit dem Einsatz der Zeilenanschlutung können Sie diese Zeile in mehrere Zeilen aufteilen. Hierbei ist am jeweiligen Zeilenende ein Zeilenanschlutung-Master-Modul zu setzen und die nachfolgende Zeile muss mit einem Zeilenanschlutung-Slave-Modul beginnen. Master und Slave sind über ein spezielles Verbindungskabel miteinander zu verbinden. Auf diese Weise können Sie eine Zeile auf bis zu 5 Zeilen aufteilen. Für die Verwendung der Zeilenanschlutung ist keine gesonderte Projektierung erforderlich.

Peripherie-Module

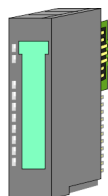
Jedes Peripherie-Modul besteht aus einem *Terminal-* und einem *Elektronik-Modul*.



- 1 Terminal-Modul
- 2 Elektronik-Modul

Terminal-Modul

Das *Terminal-Modul* bietet die Aufnahme für das Elektronik-Modul, beinhaltet den Rückwandbus mit Spannungsversorgung für die Elektronik, die Anbindung an die DC 24V Leistungsversorgung und den treppenförmigen Klemmblock für die Verdrahtung. Zusätzlich besitzt das Terminal-Modul ein Verriegelungssystem zur Fixierung auf einer Tragschiene. Mittels dieser Verriegelung können Sie Ihr SLIO-System außerhalb Ihres Schaltschranks aufbauen und später als Gesamtsystem im Schaltschrank montieren.

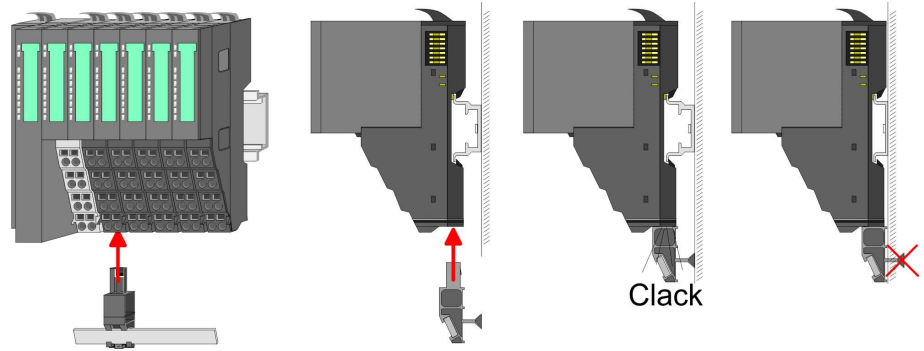
Elektronik-Modul

Über das *Elektronik-Modul*, welches durch einen sicheren Schiebemechanismus mit dem Terminal-Modul verbunden ist, wird die Funktionalität eines SLIO-Peripherie-Moduls definiert. Im Fehlerfall können Sie das defekte Elektronik-Modul gegen ein funktionsfähiges Modul tauschen. Hierbei bleibt die Verdrahtung bestehen. Auf der Frontseite befinden sich LEDs zur Statusanzeige. Für die einfache Verdrahtung finden Sie bei jedem Elektronik-Modul auf der Front und an der Seite entsprechende Anschlussbilder.

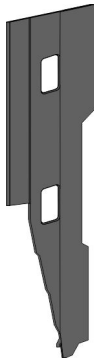
2.2.3 Zubehör**Schirmschienen-Träger**

Der Schirmschienen-Träger (Best.-Nr.: 000-0AB00) dient zur Aufnahme von Schirmschienen (10mm x 3mm) für den Anschluss von Kabelschirmen. Schirmschienen-Träger, Schirmschiene und Kabelschirmbefestigungen sind nicht im Lieferumfang enthalten, sondern ausschließlich als Zubehör erhältlich. Der Schirmschienen-Träger wird unterhalb des Klemmblocks in das Terminal-Modul gesteckt. Bei flacher Tragschiene können Sie zur Adaption die Abstandshalter am Schirmschienen-Träger abbrechen.

Abmessungen



Bus-Blende



Bei jedem Kopf-Modul gehört zum Schutz der Bus-Kontakte eine Bus-Blende zum Lieferumfang. Vor der Montage von System SLIO-Modulen ist die Bus-Blende am Kopf-Modul zu entfernen. Zum Schutz der Bus-Kontakte müssen Sie die Bus-Blende immer am äußersten Modul montieren. Die Bus-Blende hat die Best.-Nr. 000-0AA00.

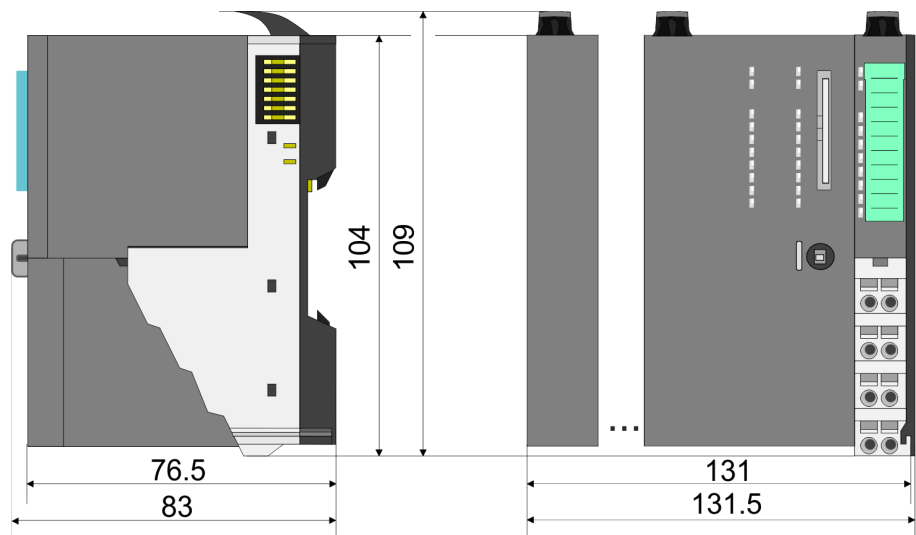
Kodier-Stecker



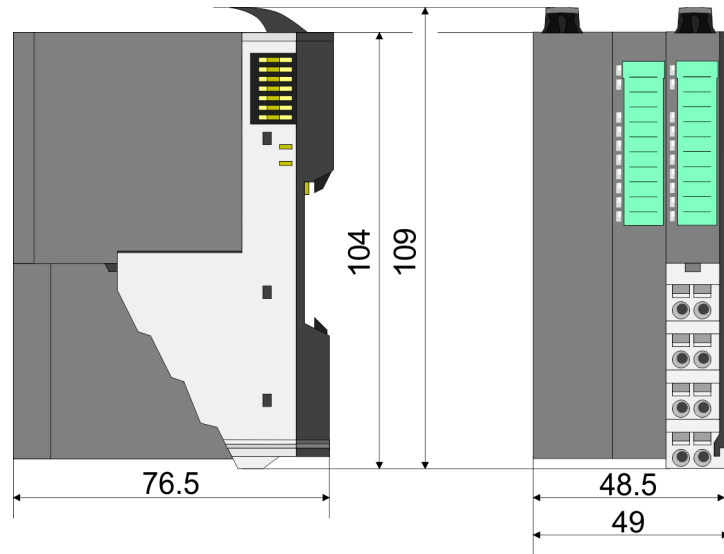
Sie haben die Möglichkeit die Zuordnung von Terminal- und Elektronik-Modul zu fixieren. Hierbei kommen Kodier-Stecker (Best-Nr.: 000-0AC00) von VIPA zum Einsatz. Die Kodier-Stecker bestehen aus einem Kodierstift-Stift und einer Kodier-Buchse, wobei durch Zusammenfügen von Elektronik- und Terminal-Modul der Kodier-Stift am Terminal-Modul und die Kodier-Buchse im Elektronik-Modul verbleiben. Dies gewährleistet, dass nach Austausch des Elektronik-Moduls nur wieder ein Elektronik-Modul mit der gleichen Kodierung gesteckt werden kann.

2.3 Abmessungen

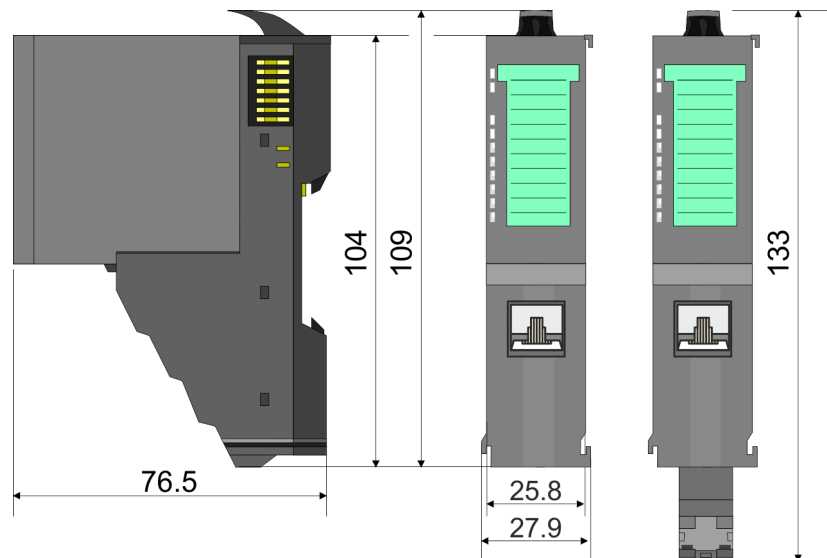
Maße CPU 01x



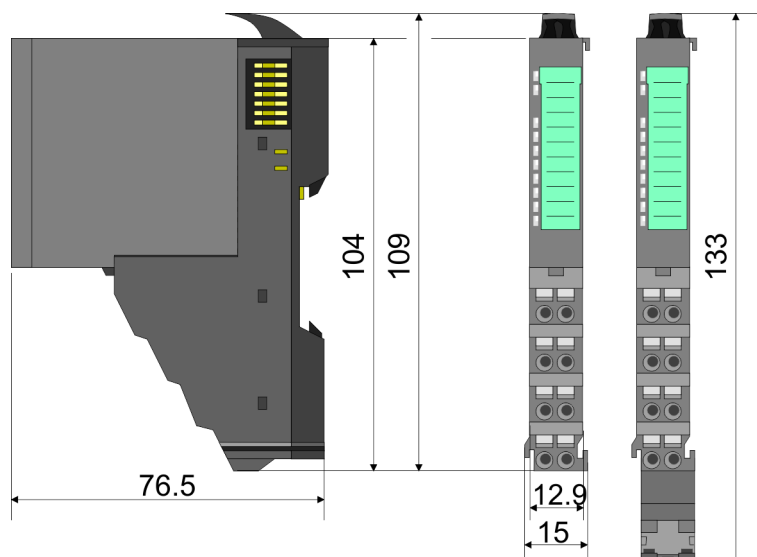
Maße Bus-Koppler und Zeilenanschlusung Slave



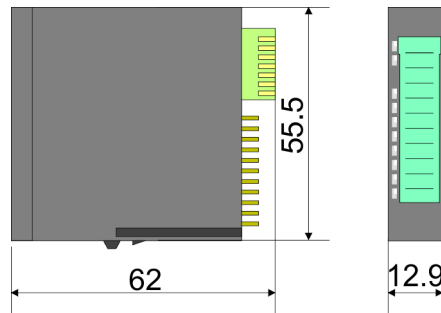
Maße Zeilenanschlusung Master



Maße Peripherie-Modul



Maße Elektronik-Modul

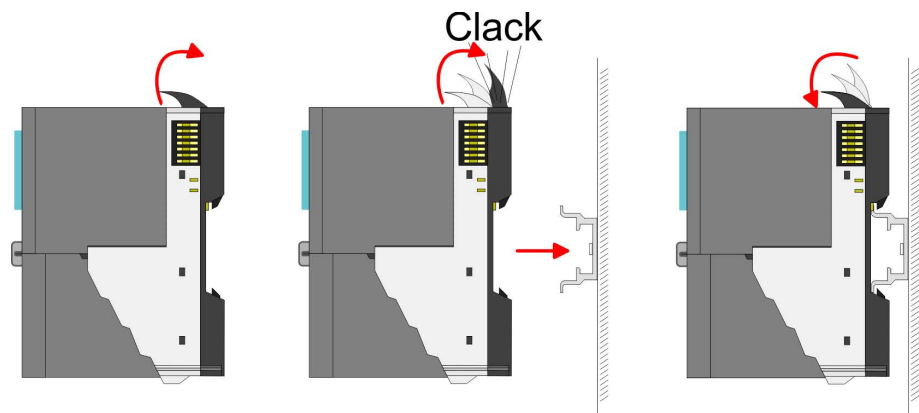


Maße in mm

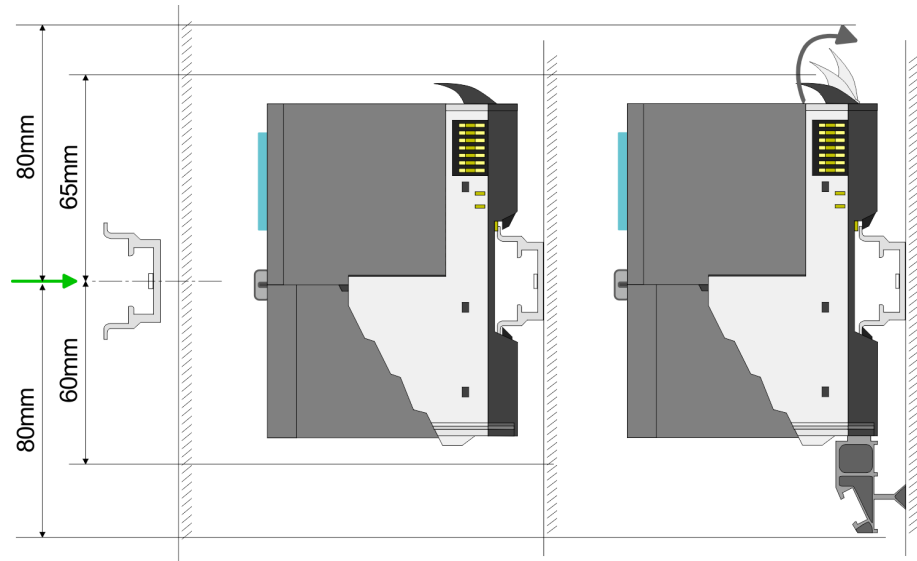
2.4 Montage

2.4.1 Montage CPU 01x

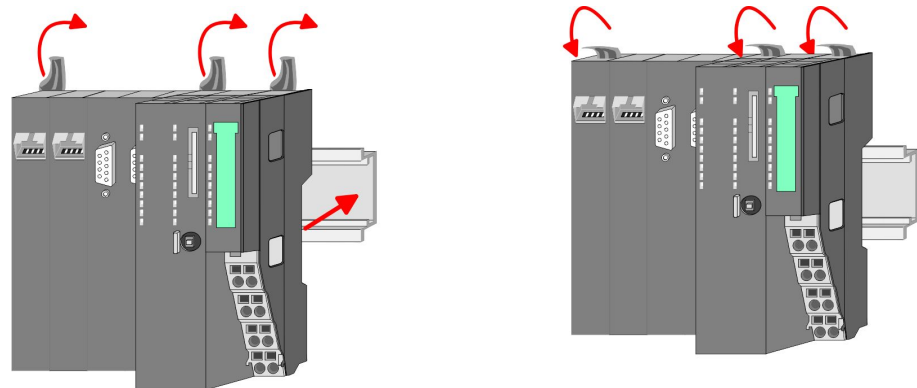
Die CPU besitzt Verriegelungshebel an der Oberseite. Zur Montage und Demontage sind diese Hebel nach oben zu drücken, bis diese einrasten. Stecken Sie die CPU auf die Tragschiene. Durch Klappen des Verriegelungshebels nach unten wird die CPU auf der Tragschiene fixiert. Die CPU wird direkt auf eine Tragschiene montiert. Sie können bis zu 64 Module stecken. Über die Verbindung mit dem Rückwandbus werden Elektronik- und Leistungsversorgung angebunden. Bitte beachten Sie hierbei, dass der Summenstrom der Elektronikversorgung den Maximalwert von 3A nicht überschreitet. Durch Einsatz des Power-Moduls 007-1AB10 können Sie den Strom für die Elektronikversorgung entsprechend erweitern.



Vorgehensweise

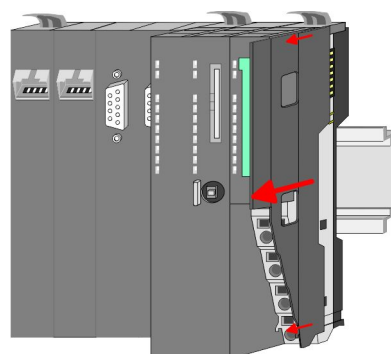


1. ▶ Montieren Sie die Tragschiene! Bitte beachten Sie, dass Sie von der Mitte der Tragschiene nach oben einen Montageabstand von mindestens 80mm und nach unten von 60mm bzw. 80mm bei Verwendung von Schirmschienen-Trägern einhalten.

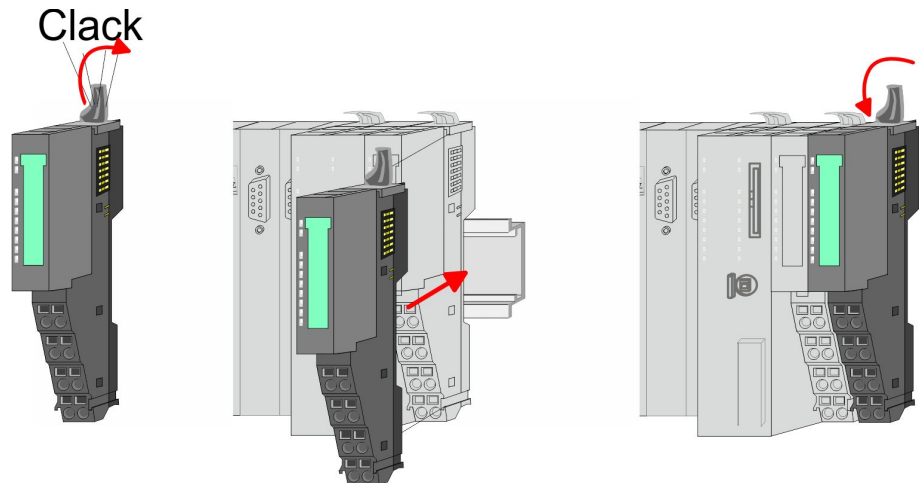


2. ▶ Klappen Sie die Verriegelungshebel der CPU nach oben, stecken Sie die CPU auf die Tragschiene und klappen Sie die Verriegelungshebel wieder nach unten.

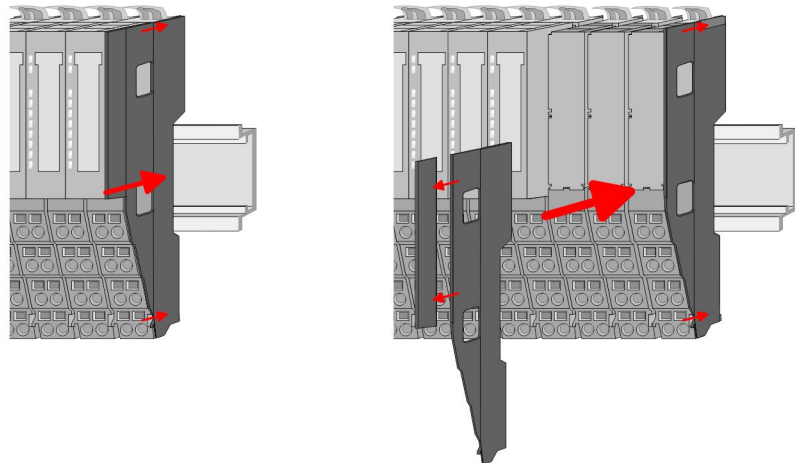
Montage Peripherie-Module



1. ▶ Entfernen Sie vor der Montage der Peripherie-Module die Bus-Blende auf der rechten Seite der CPU, indem Sie diese nach vorn abziehen. Bewahren Sie die Blende für spätere Montage auf.



2. ▶ Montieren Sie die gewünschten Peripherie-Module.



3. ▶ Nachdem Sie Ihr Gesamt-System montiert haben, müssen Sie zum Schutz der Bus-Kontakte die Bus-Blende am äußersten Modul wieder stecken. Handelt es sich bei dem äußersten Modul um ein Klemmen-Modul, so ist zur Adaption der obere Teil der Bus-Blende abzubrechen.

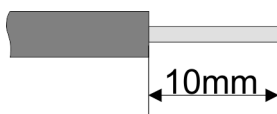
2.5 Verdrahtung

2.5.1 Verdrahtung CPU 01x

Terminal-Modul Anschlussklemmen

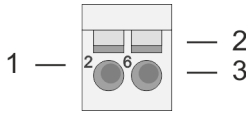
Die System SLIO CPUs haben ein Power-Modul integriert. Bei der Verdrahtung werden Anschlussklemmen mit Federklemmtechnik eingesetzt. Die Verdrahtung mit Federklemmtechnik ermöglicht einen schnellen und einfachen Anschluss Ihrer Signal- und Versorgungsleitungen.

Daten

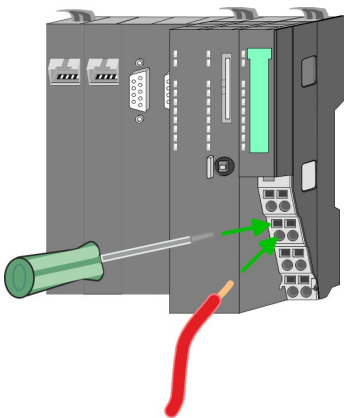
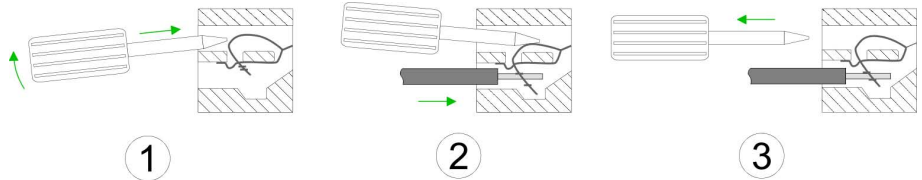


U_{max}	240V AC / 30V DC
I_{max}	10A
Querschnitt	0,08 ... 1,5mm ² (AWG 28 ... 16)
Abisolierlänge	10mm

Verdrahtung Vorgehensweise

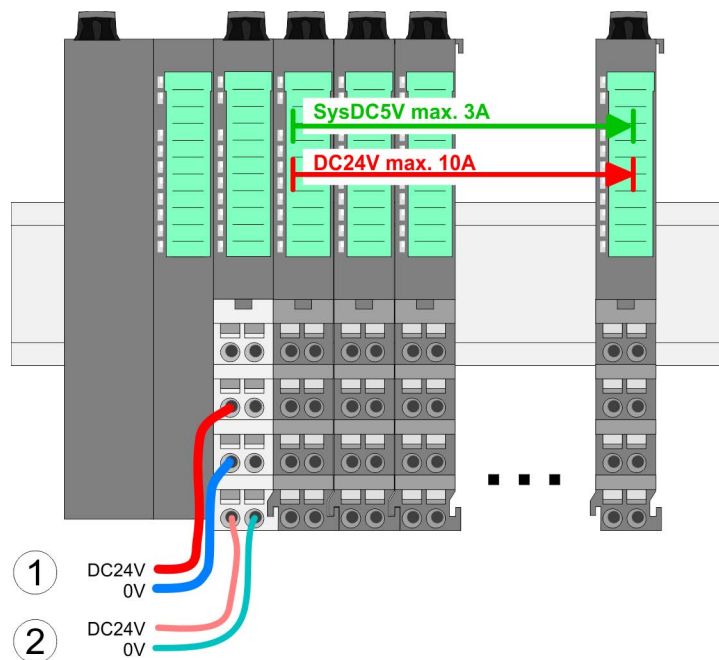


- 1 Pin-Nr. am Terminal-Modul
- 2 Entriegelung für Schraubendreher
- 3 Anschlussöffnung für Draht



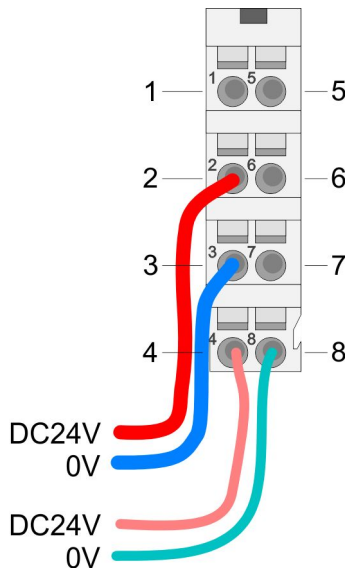
- 1. ➤ Zum Verdrahten stecken Sie, wie in der Abbildung gezeigt, einen passenden Schraubendreher leicht schräg in die rechteckige Entriegelung. Zum Öffnen der Kontaktfeder müssen Sie den Schraubendreher in die entgegengesetzte Richtung drücken und halten.
- 2. ➤ Führen Sie durch die runde Öffnung Ihren abisolierten Draht ein. Sie können Drähte mit einem Querschnitt von 0,08mm² bis 1,5mm² anschließen.
- 3. ➤ Durch Entfernen des Schraubendrehers wird der Draht über einen Federkontakt sicher mit der Anschlussklemme verbunden.

Standard-Verdrahtung



- (1) DC 24V für Leistungsversorgung I/O-Ebene (max. 10A)
- (2) DC 24V für Elektronikversorgung Bus-Koppler und I/O-Ebene

PM - Power Modul



Für Drähte mit einem Querschnitt von 0,08mm² bis 1,5mm².

Pos.	Funktion	Typ	Beschreibung
1	---	---	nicht belegt
2	DC 24V	E	DC 24V für Leistungsversorgung
3	0V	E	GND für Leistungsversorgung
4	Sys DC 24V	E	DC 24V für Elektronikversorgung
5	---	---	nicht belegt
6	DC 24V	E	DC 24V für Leistungsversorgung
7	0V	E	GND für Leistungsversorgung
8	Sys 0V	E	GND für Elektronikversorgung

E: Eingang



VORSICHT!

Da die Leistungsversorgung keine interne Absicherung besitzt, ist diese extern mit einer Sicherung entsprechend dem Maximalstrom abzusichern, d.h. max. 10A mit einer 10A-Sicherung (flink) bzw. einem Leitungsschutzschalter 10A Charakteristik Z!



Die Elektronikversorgung ist intern gegen zu hohe Spannung durch eine Sicherung geschützt. Die Sicherung befindet sich innerhalb des Power-Moduls. Wenn die Sicherung ausgelöst hat, muss das Elektronik-Modul getauscht werden!

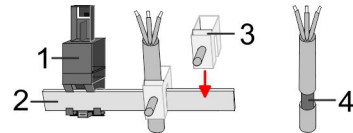
Absicherung

- Die Leistungsversorgung ist extern mit einer Sicherung entsprechend dem Maximalstrom abzusichern, d.h. max. 10A mit einer 10A-Sicherung (flink) bzw. einem Leitungsschutzschalter 10A Charakteristik Z.
- Es wird empfohlen die Elektronikversorgung für Bus-Koppler und I/O-Ebene extern mit einer 2A-Sicherung (flink) bzw. einem Leitungsschutzschalter 2A Charakteristik Z abzusichern.
- Die Elektronikversorgung für die I/O-Ebene des Power-Moduls 007-1AB10 sollte ebenfalls extern mit einer 1A-Sicherung (flink) bzw. einem Leitungsschutzschalter 1A Charakteristik Z abgesichert werden.

Zustand der Elektronikversorgung über LEDs

Nach PowerON des System SLIO leuchtet an jedem Modul die RUN- bzw. MF-LED, sofern der Summenstrom für die Elektronikversorgung 3A nicht übersteigt. Ist der Summenstrom größer als 3A, werden die LEDs nicht mehr angesteuert. Hier müssen Sie zwischen Ihre Peripherie-Module das Power-Modul mit der Best.-Nr. 007-1AB10 platzieren.

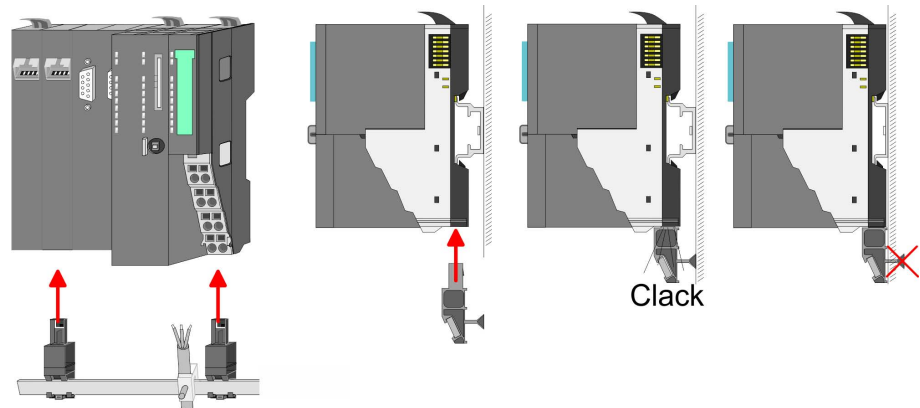
Schirm auflegen



- 1 Schirmschienen-Träger
- 2 Schirmschiene (10mm x 3mm)
- 3 Schirmanschlussklemme
- 4 Kabelschirm

Zur Schirmauflage ist die Montage von Schirmschienen-Trägern erforderlich. Der Schirmschienen-Träger (als Zubehör erhältlich) dient zur Aufnahme der Schirmschiene für den Anschluss von Kabelschirmen.

1. ▶ Jedes System SLIO-Modul besitzt an der Unterseite Aufnehmer für Schirmschienen-Träger. Stecken Sie Ihre Schirmschienen-Träger, bis diese am Modul einrasten. Bei flacher Tragschiene können Sie zur Adaption den Abstandshalter am Schirmschienen-Träger abbrechen.
2. ▶ Legen Sie Ihre Schirmschiene in den Schirmschienen-Träger ein.



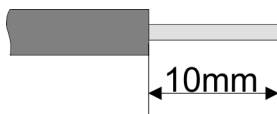
3. ▶ Legen Sie ihre Kabel mit dem entsprechend abisolierten Kabelschirm auf und verbinden Sie diese über die Schirmanschlussklemme mit der Schirmschiene.

2.5.2 Verdrahtung Peripherie-Module

Terminal-Modul Anschlussklemmen

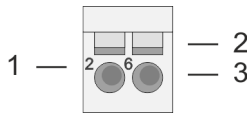
Bei der Verdrahtung von Terminal-Modulen kommen Anschlussklemmen mit Federklemmtechnik zum Einsatz. Die Verdrahtung mit Federklemmtechnik ermöglicht einen schnellen und einfachen Anschluss Ihrer Signal- und Versorgungsleitungen. Im Gegensatz zur Schraubverbindung ist diese Verbindungsart erschütterungssicher.

Daten

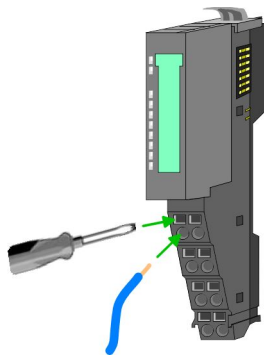
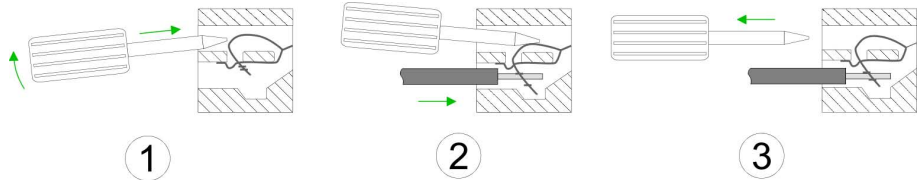


U_{\max}	240V AC / 30V DC
I_{\max}	10A
Querschnitt	0,08 ... 1,5mm ² (AWG 28 ... 16)
Abisolierlänge	10mm

Verdrahtung Vorgehensweise

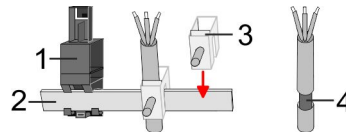


- 1 Pin-Nr. am Steckverbinder
- 2 Entriegelung für Schraubendreher
- 3 Anschlussöffnung für Draht



1. Zum Verdrahten stecken Sie, wie in der Abbildung gezeigt, einen passenden Schraubendreher leicht schräg in die rechteckige Öffnung. Zum Öffnen der Kontaktfeder müssen Sie den Schraubendreher in die entgegengesetzte Richtung drücken und halten.
2. Führen Sie durch die runde Öffnung Ihren abisolierten Draht ein. Sie können Drähte mit einem Querschnitt von 0,08mm² bis 1,5mm² anschließen.
3. Durch Entfernen des Schraubendrehers wird der Draht über einen Federkontakt sicher mit der Anschlussklemme verbunden.

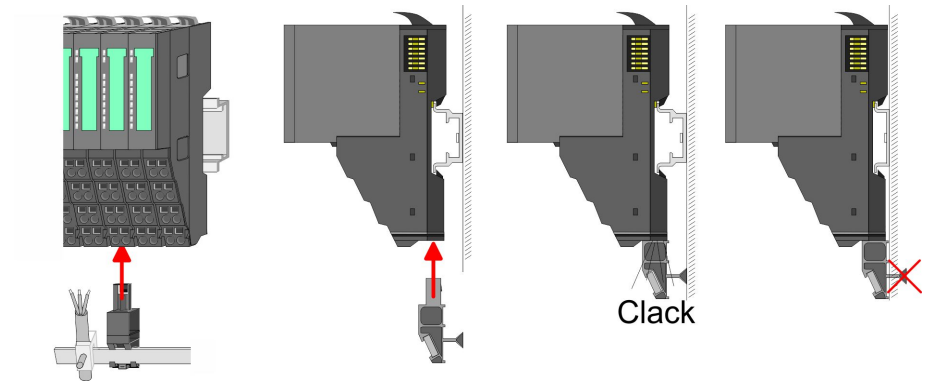
Schirm auflegen



- 1 Schirmschienen-Träger
- 2 Schirmschiene (10mm x 3mm)
- 3 Schirmanschlussklemme
- 4 Kabelschirm

Zur Schirmauflage ist die Montage von Schirmschienen-Trägern erforderlich. Der Schirmschienen-Träger (als Zubehör erhältlich) dient zur Aufnahme der Schirmschiene für den Anschluss von Kabelschirmen.

1. Jedes System SLIO-Modul besitzt an der Unterseite Aufnehmer für Schirmschienen-Träger. Stecken Sie Ihre Schirmschienen-Träger, bis diese am Modul einrasten. Bei flacher Tragschiene können Sie zur Adaption den Abstandshalter am Schirmschienen-Träger abbrechen.
2. Legen Sie Ihre Schirmschiene in den Schirmschienen-Träger ein.



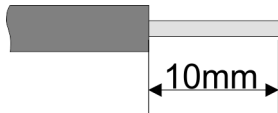
3. Legen Sie ihre Kabel mit dem entsprechend abisolierten Kabelschirm auf und verbinden Sie diese über die Schirmanschlussklemme mit der Schirmschiene.

2.5.3 Verdrahtung Power-Module

Terminal-Modul Anschlussklemmen

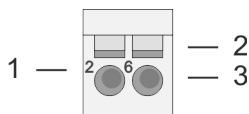
Power-Module sind entweder im Kopf-Modul integriert oder können zwischen die Peripherie-Module gesteckt werden. Bei der Verdrahtung von Power-Modulen kommen Anschlussklemmen mit Federklemmtechnik zum Einsatz. Die Verdrahtung mit Federklemmtechnik ermöglicht einen schnellen und einfachen Anschluss Ihrer Signal- und Versorgungsleitungen. Im Gegensatz zur Schraubverbindung ist diese Verbindungsart erschütterungssicher.

Daten

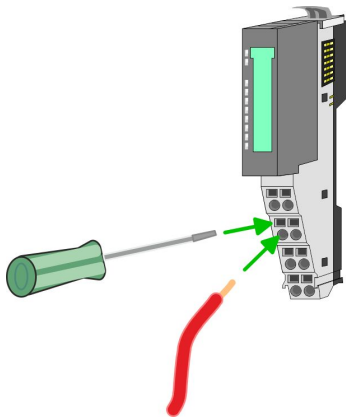
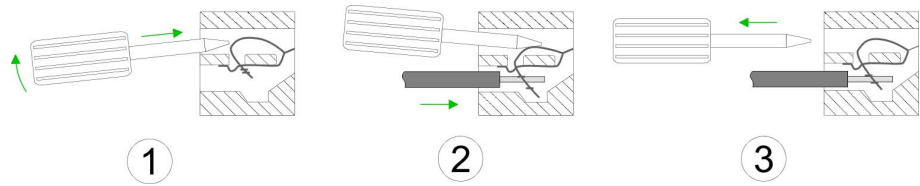


U_{max}	240V AC / 30V DC
I_{max}	10A
Querschnitt	0,08 ... 1,5mm ² (AWG 28 ... 16)
Abisolierlänge	10mm

Verdrahtung Vorgehensweise

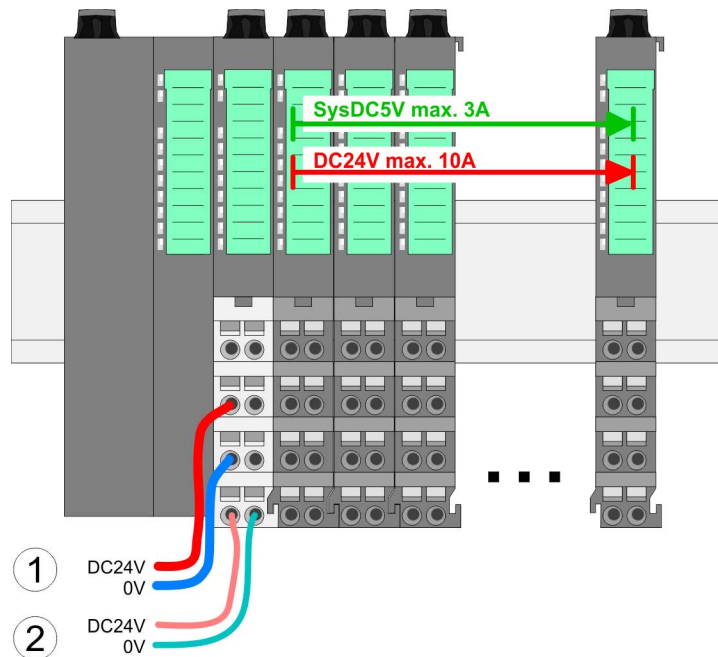


- 1 Pin-Nr. am Steckverbinder
- 2 Entriegelung für Schraubendreher
- 3 Anschlussöffnung für Draht



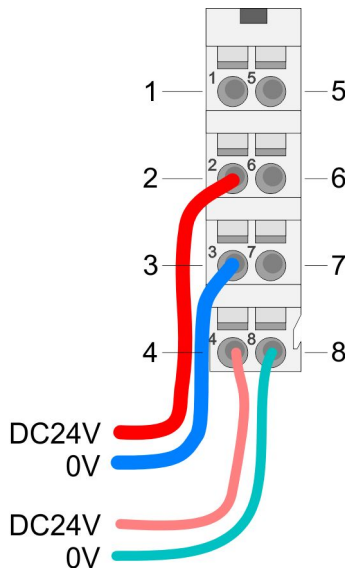
Standard-Verdrahtung

1. Zum Verdrahten stecken Sie, wie in der Abbildung gezeigt, einen passenden Schraubendreher leicht schräg in die rechteckige Öffnung. Zum Öffnen der Kontaktfeder müssen Sie den Schraubendreher in die entgegengesetzte Richtung drücken und halten.
2. Führen Sie durch die runde Öffnung Ihren abisolierten Draht ein. Sie können Drähte mit einem Querschnitt von 0,08mm² bis 1,5mm² anschließen.
3. Durch Entfernen des Schraubendrehers wird der Draht über einen Federkontakt sicher mit der Anschlussklemme verbunden.



- (1) DC 24V für Leistungsversorgung I/O-Ebene (max. 10A)
- (2) DC 24V für Elektronikversorgung Bus-Koppler und I/O-Ebene

PM - Power Modul



Für Drähte mit einem Querschnitt von 0,08mm² bis 1,5mm².

Pos.	Funktion	Typ	Beschreibung
1	---	---	nicht belegt
2	DC 24V	E	DC 24V für Leistungsversorgung
3	0V	E	GND für Leistungsversorgung
4	Sys DC 24V	E	DC 24V für Elektronikversorgung
5	---	---	nicht belegt
6	DC 24V	E	DC 24V für Leistungsversorgung
7	0V	E	GND für Leistungsversorgung
8	Sys 0V	E	GND für Elektronikversorgung

E: Eingang



VORSICHT!

Da die Leistungsversorgung keine interne Absicherung besitzt, ist diese extern mit einer Sicherung entsprechend dem Maximalstrom abzusichern, d.h. max. 10A mit einer 10A-Sicherung (flink) bzw. einem Leitungsschutzschalter 10A Charakteristik Z!



Die Elektronikversorgung ist intern gegen zu hohe Spannung durch eine Sicherung geschützt. Die Sicherung befindet sich innerhalb des Power-Moduls. Wenn die Sicherung ausgelöst hat, muss das Elektronik-Modul getauscht werden!

Absicherung

- Die Leistungsversorgung ist extern mit einer Sicherung entsprechend dem Maximalstrom abzusichern, d.h. max. 10A mit einer 10A-Sicherung (flink) bzw. einem Leitungsschutzschalter 10A Charakteristik Z.
- Es wird empfohlen die Elektronikversorgung für Kopf-Modul und I/O-Ebene extern mit einer 2A-Sicherung (flink) bzw. einem Leitungsschutzschalter 2A Charakteristik Z abzusichern.
- Die Elektronikversorgung für die I/O-Ebene des Power-Moduls 007-1AB10 sollte ebenfalls extern mit einer 1A-Sicherung (flink) bzw. einem Leitungsschutzschalter 1A Charakteristik Z abgesichert werden.

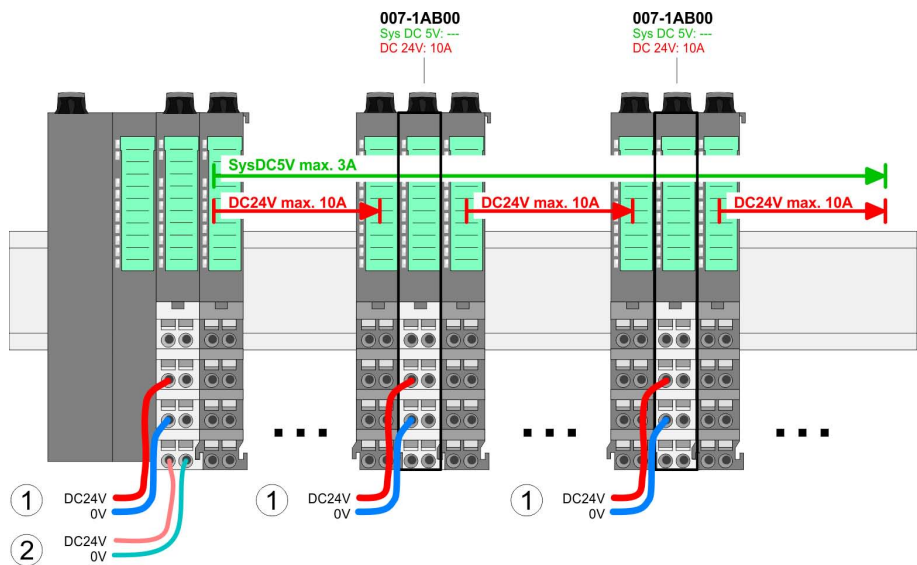
Zustand der Elektronikversorgung über LEDs

Nach PowerON des System SLIO leuchtet an jedem Modul die RUN- bzw. MF-LED, sofern der Summenstrom für die Elektronikversorgung 3A nicht übersteigt. Ist der Summenstrom größer als 3A, werden die LEDs nicht mehr angesteuert. Hier müssen Sie zwischen Ihre Peripherie-Module das Power-Modul mit der Best.-Nr. 007-1AB10 platzieren.

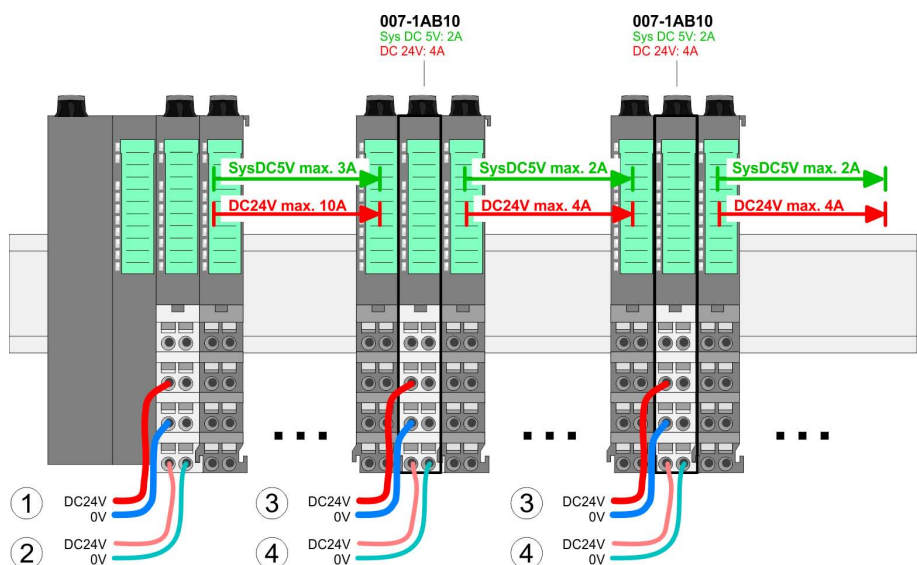
Einsatz von Power-Modulen

- Das Power-Modul mit der Best.-Nr. 007-1AB00 setzen Sie ein, wenn die 10A für die Leistungsversorgung nicht mehr ausreichen. Sie haben so auch die Möglichkeit, Potenzialgruppen zu bilden.
- Das Power-Modul mit der Best.-Nr. 007-1AB10 setzen Sie ein, wenn die 3A für die Elektronikversorgung am Rückwandbus nicht mehr ausreichen. Zusätzlich erhalten Sie eine neue Potenzialgruppe für die DC 24V Leistungsversorgung mit max. 4A.
- Durch Stecken des Power-Moduls 007-1AB10 können am nachfolgenden Rückwandbus Module gesteckt werden mit einem maximalen Summenstrom von 2A. Danach ist wieder ein Power-Modul zu stecken. Zur Sicherstellung der Spannungsversorgung dürfen die Power-Module beliebig gemischt eingesetzt werden.

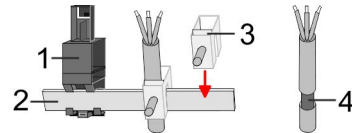
Power-Modul 007-1AB00



Power-Modul 007-1AB10



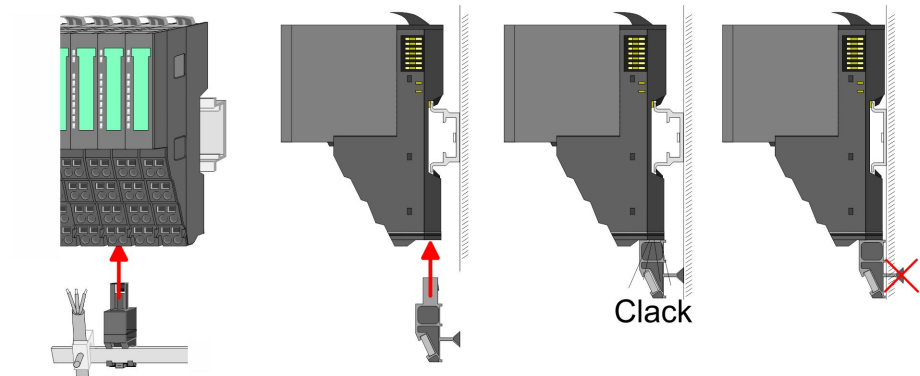
- (1) DC 24V für Leistungsversorgung I/O-Ebene (max. 10A)
- (2) DC 24V für Elektronikversorgung Bus-Koppler und I/O-Ebene
- (3) DC 24V für Leistungsversorgung I/O-Ebene (max. 4A)
- (4) DC 24V für Elektronikversorgung I/O-Ebene

Schirm auflegen

- 1 Schirmschienen-Träger
- 2 Schirmschiene (10mm x 3mm)
- 3 Schirmanschlussklemme
- 4 Kabelschirm

Zur Schirmauflage ist die Montage von Schirmschienen-Trägern erforderlich. Der Schirmschienen-Träger (als Zubehör erhältlich) dient zur Aufnahme der Schirmschiene für den Anschluss von Kabelschirmen.

1. ▶ Jedes System SLIO-Modul besitzt an der Unterseite Aufnehmer für Schirmschienen-Träger. Stecken Sie Ihre Schirmschienen-Träger, bis diese am Modul einrasten. Bei flacher Tragschiene können Sie zur Adaption den Abstandshalter am Schirmschienen-Träger abbrechen.
2. ▶ Legen Sie Ihre Schirmschiene in den Schirmschienen-Träger ein.

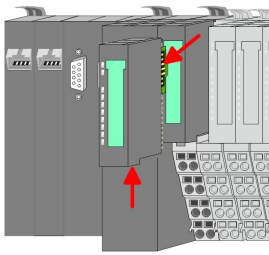


3. ▶ Legen Sie ihre Kabel mit dem entsprechend abisolierten Kabelschirm auf und verbinden Sie diese über die Schirmanschlussklemme mit der Schirmschiene.

2.6 Demontage**2.6.1 Demontage CPU 01x****Vorgehensweise****VORSICHT!**

CPU-Teil und Power-Modul der CPU dürfen nicht voneinander getrennt werden! Hier dürfen Sie lediglich das Elektronik-Modul tauschen!

1. ▶ Machen Sie Ihr System stromlos.
2. ▶ Entfernen Sie falls vorhanden die Verdrahtung an der CPU.



3. ▶

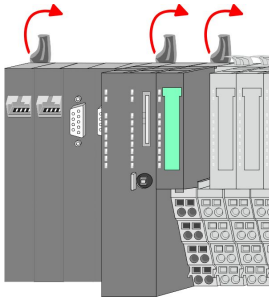


Bei der Demontage und beim Austausch eines (Kopf)-Moduls oder einer Modulgruppe müssen Sie aus montage-technischen Gründen immer das rechts daneben befindliche Elektronik-Modul entfernen! Nach der Montage kann es wieder gesteckt werden.

Betätigen Sie die Entriegelung an der Unterseite des rechts neben der CPU befindlichen Elektronik-Moduls und ziehen Sie dieses nach vorne ab.

4. ▶

Klappen Sie alle Verriegelungshebel der zu tauschenden CPU nach oben.

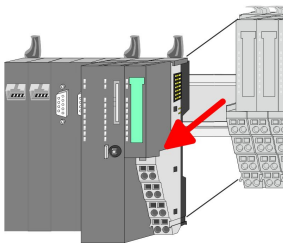


5. ▶

Ziehen Sie die CPU nach vorne ab.

6. ▶

Zur Montage klappen Sie alle Verriegelungshebel der zu montierenden CPU nach oben.

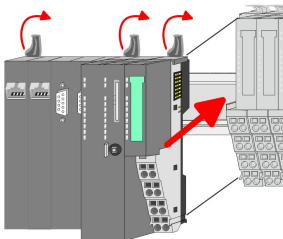


7. ▶

Stecken Sie die zu montierende CPU an das linke Modul und schieben Sie die CPU, geführt durch die Führungsleisten, auf die Tragschiene.

8. ▶

Klappen Sie alle Verriegelungshebel wieder nach unten.



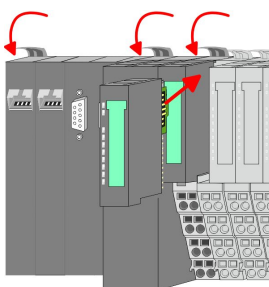
9. ▶

Stecken Sie wieder das zuvor entnommene Elektronik-Modul. Für die Montage schieben Sie das Elektronik-Modul in die Führungsschiene, bis dieses an der Unterseite am Terminal-Modul einrastet.

10. ▶

Verdrahten Sie Ihre CPU.

⇒ Jetzt können Sie Ihr System wieder in Betrieb nehmen.

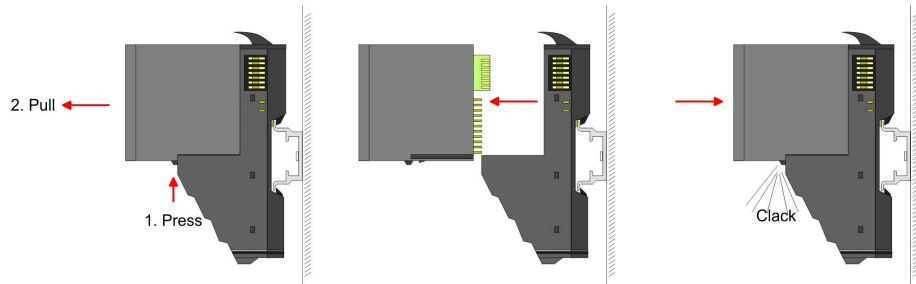


2.6.2 Demontage Peripherie-Module

Vorgehensweise

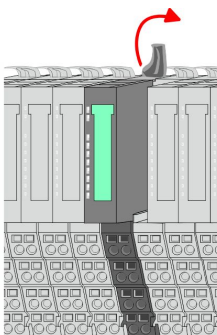
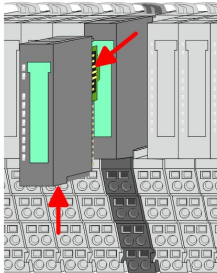
Austausch eines Elektronik-Moduls

1. ▶ Machen Sie Ihr System stromlos.



2. ▶ Zum Austausch eines Elektronik-Moduls können Sie das Elektronik-Modul, nach Betätigung der Entriegelung an der Unterseite, nach vorne abziehen.
3. ▶ Für die Montage schieben Sie das neue Elektronik-Modul in die Führungsschiene, bis dieses an der Unterseite am Terminal-Modul einrastet.
⇒ Jetzt können Sie Ihr System wieder in Betrieb nehmen.

Austausch eines Peripherie-Moduls

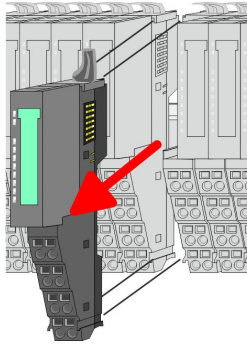


1. ▶ Machen Sie Ihr System stromlos.
2. ▶ Entfernen Sie falls vorhanden die Verdrahtung am Modul.
3. ▶

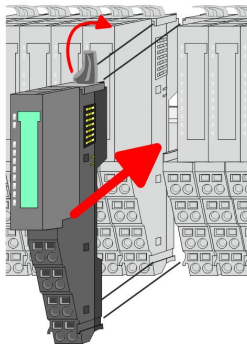


Bei der Demontage und beim Austausch eines (Kopf)-Moduls oder einer Modulgruppe müssen Sie aus montage-technischen Gründen immer das rechts daneben befindliche Elektronik-Modul entfernen! Nach der Montage kann es wieder gesteckt werden.

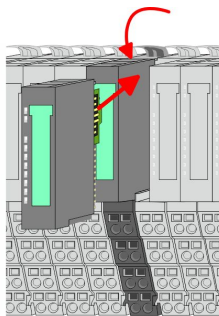
4. ▶ Klappen Sie den Verriegelungshebel des zu tauschenden Moduls nach oben.



5. ▶ Ziehen Sie das Modul nach vorne ab.
6. ▶ Zur Montage klappen Sie den Verriegelungshebel des zu montierenden Moduls nach oben.

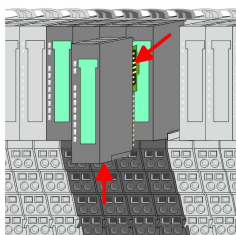


7. ▶ Stecken Sie das zu montierende Modul in die Lücke zwischen die beiden Module und schieben Sie das Modul, geführt durch die Führungsleisten auf beiden Seiten, auf die Tragschiene.
8. ▶ Klappen Sie den Verriegelungshebel wieder nach unten.



9. ▶ Stecken Sie wieder das zuvor entnommene Elektronik-Modul.
10. ▶ Verdrahten Sie Ihr Modul.
⇒ Jetzt können Sie Ihr System wieder in Betrieb nehmen.

Austausch einer Modulgruppe



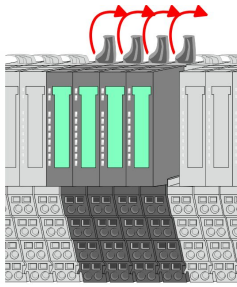
1. ▶ Machen Sie Ihr System stromlos.
2. ▶ Entfernen Sie falls vorhanden die Verdrahtung an der Modulgruppe.

3. ▶

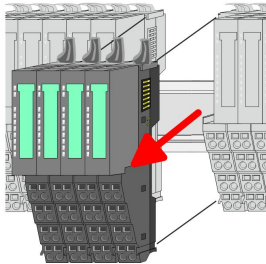


Bei der Demontage und beim Austausch eines (Kopf)-Moduls oder einer Modulgruppe müssen Sie aus montage-technischen Gründen immer das rechts daneben befindliche Elektronik-Modul entfernen! Nach der Montage kann es wieder gesteckt werden.

Betätigen Sie die Entriegelung an der Unterseite des rechts neben der Modulgruppe befindlichen Elektronik-Moduls und ziehen Sie dieses nach vorne ab.

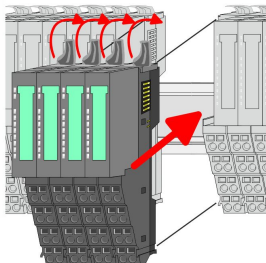


4. ▶ Klappen Sie alle Verriegelungshebel der zu tauschenden Modulgruppe nach oben.



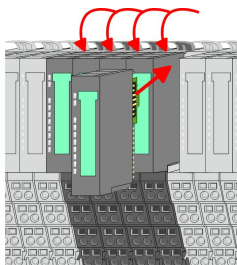
5. ▶ Ziehen Sie die Modulgruppe nach vorne ab.

6. ▶ Zur Montage klappen Sie alle Verriegelungshebel der zu montierenden Modulgruppe nach oben.



7. ▶ Stecken Sie die zu montierende Modulgruppe in die Lücke zwischen die beiden Module und schieben Sie die Modulgruppe, geführt durch die Führungsleisten auf beiden Seiten, auf die Tragschiene.

8. ▶ Klappen Sie alle Verriegelungshebel wieder nach unten.



9. ▶ Stecken Sie wieder das zuvor entnommene Elektronik-Modul.

10. ▶ Verdrahten Sie Ihre Modulgruppe.

⇒ Jetzt können Sie Ihr System wieder in Betrieb nehmen.

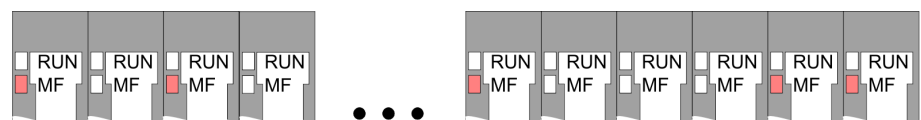
2.7 Hilfe zur Fehlersuche - LEDs

Allgemein

Jedes Modul besitzt auf der Frontseite die LEDs RUN und MF. Mittels dieser LEDs können Sie Fehler in Ihrem System bzw. fehlerhafte Module ermitteln.

In den nachfolgenden Abbildungen werden blinkende LEDs mit ☼ gekennzeichnet.

Summenstrom der Elektronik-Versorgung überschritten

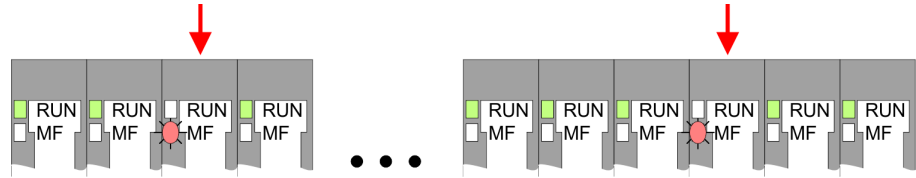


Verhalten: Nach dem Einschalten bleibt an jedem Modul die RUN-LED aus und es leuchtet sporadisch die MF-LED.

Ursache: Der maximale Strom für die Elektronikversorgung ist überschritten.

Abhilfe: Platzieren Sie immer, sobald der Summenstrom für die Elektronikversorgung den maximalen Strom übersteigt, das Power-Modul 007-1AB10. ↪ Kapitel 2.5.3 "Verdrahtung Power-Module" auf Seite 23

Konfigurationsfehler

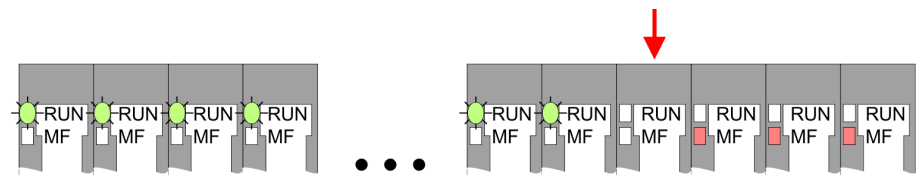


Verhalten: Nach dem Einschalten blinkt an einem Modul bzw. an mehreren Modulen die MF-LED. Die RUN-LED bleibt ausgeschaltet.

Ursache: An dieser Stelle ist ein Modul gesteckt, welches nicht dem aktuell konfigurierten Modul entspricht.

Abhilfe: Stimmen Sie Konfiguration und Hardware-Aufbau aufeinander ab.

Modul-Ausfall



Verhalten: Nach dem Einschalten blinken alle RUN-LEDs bis zum fehlerhaften Modul. Bei allen nachfolgenden Modulen leuchtet die MF LED und die RUN-LED ist aus.

Ursache: Das Modul rechts der blinkenden Module ist defekt.

Abhilfe: Ersetzen Sie das defekte Modul.

2.8 Aufbaurichtlinien

Allgemeines

Die Aufbaurichtlinien enthalten Informationen über den störsicheren Aufbau eines SPS-Systems. Es werden die Wege beschrieben, wie Störungen in Ihre Steuerung gelangen können, wie die elektromagnetische Verträglichkeit (EMV) sicher gestellt werden kann und wie bei der Schirmung vorzugehen ist.

Was bedeutet EMV?

Unter Elektromagnetischer Verträglichkeit (EMV) versteht man die Fähigkeit eines elektrischen Gerätes, in einer vorgegebenen elektromagnetischen Umgebung fehlerfrei zu funktionieren, ohne vom Umfeld beeinflusst zu werden bzw. das Umfeld in unzulässiger Weise zu beeinflussen.

Die Komponenten von VIPA sind für den Einsatz in Industrieumgebungen entwickelt und erfüllen hohe Anforderungen an die EMV. Trotzdem sollten Sie vor der Installation der Komponenten eine EMV-Planung durchführen und mögliche Störquellen in die Betrachtung einbeziehen.

Mögliche Störeinträge

Elektromagnetische Störungen können sich auf unterschiedlichen Pfaden in Ihre Steuerung einkoppeln:

- Elektromagnetische Felder (HF-Einkopplung)
- Magnetische Felder mit energietechnischer Frequenz
- Bus-System
- Stromversorgung
- Schutzleiter

Je nach Ausbreitungsmedium (leitungsgebunden oder -ungebunden) und Entfernung zur Störquelle gelangen Störungen über unterschiedliche Kopplungsmechanismen in Ihre Steuerung.

Man unterscheidet:

- galvanische Kopplung
- kapazitive Kopplung
- induktive Kopplung
- Strahlungskopplung

Grundregeln zur Sicherstellung der EMV

Häufig genügt zur Sicherstellung der EMV das Einhalten einiger elementarer Regeln. Beachten Sie beim Aufbau der Steuerung deshalb die folgenden Grundregeln.

- Achten Sie bei der Montage Ihrer Komponenten auf eine gut ausgeführte flächenhafte Massung der inaktiven Metallteile.
 - Stellen Sie eine zentrale Verbindung zwischen der Masse und dem Erde/Schutzleitersystem her.
 - Verbinden Sie alle inaktiven Metallteile großflächig und impedanzarm.
 - Verwenden Sie nach Möglichkeit keine Aluminiumteile. Aluminium oxidiert leicht und ist für die Massung deshalb weniger gut geeignet.
- Achten Sie bei der Verdrahtung auf eine ordnungsgemäße Leitungsführung.
 - Teilen Sie die Verkabelung in Leitungsgruppen ein. (Starkstrom, Stromversorgungs-, Signal- und Datenleitungen).
 - Verlegen Sie Starkstromleitungen und Signal- bzw. Datenleitungen immer in getrennten Kanälen oder Bündeln.
 - Führen Sie Signal- und Datenleitungen möglichst eng an Masseflächen (z.B. Tragholme, Metallschienen, Schrankbleche).
- Achten Sie auf die einwandfreie Befestigung der Leitungsschirme.
 - Datenleitungen sind geschirmt zu verlegen.
 - Analogleitungen sind geschirmt zu verlegen. Bei der Übertragung von Signalen mit kleinen Amplituden kann das einseitige Auflegen des Schirms vorteilhaft sein.
 - Legen Sie die Leitungsschirme direkt nach dem Schrankeintritt großflächig auf eine Schirm-/Schutzleiterschiene auf, und befestigen Sie die Schirme mit Kabelschellen.
 - Achten Sie darauf, dass die Schirm-/Schutzleiterschiene impedanzarm mit dem Schrank verbunden ist.
 - Verwenden Sie für geschirmte Datenleitungen metallische oder metallisierte Steckergehäuse.

- Setzen Sie in besonderen Anwendungsfällen spezielle EMV-Maßnahmen ein.
 - Erwägen Sie bei Induktivitäten den Einsatz von Löschgliedern.
 - Beachten Sie, dass bei Einsatz von Leuchtstofflampen sich diese negativ auf Signalleitungen auswirken können.
- Schaffen Sie ein einheitliches Bezugspotential und erden Sie nach Möglichkeit alle elektrischen Betriebsmittel.
 - Achten Sie auf den gezielten Einsatz der Erdungsmaßnahmen. Das Erden der Steuerung dient als Schutz- und Funktionsmaßnahme.
 - Verbinden Sie Anlagenteile und Schränke mit Ihrer SPS sternförmig mit dem Erde/Schutzleitersystem. Sie vermeiden so die Bildung von Erdschleifen.
 - Verlegen Sie bei Potenzialdifferenzen zwischen Anlagenteilen und Schränken ausreichend dimensionierte Potenzialausgleichsleitungen.

Schirmung von Leitungen

Elektrische, magnetische oder elektromagnetische Störfelder werden durch eine Schirmung geschwächt; man spricht hier von einer Dämpfung. Über die mit dem Gehäuse leitend verbundene Schirmschiene werden Störströme auf Kabelschirme zur Erde hin abgeleitet. Hierbei ist darauf zu achten, dass die Verbindung zum Schutzleiter impedanzarm ist, da sonst die Störströme selbst zur Störquelle werden.

Bei der Schirmung von Leitungen ist folgendes zu beachten:

- Verwenden Sie möglichst nur Leitungen mit Schirmgeflecht.
- Die Deckungsdichte des Schirmes sollte mehr als 80% betragen.
- In der Regel sollten Sie die Schirme von Leitungen immer beidseitig auflegen. Nur durch den beidseitigen Anschluss der Schirme erreichen Sie eine gute Störunterdrückung im höheren Frequenzbereich. Nur im Ausnahmefall kann der Schirm auch einseitig aufgelegt werden. Dann erreichen Sie jedoch nur eine Dämpfung der niedrigen Frequenzen. Eine einseitige Schirmanbindung kann günstiger sein, wenn:
 - die Verlegung einer Potenzialausgleichsleitung nicht durchgeführt werden kann.
 - Analogsignale (einige mV bzw. μA) übertragen werden.
 - Folienschirme (statische Schirme) verwendet werden.
- Benutzen Sie bei Datenleitungen für serielle Kopplungen immer metallische oder metallisierte Stecker. Befestigen Sie den Schirm der Datenleitung am Steckergehäuse. Schirm nicht auf den PIN 1 der Steckerleiste auflegen!
- Bei stationärem Betrieb ist es empfehlenswert, das geschirmte Kabel unterbrechungsfrei abzuisolieren und auf die Schirm-/ Schutzleiterschiene aufzulegen.
- Benutzen Sie zur Befestigung der Schirmgeflechte Kabelschellen aus Metall. Die Schellen müssen den Schirm großflächig umschließen und guten Kontakt ausüben.
- Legen Sie den Schirm direkt nach Eintritt der Leitung in den Schrank auf eine Schirmschiene auf. Führen Sie den Schirm bis zu Ihrer SPS weiter, legen Sie ihn dort jedoch nicht erneut auf!

**VORSICHT!****Bitte bei der Montage beachten!**

Bei Potenzialdifferenzen zwischen den Erdungspunkten kann über den beidseitig angeschlossenen Schirm ein Ausgleichsstrom fließen.

Abhilfe: Potenzialausgleichsleitung.

2.9 Allgemeine Daten

Konformität und Approbation		
Konformität		
CE	2006/95/EG	Niederspannungsrichtlinie
	2004/108/EG	EMV-Richtlinie
Approbation		
UL		Siehe Technische Daten
Sonstiges		
RoHS	2011/65/EU	Produkte bleifrei; Richtlinie zur Beschränkung der Verwendung bestimmter gefährlicher Stoffe in Elektro- und Elektronikgeräten

Personenschutz und Geräteschutz		
Schutzart	-	IP20
Potenzialtrennung		
Zum Feldbus	-	Galvanisch entkoppelt
Zur Prozessebene	-	Galvanisch entkoppelt
Isolationsfestigkeit		-
Isolationsspannung gegen Bezugserde		
Eingänge / Ausgänge	-	AC / DC 50V, bei Prüfspannung AC 500V
Schutzmaßnahmen	-	gegen Kurzschluss

Umgebungsbedingungen gemäß EN 61131-2		
Klimatisch		
Lagerung /Transport	EN 60068-2-14	-25...+70°C
Betrieb		
Horizontaler Einbau hängend	EN 61131-2	0...+60°C
Horizontaler Einbau liegend	EN 61131-2	0...+55°C
Vertikaler Einbau	EN 61131-2	0...+50°C
Luftfeuchtigkeit	EN 60068-2-30	RH1 (ohne Betauung, relative Feuchte 10 ... 95%)
Verschmutzung	EN 61131-2	Verschmutzungsgrad 2
Aufstellhöhe max.	-	2000m
Mechanisch		
Schwingung	EN 60068-2-6	1g, 9Hz ... 150Hz
Schock	EN 60068-2-27	15g, 11ms

Montagebedingungen

Einbauort	-	Im Schaltschrank
Einbaulage	-	Horizontal und vertikal

EMV	Norm	Bemerkungen	
Störaussendung	EN 61000-6-4	Class A (Industriebereich)	
Störfestigkeit Zone B	EN 61000-6-2	Industriebereich	
		EN 61000-4-2	ESD 8kV bei Luftentladung (Schärfegrad 3), 4kV bei Kontaktentladung (Schärfegrad 2)
		EN 61000-4-3	HF-Einstrahlung (Gehäuse) 80MHz ... 1000MHz, 10V/m, 80% AM (1kHz) 1,4GHz ... 2,0GHz, 3V/m, 80% AM (1kHz) 2GHz ... 2,7GHz, 1V/m, 80% AM (1kHz)
		EN 61000-4-6	HF-Leitungsgeführt 150kHz ... 80MHz, 10V, 80% AM (1kHz)
		EN 61000-4-4	Burst, Schärfegrad 3
		EN 61000-4-5	Surge, Installationsklasse 3 *

*) Aufgrund der energiereichen Einzelimpulse ist bei Surge eine angemessene externe Beschaltung mit Blitzschutzelementen wie z.B. Blitzstromableitern und Überspannungsableitern erforderlich.

3 Hardwarebeschreibung

3.1 Leistungsmerkmale

CPU 015

- SPEED7-Technologie integriert
- programmierbar über SPEED7 Studio, Siemens SIMATIC Manager oder TIA Portal
- 256kByte Arbeitsspeicher integriert (128kByte Code, 128kByte Daten)
- Arbeitsspeicher erweiterbar bis max. 512kByte (256kByte Code, 256kByte Daten)
- 512kByte Ladespeicher integriert
- Steckplatz für externe Speichermedien (verriegelbar)
- Status-LEDs für Betriebszustand und Diagnose
- X1: Ethernet-PG/OP-Kanal integriert
- X2: PtP(MPI)-Schnittstelle: Serielle integrierte Schnittstelle für PtP-Kommunikation mit den Protokollen: ASCII, STX/ETX, USS, 3964(R), MODBUS RTU, Master/Slave umschaltbar für MPI-Kommunikation
- X3: MPI(PB)-Schnittstelle: MPI-Schnittstelle mit über VSC freischaltbarer Feldbusfunktionalität
- X4: PROFINET-IO-Controller: PROFINET gemäß Conformance Class A mit integriertem Ethernet-CP
- bis zu 64 SLIO Module ankoppelbar
- E/A-Adressbereich digital/analog 2048Byte
- 512 Timer/Zähler, 8192 Merker-Byte



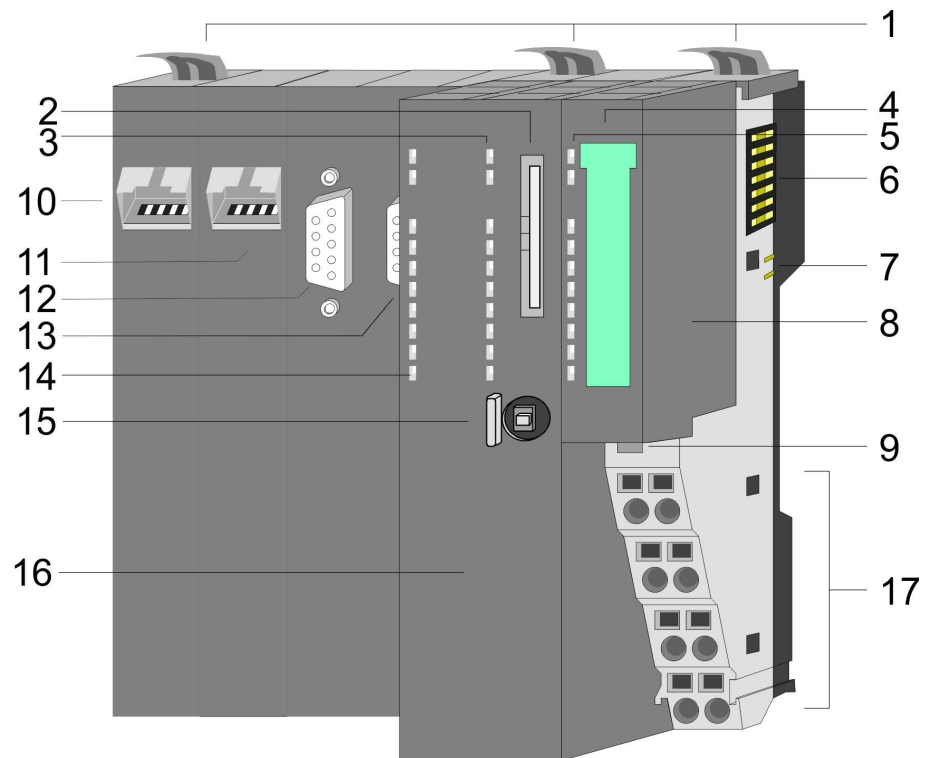
Bestelldaten

Typ	Bestellnummer	Beschreibung
CPU 015	015-CEFPR00	Basis CPU 015 mit PROFINET-IO-Controller und Optionen zur Erweiterung von Arbeitsspeicher und Feldbusanschlusung.

3.2 Aufbau

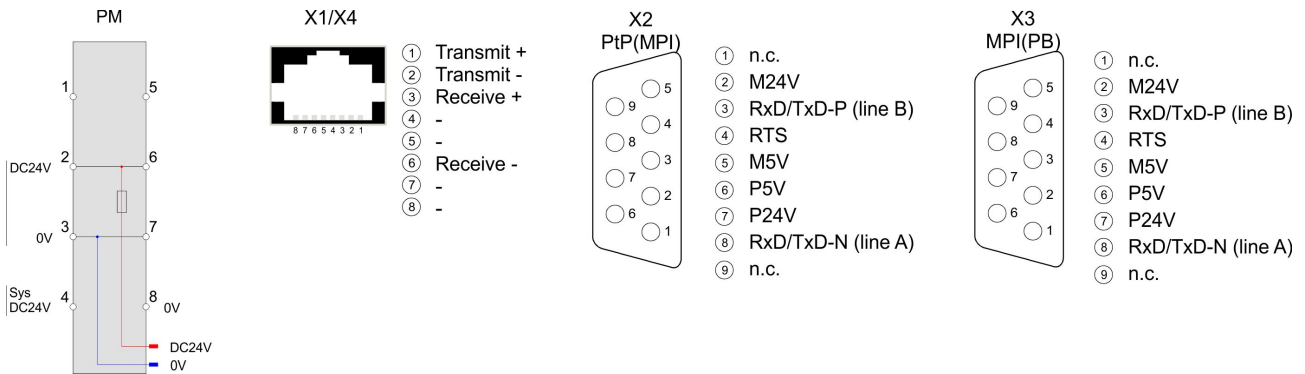
3.2.1 Basis CPU

CPU 015



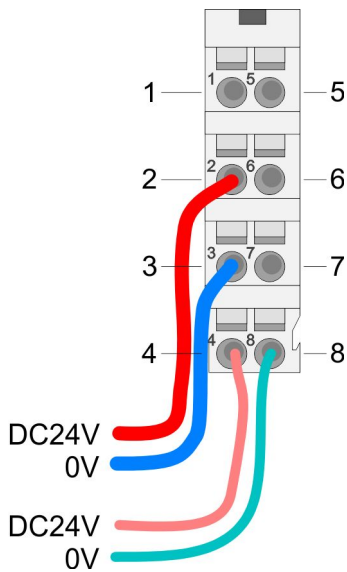
- 1 Verriegelungshebel
- 2 Steckplatz für Speichermedien (verriegelbar)
- 3 LEDs des CPU-Teils
- 4 Beschriftungsstreifen Power-Modul
- 5 LED-Statusanzeige Power-Modul
- 6 Rückwandbus
- 7 DC 24V Leistungsversorgung
- 8 Power-Modul
- 9 Entriegelung Power-Modul
- 10 X4: PROFINET-IO-Controller
- 11 X1: Ethernet-PG/OP-Kanal
- 12 X2: PtP(MPI)-Schnittstelle
- 13 X3: MPI(PB)-Schnittstelle
- 14 LED-Statusanzeige PROFINET-IO-Controller
- 15 Betriebsarten-Schalter CPU
- 16 CPU-Teil
- 17 Anschlussklemmen Power-Modul

3.2.2 Schnittstellen



VORSICHT!
CPU-Teil und Power-Modul dürfen nicht voneinander getrennt werden! Hier dürfen Sie lediglich das Elektronik-Modul tauschen!

PM - Power Modul



Für Drähte mit einem Querschnitt von 0,08mm² bis 1,5mm².

Pos.	Funktion	Typ	Beschreibung
1	---	---	nicht belegt
2	DC 24V	E	DC 24V für Leistungsversorgung
3	0V	E	GND für Leistungsversorgung
4	Sys DC 24V	E	DC 24V für Elektronikversorgung
5	---	---	nicht belegt
6	DC 24V	E	DC 24V für Leistungsversorgung
7	0V	E	GND für Leistungsversorgung
8	Sys 0V	E	GND für Elektronikversorgung

E: Eingang

X1: Ethernet-PG/OP-Kanal

8polige RJ45-Buchse:

- Die RJ45-Buchse dient als Schnittstelle zum Ethernet-PG/OP-Kanal.
- Mittels dieser Schnittstelle können Sie Ihre CPU programmieren bzw. fernwarten und auf den integrierten Webserver zugreifen.
- Projektierbare Verbindungen sind nicht möglich.
- Damit Sie online auf den Ethernet-PG/OP-Kanal zugreifen können, müssen Sie diesem IP-Adress-Parameter zuweisen.

☞ Kapitel 4.6 "Hardware-Konfiguration - Ethernet-PG/OP-Kanal" auf Seite 60

X2: PtP(MPI)-Schnittstelle

9polige SubD-Buchse: (potenzialgetrennt):


Die Schnittstelle unterstützt folgende Funktionalitäten, welche über die *VIPA-spezifischen CPU-Parameter* umschaltbar sind  *Kapitel 4.9 "Einstellung VIPA-spezifische CPU-Parameter" auf Seite 67:*

- PtP (default / nach Urlöschen)
Defaultmäßig ist die RS485-Schnittstelle auf PtP-Funktionalität eingestellt. Mit der Funktionalität *PtP* ermöglicht die RS485-Schnittstelle eine serielle Punkt-zu-Punkt-Prozessankopplung zu verschiedenen Ziel- oder Quell-Systemen.
Unterstützt werden folgende Protokolle:
 - ASCII
 - STX/ETX
 - 3964R
 - USS
 - Modbus-Master (ASCII, RTU)
- MPI
Die MPI-Schnittstelle dient zur Verbindung zwischen Programmiergerät und CPU. Hierüber erfolgt beispielsweise die Projektierung und Programmierung. Außerdem dient MPI zur Kommunikation zwischen mehreren CPUs oder zwischen HMIs und CPU. Standardmäßig ist die MPI-Adresse 2 eingestellt.

X3: MPI(PB)-Schnittstelle

9polige SubD-Buchse: (potenzialgetrennt):

Die Schnittstelle unterstützt folgende Funktionalitäten, welche über das Submodul X1 *"MPI/DP"* in der Hardware-Konfiguration umschaltbar sind:

- MPI (default / nach Rücksetzen auf Werkseinstellung  *Kapitel 4.15 "Rücksetzen auf Werkseinstellung" auf Seite 83*)
Defaultmäßig ist die RS485-Schnittstelle auf MPI-Funktionalität eingestellt. Die MPI-Schnittstelle dient zur Verbindung zwischen Programmiergerät und CPU. Hierüber erfolgt beispielsweise die Projektierung und Programmierung. Außerdem dient MPI zur Kommunikation zwischen mehreren CPUs oder zwischen HMIs und CPU. Standardmäßig ist die MPI-Adresse 2 eingestellt.
- PB
Durch Konfiguration des Submoduls X1 *"MPI/DP"* der CPU in der Hardware-Konfiguration können Sie die PROFIBUS-Master/Slave-Funktionalität dieser Schnittstelle aktivieren.

**Bus-Funktionalität mittels VSC aktivieren**

Damit Sie die MPI(PB)-Schnittstelle X3 in die PROFIBUS-Funktionalität umschalten können, müssen Sie die entsprechende Bus-Funktionalität mittels einer VSC-Speicherkarte von VIPA aktivieren. Durch Stecken der VSC-Speicherkarte und anschließendem Urlöschen wird die Funktion aktiviert.

 *"Übersicht" auf Seite 84*

X4: PROFINET-IO-Controller*8polige RJ45-Buchse:*

- Die CPU hat einen PROFINET-IO-Controller integriert, welcher über das PROFINET-Submodul im Hardware-Konfigurator von Siemens zu projektieren ist.
- Der PROFINET-IO-Controller bietet folgende Verbindungsmöglichkeiten:
 - PROFINET-IO-Controller zur Anbindung von PROFINET-IO-Devices
 - Ethernet-PG/OP-Kanal
 - Ethernet Siemens S7-Verbindungen
 - Ethernet Offene Kommunikation

3.2.3 Speichermanagement**Allgemein**

Die CPU hat einen Speicher integriert. Angaben über die Speicherkapazität finden Sie auf der Frontseite Ihrer CPU. Der Speicher gliedert sich in folgende Teile:

- Ladespeicher 512kByte
- Codespeicher (50% des Arbeitsspeichers)
- Datenspeicher (50% des Arbeitsspeichers)
- Arbeitsspeicher 256kByte
 - Sie haben die Möglichkeit den Arbeitsspeicher mittels einer VSC auf maximal 512kByte zu erweitern.

3.2.4 Steckplatz für Speichermedien**Übersicht**

Auf diesem Steckplatz können sie folgende Speichermedien stecken:

- VSD - **VIPA SD-Card**
 - Externe Speicherkarte für Programme und Firmware.
- VSC - **VIPASetCard**
 - Externe Speicherkarte (VSD) für Programme und Firmware mit der Möglichkeit zur Freischaltung optionaler Funktionen wie Arbeitsspeicher und Feldbusanschlüssen.
 - Diese Funktionen können gesondert hinzugekauft werden.
↳ *Kapitel 4.16 "Einsatz Speichermedien - VSD, VSC" auf Seite 84*
 - Zur Aktivierung ist die entsprechende Karte zu stecken und ein *Urlöschen* durchzuführen. ↳ *Kapitel 4.13 "Urlöschen" auf Seite 79*



Ein Übersicht der aktuell verfügbaren VSD bzw. VSC finden Sie unter www.vipa.com.

3.2.5 Pufferungsmechanismen

Die SLIO CPU besitzt auf Kondensatorbasis einen Mechanismus zur Sicherung der internen Uhr bei Stromausfall für max. 30 Tage. Der Inhalt des RAMs wird automatisch bei Netzaus im Flash (NVRAM) gespeichert.



VORSICHT!

Bitte schließen Sie die CPU für ca. 1 Stunde an die Spannungsversorgung an, damit der interne Sicherungsmechanismus entsprechend geladen wird.

Bei Ausfall des Sicherungsmechanismus wird Datum 01.09.2009 und Uhrzeit 00:00:00 eingestellt. Zusätzlich erhalten Sie eine Diagnosemeldung. ↪ "VIPA-spezifische Diagnose-Einträge" auf Seite 90

3.2.6 Betriebsartenschalter

Allgemein



- Mit dem Betriebsartenschalter können Sie bei der CPU zwischen den Betriebsarten STOP und RUN wählen.
- Beim Übergang vom Betriebszustand STOP nach RUN durchläuft die CPU den Betriebszustand ANLAUF.
- Mit der Tasterstellung MR (**M**emory **R**eset) fordern Sie das Urlöschen an mit anschließendem Laden von Speicherkarte, sofern dort ein Projekt hinterlegt ist.

3.2.7 LEDs

CPU-Teil



PW		Bedeutung
grün 	●	Sobald die CPU intern mit 5V versorgt wird, leuchtet die grüne PW-LED (Power).
	○	Die CPU ist nicht mit Spannung versorgt.
an: ● aus: ○		

RN	ST	SF	FC	SD	Bedeutung
grün 	gelb 	rot 	gelb 	gelb 	
Bootvorgang nach NetzEIN					
●	X	BB	●	●	Flackern: Firmware wird geladen.
●	●	●	●	●	Initialisierung: Phase 1
●	●	●	●	○	Initialisierung: Phase 2
●	●	●	○	○	Initialisierung: Phase 3
○	●	●	○	○	Initialisierung: Phase 4
Betrieb					
○	●	X	X	X	CPU befindet sich im Zustand STOP.

Aufbau > LEDs

RN	ST	SF	FC	SD	Bedeutung
BB	○	X	X	X	CPU befindet sich im Zustand Anlauf. Blinken mit 2Hz: Im Anlauf (OB100) blinkt die RUN-LED für mindestens 3s.
○	BB	X	X	X	Blinken mit 10Hz: Aktivierung einer neuen Hardware-Konfiguration
●	○	○	X	X	CPU befindet sich ohne Fehler im Zustand RUN.
X	X	●	X	X	Es liegt ein Systemfehler vor. Nähere Informationen hierzu finden Sie im Diagnosepuffer der CPU.
X	X	X	●	X	Variablen sind geforced (fixiert).
X	X	X	X	●	Zugriff auf Speicherkarte.
X	BB	X	X	X	Blinken mit 10Hz: Konfiguration wird geladen
Urlöschen					
○	BB	X	X	X	Blinken mit 1Hz: Urlöschen wird angefordert.
○	BB	X	X	X	Blinken mit 2Hz: Urlöschen wird durchgeführt.
○	BB	X	X	X	Blinken mit 10Hz: Urlöschen mit keiner Hardware-Konfiguration bzw. Hardware-Konfiguration von Speicherkarte.
Rücksetzen auf Werkseinstellung					
●	●	○	○	○	Rücksetzen auf Werkseinstellung wird durchgeführt.
○	●	●	●	●	Rücksetzen auf Werkseinstellung war erfolgreich. Danach ist zwingend NetzAUS/EIN erforderlich.
Firmwareupdate					
○	●	BB	BB	●	Das abwechselnde Blinken zeigt an, dass neue Firmware auf der Speicherkarte vorhanden ist.
○	○	BB	BB	●	Das abwechselnde Blinken zeigt an, dass ein Firmwareupdate durchgeführt wird.
○	●	●	●	●	Firmwareupdate wurde fehlerfrei durchgeführt.
○	BB	BB	BB	BB	Blinken mit 10Hz: Fehler bei Firmwareupdate.
an: ● aus: ○ blinkend: BB nicht relevant: X					

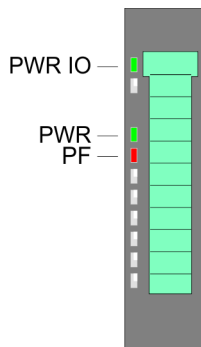
Ethernet-PG/OP-Kanal




L/A (Link/Activity)	S (Speed)	Bedeutung
grün 	grün 	
●	X	Der Ethernet-PG/OP-Kanal ist physikalisch mit der Ethernet-Schnittstelle verbunden.
○	X	Es besteht keine physikalische Verbindung.

L/A (Link/Activity)	S (Speed)	Bedeutung
BB	X	Zeigt Ethernet-Aktivität an.
•	•	Die Ethernet-Schnittstelle des Ethernet-PG/OP-Kanals hat eine Übertragungsrate von 100MBit.
•	○	Die Ethernet-Schnittstelle des Ethernet PG/OP-Kanals hat eine Übertragungsrate von 10MBit.

an: • | aus: ○ | blinkend: BB | nicht relevant: X

LEDs Power-Modul



PWR IO	PWR	PF	Beschreibung
grün 	grün 	rot 	
○	○	○	Beide Spannungen fehlen
•	X	○	Leistungsversorgung OK
•	•	○	Elektronikversorgung OK
X	X	•	Sicherung Elektronikversorgung defekt

an: • | aus: ○ | nicht relevant: X





VORSICHT!

CPU-Teil und Power-Modul dürfen nicht voneinander getrennt werden! Hier dürfen Sie lediglich das Elektronik-Modul tauschen!

LEDs PROFIBUS-Schnittstelle X3

Abhängig von der Betriebsart geben die LEDs nach folgendem Schema Auskunft über den Betriebszustand des PROFIBUS-Teils:



Master-Betrieb

DE (Data Exchange)	BF (Busfehler)	Bedeutung
grün 	rot 	
○	○	Master hat keine Projektierung, d.h. die Schnittstelle ist deaktiviert bzw. der Master ist ohne Slaves projektiert und nicht gestört.
BB	○	CPU ist im Zustand STOP, der Master befindet sich im "clear"-Zustand. Alle Slaves befinden sich im DE und die Ausgänge der Slaves sind gesperrt.

DE (Data Exchange)	BF (Busfehler)	Bedeutung
●	○	CPU ist im Zustand RUN, der Master befindet sich im "operate"-Zustand. Alle Slaves befinden sich im DE. Die Ausgänge sind freigegeben.
●	BB	CPU ist im Zustand RUN, es fehlt mindestens 1 Slave und mindestens 1 Slave befindet sich in DE.
BB	BB	CPU ist im Zustand STOP, der Master befindet sich im "clear"-Zustand. Es fehlt mindestens 1 Slave und mindestens 1 Slave befindet sich in DE.
○	●	PROFIBUS ist gestört (keine Kommunikation möglich)
○	BB	Es fehlt mindestens 1 Slave und kein Slave befindet sich in DE.
X	BB	Mindestens 1 Slave befindet sich nicht im DE.



an: ● | aus: ○ | blinkend (2Hz): BB

Slave-Betrieb

DE (Data Exchange)	BF (Busfehler)	Bedeutung
grün 	rot 	
○	○	Slave hat keine Projektierung.
○	●	Es liegt ein Busfehler vor.
BB	○	Slave tauscht Daten mit dem Master aus. Slave-CPU ist im STOP-Zustand.
●	○	Slave tauscht Daten mit dem Master aus. Slave-CPU ist im RUN-Zustand.



an: ● | aus: ○ | blinkend (2Hz): BB

LEDs PROFINET-IO-Controller X4

BF1 (Busfehler)	MT (Maintenance)	Bedeutung
rot 	gelb 	
○	○	PROFINET ist nicht projiziert.
●	X	<ul style="list-style-type: none"> ■ Busfehler, keine Verbindung zu Subnetz/Switch ■ falsche Übertragungsgeschwindigkeit ■ Vollduplexübertragung ist nicht aktiviert

BF1 (Busfehler)	MT (Maintenance)	Bedeutung
BB	X	<ul style="list-style-type: none"> ■ Ausfall eines angeschlossenen IO-Device ■ Mindestens ein IO-Device ist nicht ansprechbar ■ Fehlerhafte Projektierung
X	●	Ein Maintenance-Ereignis eines IO-Devices liegt an, bzw. es ist ein interner Fehler aufgetreten. ↪ <i>"Einsatz der MT-LED - Maintenance" auf Seite 186</i>
BB*	BB*	* Gleichzeitiges Blinken (4s an, 1s aus) zeigt an, dass die Konfiguration ungültig ist.
BB*	BB*	* Das abwechselnde Blinken mit 4Hz zeigt an, dass ein Firmwareupdate des PROFINET-IO-Controllers durchgeführt wird.
●	●	Firmwareupdate des PROFINET-IO-Controllers wurde fehlerfrei durchgeführt.
X	BB	Mit einem geeigneten Projektierool können Sie über die Funktion <i>"Teilnehmer Blinktest"</i> die MT-LED blinken lassen. Dies kann z.B. zur Identifikation der Baugruppe dienen.

an: ● | aus: ○ | blinkend (2Hz): BB | nicht relevant: X

L/A1 (Link/ Activity)	S1 (Speed)	Bedeutung
grün 	grün 	
●	X	Der PROFINET-IO-Controller ist physikalisch mit der Ethernet-Schnittstelle verbunden.
○	X	Es besteht keine physikalische Verbindung.
B	X	blinkt: zeigt Ethernet-Aktivität an
X	●	Die Ethernet-Schnittstelle des PROFINET-IO-Controllers hat eine Übertragungsrate von 100MBit.
X	○	Die Ethernet-Schnittstelle des PROFINET-IO-Controllers hat eine Übertragungsrate von 10MBit.

an: ● | aus: ○ | nicht relevant: X

3.3 Technische Daten

Artikelnr.	015-CEFPR00
Bezeichnung	SLIO CPU 015
Modulkennung	-
Technische Daten Stromversorgung	
Versorgungsspannung (Nennwert)	DC 24 V

Technische Daten

Artikelnr.	015-CEFPR00
Versorgungsspannung (zulässiger Bereich)	DC 20,4...28,8 V
Verpolschutz	✓
Stromaufnahme (im Leerlauf)	150 mA
Stromaufnahme (Nennwert)	1,1 A
Einschaltstrom	3 A
I²t	0,1 A²s
max. Stromabgabe am Rückwandbus	3 A
max. Stromabgabe Lastversorgung	10 A
Verlustleistung	7,5 W
Lade- und Arbeitsspeicher	
Ladespeicher integriert	512 KB
Ladespeicher maximal	512 KB
Arbeitsspeicher integriert	256 KB
Arbeitsspeicher maximal	512 KB
Speicher geteilt 50% Code / 50% Daten	✓
Memory Card Slot	SD/MMC-Card mit max. 2 GB
Ausbau	
Baugruppenträger max.	1
Baugruppen je Baugruppenträger	64
Anzahl DP-Master integriert	1
Anzahl DP-Master über CP	-
Betreibbare Funktionsbaugruppen	64
Betreibbare Kommunikationsbaugruppen PtP	64
Betreibbare Kommunikationsbaugruppen LAN	-
Befehlsbearbeitungszeiten	
Bitoperation, min.	0,01 µs
Wortoperation, min.	0,01 µs
Festpunktarithmetik, min.	0,01 µs
Gleitpunktarithmetik, min.	0,06 µs
Zeiten/Zähler und deren Remanenz	
Anzahl S7-Zähler	512
S7-Zähler Remanenz	einstellbar von 0 bis 512
S7-Zähler Remanenz voreingestellt	Z0 .. Z7
Anzahl S7-Zeiten	512
S7-Zeiten Remanenz	einstellbar von 0 bis 512
S7-Zeiten Remanenz voreingestellt	keine Remanenz

Artikelnr.	015-CEFPR00
Datenbereiche und Remanenz	
Anzahl Merker	8192 Byte
Merker Remanenz einstellbar	einstellbar von 0 bis 8192
Merker Remanenz voreingestellt	MB0 .. MB15
Anzahl Datenbausteine	4096
max. Datenbausteingröße	64 KB
Nummernband DBs	1 ... 8191
max. Lokaldatengröße je Ablauebene	4096 Byte
max. Lokaldatengröße je Baustein	4096 Byte
Bausteine	
Anzahl OBs	24
maximale OB-Größe	64 KB
Gesamtanzahl DBs, FBs, FCs	4096
Anzahl FBs	4096
maximale FB-Größe	64 KB
Nummernband FBs	0 ... 8191
Anzahl FCs	4096
maximale FC-Größe	64 KB
Nummernband FCs	0 ... 8191
maximale Schachtelungstiefe je Prioklasse	16
maximale Schachtelungstiefe zusätzlich innerhalb Fehler OB	4
Uhrzeit	
Uhr gepuffert	✓
Uhr Pufferungsdauer (min.)	30 d
Art der Pufferung	Goldcap
Ladezeit für 50% Pufferungsdauer	15 min
Ladezeit für 100% Pufferungsdauer	1 h
Genauigkeit (max. Abweichung je Tag)	10 s
Anzahl Betriebsstundenzähler	8
Uhrzeit Synchronisation	✓
Synchronisation über MPI	Master/Slave
Synchronisation über Ethernet (NTP)	Slave
Adressbereiche (Ein-/Ausgänge)	
Peripherieadressbereich Eingänge	2048 Byte
Peripherieadressbereich Ausgänge	2048 Byte

Artikelnr.	015-CEFPR00
Prozessabbild einstellbar	✓
Prozessabbild Eingänge voreingestellt	128 Byte
Prozessabbild Ausgänge voreingestellt	128 Byte
Prozessabbild Eingänge maximal	2048 Byte
Prozessabbild Ausgänge maximal	2048 Byte
Digitale Eingänge	16384
Digitale Ausgänge	16384
Digitale Eingänge zentral	512
Digitale Ausgänge zentral	512
Integrierte digitale Eingänge	-
Integrierte digitale Ausgänge	-
Analoge Eingänge	1024
Analoge Ausgänge	1024
Analoge Eingänge zentral	256
Analoge Ausgänge zentral	256
Integrierte analoge Eingänge	-
Integrierte analoge Ausgänge	-
Kommunikationsfunktionen	
PG/OP Kommunikation	✓
Globale Datenkommunikation	✓
Anzahl GD-Kreise max.	8
Größe GD-Pakete, max.	22 Byte
S7-Basis-Kommunikation	✓
S7-Basis-Kommunikation Nutzdaten je Auftrag	76 Byte
S7-Kommunikation	✓
S7-Kommunikation als Server	✓
S7-Kommunikation als Client	-
S7-Kommunikation Nutzdaten je Auftrag	160 Byte
Anzahl Verbindungen gesamt	32
Funktionalität Sub-D Schnittstellen	
Bezeichnung	X2
Physik	RS485
Anschluss	9polige SubD Buchse
Potenzialgetrennt	✓
MPI	✓
MP ² I (MPI/RS232)	-

Artikelnr.	015-CEFPR00
DP-Master	-
DP-Slave	-
Punkt-zu-Punkt-Kopplung	✓
Funktionalität 2. Sub-D Schnittstelle	
Bezeichnung	X3
Physik	RS485
Anschluss	9polige SubD Buchse
Potenzialgetrennt	✓
MPI	✓
MP ² I (MPI/RS232)	-
DP-Master	optional
DP-Slave	optional
Punkt-zu-Punkt-Kopplung	-
Funktionalität MPI	
Anzahl Verbindungen, max.	32
PG/OP Kommunikation	✓
Routing	✓
Globale Datenkommunikation	✓
S7-Basis-Kommunikation	✓
S7-Kommunikation	✓
S7-Kommunikation als Server	✓
S7-Kommunikation als Client	-
Übertragungsgeschwindigkeit, min.	19,2 kbit/s
Übertragungsgeschwindigkeit, max.	12 Mbit/s
Funktionalität PROFIBUS Master	
PG/OP Kommunikation	✓
Routing	✓
S7-Basis-Kommunikation	✓
S7-Kommunikation	✓
S7-Kommunikation als Server	✓
S7-Kommunikation als Client	-
Aktivieren/Deaktivieren von DP-Slaves	-
Direkter Datenaustausch (Querverkehr)	-
DPV1	✓
Übertragungsgeschwindigkeit, min.	9,6 kbit/s
Übertragungsgeschwindigkeit, max.	12 Mbit/s

Technische Daten

Artikelnr.	015-CEFPR00
Anzahl DP-Slaves, max.	124
Adressbereich Eingänge, max.	2 KB
Adressbereich Ausgänge, max.	2 KB
Nutzdaten Eingänge je Slave, max.	244 Byte
Nutzdaten Ausgänge je Slave, max.	244 Byte
Funktionalität PROFIBUS Slave	
PG/OP Kommunikation	✓
Routing	✓
S7-Kommunikation	✓
S7-Kommunikation als Server	✓
S7-Kommunikation als Client	-
Direkter Datenaustausch (Querverkehr)	-
DPV1	✓
Übertragungsgeschwindigkeit, min.	9,6 kbit/s
Übertragungsgeschwindigkeit, max.	12 Mbit/s
Automatische Baudratesuche	-
Übergabespeicher Eingänge, max.	244 Byte
Übergabespeicher Ausgänge, max.	244 Byte
Adressbereiche, max.	32
Nutzdaten je Adressbereich, max.	32 Byte
Point-to-Point Kommunikation	
PtP-Kommunikation	✓
Schnittstelle potentialgetrennt	✓
Schnittstelle RS232	-
Schnittstelle RS422	-
Schnittstelle RS485	✓
Anschluss	9polige SubD Buchse
Übertragungsgeschwindigkeit, min.	150 bit/s
Übertragungsgeschwindigkeit, max.	115,5 kbit/s
Leitungslänge, max.	500 m
Point-to-Point Protokolle	
Protokoll ASCII	✓
Protokoll STX/ETX	✓
Protokoll 3964(R)	✓
Protokoll RK512	-
Protokoll USS Master	✓

Artikelnr.	015-CEFPR00
Protokoll Modbus Master	✓
Protokoll Modbus Slave	✓
Spezielle Protokolle	-
Funktionalität PROFINET I/O-Controller	
Realtime Class	-
Conformance Class	PROFINET IO
Anzahl der PN IO-Devices	128
IRT Unterstützung	-
Priorisierter Hochlauf	-
Anzahl der PN IO-Stränge	1
Adressbereich Eingänge, max.	2 KB
Adressbereich Ausgänge, max.	2 KB
Sendetakt	1 ms
Aktualisierungszeit	1 ms .. 512 ms
Taktsynchronität	-
Funktionalität RJ45 Schnittstellen	
Bezeichnung	X1
Physik	Ethernet 10/100 MBit
Anschluss	RJ45
Potenzialgetrennt	✓
PG/OP Kommunikation	✓
max. Anzahl Verbindungen	4
Produktiv Verbindungen	-
Bezeichnung	X4
Physik	Ethernet 10/100 MBit
Anschluss	RJ45
Potenzialgetrennt	✓
PG/OP Kommunikation	✓
max. Anzahl Verbindungen	8
Produktiv Verbindungen	✓
Ethernet Kommunikations CP	
Anzahl projektierbarer Verbindungen, max.	8
Anzahl via NetPro projektierbarer Verbindungen, max.	8
S7-Verbindungen	BSEND, BRCV, GET, PUT, Verbindungsaufbau aktiv und passiv

Technische Daten

Artikelnr.	015-CEFPR00
Nutzdaten je S7-Verbindung, max.	32 KB
TCP-Verbindungen	FETCH PASSIV, WRITE PASSIV, Verbindungsaufbau passiv über Hantierungsbaustein
Nutzdaten je TCP-Verbindung, max.	64 KB
ISO-Verbindungen	-
Nutzdaten je ISO-Verbindung, max.	-
ISO on TCP Verbindungen (RFC 1006)	FETCH PASSIV, WRITE PASSIV, Verbindungsaufbau passiv über Hantierungsbaustein
Nutzdaten je ISO on TCP-Verbindung, max.	32 KB
UDP-Verbindungen	-
Nutzdaten je UDP-Verbindung, max.	-
UDP-Multicast-Verbindungen	-
UDP-Broadcast-Verbindungen	-
Ethernet Offene Kommunikation	
Anzahl Verbindungen, max.	8
Nutzdaten je ISO on TCP-Verbindung, max.	8 KB
Nutzdaten je native TCP-Verbindung, max.	8 KB
Nutzdaten je ad-hoc TCP-Verbindung, max.	1460 Byte
Nutzdaten je UDP-Verbindung, max.	1472 Byte
Gehäuse	
Material	PPE / PPE GF10
Befestigung	Profilschiene 35mm
Mechanische Daten	
Abmessungen (BxHxT)	131,5 mm x 109 mm x 83 mm
Gewicht	310 g
Umgebungsbedingungen	
Betriebstemperatur	0 °C bis 60 °C
Lagertemperatur	-25 °C bis 70 °C
Zertifizierungen	
Zertifizierung nach UL	in Vorbereitung
Zertifizierung nach KC	ja

4 Einsatz CPU 015

4.1 Montage



Nähere Informationen zur Montage und zur Verdrahtung
↳ "Grundlagen und Montage" auf Seite 10

4.2 Anlaufverhalten

Stromversorgung einschalten

- Die CPU prüft, ob auf der Speicherkarte ein Projekt mit dem Namen AUTOLOAD.WLD vorhanden ist. Wenn ja, wird Löschen durchgeführt und das Projekt automatisch von der Speicherkarte geladen.
- Die CPU prüft, ob auf der Speicherkarte eine Kommandodatei mit dem Namen VIPA_CMD.MMC vorhanden ist. Wenn ja, wird die Kommandodatei von der Speicherkarte geladen und die enthaltenen Befehle werden ausgeführt.
- Nach NetzEIN und CPU-STOP prüft die CPU, ob eine *.pkg-Datei (Firmware-Datei) auf der Speicherkarte vorhanden ist. Wenn ja, zeigt die CPU dies über LED-Blinken an und sie können die Firmware über eine Updateanforderung installieren.
↳ weitere Informationen auf Seite 82
- Die CPU prüft, ob eine zuvor aktivierte VSC gesteckt ist. Wenn nein, leuchtet die SD-LED und es erfolgt ein Diagnoseeintrag. Nach 72 Stunden geht die CPU in STOP. Bei gesteckter VSC bleiben aktivierte Funktionalitäten aktiv. ↳ "VIPA-spezifische Diagnose-Einträge" auf Seite 90

Danach geht die CPU in den Betriebszustand über, der am Betriebsartenschalter eingestellt ist.

Auslieferungszustand

Im Auslieferungszustand ist die CPU urchloscht. Nach einem STOP→RUN Übergang geht die CPU ohne Programm in RUN.

4.3 Adressierung

4.3.1 Übersicht

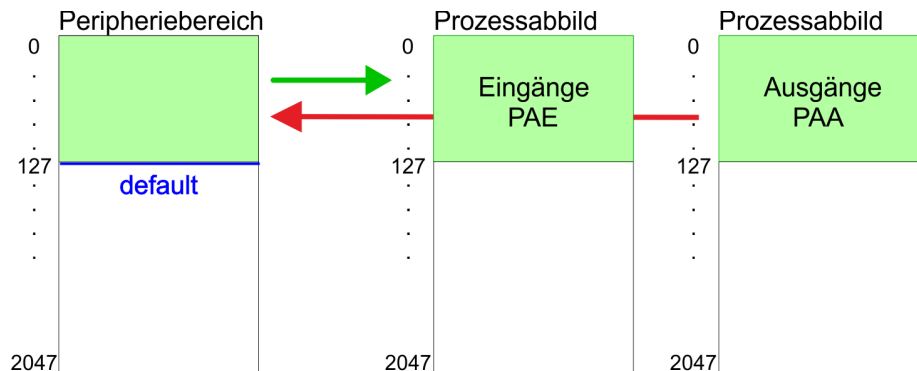
Damit die gesteckten Peripheriemodule gezielt angesprochen werden können, müssen ihnen bestimmte Adressen in der CPU zugeordnet werden. Diese Adresszuordnung liegt in der CPU als Hardware-Konfiguration vor. Sofern keine Hardware-Konfiguration vorliegt vergibt die CPU steckplatzabhängig automatisch von 0 an aufsteigend Peripherieadressen für die gesteckten digitalen Ein-/Ausgabe-Module und gesteckte Analog-Module werden auf geraden Adressen ab 256 abgelegt.

4.3.2 Adressierung Rückwandbus Peripherie

Bei der CPU 015 gibt es einen Peripheriebereich (Adresse 0 ... 2047) und ein Prozessabbild der Ein- und Ausgänge (default je Adresse 0 ... 127). Beim Prozessabbild werden die Signalzustände der unteren Adresse (default 0 ... 127) in einem zusätzlichen Speicherbereich gespeichert. Die Größe des Prozessabbild können Sie über die Parametrierung anpassen. ↪ "Zyklus / Taktmerker" auf Seite 64

Das Prozessabbild ist in zwei Teile gegliedert:

- Prozessabbild der Eingänge (PAE)
- Prozessabbild der Ausgänge (PAA)



Nach jedem Zyklusdurchlauf wird das Prozessabbild aktualisiert.

Maximale Anzahl Module

An die SLIO CPU sind bis zu 64 SLIO Module ankoppelbar. In die Summe gehen auch Power- und Klemmen-Module mit ein.

Über Hardware-Konfiguration Adressen definieren

Über Lese- bzw. Schreibzugriffe auf die Peripheriebytes oder auf das Prozessabbild können Sie die Module ansprechen. Mit einer Hardware-Konfiguration können Sie Adressen definieren. Klicken Sie hierzu auf die Eigenschaften des entsprechenden Moduls und stellen Sie die gewünschte Adresse ein.

Automatische Adressierung

Falls Sie keine Hardware-Konfiguration verwenden möchten, tritt eine automatische Adressierung in Kraft. Hierbei erfolgt die Adressbelegung nach folgenden Vorgaben:

- Den zentral gesteckten Modulen werden beginnend mit Steckplatz 1 aufsteigende logische Adressen zugeordnet.
- Die Länge des belegten Speicherbereichs entspricht der Größe der Prozessdaten des entsprechenden Moduls. Angaben zu den Größen der Prozessdaten finden Sie im Handbuch des entsprechenden Moduls.
- Die Speicherbereiche der Module werden lückenlos getrennt nach Ein- und Ausgabe-Bereich vergeben.
- Digital-Module werden ab Adresse 0 und alle anderen Module ab Adresse 256 abgelegt. ETS-Module werden ab Adresse 256 abgelegt.
- Sobald Digital-Module bei der Adressierung die Adresse 256 überschreiten, werden diese, unter Berücksichtigung der Reihenfolge, in den Adressbereich ab 256 gelegt.

Beispiel Automatische Adressierung

Slot	Typ	Beschreibung	Länge	E-Adresse	A-Adresse
1	021-1BF00	DI 8x	1 Byte	0	
2	021-1BF00	DI 8x	1 Byte	1	
3	022-1BF00	DO 8x	1 Byte		0
4	031-1BB30	AI 2x	4 Byte	256...259	
5	032-1BB30	AO 2x	4 Byte		256...259
6	031-1BD40	AI 4x	8 Byte	260...267	
7	032-1BD40	AO 4x	8 Byte		260...267
8	022-1BF00	DO 8x	1 Byte		1
9	021-1BF00	DI 8x	1 Byte	2	

4.4 Hardware-Konfiguration - CPU

Voraussetzung

- Die Konfiguration der CPU erfolgt im *"Hardware-Konfigurator"* von Siemens. Der Hardware-Konfigurator ist Bestandteil des Siemens SIMATIC Managers. Er dient der Projektierung.
- Bitte verwenden Sie für die Projektierung den Siemens SIMATIC Manager ab V 5.5 SP2.
- Die Projektierung der System SLIO CPU erfolgt im Siemens SIMATIC Manager in Form des virtuellen PROFINET-IO-Devices *"VIPA SLIO CPU"*. Das *"VIPA SLIO System"* ist mittels GSDML im Hardware-Katalog zu installieren.



Für die Projektierung werden fundierte Kenntnisse im Umgang mit dem Siemens SIMATIC Manager und dem Hardware-Konfigurator vorausgesetzt!

IO-Device VIPA SLIO System installieren

Die Installation des PROFINET-IO-Devices *"VIPA SLIO CPU"* im Hardware-Katalog erfolgt nach folgender Vorgehensweise:

1. ➤ Gehen Sie in den Service-Bereich von www.vipa.com.
2. ➤ Laden Sie aus dem Downloadbereich unter *"PROFINET files"* die Datei System SLIO_Vxxx.zip.
3. ➤ Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis.
4. ➤ Starten Sie den Hardware-Konfigurator von Siemens.
5. ➤ Schließen Sie alle Projekte.
6. ➤ Gehen Sie auf *"Extras → GSD-Dateien installieren"*
7. ➤ Navigieren Sie in Ihr Arbeitsverzeichnis und installieren Sie die entsprechende GSDML-Datei.
 - ⇒ Nach der Installation finden Sie das entsprechende PROFINET-IO-Device unter *"PROFINET IO → Weitere Feldgeräte → I/O → VIPA SLIO System"*

Vorgehensweise


Mit dem Siemens SIMATIC Manager sind folgende Schritte durchzuführen:

1. ▶ Starten Sie den Hardware-Konfigurator von Siemens mit einem neuen Projekt.
2. ▶ Fügen Sie aus dem Hardware-Katalog eine Profilschiene ein.
3. ▶ Platzieren Sie auf "Slot"-Nummer 2 die CPU 315-2 PN/DP (315-2EH14 V3.2).

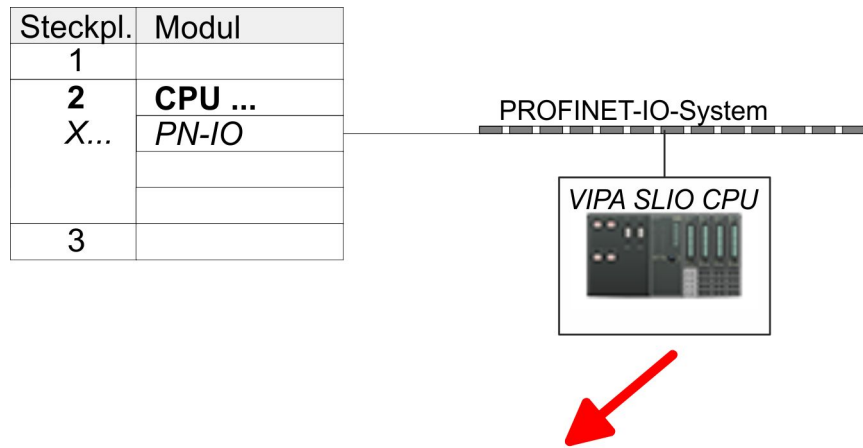
Steckp..	Baugruppe
1	
2	CPU 315-2PN/DP
X1	MPI/DP
X2	PN-IO
X2...	Port 1
X2...	Port 2
3	

4. ▶ Klicken Sie auf das Submodul "PN-IO" der CPU.
5. ▶ Wählen Sie "Kontextmenü → PROFINET IO-System einfügen".

Steckpl.	Baugruppe
1	
2	CPU ...
X...	PN-IO
3	



6. ▶ Legen Sie mit [Neu] ein neues Subnetz an und vergeben Sie gültige IP-Adress-Daten
7. ▶ Klicken Sie auf das Submodul "PN-IO" der CPU und öffnen Sie mit "Kontextmenü → Objekteigenschaften" den Eigenschafts-Dialog.
8. ▶ Geben Sie unter "Allgemein" einen "Gerätenamen" an. Der Geräte name muss eindeutig am Ethernet-Subnetz sein.



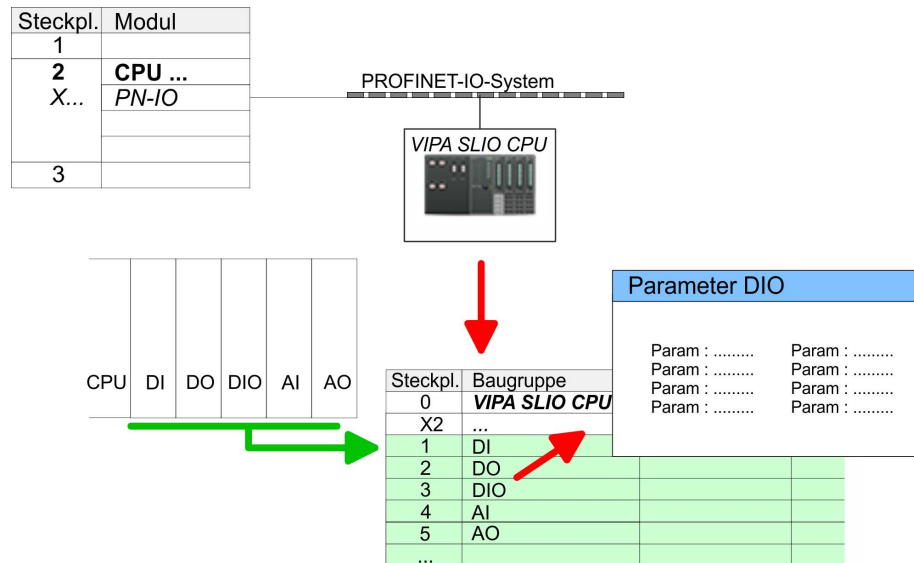
Steckpl.	Baugruppe	Bestellnummer
0	VIPA SLIO CPU ...	015-CEFRPR00
X2	015-CEFRPR00	
1		
2		
3		
...		

9. Navigieren Sie im Hardware-Katalog in das Verzeichnis "PROFINET IO → Weitere Feldgeräte → I/O → VIPA SLIO System" und binden Sie das IO-Device "015-CEFRPR00 CPU" an Ihr PROFINET-System an.
 - ⇒ In der Steckplatzübersicht des PROFINET-IO-Device "VIPA SLIO CPU" ist auf Steckplatz 0 die CPU bereits vorplatziert. Ab Steckplatz 1 können Sie Ihre System SLIO Module platzieren.

4.5 Hardware-Konfiguration - I/O-Module

Hardware-Konfiguration der Module

Binden Sie in der Steckplatzübersicht des PROFINET-IO-Device "VIPA SLIO CPU" ab Steckplatz 1 Ihre System SLIO Module in der gesteckten Reihenfolge ein. Damit die gesteckten Peripheriemodule gezielt angesprochen werden können, müssen ihnen bestimmte Adressen in der CPU zugeordnet werden.



Parametrierung

Zur Parametrierung doppelklicken Sie in Ihrer Steckplatzübersicht auf das zu parametrierende Modul. Daraufhin öffnet sich ein Dialogfenster. Hier können Sie Ihre Parametereinstellungen vornehmen.

Parametrierung zur Laufzeit

Unter Einsatz der SFCs 55, 56 und 57 können Sie zur Laufzeit Parameter ändern und an die entsprechenden Module übertragen. Hierbei sind die modulspezifischen Parameter in sogenannten "Datensätzen" abzulegen. Näheres zum Aufbau der Datensätze finden Sie in der Beschreibung zu den Modulen.

4.6 Hardware-Konfiguration - Ethernet-PG/OP-Kanal

Übersicht

Die CPU 015 hat einen Ethernet-PG/OP-Kanal integriert. Über diesen Kanal können Sie Ihre CPU programmieren und fernwarten. Mit dem PG/OP-Kanal haben Sie auch Zugriff auf die interne Web-Seite, auf der Sie Informationen zu Firmwarestand, angebundene Peripherie, aktuelle Zyklus-Zeiten usw. finden. Bei Erstinbetriebnahme bzw. nach dem Rücksetzen auf Werkseinstellungen besitzt der Ethernet-PG/OP-Kanal keine IP-Adresse. Damit Sie online über den Ethernet-PG/OP-Kanal auf die CPU zugreifen können, müssen Sie diesem gültige IP-Adress-Parameter über den Siemens SIMATIC Manager zuordnen. Diesen Vorgang nennt man "Initialisierung" oder "Urtaufe".

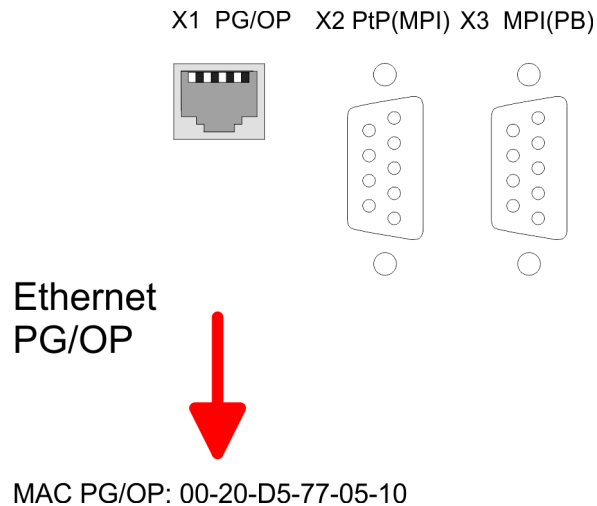
Montage und Inbetriebnahme

1. ► Bauen Sie Ihr System SLIO mit Ihrer CPU auf.
2. ► Verdrahten Sie das System, indem Sie die Leitungen für Spannungsversorgung und Signale anschließen.
3. ► Verbinden Sie die Ethernet-Buchse des Ethernet-PG/OP-Kanals mit Ethernet.
4. ► Schalten Sie die Spannungsversorgung ein
 - ⇒ Nach kurzer Hochlaufzeit ist der CP bereit für die Kommunikation. Er besitzt ggf. noch keine IP-Adressdaten und erfordert eine Urtaufe.

"Urtaufe" über Zielsystemfunktionen

Die Urtaufe über die Zielsystemfunktion erfolgt nach folgender Vorgehensweise:

- ➔ Ermitteln Sie die aktuelle Ethernet (MAC) Adresse Ihres Ethernet PG/OP-Kanals. Sie finden diese auf der Frontseite Ihrer CPU mit der Bezeichnung "MAC PG/OP: ...".

**IP-Adress-Parameter zuweisen**

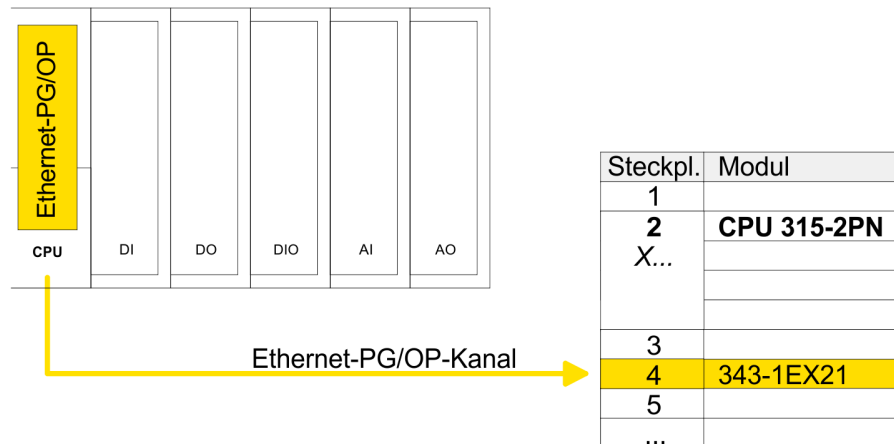
Gültige IP-Adress-Parameter erhalten Sie von Ihrem Systemadministrator. Die Zuweisung der IP-Adress-Daten erfolgt online im Siemens SIMATIC Manager ab Version V 5.3 & SP3 nach folgender Vorgehensweise:

1. ➔ Starten Sie den Siemens SIMATIC Manager und stellen Sie über "Extras ➔ PG/PC-Schnittstelle einstellen" auf "TCP/IP -> Netzwerkkarte" ein.
2. ➔ Öffnen Sie mit "Zielsystem ➔ Ethernet-Teilnehmer bearbeiten" das gleichnamige Dialogfenster.
3. ➔ Benutzen Sie die Schaltfläche [Durchsuchen], um die über MAC-Adresse erreichbaren Geräte zu ermitteln oder tragen Sie die MAC-Adresse ein. Die MAC-Adresse finden Sie auf dem 1. Aufkleber unter der Frontklappe der CPU.
4. ➔ Wählen Sie ggf. bei der Netzwerksuche aus der Liste die Baugruppe mit der Ihnen bekannten MAC-Adresse aus.
5. ➔ Stellen Sie nun die IP-Konfiguration ein, indem Sie IP-Adresse, Subnetz-Maske und den Netzübergang eintragen.
6. ➔ Bestätigen Sie mit [IP-Konfiguration zuweisen] Ihre Eingabe.
 - ⇒ Direkt nach der Zuweisung ist der Ethernet-PG/OP-Kanal über die angegebenen IP-Adress-Daten online erreichbar. Der Wert bleibt bestehen, solange dieser nicht neu zugewiesen, mit einer Hardware-Projektierung überschrieben oder Rücksetzen auf Werkseinstellung ausgeführt wird.

IP-Adress-Parameter in Projekt übernehmen

1. ➔ Öffnen Sie den Siemens Hardware-Konfigurator und projizieren Sie die Siemens CPU 315-2 PN/DP (6ES7 315-2EH14-0AB0 V3.2).
2. ➔ Platzieren Sie für den Ethernet-PG/OP-Kanal auf Steckplatz 4 den Siemens CP 343-1 (SIMATIC 300 \ CP 300 \ Industrial Ethernet \ CP 343-1 \ 6GK7 343-1EX21 0XE0 V1.2).

3. ▶ Öffnen Sie durch Doppelklick auf den CP 343-1EX21 den Eigenschaften-Dialog und geben Sie für den CP unter "Eigenschaften" die zuvor zugewiesenen IP-Adress-Daten an.
4. ▶ Ordnen Sie den CP einem "Subnetz" zu. Ohne Zuordnung werden die IP-Adress-Daten nicht übernommen!
5. ▶ Übertragen Sie Ihr Projekt.



4.7 Hardware-Konfiguration - Kommunikation

Die Hardware-Konfiguration von PROFIBUS, PtP und PROFINET ist auf folgenden Seiten beschrieben:

- PROFIBUS-DP
 - Master-Betrieb: ↪ Kapitel 6.5 "Einsatz als PROFIBUS-DP-Master" auf Seite 134
 - Slave-Betrieb: ↪ Kapitel 6.6 "Einsatz als PROFIBUS-DP-Slave" auf Seite 135
- PtP
 - PtP: ↪ Kapitel 5.3 "Einsatz der RS485-Schnittstelle für PtP" auf Seite 109
- PROFINET
 - PROFINET: ↪ Kapitel 4.4 "Hardware-Konfiguration - CPU" auf Seite 57

4.8 Einstellung Standard CPU-Parameter

4.8.1 Parametrierung über Siemens CPU

Parametrierung über Siemens CPU 315-2EH14

Da die CPU im Hardware-Konfigurator als Siemens CPU 315-2 PN/DP (6ES7 315-2EH14-0AB0 V3.2) zu projektieren ist, können Sie bei der Hardware-Konfiguration unter den "Eigenschaften" der CPU 315-2 PN/DP die Standard-Parameter für die VIPA-CPU einstellen. Durch Doppelklick auf die CPU 315-2 PN/DP gelangen Sie in das Parametrierfenster für die CPU. Über die Register haben Sie Zugriff auf alle Standard-Parameter Ihrer CPU.

Steckpl.	Modul
1	
2	CPU ...
X1	MPI/DP
X2	PN-IO
X2 P1	Port 1
3	



Parameter CPU	
Param :	Param :
Param :	Param :
Param :	Param :
Param :	Param :

4.8.2 Parameter CPU

Parameter, die unterstützt werden

Die CPU wertet nicht alle Parameter aus, welche Sie bei der Hardware-Konfiguration einstellen können. Die Parameter folgender Register werden aktuell nicht unterstützt: Taktsynchronalarne, Kommunikation und Web. Folgende Parameter werden zur Zeit in der CPU ausgewertet:

Allgemein

- Kurzbezeichnung
 - Die Kurzbezeichnung der Siemens CPU 315-2EH14 ist CPU 315-2 PN/DP.
- Bestell-Nr./ Firmware
 - Bestellnummer und Firmware sind identisch zu den Angaben im Fenster "Hardware Katalog".
- Name
 - Als Name steht hier die Kurzbezeichnung der CPU.
 - Wenn Sie den Namen ändern, erscheint dieser im Siemens SIMATIC Manager.
- Anlagenkennzeichen
 - Hier haben Sie die Möglichkeit für die CPU ein spezifisches Anlagenkennzeichen festzulegen.
 - Mit dem Anlagenkennzeichen werden Teile der Anlage eindeutig nach funktionalen Gesichtspunkten gekennzeichnet.
 - Es ist gemäß IEC 1346-1 hierarchisch aufgebaut.
- Ortskennzeichen
 - Das Ortskennzeichen ist Teil des Betriebsmittelkennzeichens.
 - Hier können Sie die genaue Lage Ihrer Baugruppe innerhalb Ihrer Anlage angeben.
- Kommentar
 - Hier können Sie den Einsatzzweck der Baugruppe eingeben.

Anlauf

- Anlauf bei Sollausbau ungleich Istausbau
 - Wenn *"Anlauf bei Sollausbau ungleich Istausbau"* deaktiviert ist und mindestens eine Baugruppe nicht auf dem projektierten Steckplatz steckt, oder dort eine Baugruppe von einem anderen Typ steckt, geht die CPU nicht in RUN und verbleibt in STOP.
 - Wenn *"Anlauf bei Sollausbau ungleich Istausbau"* aktiviert ist, läuft die CPU an, auch wenn Baugruppen nicht auf den projektierten Steckplätzen stecken oder dort Baugruppen eines anderen Typs stecken (z.B. bei Inbetriebnahme).
- Überwachungszeit für Fertigmeldung durch Baugruppen [100ms]
 - Maximale Dauer für die Fertigmeldung aller konfigurierten Baugruppen nach NetzeIN.
 - Hierbei werden auch angebundene PROFIBUS-DP-Slaves berücksichtigt, bis diese parametrierbar sind.
 - Wenn nach Ablauf dieser Zeit die Baugruppen keine Fertigmeldung an die CPU senden, ist der Istausbau ungleich dem Sollausbau.
- Überwachungszeit für Übertragung der Parameter an Baugruppen [100ms]
 - Maximale Dauer für die Übertragung der Parameter an die parametrierbaren Baugruppen.
 - Hierbei werden auch angebundene PROFINET-IO-Devices berücksichtigt, bis diese parametrierbar sind.
 - Wenn nach Ablauf dieser Zeit nicht alle Baugruppen parametrierbar sind, ist der Istausbau ungleich dem Sollausbau.

Zyklus / Taktmerker

- OB1-Prozessabbild zyklisch aktualisieren
 - Dieser Parameter ist nicht relevant.
- Zyklusüberwachungszeit
 - Hier geben Sie die Zyklusüberwachungszeit in ms ein.
 - Wenn die Zykluszeit die Zyklusüberwachungszeit überschreitet, geht die CPU in STOP.
 - Ursachen für eine Überschreitung:
 - Kommunikationsprozesse
 - Häufung von Alarmereignissen
 - Fehler im CPU-Programm
- Mindestzykluszeit
 - Dieser Parameter ist nicht relevant.
- Zyklusbelastung durch Kommunikation
 - Mit diesem Parameter können Sie die Dauer von Kommunikationsprozessen, welche immer auch die Zykluszeit verlängern, in bestimmten Grenzen steuern.
 - Bei Einstellung der Zyklusbelastung durch Kommunikation auf 50% kann sich eine Verdopplung der OB 1-Zykluszeit ergeben. Außerdem wird der OB 1-Zyklus zusätzlich durch asynchrone Ereignisse (z.B. Prozessalarme) verlängert.
- Größe Prozessabbild der Ein-/Ausgänge
 - Hier können Sie die Größe des Prozessabbilds max. 2048 für die Ein-/ Ausgabe-Peripherie festlegen (Default: 128).

- OB85-Aufruf bei Peripheriezugriffsfehler
 - Sie können die voreingestellte Reaktion der CPU bei Peripheriezugriffsfehlern während der systemseitigen Aktualisierung des Prozessabbildes ändern.
 - Die VIPA-CPU ist so voreingestellt, dass sie bei Peripheriezugriffsfehlern keinen OB 85 aufruft und auch keinen Eintrag im Diagnosepuffer erzeugt.
- Taktmerker
 - Aktivieren Sie dieses Kästchen, wenn Sie einen Taktmerker einsetzen und geben Sie die Nummer des Merkerbytes ein.



Das gewählte Merkerbyte kann nicht für die Zwischenspeicherung von Daten genutzt werden.

Remanenz

- Anzahl Merkerbytes ab MB0
 - Die Anzahl der remanenten Merkerbytes ab Merkerbyte 0 können Sie hier angeben.
- Anzahl S7-Timer ab T0
 - Hier tragen Sie die Anzahl der remanenten S7-Timer ab T0 ein.
- Anzahl S7-Zähler ab Z0
 - Tragen Sie die Anzahl der remanenten S7-Zähler ab Z0 hier ein.
- Bereiche
 - Diese Parameter sind nicht relevant.

Alarme

- Priorität
 - Hier werden die Prioritäten angezeigt, nach denen der entsprechende Alarm-OB (Prozessalarm, Verzögerungsalarm, Asynchronfehleralarm) bearbeitet wird.

Uhrzeitalarme

- Priorität
 - Dieser Wert ist fix auf 2 eingestellt.
- Aktiv
 - Durch Anwahl von "Aktiv" wird die Funktionalität für Uhrzeitalarme aktiviert.
- Ausführung
 - Hier wählen Sie aus, wie oft die Alarme ausgeführt werden sollen.
 - Die Intervalle von minütlich bis jährlich beziehen sich auf die Einstellungen unter *Startdatum* und *Uhrzeit*.
- Startdatum/Uhrzeit
 - Hier geben Sie an, wann der Uhrzeitalarm zum ersten Mal ausgeführt werden soll.
- Teilprozessabbild
 - Dieser Parameter wird nicht unterstützt.

Weckalarme

- **Priorität**
 - Hier können Sie die Prioritäten bestimmen, nach denen der entsprechende Weckalarm-OB bearbeitet werden soll.
 - Mit Priorität "0" wählen Sie den entsprechenden OB ab.
- **Ausführung**
 - Geben Sie die Zeitabstände in ms an, in denen die Weckalarm-OBs bearbeitet werden.
 - Startzeitpunkt ist der Betriebszustandwechsel von STOP nach RUN.
- **Phasenverschiebung**
 - Geben Sie hier eine Zeit in ms an, um welche der tatsächliche Ausführungszeitpunkt des Weckalarms verzögert werden soll. Dies ist sinnvoll, wenn mehrere Weckalarme aktiv sind.
 - Mit der *Phasenverschiebung* können diese über den Zyklus hinweg verteilt werden.
- **Teilprozessabbild**
 - Dieser Parameter wird nicht unterstützt.

Diagnose/Uhr

- **STOP-Ursache melden**
 - Aktivieren Sie diesen Parameter, wenn die CPU bei Übergang nach STOP die STOP-Ursache an PG bzw. OP melden soll.
- **Anzahl Meldungen im Diagnosepuffer**
 - Dieser Parameter wird ignoriert. Die CPU besitzt einen Diagnosepuffer (Ringpuffer) für 100 Diagnosemeldungen.
- **Synchronisationsart**
 - Legen Sie hier fest, ob die Uhr andere Uhren synchronisiert oder nicht.
 - als Slave: Die Uhr wird von einer anderen Uhr synchronisiert.
 - als Master: Die Uhr synchronisiert andere Uhren als Master.
 - keine: Es findet keine Synchronisation statt.
- **Zeitintervall**
 - Zeitintervalle, innerhalb welcher die Synchronisation erfolgen soll.
- **Korrekturfaktor**
 - Durch Vorgabe eines Korrekturfaktors in ms können Sie die Abweichung der Uhr innerhalb 24 Stunden ausgleichen.
 - Geht Ihre Uhr innerhalb von 24 Stunden 1s nach, können Sie dies mit dem Korrekturfaktor "+1000" ms ausgleichen.

Schutz

- **Schutzstufe**
 - Hier können Sie eine von 3 Schutzstufen einstellen, um die CPU vor unbefugtem Zugriff zu schützen.
 - *Schutzstufe 1 (voreingestellt):*
kein Passwort parametrierbar; keine Einschränkungen
 - *Schutzstufe 2 mit Passwort:*
Kenntnis des Passworts: lesender und schreibender Zugriff
Unkenntnis des Passworts: nur lesender Zugriff.
 - *Schutzstufe 3:*
Kenntnis des Passworts: lesender und schreibender Zugriff
Unkenntnis des Passworts: weder lesender noch schreibender Zugriff

4.8.3 Parameter für MPI/DP

Über Doppelklick auf das Submodul MPI/DP gelangen Sie in den Eigenschaften-Dialog zur Einstellung der MPI(PB)-Schnittstelle X3.



Damit Sie die Schnittstelle in die PROFIBUS-Funktionalität umschalten können, müssen Sie die entsprechende Bus-Funktionalität mittels einer VSC von VIPA aktivieren. Durch Stecken der VSC-Speicherkarte und anschließendem Urlöschen wird die Funktion aktiviert. ↪ Kapitel 4.16 "Einsatz Speichermedien - VSD, VSC" auf Seite 84

Allgemein

- Kurzbezeichnung
 - Hier wird als Kurzbezeichnung "MPI/DP" für die Schnittstelle aufgeführt.
- Name
 - Unter *Name* finden Sie die Bezeichnung "MPI/DP". Wenn Sie den Namen ändern, erscheint der neue Name im Siemens SIMATIC Manager.
- Typ
 - Hier können Sie zwischen den Funktionalitäten MPI und PROFIBUS wählen.
- Schnittstelle
 - Hier wird die MPI bzw. PROFIBUS-Adresse eingeblendet.
- Eigenschaften
 - Über diese Schaltfläche können Sie die Eigenschaften der Schnittstelle einstellen.
- Kommentar
 - Geben Sie hier den Einsatzzweck der Schnittstelle an.

Adresse

- Diagnose
 - Geben Sie hier eine Diagnoseadresse für die Schnittstelle an. Über diese Adresse bekommt die CPU eine Rückmeldung im Fehlerfall.
- Betriebsart
 - Mit dem Schnittstellentyp "*PROFIBUS*" können Sie hier die "*Betriebsart*" DP-Master einstellen.
- Konfiguration, Uhr
 - Diese Parameter werden nicht unterstützt.

4.9 Einstellung VIPA-spezifische CPU-Parameter

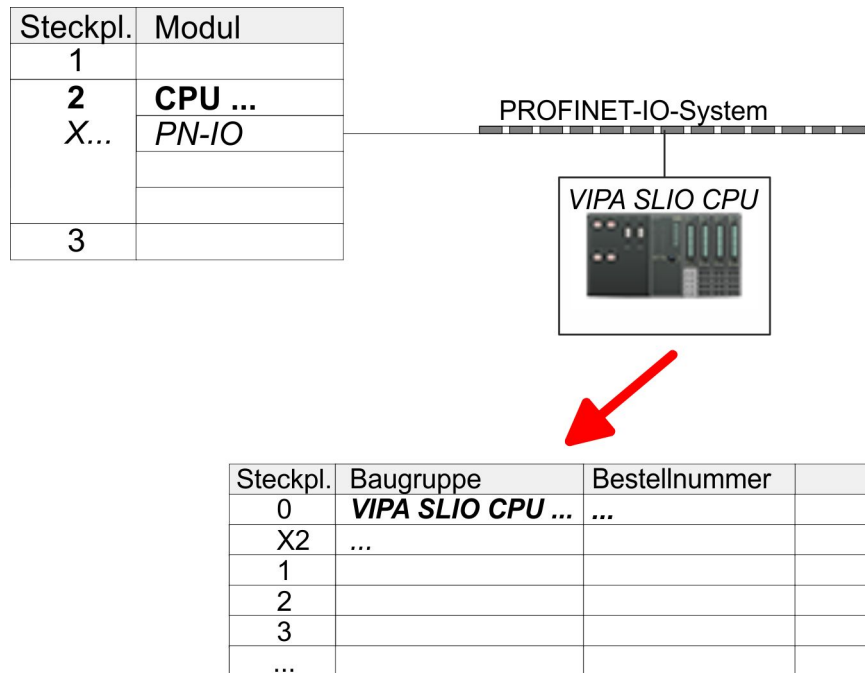
Übersicht

Mit Ausnahme der VIPA-spezifischen CPU-Parameter erfolgt die CPU-Parametrierung im Parameter-Dialog der Siemens CPU 315-2 PN/DP. Nach der Hardware-Konfiguration der CPU können Sie über die CPU im virtuellen IO-Device "*VIPA SLIO CPU*" die Parameter einstellen. Durch Doppelklick auf die VIPA SLIO CPU öffnet sich der Eigenschaften-Dialog.

Hierbei haben Sie Zugriff auf folgende Parameter:

- Funktion X2 (PtP/MPI)
- MPI-Adresse X2
- MPI-Baudrate X2
- Anzahl Remanente Merker/Timer/Zähler

Einstellung VIPA-spezifische CPU-Parameter



VIPA-spezifische Parameter

Im Eigenschaften-Dialog der VIPA-CPU haben Sie Zugriff auf die nachfolgend aufgeführten Parameter.

- Funktion X2
 - Funktionalität der PtP(MPI)-Schnittstelle X2
 - PtP (default): In dieser Betriebsart arbeitet die RS485-Schnittstelle als Schnittstelle für serielle Punkt-zu-Punkt-Kommunikation. Hier können Sie unter Einsatz von Protokollen seriell zwischen zwei Stationen Daten austauschen.
 - MPI: In dieser Betriebsart dient die Schnittstelle zur Verbindung zwischen Programmiergerät und CPU über MPI. Hierüber erfolgt beispielsweise die Projektierung und Programmierung. Außerdem dient MPI zur Kommunikation zwischen mehreren CPUs oder zwischen HMIs und CPU.
- MPI Adresse X2
 - Unter *MPI* können Sie hier die MPI-Adresse vorgeben. Unter *PtP* wird dieser Parameter von der CPU ignoriert.
 - Wertebereich: 2 (default) ... 31
- MPI Baudrate X2
 - Unter *MPI* können Sie hier die MPI-Übertragungsrate vorgeben. Unter *PtP* wird dieser Parameter von der CPU ignoriert.
 - Wertebereich: 19,2kB/s ... 12MB/s, default: 187,5kB/s
- Erweiterte Remanenz Merker
 - Geben Sie hier die Anzahl der Merker-Bytes an. Durch Eingabe von 0 wird der Wert übernommen, welchen Sie in den Parametern der Siemens CPU unter "*Remanenz*" → *Anzahl Merker-Bytes ab MBO*" angegeben haben.
 - Wertebereich: 0 (default) ... 8192

- Erweiterte Remanenz Zeiten
 - Geben Sie hier die Anzahl der S7-Timer an. Durch Eingabe von 0 wird der Wert übernommen, welchen Sie in den Parametern der Siemens CPU unter "Remanenz → Anzahl S7-Timer ab T0" angegeben haben.
 - Wertebereich: 0 (default) ... 512
- Erweiterte Remanenz Zähler
 - Geben Sie hier die Anzahl der S7-Zähler an. Durch Eingabe von 0 wird der Wert übernommen, welchen Sie in den Parametern der Siemens CPU unter "Remanenz → Anzahl S7-Zähler ab Z0" angegeben haben.
 - Wertebereich: 0 (default) ... 512

4.10 Projekt transferieren

Übersicht

Sie haben folgende Möglichkeiten für den Projekt-Transfer in die CPU:

- Transfer über MPI (optional über PROFIBUS)
- Transfer über Ethernet
- Transfer über Speicherkarte



Damit Sie die Schnittstelle X3 MPI(PB) in die PROFIBUS-Funktionalität umschalten können, müssen Sie die entsprechende Bus-Funktionalität mittels einer VSC von VIPA aktivieren. Durch Stecken der VSC und anschließendem Urlöschen wird die Funktion aktiviert. ↪ Kapitel 4.16 "Einsatz Speichermedien - VSD, VSC" auf Seite 84

4.10.1 Transfer über MPI / optional PROFIBUS

Allgemein

Für den Transfer über MPI / Optional PROFIBUS besitzt die CPU folgende Schnittstellen:

- X3: MPI(PB) ↪ "X3: MPI(PB)-Schnittstelle" auf Seite 41
- X2: PtP(MPI) ↪ "X2: PtP(MPI)-Schnittstelle" auf Seite 41



Bei einer urgelöschten CPU ist eine Projektierung über X2 PtP(MPI) nicht möglich!

Netz-Struktur

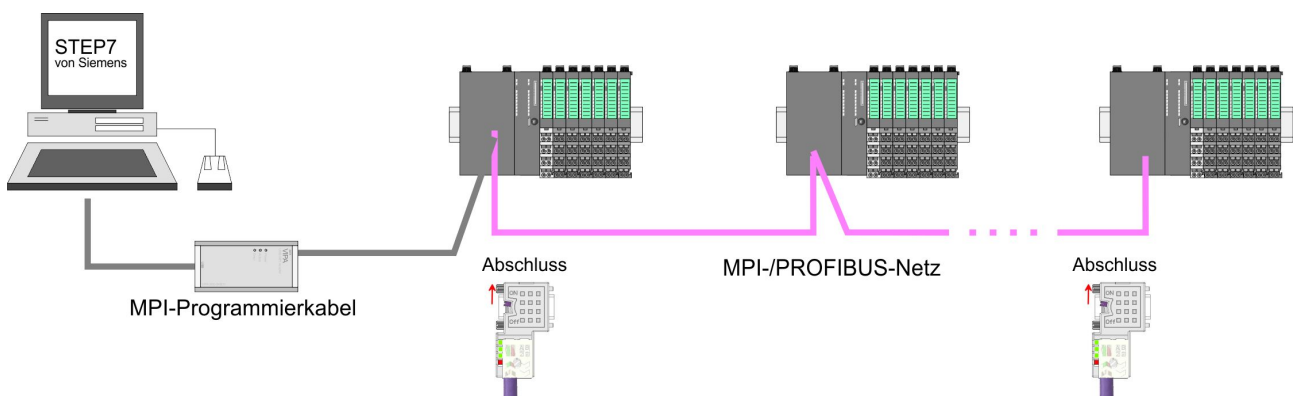
Der Aufbau eines MPI-Netzes gleicht elektrisch dem Aufbau eines PROFIBUS-Netzes. Das heißt, es gelten dieselben Regeln und Sie verwenden für beide Netze die gleichen Komponenten zum Aufbau. Die einzelnen Teilnehmer werden über Busanschlussstecker und PROFIBUS-Kabel verbunden. Defaultmäßig wird das MPI-Netz mit 187,5kBaude betrieben. VIPA-CPU's werden mit der MPI-Adresse 2 ausgeliefert.

MPI-Programmierkabel

Die MPI-Programmierkabel erhalten Sie in verschiedenen Varianten von VIPA. Die Kabel bieten einen RS232- bzw. USB-Anschluss für den PC und einen busfähigen RS485-Anschluss für die CPU. Aufgrund des RS485-Anschlusses dürfen Sie die MPI-Programmierkabel direkt auf einen an der RS485-Buchse schon gesteckten Stecker aufstecken. Jeder Busteilnehmer identifiziert sich mit einer eindeutigen Adresse am Bus, wobei die Adresse 0 für Programmiergeräte reserviert ist.

Abschlusswiderstand

Eine Leitung muss mit ihrem Wellenwiderstand abgeschlossen werden. Hierzu schalten Sie den Abschlusswiderstand am ersten und am letzten Teilnehmer eines Netzes oder eines Segments zu. Achten Sie darauf, dass die Teilnehmer, an denen der Abschlusswiderstand zugeschaltet ist, immer mit Spannung versorgt sind. Ansonsten kann es zu Störungen auf dem Bus kommen.

**Vorgehensweise
Transfer über MPI-
Schnittstelle**

1. ▶ Verbinden Sie Ihren PC über ein MPI-Programmierkabel mit der MPI-Buchse Ihrer CPU.
2. ▶ Laden Sie im Siemens SIMATIC Manager Ihr Projekt.
3. ▶ Wählen Sie im Menü *"Extras → PG/PC-Schnittstelle einstellen"*.
4. ▶ Wählen Sie in der Auswahlliste "PC Adapter (MPI)" aus; ggf. müssen Sie diesen erst hinzufügen und klicken Sie auf [Eigenschaften].
5. ▶ Stellen Sie im Register MPI die Übertragungsparameter Ihres MPI-Netzes ein und geben Sie eine gültige *Adresse* an.
6. ▶ Wechseln Sie in das Register *Lokaler Anschluss*.
7. ▶ Geben Sie den COM-Port des PCs an und stellen Sie für Ihr MPI-Programmierkabel die Übertragungsrate 38400Baud ein.
8. ▶ Mit *"Zielsystem → Laden in Baugruppe"* können Sie Ihr Projekt über MPI in die CPU übertragen und mit *"Zielsystem → RAM nach ROM kopieren"* auf einer Speicherkarte sichern, falls diese gesteckt ist.

Vorgehensweise Transfer über PRO- FIBUS-Schnittstelle



Damit Sie die Schnittstelle in die PROFIBUS-Funktionalität umschalten können, müssen Sie die entsprechende Bus-Funktionalität mittels einer VSC-Speicherkarte von VIPA aktivieren. Durch Stecken der VSC-Speicherkarte und anschließendem Urlöschen wird die Funktion aktiviert.

1. ▶ Verbinden Sie Ihren PC über ein MPI-Programmierkabel mit der MPI(PB)-Buchse X3 Ihrer CPU.
2. ▶ Laden Sie im Siemens SIMATIC Manager Ihr Projekt.
3. ▶ Wählen Sie im Menü "Extras → PG/PC-Schnittstelle einstellen".
4. ▶ Wählen Sie in der Auswahlliste "PC Adapter (PROFIBUS)" aus; ggf. müssen Sie diesen erst hinzufügen und klicken Sie auf [Eigenschaften].
5. ▶ Stellen Sie im Register PROFIBUS die Übertragungsparameter Ihres PROFIBUS-Netzes ein und geben Sie eine gültige PRO-FIBUS-Adresse an. Die PROFIBUS-Adresse muss zuvor über ein Projekt Ihrem DP-Master zugewiesen sein.
6. ▶ Wechseln Sie in das Register *Lokaler Anschluss*.
7. ▶ Geben Sie den COM-Port des PCs an und stellen Sie für Ihr MPI-Programmierkabel die Übertragungsrate 38400Baud ein.
8. ▶ Mit "Zielsystem → Laden in Baugruppe" können Sie Ihr Projekt über PROFIBUS in die CPU übertragen und mit "Zielsystem → RAM nach ROM kopieren" auf einer Speicherkarte sichern, falls diese gesteckt ist.



Der PROFIBUS-Transfer kann über einen DP-Master erfolgen, sofern dieser zuvor als DP-Master projektiert und diesem eine PROFIBUS-Adresse zugeteilt wurde. Im Slave-Betrieb müssen Sie bei der Auswahl der Slave-Betriebsart zusätzlich die Option "Test, Inbetriebnahme, Routing" aktivieren.

4.10.2 Transfer über Ethernet

Die CPU besitzt für den Transfer über Ethernet folgende Schnittstellen:

- X1: Ethernet-PG/OP-Kanal
- X4: PROFINET-IO-Controller

Initialisierung

Damit Sie auf die entsprechende Ethernet-Schnittstelle online zugreifen können, müssen Sie dieser durch die "Initialisierung" bzw. "Urtaufe" IP-Adress-Parameter zuweisen.

- X1: Ethernet-PG/OP-Kanal
 - ↪ Kapitel 4.6 "Hardware-Konfiguration - Ethernet-PG/OP-Kanal" auf Seite 60
- X4: PROFINET-IO-Controller
 - ↪ Kapitel 7.7 "Inbetriebnahme und Urtaufe" auf Seite 150

Transfer

1. ➤ Für den Transfer verbinden Sie, wenn nicht schon geschehen, die entsprechende Ethernet-Buchse mit Ihrem Ethernet.
2. ➤ Öffnen Sie Ihr Projekt im Siemens SIMATIC Manager.
3. ➤ Stellen Sie über "*Extras* ➔ *PG/PC-Schnittstelle*" den Zugriffsweg "TCP/IP ➔ Netzwerkkarte" ein.
4. ➤ Gehen Sie auf "*Zielsystem* ➔ *Laden in Baugruppe*" es öffnet sich das Dialogfenster "Zielbaugruppe auswählen". Wählen Sie die Zielbaugruppe aus und geben Sie als Teilnehmeradresse die IP-Adress-Parameter des entsprechenden Ethernet-Schnittstelle an. Sofern keine neue Hardware-Konfiguration in die CPU übertragen wird, wird die hier angegebene Ethernet-Verbindung dauerhaft als Transferkanal im Projekt gespeichert.
5. ➤ Starten Sie mit [OK] den Transfer.



Systembedingt kann es zu einer Meldung kommen, dass sich die projektierte von der Zielbaugruppe unterscheidet. Quittieren Sie diese Meldung mit [OK].

→ Ihr Projekt wird übertragen und kann nach der Übertragung in der CPU ausgeführt werden.

4.10.3 Transfer über Speicherkarte

Die Speicherkarte dient als externes Speichermedium. Es dürfen sich mehrere Projekte und Unterverzeichnisse auf einer Speicherkarte befinden. Bitte beachten Sie, dass sich Ihre aktuelle Projektierung im Root-Verzeichnis befindet und einen der folgenden Dateinamen hat:

- S7PROG.WLD
- AUTOLOAD.WLD

Mit "*Datei* ➔ *Memory Card-Datei* ➔ *Neu*" können Sie im Siemens SIMATIC Manager eine WLD-Datei erzeugen. Danach kopieren Sie aus dem Baustein-Ordner Ihres Projekts alle Bausteine und die *Systemdaten* in die WLD-Datei.

**Transfer Speicherkarte
→ CPU**

Das Übertragen des Anwenderprogramms von der Speicherkarte in die CPU erfolgt je nach Dateiname nach Urlöschen oder nach PowerON.

- *S7PROG.WLD* wird nach Urlöschen von der Speicherkarte gelesen.
- *AUTOLOAD.WLD* wird nach NetzEIN von der Speicherkarte gelesen.

Das kurze Aufleuchten der SD-LED der CPU kennzeichnet den Übertragungsvorgang. Bitte beachten Sie, dass Ihr Anwenderspeicher ausreichend Speicherplatz für Ihr Anwenderprogramm bietet, ansonsten wird Ihr Anwenderprogramm unvollständig geladen und die SF-LED leuchtet.

Transfer CPU → Speicherkarte

Bei einer in der CPU gesteckten Speicherkarte wird durch einen Schreibbefehl der Inhalt des RAMs als S7PROG.WLD auf die Speicherkarte übertragen.

Den Schreibbefehl starten Sie aus dem Siemens SIMATIC Manager auf Bausteinebene über "Zielsystem → RAM nach ROM kopieren". Während des Schreibvorgangs leuchtet die SD-LED auf. Erlischt die LED, ist der Schreibvorgang beendet.

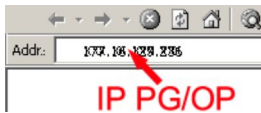
Soll dieses Projekt automatisch nach einem NetzEIN von der Speicherkarte geladen werden, so müssen Sie dieses auf der Speicherkarte in *AUTOLOAD.WLD* umbenennen.

**Kontrolle des Transfer-
vorgangs**

Nach einem Zugriff auf die Speicherkarte erfolgt ein Diagnose-Eintrag der CPU. Zur Anzeige der Diagnoseeinträge gehen Sie im Siemens SIMATIC Manager auf "Zielsystem → Baugruppenzustand". Über das Register "Diagnosepuffer" gelangen Sie in das Diagnosefenster. ↪ "VIPA-spezifische Diagnose-Einträge" auf Seite 90

4.11 Zugriff auf den Webserver

**Zugriff über Ethernet-
PG/OP-Kanal**



Über die IP-Adresse des Ethernet-PG/OP-Kanals steht Ihnen ein Webserver zur Verfügung, dessen Webseite Sie mit einem Internet-Browser aufrufen können. Auf der Webseite finden Sie Informationen zu Ihrer CPU und den angebotenen Modulen. ↪ Kapitel 4.6 "Hardware-Konfiguration - Ethernet-PG/OP-Kanal" auf Seite 60

Es wird vorausgesetzt, dass zwischen dem PC mit Internet-Browser und der CPU eine Verbindung über den Ethernet-PG/OP-Kanal besteht. Dies können Sie testen über Ping auf die IP-Adresse des Ethernet-PG/OP-Kanals.

Struktur der Webseite

Die Webseite ist dynamisch aufgebaut und richtet sich nach der Anzahl der an der CPU befindlichen Module. Die Webseite dient ausschließlich der Informationsausgabe. Die angezeigten Werte können nicht geändert werden.



Bitte beachten Sie, dass die System SLIO Power- und Klemmen-Module keine Typ-Kennung besitzen. Diese können von der CPU nicht erkannt werden und werden somit bei der Auflistung bzw. Zuordnung der Steckplätze nicht berücksichtigt.

**Webseite bei ange-
wählter CPU**

VIPA

- Device (VIPA 015-CEFP00) ←
- Module 1 (VIPA 021-1BD00)
- Module 2 (VIPA 022-1BD00)

Name	Value
Ordering Info	015-CEFP00
Serial	00108765
Version	01V08.001
HW Revision	01
Software	01

[Expert View ...]

Zugriff auf den Webservice

Info - Overview

Hier werden Bestell-Nr., Serien-Nr. und die Version der Firmware und Hardware der CPU aufgelistet. Mit [Expert View] gelangen Sie in die erweiterte "Experten"-Übersicht.

Info - Expert View

Runtime Info		
Operation Mode	RUN	CPU: Statusangabe
Mode Switch	RUNP	
System Time	31.10.13 11:52:48	CPU: Datum, Uhrzeit
Cycle Time	cur = 1000µs, min = 0µs, max = 2000µs, avg = 281µs	CPU: Zykluszeit: min = minimale cur = aktuelle max = maximale avg = durchschnittlich
ArmLoad	cur = 44%, max = 50%	Angaben für den Support
RS485 X2	PTP	Betriebsart RS485
RS485 X3	MPI	
Onboard Ethernet		
Device Name	Onboard PG/OP	Ethernet-PG/OP-Kanal: Adressangaben
MAC	00:20:D5:01:7A:D1	
IP	172.20.120.42	
Mask	255.255.255.0	
Gateway	172.20.120.42	
Onboard Profinet		
Device Name	n/a	PROFINET-I/O-Controller: Adressangaben
IP	n/a	
Mask	n/a	
Gateway	n/a	
Bb000429	V1.1.1.1	
PRODUCT	VIPA PROFINET CP V1.1.1.1 Px000206.pkg	PROFINET-I/O-Controller: Name, Firmware-Version, Package
Hx000081	V1.1.0.0	Angaben für den Support
Diagnosis Address	2046	
Memory Usage		
LoadMem	0/524288 bytes	CPU: Angaben zum Speicher- ausbau
WorkMemCode	0/131072 bytes	Ladespeicher, Arbeitsspeicher (Code/Daten)
WorkMemData	0/131072 bytes	

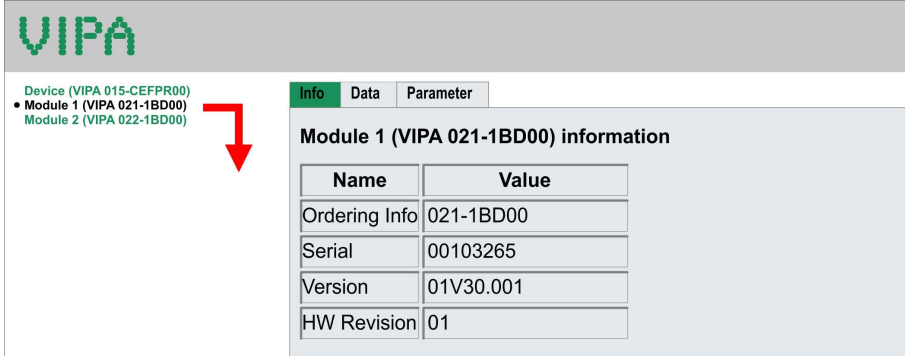
VIPASetCard Info		
VSD...		Angaben für den Support
...		
VSC...		
...		
VSC-Trial-Time	71:59	Verbleibende Zeit in hh:mm bis bei gezogener VSC der Erweiterungsspeicher bzw. die Busfunktionalität wieder deaktiviert werden und die CPU in STOP geht (abnormaler Betriebszustand). Der Parameter ist nur sichtbar, wenn die VSC einer aktivierten Funktionalität gezogen wird.
Memory Extension	0 bytes	Größe des mittels VSC aktivierten Zusatzspeichers
Profibus	PB NO	Art der mittels VSC aktivierten PROFIBUS-Funktionalität
Flash System		
File System	V1.0.2	CPU: Angaben für den Support
PRODUCT	VIPA 015- CEFPR00 V1.1.6.0 Px000198.pkg	CPU: Name, Firmware-Version, Package
HARDWARE	V0.1.0.0 5816B-V10 MX000226.004	CPU: Angaben für den Support
Bx000501	V1.1.6.0	
Ax000132	V1.0.2.0	
fx000018.wld	V1.0.1.0	
syslibex.wld	n/a	
Protect.wld	n/a	

Data Aktuell wird hier nichts angezeigt.

Parameter Aktuell wird hier nichts angezeigt.

IP Hier werden IP-Adress-Daten Ihres Ethernet-PG/OP-Kanals ausgegeben.

Webseite bei ange- wähltem Modul



The screenshot shows the VIPA web interface. On the left, there is a list of modules: Device (VIPA 015-CEFPR00), Module 1 (VIPA 021-1BD00), and Module 2 (VIPA 022-1BD00). A red arrow points to the 'Info' tab in the top navigation bar. The main content area displays 'Module 1 (VIPA 021-1BD00) information' with a table of details.

Name	Value
Ordering Info	021-1BD00
Serial	00103265
Version	01V30.001
HW Revision	01

Info Hier werden Produktname, Bestell-Nr., Serien-Nr., Firmware-Version und Hardware-Ausgabestand des entsprechenden Moduls aufgelistet.

Data Hier erhalten Sie Informationen zu Adresse und Zustand der Ein- bzw. Ausgänge.

Parameter Bei parametrierbaren Modulen, z.B. Analogmodule werden hier die aktuell eingestellten Parameter angezeigt. Diese stammen aus der Hardware-Konfiguration.

4.12 Betriebszustände

4.12.1 Übersicht

Die CPU kennt 4 Betriebszustände:

- Betriebszustand STOP
- Betriebszustand ANLAUF (OB 100 - Neustart / OB 102 - Kaltstart *)
- Betriebszustand RUN
- Betriebszustand HALT

In den Betriebszuständen ANLAUF und RUN können bestimmte Ereignisse auftreten, auf die das Systemprogramm reagieren muss. In vielen Fällen wird dabei ein für das Ereignis vorgesehener Organisationsbaustein als Anwenderschnittstelle aufgerufen.

Betriebszustand STOP

- Das Anwenderprogramm wird nicht bearbeitet.
- Hat zuvor eine Programmbearbeitung stattgefunden, bleiben die Werte von Zählern, Zeiten, Merkern und des Prozessabbilds beim Übergang in den STOP-Zustand erhalten.
- Die Befehlsausgabesperre (BASP) ist aktiv, d.h. alle digitalen Ausgaben sind gesperrt.
- RUN-LED aus
- STOP-LED an

**Betriebszustand
ANLAUF**

- Während des Übergangs von STOP nach RUN erfolgt ein Sprung in den Anlauf-Organisationsbaustein OB 100. Der Ablauf des OBs wird zeitlich nicht überwacht. Im Anlauf-OB können weitere Bausteine aufgerufen werden.
- Beim Anlauf sind alle digitalen Ausgaben gesperrt, d.h. BASP ist aktiv.
- RUN-LED
blinkt, solange der OB 100 bearbeitet wird und für mindestens 3s, auch wenn der Anlauf kürzer ist oder die CPU aufgrund eines Fehler in STOP geht. Dies zeigt den Anlauf an.
- STOP-LED aus

Wenn die CPU einen Anlauf fertig bearbeitet hat, geht Sie in den Betriebszustand RUN über.

*** OB 102 (Kaltstart)**

Sollte es zu einem "Watchdog"-Fehler kommen, so bleibt die CPU im STOP-Zustand. Sie müssen die CPU nach solch einem Fehler manuell wieder starten. Hierzu ist zwingend ein OB 102 (Kaltstart) erforderlich. Ohne diesen OB 102 wird die CPU nicht nach RUN gehen. Alternativ können Sie die CPU nur durch Urlöschen bzw. Neu Laden Ihres Projekts wieder nach RUN bringen.

Bitte beachten sie, dass der OB 102 (Kaltstart) ausschließlich für die Behandlung eines Watchdog-Fehlers verwendet werden kann.

Betriebszustand RUN

- Das Anwenderprogramm im OB 1 wird zyklisch bearbeitet, wobei zusätzlich alarmgesteuert weitere Programmteile eingeschachtelt werden können.
- Alle im Programm gestarteten Zeiten und Zähler laufen und das Prozessabbild wird zyklisch aktualisiert.
- Das BASP wird deaktiviert, d.h. alle Ausgänge sind freigegeben.
- RUN-LED an
- STOP-LED aus

Betriebszustand HALT

Die CPU bietet Ihnen die Möglichkeit bis zu 3 Haltepunkte zur Programmdiagnose einzusetzen. Das Setzen und Löschen von Haltepunkten erfolgt in Ihrer Programmierumgebung. Sobald ein Haltepunkt erreicht ist, können Sie schrittweise Ihre Befehlszeilen abarbeiten.

**VORSICHT!****Haltepunkt-Betrieb**

Im Haltepunkt-Betrieb sind während des Programmablaufs die Ausgänge freigegeben bzw. aktiviert. Erreicht das CPU-Programm einen Haltepunkt, werden alle Ausgänge gesperrt bzw. Ersatzwerte ausgegeben.

Der Haltepunkt-Betrieb ist für produktive Anlagen nicht geeignet eventuell sogar "gefährlich"!

Voraussetzung

Für die Verwendung von Haltepunkten müssen folgende Voraussetzungen erfüllt sein:

- Das Testen im Einzelschrittmodus ist in AWL möglich, ggf. über "Ansicht → AWL" Ansicht in AWL ändern.
- Der Baustein muss online geöffnet und darf nicht geschützt sein.

Vorgehensweise zur Arbeit mit Haltepunkten

1. ▶ Blenden Sie über "Ansicht → Haltepunktleiste" diese ein.
2. ▶ Setzen Sie Ihren Cursor auf die Anweisungszeile, in der ein Haltepunkt gesetzt werden soll.
3. ▶ Setzen Sie den Haltepunkt mit "Test → Haltepunkt setzen".
⇒ Die Anweisungszeile wird mit einem Kreisring markiert.
4. ▶ Zur Aktivierung des Haltepunkts gehen Sie auf "Test → Haltepunkt" aktiv.
⇒ Der Kreisring wird zu einer Kreisfläche.
5. ▶ Bringen Sie Ihre CPU in RUN.
⇒ Wenn Ihr Programm auf den Haltepunkt trifft, geht Ihre CPU in den Zustand HALT über, der Haltepunkt wird mit einem Pfeil markiert und die Registerinhalte werden eingeblendet.
6. ▶ Nun können Sie mit "Test → Nächste Anweisung ausführen" schrittweise Ihren Programmcode durchfahren oder über "Test → Fortsetzen" Ihre Programmausführung bis zum nächsten Haltepunkt fortsetzen.
7. ▶ Mit "Test → (Alle) Haltepunkte löschen" können Sie (alle) Haltepunkte wieder löschen.

Verhalten im Betriebszustand HALT

- RUN-LED blinkt, STOP-LED leuchtet.
- Die Bearbeitung des Codes ist angehalten. Alle Ablaufebenen werden nicht weiterbearbeitet.
- Echtzeituhr läuft weiter.
- Ausgänge werden abgeschaltet (BASP ist aktiv).
- Projektierte CP-Verbindungen bleiben bestehen.



Der Einsatz von Haltepunkten ist immer möglich. Eine Umschaltung in die Betriebsart Testbetrieb ist nicht erforderlich.

Sobald Sie mehr als 2 Haltepunkte gesetzt haben, ist eine Einzelschrittbearbeitung nicht mehr möglich.

4.12.2 Funktionssicherheit

Die CPUs besitzen Sicherheitsmechanismen, wie einen Watchdog (100ms) und eine parametrierbare Zykluszeitüberwachung (parametrierbar min. 1ms), die im Fehlerfall die CPU stoppen bzw. einen RESET auf der CPU durchführen und diese in einen definierten STOP-Zustand versetzen. Die CPUs von VIPA sind funktionssicher ausgelegt und besitzen folgende Systemeigenschaften:

Ereignis	betrifft	Effekt
RUN → STOP	allgemein	BASP (B efehls- A usgabe- S perre) wird gesetzt.
	zentrale digitale Ausgänge	Die Ausgänge werden abgeschaltet.
	zentrale analoge Ausgänge	Die Ausgänge werden abgeschaltet. <ul style="list-style-type: none"> ■ Spannungsausgänge geben 0V aus ■ Stromausgänge 0...20mA geben 0mA aus ■ Stromausgänge 4...20mA geben 4mA aus Falls parametriert können auch Ersatzwerte ausgegeben werden.
	dezentrale Ausgänge	Verhalten wie bei zentralen digitalen/analogen Ausgängen
	dezentrale Eingänge	Die Eingänge werden von der dezentralen Station zyklisch gelesen und die aktuellen Werte zur Verfügung gestellt.
STOP → RUN bzw. NetzEin	allgemein	Zuerst wird das PAE gelöscht, danach erfolgt der Aufruf des OB 100. Nachdem dieser abgearbeitet ist, wird das BASP zurückgesetzt und der Zyklus gestartet mit: PAA löschen → PAE lesen → OB 1.
	dezentrale Eingänge	Die Eingänge werden von der dezentralen Station gelesen und die aktuellen Werte zur Verfügung gestellt.
RUN	allgemein	Es erfolgt ein zyklischer Programmablauf: PAE lesen → OB 1 → PAA schreiben.

PAE = Prozessabbild der Eingänge

PAA = Prozessabbild der Ausgänge

4.13 Urlöschen

Übersicht

Beim Urlöschen wird der komplette Anwenderspeicher gelöscht. Ihre Daten auf der Speicherkarte bleiben erhalten. Sie haben 2 Möglichkeiten zum Urlöschen:

- Urlöschen über Betriebsartenschalter
- Urlöschen über Siemens SIMATIC Manager



Vor dem Laden Ihres Anwenderprogramms in Ihre CPU sollten Sie die CPU immer urlöschen, um sicherzustellen, dass sich kein alter Baustein mehr in Ihrer CPU befindet.

Urlöschen über Betriebsartenschalter

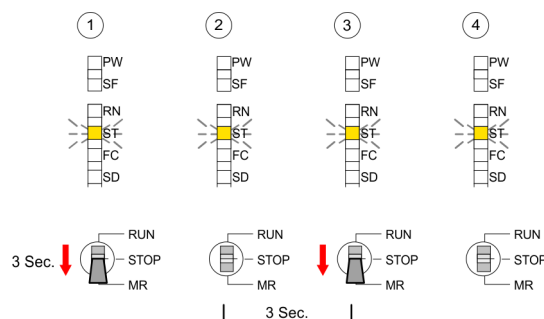
Voraussetzung

- ➔ Ihre CPU muss sich im STOP-Zustand befinden. Stellen Sie hierzu den CPU-Betriebsartenschalter auf "STOP".
- ⇒ Die STOP-LED leuchtet.

Urlöschen

1. ➔ Bringen Sie den Betriebsartenschalter in Stellung MR und halten Sie ihn ca. 3 Sekunden.
 - ⇒ Die STOP-LED geht von Blinken über in Dauerlicht.
2. ➔ Bringen Sie den Betriebsartenschalter in Stellung STOP und innerhalb von 3 Sekunden kurz in MR dann wieder auf STOP.
 - ⇒ Die STOP-LED blinkt (Urlösch-Vorgang).
3. ➔ Das Urlöschen ist abgeschlossen, wenn die STOP-LED in Dauerlicht übergeht.
 - ⇒ Die STOP-LED leuchtet.

Die nachfolgende Abbildung zeigt nochmals die Vorgehensweise:



Funktionalitäten mittels VSC aktivieren

Sollte eine VSC Speicherkarte von VIPA gesteckt sein, so werden nach Urlöschen die entsprechenden Funktionalitäten automatisch aktiviert. ↪ "VSD" auf Seite 85

Automatisch nachladen

Falls auf der Speicherkarte ein Projekt S7PROG.WLD vorhanden ist, versucht die CPU nach Urlöschen dieses von der Speicherkarte neu zu laden. → Die SD-LED leuchtet. Nach dem Nachladen erlischt die LED. Abhängig von der Einstellung des Betriebsartenschalters bleibt die CPU in STOP bzw. geht in RUN.

Rücksetzen auf Werkseinstellung

Das Rücksetzen auf Werkseinstellung löscht das interne RAM der CPU vollständig und bringt diese zurück in den Auslieferungszustand. Bitte beachten Sie, dass hierbei auch die MPI-Adresse defaultmäßig auf 2 zurückgestellt wird! ↪ Kapitel 4.15 "Rücksetzen auf Werkseinstellung" auf Seite 83

4.14 Firmwareupdate

Übersicht

Sie haben die Möglichkeit unter Einsatz einer Speicherkarte für die CPU und ihre Komponenten ein Firmwareupdate durchzuführen. Hierzu muss sich in der CPU beim Hochlauf eine entsprechend vorbereitete Speicherkarte befinden. Damit eine Firmwaredatei beim Hochlauf erkannt und zugeordnet werden kann, ist für jede updatefähige Komponente und jeden Hardware-Ausgabestand ein pkg-Dateiname reserviert, der mit "px" beginnt und sich in einer 6-stelligen Ziffer unterscheidet. Bei jedem updatefähigen Modul finden Sie den pkg-Dateinamen auf einem Aufkleber auf dem Modul. Die SLIO CPU besitzt keinen Aufkleber. Hier können Sie den pkg-Dateinamen über die Webseite abrufen. Nach NetzEIN und Betriebsartenschalter in Stellung STOP prüft die CPU, ob eine *.pkg-Datei auf der Speicherkarte vorhanden ist. Wenn sich diese Firmware-Version von der zu überschreibenden Firmware-Version unterscheidet, zeigt die CPU dies über LED-Blinken an und sie können die Firmware über eine Updateanforderung installieren.

Aktuelle Firmware auf www.vipa.com

Die aktuellsten Firmwarestände finden Sie auf www.vipa.com im Service-Bereich. Beispielsweise sind für den Firmwareupdate der CPU und Ihrer Komponenten für den Ausgabestand 1 folgende Dateien erforderlich:

- CPU 015, Ausgabestand 1: Px000198.pkg
- PROFINET-IO-Controller: Px000206.pkg



VORSICHT!

Beim Aufspielen einer neuen Firmware ist äußerste Vorsicht geboten. Unter Umständen kann Ihre CPU unbrauchbar werden, wenn beispielsweise während der Übertragung die Spannungsversorgung unterbrochen wird oder die Firmware-Datei fehlerhaft ist. Setzen Sie sich in diesem Fall mit der VIPA-Hotline in Verbindung!

Bitte beachten Sie auch, dass sich die zu überschreibende Firmware-Version von der Update-Version unterscheidet, ansonsten erfolgt kein Update.

Firmwarestand des Systems über Web-Seite ausgeben

Die CPU hat eine Web-Seite integriert, die auch Informationen zum Firmwarestand der SPEED7-Komponenten bereitstellt. Über den Ethernet-PG/OP-Kanal haben Sie Zugriff auf diese Web-Seite. Zur Aktivierung des PG/OP-Kanals müssen Sie diesem IP-Parameter zuweisen. Dies kann im Siemens SIMATIC Manager entweder über eine Hardware-Konfiguration erfolgen, die Sie über Speicherkarte bzw. MPI einspielen oder über Ethernet durch Angabe der MAC-Adresse unter "*Zielsystem* → *Ethernet-Adresse vergeben*". Danach können Sie mit einem Web-Browser über die angegebene IP-Adresse auf den PG/OP-Kanal zugreifen. ↪ *Kapitel 4.6 "Hardware-Konfiguration - Ethernet-PG/OP-Kanal" auf Seite 60.*

Firmware laden und auf Speicherkarte übertragen

1. ➤ Gehen Sie auf www.vipa.com
2. ➤ Klicken Sie auf "*Service* → *Download* → *Firmware*".
3. ➤ Navigieren Sie über "*System SLIO* → *CPU*" zu Ihrer CPU und laden Sie die zip-Datei auf Ihren PC.
4. ➤ Entpacken Sie die zip-Datei und kopieren Sie die extrahierten pkg-Dateien auf Ihre Speicherkarte.

**VORSICHT!**

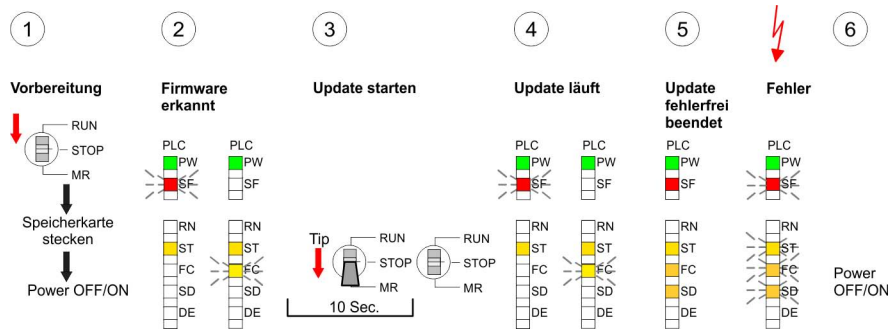
Beim Firmwareupdate wird automatisch ein Urlöschen durchgeführt. Sollte sich Ihr Programm nur im Ladespeicher der CPU befinden, so wird es hierbei gelöscht! Sichern Sie Ihr Programm, bevor Sie ein Firmwareupdate durchführen! Auch sollten Sie nach dem Firmwareupdate ein "Rücksetzen auf Werkseinstellung" durchführen.
 ↪ Kapitel 4.15 "Rücksetzen auf Werkseinstellung" auf Seite 83

Firmware von Speicherkarte in CPU übertragen



Bitte beachten Sie, dass bei manchen Firmware-Versionen ein zusätzliches Firmwareupdate über abwechselndes Blinken der LEDs SF und FC angezeigt werden kann, selbst wenn sich der Betriebsartenschalter in Stellung RUN befindet. In diesem Zustand kann die CPU erst wieder anlaufen, wenn Sie einen weiteren Firmwareupdate-Vorgang auslösen. Tippen Sie hierzu den Betriebsartenschalter kurz nach MR und folgen sie den unten beschriebenen Vorgehensweisen.

1. ▶ Bringen Sie den Betriebsartenschalter Ihrer CPU in Stellung STOP. Schalten Sie die Spannungsversorgung aus. Stecken Sie die Speicherkarte mit den Firmware-Dateien in die CPU. Achten Sie hierbei auf die Steckrichtung der Speicherkarte. Schalten Sie die Spannungsversorgung ein.
2. ▶ Nach einer kurzen Hochlaufzeit zeigt das abwechselnde Blinken der LEDs SF und FC an, dass auf der Speicherkarte mindestens eine aktuellere Firmware-Datei gefunden wurde.
3. ▶ Sie starten die Übertragung der Firmware, sobald Sie innerhalb von 10s den Betriebsartenschalter kurz nach MR tippen und dann den Schalter in der STOP-Position belassen.
4. ▶ Während des Update-Vorgangs blinken die LEDs SF und FC abwechselnd und die SD-LED leuchtet. Dieser Vorgang kann mehrere Minuten dauern.
5. ▶ Das Update ist fehlerfrei beendet, wenn die LEDs PW, ST, SF, FC und SD leuchten. Blinken diese schnell, ist ein Fehler aufgetreten.
6. ▶ Schalten Sie die Spannungsversorgung aus und wieder ein. Jetzt prüft die CPU, ob noch weitere Firmware-Updates durchzuführen sind. Ist dies der Fall, blinken, wiederum nach einer kurzen Hochlaufzeit, die LEDs SF und FC. Fahren Sie mit Punkt 3 fort. Blinken die LEDs nicht, ist das Firmware-Update abgeschlossen.
7. ▶ Führen Sie jetzt wie nachfolgend beschrieben ein *Rücksetzen auf Werkseinstellungen* durch. Danach ist die CPU wieder einsatzbereit. ↪ Kapitel 4.15 "Rücksetzen auf Werkseinstellung" auf Seite 83



4.15 Rücksetzen auf Werkseinstellung

Vorgehensweise

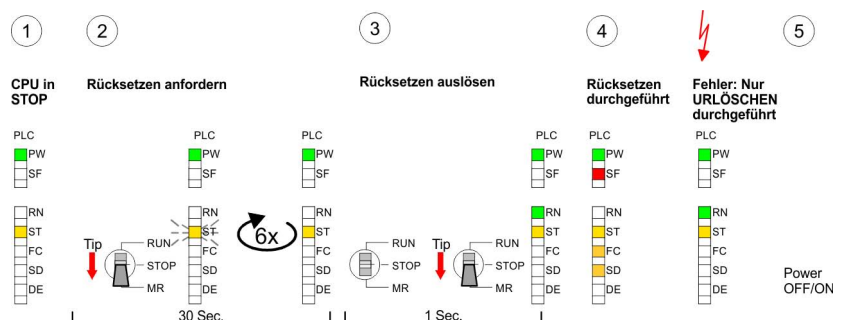
Die folgende Vorgehensweise löscht das interne RAM der CPU vollständig und bringt diese zurück in den Auslieferungszustand.

Bitte beachten Sie, dass hierbei auch die MPI-Adresse auf 2 und die IP-Adresse des Ethernet-PG/OP-Kanals auf 0.0.0.0 zurückgestellt wird!

Sie können auch das Rücksetzen auf Werkseinstellung mit dem Kommando `FACTORY_RESET` ausführen. ↪ "CMD - Autobefehle" auf Seite 88

1. ➤ Bringen Sie die CPU in STOP.
2. ➤ Drücken Sie den Betriebsartenschalter für ca. 30 Sekunden nach unten in Stellung MR. Hierbei blinkt die STOP-LED. Nach ein paar Sekunden leuchtet die STOP-LED. Die STOP-LED wechselt jetzt von Leuchten in Blinken. Zählen Sie, wie oft die STOP-LED leuchtet.
3. ➤ Nach dem 6. Mal Leuchten der STOP-LED lassen Sie den Reset-Schalter wieder los, um ihn nochmals kurzzeitig nach unten auf MR zu drücken. Jetzt leuchtet die RUN-LED einmal auf. Das bedeutet, dass das RAM vollständig gelöscht ist.
4. ➤ Zur Bestätigung des Rücksetzvorgangs leuchten die LEDs PW, ST, SF, FC und SD. Leuchtet diese nicht, wurde nur Urlöschen ausgeführt und das Rücksetzen auf Werkseinstellung ist fehlgeschlagen. In diesem Fall können Sie den Vorgang wiederholen. Das Rücksetzen auf Werkseinstellung wird nur dann ausgeführt, wenn die STOP-LED genau 6 Mal geleuchtet hat.
5. ➤ Am Ende des Rücksetzvorgangs leuchten die LEDs PW, ST, SF, FC und SD. Danach ist die Spannungsversorgung aus- und wieder einzuschalten.

Die nachfolgende Abbildung soll die Vorgehensweise verdeutlichen:





Bitte führen Sie nach einem Firmwareupdate der CPU immer ein Rücksetzen auf Werkseinstellung durch.

4.16 Einsatz Speichermedien - VSD, VSC

Übersicht

Auf der Frontseite der CPU befindet sich ein Steckplatz für Speichermedien. Hier können sie folgende Speichermedien stecken:

- VSD - **VIPA SD-Card**
 - Externe Speicherkarte für Programme und Firmware.
- VSC - **VIPASetCard**
 - Externe Speicherkarte (VSD) für Programme und Firmware mit der Möglichkeit zur Freischaltung optionaler Funktionen wie Arbeitsspeicher und Feldbusanschlungen.
 - Diese Funktionen können gesondert hinzugekauft werden.
 - Zur Aktivierung ist die entsprechende Karte zu stecken und ein *Urlöschen* durchzuführen. ↪ *Kapitel 4.13 "Urlöschen" auf Seite 79*



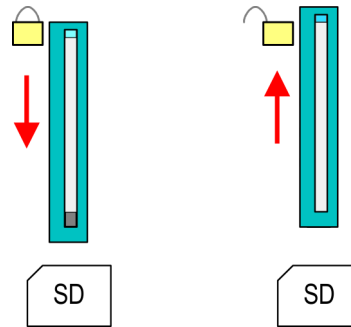
Ein Übersicht der aktuell verfügbaren VSD bzw. VSC finden Sie unter www.vipa.com

Mittels vorgegebener Dateinamen können Sie die CPU veranlassen, automatisch ein Projekt zu laden bzw. eine Kommandodatei auszuführen.

VSD

VSDs sind externe Speichermedien basierend auf SD-Speicherkarten. VSDs sind mit dem PC-Format FAT 16 (max. 2GB) vorformatiert und können mit einem Kartenlesegerät beschrieben werden. Nach PowerON bzw. nach Umräumen überprüft die CPU, ob eine VSD gesteckt ist und sich hier für die CPU gültige Daten befinden.

Schieben Sie ihr VSD in den Steckplatz, bis diese, geführt durch eine Federmechanik, einrastet. Dies gewährleistet eine sichere Kontaktierung. Mit der Schiebemechanik können Sie durch Schieben nach unten eine gesteckte VSD gegen Herausfallen sichern.



Zum Entnehmen schieben Sie die Schiebemechanik wieder nach oben und drücken Sie die VSD gegen den Federdruck nach innen, bis diese mit einem Klick entriegelt wird.

**VORSICHT!**

Sofern das Speichermedium schon durch die Federmechanik entriegelt wurde, kann dieses bei Betätigung der Schiebemechanik herauspringen!

VSC

Die VSC ist eine VSD mit der Möglichkeit zur Freischaltung optionaler Funktionen. Hier haben Sie die Möglichkeit Ihren Arbeitsspeicher entsprechend zu erweitern bzw. Feldbusanschlüssen zu aktivieren. Die aktuell aktivierten Funktionalitäten können Sie sich über die Webseite anzeigen lassen. ↪ *Kapitel 4.11 "Zugriff auf den Webserver" auf Seite 73*

**VORSICHT!**

Bitte beachten Sie dass, sobald Sie eine Freischaltung optionaler Funktionen auf Ihrer CPU durchgeführt haben, die VSC gesteckt bleiben muss. Ansonsten leuchtet die SF-LED und die CPU geht nach 72 Stunden in STOP. Solange eine aktivierte VSC nicht gesteckt ist, leuchtet die SF-LED und der "TrialTime"-Timer zählt von 72 Stunden herab auf 0. Danach geht die CPU in STOP. Durch Stecken der VSC erlischt die SF-LED und die CPU läuft wieder ohne Einschränkungen.

Auch kann die VSC nicht gegen eine VSC mit gleichen optionalen Funktionen getauscht werden. Mittels eindeutiger Seriennummer ist der Freischaltcode an die VSD gebunden. Die Funktionalität als externe Speicherkarte wird hierdurch nicht beeinträchtigt.


Zugriff auf das Speichermedium

Zu folgenden Zeitpunkten erfolgt ein Zugriff auf ein Speichermedium:

Nach Urlöschen

- Die CPU prüft, ob eine VSC gesteckt ist. Wenn ja, werden die entsprechenden Zusatzfunktionen freigeschaltet.
- Die CPU prüft, ob ein Projekt mit dem Namen S7PROG.WLD vorhanden ist. Wenn ja, wird dieses automatisch geladen.

Nach NetzEIN

- Die CPU prüft, ob ein Projekt mit dem Namen AUTOLOAD.WLD vorhanden ist. Wenn ja, wird Urlöschen durchgeführt und das Projekt automatisch geladen.
- Die CPU prüft, ob eine Kommandodatei mit dem Namen VIPA_CMD.MMC vorhanden ist. Wenn ja, wird die Kommandodatei geladen und die enthaltenen Befehle werden ausgeführt.
- Nach NetzEIN und CPU-STOP prüft die CPU, ob eine *.pkg-Datei (Firmware-Datei) vorhanden ist. Wenn ja, zeigt die CPU dies über LED-Blinken an und sie können die Firmware über eine Updateanforderung installieren.  weitere Informationen auf Seite 82

Einmalig im Zustand STOP

- Wird eine Speicherkarte mit einer Kommandodatei mit dem Namen VIPA_CMD.MMC gesteckt, so wird die Kommandodatei geladen und die enthaltenen Befehle werden ausgeführt.



Mit den VIPA-spezifischen Bausteinen FC/SFC 208 ... FC/SFC 215 und FC/SFC 195 haben Sie die Möglichkeit den Speicherkarten-Zugriff in Ihr Anwenderprogramm einzubinden. Näheres hierzu finden Sie im Handbuch *Operati-
onsliste (HB00_OPL_SP7)* zu ihrer CPU.

4.17 Erweiterter Know-how-Schutz

Übersicht

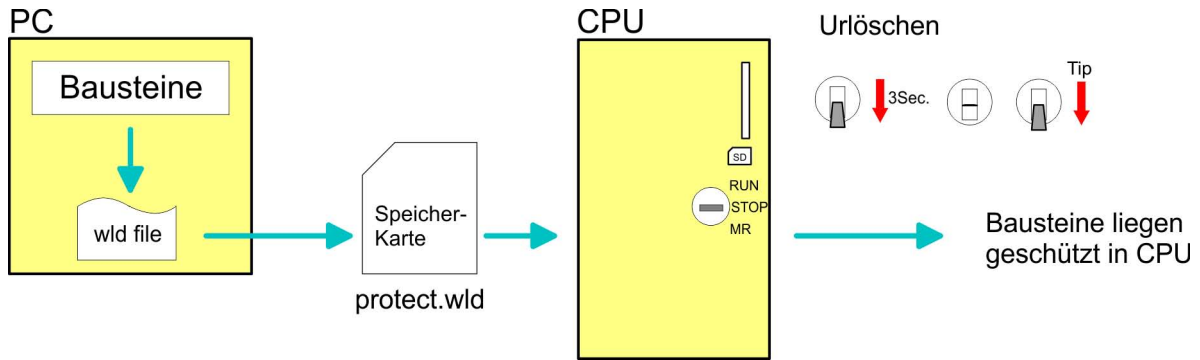
Neben dem "Standard" Know-how-Schutz besitzen die CPUs von VIPA einen "erweiterten" Know-how-Schutz, der einen sicheren Baustein-Schutz vor Zugriff Dritter bietet.

Standard-Schutz

Beim Standard-Schutz von Siemens werden auch geschützte Bausteine in das PG übertragen, aber deren Inhalt nicht dargestellt. Durch entsprechende Manipulation ist der Know-how-Schutz aber nicht sichergestellt.

Erweiterter Schutz

Mit dem von VIPA entwickelten "erweiterten" Know-how-Schutz besteht aber die Möglichkeit Bausteine permanent in der CPU zu speichern. Beim "erweiterten" Schutz übertragen Sie die zu schützenden Bausteine in eine WLD-Datei mit Namen protect.wld auf eine Speicherkarte. Durch Stecken der Speicherkarte und anschließendem Urlöschen werden die in protect.wld gespeicherten Bausteine permanent in der CPU abgelegt. Geschützt werden können OBs, FBs und FCs. Beim Zurücklesen von geschützten Bausteinen in Ihr PG werden ausschließlich die Baustein-Header geladen. Der schützenswerte Baustein-Code bleibt in der CPU und kann nicht ausgelesen werden.

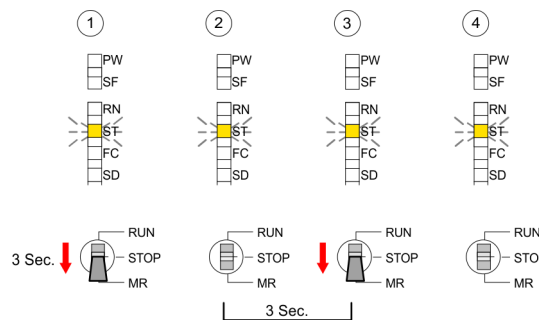


Bausteine mit protect.wld schützen

Erzeugen Sie in Ihrem Projektierool mit "Datei → Memory Card Datei → Neu" eine WLD-Datei und benennen Sie diese um in "protect.wld". Übertragen Sie die zu schützenden Bausteine in die Datei, indem Sie diese mit der Maus aus Ihrem Projekt in das Dateifenster von protect.wld ziehen.

protect.wld mit Urlöschen in CPU übertragen

Übertragen Sie die Datei protect.wld auf eine Speicherkarte, stecken Sie die Speicherkarte in Ihre CPU und führen Sie nach folgender Vorgehensweise Urlöschen durch:



Mit Urlöschen werden die in protect.wld enthaltenen Bausteine, permanent vor Zugriffen Dritter geschützt, in der CPU abgelegt.

Schutzverhalten

Geschützte Bausteine werden durch eine neue protect.wld überschrieben. Mit einem PG können Dritte auf geschützte Bausteine zugreifen, hierbei wird aber ausschließlich der Baustein-Header in das PG übertragen. Der schützenswerte Baustein-Code bleibt in der CPU und kann nicht ausgelesen werden.

Geschützte Bausteine überschreiben bzw. löschen

Sie haben jederzeit die Möglichkeit geschützte Bausteine durch gleichnamige Bausteine im RAM der CPU zu überschreiben. Diese Änderung bleibt bis zum nächsten Urlöschen erhalten. Geschützte Bausteine können nur dann vom PG dauerhaft überschrieben werden, wenn diese zuvor aus der protect.wld gelöscht wurden. Das Rücksetzen auf Werkseinstellung hat keinen Einfluss auf geschützte Bausteine. Durch Übertragen einer leeren protect.wld von der Speicherkarte mit Urlöschen können Sie in der CPU alle geschützten Bausteine löschen.

Einsatz von geschützten Bausteinen

Da beim Auslesen eines "protected" Bausteins aus der CPU die Symbol-Bezeichnungen fehlen, ist es ratsam dem Endanwender die "Bausteinhüllen" zur Verfügung zu stellen. Erstellen Sie hierzu aus allen geschützten Bausteinen ein Projekt. Löschen Sie aus diesen Bausteinen alle Netzwerke, so dass diese ausschließlich die Variablen-Definitionen in der entsprechenden Symbolik beinhalten.

4.18 CMD - Autobefehle**Übersicht**

Eine *Kommando*-Datei auf einer Speicherkarte wird unter folgenden Bedingungen automatisch ausgeführt:

- CPU befindet sich in STOP und Speicherkarte wird gesteckt
- Bei jedem Einschaltvorgang (NetzeIN)

Kommando-Datei

Bei der *Kommando*-Datei handelt es sich um eine Text-Datei mit einer Befehlsabfolge, die unter dem Namen **vipa_cmd.mmc** im Root-Verzeichnis der Speicherkarte abzulegen ist. Die Datei muss mit dem 1. Befehl `CMD_START` beginnen, gefolgt von den gewünschten Befehlen (kein anderer Text) und ist immer mit dem letzten Befehl `CMD_END` abzuschließen.

Texte wie beispielsweise Kommentare nach dem letzten Befehl `CMD_END` sind zulässig, da diese ignoriert werden. Sobald eine Kommandodatei erkannt und ausgeführt wird, werden die Aktionen in der Datei `Logfile.txt` auf der Speicherkarte gespeichert. Zusätzlich finden Sie für jeden ausgeführten Befehl einen Diagnoseeintrag im Diagnosepuffer.

Befehle

Bitte beachten Sie, dass Sie immer Ihre Befehlsabfolge mit `CMD_START` beginnen und mit `CMD_END` beenden.

Kommando	Beschreibung	Diagnoseeintrag
CMD_START	In der ersten Zeile muss <code>CMD_START</code> stehen.	0xE801
	Fehlt <code>CMD_START</code> erfolgt ein Diagnoseeintrag	0xE8FE
WAIT1SECOND	Wartet ca. 1 Sekunde.	0xE803
LOAD_PROJECT	Ruft die Funktion "Urlöschen mit Nachladen von der Speicherkarte" auf. Durch Angabe einer <code>wld</code> -Datei nach dem Kommando, wird diese <code>wld</code> -Datei nachgeladen, ansonsten wird die Datei " <code>s7prog.wld</code> " geladen.	0xE805
SAVE_PROJECT	Speichert das Anwenderprojekt (Bausteine und Hardwarekonfiguration) auf der Speicherkarte als " <code>s7prog.wld</code> ". Falls bereits eine Datei mit dem Namen " <code>s7prog.wld</code> " existiert, wird diese in " <code>s7prog.old</code> " umbenannt. Sollte Ihre CPU durch ein Passwort geschützt sein, so müssen Sie dies als Parameter mitliefern. Ansonsten wird kein Projekt geschrieben. Beispiel: <code>SAVE_PROJECT</code> <code>password</code> .	0xE806
FACTORY_RESET	Führt "Rücksetzen auf Werkseinstellung" durch.	0xE807

Kommando	Beschreibung	Diagnoseeintrag
DIAGBUF	Speichert den Diagnosebuffer der CPU als Datei "diagbuff.txt" auf der Speicherkarte.	0xE80B
SET_NETWORK	Mit diesem Kommando können Sie die IP-Parameter für den Ethernet-PG/OP-Kanal einstellen. Die IP-Parameter sind in der Reihenfolge IP-Adresse, Subnetz-Maske und Gateway jeweils getrennt durch ein Komma im Format von x.x.x.x einzugeben. Wird kein Gateway verwendet, tragen Sie die IP-Adresse als Gateway ein.	0xE80E
CMD_END	In der letzten Zeile muss CMD_END stehen.	0xE802

Beispiele

Nachfolgend ist der Aufbau einer Kommando-Datei an Beispielen gezeigt. Den jeweiligen Diagnoseeintrag finden Sie in Klammern gesetzt.

Beispiel 1

CMD_START	Kennzeichnet den Start der Befehlsliste (0xE801)
LOAD_PROJECT proj.wld	Urlöschen und Nachladen von "proj.wld" (0xE805)
WAIT1SECOND	Wartet ca. 1 Sekunde (0xE803)
DIAGBUF	Diagnosebuffer der CPU als "diagbuff.txt" speichern (0xE80B)
CMD_END	Kennzeichnet das Ende der Befehlsliste (0xE802)
... beliebiger Text ...	Texte nach dem CMD_END werden nicht mehr ausgewertet.

Beispiel 2

CMD_START	Kennzeichnet den Start der Befehlsliste (0xE801)
LOAD_PROJECT proj2.wld	Urlöschen und Nachladen von "proj2.wld" (0xE805)
WAIT1SECOND	Wartet ca. 1 Sekunde (0xE803)
WAIT1SECOND	Wartet ca. 1 Sekunde (0xE803)
SET_NETWORK 172.16.129.210,255.255.224.0,172.16.129.210	IP-Parameter (0xE80E)
WAIT1SECOND	Wartet ca. 1 Sekunde (0xE803)
WAIT1SECOND	Wartet ca. 1 Sekunde (0xE803)
DIAGBUF	Diagnosebuffer der CPU als "diagbuff.txt" speichern (0xE80B)
CMD_END	Kennzeichnet das Ende der Befehlsliste (0xE802)
... beliebiger Text ...	Texte nach dem CMD_END werden nicht mehr ausgewertet.



Die Parameter IP-Adresse, Subnetz-Maske und Gateway erhalten Sie von Ihrem Systemadministrator. Wird kein Gateway verwendet, tragen Sie die IP-Adresse als Gateway ein.

4.19 VIPA-spezifische Diagnose-Einträge

Einträge im Diagnosepuffer

Sie haben die Möglichkeit im Siemens SIMATIC Manager den Diagnosepuffer der CPU auszulesen. Neben den Standardeinträgen im Diagnosepuffer gibt es in den CPUs der VIPA noch zusätzliche Einträge, welche ausschließlich in Form einer Ereignis-ID angezeigt werden.

Mit dem CMD DIAGBUF wird der aktuelle Inhalt des Diagnosepuffers auf die Speicherkarte gespeichert.



Die CPUs von VIPA unterstützen alle Register des Baugruppenzustands. Eine nähere Beschreibung der einzelnen Register finden Sie in der Online-Hilfe Ihres Siemens SIMATIC Managers.

Anzeige der Diagnose-einträge

Zur Anzeige der Diagnoseeinträge gehen Sie in Ihrem Siemens SIMATIC Manager auf "Zielsystem → Baugruppenzustand". Über das Register "Diagnosepuffer" gelangen Sie in das Diagnosefenster:

The screenshot shows the 'Baugruppenzustand' window in SIMATIC Manager. The 'Diagnosepuffer' tab is selected. The path is 'Erreichbare Teilnehmer MPI = 2' and the CPU status is 'RUN'. The table below shows the diagnostic events:

Nr.	Uhrzeit	Datum	Ereignis
8
9
10	13:18:11:370	19.12.2011	Ereignis-ID: 16# E0CC
11
12
13

The entry '10 13:18:11:370 19.12.2011 Ereignis-ID: 16# E0CC' is highlighted with a red arrow and labeled 'VIPA-ID'. Below the table is a 'Details:' section with a scrollable area containing '...'. At the bottom, there are four buttons with ellipsis symbols.

Für die Diagnose ist der Betriebszustand der CPU irrelevant. Es können maximal 100 Diagnoseeinträge in der CPU gespeichert werden.

Übersicht der Ereignis-IDs

Ereignis-ID	Bedeutung
0x115C	Herstellerspezifischer Alarm (OB 57) bei EtherCAT OB: OB-Nummer (57) ZInfo1: Logische Adresse des Slaves, der den Alarm ausgelöst hat ZInfo2: Alarmtyp ZInfo3: Reserviert
0xE003	Fehler beim Zugriff auf Peripherie Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz
0xE004	Mehrfach-Parametrierung einer Peripherieadresse Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz
0xE005	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE006	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE007	Konfigurierte Ein-/Ausgangsbytes passen nicht in Peripheriebereich
0xE008	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE009	Fehler beim Zugriff auf Standard-Rückwandbus
0xE010	Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung
0xE011	Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slave-Konfiguration
0xE012	Fehler bei Parametrierung
0xE013	Fehler bei Schieberegisterzugriff auf Standardbus-Digitalmodule
0xE014	Fehler bei Check_Sys
0xE015	Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster)
0xE016	Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz
0xE017	Fehler beim Zugriff auf integrierten Slave
0xE018	Fehler beim Mappen der Master-Peripherie
0xE019	Fehler bei Erkennung des Standard Rückwandbus Systems
0xE01A	Fehler bei Erkennung der Betriebsart (8 / 9 Bit)

VIPA-spezifische Diagnose-Einträge

Ereignis-ID	Bedeutung
0xE01B	Fehler - Maximale Anzahl steckbarer Baugruppen überschritten
0xE020	Fehler - Alarminformationen undefiniert
0xE030	Fehler vom Standard-Bus
0xE033	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE0B0	SPEED7 kann nicht mehr gestoppt werden (Evtl. undefinierter BCD-Wert bei Timer)
0xE0C0	Nicht genug Speicherplatz im Arbeitsspeicher für Codebaustein (Baustein zu groß)
0xE0CB	Fehler bei SZL-Zugriff Zinfo1: 4=SZL falsch, 5=SubSZL falsch, 6=Index falsch Zinfo2: SZL-ID Zinfo3: Index
0xE0CC	Kommunikationsfehler MPI / Seriell Zinfo1: Code 1: Falsche Priorität 2: Pufferüberlauf 3: Telegrammformatfehler 4: Falsche SZL-Anforderung (SZL-ID ungültig) 5: Falsche SZL-Anforderung (SZL-SubID ungültig) 6: Falsche SZL-Anforderung (SZL-Index ungültig) 7: Falsche Wert 8: Falscher RetVal 9: Falscher SAP 10: Falscher Verbindungstyp 11: Falsche Sequenznummer 12: Fehlerhafte Bausteinnummer im Telegramm 13: Fehlerhafter Bausteintyp im Telegramm 14: Inaktive Funktion 15: Fehlerhafte Größe im Telegramm 20: Fehler beim Schreiben auf die Speicherkarte 90: Fehlerhafte Puffergröße 98: Unbekannter Fehler 99: Interner Fehler
0xE0CD	Fehler bei DP-V1 Auftragsverwaltung
0xE0CE	Fehler: Timeout beim Senden der i-Slave Diagnose
0xE0CF	Timeout beim Laden einer neuen HW-Konfiguration (Timeout-Zeit: 39 Sekunden)

Ereignis-ID	Bedeutung
0xE100	Speicherkarten-Zugriffsfehler
0xE101	Speicherkarten-Fehler Filesystem
0xE102	Speicherkarten-Fehler FAT
0xE104	Speicherkarten-Fehler beim Speichern
0xE200	Speicherkarte schreiben beendet (Copy Ram2Rom)
0xE210	Speicherkarte Lesen beendet (Nachladen nach Urlöschen)
0xE21E	Speicherkarte Lesen: Fehler beim Nachladen (nach Urlöschen), Datei "Protect.wld" zu groß
0xE21F	Speicherkarte Lesen: Fehler beim Nachladen (nach Urlöschen), Lesefehler, Speicher voll
0xE300	Internes Flash Schreiben beendet (Copy Ram2Rom)
0xE310	Internes Flash Lesen beendet (Nachladen nach Batterieausfall)
0xE311	Internes Flash fx0000yy.wld Datei zu groß, Laden fehlerhaft
0xE400	Speicherkarte mit der Option Speichererweiterung wurde gesteckt.
0xE401	Speicherkarte mit der Option Speichererweiterung wurde gezogen.
0xE402	Die PROFIBUS-DP-Master-Funktionalität ist nicht aktiviert. Die Schnittstelle ist weiter als MPI-Schnittstelle aktiv.
0xE403	Die PROFIBUS-DP-Slave-Funktionalität ist nicht aktiviert. Die Schnittstelle ist weiter als MPI-Schnittstelle aktiv.
0xE500	Speicherverwaltung: Baustein ohne zugehörigen Eintrag in der BstListe gelöscht Zinfo2: BlockTyp Zinfo3: BlockNr
0xE604	Mehrfach-Parametrierung einer Peripherieadresse für Ethernet-PG/OP-Kanal Zinfo1: Peripherie-Adresse Zinfo3: 0: Peripherie-Adresse ist Eingang, 1: Peripherie-Adresse ist Ausgang
0xE701	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE703	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE720	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE721	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE801	CMD - Autobefehl: CMD_START erkannt und erfolgreich ausgeführt
0xE802	CMD - Autobefehl: CMD_END erkannt und erfolgreich ausgeführt

Ereignis-ID	Bedeutung
0xE803	CMD - Autobefehl: WAIT1SECOND erkannt und erfolgreich ausgeführt
0xE804	CMD - Autobefehl: WEBPAGE erkannt und erfolgreich ausgeführt
0xE805	CMD - Autobefehl: LOAD_PROJECT erkannt und erfolgreich ausgeführt
0xE806	CMD - Autobefehl: SAVE_PROJECT Zinfo3: 0x0000: SAVE_PROJECT erkannt und erfolgreich ausgeführt Zinfo3: 0x8000: Fehler beim Ausführen von SAVE_PROJECT z.B. falsches Passwort
0xE807	CMD - Autobefehl: FACTORY_RESET erkannt und erfolgreich ausgeführt
0xE80B	CMD - Autobefehl: DIAGBUF erkannt und erfolgreich ausgeführt
0xE80E	CMD - Autobefehl: SET_NETWORK erkannt und erfolgreich ausgeführt
0xE816	CMD - Autobefehl: SAVE_PROJECT: Fehler - CPU urgelöscht - es wurde keine wld-Datei erzeugt.
0xE8FB	CMD - Autobefehl: Fehler: Initialisierung des Ethernet-PG/OP-Kanals mittels SET_NETWORK fehlerhaft.
0xE8FC	CMD - Autobefehl: Fehler: In SET_NETWORK wurden nicht alle IP-Parameter angegeben.
0xE8FE	CMD - Autobefehl: Fehler: CMD_START nicht gefunden
0xE8FF	CMD - Autobefehl: Fehler: Fehler beim Lesen des CMD-Files (Speicherkarten-Fehler)
0xE901	Checksummen-Fehler
0xEA00	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA01	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA02	SBUS: Interner Fehler (intern gestecktes Submodul nicht erkannt) Zinfo1: Interner Steckplatz
0xEA03	SBUS: Kommunikationsfehler CPU - PROFINET-IO-Controller Zinfo1: Steckplatz Zinfo2: Status (0: OK, 1: ERROR, 2: BUSY, 3: TIMEOUT, 4: LOCKED, 5: UNKNOWN)
0xEA04	SBUS: Mehrfach-Parametrierung einer Peripherieadresse Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz Zinfo3: Datenbreite
0xEA05	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA07	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!

Ereignis-ID	Bedeutung
0xEA08	SBUS: Parametrierte Eingangsdatenbreite ungleich der gesteckten Eingangsdatenbreite Zinfo1: Parametrierte Eingangsdatenbreite Zinfo2: Steckplatz Zinfo3: Eingangsdatenbreite der gesteckten Baugruppe
0xEA09	SBUS: Parametrierte Ausgangsdatenbreite ungleich der gesteckten Ausgangsdatenbreite Zinfo1: Parametrierte Ausgangsdatenbreite Zinfo2: Steckplatz Zinfo3: Ausgangsdatenbreite der gesteckten Baugruppe
0xEA10	SBUS: Eingangs-Peripherieadresse außerhalb des Peripheriebereiches Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz Zinfo3: Datenbreite
0xEA11	SBUS: Ausgangs-Peripherieadresse außerhalb des Peripheriebereiches Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz Zinfo3: Datenbreite
0xEA12	SBUS: Fehler beim Datensatz schreiben Zinfo1: Steckplatz Zinfo2: Datensatznummer Zinfo3: Datensatzlänge
0xEA14	SBUS: Mehrfach-Parametrierung einer Peripherieadresse (Diagnoseadresse) Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz Zinfo3: Datenbreite
0xEA15	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA18	SBUS: Fehler beim Mappen der Masterperipherie Zinfo2: Steckplatz des Masters
0xEA19	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA20	Fehler - RS485-Schnittstelle ist nicht auf PROFIBUS-DP-Master eingestellt aber es ist ein PROFIBUS-DP-Master projektiert.
0xEA21	Fehler - Projektierung RS485-Schnittstelle X2/X3: PROFIBUS-DP-Master ist projektiert aber nicht vorhanden Zinfo2: Schnittstelle x
0xEA22	Fehler - RS485-Schnittstelle X2 - Wert ist außerhalb der Grenzen Zinfo: Projektierter Wert von X2
0xEA23	Fehler - RS485-Schnittstelle X3 - Wert ist außerhalb der Grenzen Zinfo: Projektierter Wert von X3

Ereignis-ID	Bedeutung
0xEA24	Fehler - Projektierung RS485-Schnittstelle X2/X3: Schnittstelle/Protokoll ist nicht vorhanden, die Defaulteinstellungen werden verwendet. Zinfo2: Projektierter Wert für X2 Zinfo3: Projektierter Wert für X3
0xEA30	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA40	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA41	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA50	Fehler - PROFINET-Konfiguration Zinfo1: User-Slot des PROFINET-IO-Controllers Zinfo2: IO-Device-Nr. Zinfo3: IO-Device Slot
0xEA51	Fehler - Kein PROFINET-IO-Controller auf dem projektierten Slot erkannt Zinfo1: User-Slot des PROFINET-IO-Controllers Zinfo2: Erkannte Typkennung auf dem projektierten Slot
0xEA53	Fehler - PROFINET-Konfiguration - Es sind zu viele PROFINET-IO-Devices projektiert Zinfo1 : Anzahl der projektierten Devices Zinfo2 : Steckplatz Zinfo3 : Maximal mögliche Anzahl Devices
0xEA54	Fehler - PROFINET-IO-Controller meldet Mehrfachparametrierung einer Peripherieadresse Zinfo1: Peripherieadresse Zinfo2: User-Slot des PROFINET-IO-Controllers Zinfo3: Datenbreite
0xEA61 ... 0xEA63	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!

Ereignis-ID	Bedeutung
0xEA64	PROFINET/EtherCAT-CP Konfigurationsfehler Zinfo1: Bit 0: Zu viele Devices Bit 1: Zu viele Devices pro Millisekunde Bit 2: Zu viele Eingangsbytes pro Millisekunde Bit 3: Zu viele Ausgangsbytes pro Millisekunde Bit 4: Zu viele Eingangsbytes pro Device Bit 5: Zu viele Ausgangsbytes pro Device Bit 6: Zu viele Produktiv-Verbindungen Bit 7: Zu viele Eingangsbytes im Prozessabbild Bit 8: Zu viele Ausgangsbytes im Prozessabbild Bit 9: Konfiguration nicht verfügbar Bit 10: Konfiguration ungültig Bit 11: Zykluszeit zu klein Bit 12: Aktualisierungszeit zu groß Bit 13: Ungültige Devicenummer Bit 14: CPU ist als I-Device konfiguriert Bit 15: IP Adresse auf anderem Weg beziehen, wird für die IP-Adresse des Controllers nicht unterstützt
0xEA65	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA66	PROFINET-IO-Controller Fehler im Kommunikationsstack PK: Rackslot OBNr: StackError.Service DatId: StackError.DeviceRef ZInfo1: StackError.Error.Code ZInfo2: StackError.Error.Detail ZInfo3: StackError.Error.AdditionalDetail << 8 + StackError.Error.AreaCode
0xEA67	Fehler - PROFINET-IO-Controller - Datensatz lesen PK: Fehlertyp 0: DATA_RECORD_ERROR_LOCAL 1: DATA_RECORD_ERROR_STACK 2: DATA_RECORD_ERROR_REMOTE OBNr: PROFINET-IO-Controller slot DatId: Device-Nr ZInfo1: Datensatznummer ZInfo2: Datensatzhandle ZInfo3: Interner Fehlercode für Service-Zwecke

Ereignis-ID	Bedeutung
0xEA68	Fehler - PROFINET-IO-Controller - Datensatz schreiben PK: Fehlertyp 0: DATA_RECORD_ERROR_LOCAL 1: DATA_RECORD_ERROR_STACK 2: DATA_RECORD_ERROR_REMOTE OBNr: PROFINET-IO-Controller slot DatId: Device-Nr ZInfo1: Datensatznummer ZInfo2: Datensatzhandle ZInfo3: Interner Fehlercode für Service-Zwecke
0xEA69	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA6A	PROFINET-IO-Controller Service-Fehler im Kommunikationsstack PK: Rackslot OBNr: ServiceIdentifier DatId: 0 ZInfo1: ServiceError.Code ZInfo2: ServiceError.Detail ZInfo3: ServiceError.AdditionalDetail
0xEA6B	PROFINET-IO-Controller Vendor ID mismatch PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: -
0xEA6C	PROFINET-IO-Controller Device ID mismatch PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: -

Ereignis-ID	Bedeutung
0xEA6D	PROFINET-IO-Controller No empty name PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: -
0xEA6E	PROFINET-IO-Controller RPC response missing PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: -
0xEA6F	PROFINET-IO-Controller PN module mismatch PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: -
0xEA97	Speicherfehler SBUS-Service Kanal ZInfo3 = Slot
0xEA98	Timeout beim Warten, dass ein SBUS-Modul (Server) rebootet hat
0xEA99	Fehler beim File-Lesen über SBUS

Ereignis-ID	Bedeutung
0xEAA0	Emac Error ist aufgetreten OBNr: Aktueller PLC-Mode ZInfo1: Diagnoseadresse des Masters / Controllers ZInfo2: 0: Kein Rx Queue ist voll 1: Kein Sendepuffer verfügbar 2: Sendestrom ist abgerissen; senden fehlgeschlagen 3: Wiederholungsversuche ausgeschöpft 4: Kein Empfangspuffer in Emac DMA verfügbar 5: Emac DMA Transfer abgebrochen 6: Queue Overflow 7: Nicht erwartetes Packet empfangen ZInfo3: Anzahl der aufgetretenen Fehler
0xEAB0	Ungültiger Link-Mode OBNr: Aktueller PLC-Mode ZInfo1: Diagnoseadresse des Masters/Controllers ZInfo2: Aktueller LinkMode 0x01: 10MBit Full-Duplex 0x02: 100MBit Half-Duplex 0x03: 100Mbit Full-Duplex 0x05: 10Mbit Half-Duplex 0xFF: Link Mode nicht definiert
0xEB03	SLIO Fehler beim IO-Mapping
0xEB10	SLIO Fehler: Busfehler ZInfo1: Fehlerart 0x82: ErrorAlarm
0xEB20	SLIO Fehler: Alarminformationen undefiniert
0xEB21	SLIO Fehler bei Zugriff auf Konfigurationsdaten

Ereignis-ID	Bedeutung
0xEC03	<p>EtherCAT: Konfigurationsfehler</p> <p>ZInfo1: Errorcode</p> <p>1: NUMBER_OF_SLAVES_NOT_SUPPORTED</p> <p>2: SYSTEM_IO_NR_INVALID</p> <p>3: INDEX_FROM_SLOT_ERROR</p> <p>4: MASTER_CONFIG_INVALID</p> <p>5: MASTER_TYPE_ERROR</p> <p>6: SLAVE_DIAG_ADDR_INVALID</p> <p>7: SLAVE_ADDR_INVALID</p> <p>8: SLAVE_MODULE_IO_CONFIG_INVALID</p> <p>9: LOG_ADDR_ALREADY_IN_USE</p> <p>10: NULL_PTR_CHECK_ERROR</p> <p>11: IO_MAPPING_ERROR</p> <p>12: ERROR</p>
0xEC04	<p>EtherCAT: Mehrfach-Parametrierung einer Peripherieadresse</p> <p>Zinfo1 : Peripherie-Adresse</p> <p>Zinfo2 : Steckplatz</p>
0xEC10	<p>EtherCAT: Wiederkehr Bus mit allen Slaves</p> <p>OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xEC10</p> <p>DatID:</p> <p>0xXXYY:</p> <p>XX=0x54 bei Eingangsadresse in ZInfo1,</p> <p>XX=0x55 bei Ausgangsadresse.</p> <p>YY=0x00 Station nicht verfügbar,</p> <p>YY=0x01 Station verfügbar (Prozessdaten)</p> <p>ZInfo1: 0xXXYY (XX=OldState, YY=NewState)</p> <p>ZInfo2: Diagnoseadresse des Masters</p> <p>ZInfo3: Anzahl der Station, die nicht im selben State sind, wie der Master (> 0)</p>

Ereignis-ID	Bedeutung
0xEC11	<p>EtherCAT: Wiederkehr Bus mit fehlenden Slaves OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xEC11 DatID: 0xXXYY: XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse. YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten) ZInfo1: 0xXXYY (XX=OldState, YY=NewState) ZInfo2: Diagnoseadresse des Masters ZInfo3: Anzahl der Station, die nicht im selben State sind, wie der Master (> 0)</p>
0xEC12	<p>EtherCAT: Wiederkehr Slave OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xEC12 DatID: 0xXXYY: XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse. YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten) ZInfo1: 0xXXYY (XX=OldState, YY=NewState) ZInfo2: Diagnoseadresse der Station ZInfo3: AIStatusCode</p>
0xEC30	<p>EtherCAT: Topologie OK OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xEC30 ZInfo2: Diagnoseadresse des Masters</p>
0xEC50	<p>EtherCAT: DC nicht in Sync ZInfo1: Diagnoseadresse des Masters</p>
0xED10	<p>EtherCAT: Ausfall Bus OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED10 DatID: 0xXXYY: XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse. YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten) ZInfo1: 0xXXYY (XX=OldState, YY=NewState) ZInfo2: Diagnoseadresse des Masters ZInfo3: Anzahl der Station, die nicht im selben State sind, wie der Master</p>

Ereignis-ID	Bedeutung
0xED12	<p>EtherCAT: Ausfall Slave</p> <p>OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED12</p> <p>DatID:</p> <p>0xXXYY:</p> <p>XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse.</p> <p>YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten)</p> <p>ZInfo1: 0xXXYY (XX=OldState, YY=NewState)</p> <p>ZInfo2: Diagnoseadresse der Station</p> <p>ZInfo3: AIStatusCode</p>
0xED20	<p>EtherCAT: Bus-Statuswechsel, der keinen OB86 hervorruft</p> <p>OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED20</p> <p>DatID:</p> <p>0xXXYY:</p> <p>XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse.</p> <p>YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten)</p> <p>ZInfo1: 0xXXYY (XX=OldState, YY=NewState)</p> <p>ZInfo2: Diagnoseadresse des Masters</p> <p>ZInfo3: Anzahl der Station, die nicht im selben State sind, wie der Master</p>
0xED21	<p>EtherCAT: fehlerhafter Bus-Statuswechsel</p> <p>OB: 0x00</p> <p>PK: 0x00</p> <p>DatID:</p> <p>0xXXYY:</p> <p>XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse.</p> <p>YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten)</p> <p>ZInfo1: 0xXXYY (XX = current state, YY = expected state)</p> <p>ZInfo2: Diagnoseadresse des Masters</p> <p>ZInfo3: ErrorCode:</p> <p>0x0008: Busy</p> <p>0x000B: Unzulässige Parameter</p> <p>0x000E: Unzulässiger Status</p> <p>0x0010: Zeitüberschreitung</p>

Ereignis-ID	Bedeutung
0xED22	<p>EtherCAT: Slave-Statuswechsel, der keinen OB86 hervorruft OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED22 DatID: 0xXXYY: XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse. YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten) ZInfo1: 0xXXYY (XX=OldState, YY=NewState) ZInfo2: Diagnoseadresse der Station ZInfo3: AIStatusCode</p>
0xED30	<p>EtherCAT: Topology Mismatch OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED30 ZInfo2: Diagnoseadresse des Masters</p>
0xED31	<p>EtherCAT: Alarm Queue Overflow OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED31 ZInfo2: Diagnoseadresse des Masters</p>
0xED40 ... 0xED4F	<p>Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!</p>
0xED50	<p>EtherCAT: DC in Sync ZInfo1: Diagnoseadresse des Masters</p>
0xED60	<p>EtherCAT: Diagnosepuffer CP: Slave-Statuswechsel PK: 0 OB: PLC-Mode DatID 1/2: 0 ZInfo1: 0x00YY: YY: Neuer EtherCAT-Status des Slaves ZInfo2: EtherCAT-Stationsadresse ZInfo3: AIStatusCode (EtherCAT-spezifischer Fehlercode)</p>

Ereignis-ID	Bedeutung
0xED61	EtherCAT: Diagnosepuffer CP: CoE-Emergency PK: EtherCAT-Stationsadresse (Low-Byte) OB: EtherCAT-Stationsadresse (High-Byte) DatID 1/2: Error-Code ZInfo1: 0xYYZZ: YY: Error-Register ZZ: MEF Byte 1 ZInfo 2: 0xYYZZ: YY: MEF Byte 2 ZZ: MEF Byte 3 Zinfo3: 0xYYZZ: YY: MEF Byte 4 ZZ: MEF Byte 5
0xED62	EtherCAT: Diagnosepuffer CP: Fehler bei SDO-Zugriff während State-Wechsel PK: EtherCAT-Stationsadresse (Low-Byte) OB: EtherCAT-Stationsadresse (High-Byte) DatID 1/2: Subindex ZInfo1: Index ZInfo2: SDO-Errorcode (High-Word) Zinfo3: SDO-Errorcode (Low-Word)
0xED70	EtherCAT: Diagnosepuffer CP: Doppelte Hot Connect Gruppe erkannt PK: 0 OB: PLC-Mode DatID 1/2: 0 ZInfo1: Diagnoseadresse des Masters ZInfo2: EtherCAT-Stationsadresse Zinfo3: 0
0xEE00	Zusatzinformation bei UNDEF_OPCODE
0xEE01	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEEEE	CPU wurde komplett urgelöscht, da der Hochlauf nach NetzeIN nicht beendet werden konnte.
0xEF11 ... 0xEF13	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!

Mit Testfunktionen Variablen steuern und beobachten

Ereignis-ID	Bedeutung
0xEFFF	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
PK: C-Sourcemodulnummer DatID: Zeilennummer	

4.20 Mit Testfunktionen Variablen steuern und beobachten

Übersicht

- Zur Fehlersuche und zur Ausgabe von Variablenzuständen können Sie in Ihrem Siemens SIMATIC Manager unter dem Menüpunkt **Test** verschiedene Testfunktionen aufrufen.
- Mit der Testfunktion "**Test** → **Beobachten**" können die Signalzustände von Operanden und das VKE angezeigt werden.
- Mit der Testfunktion "**Zielsystem** → **Variablen beobachten/steuern**" können die Signalzustände von Variablen geändert und angezeigt werden.

"Test → Beobachten"

- Diese Testfunktion zeigt die aktuellen Signalzustände und das VKE der einzelnen Operanden während der Programmbearbeitung an.
- Es können außerdem Korrekturen am Programm durchgeführt werden.
- Die Statusbearbeitung kann durch Sprungbefehle oder Zeit- und Prozessalarme unterbrochen werden.
- Die CPU hört an der Unterbrechungsstelle auf, Daten für die Statusanzeige zu sammeln und übergibt dem PG anstelle der noch benötigten Daten nur Daten mit dem Wert 0.
- Die Unterbrechung der Statusbearbeitung hat keinen Einfluss auf die Programmbearbeitung, sondern macht nur deutlich, dass die angezeigten Daten ab der Unterbrechungsstelle nicht mehr gültig sind.



Die CPU muss bei der Testfunktion "Beobachten" in der Betriebsart RUN sein!

Deshalb kann es bei Verwendung von Sprungbefehlen oder von Zeit- und Prozessalarmen vorkommen, dass in der Statusanzeige eines Bausteins während dieser Programmbearbeitung nur der Wert 0 angezeigt wird für:

- das Verknüpfungsergebnis VKE
- Status / AKKU 1
- AKKU 2
- Zustandsbyte
- absolute Speicheradresse SAZ. Hinter SAZ erscheint dann ein "?".

**"Zielsystem
→ Variablen
beobachten/steuern"**

Diese Testfunktion gibt den Zustand eines beliebigen Operanden (Eingänge, Ausgänge, Merker, Datenwort, Zähler oder Zeiten) am Ende einer Programmbearbeitung an. Diese Informationen werden aus dem entsprechenden Bereich der ausgesuchten Operanden entnommen. Während dem Steuern von Variablen bzw. in der Betriebsart STOP wird bei den Eingängen direkt der Eingangsbereich eingelesen. Andernfalls wird nur das Prozessabbild der aufgerufenen Operanden angezeigt.

- Steuern von Ausgängen
 - Dient zur Kontrolle der Verdrahtung und der Funktionstüchtigkeit von Ausgabemodulen.
 - Befindet sich die CPU in RUN, so können ausschließlich Ausgänge gesteuert werden, welche nicht durch das Anwenderprogramm angesteuert werden. Ansonsten würden Werte gleich wieder überschrieben werden.
 - Befindet sich die CPU in STOP - auch ohne Anwenderprogramm, so müssen Sie die Befehlsausgabesperre BASP deaktivieren (*"PA freischalten"*). Danach können Sie die Ausgänge beliebig steuern
- Steuern von Variablen
 - Folgende Variablen können geändert werden: E, A, M, T, Z und D.
 - Unabhängig von der Betriebsart der CPU wird das Prozessabbild binärer und digitaler Operanden verändert.
 - In der Betriebsart RUN wird die Programmbearbeitung mit den geänderten Prozessvariablen ausgeführt. Im weiteren Programmablauf können sie jedoch ohne Rückmeldung wieder verändert werden.
- Forcen von Variablen
 - Sie können einzelne Variablen eines Anwenderprogramms mit festen Werten vorbelegen, so dass sie auch vom Anwenderprogramm, das in der CPU abläuft, nicht verändert oder überschrieben werden können.
 - Durch das feste Vorbelegen von Variablen mit Werten können Sie für Ihr Anwenderprogramm bestimmte Situationen einstellen und damit die programmierten Funktionen testen.



VORSICHT!

Bitte beachten Sie, dass das Steuern von Ausgabewerten einen potenziell gefährlichen Betriebszustand darstellt.

Geforcete Variablen behalten auch nach einem Power-Cycle ihren Wert, solange bis Sie die Force-Funktion wieder deaktivieren.

Diese Funktionen sollten ausschließlich für Testzwecke bzw. zur Fehlersuche verwendet werden. Näheres zum Einsatz dieser Funktionen finden Sie im Handbuch Ihres Projektier-Tools.

5 Einsatz PtP-Kommunikation

5.1 Schnelleinstieg

Allgemein

Die CPU besitzt eine RS485-Schnittstelle, die standardmäßig auf PtP-Kommunikation (point to point) eingestellt ist. Dies ermöglicht die serielle Prozessankopplung zu verschiedenen Ziel- oder Quellsystemen.

Protokolle

Unterstützt werden die Protokolle bzw. Prozeduren ASCII, STX/ETX, 3964R, USS und Modbus.

Parametrierung

Die Parametrierung der seriellen Schnittstelle erfolgt zur Laufzeit unter Einsatz des FC/SFC 216 (SER_CFG). Hierbei sind für alle Protokolle mit Ausnahme von ASCII die Parameter in einem DB abzuliegen.

Kommunikation

Mit FCs/SFCs steuern Sie die Kommunikation. Das Senden erfolgt unter Einsatz des FC/SFC 217 (SER_SND) und das Empfangen über FC/SFC 218 (SER_RCV). Durch erneuten Aufruf des FC/SFC 217 SER_SND bekommen Sie bei 3964R, USS und Modbus über RetVal einen Rückgabewert geliefert, der unter anderem auch aktuelle Informationen über die Quittierung der Gegenseite beinhaltet. Bei den Protokollen USS und Modbus können Sie durch Aufruf des FC/SFC 218 SER_RCV nach einem SER_SND das Quittungstelegramm auslesen. Die FCs/SFCs befinden sich im Lieferumfang der CPU.



Verwenden Sie FCs anstelle von SFCs

Bitte beachten Sie, die SLIO CPU zeigt die speziellen VIPA-SFCs nicht an. Für Programmierertools wie z.B. Siemens SIMATIC Manager und TIA Portal verwenden Sie bitte die entsprechenden FCs aus der VIPA-Bibliothek.

Übersicht der FCs/SFCs für die serielle Kommunikation

Folgende FC/SFCs kommen für die serielle Kommunikation zum Einsatz:

FC/SFC		Beschreibung
FC/SFC 216	SER_CFG	RS485 Parametrieren
FC/SFC 217	SER_SND	RS485 Senden
FC/SFC 218	SER_RCV	RS485 Empfangen

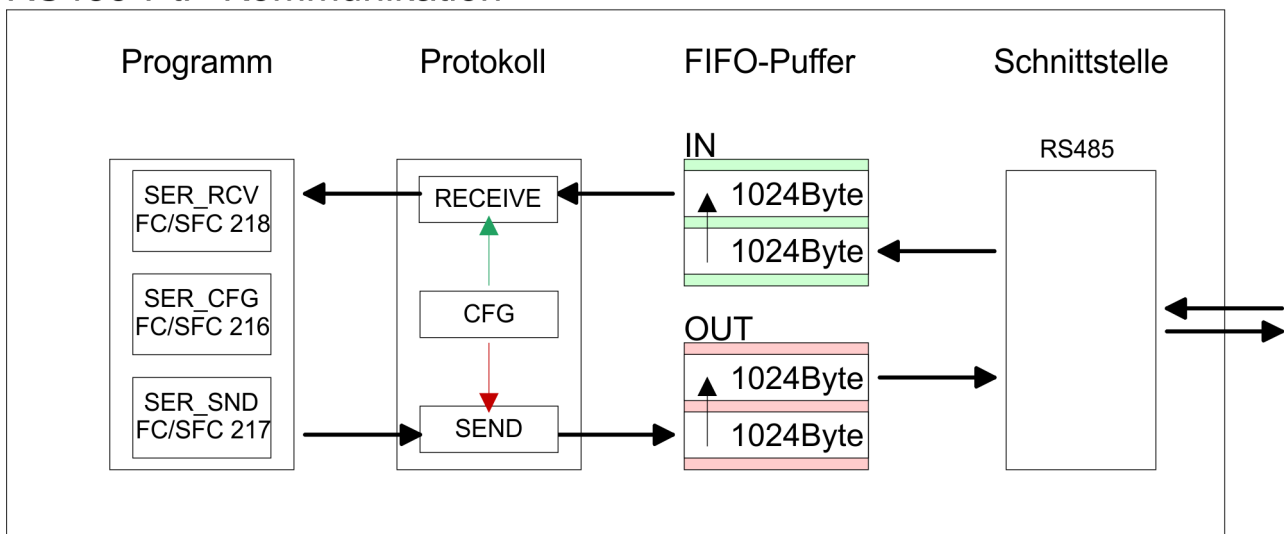
5.2 Prinzip der Datenübertragung

Übersicht

Die Datenübertragung wird zur Laufzeit über FC/SFCs gehandhabt. Das Prinzip der Datenübertragung ist für alle Protokolle identisch und soll hier kurz gezeigt werden.

- Daten, die von der CPU in den entsprechenden Datenkanal geschrieben werden, werden in einen FIFO-Sendepuffer (first in first out) mit einer Größe von 2x1024Byte abgelegt und von dort über die Schnittstelle ausgegeben.
- Empfängt die Schnittstelle Daten, werden diese in einem FIFO-Empfangspuffer mit einer Größe von 2x1024Byte abgelegt und können dort von der CPU gelesen werden.
- Sofern Daten mittels eines Protokolls übertragen werden, erfolgt die Einbettung der Daten in das entsprechende Protokoll automatisch.
- Im Gegensatz zu ASCII- und STX/ETX erfolgt bei den Protokollen 3964R, USS und Modbus die Datenübertragung mit Quittierung der Gegenseite.
- Durch erneuten Aufruf des FC/SFC 217 SER_SND bekommen Sie über RetVal einen Rückgabewert geliefert, der unter anderem auch aktuelle Informationen über die Quittierung der Gegenseite beinhaltet.
- Zusätzlich ist bei USS und Modbus nach einem SER_SND das Quittungstelegramm durch Aufruf des FC/SFC 218 SER_RCV auszulesen.

RS485-PtP-Kommunikation

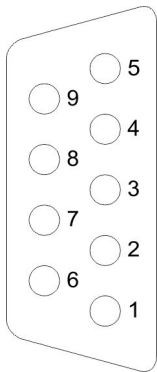


5.3 Einsatz der RS485-Schnittstelle für PtP

Eigenschaften RS485

- Logische Zustände als Spannungsdifferenz zwischen 2 verdrehten Adern
- Serielle Busverbindung in Zweidrahttechnik im Halbduplex-Verfahren
- Datenübertragung bis 500m Entfernung
- Datenübertragungsrates bis 115,2kBit/s

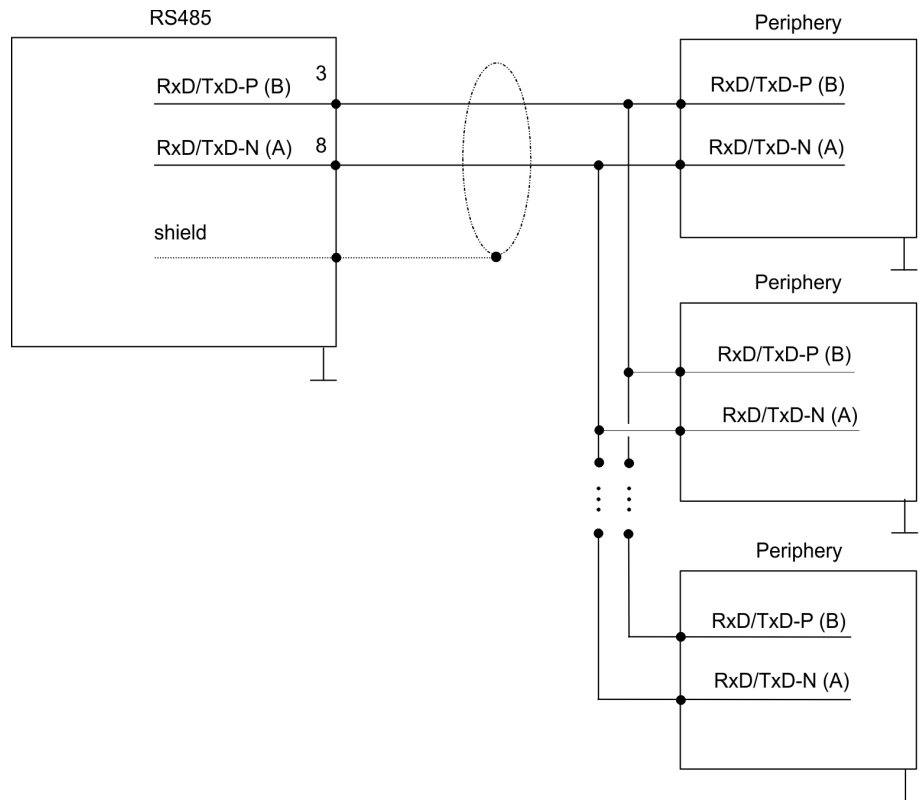
RS485



9polige SubD-Buchse

Pin	RS485
1	n.c.
2	M24V
3	RxD/TxD-P (Leitung B)
4	RTS
5	M5V
6	P5V
7	P24V
8	RxD/TxD-N (Leitung A)
9	n.c.

Anschluss



5.4 Parametrierung

5.4.1 FC/SFC 216 - SER_CFG

Beschreibung

Die Parametrierung erfolgt zur Laufzeit unter Einsatz des FC/SFC 216 (SER_CFG). Hierbei sind die Parameter für STX/ETX, 3964R, USS und Modbus in einem DB abzulegen.

Parameter

Parameter	Deklaration	Datentyp	Beschreibung
PROTOCOL	IN	BYTE	1=ASCII, 2=STX/ETX, 3=3964R
PARAMETER	IN	ANY	Zeiger zu den Protokoll-Parametern
BAUDRATE	IN	BYTE	Nr. der Baudrate
CHARLEN	IN	BYTE	0=5Bit, 1=6Bit, 2=7Bit, 3=8Bit
PARITY	IN	BYTE	0=Non, 1=Odd, 2=Even
STOPBITS	IN	BYTE	1=1Bit, 2=1,5Bit, 3=2Bit
FLOWCONTROL	IN	BYTE	1 (fix)
RETVAL	OUT	WORD	Rückgabewert (0 = OK)

Alle Zeitangaben für Timeouts sind als Hexadezimaler Wert anzugeben. Den Hex-Wert erhalten Sie, indem Sie die gewünschte Zeit in Sekunden mit der Baudrate multiplizieren.

Beispiel:

Gewünschte Zeit 8ms bei einer Baudrate von 19200Baud

Berechnung: $19200\text{Bit/s} \times 0,008\text{s} \approx 154\text{Bit} \rightarrow (9Ah)$

Als Hex-Wert ist 9Ah vorzugeben.

PROTOCOL

Geben Sie hier das Protokoll an, das verwendet werden soll.

Zur Auswahl stehen:

- 1: ASCII
- 2: STX/ETX
- 3: 3964R
- 4: USS Master
- 5: Modbus RTU Master
- 6: Modbus ASCII Master

PARAMETER (als DB)

Bei eingestelltem ASCII-Protokoll wird dieser Parameter ignoriert.

Für die Protokolle geben Sie hier einen DB an, der die Kommunikationsparameter beinhaltet und für die jeweiligen Protokolle STX/ETX, 3964R, USS und Modbus folgenden Aufbau hat:

Datenbaustein bei STX/ETX			
DBB0:	STX1	BYTE	(1. Start-Zeichen in hexadezimaler Form)
DBB1:	STX2	BYTE	(2. Start-Zeichen in hexadezimaler Form)
DBB2:	ETX1	BYTE	(1. Ende-Zeichen in hexadezimaler Form)

DBB3:	ETX2	BYTE	(2. Ende-Zeichen in hexadezimaler Form)
DBW4:	TIMEOUT	WORD	(max. zeitlicher Abstand zwischen 2 Telegrammen)



Das Zeichen für Start bzw. Ende sollte immer ein Wert kleiner 20 sein, ansonsten wird das Zeichen ignoriert!

Tragen Sie immer für nicht benutzte Zeichen FFh ein!

Datenbaustein bei 3964R

DBB0:	Prio	BYTE	(Die Priorität beider Partner muss unterschiedlich sein)
DBB1:	ConnAttmptNr	BYTE	(Anzahl der Verbindungsaufbauversuche)
DBB2:	SendAttmptNr	BYTE	(Anzahl der Telegrammwiederholungen)
DBB4:	CharTimeout	WORD	(Zeichenverzugszeit)
DBW6:	ConfTimeout	WORD	(Quittungsverzugszeit)

Datenbaustein bei USS

DBW0:	Timeout	WORD	(Verzugszeit)
-------	---------	------	---------------

Datenbaustein bei Modbus-Master

DBW0:	Timeout	WORD	(Antwort-Verzugszeit)
-------	---------	------	-----------------------

BAUDRATE

Geschwindigkeit der Datenübertragung in Bit/s (Baud).

04h:	1200Baud	05h:	1800Baud	06h:	2400Baud	07h:	4800Baud
08h:	7200Baud	09h:	9600Baud	0Ah:	14400Baud	0Bh:	19200Baud
0Ch:	38400Baud	0Dh:	57600Baud	0Eh:	115200Baud		

CHARLEN

Anzahl der Datenbits, auf die ein Zeichen abgebildet wird.

0: 5Bit	1: 6Bit	2: 7Bit	3: 8Bit
---------	---------	---------	---------

PARITY

Die Parität ist je nach Wert gerade oder ungerade. Zur Paritätskontrolle werden die Informationsbits um das Paritätsbit erweitert, das durch seinen Wert ("0" oder "1") den Wert aller Bits auf einen vereinbarten Zustand ergänzt. Ist keine Parität vereinbart, wird das Paritätsbit auf "1" gesetzt, aber nicht ausgewertet.

0: NONE	1: ODD	2: EVEN
---------	--------	---------

STOPBITS

Die Stopbits werden jedem zu übertragenden Zeichen nachgesetzt und kennzeichnen das Ende eines Zeichens.

1: 1Bit	2: 1,5Bit	3: 2Bit
---------	-----------	---------

FLOWCONTROL

Der Parameter *FLOWCONTROL* wird ignoriert. Beim Senden ist RTS=1, beim Empfangen ist RTS=0.

RETVAL FC/SFC 216 (Rückgabewert)

Rückgabewerte, die der Baustein liefert:

Fehler-code	Beschreibung
0000h	kein Fehler
809Ah	Schnittstelle ist nicht vorhanden bzw. Schnittstelle wird für PROFIBUS verwendet. Bei der VIPA System SLIO-CPU und FeatureSet PTP_NO ist nur das ASCII Protokoll konfigurierbar. Wird ein anderes Protokoll ausgewählt wird der FC/SFC 216 ebenfalls mit diesem Fehlercode verlassen.
8x24h	Fehler in FC/SFC-Parameter x, mit x: 1: Fehler in <i>PROTOKOLL</i> 2: Fehler in <i>PARAMETER</i> 3: Fehler in <i>BAUDRATE</i> 4: Fehler in <i>CHARLENGTH</i> 5: Fehler in <i>PARITY</i> 6: Fehler in <i>STOPBITS</i> 7: Fehler in <i>FLOWCONTROL</i> (Parameter fehlt)
809xh	Fehler in Wert des FC/SFC-Parameter x, mit x: 1: Fehler in <i>PROTOKOLL</i> 3: Fehler in <i>BAUDRATE</i> 4: Fehler in <i>CHARLENGTH</i> 5: Fehler in <i>PARITY</i> 6: Fehler in <i>STOPBITS</i>
8092h	Zugriffsfehler auf Parameter-DB (DB zu kurz)
828xh	Fehler in Parameter x von DB-Parameter mit x: 1: Fehler im 1. Parameter 2: Fehler im 2. Parameter ...

5.5 Kommunikation

5.5.1 Übersicht

Die Kommunikation erfolgt über die Sende- und Empfangsbausteine FC/SFC 217 (SER_SND) und FC/SFC 218 (SER_RCV). Die FCs/SFCs befinden sich im Lieferumfang der CPU.

5.5.2 FC/SFC 217 - SER_SND

Beschreibung

Mit diesem Baustein werden Daten über die serielle Schnittstelle gesendet. Durch erneuten Aufruf des FC/SFC 217 SER_SND bekommen Sie bei 3964R, USS und Modbus über RETVAL einen Rückgabewert geliefert, der unter anderem auch aktuelle Informationen über die Quittierung der Gegenseite beinhaltet.

Zusätzlich ist bei USS und Modbus nach einem SER_SND das Quittungstelegramm durch Aufruf des FC/SFC 218 SER_RCV auszullesen.

Parameter

Parameter	Deklaration	Datentyp	Beschreibung
DATAPTR	IN	ANY	Zeiger auf Sendedaten
DATALEN	OUT	WORD	Länge der Sendedaten
RETVAL	OUT	WORD	Rückgabewert (0 = OK)

DATAPTR

Geben Sie hier einen Bereich vom Typ Pointer für den Sendepuffer an, in den die Daten, die gesendet werden sollen, abzulegen sind. Anzugeben sind Typ, Anfang und Länge.

Beispiel:

Daten liegen in DB5 ab 0.0 mit einer Länge von 124Byte

DataPtr:=P#DB5.DBX0.0 BYTE 124

DATALEN

Wort, in dem die Anzahl der gesendeten Bytes abgelegt wird.

Werden unter **ASCII** die Daten intern mittels FC/SFC 217 schneller an die serielle Schnittstelle übertragen als sie gesendet werden können, kann aufgrund eines Pufferüberlaufs die zu sendende Datenlänge von *DATALEN* abweichen. Dies sollte im Anwenderprogramm berücksichtigt werden!

Bei **STX/ETX**, **3964R**, **Modbus** und **USS** wird immer die unter *DATAPTR* angegebene Länge oder 0 eingetragen.

RETVAL FC/SFC 217 (Rückgabewerte)

Rückgabewerte, die der Baustein liefert:

Fehler-code	Beschreibung
0000h	Daten gesendet - fertig
1000h	Nichts gesendet (Datenlänge 0)

Fehler-code	Beschreibung
20xxh	Protokoll wurde fehlerfrei ausgeführt mit xx-Bitmuster für Diagnose
7001h	Daten liegen im internen Puffer - aktiv (busy)
7002h	Transfer - aktiv
80xxh	Protokoll wurde fehlerhaft ausgeführt mit xx-Bitmuster für Diagnose (keine Quittung der Gegenseite)
90xxh	Protokoll wurde nicht ausgeführt mit xx-Bitmuster für Diagnose (keine Quittung der Gegenseite)
8x24h	Fehler in FC/SFC-Parameter x, mit x: 1: Fehler in <i>DATAPTR</i> 2: Fehler in <i>DATALEN</i>
8122h	Fehler in Parameter <i>DATAPTR</i> (z.B. DB zu kurz)
807Fh	Interner Fehler
809Ah	Schnittstelle nicht vorhanden bzw. Schnittstelle wird für PROFIBUS verwendet
809Bh	Schnittstelle nicht konfiguriert

Protokollspezifische RETVAL-Werte

ASCII

Wert	Beschreibung
9000h	Pufferüberlauf (keine Daten gesendet)
9002h	Daten sind zu kurz (0Byte)

STX/ETX

Wert	Beschreibung
9000h	Pufferüberlauf (keine Daten gesendet)
9001h	Daten sind zu lang (>1024Byte)
9002h	Daten sind zu kurz (0Byte)
9004h	Unzulässiges Zeichen

3964R

Wert	Beschreibung
2000h	Senden fertig ohne Fehler
80FFh	NAK empfangen - Fehler in der Kommunikation
80FEh	Datenübertragung ohne Quittierung der Gegenseite oder mit fehlerhafter Quittierung
9000h	Pufferüberlauf (keine Daten gesendet)

Wert	Beschreibung
9001h	Daten sind zu lang (>1024Byte)
9002h	Daten sind zu kurz (0Byte)

USS

Fehler-code	Beschreibung
2000h	Senden fertig ohne Fehler
8080h	Empfangspuffer voll (kein Platz für Quittung)
8090h	Quittungsverzugszeit überschritten
80F0h	Falsche Checksumme in Rückantwort
80FEh	Falsches Startzeichen in der Rückantwort
80FFh	Falsche Slave-Adresse in der Rückantwort
9000h	Pufferüberlauf (keine Daten gesendet)
9001h	Daten sind zu lang (>1024Byte)
9002h	Daten sind zu kurz (<2Byte)

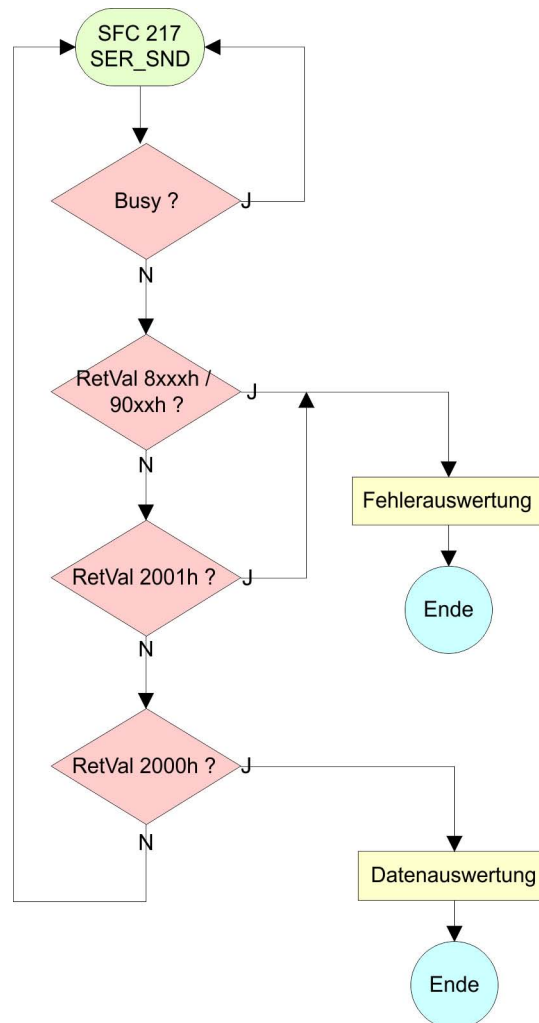
Modbus RTU/ASCII Master

Fehler-code	Beschreibung
2000h	Senden fertig (positive Slave-Rückmeldung vorhanden)
2001h	Senden fertig (negative Slave-Rückmeldung vorhanden)
8080h	Empfangspuffer voll (kein Platz für Quittung)
8090h	Quittungsverzugszeit überschritten
80F0h	Falsche Checksumme in Rückantwort
80FDh	Länge der Rückantwort ist zu lang
80FEh	Falscher Funktionscode in der Rückantwort
80FFh	Falsche Slave-Adresse in der Rückantwort
9000h	Pufferüberlauf (keine Daten gesendet)
9001h	Daten sind zu lang (>1024Byte)
9002h	Daten sind zu kurz (<2Byte)

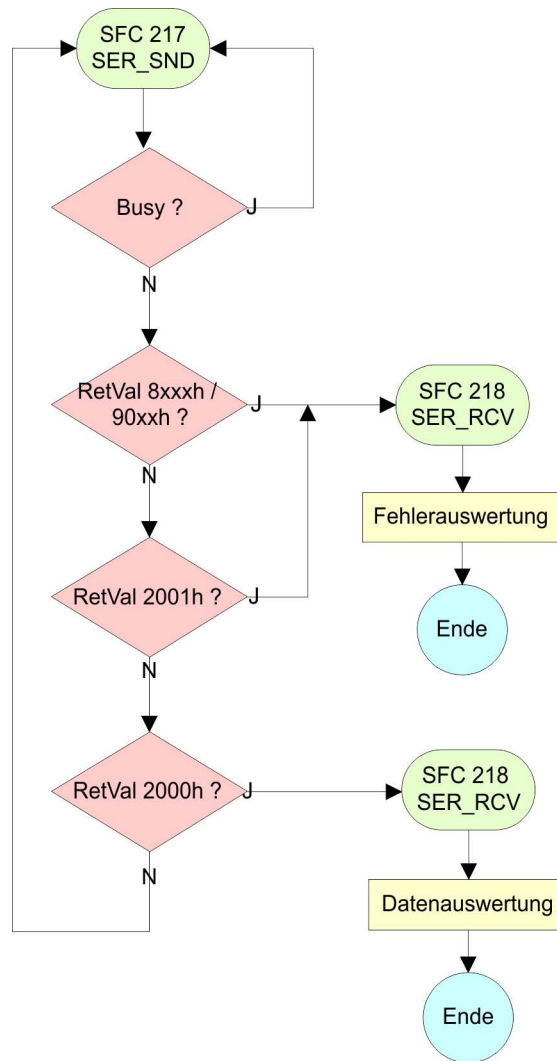
Prinzip der Programmierung

Nachfolgend soll kurz die Struktur zur Programmierung eines Sendeauftrags für die verschiedenen Protokolle gezeigt werden.

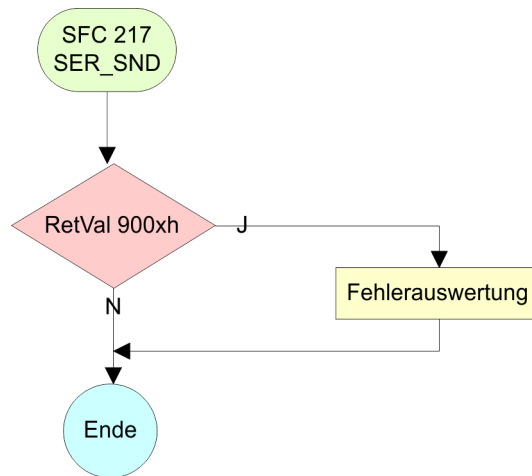
3964R



USS / Modbus



ASCII / STX/ETX



5.5.3 FC/SFC 218 - SER_RCV

Beschreibung Mit diesem Baustein werden Daten über die serielle Schnittstelle empfangen.
Bei den Protokollen USS und Modbus können Sie durch Aufruf des FC/SFC 218 SER_RCV nach einem SER_SND das Quittungstelegramm auslesen.

Parameter

Parameter	Deklaration	Datentyp	Beschreibung
DATAPTR	IN	ANY	Zeiger auf Empfangspuffer
DATALEN	OUT	WORD	Länge der empfangenen Daten
ERROR	OUT	WORD	Fehler-Nr.
RETVAL	OUT	WORD	Rückgabewert (0 = OK)

DATAPTR Geben Sie hier einen Bereich vom Typ Pointer für den Empfangspuffer an, in den die Daten, die empfangen werden, abzulegen sind. Anzugeben sind Typ, Anfang und Länge.

Beispiel:

Daten sind in DB5 ab 0.0 mit einer Länge von 124Byte abzulegen
DataPtr:=P#DB5.DBX0.0 BYTE 124

DATALEN Wort, in dem die Anzahl der empfangenen Bytes abgelegt wird.
Bei **STX/ETX** und **3964R** wird immer die Länge der empfangenen Nutzdaten oder 0 eingetragen.
Unter **ASCII** wird hier die Anzahl der gelesenen Zeichen eingetragen. Dieser Wert kann von der Telegrammlänge abweichen.

ERROR In diesem Wort erfolgt ein Eintrag im Fehlerfall.
Folgende Fehlermeldungen können protokollabhängig generiert werden:

ASCII

Bit	Fehler	Beschreibung
0	overrun	Überlauf, ein Zeichen konnte nicht schnell genug aus der Schnittstelle gelesen werden kann
1	framing error	Fehler, der anzeigt, dass ein definierter Bitrahmen nicht übereinstimmt, die zulässige Länge überschreitet oder eine zusätzliche Bitfolge enthält (Stoppbitfehler)
2	parity	Paritätsfehler
3	overflow	Der Puffer ist voll.

STX/ETX

Bit	Fehler	Beschreibung
0	over-flow	Das empfangene Telegramm übersteigt die Größe des Empfangspuffers.
1	char	Es wurde ein Zeichen außerhalb des Bereichs 20h ... 7Fh empfangen.
3	over-flow	Der Puffer ist voll.

3964R / Modbus RTU/ASCII Master

Bit	Fehler	Beschreibung
0	over-flow	Das empfangene Telegramm übersteigt die Größe des Empfangspuffers.

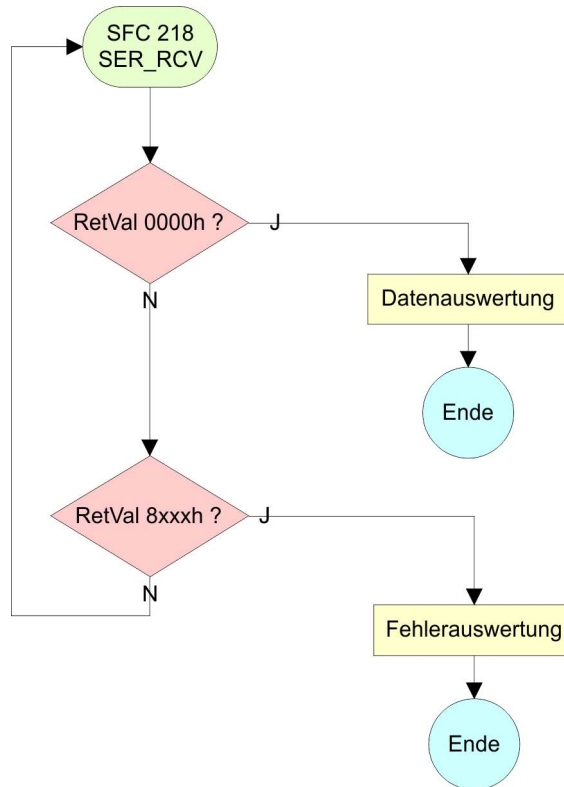
**RETVAL FC/SFC 218
(Rückgabewert)**

Rückgabewerte, die der Baustein liefert:

Fehler-code	Beschreibung
0000h	kein Fehler
1000h	Empfangspuffer ist zu klein (Datenverlust)
8x24h	Fehler in FC/SFC-Parameter x, mit x: 1: Fehler in <i>DATAPTR</i> 2: Fehler in <i>DATALEN</i> 3: Fehler in <i>ERROR</i>
8122h	Fehler in Parameter <i>DATAPTR</i> (z.B. DB zu kurz)
809Ah	Schnittstelle nicht vorhanden bzw. Schnittstelle wird für PROFIBUS verwendet
809Bh	Schnittstelle ist nicht konfiguriert

Prinzip der Programmierung

Nachfolgend sehen Sie die Grundstruktur zur Programmierung eines Receive-Auftrags. Diese Struktur können Sie für alle Protokolle verwenden.



5.6 Protokolle und Prozeduren

Übersicht

Die CPU unterstützt folgende Protokolle und Prozeduren:

- ASCII-Übertragung
- STX/ETX
- 3964R
- USS
- Modbus

ASCII

Die Datenkommunikation via ASCII ist die einfachste Form der Kommunikation. Die Zeichen werden 1 zu 1 übergeben. Bei ASCII werden je Zyklus mit dem Lese-FC/SFC die zum Zeitpunkt des Aufrufs im Puffer enthaltenen Daten im parametrisierten Empfangsdatenbaustein abgelegt. Ist ein Telegramm über mehrere Zyklen verteilt, so werden die Daten überschrieben. Eine Empfangsbestätigung gibt es nicht. Der Kommunikationsablauf ist vom jeweiligen Anwenderprogramm zu steuern. Einen entsprechenden Receive_ASCII-FB finden Sie im Service-Bereich unter www.vipa.com.

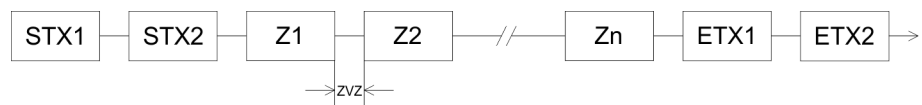
STX/ETX

STX/ETX ist ein einfaches Protokoll mit Start- und Ende-Kennung. Hierbei stehen STX für **S**tart of **T**ext und ETX für **E**nd of **T**ext. Die Prozedur STX/ETX wird zur Übertragung von ASCII-Zeichen eingesetzt. Sie arbeitet ohne Blockprüfung (BCC).

- Sollen Daten von der Peripherie eingelesen werden, muss das Start-Zeichen vorhanden sein, anschließend folgen die zu übertragenden Zeichen. Danach muss das Ende-Zeichen vorliegen. Abhängig von der Byte-Breite können folgende ASCII-Zeichen übertragen werden: 5Bit: nicht zulässig; 6Bit: 20...3Fh, 7Bit: 20...7Fh, 8Bit: 20...FFh.
- Die Nutzdaten, d.h. alle Zeichen zwischen Start- und Ende-Kennung, werden nach Empfang des Schlusszeichens an die CPU übergeben.
- Beim Senden der Daten von der CPU an ein Peripheriegerät werden die Nutzdaten an den FC/SFC 217 (SER_SND) übergeben und von dort mit angefügten Start- und Endezeichen über die serielle Schnittstelle an den Kommunikationspartner übertragen.
- Es kann mit 1, 2 oder keiner Start- und mit 1, 2 oder keiner Ende-Kennung gearbeitet werden.
- Wird kein Ende-Zeichen definiert, so werden alle gelesenen Zeichen nach Ablauf einer parametrierbaren Zeichenverzugszeit (Timeout) an die CPU übergeben.

Als Start- bzw. Ende-Kennung sind alle Hex-Werte von 00h bis 1Fh zulässig. Zeichen größer 1Fh werden ignoriert und nicht berücksichtigt. In den Nutzdaten sind Zeichen kleiner 20h nicht erlaubt und können zu Fehlern führen. Die Anzahl der Start- und Endezeichen kann unterschiedlich sein (1 Start, 2 Ende bzw. 2 Start, 1 Ende oder andere Kombinationen). Für nicht verwendete Start- und Endezeichen muss in der Hardware-Konfiguration FFh eingetragen werden.

Telegrammaufbau:



3964

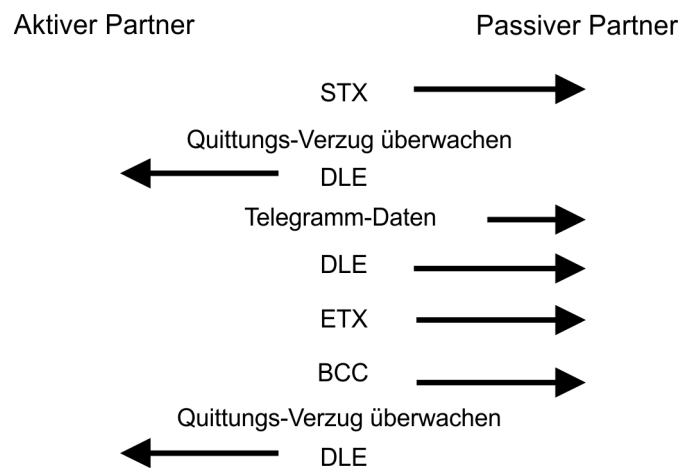
Die Prozedur 3964R steuert die Datenübertragung bei einer Punkt-zu-Punkt-Kopplung zwischen der CPU und einem Kommunikationspartner. Die Prozedur fügt bei der Datenübertragung den Nutzdaten Steuerzeichen hinzu. Durch diese Steuerzeichen kann der Kommunikationspartner kontrollieren, ob die Daten vollständig und fehlerfrei bei ihm angekommen sind.

Die Prozedur wertet die folgenden Steuerzeichen aus:

- STX: **S**tart of **T**ext
- DLE: **D**ata **L**ink **E**scape
- ETX: **E**nd of **T**ext
- BCC: **B**lock **C**heck **C**haracter
- NAK: **N**egative **A**cknowledge

Sie können pro Telegramm maximal 255Byte übertragen.

Prozedurablauf



Wird ein "DLE" als Informationszeichen übertragen, so wird dieses zur Unterscheidung vom Steuerzeichen "DLE" beim Verbindungsauf- und -abbau auf der Sendeleitung doppelt gesendet (DLE-Verdoppelung). Der Empfänger macht die DLE-Verdoppelung wieder rückgängig.

Unter 3964R muss einem Kommunikationspartner eine niedrigere Priorität zugeordnet sein. Wenn beide Kommunikationspartner gleichzeitig einen Sendeauftrag erteilen, dann stellt der Partner mit niedriger Priorität seinen Sendeauftrag zurück.

USS

Das USS-Protokoll (**U**niverselle **s**erielle **S**chnittstelle) ist ein von Siemens definiertes serielles Übertragungsprotokoll für den Bereich der Antriebstechnik. Hiermit lässt sich eine serielle Buskopplung zwischen einem übergeordneten Master - und mehreren Slave-Systemen aufbauen. Das USS-Protokoll ermöglicht durch Vorgabe einer fixen Telegrammlänge einen zeitzyklischen Telegrammverkehr.

Folgende Merkmale zeichnen das USS-Protokoll aus:

- Mehrpunktfähige Kopplung
- Master-Slave Zugriffsverfahren

- Single-Master-System
- Maximal 32 Teilnehmer
- Einfacher, sicherer Telegrammrahmen

Es gilt:

- Am Bus können 1 Master und max. 31 Slaves angebunden sein.
- Die einzelnen Slaves werden vom Master über ein Adresszeichen im Telegramm angewählt.
- Die Kommunikation erfolgt ausschließlich über den Master im Halbduplex-Betrieb.
- Nach einem Sende-Auftrag ist das Quittungstelegramm durch Aufruf des FC/SFC 218 SER_RCV auszulesen.

Die Telegramme für Senden und Empfangen haben folgenden Aufbau:

Master-Slave-Telegramm

STX	LGE	ADR	PKE		IND		PWE		STW		HSW		BCC
02h			H	L	H	L	H	L	H	L	H	L	

Slave-Master-Telegramm

STX	LGE	ADR	PKE		IND		PWE		ZSW		HIW		BCC
02h			H	L	H	L	H	L	H	L	H	L	

mit

STX - Startzeichen

STW - Steuerwort

LGE - Telegrammlänge

ZSW - Zustandswort

ADR - Adresse

HSW - Hauptsollwert

PKE - Parameterkennung

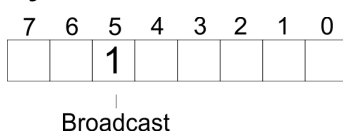
HIW - Hauptistwert

IND - Index

BCC - Block Check Character

PWE - Parameterwert

USS-Broadcast mit gesetztem Bit 5 in ADR-Byte



Eine Anforderung kann an einen bestimmten Slave gerichtet sein oder als Broadcast-Nachricht an alle Slaves gehen. Zur Kennzeichnung einer Broadcast-Nachricht ist Bit 5 im ADR-Byte auf 1 zu setzen. Hierbei wird die Slave-Adr. (Bit 0 ... 4) ignoriert. Im Gegensatz zu einem "normalen" Send-Auftrag ist beim Broadcast keine Telegrammauswertung über FC/SFC 218 SER_RCV erforderlich. Nur Schreibaufträge dürfen als Broadcast gesendet werden.

Modbus

- Das Protokoll Modbus ist ein Kommunikationsprotokoll, das eine hierarchische Struktur mit einem Master und mehreren Slaves festlegt.
- Physikalisch arbeitet Modbus über eine serielle Halbduplex-Verbindung. Es treten keine Buskonflikte auf, da der Master immer nur mit einem Slave kommunizieren kann.
- Nach einer Anforderung vom Master wartet dieser solange auf die Antwort des Slaves, bis eine einstellbare Wartezeit abgelaufen ist. Während des Wartens ist eine Kommunikation mit einem anderen Slave nicht möglich.
- Nach einem Sende-Auftrag ist das Quittungstelegramm durch Aufruf des FC/SFC 218 SER_RCV auszulesen.
- Die Anforderungs-Telegramme, die ein Master sendet und die Antwort-Telegramme eines Slaves haben den gleichen Aufbau:

Telegrammaufbau

Startzeichen	Slave-Adresse	Funktions-Code	Daten	Flusskontrolle	Endezeichen
--------------	---------------	----------------	-------	----------------	-------------

Broadcast mit Slave-Adresse = 0

- Eine Anforderung kann an einen bestimmten Slave gerichtet sein oder als Broadcast-Nachricht an alle Slaves gehen.
- Zur Kennzeichnung einer Broadcast-Nachricht wird die Slave-Adresse 0 eingetragen.
- Im Gegensatz zu einem "normalen" Send-Auftrag ist beim Broadcast keine Telegrammauswertung über FC/SFC 218 SER_RCV erforderlich.
- Nur Schreibaufträge dürfen als Broadcast gesendet werden.

ASCII-, RTU-Modus

Bei Modbus gibt es zwei unterschiedliche Übertragungsmodi. Die Modus-Wahl erfolgt zur Laufzeit unter Einsatz des FC/SFC 216 SER_CFG.

- ASCII-Modus: Jedes Byte wird im 2 Zeichen ASCII-Code übertragen. Die Daten werden durch Anfang- und Ende-Zeichen gekennzeichnet. Dies macht die Übertragung transparent aber auch langsam.
- RTU-Modus: Jedes Byte wird als ein Zeichen übertragen. Hierdurch haben Sie einen höheren Datendurchsatz als im ASCII-Modus. Anstelle von Anfang- und Ende-Zeichen wird eine Zeitüberwachung eingesetzt.

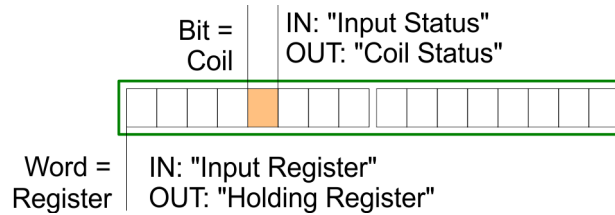
Unterstützte Modbus-Protokolle

- Die RS485-Schnittstelle unterstützt folgende Modbus-Protokolle:
- Modbus RTU Master
 - Modbus ASCII Master

5.7 Modbus - Funktionscodes

Namenskonventionen

Für Modbus gibt es Namenskonventionen, die hier kurz aufgeführt sind:



- Modbus unterscheidet zwischen Bit- und Wortzugriff; Bits = "Coils" und Worte = "Register".
- Bit-Eingänge werden als "Input-Status" bezeichnet und Bit-Ausgänge als "Coil-Status".
- Wort-Eingänge werden als "Input-Register" und Wort-Ausgänge als "Holding-Register" bezeichnet.

Bereichsdefinitionen

Üblicherweise erfolgt unter Modbus der Zugriff mittels der Bereiche 0x, 1x, 3x und 4x.

Mit 0x und 1x haben Sie Zugriff auf digitale Bit-Bereiche und mit 3x und 4x auf analoge Wort-Bereiche.

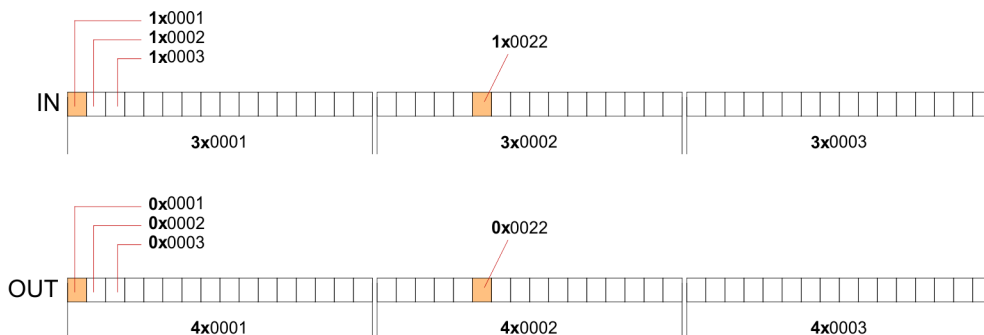
Da aber bei den CPs von VIPA keine Unterscheidung zwischen Digital- und Analogdaten stattfindet, gilt folgende Zuordnung:

0x - Bit-Bereich für Ausgabe-Daten des Masters
Zugriff über Funktions-Code 01h, 05h, 0Fh

1x - Bit-Bereich für Eingabe-Daten des Masters
Zugriff über Funktions-Code 02h

3x - Wort-Bereich für Eingabe-Daten des Masters
Zugriff über Funktions-Code 04h

4x - Wort-Bereich für Ausgabe-Daten des Masters
Zugriff über Funktions-Code 03h, 06h, 10h



Eine Beschreibung der Funktions-Codes finden Sie auf den Folge-seiten.

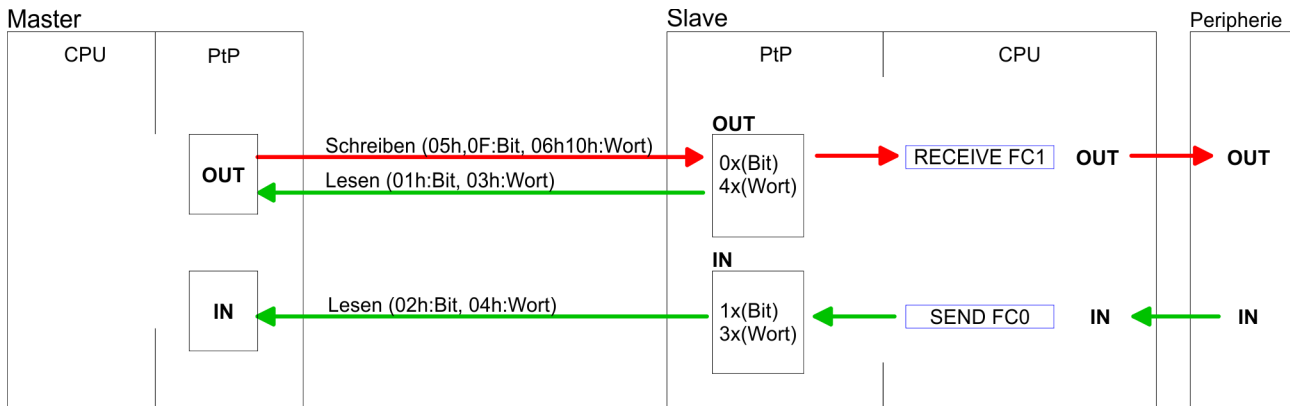
Übersicht

Mit folgenden Funktionscodes können Sie von einem Modbus-Master auf einen Slave zugreifen. Die Beschreibung erfolgt immer aus Sicht des Masters:

Code	Befehl	Beschreibung
01h	Read n Bits	n Bit lesen von Master-Ausgabe-Bereich 0x
02h	Read n Bits	n Bit lesen von Master-Eingabe-Bereich 1x
03h	Read n Words	n Worte lesen von Master-Ausgabe-Bereich 4x
04h	Read n Words	n Worte lesen von Master-Eingabe-Bereich 3x
05h	Write 1 Bit	1 Bit schreiben in Master-Ausgabe-Bereich 0x
06h	Write 1 Word	1 Wort schreiben in Master-Ausgabe-Bereich 4x
0Fh	Write n Bits	n Bit schreiben in Master-Ausgabe-Bereich 0x
10h	Write n Words	n Worte schreiben in Master-Ausgabe-Bereich 4x

Sichtweise für "Eingabe"- und "Ausgabe"-Daten

Die Beschreibung der Funktionscodes erfolgt immer aus Sicht des Masters. Hierbei werden Daten, die der Master an den Slave schickt, bis zu ihrem Ziel als "Ausgabe"-Daten (OUT) und umgekehrt Daten, die der Master vom Slave empfängt als "Eingabe"-Daten (IN) bezeichnet.



Antwort des Slaves

Liefert der Slave einen Fehler zurück, wird der Funktionscode mit 80h "verodert" zurückgesendet.

Ist kein Fehler aufgetreten, wird der Funktionscode zurückgeliefert.

Slave-Antwort:	Funktionscode OR 80h	→ Fehler
	Funktionscode	→ OK

Byte-Reihenfolge im Wort

1 Wort	
High-Byte	Low-Byte

Prüfsumme CRC, RTU, LRC Die aufgezeigten Prüfsummen CRC bei RTU- und LRC bei ASCII-Modus werden automatisch an jedes Telegramm angehängt. Sie werden nicht im Datenbaustein angezeigt.

Read n Bits 01h, 02h Code 01h: n Bit lesen von Master-Ausgabe-Bereich 0x
Code 02h: n Bit lesen von Master-Eingabe-Bereich 1x

Kommandotelegramm

Slave-Adresse	Funktions-Code	Adresse 1. Bit	Anzahl der Bits	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

Antworttelegramm

Slave-Adresse	Funktions-Code	Anzahl der gelesenen Bytes	Daten 1. Byte	Daten 2. Byte	...	Prüfsumme CRC/LRC
1Byte	1Byte	1Byte	1Byte	1Byte		1Wort
			max. 250Byte			

Read n Words 03h, 04h 03h: n Worte lesen von Master-Ausgabe-Bereich 4x
04h: n Worte lesen von Master-Eingabe-Bereich 3x

Kommandotelegramm

Slave-Adresse	Funktions-Code	Adresse 1.Bit	Anzahl der Worte	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

Antworttelegramm

Slave-Adresse	Funktions-Code	Anzahl der gelesenen Bytes	Daten 1. Wort	Daten 2. Wort	...	Prüfsumme CRC/LRC
1Byte	1Byte	1Byte	1Wort	1Wort		1Wort
			max. 125Worte			

Write 1 Bit 05h

Code 05h: 1 Bit schreiben in Master-Ausgabe-Bereich 0x

Eine Zustandsänderung erfolgt unter "Zustand Bit" mit folgenden Werten:

"Zustand Bit" = 0000h → Bit = 0

"Zustand Bit" = FF00h → Bit = 1

Kommandotelegramm

Slave-Adresse	Funktions-Code	Adresse Bit	Zustand Bit	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

Antworttelegramm

Slave-Adresse	Funktions-Code	Adresse Bit	Zustand Bit	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

Write 1 Word 06h

Code 06h: 1 Wort schreiben in Master-Ausgabe-Bereich 4x

Kommandotelegramm

Slave-Adresse	Funktions-Code	Adresse Wort	Wert Wort	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

Antworttelegramm

Slave-Adresse	Funktions-Code	Adresse Wort	Wert Wort	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

Write n Bits 0Fh

Code 0Fh: n Bit schreiben in Master-Ausgabe-Bereich 0x

Bitte beachten Sie, dass die Anzahl der Bits zusätzlich in Byte anzugeben sind.

Kommandotelegramm

Slave-Adresse	Funktions-Code	Adresse 1. Bit	Anzahl der Bits	Anzahl der Bytes	Daten 1. Byte	Daten 2. Byte	...	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Byte	1Byte	1Byte	1Byte	1Wort
					max. 250Byte			

Antworttelegramm

Slave-Adresse	Funktions-Code	Adresse 1. Bit	Anzahl der Bits	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

Write n Words 10h

Code 10h: n Worte schreiben in Master-Ausgabe-Bereich

Kommandotelegramm

Slave-Adresse	Funktions-Code	Adresse 1. Wort	Anzahl der Worte	Anzahl der Bytes	Daten 1. Wort	Daten 2. Wort	...	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Byte	1Wort	1Wort	1Wort	1Wort
					max. 125Worte			

Antworttelegramm

Slave-Adresse	Funktions-Code	Adresse 1. Wort	Anzahl der Worte	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

6 Optional: PROFIBUS-Kommunikation

6.1 Übersicht



Bus-Funktionalität mittels VSC aktivieren

Damit Sie die MPI(PB)-Schnittstelle X3 in die PROFIBUS-Funktionalität umschalten können, müssen Sie die entsprechende Bus-Funktionalität mittels einer VSC-Speicherkarte von VIPA aktivieren. Durch Stecken der VSC-Speicherkarte und anschließendem Urlöschen wird die Funktion aktiviert.

👉 "Übersicht" auf Seite 84

PROFIBUS-DP

- PROFIBUS ist ein international offener und serieller Feldbus-Standard für Gebäude-, Fertigungs- und Prozessautomatisierung im unteren (Sensor-/ Aktor-Ebene) bis mittleren Leistungsbereich (Prozessebene).
- PROFIBUS besteht aus einem Sortiment kompatibler Varianten. Die hier angeführten Angaben beziehen sich auf den PROFIBUS-DP.
- PROFIBUS-DP ist besonders geeignet für die Fertigungsautomatisierung. DP ist sehr schnell, bietet "Plug and Play" und ist eine kostengünstige Alternative zur Parallelverkabelung zwischen SPS und dezentraler Peripherie.
- Der Datenaustausch "Data Exchange" erfolgt zyklisch. Während eines Buszyklus liest der Master die Eingangswerte der Slaves und schreibt neue Ausgangsinformationen an die Slaves.

CPU mit DP-Master

Der PROFIBUS-DP-Master ist im Hardware-Konfigurator zu projektieren. Hierbei erfolgt die Projektierung über das Submodul X1 (MPI/ DP) der Siemens-CPU. Nach der Übertragung der Daten in die CPU, leitet diese die Projektierdaten intern weiter an den PROFIBUS-Master-Teil. Während des Hochlaufs blendet der DP-Master automatisch seine Datenbereiche im Adressbereich der CPU ein. Eine Projektierung auf CPU-Seite ist hierzu nicht erforderlich.

Einsatz CPU mit DP-Master

Über den PROFIBUS-DP-Master können PROFIBUS-DP-Slaves an die CPU angekoppelt werden. Der DP-Master kommuniziert mit den DP-Slaves und blendet die Datenbereiche im Adressbereich der CPU ein. Bei jedem NETZ EIN bzw. nach dem URLÖSCHEN holt sich die CPU vom Master die I/O-Mapping-Daten. Bei DP-Slave-Ausfall wird der OB 86 angefordert. Ist dieser nicht vorhanden, geht die CPU in STOP und BASP wird gesetzt. Sobald das BASP-Signal von der CPU kommt, stellt der DP-Master die Ausgänge der angeschlossenen Peripherie auf Null. Unabhängig von der CPU bleibt der DP-Master weiter im RUN.

DP-Slave-Betrieb

Für den Einsatz in einem übergeordneten Master-System projektieren Sie zuerst Ihr Slave-System als Siemens-CPU im Slave-Betrieb mit konfigurierten Ein-/Ausgabe-Bereichen. Danach projektieren Sie Ihr Master-System. Binden Sie an das Master-System Ihr Slave-System an, indem Sie die CPU 31x aus dem Hardware-Katalog unter *Bereits projektierte Stationen* auf das Master-System ziehen und Ihr Slave-System auswählen und ankoppeln

**Betriebsart DP-Slave:
Test, Inbetriebnahme,
Routing (aktiv/passiv)**

Sie haben die Möglichkeit in der Hardware-Konfiguration über den PROFIBUS Eigenschafts-Dialog im Register *"Betriebsart"* unter *"DP-Slave"* die Option *"Test, Inbetriebnahme, Routing"* zu aktivieren. Die Aktivierung wirkt sich wie folgt aus:

- Die PROFIBUS-Schnittstelle wird zum "aktiven" PROFIBUS-Teilnehmer, d.h. sie ist am Token-Umlauf beteiligt.
- Sie haben über diese Schnittstelle PG/OP-Funktionalität (Programmieren, Statusabfrage, Steuern, Testen).
- Die PROFIBUS-Schnittstelle dient als Netzübergang (S7-Routing).
- Die Busumlaufzeiten können sich verlängern.

Im deaktivierten Zustand arbeitet die PROFIBUS-Schnittstelle als Server für Kommunikationsdienste mit folgenden Eigenschaften:

- Die PROFIBUS-Schnittstelle wird zum "passiven" PROFIBUS-Teilnehmer, d.h. sie ist am Token-Umlauf nicht beteiligt.
- Sie haben über diese Schnittstelle PG/OP-Funktionalität (Programmieren, Statusabfrage, Steuern, Testen).
- Die Geschwindigkeit der PG/OP-Funktionalitäten ist eingeschränkt.
- Busumlaufzeiten werden nicht beeinflusst.
- S7-Routing ist nicht möglich.

6.2 Schnelleinstieg

Übersicht

Der PROFIBUS-DP-Master ist im Hardware-Konfigurator zu projektieren. Hierbei erfolgt die Projektierung über das Submodul X1 (MPI/DP) der Siemens-CPU.

**Bus-Funktionalität mittels VSC aktivieren**

Damit Sie die MPI(PB)-Schnittstelle X3 in die PROFIBUS-Funktionalität umschalten können, müssen Sie die entsprechende Bus-Funktionalität mittels einer VSC-Speicherkarte von VIPA aktivieren. Durch Stecken der VSC-Speicherkarte und anschließendem Umrösten wird die Funktion aktiviert.

↳ *"Übersicht" auf Seite 84*

Schritte der Projektierung

Die Projektierung des PROFIBUS-DP-Masters sollte nach folgender Vorgehensweise erfolgen:

- **Bus-Funktionalität mittels VSC aktivieren**
- **Hardware-Konfiguration - CPU**
- **Einsatz als DP-Master oder DP-Slave**
 - Mit der Aktivierung der Bus-Funktionalität *"PROFIBUS DP-Master"* mittels VSC wird auch die Bus-Funktionalität *"PROFIBUS DP-Slave"* freigeschaltet.
- **Transfer des Gesamtprojekts in die CPU**



Mit dem Siemens SIMATIC Manager ist die CPU 015 von VIPA als

CPU 315-2 PN/DP (315-2EH14-0AB00 V3.2)

zu projektieren!

Über das Submodul X1 (MPI/DP) projektieren und vernetzen Sie den integrierten PROFIBUS-DP-Master (X3).

6.3 Bus-Funktionalität mittels VSC aktivieren

Aktivierung ↪ "Übersicht" auf Seite 84

6.4 Hardware-Konfiguration - CPU

Voraussetzung

Die Konfiguration der CPU erfolgt im "Hardware-Konfigurator" von Siemens. Der Hardware-Konfigurator ist Bestandteil des Siemens SIMATIC Managers. Er dient der Projektierung. Bitte verwenden Sie für die Projektierung den Siemens SIMATIC Manager ab V 5.5 SP2. Die Module, die hier projektiert werden können, entnehmen Sie dem Hardware-Katalog, ggf. müssen Sie mit "Extras → Katalog aktualisieren" den Hardware-Katalog aktualisieren.



Für die Projektierung werden fundierte Kenntnisse im Umgang mit dem Siemens SIMATIC Manager und dem Hardware-Konfigurator vorausgesetzt!

Vorgehensweise

Mit dem Siemens SIMATIC Manager sind folgende Schritte durchzuführen:

1. ▶ Starten Sie den Hardware-Konfigurator von Siemens mit einem neuen Projekt.
2. ▶ Fügen Sie aus dem Hardware-Katalog eine Profilschiene ein.
3. ▶ Platzieren Sie auf "Slot"-Nummer 2 die CPU 315-2 PN/DP (315-2EH14 V3.2) .

Steckp..	Baugruppe
1	
2	CPU 315-2PN/DP
X1	MPI/DP
X2	PN-IO
X2...	Port 1
X2...	Port 2
3	

Über das Submodul X1 (MPI/DP) projektieren und vernetzen Sie den integrierten PROFIBUS-DP-Master (X3).

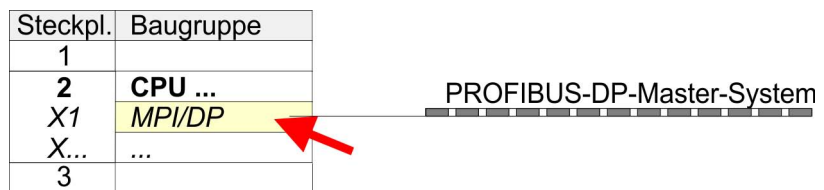
6.5 Einsatz als PROFIBUS-DP-Master

Voraussetzung Die zuvor beschriebene Hardware-Konfiguration ist durchgeführt.

Vorgehensweise

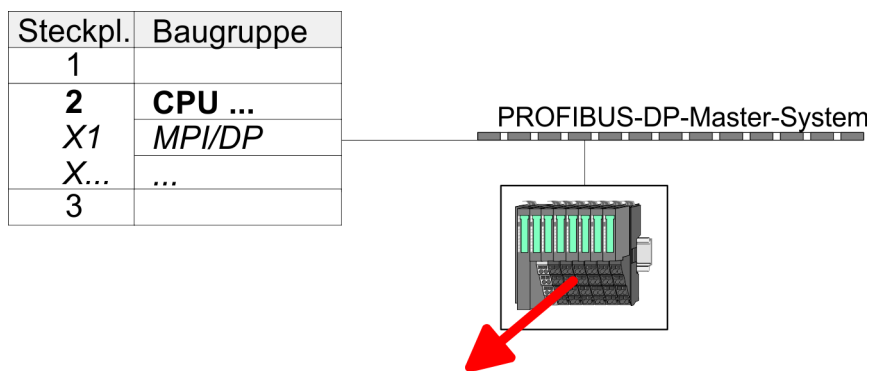
1. Öffnen Sie den Eigenschaften-Dialog der DP-Schnittstelle, indem Sie auf "MPI/DP" doppelklicken.
2. Stellen Sie unter Schnittstelle: Typ "PROFIBUS" ein.
3. Vernetzen Sie mit PROFIBUS und geben Sie eine Adresse (vorzugsweise 2) vor. Schließen Sie Ihre Eingabe mit [OK] ab.
4. Stellen Sie unter Betriebsart "DP-Master" ein und schließen Sie den Dialog mit [OK].

⇒ Ein Master-System wird eingefügt:



Sie haben jetzt ihren PROFIBUS-DP-Master projektiert. Binden Sie nun Ihre DP-Slaves mit Peripherie an Ihren DP-Master an.

1. Zur Projektierung von PROFIBUS-DP-Slaves entnehmen Sie aus dem Hardwarekatalog den entsprechenden PROFIBUS-DP-Slave und ziehen Sie diesen auf das Subnetz Ihres Masters.
2. Geben Sie dem DP-Slave eine gültige PROFIBUS-Adresse.
3. Binden Sie in der gesteckten Reihenfolge die Module Ihres DP-Slave-Systems ein und vergeben Sie die Adressen, die von den Modulen zu verwenden sind.
4. Parametrieren Sie die Module gegebenenfalls.
5. Speichern, übersetzen und transferieren Sie Ihr Projekt.



Steckpl.	Baugruppe	Bestellnummer	
1	...		
2	Module		
3	...		
4			
5			
...			

6.6 Einsatz als PROFIBUS-DP-Slave

Schnelleinstieg

Nachfolgend ist der Einsatz des PROFIBUS-Teils als "intelligenter" DP-Slave an Master-Systemen beschrieben, welche ausschließlich im Siemens SIMATIC Manager projiziert werden können. Folgende Schritte sind hierzu erforderlich:

1. ▶ Projektieren Sie eine Station mit einer CPU mit der Betriebsart DP-Slave.
2. ▶ Vernetzen Sie mit PROFIBUS und konfigurieren Sie die Ein-/Ausgabe-Bereiche für die Slave-Seite.
3. ▶ Speichern und übersetzen Sie Ihr Projekt.
4. ▶ Projektieren Sie als weitere Station eine weitere CPU mit der Betriebsart DP-Master.
5. ▶ Vernetzen Sie mit PROFIBUS und konfigurieren Sie die Ein-/Ausgabe-Bereiche für die Master-Seite.
6. ▶ Speichern, übersetzen und transferieren Sie Ihr Projekt in die CPU.

Projektierung der Slave-Seite

1. ▶ Starten Sie den Siemens SIMATIC Manager und projektieren Sie eine CPU wie unter "Hardware-Konfiguration - CPU" beschrieben.
2. ▶ Bezeichnen Sie die Station als "...DP-Slave".
3. ▶ Binden Sie gemäß Ihrem Hardwareaufbau Ihre Module ein.
4. ▶ Öffnen Sie den Eigenschaften-Dialog der DP-Schnittstelle der CPU, indem Sie auf "MPI/DP" doppelklicken.
5. ▶ Stellen Sie unter Schnittstelle: Typ "PROFIBUS" ein.
6. ▶ Vernetzen Sie mit PROFIBUS und geben Sie eine Adresse (z.B. 3) vor. Schließen Sie Ihre Eingabe mit [OK] ab.
7. ▶ Stellen Sie unter Betriebsart "DP-Slave" ein.
8. ▶ Bestimmen Sie über Konfiguration die Ein-/Ausgabe-Adressbereiche der Slave-CPU, die dem DP-Slave zugeordnet werden sollen.
9. ▶ Speichern, übersetzen und transferieren Sie Ihr Projekt in die CPU.

Slave-Seite

The screenshot shows the hardware configuration interface. On the left is a table titled 'Standard-Bus' with columns 'Steckpl.' and 'Modul'. The 'MPI/DP' module is highlighted in yellow. A red arrow points from this module to the 'Objekteigenschaften' dialog box on the right. The dialog box contains the following information:

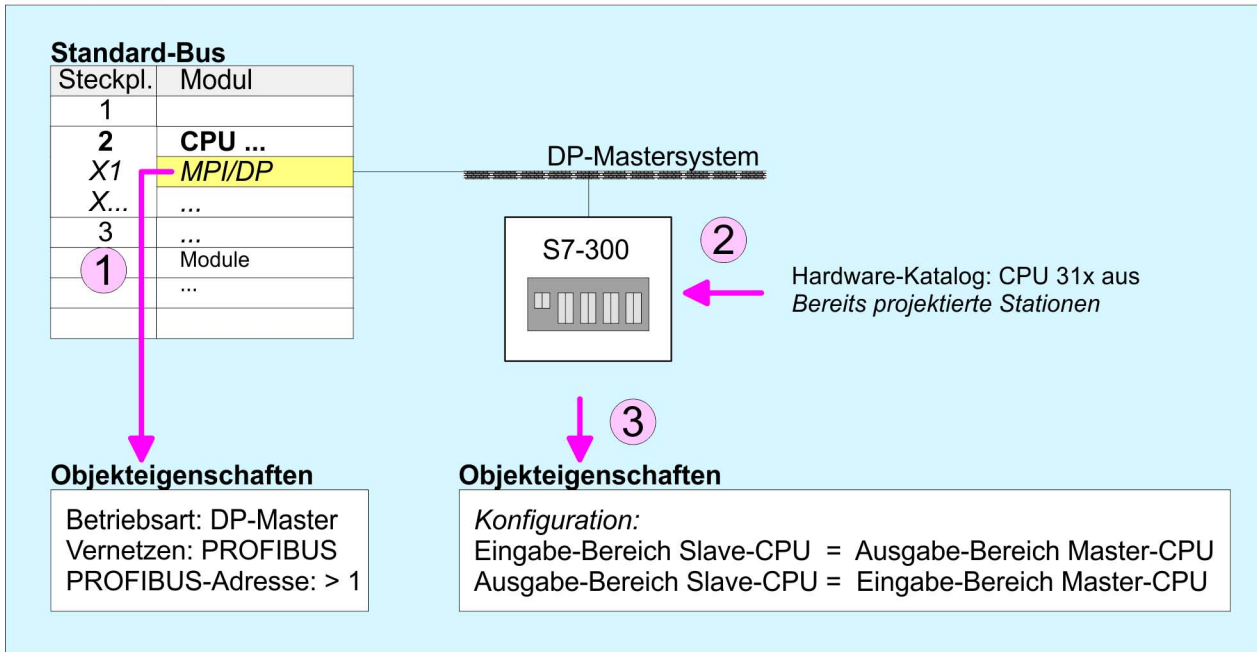
Standard-Bus	
Steckpl.	Modul
1	
2	CPU ...
X1	MPI/DP
X...	...
3	...
4	Module
5	...
6	

Objekteigenschaften	
Betriebsart:	DP-Slave
Vernetzen:	PROFIBUS
PROFIBUS-Adresse:	> 1
Konfiguration:	
Eingabe-Bereich	
Ausgabe-Bereich	

Projektierung der Master-Seite

1. ➤ Fügen Sie eine weitere Station ein und projektieren Sie eine CPU.
2. ➤ Bezeichnen Sie die Station als "...DP-Master".
3. ➤ Binden Sie gemäß Ihrem Hardwareaufbau Ihre Module ein.
4. ➤ Öffnen Sie den Eigenschaften-Dialog der DP-Schnittstelle der CPU, indem Sie auf "MPI/DP" doppelklicken.
5. ➤ Stellen Sie unter *Schnittstelle*: Typ "PROFIBUS" ein.
6. ➤ Vernetzen Sie mit PROFIBUS und geben Sie eine Adresse (z.B. 2) vor. Schließen Sie Ihre Eingabe mit [OK] ab.
7. ➤ Stellen Sie unter Betriebsart "DP-Master" ein und schließen Sie den Dialog mit [OK].
8. ➤ Binden Sie an das Master-System Ihr Slave-System an, indem Sie die "CPU 31x" aus dem Hardware-Katalog unter *Bereits projizierte Stationen* auf das Master-System ziehen, Ihr Slave-System auswählen und ankoppeln.
9. ➤ Öffnen Sie die *Konfiguration* unter *Objekteigenschaften* Ihres Slave-Systems.
10. ➤ Ordnen Sie durch Doppelklick auf die entsprechende Konfigurationszeile den Slave-Ausgabe-Daten den entsprechenden Eingabe-Adressbereich und den Slave-Eingabe-Daten den entsprechenden Ausgabe-Adressbereich in der Master-CPU zu.
11. ➤ Speichern, übersetzen und transferieren Sie Ihr Projekt in die CPU.

Master-Seite



6.7 PROFIBUS-Aufbaurichtlinien

PROFIBUS allgemein

- Ein PROFIBUS-DP-Netz darf nur in Linienstruktur aufgebaut werden.
- PROFIBUS-DP besteht aus mindestens einem Segment mit mindestens einem Master und einem Slave.
- Ein Master ist immer in Verbindung mit einer CPU einzusetzen.
- PROFIBUS unterstützt max. 126 Teilnehmer.
- Pro Segment sind max. 32 Teilnehmer zulässig.
- Die maximale Segmentlänge hängt von der Übertragungsrate ab:
9,6 ... 187,5kBit/s → 1000m
500kBit/s → 400m
1,5MBit/s → 200m
3 ... 12MBit/s → 100m
- Maximal 10 Segmente dürfen gebildet werden. Die Segmente werden über Repeater verbunden. Jeder Repeater zählt als Teilnehmer.
- Der Bus bzw. ein Segment ist an beiden Enden abzuschließen.
- Alle Teilnehmer kommunizieren mit der gleichen Übertragungsrate. Die Slaves passen sich automatisch an die Übertragungsrate an.

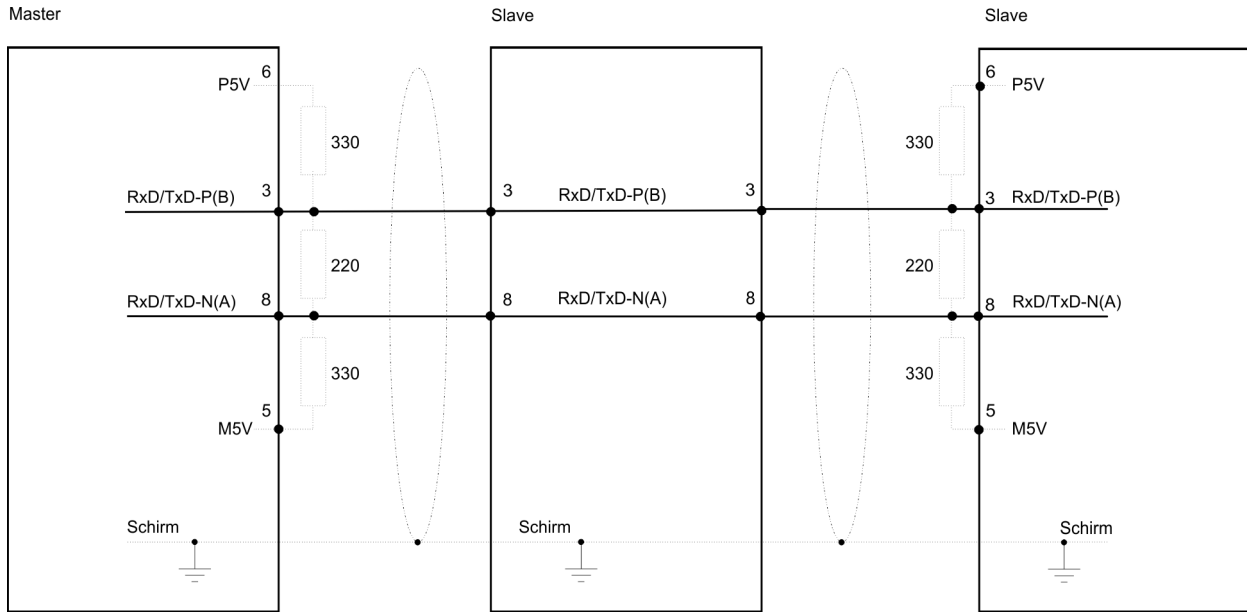
Übertragungsmedium

- PROFIBUS verwendet als Übertragungsmedium eine geschirmte, verdrehte Zweidrahtleitung auf Basis der RS485-Schnittstelle.
- Die RS485-Schnittstelle arbeitet mit Spannungsdifferenzen. Sie ist daher unempfindlicher gegenüber Störeinflüssen als eine Spannungs- oder Stromschnittstelle.
- Pro Segment sind maximal 32 Teilnehmer zulässig. Innerhalb eines Segment sind die einzelnen Teilnehmer über Linienstruktur zu verbinden. Die einzelnen Segmente werden über Repeater verbunden. Die max. Segmentlänge ist von der Übertragungsrate abhängig.
- Bei PROFIBUS-DP wird die Übertragungsrate aus dem Bereich zwischen 9,6kBit/s bis 12MBit/s eingestellt, die Slaves passen sich automatisch an. Alle Teilnehmer im Netz kommunizieren mit der gleichen Übertragungsrate.
- Die Busstruktur erlaubt das rückwirkungsfreie Ein- und Auskopeln von Stationen oder die schrittweise Inbetriebnahme des Systems. Spätere Erweiterungen haben keinen Einfluss auf Stationen, die bereits in Betrieb sind. Es wird automatisch erkannt, ob ein Teilnehmer ausgefallen oder neu am Netz ist.

Busverbindung

In der nachfolgenden Abbildung sind die Abschlusswiderstände der jeweiligen Anfangs- und Endstation stilisiert dargestellt.

PROFIBUS-Aufbauichtlinien

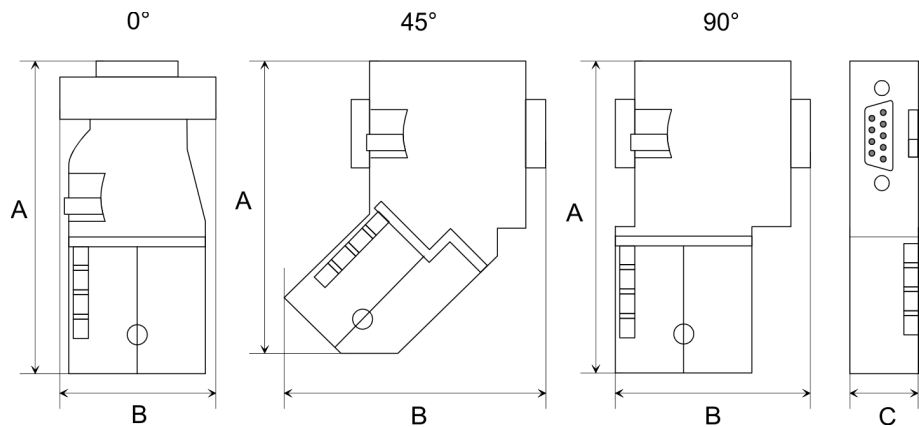


i Die PROFIBUS-Leitung muss mit Ihrem Wellenwiderstand abgeschlossen werden. Bitte beachten Sie, dass Sie bei dem jeweiligen letzten Teilnehmer den Bus durch Zuschalten eines Abschlusswiderstands abschließen.

EasyConn Busanschlussstecker



In PROFIBUS werden alle Teilnehmer parallel verdrahtet. Hierzu ist das Buskabel durchzuschleifen. Unter der Best.-Nr. 972-0DP10 erhalten Sie von VIPA den Stecker "EasyConn". Dies ist ein Busanschlussstecker mit zuschaltbarem Abschlusswiderstand und integrierter Busdiagnose.



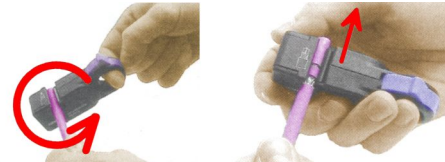
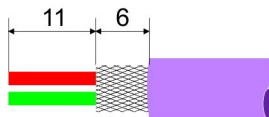
Maße in mm	0°	45°	90°
A	64	61	66
B	34	53	40
C	15,8	15,8	15,8



Zum Anschluss des EasyConn-Steckers verwenden Sie bitte die Standard PROFIBUS-Leitung Typ A (EN50170). Ab Ausgabestand 5 können auch hochflexible Bus-Kabel verwendet werden:

Lapp Kabel Best.-Nr.: 2170222, 2170822, 2170322.

Von VIPA erhalten Sie unter der Best.-Nr. 905-6AA00 das "EasyStrip" Abisolierwerkzeug, das Ihnen den Anschluss des EasyConn-Steckers sehr vereinfacht.

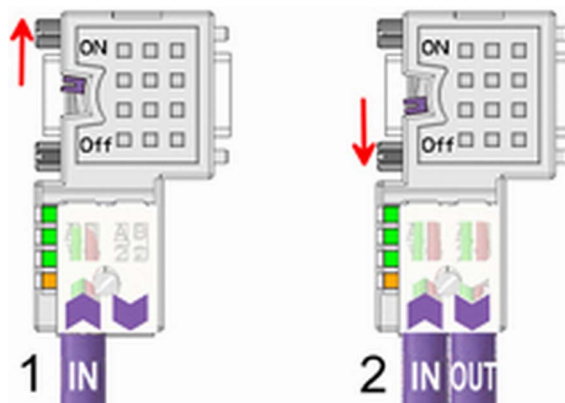


Maße in mm

Leitungsabschluss mit "EasyConn"

Auf dem "EasyConn" Busanschlussstecker von VIPA befindet sich unter anderem ein Schalter, mit dem Sie einen Abschlusswiderstand zuschalten können.

Verdrahtung



- [1] Einstellung für 1./letzter Bus-Teilnehmer
- [2] Einstellung für jeden weiteren Busteilnehmer



VORSICHT!

Der Abschlusswiderstand wird nur wirksam, wenn der Stecker an einem Bus-Teilnehmer gesteckt ist und der Bus-Teilnehmer mit Spannung versorgt wird.

Das Anzugsmoment der Schrauben zur Fixierung des Steckers an einem Teilnehmer darf 0,02Nm nicht überschreiten!



Eine ausführliche Beschreibung zum Anschluss und zum Einsatz der Abschlusswiderstände liegt dem Stecker bei.

Montage

1. ▶ Lösen Sie die Schraube.
2. ▶ Klappen Sie die Kontaktabdeckung hoch.
3. ▶ Stecken Sie beide Adern in die dafür vorgesehenen Öffnungen (Farbzuordnung wie unten beachten!).
4. ▶ Bitte beachten Sie, dass zwischen Schirm und Datenleitungen kein Kurzschluss entsteht!
5. ▶ Schließen Sie die Kontaktabdeckung.
6. ▶ Ziehen Sie die Schraube wieder fest (max. Anzugsmoment 0,08Nm).



Den grünen Draht immer an A, den roten immer an B anschließen!

6.8 Inbetriebnahme und Anlaufverhalten**Anlauf im Auslieferungszustand**

Im Auslieferungszustand ist die CPU urgelöscht. Nach Netz EIN ist der PROFIBUS-Teil deaktiviert und die LEDs des PROFIBUS-Teils sind ausgeschaltet.

Online mit Bus-Parametern ohne Slave-Projekt

Über eine Hardware-Konfiguration können Sie den DP-Master mit Busparametern versorgen. Sobald diese übertragen sind geht der DP-Master mit den Bus-Parametern online und zeigt dies über die RUN-LED an. Der DP-Master ist durch Angabe der PROFIBUS-Adresse über PROFIBUS erreichbar. In diesem Zustand können Sie direkt über PROFIBUS Ihre CPU projektieren bzw. Ihr Slave-Projekt übertragen.

Slave-Projektierung

Sofern der Master gültige Projektierdaten erhalten hat, geht dieser in *Data Exchange* mit den DP-Slaves und zeigt dies über die DE-LED an.

Zustand CPU beeinflusst DP-Master

Nach NetzEIN bzw. nach der Übertragung einer neuen Hardware-Konfiguration werden automatisch die Projektierdaten und Bus-Parameter an den DP-Master übergeben. Abhängig vom CPU-Zustand zeigt der DP-Master folgendes Verhalten:

Master-Verhalten bei CPU-STOP

- Der Master sendet das Global Control Kommando "Clear". Die DP-Slaves deaktivieren daraufhin ihre Ausgänge.
- DP-Slaves im *Fail Safe Mode* bekommen die Ausgangstelegrammlänge "0" gesendet.
- DP-Slaves ohne *Fail Safe Mode* bekommen das Ausgangstelegramm in voller Länge aber mit Ausgabewerten=0 gesendet.
- Eingabe-Daten der DP-Slaves werden weiterhin zyklisch im Eingabe-Bereich der CPU abgelegt.

**Master-Verhalten bei
CPU-RUN**

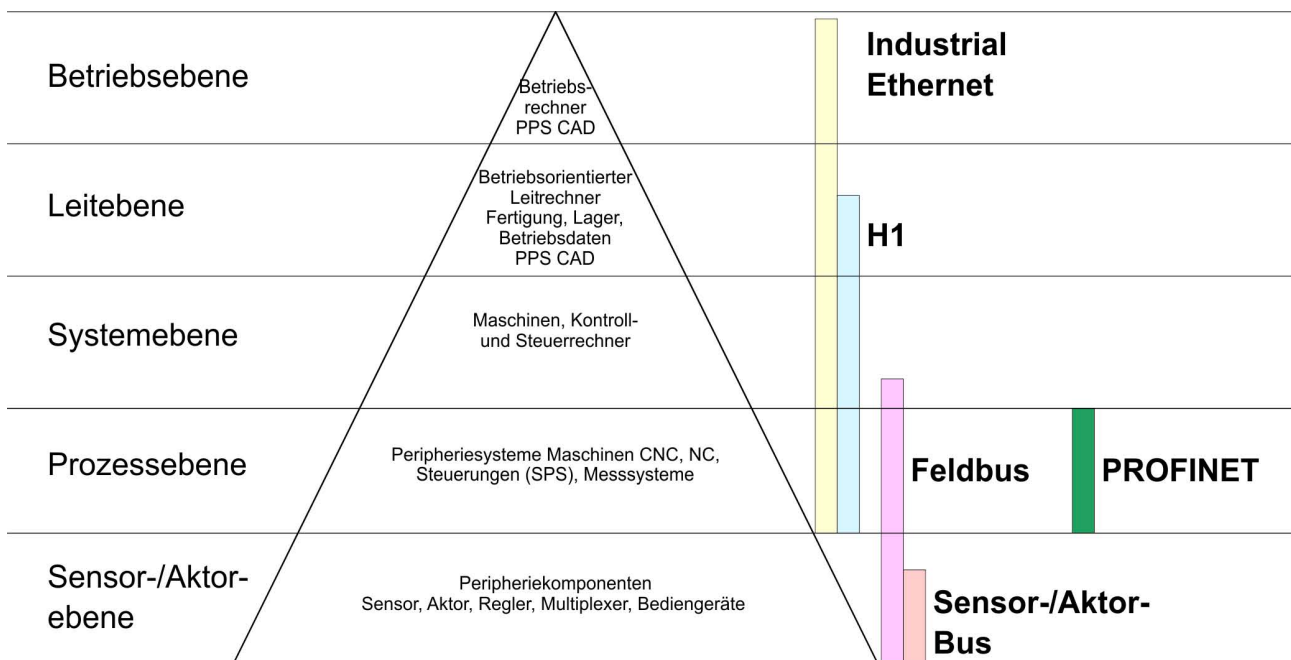
- Der Master sendet das Global Control Kommando "Operate". Die DP-Slaves aktivieren daraufhin ihre Ausgänge.
- Alle angebundenen Slaves bekommen zyklisch ein Ausgangstelegramm mit aktuellen Ausgabedaten gesendet.
- Die Eingabe-Daten der DP-Slaves werden zyklisch im Eingabebereich der CPU abgelegt.

7 Einsatz Ethernet-Kommunikation - Produktiv

7.1 Grundlagen - Industrial Ethernet in der Automatisierung

Übersicht

Der Informationsfluss in einem Unternehmen stellt sehr unterschiedliche Anforderungen an die eingesetzten Kommunikationssysteme. Je nach Unternehmensbereich hat ein Bussystem unterschiedlich viele Teilnehmer, es sind unterschiedlich große Datenmengen zu übertragen, die Übertragungsintervalle variieren. Aus diesem Grund greift man je nach Aufgabenstellung auf unterschiedliche Bussysteme zurück, die sich wiederum in verschiedene Klassen einteilen lassen. Eine Zuordnung verschiedener Bussysteme zu den Hierarchieebenen eines Unternehmens zeigt das folgende Modell:



Industrial Ethernet

Physikalisch ist Industrial Ethernet ein elektrisches Netz auf Basis einer geschirmten Twisted Pair Verkabelung oder ein optisches Netz auf Basis eines Lichtwellenleiters. Ethernet ist definiert durch den internationalen Standard IEEE 802.3.

Der Netzzugriff bei Industrial Ethernet entspricht dem in der IEEE 802.3 festgelegten CSMA/CD-Verfahren (**C**arrier **S**ense **M**ultiple **A**ccess/**C**ollision **D**etection - Mithören bei Mehrfachzugriff/ Kollisionserkennung):

- Jeder Teilnehmer "hört" ständig die Busleitung ab und empfängt die an ihn adressierten Sendungen.
- Ein Teilnehmer startet eine Sendung nur, wenn die Leitung frei ist.
- Starten zwei Teilnehmer gleichzeitig eine Sendung, so erkennen sie dies, stellen die Sendung ein und starten nach einer Zufallszeit erneut.
- Durch Einsatz von Switches wird eine kollisionsfreie Kommunikation zwischen den Teilnehmern gewährleistet.

7.2 Grundlagen - ISO/OSI-Schichtenmodell

Übersicht

Das ISO/OSI-Schichtenmodell basiert auf einem Vorschlag, der von der International Standards Organization (ISO) entwickelt wurde. Es stellt den ersten Schritt zur internationalen Standardisierung der verschiedenen Protokolle dar. Das Modell trägt den Namen ISO-OSI-Schichtenmodell. OSI steht für **O**pen **S**ystem **I**nterconnection, die Kommunikation offener Systeme. Das ISO/OSI-Schichtenmodell ist keine Netzwerkarchitektur, da die genauen Dienste und Protokolle, die in jeder Schicht verwendet werden, nicht festgelegt sind. Sie finden in diesem Modell lediglich Informationen über die Aufgaben, welche die jeweilige Schicht zu erfüllen hat. Jedes offene Kommunikationssystem basiert heutzutage auf dem durch die Norm ISO 7498 beschriebenen ISO/OSI Referenzmodell. Das Referenzmodell strukturiert Kommunikationssysteme in insgesamt 7 Schichten, denen jeweils Teilaufgaben in der Kommunikation zugeordnet sind. Dadurch wird die Komplexität der Kommunikation auf verschiedene Ebenen verteilt und somit eine größere Übersichtlichkeit erreicht.

Folgende Schichten sind definiert:

- Schicht 7 - Application Layer (Anwendung)
- Schicht 6 - Presentation Layer (Darstellung)
- Schicht 5 - Session Layer (Sitzung)
- Schicht 4 - Transport Layer (Transport)
- Schicht 3 - Network Layer (Netzwerk)
- Schicht 2 - Data Link Layer (Sicherheit)
- Schicht 1 - Physical Layer (Bitübertragung)

Je nach Komplexität der geforderten Übertragungsmechanismen kann sich ein Kommunikationssystem auf bestimmte Teilschichten beschränken.

Schicht 1 - Bitübertragungsschicht (physical layer)

Die Bitübertragungsschicht beschäftigt sich mit der Übertragung von Bits über einen Kommunikationskanal. Allgemein befasst sich diese Schicht mit den mechanischen, elektrischen und prozeduralen Schnittstellen und mit dem physikalischen Übertragungsmedium, das sich unterhalb der Bitübertragungsschicht befindet:

- Wie viel Volt entsprechen einer logischen 0 bzw. 1?
- Wie lange muss die Spannung für ein Bit anliegen?
- Pinbelegung der verwendeten Schnittstelle.

Schicht 2 - Sicherungsschicht (data link layer)

Diese Schicht hat die Aufgabe, die Übertragung von Bitstrings zwischen zwei Teilnehmern sicherzustellen. Dazu gehören die Erkennung und Behebung bzw. Weitermeldung von Übertragungsfehlern, sowie die Flusskontrolle. Die Sicherungsschicht verwandelt die zu übertragenden Rohdaten in eine Datenreihe. Hier werden Rahmengrenzen beim Sender eingefügt und beim Empfänger erkannt. Dies wird dadurch erreicht, dass am Anfang und am Ende eines Rahmens spezielle Bitmuster gesetzt werden. In der Sicherungsschicht wird häufig noch eine Flussregelung und eine Fehlererkennung integriert. Die Datensicherungsschicht ist in zwei Unterschichten geteilt, die LLC- und die MAC-Schicht. Die MAC (**M**edia **A**ccess **C**ontrol) ist die untere Schicht und steuert die Art, wie Sender einen einzigen Übertragungskanal gemeinsam nutzen. Die LLC (**L**ogical **L**ink **C**ontrol) ist die obere Schicht und stellt die Verbindung für die Übertragung der Datenrahmen von einem Gerät zum anderen her.

Schicht 3 - Netzwerkschicht (network layer)	Die Netzwerkschicht wird auch Vermittlungsschicht genannt. Die Aufgabe dieser Schicht besteht darin, den Austausch von Binärdaten zwischen nicht direkt miteinander verbundenen Stationen zu steuern. Sie ist für den Ablauf der logischen Verknüpfungen von Schicht 2-Verbindungen zuständig. Dabei unterstützt diese Schicht die Identifizierung der einzelnen Netzwerkadressen und den Auf- bzw. Abbau von logischen Verbindungskanälen. IP basiert auf Schicht 3. Eine weitere Aufgabe der Schicht 3 besteht in der priorisierten Übertragung von Daten und die Fehlerbehandlung von Datenpaketen. IP (Internet Protokoll) basiert auf Schicht 3.
Schicht 4 - Transportschicht (transport layer)	Die Aufgabe der Transportschicht besteht darin, Netzwerkstrukturen mit den Strukturen der höheren Schichten zu verbinden, indem sie Nachrichten der höheren Schichten in Segmente unterteilt und an die Netzwerkschicht weiterleitet. Hierbei wandelt die Transportschicht die Transportadressen in Netzwerkadressen um. Gebräuchliche Transportprotokolle sind: TCP, SPX, NWLink und NetBEUI.
Schicht 5 - Sitzungsschicht (session layer)	Die Sitzungsschicht wird auch Kommunikationssteuerungsschicht genannt. Sie erleichtert die Kommunikation zwischen Service-Anbieter und Requestor durch Aufbau und Erhaltung der Verbindung, wenn das Transportsystem kurzzeitig ausgefallen ist. Auf dieser Ebene können logische Benutzer über mehrere Verbindungen gleichzeitig kommunizieren. Fällt das Transportsystem aus, so ist es die Aufgabe, gegebenenfalls eine neue Verbindung aufzubauen. Darüber hinaus werden in dieser Schicht Methoden zur Steuerung und Synchronisation bereitgestellt.
Schicht 6 - Darstellungsschicht (presentation layer)	Auf dieser Ebene werden die Darstellungsformen der Nachrichten behandelt, da bei verschiedenen Netzsystemen unterschiedliche Darstellungsformen benutzt werden. Die Aufgabe dieser Schicht besteht in der Konvertierung von Daten in ein beiderseitig akzeptiertes Format, damit diese auf den verschiedenen Systemen lesbar sind. Hier werden auch Kompressions-/Dekompressions- und Verschlüsselungs-/ Entschlüsselungsverfahren durchgeführt. Man bezeichnet diese Schicht auch als Dolmetscherdienst. Eine typische Anwendung dieser Schicht ist die Terminalemulation.
Schicht 7 - Anwendungsschicht (application layer)	Die Anwendungsschicht stellt sich als Bindeglied zwischen der eigentlichen Benutzeranwendung und dem Netzwerk dar. Sowohl die Netzwerk-Services wie Datei-, Druck-, Nachrichten-, Datenbank- und Anwendungs-Service als auch die zugehörigen Regeln gehören in den Aufgabenbereich dieser Schicht. Diese Schicht setzt sich aus einer Reihe von Protokollen zusammen, die entsprechend den wachsenden Anforderungen der Benutzer ständig erweitert werden.

7.3 Grundlagen - Begriffe

Netzwerk (LAN)

Ein Netzwerk bzw. LAN (Local Area Network) verbindet verschiedene Netzwerkstationen so, dass diese miteinander kommunizieren können. Netzwerkstationen können PCs, IPCs, TCP/IP-Baugruppen, etc. sein. Die Netzwerkstationen sind, durch einen Mindestabstand getrennt, mit dem Netzkabel verbunden. Die Netzwerkstationen und das Netzkabel zusammen bilden ein Gesamtsegment. Alle Segmente eines Netzwerks bilden das Ethernet (Physik eines Netzwerks).

Twisted Pair

Früher gab es das Triaxial- (Yellow Cable) oder Thin Ethernet-Kabel (Cheapernet). Mittlerweile hat sich aber aufgrund der Störfestigkeit das Twisted Pair Netzwerkkabel durchgesetzt. Die CPU hat einen Twisted-Pair-Anschluss. Das Twisted Pair Kabel besteht aus 8 Adern, die paarweise miteinander verdreht sind. Aufgrund der Verdrehung ist dieses System nicht so stör anfällig wie frühere Koaxialnetze. Verwenden Sie für die Vernetzung Twisted Pair Kabel, die mindestens der Kategorie 5 entsprechen. Abweichend von den beiden Ethernet-Koaxialnetzen, die auf einer Bus-Topologie aufbauen, bildet Twisted Pair ein Punkt-zu-Punkt-Kabelschema. Das hiermit aufzubauende Netz stellt eine Stern-Topologie dar. Jede Station ist einzeln direkt mit dem Sternkoppler (Hub/Switch) zu einem Ethernet verbunden.

Hub (Repeater)

Ein Hub ist ein zentrales Element zur Realisierung von Ethernet auf Twisted Pair. Seine Aufgabe ist dabei, die Signale in beide Richtungen zu regenerieren und zu verstärken. Gleichzeitig muss er in der Lage sein, segmentübergreifende Kollisionen zu erkennen, zu verarbeiten und weiter zu geben. Er kann nicht im Sinne einer eigenen Netzwerkadresse angesprochen werden, da er von den angeschlossenen Stationen nicht registriert wird. Er bietet Möglichkeiten zum Anschluss an Ethernet oder zu einem anderen Hub bzw. Switch.

Switch

Ein Switch ist ebenfalls ein zentrales Element zur Realisierung von Ethernet auf Twisted Pair. Mehrere Stationen bzw. Hubs werden über einen Switch verbunden. Diese können dann, ohne das restliche Netzwerk zu belasten, über den Switch miteinander kommunizieren. Eine intelligente Hardware analysiert für jeden Port in einem Switch die eingehenden Telegramme und leitet diese kollisionsfrei direkt an die Zielstationen weiter, die am Switch angeschlossen sind. Ein Switch sorgt für die Optimierung der Bandbreite in jedem einzeln angeschlossenen Segment eines Netzes. Switches ermöglichen exklusiv nach Bedarf wechselnde Verbindungen zwischen angeschlossenen Segmenten eines Netzes.

7.4 Grundlagen - Protokolle

Übersicht

In Protokollen ist ein Satz an Vorschriften oder Standards definiert, der es Kommunikationssystemen ermöglicht, Verbindungen herzustellen und Informationen möglichst fehlerfrei auszutauschen. Ein allgemein anerkanntes Protokoll für die Standardisierung der kompletten Kommunikation stellt das ISO/OSI-Schichtenmodell dar.

↳ Kapitel 7.2 "Grundlagen - ISO/OSI-Schichtenmodell" auf Seite 143

Folgende Protokolle kommen zum Einsatz:

- Siemens S7-Verbindungen
- Offene Kommunikation
 - TCP native gemäß RFC 793
 - ISO on TCP gemäß RFC 1006
 - UDP gemäß RFC 768

Siemens S7-Verbindungen

Mit der Siemens S7-Kommunikation können Sie auf Basis von Siemens STEP[®]7 größere Datenmengen zwischen SPS-Systemen übertragen. Hierbei sind die Stationen über Ethernet zu verbinden. Voraussetzung für die Siemens S7-Kommunikation ist eine projektierte Verbindungstabelle, in der die Kommunikationsverbindungen definiert werden. Hierzu können Sie beispielsweise NetPro von Siemens verwenden.

Eigenschaften:

- Eine Kommunikationsverbindung ist durch eine Verbindungs-ID für jeden Kommunikationspartner spezifiziert.
- Die Quittierung der Datenübertragung erfolgt vom Partner auf Schicht 7 des ISO/OSI-Schichtenmodells.
- Zur Datenübertragung auf SPS-Seite sind für Siemens S7-Verbindungen die FB/SFB-VIPA-Hantierungsbausteine zu verwenden.



Nähere Informationen zum Einsatz der Bausteine finden Sie im Handbuch Operationsliste HB00_OPL_SP7 in Kapitel "VIPA-spezifische Bausteine".

Offene Kommunikation

Bei der *"Offenen Kommunikation"* erfolgt die Kommunikation über das Anwenderprogramm bei Einsatz von Hantierungsbausteinen. Diese Bausteine sind auch Bestandteil des Siemens SIMATIC Manager. Sie finden diese in der *"Standard Library"* unter *"Communication Blocks"*.

■ Verbindungsorientierte Protokolle:

Verbindungsorientierte Protokolle bauen vor der Datenübertragung eine (logische) Verbindung zum Kommunikationspartner auf und bauen diese nach Abschluss der Datenübertragung ggf. wieder ab. Verbindungsorientierte Protokolle werden eingesetzt, wenn es bei der Datenübertragung insbesondere auf Sicherheit ankommt. Auch wird hier die richtige Reihenfolge der empfangenen Pakete gewährleistet. Über eine physikalische Leitung können in der Regel mehrere logische Verbindungen bestehen. Bei den FBs zur Offenen Kommunikation über Industrial Ethernet werden die folgenden verbindungsorientierten Protokolle unterstützt:

– TCP native gemäß RFC 793:

Bei der Datenübertragung über TCP nativ werden weder Informationen zur Länge noch über Anfang und Ende einer Nachricht übertragen. Auch besteht keine Möglichkeit zu erkennen, wo ein Datenstrom endet und der nächste beginnt. Die Übertragung ist stream-orientiert. Aus diesem Grund sollten Sie in den FBs bei Sender und Empfänger identische Datenlängen angeben. Falls die empfangene Anzahl der Daten von der parametrisierten Länge abweicht, erhalten Sie entweder Daten, welche nicht die vollständigen Telegrammdaten enthalten oder mit dem Inhalt eines nachfolgenden Telegramms aufgefüllt sind.

– ISO on TCP gemäß RFC 1006:

Bei der Datenübertragung werden Informationen zur Länge und zum Ende einer Nachricht übertragen. Die Übertragung ist blockorientiert. Falls Sie die Länge der zu empfangenden Daten größer gewählt haben als die Länge der gesendeten Daten, kopiert der Empfangsbaustein die gesendeten Daten vollständig in den Empfangsdatenbereich.

■ Verbindungslose Protokolle:

Bei den verbindungslosen Protokollen entfallen Verbindungsauf- und Verbindungsabbau zum remoten Partner. Verbindungslose Protokolle übertragen die Daten unquittiert und damit ungesichert zum remoten Partner.

– UDP gemäß RFC 768:

Bei Aufruf des Sendebausteins ist ein Verweis auf die Adressparameter des Empfängers (IP-Adresse und Port-Nr.) anzugeben. Auch werden Informationen zur Länge und zum Ende einer Nachricht übertragen. Analog erhalten Sie nach Abschluss des Empfangsbausteins einen Verweis auf die Adressparameter des Senders (IP-Adresse und Port-Nr.). Damit sie Sende- und Empfangsbaustein nutzen können, müssen Sie zuvor sowohl auf der Sender- als auch auf der Empfängerseite einen lokalen Kommunikationszugangspunkt einrichten. Bei jedem Sendauftrag können Sie den remoten Partner durch Angabe seiner IP-Adresse und seiner Port-Nr. neu referenzieren.

7.5 Grundlagen - IP-Adresse und Subnetz

Aufbau IP-Adresse

Unterstützt wird ausschließlich IPv4. Unter IPv4 ist die IP-Adresse eine 32-Bit-Adresse, die innerhalb des Netzes eindeutig sein muss und sich aus 4 Zahlen zusammensetzt, die jeweils durch einen Punkt getrennt sind. Jede IP-Adresse besteht aus einer *Net-ID* und *Host-ID* und hat folgenden

Aufbau: **XXX . XXX . XXX . XXX**

Wertebereich: 000.000.000.000 bis 255.255.255.255

Net-ID, Host-ID

Die **Network-ID** kennzeichnet ein Netz bzw. einen Netzbetreiber, der das Netz administriert. Über die Host-ID werden Netzverbindungen eines Teilnehmers (Hosts) zu diesem Netz gekennzeichnet.

Subnetz-Maske

Die Host-ID kann mittels bitweiser UND-Verknüpfung mit der *Subnetz-Maske* weiter aufgeteilt werden, in eine *Subnet-ID* und eine neue *Host-ID*. Derjenige Bereich der ursprünglichen *Host-ID*, welcher von Einsen der Subnetz-Maske überstrichen wird, wird zur *Subnet-ID*, der Rest ist die neue *Host-ID*.

Subnetz-Maske	binär alle "1"		binär alle "0"
IPv4 Adresse	Net-ID	Host-ID	
Subnetz-Maske und IPv4 Adresse	Net-ID	Subnet-ID	neue Host-ID

Adresse bei Erstinbetriebnahme

Bei der Erstinbetriebnahme der CPU besitzen der Ethernet-PG/OP-Kanal und der PROFINET-Anschluss keine IP-Adresse.

So weisen Sie dem Ethernet-PG/OP-Kanal IP-Adress-Daten zu
 ↪ [Kapitel 4.6 "Hardware-Konfiguration - Ethernet-PG/OP-Kanal"](#) auf Seite 60.

So weisen Sie dem PROFINET-Anschluss IP-Adress-Daten zu
 ↪ [Kapitel 7.7 "Inbetriebnahme und Urtaufe"](#) auf Seite 150.

Adress-Klassen

Für IPv4-Adressen gibt es fünf Adressformate (Klasse A bis Klasse E), die alle einheitlich 4Byte = 32Bit lang sind.

Klasse A	0	Network-ID (1+7bit)	Host-ID (24bit)
Klasse B	10	Network-ID (2+14bit)	Host-ID (16bit)
Klasse C	110	Network-ID (3+21bit)	Host-ID (8bit)
Klasse D	1110	Multicast Gruppe	
Klasse E	11110	Reserviert	

Die Klassen A, B und C werden für Individualadressen genutzt, die Klasse D für Multicast-Adressen und die Klasse E ist für besondere Zwecke reserviert. Die Adressformate der 3 Klassen A, B, C unterscheiden sich lediglich dadurch, dass Network-ID und Host-ID verschieden lang sind.

Private IP Netze

Diese Adressen können von mehreren Organisationen als Netz-ID gemeinsam benutzt werden, ohne dass Konflikte auftreten, da diese IP-Adressen weder im Internet vergeben noch ins Internet geroutet werden. Zur Bildung privater IP-Netze sind gemäß RFC1597/1918 folgende Adressbereiche vorgesehen:

Netzwerk Klasse	von IP	bis IP	Standard Subnetz-Maske
A	10.0.0.0	10.255.255.255	255.0.0.0
B	172.16.0.0	172.31.255.255	255.255.0.0
C	192.168.0.0	192.168.255.255	255.255.255.0

(Die Host-ID ist jeweils unterstrichen.)

Reservierte Host-IDs

Einige Host-IDs sind für spezielle Zwecke reserviert.

Host-ID = "0"	Identifiziert dieses Netzwerks, reserviert!
Host-ID = maximal (binär komplett "1")	Broadcast-Adresse dieses Netzwerks



Wählen Sie niemals eine IP-Adresse mit Host-ID=0 oder Host-ID=maximal! (z.B. ist für Klasse B mit Subnetz-Maske = 255.255.0.0 die "172.16.0.0" reserviert und die "172.16.255.255" als lokale Broadcast-Adresse dieses Netzes belegt.)

7.6 Schnelleinstieg

Übersicht

Bei der Erstinbetriebnahme bzw. nach dem Umrücken mit erneutem PowerON der CPU besitzen der Ethernet PG/OP-Kanal und der PROFINET-IO-Controller keine IP-Adresse. Diese sind lediglich über ihre MAC-Adresse erreichbar. Mittels der MAC-Adressen, die auf die Front aufgedruckt sind, in der Reihenfolge Adresse PROFINET-IO-Controller und darunter Adresse Ethernet PG/OP-Kanal, können Sie der entsprechenden Komponente IP-Adress-Daten zuweisen. Die Zuweisung erfolgt hier direkt über die Hardware-Konfiguration im Siemens SIMATIC Manager.

Schritte der Projektierung

Die Projektierung des PROFINET-IO-Controllers für Produktiv-Verbindungen sollte nach folgender Vorgehensweise erfolgen:

- Montage und Inbetriebnahme
- Hardware-Konfiguration - CPU

- Verbindungen projektieren
 - Siemens S7-Verbindungen
(Projektierung erfolgt über Siemens NetPro, die Kommunikation über VIPA Hantierungsbausteine)
 - Offene Kommunikation
(Projektierung und Kommunikation erfolgen über Standard-Hantierungsbausteine)
- Transfer des Gesamtprojekts in die CPU.



Im Siemens SIMATIC Manager ist die CPU 015 von VIPA als CPU 315-2 PN/DP (6ES7 315-2EH14-0AB0 V3.2) zu projektieren!

Der PROFINET-Controller ist über das CPU-Submodul X2 (PN-IO) zu parametrieren.

Den Ethernet-PG/OP-Kanal der CPU 015 projektieren Sie immer als CP343-1 (343-1EX21) von Siemens auf Steckplatz 4.

7.7 Inbetriebnahme und Urtaufe

Montage und Inbetriebnahme

1. ► Bauen Sie Ihr System SLIO mit Ihrer CPU auf.
2. ► Verdrahten Sie das System, indem Sie die Leitungen für Spannungsversorgung und Signale anschließen.
3. ► Binden Sie Ihren PROFINET-IO-Controller an Ethernet an.
4. ► Schalten Sie die Spannungsversorgung ein.
 - ⇒ Nach kurzer Hochlaufzeit befindet sich der CP im Leerlauf.

Bei der Erstinbetriebnahme bzw. nach dem Urlöschen der CPU besitzen der PROFINET-IO-Controller und der Ethernet-PG/OP-Kanal keine IP-Adresse.

IP-Adress-Parameter zuweisen

Diese Funktionalität wird nur dann unterstützt, wenn der PROFINET-IO-Controller noch nicht projiziert ist. Gültige IP-Adress-Parameter erhalten Sie von Ihrem Systemadministrator. Die Zuweisung der IP-Adress-Daten erfolgt online im Siemens SIMATIC Manager ab Version V 5.5 & SP2 nach folgender Vorgehensweise:

1. ► Starten Sie den Siemens SIMATIC Manager.
2. ► Stellen Sie über "Extras → PG/PC-Schnittstelle einstellen → " auf "TCP/IP -> Netzwerkkarte " ein.
3. ► Öffnen Sie mit "Zielsystem → Ethernet-Teilnehmer bearbeiten " das gleichnamige Dialogfenster.
4. ► Benutzen Sie die Schaltfläche [Durchsuchen], um die über MAC-Adresse erreichbaren Geräte zu ermitteln oder tragen Sie die MAC-Adresse ein. Die MAC-Adresse finden Sie auf der Front-Seite der CPU.
5. ► Wählen Sie ggf. bei der Netzwerksuche aus der Liste die Baugruppe mit der Ihnen bekannten MAC-Adresse aus. Zur Kontrolle können Sie mit [Blinken] die MT-LED auf der Frontseite blinken lassen.

6. ➤ Stellen Sie nun die IP-Konfiguration ein, indem Sie IP-Adresse, Subnetz-Maske und den Netzübergang eintragen.
7. ➤ Bestätigen Sie mit [IP-Konfiguration zuweisen] Ihre Eingabe.

Direkt nach der Zuweisung ist der PROFINET-IO-Controller über die angegebenen IP-Adress-Daten online erreichbar.



Da die hier zugewiesenen IP-Adress-Daten mit PowerOFF wieder gelöscht werden, müssen Sie diese mittels der nachfolgend aufgeführten Hardware-Konfiguration in Ihr Projekt übernehmen und übertragen.

Initialisierung Ethernet-PG/OP-Kanals ↪ Kapitel 4.6 "Hardware-Konfiguration - Ethernet-PG/OP-Kanal" auf Seite 60

7.8 Hardware-Konfiguration - CPU

Voraussetzung

- Die Konfiguration der CPU erfolgt im "Hardware-Konfigurator" von Siemens. Der Hardware-Konfigurator ist Bestandteil des Siemens SIMATIC Managers. Er dient der Projektierung.
- Bitte verwenden Sie für die Projektierung den Siemens SIMATIC Manager ab V 5.5 SP2.
- Die Projektierung der System SLIO CPU erfolgt im Siemens SIMATIC Manager in Form des virtuellen PROFINET-IO-Devices "VIPA SLIO CPU". Das "VIPA SLIO System" ist mittels GSDML im Hardware-Katalog zu installieren.



Für die Projektierung werden fundierte Kenntnisse im Umgang mit dem Siemens SIMATIC Manager und dem Hardware-Konfigurator vorausgesetzt!

IO-Device VIPA SLIO System installieren

Die Installation des PROFINET-IO-Devices "VIPA SLIO CPU" im Hardware-Katalog erfolgt nach folgender Vorgehensweise:

1. ➤ Gehen Sie in den Service-Bereich von www.vipa.com.
2. ➤ Laden Sie aus dem Downloadbereich unter "PROFINET files" die Datei System SLIO_Vxxx.zip.
3. ➤ Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis.
4. ➤ Starten Sie den Hardware-Konfigurator von Siemens.
5. ➤ Schließen Sie alle Projekte.
6. ➤ Gehen Sie auf "Extras → GSD-Dateien installieren"
7. ➤ Navigieren Sie in Ihr Arbeitsverzeichnis und installieren Sie die entsprechende GSDML-Datei.
 - ⇒ Nach der Installation finden Sie das entsprechende PROFINET-IO-Device unter "PROFINET IO → Weitere Feldgeräte → I/O → VIPA SLIO System"

Vorgehensweise


Mit dem Siemens SIMATIC Manager sind folgende Schritte durchzuführen:

1. ▶ Starten Sie den Hardware-Konfigurator von Siemens mit einem neuen Projekt.
2. ▶ Fügen Sie aus dem Hardware-Katalog eine Profilschiene ein.
3. ▶ Platzieren Sie auf "Slot"-Nummer 2 die CPU 315-2 PN/DP (315-2EH14 V3.2).

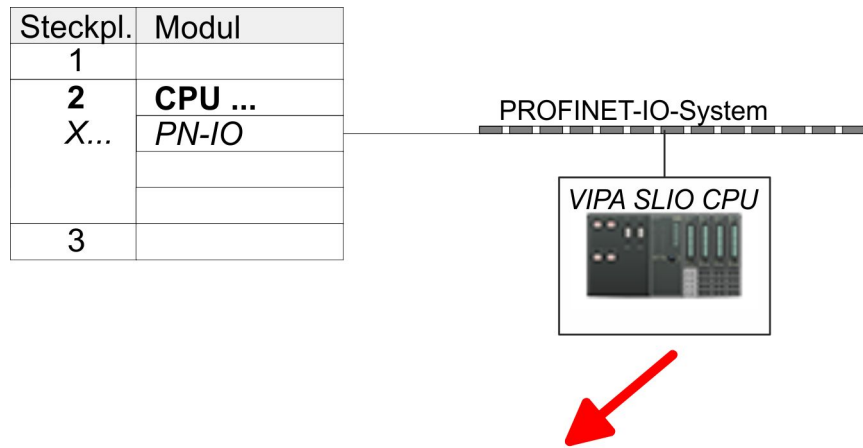
Steckp..	Baugruppe
1	
2	CPU 315-2PN/DP
X1	MPI/DP
X2	PN-IO
X2...	Port 1
X2...	Port 2
3	

4. ▶ Klicken Sie auf das Submodul "PN-IO" der CPU.
5. ▶ Wählen Sie "Kontextmenü → PROFINET IO-System einfügen".

Steckpl.	Baugruppe
1	
2	CPU ...
X...	PN-IO
3	



6. ▶ Legen Sie mit [Neu] ein neues Subnetz an und vergeben Sie gültige IP-Adress-Daten
7. ▶ Klicken Sie auf das Submodul "PN-IO" der CPU und öffnen Sie mit "Kontextmenü → Objekteigenschaften" den Eigenschafts-Dialog.
8. ▶ Geben Sie unter "Allgemein" einen "Gerätenamen" an. Der Geräte name muss eindeutig am Ethernet-Subnetz sein.



Steckpl.	Baugruppe	Bestellnummer
0	VIPA SLIO CPU ...	015-CEFRPR00
X2	015-CEFRPR00	
1		
2		
3		
...		

9. Navigieren Sie im Hardware-Katalog in das Verzeichnis "PROFINET IO → Weitere Feldgeräte → I/O → VIPA SLIO System" und binden Sie das IO-Device "015-CEFRPR00 CPU" an Ihr PROFINET-System an.
 - ⇒ In der Steckplatzübersicht des PROFINET-IO-Device "VIPA SLIO CPU" ist auf Steckplatz 0 die CPU bereits vorplatziert. Ab Steckplatz 1 können Sie Ihre System SLIO Module platzieren.

7.9 Siemens S7-Verbindungen projektieren

Übersicht

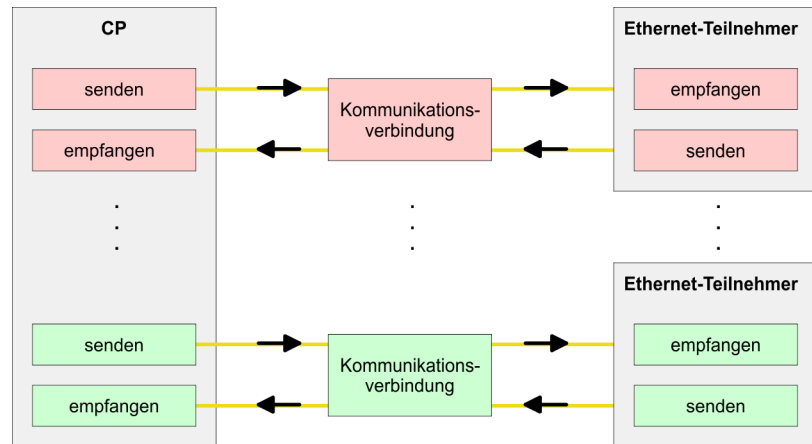
Die Projektierung von S7-Verbindungen, d.h. die "Vernetzung" zwischen den Stationen erfolgt in NetPro von Siemens. NetPro ist eine grafische Benutzeroberfläche zur Vernetzung von Stationen. Eine Kommunikationsverbindung ermöglicht die programmgesteuerte Kommunikation zwischen zwei Teilnehmern am Industrial Ethernet. Die Kommunikationspartner können hierbei im selben Projekt oder - bei Multiprojekten - in den zugehörigen Teilprojekten verteilt angeordnet sein. Kommunikationsverbindungen zu Partnern außerhalb eines Projekts werden über das Objekt "In unbekanntem Projekt" oder mittels Stellvertreterobjekten wie "Andere Stationen" oder Siemens "SIMATIC S5 Station" projiziert. Die Kommunikation steuern Sie durch Einsatz von VIPA Hantierungsbausteinen in Ihrem Anwenderprogramm. Für den Einsatz dieser Bausteine sind immer projizierte Kommunikationsverbindungen auf der aktiven Seite erforderlich.

Eigenschaften einer Kommunikationsverbindung

Folgende Eigenschaften zeichnen eine Kommunikationsverbindung aus:

- Eine Station führt immer einen aktiven Verbindungsaufbau durch.
- Bidirektionaler Datentransfer (Senden und Empfangen auf einer Verbindung).

- Beide Teilnehmer sind gleichberechtigt, d.h. jeder Teilnehmer kann ereignisabhängig den Sende- bzw. Empfangsvorgang anstoßen.
- Mit Ausnahme der UDP-Verbindung wird bei einer Kommunikationsverbindung die Adresse des Kommunikationspartners über die Projektierung festgelegt. Hierbei ist immer von einer Station der Verbindungsaufbau aktiv durchzuführen.



Voraussetzung

- Siemens SIMATIC Manager V 5.5 SP2 oder höher und SIMATIC NET sind installiert.
- Bei der Hardware-Konfiguration wurden dem CP über die Eigenschaften von PN-IO IP-Adress-Daten zugewiesen.

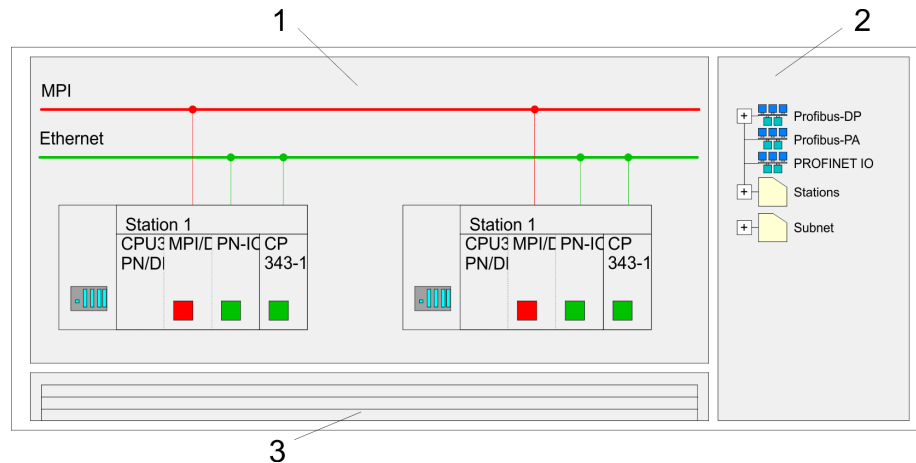


Alle Stationen außerhalb des aktuellen Projekts müssen mit Stellvertreterobjekten, wie z.B. Siemens "SIMATIC S5" oder "Andere Station" oder mit dem Objekt "In unbekanntem Projekt" projiziert sein. Sie können aber auch beim Anlegen einer Verbindung den Partnertyp "unspezifiziert" anwählen und die erforderlichen Remote-Parameter im Verbindungsdialog direkt angeben.

Arbeitsumgebung von NetPro

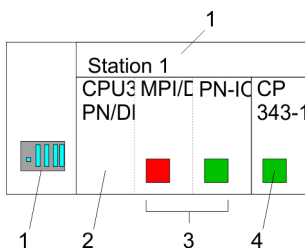
Zur Projektierung von Verbindungen werden fundierte Kenntnisse im Umgang mit NetPro von Siemens vorausgesetzt! Nachfolgend soll lediglich der grundsätzliche Einsatz von NetPro gezeigt werden. Nähere Informationen zu NetPro finden Sie in der zugehörigen Online-Hilfe bzw. Dokumentation. NetPro starten Sie, indem Sie im Siemens SIMATIC Manager auf ein "Netz" klicken oder innerhalb Ihrer CPU auf "Verbindungen".

Die Arbeitsumgebung von NetPro hat folgenden Aufbau:



- 1 **Grafische Netzansicht:** Hier werden alle Stationen und Netzwerke in einer grafischen Ansicht dargestellt. Durch Anwahl der einzelnen Komponenten können Sie auf die jeweiligen Eigenschaften zugreifen und ändern.
- 2 **Netzobjekte:** In diesem Bereich werden alle verfügbaren Netzobjekte in einer Verzeichnisstruktur dargestellt. Durch Ziehen eines gewünschten Objekts in die Netzansicht können Sie weitere Netzobjekte einbinden und im Hardware-Konfigurator öffnen.
- 3 **Verbindungstabelle:** In der Verbindungstabelle sind alle Verbindungen tabellarisch aufgelistet. Diese Liste wird nur eingeblendet, wenn Sie die CPU einer verbindungsfähigen Baugruppe ausgewählt haben. In dieser Tabelle können Sie mit dem gleichnamigen Befehl neue Verbindungen einfügen.

SPS-Stationen

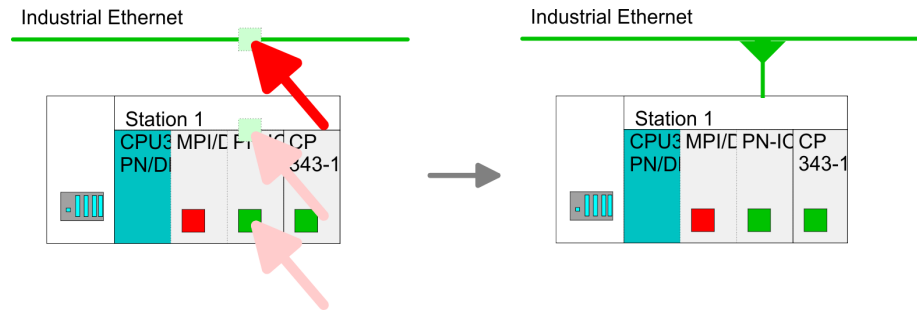


Für jede SPS-Station und ihre Komponente haben Sie folgende grafische Darstellung. Durch Anwahl der einzelnen Komponenten werden Ihnen im Kontext-Menü verschiedene Funktionen zu Verfügung gestellt:

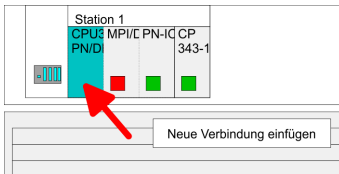
- 1 **Station:** Dies umfasst eine SPS-Station mit Rack, CPU und Kommunikationskomponenten. Über das Kontext-Menü haben Sie die Möglichkeit eine aus den Netzobjekten eingefügte Station im Hardware-Konfigurator mit den entsprechenden Komponenten zu projektieren. Nach der Rückkehr in NetPro werden die neu projektierten Komponenten dargestellt.
- 2 **CPU:** Durch Klick auf die CPU wird die Verbindungstabelle angezeigt. In der Verbindungstabelle sind alle Verbindungen aufgelistet, die für die CPU projektiert sind.
- 3 **Interne Kommunikationskomponenten:** Hier sind die Kommunikationskomponenten aufgeführt, die sich in Ihrer CPU befinden. Der PROFINET-IO-Controller der CPU ist über die Komponente PN-IO zu projektieren.
- 4 **Ethernet-PG/OP-Kanal:** In der Hardware-Konfiguration ist der interne Ethernet-PG/OP-Kanal immer als externer CP zu projektieren. Dieser CP dient ausschließlich der PG/OP-Kommunikation. Produktiv-Verbindungen sind nicht möglich.

Stationen vernetzen

Stationen vernetzen NetPro bietet Ihnen die Möglichkeit die kommunizierenden Stationen zu vernetzen. Die Vernetzung können Sie über die Eigenschaften in der Hardware-Konfiguration durchführen oder grafisch unter NetPro. Gehen Sie hierzu mit der Maus auf die farbliche Netzmarkierung des entsprechenden CPs und ziehen Sie diese auf das zuzuordnende Netz. Daraufhin wird Ihr CP über eine Linie mit dem gewünschten Netz verbunden



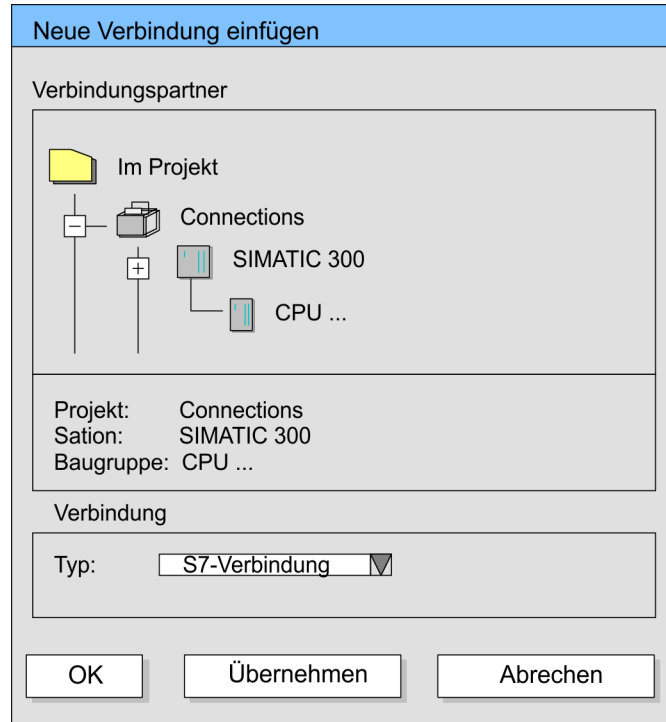
Verbindungen projektieren



1. Zur Projektierung von Verbindungen blenden Sie die Verbindungsliste ein, indem Sie die entsprechende CPU auswählen. Rufen Sie über das Kontext-Menü *Neue Verbindung einfügen* auf:

- **Verbindungspartner (Station Gegenseite)**
Es öffnet sich ein Dialogfenster in dem Sie den Verbindungspartner auswählen und den *Verbindungstyp* einstellen können.
- **Spezifizierte Verbindungspartner**
Jede im Siemens SIMATIC Manager projektierte Station wird in die Liste der Verbindungspartner aufgenommen. Durch Angabe einer IP-Adresse und Subnetz-Maske sind diese Stationen eindeutig *spezifiziert*.
- **Unspezifizierte Verbindungspartner**
Hier kann sich der Verbindungspartner im aktuellen Projekt oder in einem unbekanntes Projekt befinden. Verbindungsaufträge in ein unbekanntes Projekt sind über einen eindeutigen Verbindungs-Namen zu definieren, der für die Projekte in beiden Stationen zu verwenden ist. Aufgrund dieser Zuordnung bleibt die Verbindung selbst *unspezifiziert*.

2. ▶ Wählen Sie den Verbindungspartner und den Verbindungstyp und klicken Sie auf [OK].
 - ⇒ Sofern aktiviert, öffnet sich ein Eigenschaften-Dialog der entsprechenden Verbindung als Bindeglied zu Ihrem SPS-Anwenderprogramm.



3. ▶ Nachdem Sie auf diese Weise alle Verbindungen projiziert haben, können Sie Ihr Projekt "Speichern und übersetzen" und NetPro beenden.

Verbindungstypen

Bei dieser CPU können Sie ausschließlich Siemens S7-Verbindungen mit Siemens NetPro projektieren.

Siemens S7-Verbindung

- Für Siemens S7-Verbindungen sind für den Datenaustausch die FB/SFB-VIPA-Hantierungsbausteine zu verwenden, deren Gebrauch im Handbuch "Operationsliste" Ihrer CPU näher beschrieben ist.
- Bei Siemens S7-Verbindungen werden Kommunikationsverbindungen durch eine Verbindungs-ID für jeden Kommunikationspartner spezifiziert.
- Eine Verbindung wird durch den lokalen und fernen Verbindungsendpunkt spezifiziert.
- Bei Siemens S7-Verbindungen müssen die verwendeten TSAPs kreuzweise übereinstimmen.

Folgende Parameter definieren einen Verbindungsendpunkt:

Station A				Station B
ferner TSAP	→	Siemens	→	lokaler TSAP
lokaler TSAP	←	S7-Verbindung	←	ferner TSAP
ID A				ID B

Kombinationsmöglichkeiten unter Einsatz der FB/SFB-VIPA-Handierungsbausteine

Verbindungspartner	Verbindungsaufbau	Verbindung
spezifiziert in NetPro (im aktuellen Projekt)	aktiv/passiv	spezifiziert
unspezifiziert in NetPro (im aktuellen Projekt)	aktiv	spezifiziert
	passiv	unspezifiziert
unspezifiziert in NetPro (in unbekanntem Projekt)	aktiv/passiv	spezifiziert (Verbindungsname in einem anderen Projekt)

Nachfolgend sind alle relevanten Parameter für eine Siemens S7-Verbindung beschrieben:

■ **Lokaler Verbindungsendpunkt:**

Hier können Sie angeben, wie Ihre Verbindung aufgebaut werden soll. Da der Siemens SIMATIC Manager die Kommunikationsmöglichkeiten anhand der Endpunkte identifizieren kann, sind manche Optionen schon vorgelegt und können nicht geändert werden.

– **Aktiver Verbindungsaufbau:**

Für die Datenübertragung muss eine Verbindung aufgebaut sein. Durch Aktivierung der Option Aktiver Verbindungsaufbau übernimmt die lokale Station den Verbindungsaufbau. Bitte beachten Sie, dass nicht jede Station aktiv eine Verbindung aufbauen kann. In diesem Fall hat diese Aufgabe die Gegenstation zu übernehmen.

– **Einseitig:**

Im aktivierten Zustand sind nur einseitige Kommunikationsbausteine wie PUT und GET im Anwenderprogramm der CPU zur Nutzung dieser Verbindung möglich. Hier dient der Verbindungspartner als Server, der weder aktiv senden noch aktiv empfangen kann.

■ **Bausteinparameter**

– **Lokale ID:**

Die ID ist das Bindeglied zu Ihrem SPS-Programm. Die ID muss identisch sein mit der ID in der Aufrufchnittstelle des FB/SFB-VIPA-Hantierungsbausteins.

– **[Vorgabe]:**

Sobald Sie auf [Vorgabe] klicken, wird die ID auf die vom System generierte ID zurückgesetzt.

■ **Verbindungsweg:**

In diesem Teil des Dialogfensters können Sie den Verbindungsweg zwischen der lokalen Station und dem Verbindungspartner einstellen. Abhängig von der Vernetzung der Baugruppen werden Ihnen die möglichen Schnittstellen zur Kommunikation in einer Auswahlliste aufgeführt.

– **[Adressdetails]:**

Über diese Schaltfläche gelangen Sie in das Dialogfeld zur Anzeige und Einstellung der Adressinformationen für den lokalen bzw. den Verbindungspartner.

– **TSAP:**

Bei einer Siemens S7-Verbindung wird der TSAP automatisch generiert aus den Verbindungsressourcen (einseitig/zweiseitig) und Ortsangabe (Rack/Steckplatz bzw. einer systeminternen ID bei PC-Stationen).

– **Verbindungsressource:**

Die Verbindungsressource ist Teil des TSAP der lokalen Station bzw. des Partners. Nicht jede Verbindungsressource ist für jeden Verbindungstyp verwendbar. Je nach Verbindungspartner und -Typ wird bei der Projektierung der Wertebereich eingeschränkt bzw. die Verbindungsressource fest vorgegeben.

Siemens S7-Verbindung - Kommunikationsfunktionen

Bei den SPEED7-CPUs von VIPA gibt es folgende 2 Möglichkeiten für den Einsatz der Kommunikationsfunktionen:

- **Siemens S7-300-Kommunikationsfunktionen:**
Durch Einbindung der Funktionsbausteine FB 8 ... FB 15 von VIPA können Sie auf die Siemens S7-300-Kommunikationsfunktionen zugreifen.
- **Siemens S7-400-Kommunikationsfunktionen:**
Für die Siemens S7-400-Kommunikationsfunktionen verwenden Sie die SFB 8 ... SFB 15, die im Betriebssystem der CPU integriert sind. Hierzu kopieren Sie die Schnittstellenbeschreibung der SFBs aus der Siemens Standard-Bibliothek in das Verzeichnis "Bausteine", generieren für jeden Aufruf einen Instanzen-Datenbaustein und rufen den SFB mit dem zugehörigen Instanzen-Datenbaustein auf.

Funktionsbausteine

FB/SFB	Bezeichnung	Beschreibung
FB/SFB 12	BSEND	Blockorientiertes Senden: Mit dem FB/SFB 12 BSEND können Daten an einen remoten Partner-FB/SFB vom Typ BRCV (FB/SFB 13) gesendet werden. Der zu sendende Datenbereich wird segmentiert. Jedes Segment wird einzeln an den Partner gesendet. Das letzte Segment wird vom Partner bereits bei seiner Ankunft quittiert, unabhängig vom zugehörigen Aufruf des FB/SFB BRCV. Aufgrund der Segmentierung können Sie mit einem Sendeauftrag bis zu 65534Byte große Daten übertragen.
FB/SFB 13	BRCV	Blockorientiertes Empfangen: Mit dem FB/SFB 13 BRCV können Daten von einem remoten Partner-FB/SFB vom Typ BSEND (FB/SFB 12) empfangen werden, wobei darauf zu achten ist, dass der Parameter R_ID bei beiden FB/SFBs identisch ist. Nach jedem empfangenen Datensegment wird eine Quittung an den Partner-FB/SFB geschickt, und der Parameter LEN aktualisiert.
FB/SFB 14	GET	Remote CPU lesen: Mit dem FB/SFB 14 GET können Daten aus einer remoten CPU ausgelesen werden, wobei sich die CPU im Betriebszustand RUN oder STOP befinden kann.
FB/SFB 15	PUT	Remote CPU schreiben: Mit dem FB/SFB 15 PUT können Daten in eine remote CPU geschrieben werden, wobei sich die CPU im Betriebszustand RUN oder STOP befinden kann.

7.10 Offene Kommunikation projektieren**Verbindungsorientierte Protokolle**

- Verbindungsorientierte Protokolle bauen vor der Datenübertragung eine (logische) Verbindung zum Kommunikationspartner auf und bauen diese nach Abschluss der Datenübertragung ggf. wieder ab.
- Verbindungsorientierte Protokolle werden eingesetzt, wenn es bei der Datenübertragung insbesondere auf Sicherheit ankommt.

- Die richtige Reihenfolge der empfangenen Pakete ist gewährleistet.
- Über eine physikalische Leitung können in der Regel mehrere logische Verbindungen bestehen.

Bei den FBs zur Offenen Kommunikation über Industrial Ethernet werden die folgenden verbindungsorientierten Protokolle unterstützt:

- *TCP native gemäß RFC 793 (Verbindungstypen 01h und 11h):*
 - Bei der Datenübertragung über TCP nativ werden weder Informationen zur Länge noch über Anfang und Ende einer Nachricht übertragen.
 - Es besteht keine Möglichkeit zu erkennen, wo ein Datenstrom endet und der nächste beginnt.
 - Die Übertragung ist stream-orientiert. Aus diesem Grund sollten Sie in den FBs bei Sender und Empfänger identische Datenlängen angeben.
 - Falls die empfangene Anzahl der Daten von der parametrisierten Länge abweicht, erhalten Sie entweder Daten, welche nicht die vollständigen Telegrammdaten enthalten oder mit dem Inhalt eines nachfolgenden Telegramms aufgefüllt sind. Der Empfangsbaustein kopiert so viele Bytes in den Empfangsbereich, wie Sie als Länge parametrisiert haben. Anschließend setzt er NDR auf TRUE und beschreibt RCVD_LEN mit dem Wert von LEN. Mit jedem weiteren Aufruf erhalten Sie damit einen weiteren Block der gesendeten Daten.
- *ISO on TCP gemäß RFC 1006:*
 - Bei der Datenübertragung werden Informationen zur Länge und zum Ende einer Nachricht übertragen.
 - Die Übertragung ist blockorientiert.
 - Falls Sie die Länge der zu empfangenden Daten größer gewählt haben als die Länge der gesendeten Daten, kopiert der Empfangsbaustein die gesendeten Daten vollständig in den Empfangsdatenbereich. Anschließend setzt er NDR auf TRUE und beschreibt RCVD_LEN mit der Länge der gesendeten Daten.
 - Falls Sie die Länge der zu empfangenden Daten kleiner gewählt haben als die Länge der gesendeten Daten, kopiert der Empfangsbaustein keine Daten in den Empfangsdatenbereich, sondern liefert folgende Fehlerinformation: ERROR = 1, STATUS = 8088h.

Verbindungsloses Protokoll

- Bei den verbindungslosen Protokollen entfallen Verbindungsauf- und Verbindungsabbau zum remoten Partner.
- Verbindungslose Protokolle übertragen die Daten unquittiert und damit ungesichert zum remoten Partner.

Bei den FBs zur Offenen Kommunikation über Industrial Ethernet wird das folgende verbindungslose Protokoll unterstützt:

■ *UDP gemäß RFC 768 (Verbindungstyp 13h):*

- Bei Aufruf des Sendebausteins ist ein Verweis auf die Adressparameter des Empfängers (IP-Adresse und Port-Nr.) anzugeben.
- Informationen zur Länge und zum Ende einer Nachricht werden übertragen. Analog erhalten Sie nach Abschluss des Empfangsbausteins einen Verweis auf die Adressparameter des Senders (IP-Adresse und Port-Nr.).
- Damit sie Sende- und Empfangsbaustein nutzen können, müssen Sie zuvor sowohl auf der Sender- als auch auf der Empfängerseite einen lokalen Kommunikationszugangspunkt einrichten.
- Bei jedem Sendauftrag können Sie den remoten Partner durch Angabe seiner IP-Adresse und seiner Port-Nr. neu referenzieren.
- Falls Sie die Länge der zu empfangenden Daten größer gewählt haben als die Länge der gesendeten Daten, kopiert der Empfangsbaustein die gesendeten Daten vollständig in den Empfangsdatenbereich. Anschließend setzt er NDR auf TRUE und beschreibt RCVD_LEN mit der Länge der gesendeten Daten.
- Falls Sie die Länge der zu empfangenden Daten kleiner gewählt haben als die Länge der gesendeten Daten, kopiert der Empfangsbaustein keine Daten in den Empfangsdatenbereich, sondern liefert folgende Fehlerinformation: ERROR = 1, STATUS = 8088h.

Hantierungsbausteine

Die nachfolgend aufgeführten UDTs und FBs dienen der "Offenen Kommunikation" mit anderen Ethernet-fähigen Kommunikationspartnern über Ihr Anwenderprogramm. Diese Bausteine sind Bestandteil des Siemens SIMATIC Manager. Sie finden diese in der "Standard Library" unter "Communication Blocks". Bitte beachten Sie, dass bei Einsatz der Bausteine für offene Kommunikation die Gegenseite nicht zwingend mit diesen Bausteinen projiziert sein muss. Diese kann mit AG_SEND/AG_RECEIVE oder mit IP_CONFIG projiziert sein.

UDTs

FB	Bezeichnung	Verbindungsorientierte Protokolle: TCP native gemäß RFC 793, ISO on TCP gemäß RFC 1006	Verbindungsloses Protokoll: UDP gemäß RFC 768
UDT 65	TCON_PAR	Datenstruktur zur Verbindungsparametrierung	Datenstruktur zur Parametrierung des lokalen Kommunikationszugangspunktes
UDT 66	TCON_ADR		Datenstruktur der Adressierungsparameter des remoten Partners

FBs

FB	Bezeichnung	Verbindungsorientierte Protokolle: TCP native gemäß RFC 793, ISO on TCP gemäß RFC 1006	Verbindungsloses Protokoll: UDP gemäß RFC 768
FB 63	TSEND	Daten senden	
FB 64	TRCV	Daten empfangen	
FB 65	TCON	Verbindungsaufbau	Einrichtung des lokalen Kommunikationszugangspunktes
FB 66	TDISCON	Verbindungsabbau	Auflösung des lokalen Kommunikationszugangspunktes
FB 67	TUSEND		Daten senden
FB 68	TURCV		Daten empfangen

7.11 NCM-Diagnose - Hilfe zur Fehlersuche

Siemens NCM S7-Diagnose

Die Baugruppe unterstützt das Siemens NCM-Diagnosetool. Das NCM-Diagnosetool ist Bestandteil des Siemens SIMATIC Managers. Dieses Tool liefert dynamisch Informationen zum Betriebszustand der Kommunikationsfunktionen von online geschalteten CPs.

Folgende Diagnose-Funktionen stehen Ihnen zur Verfügung:

- Betriebszustand an Ethernet ermitteln
- Im PROFINET-IO-Controller den Diagnosepuffer auslesen
- Siemens S7-Verbindungen diagnostizieren



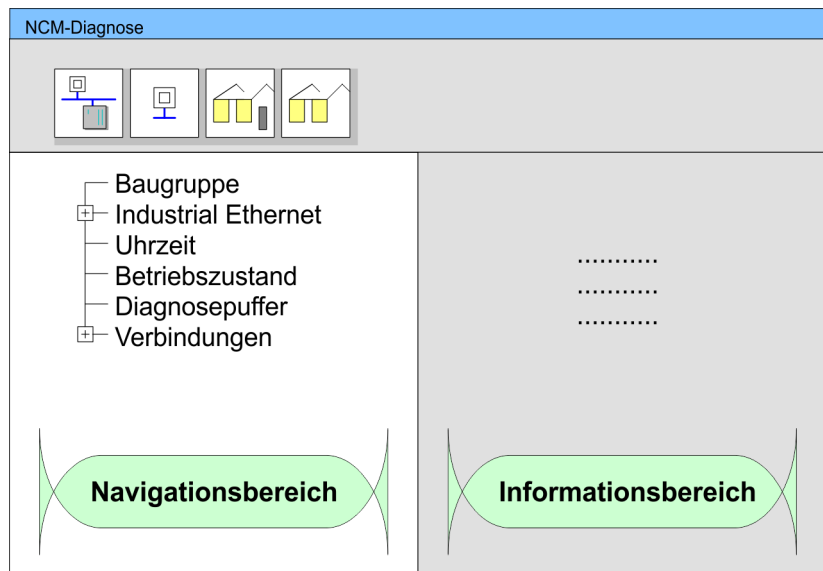
Geben Sie für den PROFINET-IO-Controller als Zielparame-
ter immer Baugruppenträger 0 und Steckplatz 125 an.
Ausschließlich mit diesen Einstellungen ist der CP
erreichbar.

Auf den Folgeseiten finden Sie eine Kurzbeschreibung der
NCM-Diagnose. Näheres zum Funktionsumfang und zum
Einsatz des Siemens NCM-Diagnose-Tools finden Sie in
der entsprechenden Online-Hilfe bzw. Dokumentation von
Siemens.

NCM-Diagnose starten

Das Diagnose-Tool starten Sie über "Windows-START-Menü
→ SIMATIC → ... NCM S7 → Diagnose".

Aufbau



Die Arbeitsumgebung des Diagnose-Tools hat folgenden Aufbau:

- Im "Navigationsbereich" auf der linken Seite finden Sie die hierarchisch geordneten Diagnoseobjekte. Je nach CP haben Sie eine angepasste Objektstruktur im Navigationsbereich.
- Im "Informationsbereich" auf der rechten Seite finden Sie immer das Ergebnis der von Ihnen angewählten Navigationsfunktion im Navigationsbereich.

Keine Diagnose ohne Verbindung

Für eine Diagnose ist immer eine Online-Verbindung zu dem zu diagnostizierenden CP erforderlich. Klicken Sie hierzu in der Symbolleiste auf .

Es öffnet sich folgendes Dialogfenster:

Stellen Sie unter Zielstation folgende Parameter ein:

- *Anschluss...*: Ind. Ethernet TCP/IP
- *Teilnehmer-Adr.*: Tragen Sie hier die IP-Adresse des CPs ein
- *Baugruppenträger/Steckplatz*: Geben Sie hier für den VIPA PROFINET-IO-Controller den Baugruppenträger 0 und für Steckplatz 125 an. Stellen Sie Ihre PG/PC-Schnittstelle auf "TCP/IP -> Netzwerkkarte" ein. Mit [OK] starten Sie die Online-Diagnose.


Diagnosepuffer auslesen

Der PROFINET-IO-Controller besitzt einen Diagnosepuffer. Dieser hat die Architektur eines Ringspeichers. Hier können bis zu 100 Diagnosemeldungen festgehalten werden. In der NCM-Diagnose können Sie über das Diagnoseobjekt Diagnosepuffer die Diagnosemeldungen anzeigen und auswerten. Über einen Doppelklick auf eine Diagnosemeldung hält die NCM-Diagnose weitere Informationen bereit.

Vorgehensweise bei der Diagnose

Sie führen eine Diagnose aus, indem Sie ein Diagnoseobjekt im Navigationsbereich anklicken. Weitere Funktionen stehen Ihnen über das Menü und über die Symbolleiste zur Verfügung.

Für den gezielten Diagnoseeinsatz ist folgende Vorgehensweise zweckmäßig:

1. ▶ Diagnose aufrufen
2. ▶ Mit  Dialog für Online-Verbindung öffnen, Verbindungsparameter eintragen und mit [OK] Online-Verbindung herstellen.
3. ▶ Den PROFINET-IO-Controller identifizieren und über Baugruppenzustand den aktuellen Zustand des PROFINET-IO-Controllers ermitteln.
4. ▶ Verbindungen überprüfen auf Besonderheiten wie:
 - Verbindungszustand
 - Empfangszustand
 - Sendezustand
5. ▶ Über "*Diagnosepuffer*" den Diagnosepuffer des PROFINET-IO-Controllers einsehen und entsprechend auswerten.
6. ▶ Soweit erforderlich, Projektierung bzw. Programmierung ändern und Diagnose erneut starten.

8 Einsatz Ethernet-Kommunikation - PROFINET

8.1 Grundlagen PROFINET

Allgemeines

- PROFINET ist ein offener Industrial Ethernet Standard von PROFIBUS & PROFINET International (PI) für die Automatisierungstechnik.
- PROFINET ist in der IEC 61158 genormt.
- PROFINET nutzt TCP/IP und IT-Standards und ergänzt die PROFIBUS-Technologie für Anwendungen, bei denen schnelle Datenkommunikation in Kombination mit industriellen IT-Funktionen gefordert wird.

Es gibt 2 PROFINET Funktionsklassen:

- PROFINET IO
- PROFINET CBA

Diese können in 3 Performance-Stufen realisiert werden:

- TCP/IP-Kommunikation
- RT-Kommunikation
- IRT-Kommunikation

PROFINET IO

- Mit PROFINET IO wird eine I/O-Datensicht auf dezentrale Peripherie beschrieben.
- PROFINET IO beschreibt den gesamten Datenaustausch zwischen IO-Controller und IO-Device.
- In der Projektierung lehnt sich PROFINET IO an PROFIBUS an.
- In PROFINET IO ist das Real-Time-Konzept immer enthalten.
- Bei PROFINET IO kommt im Gegensatz zum Master-Slave-Verfahren unter PROFIBUS ein Provider-Consumer-Modell zum Einsatz. Dieses unterstützt die Kommunikations-Beziehungen (AR = Application Relation) zwischen den gleichberechtigten Teilnehmern am Ethernet. Hierbei sendet der Provider seine Daten ohne Aufforderung des Kommunikationspartners.
- Unterstützt werden neben dem Nutzdatenaustausch auch Funktionen zu Parametrierung und Diagnose.

PROFINET CBA

- PROFINET CBA steht für **C**omponent **B**ased **A**utomation.
- Bei diesem Komponenten-Modell geht es um die Kommunikation zwischen autonom arbeitenden Steuerungen.
- Es ermöglicht eine einfache Modularisierung von komplexen Anlagen durch verteilte Intelligenz mittels grafischer Konfiguration der Kommunikation intelligenter Module.

TCP/IP-Kommunikation

Dies ist die offene Kommunikation über Ethernet-TCP/IP ohne Echtzeitanspruch.

RT-Kommunikation

- RT steht für **R**eal-**T**ime.
- Die RT-Kommunikation stellt die Basis für den Datenaustausch bei PROFINET IO dar.
- Hierbei werden RT-Daten mit höherer Priorität behandelt.

IRT-Kommunikation

- IRT steht für **I**sochronous **R**eal-**T**ime.
- Bei der IRT-Kommunikation beginnt der Bus-Zyklus taktgenau, d.h. mit einer maximal zulässigen Abweichung und wird immer wieder synchronisiert. Hierdurch wird der zeitgesteuerte und takt-synchrone Transfer von Daten sichergestellt.
- Zur Synchronisation dienen hierbei Sync-Telegramme von einem Sync-Master im Netz.

Leistungsmerkmale PROFINET

PROFINET nach IEC 61158 besitzt folgende Leistungsmerkmale:

- Vollduplex-Übertragung mit 100MBit/s über Kupfer bzw. Lichtwellenleiter
- Switched Ethernet
- Auto negotiation (Aushandeln der Übertragungsparameter)
- Auto crossover (Sende- und Empfangsleitung werden bei Bedarf automatisch gekreuzt)
- Drahtlose Kommunikation über WLAN
- UDP/IP kommt als überlagertes Protokoll zum Einsatz. UDP steht für **U**ser **D**atagram **P**rotocol und beinhaltet die ungesicherte verbindungslose Broadcast-Kommunikation in Verbindung mit IP.

PROFINET-Geräte

Wie bei PROFIBUS-DP werden auch bei PROFINET IO folgende Geräte entsprechend ihrer Aufgaben klassifiziert:

- IO-Controller
 - Der *IO-Controller* ist gleichbedeutend mit dem Master unter PROFIBUS.
 - Hier handelt es sich um die SPS mit PROFINET-Anbindung, in welcher das Automatisierungsprogramm abläuft.
- IO-Device
 - Ein *IO-Device* ist ein dezentrales I/O-Feldgerät, welches über PROFINET angebunden ist.
 - Das IO-Device ist gleichbedeutend mit dem Slave unter PROFIBUS.
- IO-Supervisor
 - Ein *IO-Supervisor* ist eine Engineering-Station wie beispielsweise ein Programmiergerät, PC oder Bedien-Panel für Inbetriebnahme und Diagnose.

AR

AR (**A**pplication **R**elation) entspricht einer Verbindung mit einem IO-Controller oder IO-Supervisor.

API

- API steht für **A**pplication **P**rocess Identifier und definiert neben *Slot* und *Subslot* eine weitere Adressierungsebene.
- Mit dieser zusätzlichen Adressierungsart lassen sich bei Einsatz unterschiedlicher Applikationen Überschneidungen von Datenbereichen verhindern.
- Aktuell unterstützen PROFINET-IO-Device von VIPA API 0.

GSDML-Datei

- Zur Konfiguration einer Device-I/O-Anschaltung in Ihrem eigenen Projektierool bekommen Sie die Leistungsmerkmale der PROFINET-Komponenten in Form einer GSDML-Datei. Diese Datei finden Sie im Download-Bereich von www.vipa.com.
- Installieren Sie diese GSDML-Datei in Ihrem Projektierool.

- Nähere Hinweise zur Installation der GSDML-Datei finden Sie im Handbuch zu Ihrem Projektierool.
- Aufbau und Inhalt der GSDML-Datei sind durch die Norm IEC 61158 festgelegt.

Adressierung

Im Gegensatz zur PROFIBUS-Adresse ist in PROFINET jedes Gerät eindeutig identifizierbar über dessen PROFINET-Schnittstelle:

- Gerätename
- IP-Adresse bzw. MAC-Adresse

Übertragungsmedium

PROFINET ist Ethernet-kompatibel gemäß den IEEE-Standards. Der Anschluss der PROFINET IO Feldgeräte erfolgt ausschließlich über Switches als Netzwerk-Komponenten. Dieser erfolgt entweder sternförmig über Mehrport-Switches oder linienförmig mittels im Feldgerät integriertem Switch.

8.2 PROFINET Aufbaurichtlinien

Allgemeines zur Datensicherheit

Datensicherheit und Zugriffsschutz wird auch im industriellen Umfeld immer wichtiger. Die fortschreitende Vernetzung ganzer Industrieanlagen mit den Unternehmensebenen und die Funktionen zur Fernwartung führen zu höheren Anforderungen zum Schutz der Industrieanlagen. Gefährdungen können entstehen durch innere Manipulation wie technische Fehler, Bedien- und Programmfehler bzw. äußere Manipulation wie Software-Viren, -Würmer, Trojaner und Passwort-Phishing.

Schutzmaßnahmen

Die wichtigsten Schutzmaßnahmen vor Manipulation und Verlust der Datensicherheit im industriellen Umfeld sind:

- Verschlüsselung des Datenverkehrs mittels Zertifikate.
- Filterung und Kontrolle des Datenverkehrs durch VPN - "Virtual Private Networks".
- Identifizierung der Teilnehmer durch "Authentifizierung" über sicheren Kanal.
- Segmentierung in geschützte Automatisierungszellen so dass nur Geräte in der gleichen Gruppe Daten austauschen können.

Richtlinie zur Informationssicherheit

Die VDI/VDE-Gesellschaft Mess- und Automatisierungstechnik hat mit der VDI-Richtlinie "VDI/VDE 2182 Blatt1" einen Leitfaden zur Implementierung einer Sicherheits-Architektur im industriellen Umfeld herausgegeben. Die Richtlinie finden Sie unter www.vdi.de. Die PROFIBUS & PROFINET International (PI) unterstützt Sie im Aufbau von Sicherheits-Standards mit einer "PROFINET Security Guideline". Näheres hierzu finden Sie auf den entsprechenden Web-Seiten im Internet wie z.B. www.profibus.com

Industrial Ethernet

- Durch die Offenheit des Standards von PROFINET können Sie standard Ethernet-Komponenten verwenden.
- Für industrielle Umgebungen und aufgrund der hohen Übertragungsrates von 100MBit/s sollten Sie Ihr PROFINET-System aus Industrial-Ethernet-Komponenten aufbauen.
- Alle über Switches verbundenen Geräte befinden sich in ein- und demselben Netz und können direkt miteinander kommunizieren.

- Ein Netz wird physikalisch durch einen Router begrenzt.
- Zur Kommunikation über Netzgrenzen müssen Sie Ihre Router so programmieren, dass diese die Kommunikation zulassen.

Topologie

- Linie
 - Bei der Linien-Struktur werden alle Kommunikationsteilnehmer in einer Linie hintereinander geschaltet.
 - Die Linienstruktur wird über Switches realisiert, welche in die PROFINET-Geräte bereits integriert sind.
 - Wenn ein Kommunikations-Teilnehmer ausfällt, dann ist eine Kommunikation über den ausgefallenen Teilnehmer hinweg nicht möglich.
- Stern
 - Durch den Anschluss von Kommunikationsteilnehmern an einen Switch mit mehr als 2 PROFINET-Schnittstellen entsteht automatisch eine sternförmige Netztopologie.
 - Wenn ein einzelnes PROFINET-Gerät ausfällt, führt dies bei dieser Struktur im Gegensatz zu anderen Strukturen nicht zum Ausfall des gesamten Netzes.
 - Lediglich der Ausfall des Switch führt zum Ausfall des Teilnetzes.
- Ring
 - Zur Erhöhung der Verfügbarkeit können Sie die beiden offenen Enden einer Linienstruktur über einen Switch verbinden.
 - Indem Sie den Switch als Redundanzmanager parametrieren, sorgt dieser bei Netzunterbrechung dafür, dass die Daten über eine intakte Netzwerkverbindung übertragen werden.
- Baum
 - Durch Verschaltung mehrerer sternförmiger Strukturen entsteht eine baumförmige Netztopologie.

8.3 PROFINET Systemgrenzen

Maximale Anzahl Devices und Produktivverbindungen

Anhand der Devices, welche pro ms mit dem IO-Controller kommunizieren sollen, können Sie den Maximalwert für die Anzahl Ihrer Devices ermitteln. Hieraus ergibt sich auch die maximale Anzahl der Produktivverbindungen. Die *Devices pro ms* können Sie mit folgender Summenformel aus den einzelnen Device-Aktualisierungszeiten (A) ermitteln:

$$D = \sum_{i=1}^n \frac{1}{A_i}$$

D Devices pro ms
 n Anzahl Devices
 A Device-Aktualisierungszeit

Der PROFINET-IO-Controller besitzt folgende Systemgrenzen

Devices pro ms (D)	Max. Anzahl Devices	Max. Anzahl Produktivverbindungen
8	32	0
7	32	2
6	64	4
5	96	6
4	128	8

Der PROFINET-IO-Controller besitzt folgende Systemgrenzen

Devices pro ms (D)	Max. Anzahl Devices	Max. Anzahl Produktivverbindungen
3	128	12
2	128	16
1	128	20
0	0	24

Ausgabe-Bytes pro ms

$$O = \sum_{i=1}^n \frac{B_i}{A_i}$$

- O Ausgabe-Bytes pro ms
- n Anzahl Devices
- B Anzahl Ausgabe-Bytes pro Device
- A Aktualisierungszeit pro Device

Der PROFINET-IO-Controller besitzt folgende Systemgrenzen:

- Max. Anzahl Ausgabe-Bytes pro ms: 800
- Max. Anzahl Ausgabe-Bytes pro Device: 256

Eingabe-Bytes pro ms

$$I = \sum_{i=1}^n \frac{C_i}{A_i}$$

- I Eingabe-Bytes pro ms
- n Anzahl Devices
- C Anzahl Eingabe-Bytes pro Device
- A Aktualisierungszeit pro Device

Der PROFINET-IO-Controller besitzt folgende Systemgrenzen:

- Max. Anzahl Eingabe-Bytes pro ms: 800
- Max. Anzahl Eingabe-Bytes pro Device: 256

Überschreitung der max. Byte-Anzahl

Unter folgenden Voraussetzungen haben Sie die Möglichkeit die Anzahl der Bytes auf bis zu 512 Eingabe- und 512 Ausgabe-Bytes pro Device zu erhöhen, damit Ihre Projektierung noch lauffähig ist:

- Es sind max. 13 PROFINET-IO-Devices projiziert.
- Pro PROFINET-IO-Device müssen abhängig von *Aktualisierungszeit pro Device* folgende Bedingungen eingehalten werden:
 - 1ms: Es sind keine IO-Blöcke > 256 Byte erlaubt.
 - 2ms: 1 IO-Block > 256 Byte ist erlaubt.
 - 4ms: 2 IO-Blöcke > 256 Byte sind erlaubt.
 - 8ms: 3 IO-Blöcke > 256 Byte sind erlaubt.
 - 16ms und größer: 6 IO-Blöcke > 256 Byte sind erlaubt.

8.4 Schnelleinstieg

Übersicht



Funktionsumfang

Bitte beachten Sie, dass der PROFINET-IO-Controller ausschließlich die in diesem Handbuch beschriebenen PROFINET-Funktionen unterstützt, auch wenn die zur Projektierung eingesetzte Siemens-CPU weitere Funktionalitäten bietet! Für den Einsatz mancher beschriebenen PROFINET-Funktionen ist es erforderlich eine andere Siemens CPU für die Projektierung zu verwenden. Hier wird aber explizit darauf hingewiesen.

Bei der Erstinbetriebnahme bzw. nach dem Urlöschen mit erneutem PowerON der CPU besitzen der Ethernet-PG/OP-Kanal und der PROFINET-IO-Controller keine IP-Adresse. Diese sind lediglich über ihre MAC-Adresse erreichbar. Mittels der MAC-Adressen, die auf der Front aufgedruckt ist in der Reihenfolge Adresse PROFINET-IO-Controller und darunter Adresse PG/OP-Kanal, können Sie der entsprechenden Komponente IP-Adress-Daten zuweisen. Die Zuweisung erfolgt hier direkt über die Hardware-Konfiguration im Siemens SIMATIC Manager.

Schritte der Projektierung

Die Projektierung des PROFINET-IO-Controllers für PROFINET-Kommunikation sollte nach folgender Vorgehensweise erfolgen:

- Inbetriebnahme und Urtaufe (Zuweisung von IP-Adress-Daten)
- Hardware-Konfiguration - CPU
- Konfiguration PROFINET-IO-Controller
- Konfiguration PROFINET-IO-Device
- Transfer des Gesamtprojekts in die CPU



Mit dem Siemens SIMATIC Manager ist die CPU 015 von VIPA als

CPU 315-2 PN/DP (315-2EH14-0AB00 V3.2)

zu projektieren!

8.5 Inbetriebnahme und Urtaufe

Montage und Inbetriebnahme

1. ► Bauen Sie Ihr System SLIO mit Ihrer CPU auf.
2. ► Verdrahten Sie das System, indem Sie die Leitungen für Spannungsversorgung und Signale anschließen.
3. ► Binden Sie Ihren PROFINET-IO-Controller an Ethernet an.
4. ► Schalten Sie die Spannungsversorgung ein.

⇒ Nach kurzer Hochlaufzeit befindet sich der CP im Leerlauf.

Bei der Erstinbetriebnahme bzw. nach dem Urlöschen der CPU besitzen der PROFINET-IO-Controller und der Ethernet-PG/OP-Kanal keine IP-Adresse.

IP-Adress-Parameter zuweisen

Diese Funktionalität wird nur dann unterstützt, wenn der PROFINET-IO-Controller noch nicht projektiert ist. Gültige IP-Adress-Parameter erhalten Sie von Ihrem Systemadministrator. Die Zuweisung der IP-Adress-Daten erfolgt online im Siemens SIMATIC Manager ab Version V 5.5 & SP2 nach folgender Vorgehensweise:

1. ▶ Starten Sie den Siemens SIMATIC Manager.
2. ▶ Stellen Sie über "Extras → PG/PC-Schnittstelle einstellen → " auf "TCP/IP -> Netzwerkkarte " ein.
3. ▶ Öffnen Sie mit "Zielsystem → Ethernet-Teilnehmer bearbeiten " das gleichnamige Dialogfenster.
4. ▶ Benutzen Sie die Schaltfläche [Durchsuchen], um die über MAC-Adresse erreichbaren Geräte zu ermitteln oder tragen Sie die MAC-Adresse ein. Die MAC-Adresse finden Sie auf der Front-Seite der CPU.
5. ▶ Wählen Sie ggf. bei der Netzwerksuche aus der Liste die Baugruppe mit der Ihnen bekannten MAC-Adresse aus. Zur Kontrolle können Sie mit [Blinken] die MT-LED auf der Frontseite blinken lassen.
6. ▶ Stellen Sie nun die IP-Konfiguration ein, indem Sie IP-Adresse, Subnetz-Maske und den Netzübergang eintragen.
7. ▶ Bestätigen Sie mit [IP-Konfiguration zuweisen] Ihre Eingabe.

Direkt nach der Zuweisung ist der PROFINET-IO-Controller über die angegebenen IP-Adress-Daten online erreichbar.



Da die hier zugewiesenen IP-Adress-Daten mit PowerOFF wieder gelöscht werden, müssen Sie diese mittels der nachfolgend aufgeführten Hardware-Konfiguration in Ihr Projekt übernehmen und übertragen.

Initialisierung Ethernet-PG/OP-Kanals ↗ Kapitel 4.6 "Hardware-Konfiguration - Ethernet-PG/OP-Kanal" auf Seite 60

8.6 Hardware-Konfiguration - CPU**Voraussetzung**

- Die Konfiguration der CPU erfolgt im "Hardware-Konfigurator" von Siemens. Der Hardware-Konfigurator ist Bestandteil des Siemens SIMATIC Managers. Er dient der Projektierung.
- Bitte verwenden Sie für die Projektierung den Siemens SIMATIC Manager ab V 5.5 SP2.
- Die Projektierung der System SLIO CPU erfolgt im Siemens SIMATIC Manager in Form des virtuellen PROFINET-IO-Devices "VIPA SLIO CPU". Das "VIPA SLIO System" ist mittels GSDML im Hardware-Katalog zu installieren.



Für die Projektierung werden fundierte Kenntnisse im Umgang mit dem Siemens SIMATIC Manager und dem Hardware-Konfigurator vorausgesetzt!

IO-Device VIPA SLIO System installieren

Die Installation des PROFINET-IO-Devices "VIPA SLIO CPU" im Hardware-Katalog erfolgt nach folgender Vorgehensweise:

1. ➤ Gehen Sie in den Service-Bereich von www.vipa.com.
2. ➤ Laden Sie aus dem Downloadbereich unter "PROFINET files" die Datei System SLIO_Vxxx.zip.
3. ➤ Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis.
4. ➤ Starten Sie den Hardware-Konfigurator von Siemens.
5. ➤ Schließen Sie alle Projekte.
6. ➤ Gehen Sie auf "Extras ➔ GSD-Dateien installieren"
7. ➤ Navigieren Sie in Ihr Arbeitsverzeichnis und installieren Sie die entsprechende GSDML-Datei.
 - ⇒ Nach der Installation finden Sie das entsprechende PROFINET-IO-Device unter "PROFINET IO ➔ Weitere Feldgeräte ➔ I/O ➔ VIPA SLIO System"

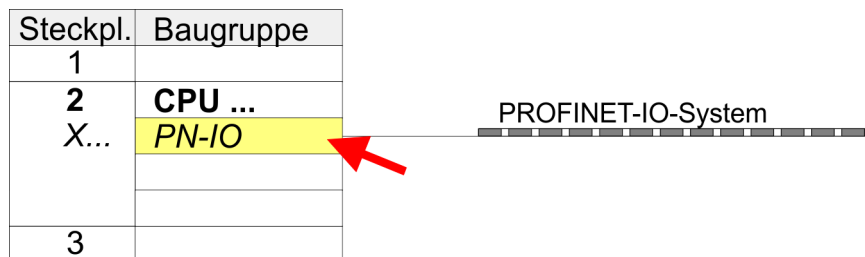
Vorgehensweise

Mit dem Siemens SIMATIC Manager sind folgende Schritte durchzuführen:

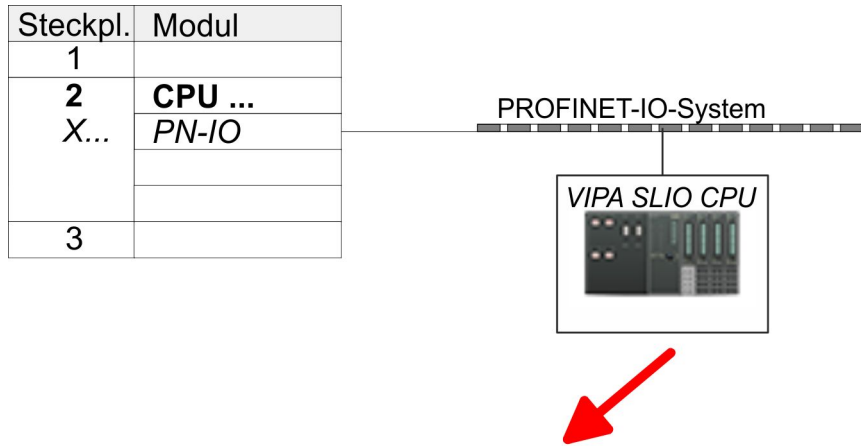
1. ➤ Starten Sie den Hardware-Konfigurator von Siemens mit einem neuen Projekt.
2. ➤ Fügen Sie aus dem Hardware-Katalog eine Profilschiene ein.
3. ➤ Platzieren Sie auf "Slot"-Nummer 2 die CPU 315-2 PN/DP (315-2EH14 V3.2).

Steckp..	Baugruppe
1	
2	CPU 315-2PN/DP
X1	MPI/DP
X2	PN-IO
X2...	Port 1
X2...	Port 2
3	

4. ➤ Klicken Sie auf das Submodul "PN-IO" der CPU.
5. ➤ Wählen Sie "Kontextmenü ➔ PROFINET IO-System einfügen".



6. ➤ Legen Sie mit [Neu] ein neues Subnetz an und vergeben Sie gültige IP-Adress-Daten
7. ➤ Klicken Sie auf das Submodul "PN-IO" der CPU und öffnen Sie mit "Kontextmenü ➔ Objekteigenschaften" den Eigenschafts-Dialog.
8. ➤ Geben Sie unter "Allgemein" einen "Gerätenamen" an. Der Geräte name muss eindeutig am Ethernet-Subnetz sein.



Steckpl.	Baugruppe	Bestellnummer
0	VIPA SLIO CPU ...	015-CEFRPR00
X2	015-CEFRPR00	
1		
2		
3		
...		

9. Navigieren Sie im Hardware-Katalog in das Verzeichnis "PROFINET IO → Weitere Feldgeräte → I/O → VIPA SLIO System" und binden Sie das IO-Device "015-CEFRPR00 CPU" an Ihr PROFINET-System an.
 - ⇒ In der Steckplatzübersicht des PROFINET-IO-Device "VIPA SLIO CPU" ist auf Steckplatz 0 die CPU bereits vorplatziert. Ab Steckplatz 1 können Sie Ihre System SLIO Module platzieren.

8.7 Parameter - PROFINET-IO-Controller

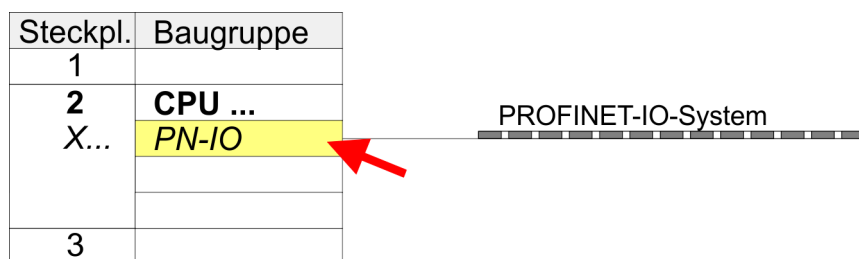
8.7.1 Voraussetzungen

Für die Parametrierung des PROFINET-IO-Controllers der CPUs müssen folgende Voraussetzungen erfüllt sein:

- Der PROFINET-IO-Controller ist online erreichbar, d.h. eine Urtaufe wurde durchgeführt.
- Die zuvor beschriebene Hardware-Konfiguration ist durchgeführt und der PROFINET-IO-Controller ist vernetzt.

Vorgehensweise

- ➔ Öffnen Sie den Eigenschaften-Dialog des PROFINET-IO-Controllers indem Sie auf PN-IO doppelklicken.



Mit PN-IO parametrieren Sie die PROFINET-Schnittstelle des PROFINET-IO-Controllers und mit Port 1 den Port. Nachfolgend sind die Parameter für PN-IO und Port 1 beschrieben.

8.7.2 PN-IO

Allgemein

Kurzbezeichnung

Bezeichnung des IO-Controllers. Beim IO-Controller von VIPA ist die *Kurzbezeichnung* immer "PN-IO".

Gerätename

Am Ethernet-Subnetz muss der Gerätename eindeutig sein. Bei einer integrierten PROFINET-Schnittstelle ist der Gerätename aus der Kurzbezeichnung abgeleitet.

Kommentar

Hier können Sie den Einsatzzweck der Baugruppe eingeben.

Eigenschaften

Unter Eigenschaften können Sie für die PROFINET-Schnittstelle IP-Adresse, Subnetz-Maske und Gateway angeben und an das gewünschte Subnetz anbinden.

Adressen

Über die *Schnittstellen-Adresse* meldet die CPU Fehler des IO-Controllers, sobald z.B. ein Fehler bei der Synchronisation des IO-Controllers auftritt. Über die *PROFINET-IO-System-Adresse* meldet die CPU z.B. Ausfall/Wiederkehr des PROFINET-IO-Systems. Mittels dieser Adresse wird bei Ausfall des IO-Devices das IO-System identifiziert.

PROFINET

Mit dem Optionsfeld "OB82 / PeripheralFaultTask..." können Sie die CPU veranlassen, bei einem Fehler-Ereignis der PROFINET-Schnittstelle den OB 82 aufzurufen. Ein Eintrag in den Diagnosepuffer findet immer statt.

Die anderen Parameter in diesem Register sind für den Einsatz der VIPA PROFINET-CPU nicht relevant.

Synchronisation

In diesem Register werden die Synchronisationseigenschaften angezeigt. Hier können Sie nichts ändern.

Uhrzeitsynchronisation

In diesem Bereich können Sie Uhrzeitmaster für die Zeitsynchronisation im Netzwerk angeben. NTP (**N**etwork **T**ime **P**rotocol) ist die Implementierung eines TCP/IP-Protokolls zur Zeitsynchronisation in Netzwerken. Beim NTP-Verfahren sendet die Baugruppe in regelmäßigen Zeitabständen Uhrzeitanfragen an die projektierten NTP-Server. Anhand der Antworten der Server wird die genaueste Uhrzeit ermittelt und die Uhrzeit der Baugruppe synchronisiert. Tragen Sie mit [Hinzufügen] Ihre NTP-Server ein und geben Sie ein Aktualisierungsintervall an, innerhalb dieses die Uhrzeit der Baugruppe einmal synchronisiert wird.

8.7.3 Port 1

Allgemein

Angezeigt wird hier die Kurzbezeichnung "Port...". Im Feld Name können Sie eine andere Bezeichnung wählen, welche auch in der Konfigurationstabelle gezeigt wird. Unter *Kommentar* können Sie Ihren Eintrag näher kommentieren. Der Kommentar erscheint ebenfalls in der Konfigurationstabelle.

Adressen

Über die *Port*-Adresse können Sie auf Diagnoseinformationen des IO-Controllers zugreifen.

Topologie

Die Parameter hier dienen dem Port-Handling und sollte nicht verändert werden.

Optionen

Die Parameter hier dienen der Port-Einstellung und sollte nicht verändert werden.

8.8 Konfiguration PROFINET-IO-Device

GSDML installieren

Die Module, die hier projiziert werden können, entnehmen Sie dem Hardware-Katalog.

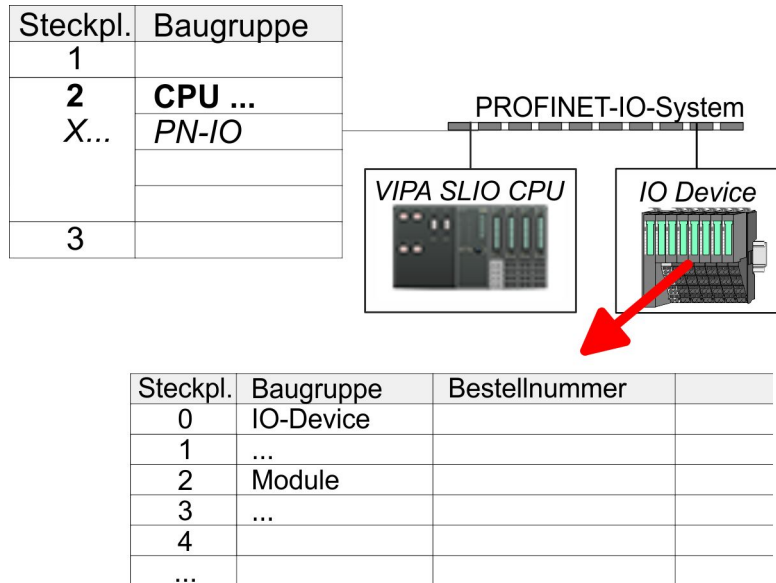
Für den Einsatz der PROFINET-IO-Devices von VIPA ist die Einbindung der Module über die GSDML-Datei von VIPA im Hardwarekatalog erforderlich.

Nach der Installation der GSDML-Datei finden Sie PROFINET-IO-Devices von VIPA im Hardware-Katalog unter "*PROFINET IO*
→ *Weitere Feldgeräte* → *I/O* → *VIPA ...* "

IO-Devices projektieren

Sie haben jetzt ihren PROFINET-IO-Controller projiziert. Binden Sie nun Ihre IO-Devices mit Peripherie an Ihren IO-Controller an.

1. ► Zur Projektierung von PROFINET-IO-Devices entnehmen Sie aus dem Hardwarekatalog unter *PROFINET-IO* das entsprechende PROFINET-IO-Device und ziehen Sie dieses auf das Subnetz Ihres IO-Controllers.
2. ► Geben Sie dem IO-Device einen Namen. Der projizierte Name muss mit dem Namen des Geräts übereinstimmen. Informationen, zur Einstellung des Gerätenamens finden Sie im Handbuch zum IO-Device.
3. ► Stellen Sie eine gültige IP-Adresse ein. Die IP-Adresse wird normalerweise automatisch vom Hardware-Konfigurator vergeben. Falls dies nicht gewünscht ist, können Sie die IP-Adresse auch manuell vergeben.
4. ► Binden Sie in der gesteckten Reihenfolge die Module Ihres IO-Devices ein und vergeben Sie die Adressen, die von den Modulen zu verwenden sind.
5. ► Parametrieren Sie die Module gegebenenfalls.
6. ► Speichern, übersetzen und transferieren Sie Ihr Projekt.
↳ *Kapitel 4.10 "Projekt transferieren" auf Seite 69*



8.9 Konfiguration PROFINET-I-Device / Shared-Device

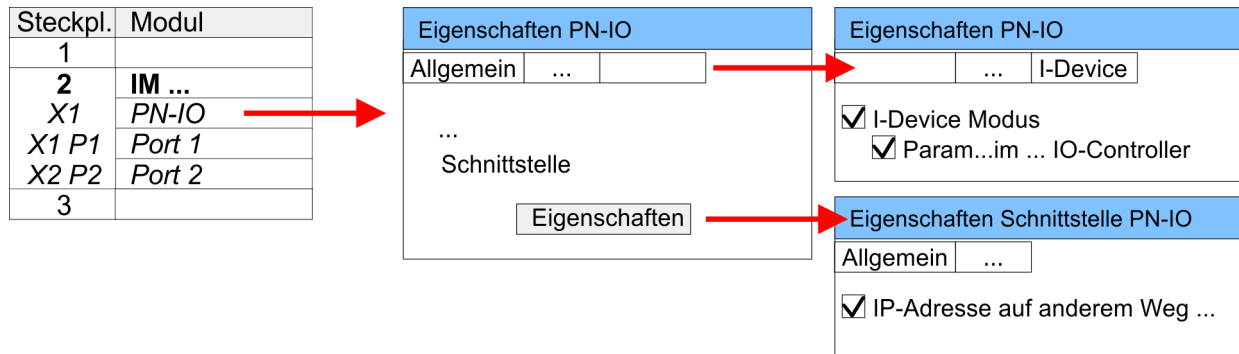
Allgemeines

- *I-Device* (intelligent device) erlaubt die PROFINET-Kommunikation einer CPU mit E/A-Peripherie als "intelligentes Device" zu einer anderen überlagerten CPU. Hierbei erfolgt die Kommunikation mittels eines zuvor im I-Device definierten E/A-Bereichs.
- Damit die überlagerte VIPA-CPU mit dem E/A-Bereich kommunizieren kann, sind im I-Device VIPA-spezifische Einstellungen vorzunehmen.
- Zusätzlich ist im I-Device ein E/A-Bereich für die Kommunikation zu definieren und die Hardware-Konfiguration des I-Device in Form einer GSD-Datei an die überlagerte CPU zu übergeben.
- Mit *Shared-Device* können unterschiedliche IO-Controller unabhängig voneinander auf ein IO-Device zugreifen. Hierbei können Sie bei der Projektierung den einzelnen E/A-Komponenten eines IO-Devices einen ausgewählten Controller zuweisen. Beispielsweise können Standard-CPU und fehlersichere CPU dasselbe dezentrale Peripheriesystem nutzen.

VIPA-spezifische Einstellung für I-Devices

Nachdem Sie für das I-Device den E/A-Bereich für den Datenaustausch definiert haben, sind folgende VIPA-spezifischen Einstellungen in den Eigenschaften des jeweiligen I-Device zu aktivieren:

- *"I-Device → I-Device-Modus"*: "Parametrierung der PN-Schnittstelle und deren Ports am übergeordneten IO-Controller"
- *"Allgemein → > Schnittstelle: [Eigenschaften]"*: "IP-Adresse auf anderem Weg beziehen"



Erzeugen Sie eine I-Device GSD-Datei mit "Extras
 → GSD-Datei für I-Device erstellen" und installieren Sie diese im Hardware-Katalog. Wechseln Sie zur Hardware-Konfiguration Ihrer übergeordneten VIPA-CPU und binden Sie ihr I-Device aus "bereits konfigurierte Station" an.

IO-Controller mit Unterstützung für I- und Shared-Devices

Die PROFINET-CPU von VIPA kann nicht als I-Device projiziert werden, sie unterstützt aber I- und Shared-Devices. Zur Konfiguration von Shared-Devices sind keine weiteren VIPA-spezifischen Einstellungen erforderlich.

8.10 Topologie - Projektierung

Übersicht

Durch die Projektierung der Topologie spezifizieren Sie für den PROFINET-IO-Controller die physikalischen Verbindungen zwischen den Stationen in ihrem PROFINET-IO-System. Diese "Nachbarschaftsbeziehungen" werden u.a. beim "Gerätetausch ohne Wechselmedium/PG" herangezogen. Hierbei werden durch Vergleich von Soll- und Isttopologie ausgetauschtes IO-Device ohne Namen erkannt und automatisch in den Nutzdatenverkehr eingegliedert. Durch Projektierung der Topologie habe Sie folgende Möglichkeiten:

- Sie können topologische Fehler in Ihrem Anwenderprogramm auswerten
- Sie haben höhere Flexibilität bei Planung und Erweiterung einer Anlage



Unterstützung Topologie-Editor eingeschränkt!

Bitte beachten Sie, dass die Unterstützung des Topologie-Editors des Siemens SIMATIC Manager eingeschränkt ist. Sie haben hier ausschließlich die Möglichkeit die Soll-Topologie offline zu projektieren. Ein Online-Abgleich ist aktuell nicht möglich. Sie haben auch die Möglichkeit mittels der Port-Eigenschaften ihre Ports zu verschalten.

Verschaltung über die Port-Eigenschaften

1. ➤ Klicken Sie im Hardware-Konfigurator auf den entsprechenden PROFINET-Port und öffnen Sie den Eigenschafts-Dialog über "Kontextmenü → Objekteigenschaften" und wählen Sie das Register "Topologie"
 - ⇒ Es öffnet sich der Eigenschafts-Dialog zur Verschaltung der Ports.

2. Hier haben Sie folgende Parameter:

- Portverschaltung
 - Lokaler Port: Name des lokalen Ports
 - Medium: Angabe des Leitungstyps (Kupfer, Lichtwellenleiter). Aktuell wird dieser Parameter nicht ausgewertet.
 - Kabelbezeichnung: Angabe einer Kabelbezeichnung
- Partner
 - Partner-Port: Name des Ports, mit dem der angewählte Port verschaltet ist
 - Wechselnde Partner-Ports: Indem Sie unter "*Partner-Port*" "Beliebige Partner" angeben, können Sie für I/O-Devices wechselnde Partner-Ports projektieren. Aktuell wird dieser Parameter nicht ausgewertet.
- Leitungsdaten
 - Leitungslänge: Abhängig vom Port-Medium können Sie in der Auswahlliste die Leitungslänge einstellen, sofern das Medium zwischen zwei Teilnehmern einheitlich ist. Hierbei wird die Signallaufzeit automatisch berechnet. Aktuell wird dieser Parameter nicht ausgewertet.
 - Signallaufzeit: Sollte das Medium zwischen zwei Teilnehmern nicht einheitlich sein, können Sie hier eine Signallaufzeit angeben. Aktuell wird dieser Parameter nicht ausgewertet.

3. Schließen Sie den Eigenschafts-Dialog wieder mit [OK]

8.11 Gerätetausch ohne Wechselmedium/PG

Übersicht

IO-Devices, welche die PROFINET-Funktionalität *Gerätetausch ohne Wechselmedium/PG* unterstützen, erhalten beim Austausch ihren Gerätenamen vom Controller. Diese können getauscht werden, ohne dass ein "Wechselmedium" (Speicherkarte) mit gespeichertem Gerätenamen gesteckt sein muss bzw. ohne dass ein Gerätenamen mit einem PG zugewiesen werden muss. Hierbei verwendet der IO-Controller zur Vergabe des Gerätenamens die projektierte *Topologie* und die von den IO-Devices ermittelten "Nachbarschaftsbeziehungen".

Damit die *Gerätetausch ohne Wechselmedium/PG* möglich ist, müssen folgende Voraussetzungen erfüllt sein:

- Die *Topologie* Ihres PROFINET-IO-Systems mit den entsprechenden IO-Devices muss projektiert sein.
- Der IO-Controller und die jeweils zum auszutauschenden Gerät benachbarten IO-Devices müssen die Funktionalität *Gerätetausch ohne Wechselmedium/PG* unterstützen.
- Im IO-Controller muss in den "*Eigenschaften*" die Option *Gerätetausch ohne Wechselmedium unterstützen* aktiviert sein.
- Das getauschte Gerät muss vor dem Tausch in den Auslieferungszustand zurückgesetzt worden sein.

Projektierung der Funktionalität

Die Projektierung der Funktionalität *Gerätetausch ohne Wechselmedium/PG* in Ihrem PROFINET-IO-System erfolgt nach folgender Vorgehensweise:

- 1.** Doppelklicken Sie auf die PROFINET-Schnittstelle Ihres IO-Controllers der CPU.
 - ⇒ Es öffnet sich der Eigenschaften-Dialog dieser PROFINET-Schnittstelle

2. ▶ Aktivieren Sie im Register "*Allgemein*" die Option "*Gerätetausch ohne Wechselmedium unterstützen*".
3. ▶ Übernehmen Sie die Einstellung mit [OK].
4. ▶ Speichern und übersetzt Sie die Hardware-Konfiguration.
5. ▶ Projektieren Sie Ihre *Topologie*. ↪ *Kapitel 8.10 "Topologie - Projektierung" auf Seite 178*
6. ▶ Übertragen Sie Ihr Projekt in die CPU.

8.11.1 Gerät tauschen

Austauschgerät vorbereiten

Für den Austausch muss sich das "Austauschgerät" im "Auslieferungszustand" befinden. Sofern Sie das "Austauschgerät" nicht neu von VIPA erhalten haben, müssen Sie dieses nach folgender Vorgehensweise vorbereiten:

1. ▶ Schließen Sie hierzu Ihr "Austauschgerät" lokal an Ihr PG an.
2. ▶ Starten Sie den Siemens SIMATIC Manager und führen Sie "*Zielsystem → Ethernetteilnehmer bearbeiten*" aus.
3. ▶ Klicken Sie unter "*Online erreichbare Teilnehmer*" auf [Durchsuchen].
4. ▶ Wählen Sie das entsprechende IO-Device aus, welches Sie als Ihr "Austauschgerät" identifizieren.
5. ▶ Klicken unter "*Rücksetzen auf Werkseinstellungen*" auf [Zurücksetzen].
 - ⇒ Ihr IO-Device wird nun zurückgesetzt und befindet sich danach im "Auslieferungszustand".

Gerät tauschen

Damit ein Gerät getauscht werden kann, muss sich das Austauschgerät im "Auslieferungszustand" befinden

1. ▶ Machen Sie wenn nicht schon geschehen Ihr auszutauschendes Gerät stromlos.
2. ▶ Ersetzen Sie dieses durch Ihr "Austauschgerät".
3. ▶ Schalten Sie die Spannungsversorgung Ihres "Austauschgeräts" wieder ein.
 - ⇒ Durch Vergleich von Ist- und Soll-Topologie wird das "Austauschgerät" automatisch vom IO-Controller erkannt und automatisch in den Datenverkehr eingegliedert.

8.12 Inbetriebnahme und Anlaufverhalten

Anlauf im Auslieferungszustand

Im Auslieferungszustand ist die CPU urgelöscht. Nach Netz EIN ist der PROFINET-Teil deaktiviert und die LEDs des PROFINET-Teils sind aus.

Online mit Bus-Parametern ohne Projekt

- Für die Kommunikation zwischen IO-Controller und IO-Device müssen zuvor die Kommunikationswege definiert werden. Zur eindeutigen Spezifizierung der Kommunikationswege werden diese während des Systemanlaufs vom IO-Controller auf Basis der Projektierdaten eingerichtet. Hierbei erfolgt die Projektierung mittels einer Hardware-Konfiguration.
- Sobald die Projektierdaten übertragen sind, geht der IO-Controller in den Systemanlauf über.
- In diesem Zustand können Sie durch Angabe der IP-Adresse auf den IO-Controller über Ethernet zugreifen und Ihre CPU projektieren.

IO-Device-Projektierung

- Über eine Hardware-Konfiguration führen Sie die Projektierung des PROFINET-IO-Controllers durch. Nach der Übertragung der Projektierung in den IO-Controller mit den angebenen IO-Devices, besitzt dieser alle Informationen für die Adressierung der IO-Devices und den Datenaustausch mit den IO-Devices.
- Während des Systemanlaufs des IO-Controller werden die IO-Devices mittels des DCP-Protokolls mit den projektierten IP-Adressen versorgt. Nach PowerON wird der Systemanlauf im IO-Controller aufgrund der Projektierdaten angestoßen und läuft selbständig ab. Während des Systemanlaufs baut der IO-Controller eine eindeutige Kommunikationsbeziehung (CR) und Applikationsbeziehung (AR) zu einem IO-Device auf. Hierbei werden die zyklischen IO-Daten, die azyklischen R/W-Dienste und die erwarteten Module/Submodule festgelegt.
- Die BF-LED leuchtet bei fehlendem Bus-Kabel und projektiertem PROFINET-IO-Device.
- Sofern der IO-Controller gültige Projektierdaten erhalten hat, geht dieser in Systemhochlauf mit den IO-Devices.
- Befindet sich während des Hochlaufs mindestens ein IO-Device noch nicht im zyklischen Datenaustausch, so blinkt die BF-LED.
- Wenn alle IO-Devices im zyklischen Datenaustausch sind, geht die BF-LED aus. Dieser Zustand ist unabhängig von der Stellung des Betriebsartenschalters der CPU. Nach erfolgreichem Systemhochlauf ist das System bereit für die Kommunikation.

Zustand CPU beeinflusst IO-Prozessdaten

Nach NetzEIN bzw. nach der Übertragung einer neuen Hardware-Konfiguration werden automatisch die Projektierdaten an den IO-Controller übergeben. Abhängig vom CPU-Zustand zeigt der IO-Controller folgendes Verhalten:

- Verhalten bei CPU-STOP
 - Im STOP-Zustand der CPU wird weiterhin zyklisch ein Ausgabetelegramm gesendet, dieses aber als "ungültig" markiert und die Ausgabedaten werden auf 0 gesetzt.
 - Der IO-Controller empfängt weiterhin die Eingabedaten der IO-Devices und legt diese zyklisch im Eingabe-Bereich der CPU ab.
- Verhalten bei CPU-RUN
 - Der IO-Controller liest zyklisch die auszugebenden Daten von der CPU und sendet diese als Telegramm an alle angebenen IO-Devices.
 - Der IO-Controller empfängt die Eingabedaten der IO-Devices und legt diese zyklisch im Eingabe-Bereich der CPU ab.

8.13 PROFINET Diagnose

8.13.1 Übersicht

Über folgende Wege erhalten Sie Diagnose-Informationen von Ihrem System:

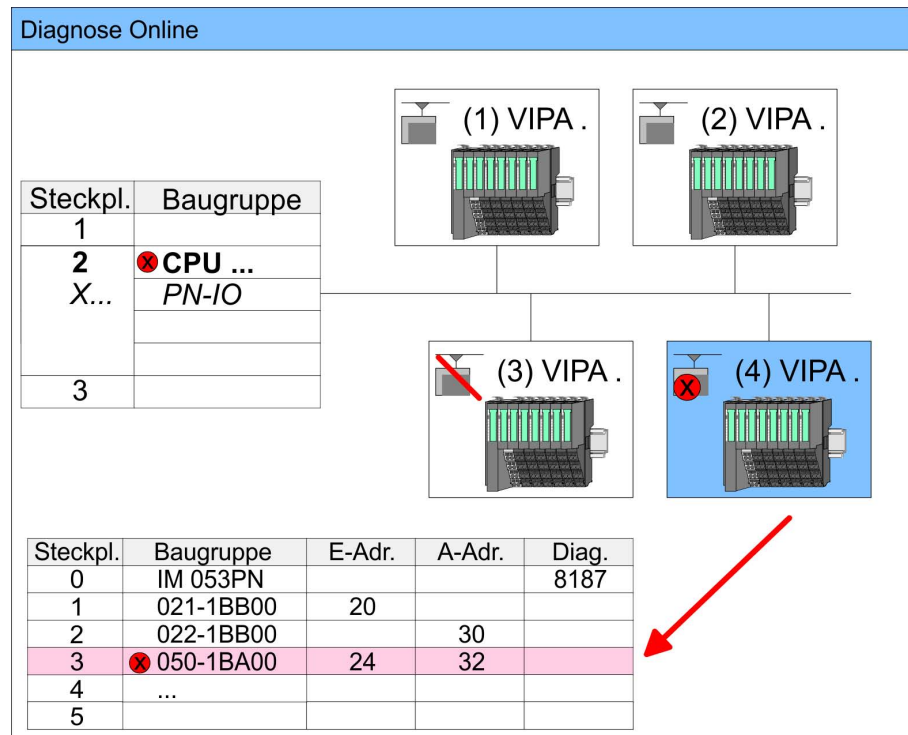
- Diagnose mit dem Projektier- und Engineering-Tool
- Diagnose zur Laufzeit im Anwenderprogramm (OB 1, SFB 52)
- Diagnose über OB-Startinformationen
- Diagnose über die Status-LEDs

8.13.2 Diagnose mit dem Projektier- und Engineering-Tool

Wenn Sie über Ihr Projektier- bzw. Engineering-Tool über Ethernet mit dem PROFINET-I/O-Controller verbunden sind, können Sie online Diagnoseinformationen abrufen.

Beispielsweise mit *"Station → Online öffnen"* erhalten Sie einen Überblick über den Zustand Ihres Systems. Hierbei werden fehlende bzw. fehlerhafte Komponenten mittels einer symbolischen Darstellung markiert.

In der nachfolgender Abbildung wird z.B. signalisiert, dass das Device 3 projektiert aber nicht vorhanden ist und in Device 4 ein Fehler vorliegt.



8.13.3 Diagnose zur Laufzeit im Anwenderprogramm

Mit dem SFB 52 RDREC (read record) können Sie aus Ihrem Anwenderprogramm z.B. im OB1 auf Diagnosedaten zugreifen. Der SFB 52 ist ein asynchron arbeitender SFB, d.h. die Bearbeitung erstreckt sich über mehrere SFB-Aufrufe.



Nähere Informationen zum Einsatz des SFB 52 finden Sie in der Online-Hilfe zu ihrem Programmier-Tool und im Handbuch "SPEED7 Operationsliste" von VIPA.

Beispiel OB1

Für den zyklischen Zugriff auf einen Datensatz der Diagnosedaten des System SLIO Moduls 050-1BA00 können Sie folgendes Beispielprogramm im OB 1 verwenden:

```

UN M10.3 'Ist Lesevorgang beendet (BUSY=0)
UN M10.1 'und liegt kein Auftragsanstoß
        'an (REQ=0) dann
S  M10.1 'starte Datensatz-Übertragung (REQ:=1)
L  W#16#4000'Datensatznummer(hier DS 0x4000)
T  MW12
CALL SFB 52, DB52 'Aufruf SFB 52 mit Instanz-DB
    REQ :=M10.1      'Anstoßmerker
    ID  :=DW#16#0018 'Adresse des EtherCAT Slave
    INDEX :=MW12
    MLEN :=14        'Länge Datensatz 0x4000
                        'bei 1 Eintrag
    VALID :=M10.2    'Gültigkeit des Datensatz
    BUSY :=M10.3     'Anzeige, ob Auftrag noch läuft
    ERROR :=M10.4    'Fehler-Bit während des Lesens
    STATUS :=MD14    'Fehlercodes
    LEN  :=MW16      'Länge des gelesenen Datensatz
    RECORD :=P#M 100.0 Byte 40 'Ziel (MB100, 40Byte)
U  M10.1
R  M10.1 'Rücksetzen von REQ
    
```

Diagnosedaten

Das System SLIO Modul 050-1BA00 stellt 20Byte Diagnosedaten zur Verfügung. Die Diagnosedaten des System SLIO Moduls 050-1BA00 haben folgenden Aufbau:

Name	Bytes	Funktion	Default
ERR_A	1	Diagnose	00h
MODTYP	1	Modulinformation	18h
ERR_C	1	reserviert	00h
ERR_D	1	Diagnose	00h
CHTYP	1	Kanaltyp	76h
NUMBIT	1	Anzahl Diagnosebits pro Kanal	08h
NUMCH	1	Anzahl Kanäle des Moduls	01h
CHERR	1	Kanalfehler	00h
CH0ERR	1	Kanalspezifischer Fehler	00h
CH1ERR...CH7ERR	7	reserviert	00h
DIAG_US	4	µs-Ticker	00h



Nähere Informationen zu den Diagnosedaten finden Sie im System SLIO Handbuch HB300_FM_050-1BA00.

8.13.4 Diagnose über OB-Startinformationen

Bei Auftreten eines Fehlers generiert das gestörte System eine Diagnosemeldung an die CPU. Daraufhin ruft die CPU den entsprechenden Diagnose-OB auf. Hierbei übergibt das CPU-Betriebssystem dem OB in den temporären Lokaldaten eine Startinformation.

Durch Auswertung der Startinformation des entsprechenden OBs erhalten Sie Informationen über Fehlerursache und Fehlerort.

Mit der Systemfunktion SFC 6 RD_SINFO können Sie zur Laufzeit auf diese Startinformation zugreifen.

Bitte beachten Sie hierbei, dass Sie die Startinformationen eines OBs nur im OB selbst lesen können, da es sich hier um temporäre Daten handelt.

Abhängig vom Fehlertyp werden folgende OBs im Diagnosefall aufgerufen:



- OB 82 bei Fehler an einem Modul am IO-Device (Diagnosealarm)
- OB 83 beim Ziehen bzw. Stecken eines Moduls an einem IO-Device
- OB 86 bei Ausfall bzw. Wiederkehr eines IO-Device



Nähere Informationen zu den OBs und deren Startinformationen finden Sie in der Online-Hilfe zu ihrem Programmier-Tool und im Handbuch "SPEED7 Operationsliste" von VIPA.



8.13.5 Diagnose über die Status-LEDs

LEDs PROFINET-IO-Controller X4

BF1 (Busfehler)	MT (Maintenance)	Bedeutung
rot 	gelb 	
○	○	PROFINET ist nicht projiziert.
●	X	<ul style="list-style-type: none"> ■ Busfehler, keine Verbindung zu Subnetz/Switch ■ falsche Übertragungsgeschwindigkeit ■ Vollduplexübertragung ist nicht aktiviert

BF1 (Busfehler)	MT (Maintenance)	Bedeutung
BB	X	<ul style="list-style-type: none"> ■ Ausfall eines angeschlossenen IO-Device ■ Mindestens ein IO-Device ist nicht ansprechbar ■ Fehlerhafte Projektierung
X	●	Ein Maintenance-Ereignis eines IO-Devices liegt an, bzw. es ist ein interner Fehler aufgetreten. ↪ <i>"Einsatz der MT-LED - Maintenance" auf Seite 186</i>
BB*	BB*	* Gleichzeitiges Blinken (4s an, 1s aus) zeigt an, dass die Konfiguration ungültig ist.
BB*	BB*	* Das abwechselnde Blinken mit 4Hz zeigt an, dass ein Firmwareupdate des PROFINET-IO-Controllers durchgeführt wird.
●	●	Firmwareupdate des PROFINET-IO-Controllers wurde fehlerfrei durchgeführt.
X	BB	Mit einem geeigneten Projektierool können Sie über die Funktion <i>"Teilnehmer Blinktest"</i> die MT-LED blinken lassen. Dies kann z.B. zur Identifikation der Baugruppe dienen.

an: ● | aus: ○ | blinkend (2Hz): BB | nicht relevant: X

L/A1 (Link/ Activity)	S1 (Speed)	Bedeutung
grün 	grün 	
●	X	Der PROFINET-IO-Controller ist physikalisch mit der Ethernet-Schnittstelle verbunden.
○	X	Es besteht keine physikalische Verbindung.
B	X	blinkt: zeigt Ethernet-Aktivität an
X	●	Die Ethernet-Schnittstelle des PROFINET-IO-Controllers hat eine Übertragungsrate von 100MBit.
X	○	Die Ethernet-Schnittstelle des PROFINET-IO-Controllers hat eine Übertragungsrate von 10MBit.

an: ● | aus: ○ | nicht relevant: X

Einsatz der MT-LED - Maintenance

- MT-LED: aus
 - Es liegt kein Maintenance-Ereignis an.
- MT-LED: an
 - Ein Maintenance-Ereignis eines IO-Devices liegt an, bzw. es ist ein interner Fehler aufgetreten.
 - Es wurde ein Eintrag im Diagnosepuffer der CPU erstellt, welcher nähere Informationen und ggf auch Lösungsvorschläge zum Maintenance-Ereignis beinhaltet. ↪ *"VIPA-spezifische Diagnose-Einträge" auf Seite 90*
Beheben sie den Fehler und führen Sie PowerOFF/ON durch.
 - Aktuell müssen Sie PowerOFF/ON durchführen, dass die MT-LED wieder ausgeht.
- MT-LED: blinkt
 - Mit einem geeigneten Projektierool können Sie über die Funktion *"Teilnehmer Blinktest"* die MT-LED blinken lassen. Dies kann z.B. zur Identifikation der Baugruppe dienen.
 - Gleichzeitiges Blinken mit der BF1-LED (4s an, 1s aus) zeigt an, dass die Konfiguration ungültig ist.
 - Das abwechselnde Blinken mit der BF1-LED mit 4Hz zeigt an, dass ein Firmwareupdate des PROFINET-IO-Controllers durchgeführt wird.

9 Projektierung im TIA Portal

9.1 TIA Portal - Arbeitsumgebung

9.1.1 Allgemein

Allgemein

In diesem Teil wird die Projektierung der VIPA CPU im Siemens TIA Portal gezeigt. Hier soll lediglich der grundsätzliche Einsatz des Siemens TIA Portals in Verbindung mit der VIPA CPU gezeigt werden. TIA steht für **T**otally **I**ntegrated **A**utomation von Siemens. Hier können Sie Ihre VIPA-Steuerungen programmieren und vernetzen. Für die Diagnose stehen Ihnen Online-Werkzeuge zur Verfügung.

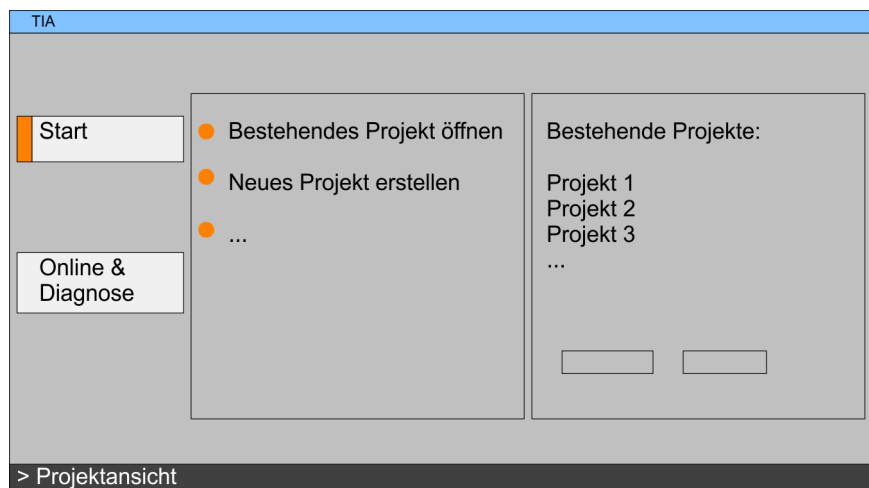


Nähere Informationen zum TIA Portal finden Sie in der zugehörigen Online-Hilfe bzw. Dokumentation.

TIA Portal starten

Zum Starten des Siemens TIA Portals wählen Sie unter Windows den Befehl *"Start → Programme → Siemens Automation → TIA ..."*

Daraufhin wird das TIA Portal mit den zuletzt verwendeten Einstellungen geöffnet.



TIA Portal beenden

Mit dem Menüpunkt *"Projekt → Beenden"* können Sie aus der *"Projektansicht"* das TIA Portal beenden. Hierbei haben Sie die Möglichkeit durchgeführte Änderungen an Ihrem Projekt zu speichern.

9.1.2 Arbeitsumgebung des TIA Portals

Grundsätzlich besitzt das TIA Portal folgende 2 Ansichten. Über die Schaltfläche links unten können Sie zwischen diesen Ansichten wechseln:

Portalansicht

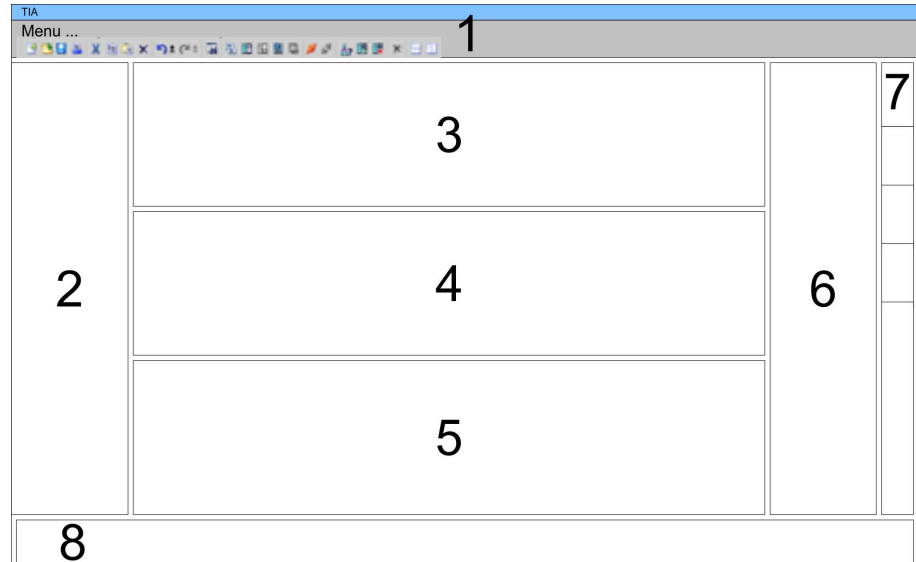
Die *"Portalansicht"* bietet eine "aufgabenorientierte" Sicht der Werkzeuge zur Bearbeitung Ihres Projekts. Hier haben Sie direkten Zugriff auf die Werkzeuge für eine Aufgabe. Falls erforderlich, wird für die ausgewählte Aufgabe automatisch zur Projektansicht gewechselt.

Projektansicht

Die *"Projektansicht"* ist eine "strukturierte" Sicht auf alle Bestandteile Ihres Projekts.

Bereiche der Projektansicht

Die Projektansicht gliedert sich in folgende Bereiche:



- 1 Menüleiste mit Funktionsleisten
- 2 Projektnavigation mit Detailansicht
- 3 Projektbereich
- 4 Geräteübersicht des Projekts bzw. Bereich für die Baustein-Programmierung
- 5 Eigenschaften-Dialog eines Geräts (Parameter) bzw. Informationsbereich
- 6 Hardware-Katalog und Tools
- 7 "Task-Cards" zur Auswahl von Hardware-Katalog, Anweisungen und Bibliotheken
- 8 Wechsel zwischen Portal- und Projektansicht

9.2 TIA Portal - Hardware-Konfiguration - CPU**Übersicht**

Die Hardware-Konfiguration der CPU und der gesteckten Module erfolgt im Siemens TIA Portal in Form eines virtuellen PROFINET-Systems. Da die PROFINET-Schnittstelle auch softwareseitig standardisiert ist, können wir auf diesem Weg gewährleisten, dass über die Einbindung einer GSDML-Datei die Funktionalität in Verbindung mit dem Siemens TIA Portal jederzeit gegeben ist.

Die Hardware-Konfiguration der CPU gliedert sich in folgende Teile:

- Installation GSDML SLIO CPU für PROFINET
- Projektierung Siemens CPU
- Anbindung SLIO CPU als PROFINET-IO-Device

Installation GSDML SLIO CPU für PROFINET

Die Installation des PROFINET-IO-Devices *"VIPA SLIO CPU"* im Hardware-Katalog erfolgt nach folgender Vorgehensweise:

1. ▶ Gehen Sie in den Service-Bereich von www.vipa.com.
2. ▶ Laden Sie aus dem Downloadbereich unter *"PROFINET files"* die Datei System SLIO_Vxxx.zip.
3. ▶ Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis.

4. ▶ Starten das Siemens TIA Portal.
5. ▶ Schließen Sie alle Projekte.
6. ▶ Wechseln Sie in die *Projektansicht*.
7. ▶ Gehen Sie auf *"Extras*
→ *Gerätebeschreibungsdatei (GSD) installieren"*.
8. ▶ Navigieren Sie in Ihr Arbeitsverzeichnis und installieren Sie die entsprechende GSDML-Datei.
 - ⇒ Nach der Installation wird der Hardware-Katalog aktualisiert und das Siemens TIA Portal beendet.

Nach einem Neustart des Siemens TIA Portals finden Sie das entsprechende PROFINET-IO-Device unter *Weitere Feldgeräte > PROFINET > IO > VIPA GmbH > VIPA SLIO System*.

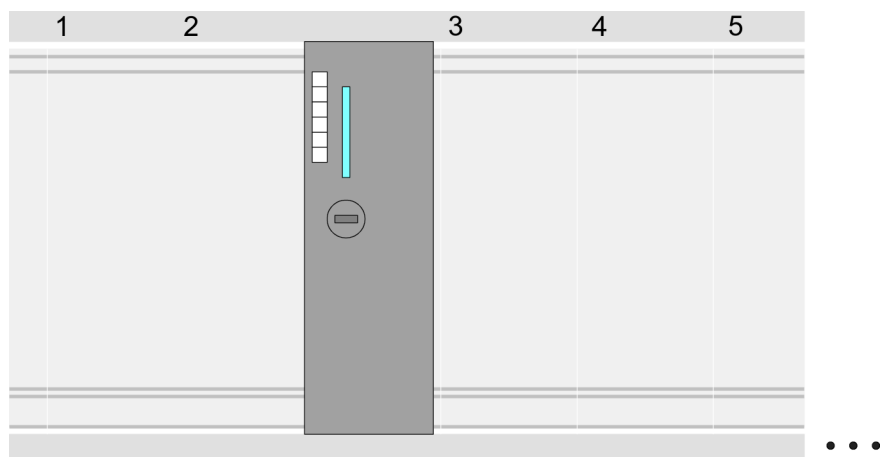


Damit die VIPA-Komponenten angezeigt werden können, müssen Sie im Hardware-Katalog bei "Filter" den Haken entfernen.

Projektierung Siemens CPU

Im Siemens TIA Portal ist die VIPA CPU als CPU 315-2 PN/DP (6ES7 315-2EH14-0AB0 V3.2) von Siemens zu projektieren.

1. ▶ Starten Sie das Siemens TIA Portal.
2. ▶ Erstellen sie in der *Portalansicht* mit *"Neues Projekt erstellen"* ein neues Projekt.
3. ▶ Wechseln Sie in die *Projektansicht*.
4. ▶ Klicken Sie in der *Projektnavigation* auf *"Neues Gerät hinzufügen"*.
5. ▶ Wählen Sie im Eingabedialog folgende CPU aus:
SIMATIC S7-300 > CPU 315-2 PN/DP > 6ES7 315-2EH14-0AB0 V3.2
 - ⇒ Die CPU wird mit einer Profilschiene eingefügt.



Geräteübersicht

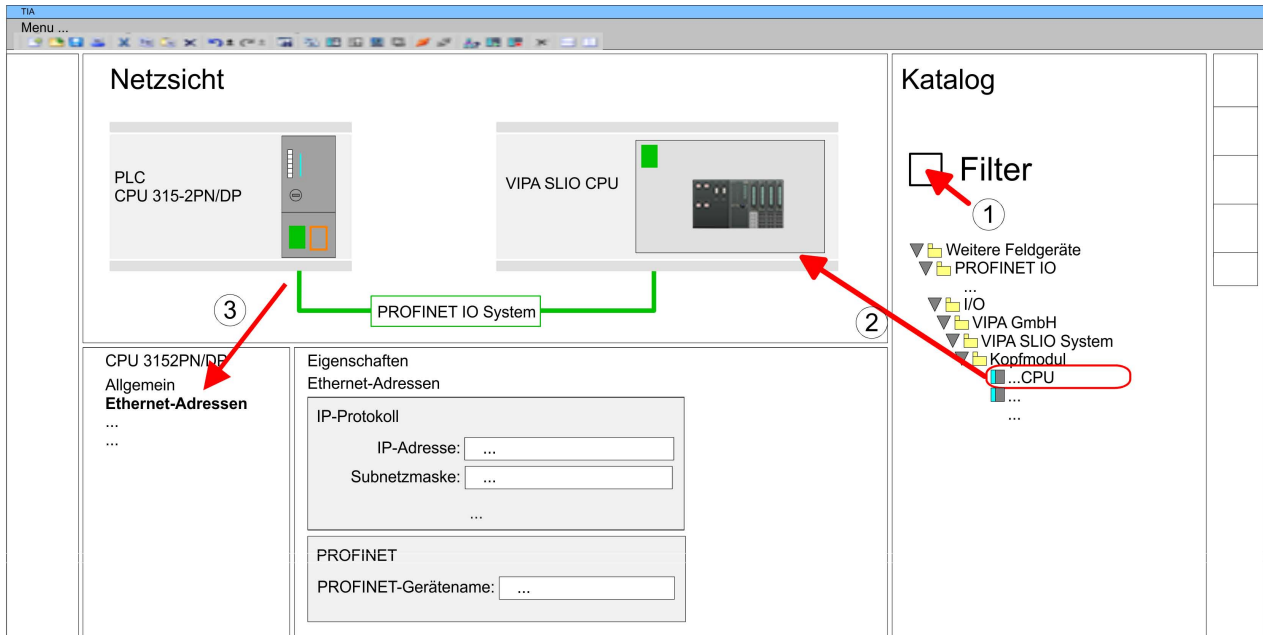
Baugruppe	...	Steckplatz	...	Typ	...
PLC ...		2		CPU 315-2 PN/DP	
MPI/DP-Schnittstelle		2 X1		MPI/DP-Schnittstelle	
PROFINET-Schnittstelle		2 X2		PROFINET-Schnittstelle	
...		

Einstellung Standard CPU-Parameter

Da die CPU von VIPA als Siemens-CPU projektiert wird, erfolgt auch die Parametrierung der nicht VIPA-spezifischen Parameter über die Siemens-CPU. Zur Parametrierung klicken Sie im *Projektbereich* bzw. in der *Geräteübersicht* auf den CPU-Teil. Daraufhin werden die Parameter des CPU-Teils im *Eigenschaften*-Dialog aufgeführt. Hier können Sie Ihre Parametereinstellungen vornehmen. ↪ *"Allgemein" auf Seite 63*

Anbindung SLIO CPU als PROFINET-IO-Device

1. ➤ Wechseln Sie im *Projektbereich* in die *"Netzsicht"*.
2. ➤ Nach der Installation der GSDML finden Sie das IO-Device für die SLIO CPU im Hardware-Katalog unter *Weitere Feldgeräte > PROFINET > IO > VIPA GmbH > VIPA SLIO System*. Binden Sie das Slave-System an die CPU an, indem Sie dies aus dem Hardware-Katalog in die *Netzsicht* ziehen und dieses über PROFINET an die CPU anbinden.
3. ➤ Klicken Sie in der *Netzsicht* auf den PROFINET-Teil der Siemens CPU und geben Sie in *"Eigenschaften"* unter *"Ethernet-Adressen"* im Bereich *"IP-Protokoll"* gültige IP-Adressdaten an.
4. ➤ Geben Sie unter *"PROFINET"* einen *"PROFINET Gerätenamen"* an. Der Gerätename muss eindeutig am Ethernet-Subnetz sein.



5. ➤ Wählen Sie in der *Netzansicht* das IO-Device "VIPA SLIO CPU..." an und wechseln Sie in die *Geräteübersicht*.
 - ⇒ In der *Geräteübersicht* des PROFINET-IO-Device "VIPA SLIO CPU" ist auf Steckplatz 0 die CPU bereits vorplatziert. Ab Steckplatz 1 können Sie Ihre System SLIO Module platzieren.

Einstellung VIPA-spezifische CPU-Parameter

Zur Parametrierung klicken Sie in der *Geräteübersicht* des PROFINET-IO-Device "VIPA SLIO CPU" auf die CPU auf Steckplatz 0. Daraufhin werden die Parameter des CPU-Teils im *Eigenschaften*-Dialog aufgeführt. Hier können Sie Ihre Parametereinstellungen vornehmen. ➤ Kapitel 4.9 "Einstellung VIPA-spezifische CPU-Parameter" auf Seite 67

9.3 TIA Portal - Hardware-Konfiguration - Ethernet-PG/OP-Kanal

Übersicht

Die CPU hat einen Ethernet-PG/OP-Kanal integriert. Über diesen Kanal können Sie Ihre CPU programmieren und fernwarten.

- Mit dem Ethernet-PG/OP-Kanal haben Sie auch Zugriff auf die interne Web-Seite, auf der Sie Informationen zu Firmwarestand, angebundene Peripherie, aktuelle Zyklus-Zeiten usw. finden.
- Bei Erstinbetriebnahme bzw. nach dem Rücksetzen auf Werkseinstellungen besitzt der Ethernet-PG/OP-Kanal keine IP-Adresse.
- Damit Sie online über den Ethernet-PG/OP-Kanal auf die CPU zugreifen können, müssen Sie diesem gültige IP-Adress-Parameter zuordnen. Diesen Vorgang nennt man "Initialisierung" oder "Urtaufe".
- Dies kann mit dem Siemens TIA Portal erfolgen.

Montage und Inbetriebnahme

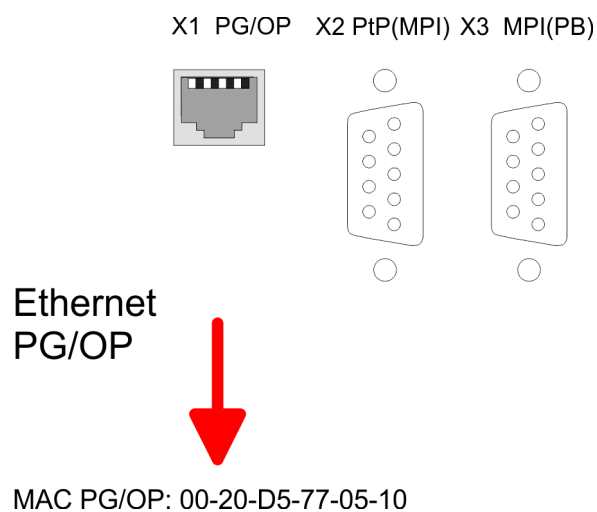
1. ➤ Bauen Sie Ihr System SLIO mit Ihrer CPU auf.
2. ➤ Verdrahten Sie das System, indem Sie die Leitungen für Spannungsversorgung und Signale anschließen.

3. ▶ Verbinden Sie die Ethernet-Buchse (X1) des Ethernet-PG/OP-Kanals mit Ethernet.
4. ▶ Schalten Sie die Spannungsversorgung ein.
⇒ Nach kurzer Hochlaufzeit ist der CP bereit für die Kommunikation. Er besitzt ggf. noch keine IP-Adressdaten und erfordert eine Urtaufe.

"Urtaufe" über Zielsystemfunktionen

Die Urtaufe über die Zielsystemfunktion erfolgt nach folgender Vorgehensweise:

- ▶ Ermitteln Sie die aktuelle Ethernet (MAC) Adresse Ihres Ethernet PG/OP-Kanals. Sie finden diese auf der Frontseite Ihrer CPU mit der Bezeichnung "MAC PG/OP: ...".

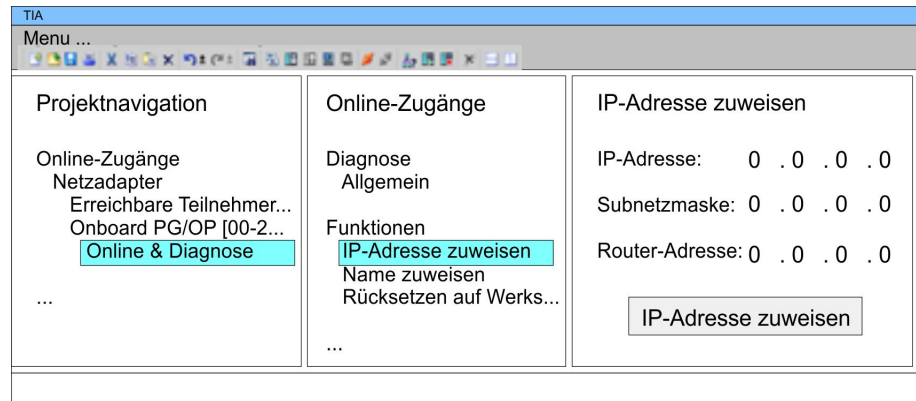


IP-Adress-Parameter zuweisen

Gültige IP-Adress-Parameter erhalten Sie von Ihrem Systemadministrator. Die Zuweisung der IP-Adress-Daten erfolgt online im Siemens TIA Portal nach folgender Vorgehensweise:

1. ▶ Starten Sie das Siemens TIA Portal.
2. ▶ Wechseln Sie in die "Projektansicht."
3. ▶ Klicken Sie in der "Projektnavigation" auf "Online-Zugänge" und wählen Sie hier durch Doppelklick Ihre Netzwerkkarte aus, welche mit dem Ethernet-PG/OP-Kanal verbunden ist.
4. ▶ Benutzen Sie "Erreichbare Teilnehmer...", um die über MAC-Adresse erreichbaren Geräte zu ermitteln. Sie finden diese auf der Frontseite Ihrer CPU mit der Bezeichnung "MAC PG/OP: ...".
5. ▶ Wählen Sie aus der Liste die Baugruppe mit der Ihnen bekannten MAC-Adresse (Onboard PG/OP [MAC-Adresse]) und öffnen Sie mit "Online & Diagnose" den Diagnose-Dialog im Projektbereich.
6. ▶ Navigieren Sie zu *Funktionen* > *IP-Adresse zuweisen*. Stellen Sie nun die IP-Konfiguration ein, indem Sie IP-Adresse, Subnetz-Maske und den Netzübergang eintragen.

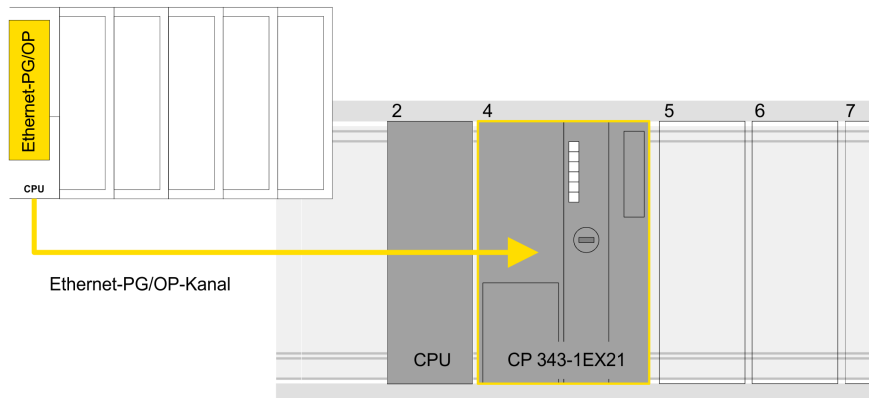
7. ➤ Bestätigen Sie mit [IP-Adresse zuweisen] Ihre Eingabe.
 - ⇒ Direkt nach der Zuweisung ist der Ethernet-PG/OP-Kanal über die angegebenen IP-Adress-Daten online erreichbar. Der Wert bleibt bestehen, solange dieser nicht neu zugewiesen, mit einer Hardware-Projektierung überschrieben oder Rücksetzen auf Werkseinstellung ausgeführt wird.



Systembedingt kann es zu einer Meldung kommen, dass die IP-Adresse nicht vergeben werden konnte. Diese Meldung können Sie ignorieren.

IP-Adress-Parameter in Projekt übernehmen

1. ➤ Öffnen Sie Ihr Projekt.
2. ➤ Projektieren Sie, wenn nicht schon geschehen, in der "Gerätekfiguration" eine Siemens CPU 315-2 PN/DP (6ES7 315-2EH14-0AB0 V3.2).
3. ➤ Platzieren Sie für den Ethernet-PG/OP-Kanal auf Steckplatz 4 den Siemens CP 343-1 (6GK7 343-1EX21 0XE0 V1.2).
4. ➤ Öffnen Sie durch Klick auf den CP 343-1EX21 den "Eigenschaften"-Dialog und geben Sie für den CP in den "Eigenschaften" unter "Ethernet-Adresse" die zuvor zugewiesenen IP-Adress-Daten an.
5. ➤ Übertragen Sie Ihr Projekt.



Geräteübersicht

Baugruppe	...	Steckplatz	...	Typ	...
PLC ...		2		CPU 315-2 PN/DP	
MPI/DP-Schnittstelle		2 X1		MPI/DP-Schnittstelle	
PROFINET-Schnittstelle		2 X2		PROFINET-Schnittstelle	
...		
CP 343-1		4		CP 343-1	
...		

9.4 TIA Portal - Hardware-Konfiguration - PG/OP über PROFINET**Übersicht**

Die CPU hat eine Ethernet-Schnittstelle X4 für PROFINET integriert. Neben der Anbindung an PROFINET können Sie über diese Schnittstelle Ihre CPU programmieren und fernwarten.

- Bei Erstinbetriebnahme bzw. nach dem Rücksetzen auf Werkseinstellungen besitzt die PROFINET-Schnittstelle keine IP-Adresse.
- Damit Sie online über die PROFINET-Schnittstelle auf die CPU zugreifen können, müssen Sie dieser gültige IP-Adress-Parameter zuordnen. Diesen Vorgang nennt man "Initialisierung" oder "Urtaufe".
- Dies kann mit dem Siemens TIA Portal erfolgen.

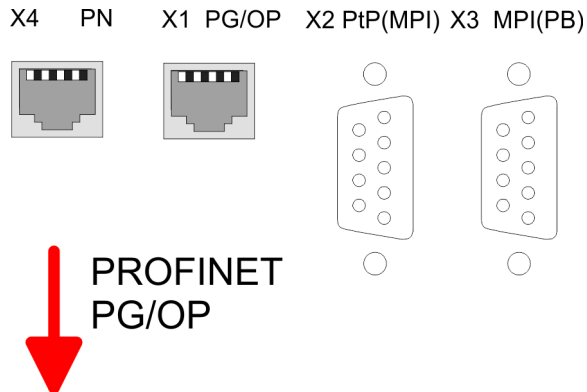
Montage und Inbetriebnahme

1. ► Bauen Sie Ihr System SLIO mit Ihrer CPU auf.
2. ► Verdrahten Sie das System, indem Sie die Leitungen für Spannungsversorgung und Signale anschließen.
3. ► Verbinden Sie die Ethernet-Buchse (X4) PROFINET mit Ethernet.
4. ► Schalten Sie die Spannungsversorgung ein.
 - ⇒ Nach kurzer Hochlaufzeit ist der CP bereit für die Kommunikation. Er besitzt ggf. noch keine IP-Adressdaten und erfordert eine Urtaufe.

"Urtaufe" über Zielsystemfunktionen

Die Urtaufe über die Zielsystemfunktion erfolgt nach folgender Vorgehensweise:

- Ermitteln Sie die aktuelle Ethernet (MAC) Adresse Ihrer PROFINET-Schnittstelle. Sie finden diese auf der Frontseite Ihrer CPU mit der Bezeichnung "MAC PN: ...".

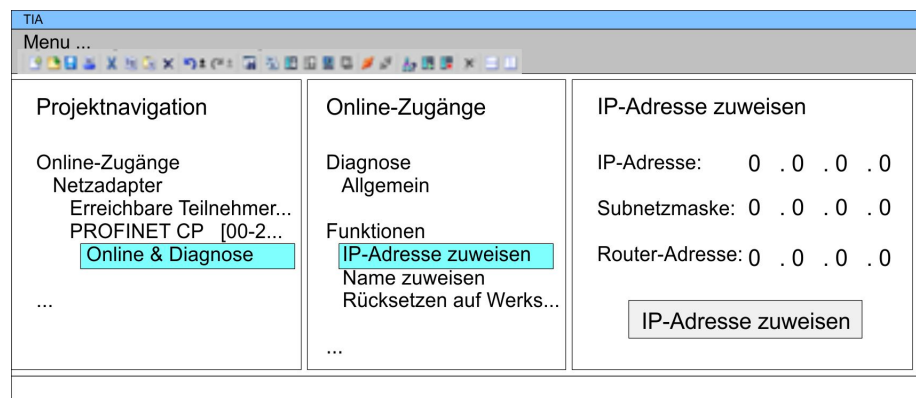


MAC PN: 00-20-D5-77-05-15

IP-Adress-Parameter zuweisen

Gültige IP-Adress-Parameter erhalten Sie von Ihrem Systemadministrator. Die Zuweisung der IP-Adress-Daten erfolgt online im Siemens TIA Portal nach folgender Vorgehensweise:

1. ▶ Starten Sie das Siemens TIA Portal.
2. ▶ Wechseln Sie in die "Projektansicht."
3. ▶ Klicken Sie in der "Projektnavigation" auf "Online-Zugänge" und wählen Sie hier durch Doppelklick Ihre Netzwerkkarte aus, welche mit der PROFINET-Schnittstelle X4 verbunden ist.
4. ▶ Benutzen Sie "Erreichbare Teilnehmer...", um die über MAC-Adresse erreichbaren Geräte zu ermitteln. Sie finden diese auf der Frontseite Ihrer CPU mit der Bezeichnung "MAC PN: ...".
5. ▶ Wählen Sie aus der Liste die Baugruppe mit der Ihnen bekannten MAC-Adresse (PROFINET CP [MAC-Adresse]) und öffnen Sie mit "Online & Diagnose" den Diagnose-Dialog im Projektbereich.
6. ▶ Navigieren Sie zu Funktionen > IP-Adresse zuweisen. Stellen Sie nun die IP-Konfiguration ein, indem Sie IP-Adresse, Subnetz-Maske und den Netzübergang eintragen.
7. ▶ Bestätigen Sie mit [IP-Adresse zuweisen] Ihre Eingabe.
 - ⇒ Direkt nach der Zuweisung ist die PROFINET-Schnittstelle über die angegebenen IP-Adress-Daten online erreichbar. Der Wert bleibt bestehen, solange dieser nicht neu zugewiesen, mit einer Hardware-Projektierung überschrieben oder Rücksetzen auf Werkseinstellung ausgeführt wird.

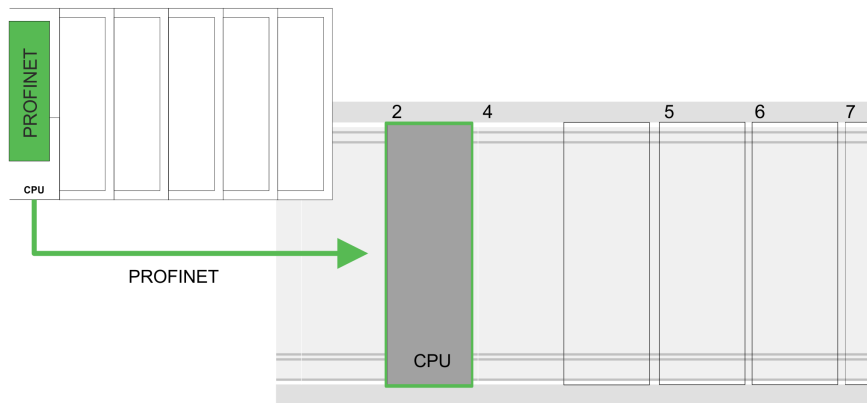




Systembedingt kann es zu einer Meldung kommen, dass die IP-Adresse nicht vergeben werden konnte. Diese Meldung können Sie ignorieren.

IP-Adress-Parameter in Projekt übernehmen

1. Öffnen Sie Ihr Projekt.
2. Projektieren Sie, wenn nicht schon geschehen, in der "Gerätekonfiguration" eine Siemens CPU 315-2 PN/DP (6ES7 315-2EH14-0AB0 V3.2).
3. Öffnen Sie durch Klick auf "PROFINET Schnittstelle" den "Eigenschaften"-Dialog und geben Sie für die PROFINET-Schnittstelle in den "Eigenschaften" unter "Ethernet-Adresse" die zuvor zugewiesenen IP-Adress-Daten an.
4. Übertragen Sie Ihr Projekt.



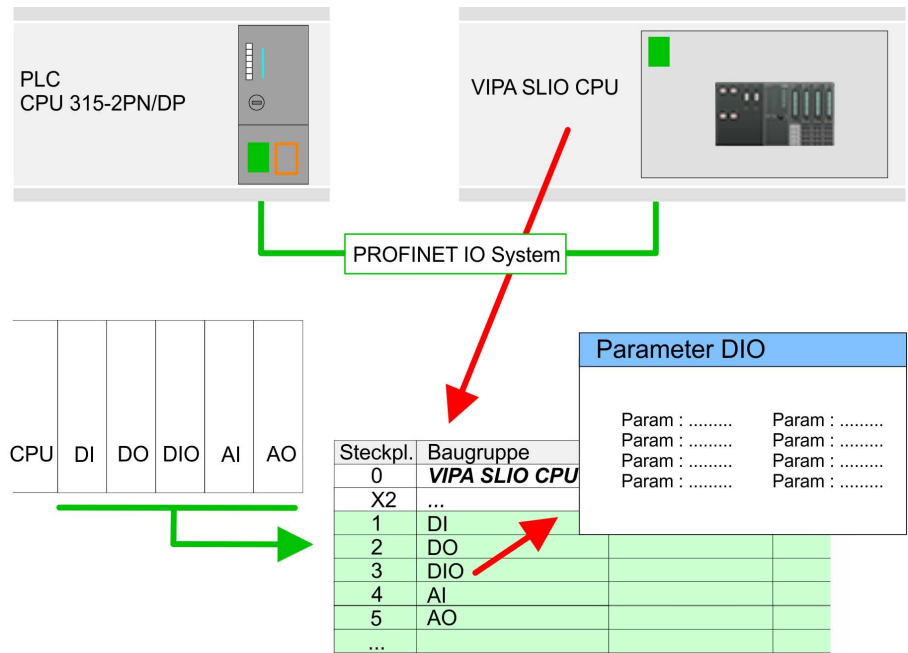
Geräteübersicht

Baugruppe	...	Steckplatz	...	Typ	...
PLC ...		2		CPU 315-2 PN/DP	
MPI/DP-Schnittstelle		2 X1		MPI/DP-Schnittstelle	
PROFINET-Schnittstelle		2 X2		PROFINET-Schnittstelle	
...		

9.5 TIA Portal - Hardware-Konfiguration - I/O-Module

Hardware-Konfiguration der Module

Binden Sie in der *Geräteübersicht* des PROFINET-IO-Device "VIPA SLIO CPU" ab Steckplatz 1 Ihre System SLIO Module in der gesteckten Reihenfolge ein. Gehen Sie hierzu in den Hardware-Katalog und ziehen Sie das entsprechende Modul auf die entsprechende Position in der *Geräteübersicht*.



Parametrierung

Damit die gesteckten Peripheriemodule gezielt angesprochen werden können, müssen ihnen bestimmte Adressen in der CPU zugeordnet werden. Zur Parametrierung klicken Sie in der *Geräteübersicht* auf das zu parametrierende Modul. Daraufhin werden die Parameter des Moduls im *Eigenschaften*-Dialog aufgeführt. Hier können Sie Ihre Parametereinstellungen vornehmen.

9.6 TIA Portal - VIPA-Bibliothek einbinden

Übersicht

- Die VIPA-spezifischen Bausteine finden Sie im "Service"-Bereich auf www.vipa.com unter *Downloads > VIPA LIB* als Bibliothek zum Download.
- Die Bibliothek liegt als gepackte zip-Datei Fx000020_V... vor.
- Sobald Sie VIPA-spezifische Bausteine verwenden möchten, sind diese in Ihr Projekt zu importieren.
 Folgende Schritte sind hierzu erforderlich:
 - Die Datei FX000020_V... .zip entpacken
 - Bibliothek öffnen und Bausteine in Projekt übertragen

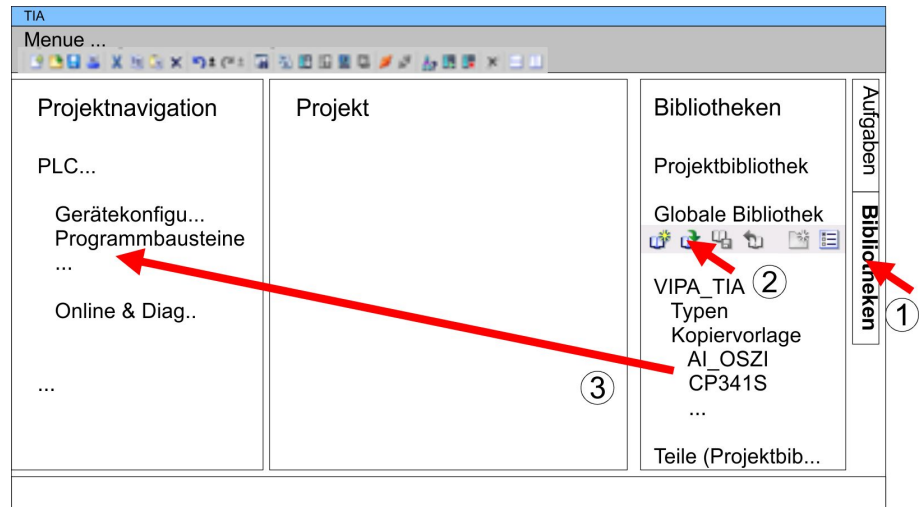
FX000020_V... .zip entpacken

Starten Sie mit einem Doppelklick auf die Datei FX000020_V... .zip ihr Unzip-Programm entpacken Sie Dateien und Ordner in ein Arbeits-Verzeichnis für das Siemens TIA Portal.

Bibliothek öffnen und Bausteine in Projekt übertragen

1. ▶ Starten Sie das Siemens TIA Portal mit Ihrem Projekt.
2. ▶ Wechseln sie in die *Projektansicht*.
3. ▶ Wählen Sie auf der rechten Seite die Task-Card "Bibliotheken".
4. ▶ Klicken Sie auf "Globale Bibliothek".
5. ▶ Klicken Sie auf "Globale Bibliothek öffnen".

6. Navigieren Sie zu ihrem Arbeitsverzeichnis und laden Sie die Datei VIPA_TIA.al11.



7. Kopieren Sie die erforderlichen Bausteine aus der Bibliothek in das Verzeichnis "Programmbausteine" in der *Projektnavigation* Ihres Projekts. Nun haben Sie in Ihrem Anwenderprogramm Zugriff auf die VIPA-spezifischen Bausteine.

9.7 TIA Portal - Projekt transferieren

Übersicht

Sie haben folgende Möglichkeiten für den Projekt-Transfer in die CPU:

- Transfer über MPI
- Transfer über Ethernet
- Transfer über Speicherkarte

Transfer über MPI

Aktuell werden die VIPA Programmierkabel für den Transfer über MPI nicht unterstützt. Dies ist ausschließlich über Programmierkabel von Siemens möglich.

1. Stellen Sie mit dem entsprechenden Programmierkabel eine Verbindung über MPI mit ihrer CPU her. Informationen hierzu finden Sie in der zugehörigen Dokumentation zu Ihrem Programmierkabel.
2. Schalten Sie die Spannungsversorgung ihrer CPU ein und starten Sie das Siemens TIA Portal mit Ihrem Projekt.
3. Markieren Sie in der *Projektnavigation* Ihre CPU und wählen Sie für den Transfer der Hardware-Konfiguration "*Kontextmenü* → *Laden in Gerät* → *Hardwarekonfiguration*".
4. Ihr SPS-Programm übertragen Sie mit "*Kontextmenü* → *Laden in Gerät* → *Software*". Systembedingt müssen Sie Hardware-Konfiguration und SPS-Programm getrennt übertragen.

Transfer über Ethernet

Die CPU besitzt für den Transfer über Ethernet folgende Schnittstelle:

- X1: Ethernet-PG/OP-Kanal

Initialisierung

Damit Sie auf die entsprechende Ethernet-Schnittstelle online zugreifen können, müssen Sie dieser durch die "Initialisierung" bzw. "Urtaufe" IP-Adress-Parameter zuweisen. ☞ *Kapitel 9.3 "TIA Portal - Hardware-Konfiguration - Ethernet-PG/OP-Kanal" auf Seite 191*

Bitte beachten Sie, dass Sie die IP-Adress-Daten in Ihr Projekt für den CP 343-1 übernehmen.

Transfer

1. ➤ Für den Transfer verbinden Sie, wenn nicht schon geschehen, die entsprechende Ethernet-Buchse mit Ihrem Ethernet.
2. ➤ Öffnen Sie Ihr Projekt im Siemens TIA Portal.
3. ➤ Klicken Sie in der *Projektnavigation* auf *Online-Zugänge* und wählen Sie hier durch Doppelklick Ihre Netzwerkkarte aus, welche mit der Ethernet- PG/OP-Schnittstelle verbunden ist.
4. ➤ Wählen Sie in der *Projektnavigation* Ihre CPU aus und klicken Sie auf [Online verbinden].
5. ➤ Geben Sie den Zugriffsweg vor, indem Sie als Schnittstellentyp "PN/IE" einstellen und als PG/PC-Schnittstelle Ihre Netzwerkkarte und das entsprechende Subnetz auswählen. Daraufhin wird ein Netz-Scan ausgeführt und der entsprechende Verbindungspartner aufgelistet.
6. ➤ Stellen Sie mit [Verbinden] eine Online-Verbindung her.
7. ➤ Gehen Sie auf "*Online → Laden in Gerät*".
 - ⇒ Der entsprechende Baustein wird übersetzt und nach einer Abfrage an das Zielgerät übertragen. Sofern keine neue Hardware-Konfiguration in die CPU übertragen wird, wird die hier angegebene Ethernet-Verbindung dauerhaft als Transferkanal im Projekt gespeichert.

Transfer über Speicherkarte

Die Speicherkarte dient als externes Speichermedium. Es dürfen sich mehrere Projekte und Unterverzeichnisse auf einer Speicherkarte befinden. Bitte beachten Sie, dass sich Ihre aktuelle Projektierung im Root-Verzeichnis befindet und einen der folgenden Dateinamen hat:

- S7PROG.WLD
- AUTOLOAD.WLD

1. ➤ Erzeugen Sie im Siemens TIA Portal mit "*Projekt → Memory-Card-Datei → Neu*" eine wld-Datei.
 - ⇒ Die wld-Datei wird in der *Projektnavigation* unter "SIMATIC Card Reader" als "Memory Card File" aufgeführt.
2. ➤ Kopieren Sie Ihre Bausteine aus *Programmbausteine* in die wld-Datei. Hierbei werden automatisch die Hardware-Konfigurationsdaten als "Systemdaten" in die wld-Datei kopiert.

**Transfer Speicherkarte
→ CPU**

Das Übertragen des Anwenderprogramms von der Speicherkarte in die CPU erfolgt je nach Dateiname nach Urlöschen oder nach PowerON.

- *S7PROG.WLD* wird nach Urlöschen von der Speicherkarte gelesen.
- *AUTOLOAD.WLD* wird nach NetzeIN von der Speicherkarte gelesen.

Das Blinken der SD-LED der CPU kennzeichnet den Übertragungsvorgang. Bitte beachten Sie, dass Ihr Anwenderspeicher ausreichend Speicherplatz für Ihr Anwenderprogramm bietet, ansonsten wird Ihr Anwenderprogramm unvollständig geladen und die SF-LED leuchtet.

Transfer CPU → Speicherkarte

Bei einer in der CPU gesteckten Speicherkarte wird durch einen Schreibbefehl der Inhalt des RAMs als S7PROG.WLD auf die Speicherkarte übertragen. Den Schreibbefehl finden Sie im Siemens TIA Portal in der Task Card "Online-Tools" im Kommandobereich unter "Speicher" als Schaltfläche [Kopiere RAM nach ROM]. Während des Schreibvorgangs blinkt die SD-LED. Erlischt die LED, ist der Schreibvorgang beendet. Soll dieses Projekt automatisch nach einem NetzEIN von der Speicherkarte geladen werden, so müssen Sie dieses auf der Speicherkarte in *AUTOLOAD.WLD* umbenennen.

Kontrolle des Transfervorgangs

Nach einem Zugriff auf die Speicherkarte erfolgt ein Diagnose-Eintrag der CPU. Zur Anzeige der Diagnoseeinträge gehen Sie im Siemens TIA Portal auf *Online & Diagnose*. Hier haben Sie Zugriff auf den "Diagnosepuffer". ↪ "*VIPA-spezifische Diagnose-Einträge*" auf Seite 90